FRA222 Microcontroller Interface

ARM CMSIS DSP LIBRARY



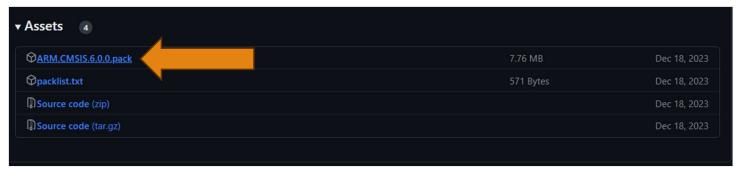
DSP – Digital signal Processing library

- ช่วยในการคำนวณ ข้อมูลสัญญา ในรูปแบบ ดิจิตอล เช่น lowpass filter FFT PID etc.
- เสริมฟังก์ชันการทำงานทางคณิตศาสตร์ ให้กับระบบ
- เพิ่มความเร็วการคำนวณทางเมทริก(บางส่วน)
- ป้องการการ overflow / underflow ใน FIXED POINT

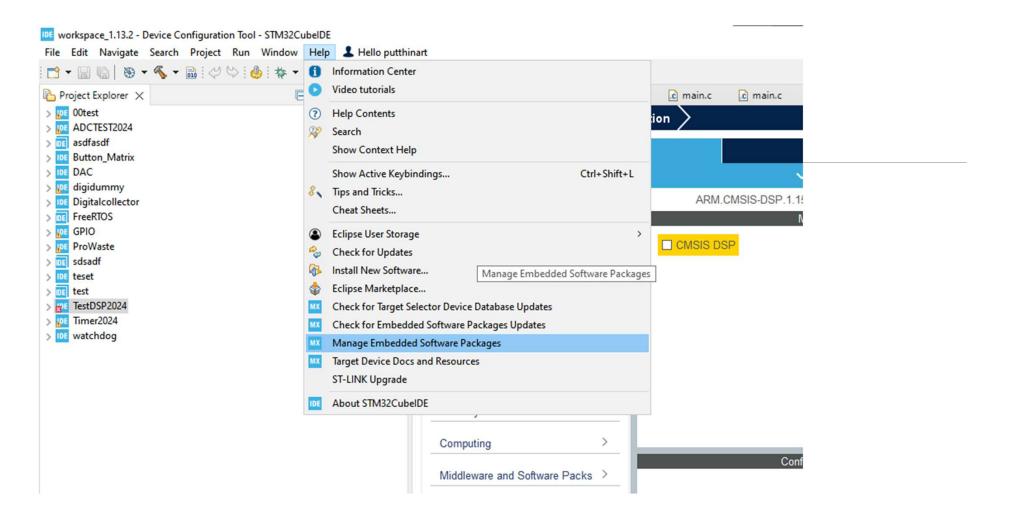
การติดตั้ง – download CMSIS

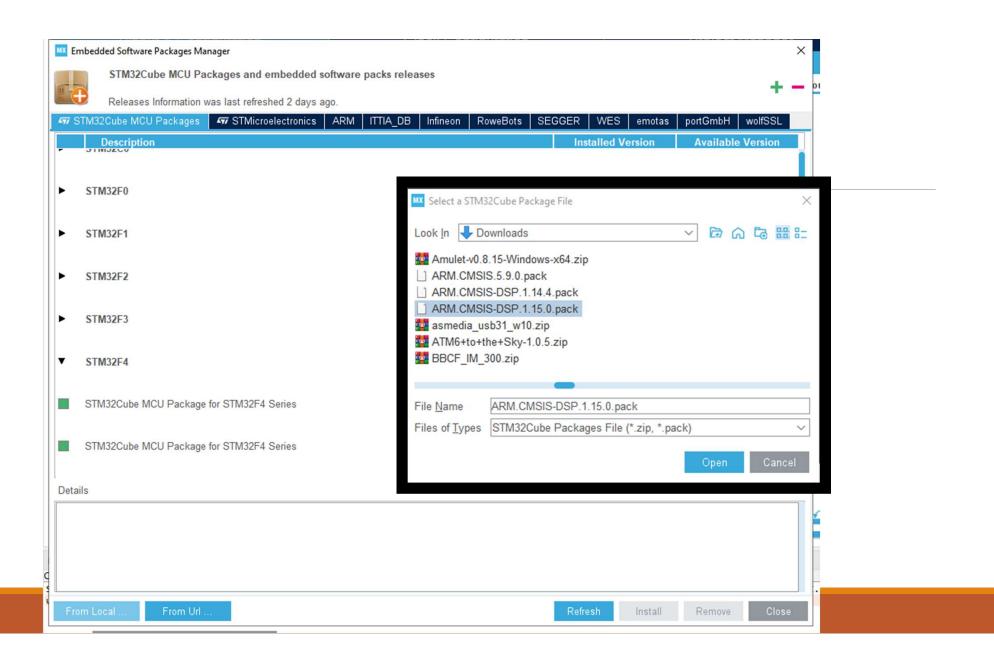
CMSIS >> > https://github.com/ARM-software/CMSIS 6/releases/tag/v6.0.0

DSP >> https://github.com/ARM-software/CMSIS-DSP/releases/tag/v1.15.0



⊘ ARM.CMSIS-DSP.1.15.0.pack	7.74 MB	Aug 21, 2023
Source code (zip)		Aug 21, 2023
Source code (tar.gz)		Aug 21, 2023





MX Embedded Software Packages Manager

X

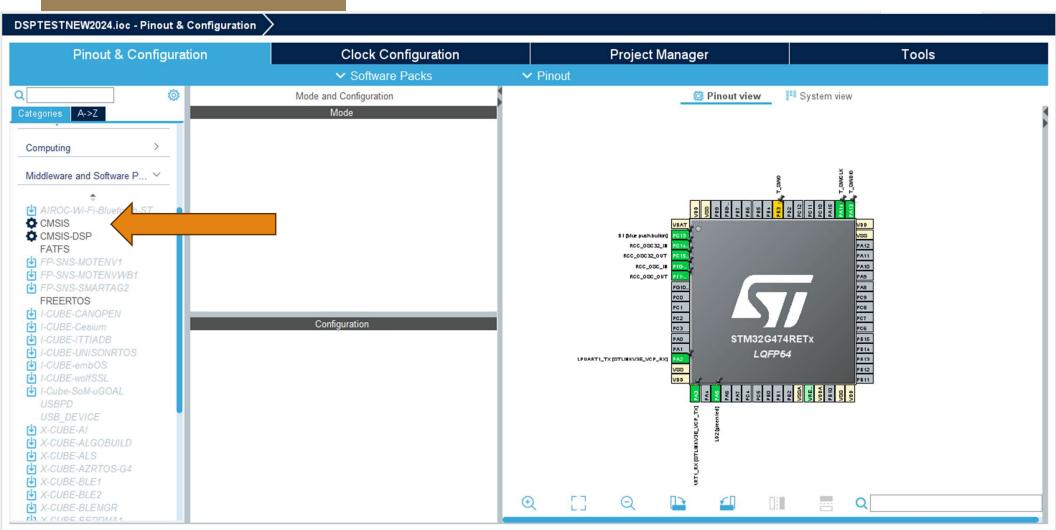


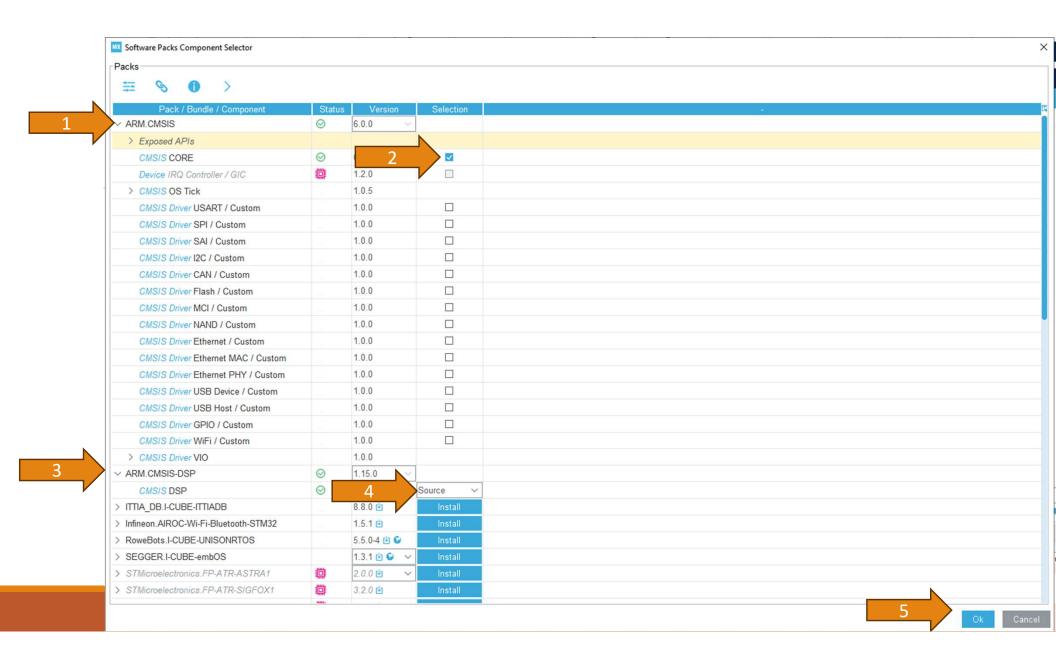
STM32Cube MCU Packages and embedded software packs releases

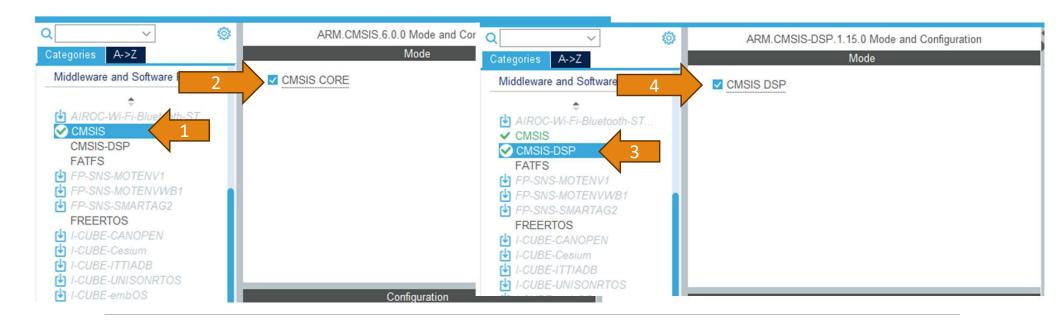
Releases Information was last refreshed 2 days ago.

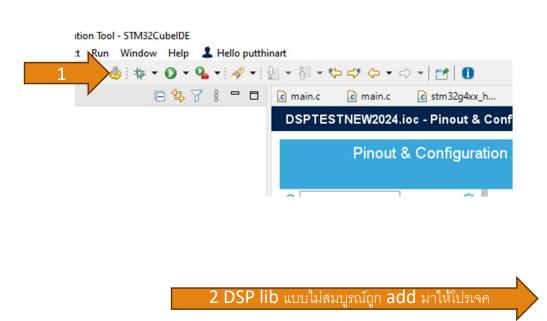
57 STM32€	Cube MCU Package Status	Pescription STMicroelectronics ARM ITTIA_DB Infineon RoweBots SEGGER WES emotas Description D	portGmbH wolfSSL Available Version
•		CMSIS	
		CMSIS (Common Microcontroller Software Interface Standard)	6.0.0
		CMSIS (Cortex Microcontroller Software Interface Standard)	5.7.0
		CMSIS (Cortex Microcontroller Software Interface Standard)	5.6.0
		CMSIS (Cortex Microcontroller Software Interface Standard) (Size : 122.72 MB)	5.5.1
		CMSIS (Cortex Microcontroller Software Interface Standard) (Size : 122.72 MB)	5.5.0
		CMSIS (Cortex Microcontroller Software Interface Standard) (Size : 137.30 MB)	5.4.0
Details		CMSIS (Cortex Microcontroller Software Interface Standard) (Size : 113.43 MB)	5.3.0

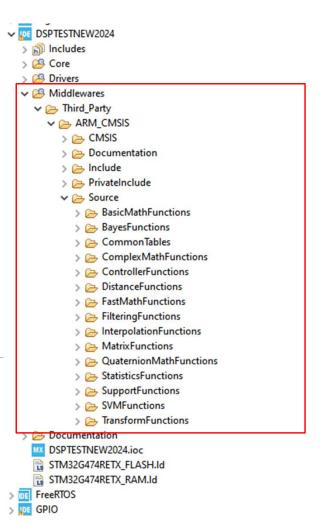
การตั้งค่า CMSIS ใน IOC



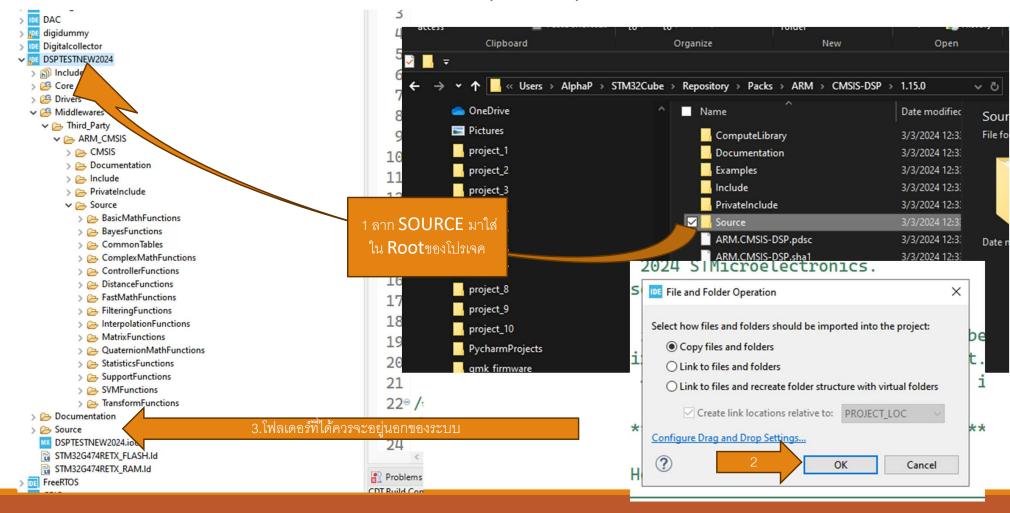


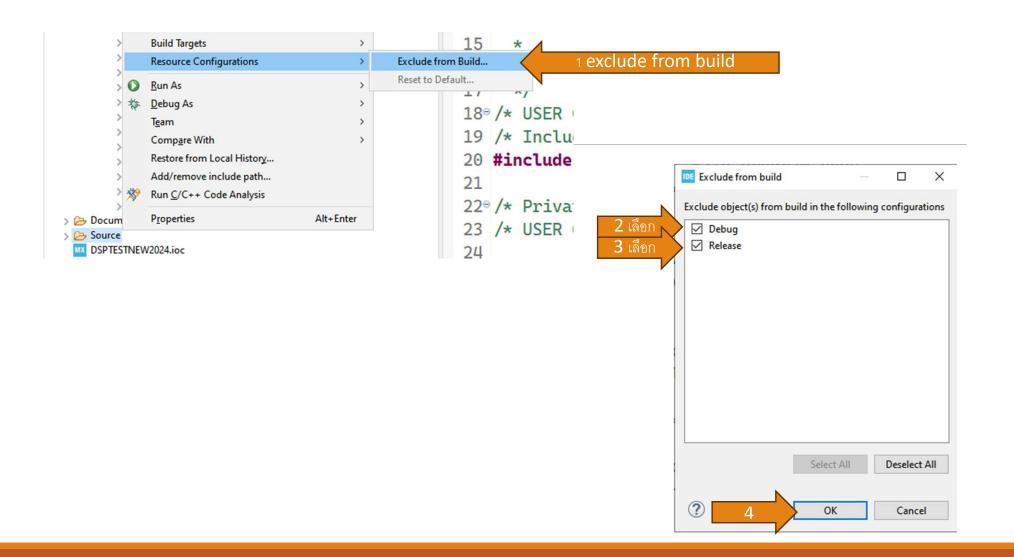


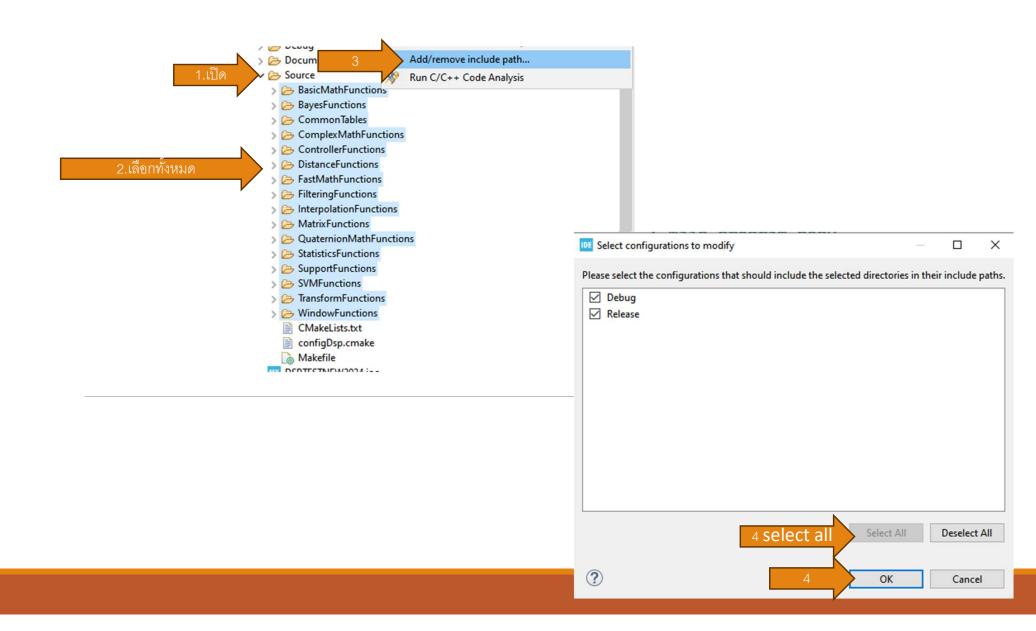




ไปที่ C:\Users\{username}\STM32Cube\Repository\Packs\ARM\CMSIS-DSP\1.15.0







หากทำทุกอย่างถูก จะสามารถ include arm_math.h และ compile ผ่าน

```
20 #include "main.h"
 21
220 /* Private includes —
23 /* USER CODE BEGIN Includes */
 24 #include "arm_math.h"
25 /* USER CODE END Includes */
 26
27<sup>⊕</sup> /* Private typedef —
 28 /* USER CODE BEGIN PTD */
 29
 30 /* USER CODE END PTD */
 31
32<sup>⊕</sup> /* Private define —
 33 /* USER CODE BEGIN PD */
 34
 35 /* USER CODE END PD */
 36
Problems 🔊 Tasks 🖳 Console 🗶 🔲 Properties 💢 🔱 🗘 😭 🔝 🔐 🗁 🚉 🗐 💌 🚭 🔻 🔭 🕶 🗈
T Build Console [DSPTESTNEW2024]
m-none-eabi-size DSPTESTNEW2024.elt
m-none-eabi-objdump -h -S DSPTESTNEW2024.elf > "DSPTESTNEW2024.list"
text data bss dec hex filename
      20 1716 13384 3448 DSPTESTNEW2024.elf
.nished building: default.size.stdout
.nished building: DSPTESTNEW2024.list
```

01:59 Build Finished. 0 errors, 0 warnings. (took 3s.947ms)

Variable in DSP

- arm_rfft_instance_q31 : struct
- arm_status : enum
- float32_t:float
- 1 float64_t: double
- 1 q15_t: int16_t
- 1 q31_t: int32_t
- 1 q63_t: int64_t
- 1 q7_t: int8_t
- O arm_abs_f32(const float32_t*, float32_t*, uint32_t): void
- O arm_abs_q15(const q15_t*, q15_t*, uint32_t): void
- O arm_abs_q31(const q31_t*, q31_t*, uint32_t) : void
- O arm_abs_q7(const q7_t*, q7_t*, uint32_t): void
- O arm_add_f32(const float32_t*, const float32_t*, float32_t*, uint32_
- O arm_add_q15(const q15_t*, const q15_t*, q15_t*, uint32_t): void
- O arm_add_q31(const q31_t*, const q31_t*, q31_t*, uint32_t): void
- O arm_add_q7(const q7_t*, const q7_t*, q7_t*, uint32_t): void

- 1. $fxx f32 f64 \rightarrow float32_t, float64_t = Floating point$
- Just a totally normal Floating point
- $2.qxx q7,q15,q31,q63 \rightarrow$ Fixed point
- not a normal integer

FIXED Point?

0000 0000 0000 0000 0000 0000 0000 0000

32bit

1Sign 8exponent

23fraction

float32_t

0000 0000 0000 0000 0000 0000 0000 0000

2^23 = 8,388,608 step

 $ext{value} = (-1)^{ ext{sign}} imes 2^{(E-127)} imes \left(1 + \sum_{i=1}^{23} b_{23-i} 2^{-i}
ight).$

Number of decimal digits : 6-7 digits , range +- $3.4028234664 \times 10^38$

1Sign

31decimal

int32 t

0000 0000 0000 0000 0000 0000 0000 0000

2³¹= 2,147,483,648 step

Number of decimal digits: 9 - 10 digits range -2,147,483,648 to 2,147,483,647

FIXED Point?

Q Format Qm.n

Range =
$$-(2^{m-1})$$
 to $2^{m-1} - 2^{-n}$
Resolution : 2^{-n}

$$-(2^{32-1}) = -2147483648$$

$$-2^{1-1} = -1$$

int32_t (Q32.0 Format)

 $2^{32-1} - 2^{-0} = 2147483647$

$$2^{1-1} - 2^{-31} =$$

0.9999999953433871269226 07421875

why? use Qformat in DSP

- -Better Number of decimal digits, in same size of storage float32 (6-7 digit) | q31(9-10 digit)
- -Faster Calculation*
- -Easy to convert in microcontroller
- -Cost effective in Hardware design

*When use with optimization and in right situation

แล้ว...เราต้องใช้Q format ใหม? ในตอนนี้

1. float32_t vs q31_t - อันไหนก็ได้

- 1. STM32F4 มี FPU ระดับ single point ซึ่งช่วยเร่งความเร็วในการคำนวน Float อยู่แล้ว รวมๆ performance ไม่ต่างกันมากใหการ คำนวนไม่ซับซ้อน
- 2.cost ที่เพิ่มมาจากการใช้ float ส่วนมากมาจากการแปลง ไปๆ กลับๆ ระหว่าง float กับ int ซึ่งเกิดบ่อย เวลา ใช้กับ peripheral ต่างๆ เช่น ADC TIM
- 3.q31 เป็น implementation เพราะฉะนั้น คำนวนโดยใช้การ +-*/แบบปกติไม่ได้ ต้องใช้ฟังก์ชั่นเฉพาะ (ซึ่งเป็นเหตุผลให้ ข้อ1 ที่รวมๆแล้ว ใช้แบบไหน ก็ได้)

อย่างไรก็ตาม การ implement Qformat ค่อนข้างต้องใช้ความเข้าในทางคณิตศาสตร์และคอมพิวเตอร์สูง (เพราะทุกอย่างคำนวนใน range +-1) ต้องscale ตัวแปรและค่าคงที่ให้ถูกต้องด้วยจึงจะใช้งานได้

DSP Library

https://www.keil.com/pack/doc/CMSIS/DSP/html/index.html

- Basic math functions
- •Fast math functions
- Complex math functions
- •Filtering functions
- Matrix functions
- Transform functions
- Motor control functions
- Statistical functions
- Support functions
- •Interpolation functions
- Support Vector Machine functions (SVM)
- •Bayes classifier functions
- Distance functions
- Quaternion functions

vector (basic math function)

Content

Mitchit	
Vector Absolute Value	
Vector Addition	
Vector bitwise AND	
Vector Dot Product	
Vector Multiplication	
Vector Negate	
Vector bitwise NOT	
Vector Offset	
Vector bitwise inclusive OR	
Vector Scale	
Vector Shift	
Vector Subtraction	
Vector bitwise exclusive OF	₹

Fast math function

Fast Math Functions

Content

ArcTan2

Cosine

Fixed point division

Sine

Vector Log

Square Root

matrix

Matrix Functions

Content

Matrix Addition

Cholesky and LDLT decompositions

Complex Matrix Multiplication

Complex Matrix Transpose

Matrix Initialization

Matrix Inverse

Matrix Multiplication

Matrix Scale

Matrix Subtraction

Matrix Transpose

Matrix Vector Multiplication

```
float32_t A_MAT_BUFF[8]={0};
arm_matrix_instance_f32 A;
arm_mat_init_f32(&A, 2, 4, A_MAT_BUFF);

//NOW A is matrix size 2*4
```

and more

That all