

주차	메인 주제	발표용 (핵심 빈출 주제)	학습 문서용 (기초 보강 지식)
1주	컴퓨터 구조 & CPU	RISC vs CISC, 인터럽트 메커니즘	레지스터 종류와 역할, 명령어 사이클(F-D-E)
2주	캐시 메모리	**지역성(Locality)**과 성능 최적화	메모리 계층 구조, 캐시 맵핑 방식(Direct 등)
3주	프로세스 & 스레드	프로세스 vs 스레드 차이, 멀티스레드	PCB/TCB 구조, 프로세스 상태 전이도
4주	Context Switching & IPC	컨텍스트 스위칭 오버헤드, IPC 모델	Context Save/Restore 과정, IPC 종류별 특징
5주	CPU 스케줄링	RR, SJF 알고리즘, 기아 현상(Starvation)	스케줄링 성능 척도, 선점 vs 비선점 상세 비교
6주	동기화 & 데드락	뮤텍스 vs 세마포어, 데드락 4조건	Race Condition 원리, 데드락 해결 전략 4가지
7주	가상 메모리	페이지(Paging), 페이지 풀트 메커니즘	MMU의 역할, 페이지 교체 알고리즘(LRU 등)
8주	시스템 구조 & I/O	Sync/Async vs Block/Non-block	유저/커널 모드 전환, 시스템 콤, DMA 원리