

## 微机原理课堂小测一 (2024 周三班)

### 一、选择题 (共 8 题, 每题 5 分)

1.  $n+1$  位有符号数的补码表达范围为 ( A )  
A.  $-2^n \leq x \leq 2^n - 1$   
B.  $-2^n < x \leq 2^n$   
C.  $-2^n - 1 \leq x \leq 2^n - 1$   
D.  $-2^n < x < 2^n$
2. 负责记录循环次数的寄存器是 ( C )  
A. AX                  B. BX                  C. CX                  D. DX
3. 真值超过机器数表达范围称为溢出, 此时标注寄存器中的 ( A ) 位被置位。  
A. OF                  B. AF                  C. PF                  D. CF
4. 已知物理地址为 0FFFF0H, 且段内偏移量为 0B800H, 若对应的段基址放在 DS 中, 则 DS = ( C )  
A. 0F000H              B. 0FFFFH              C. 0F47FH              D. 2032H
5. 下列 MOV 指令中, 不对的指令是 ( D )  
A. MOV AX, BX                                  B. MOV AX, [BX]  
C. MOV AX, CX                                  D. MOV AX, [CX]
6. 等待状态  $T_w$  应在\_\_\_\_\_之间插入( C )  
A.  $T_1$  和  $T_2$   
B.  $T_3$  和  $T_2$   
C.  $T_3$  和  $T_4$   
D.  $T_4$  和  $T_1$
7. 8086 引脚信号中, ( D ) 为可屏蔽类型中断输入引脚。  
A. CLK                  B. ALE                  C. NMI                  D. INTR

8. ①MOV AX, 1000H; ②MOV AX, [1000H]; ③MOV AX, BX 上述三条指令, 根据其寻址方式的不同以及相关流程, 判断执行速度, 由快至慢的顺序为 **C**)
- A. ③②①      B. ①②③      C. ①③②      D. ②③①

## 二、填空题 (共 8 题, 每空 4 分)

1. 设内存中一种数据区的起始地址是 1020H:0A1CBH, 在存入 5 个字数据后, 该数据区下一个可以使用的单元的物理地址是 **1A3D5H**。
2. 8086 系统中, 默认方式下对指令寻址由寄存器 CS 和 **IP** 完成。
3. 将十进制数 6.625**D** 转换为二进制数: **110.101B**; 将十六进制数 4CH 转换为八进制数: **114Q**。
4. 8086 中断源的优先级顺序由高到低依次为 **软件中断**、**非屏蔽中断**、**可屏蔽中断** 和 **单步中断**。
5. 数据寻址方式包括 **立即寻址**、**寄存器寻址**、**存储器寻址** 和 **I/O 端口寻址**。
6. 将十进制数 221.24**D** 转换为 8421BCD 码: **(001000100001.00100100) BCD**
7. 在 8086 系统中, 假定(DS)=FF00H, (DI)=00A5H, 则指令 MOV AX, [DI+90H] 中源操作数物理地址为 **0FF135H**。
8. 求带符号十进制数-99**D** 的 8 位二进制数的补码: **10011101B**

—。