# Міністерство освіти і науки України Національний технічний університет України "Київський політехнічний інститут імені Ігоря Сікорського"

Кафедра Електромеханічні системи автоматизації, електропривід та електромобільність

# Лабораторна робота №2

# ЛОГІЧНИЙ СИНТЕЗ ТА ДОСЛІДЖЕННЯ СХЕМ АВТОМАТИКИ НА ТРИГЕРАХ ТА МУЛЬТИПЛЕКСОРАХ

Варіант – 2

Виконав: студент групи ЕП-11

бригада №2

Жолоб О. С

Перевірив: доц.

Волянський Р.С.

**Мета роботи** — практично перевірити різні методи синтезу однотактних та багатоактних схем, набути навичок переходу від алгебраїчних виразів до схем, засвоїти методи синтезу на тригерах та мультиплексорах, дослідити працездатність синтезованих схем.

# Програма роботи

Перед початком лабораторної роботи група ділиться на бригади відповідно до кількості робочих місць. Кожному студенту бригади необхідно вибрати один із варіантів (1-6), який містить 4 завдання, з таблиці 2.1. Для кожного з чотирьох завдань необхідно:

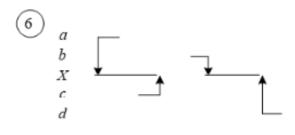
- 1) виконати логічний синтез схеми керування, використовуючи метод графопереходів для завдань 1-32 та метод мультиплексорівселекторів для завдань 33-64 (виконується вдома під час СРС);
- 2) за отриманими алгебраїчними виразами скласти принципову схему на RS- тригерах для завдань 1-32 та на мультиплексорах-селекторах для завдань 33-64. Скласти переліки елементів для кожної схеми (виконується вдома під час СРС);
- 3) зібрати схему у програмному середовищі Multisim та виконати симуляцію її роботи (виконується безпосередньо під час лабораторних робіт);

оформити звіт по лабораторній роботі та зробити висновки.

Таблиця 2.1 – Варіант завдань до лабораторної роботи №2

Бригада 2	Номери завдань
2	6; 21; 45; 62

#### Умови роботи схем



*Рисунок* 2.1 – Задана циклограма до завдання 6

21. Схема має 4 кнопки «Вкл.», «Викл.», «Більше», «Менше». Схема починає роботу після надходження сигналу кнопки «Вкл.». Далі кнопками «Більше», «Менше» реалізується послідовне чергування цифр 3,4,5,6. Кнопка «Викл» вимикає схему коли активна цифра 6.

45. 
$$f = (\bar{b} + \bar{d})(a + \bar{c})(b + c)$$

$$62.ab \quad 00 \to 01 \to 11 \to 01 \to 00 \to 10 \to 11 \to 01 \to 00$$
$$f_1 f_2 \ 11 \to 00 \to 10 \to 00 \to 01 \to 00 \to 11 \to 01 \to 11$$

# Логічний синтез схем

#### Завдання 1

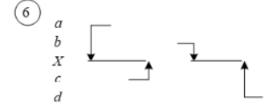


Рисунок 2.2 – Задана циклограма до завдання 6

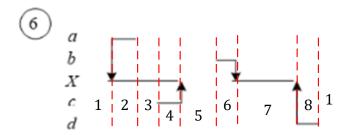


Рисунок 2.3 – циклограма зі станами до завдання 6

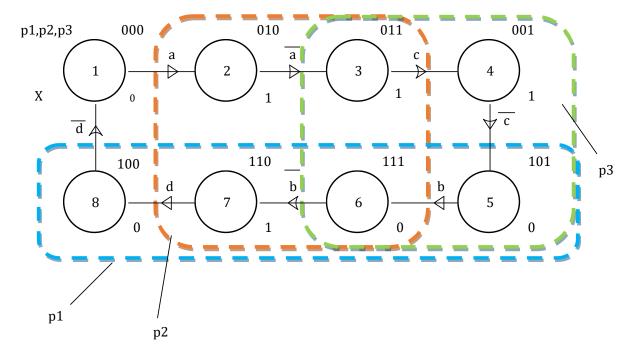


Рисунок 2.4 – Графоперехід до завдання 6

Запишемо рівняння для встановлення та скидання:

$$\begin{split} S_{p_1} &= \overline{c} \, \overline{p_2} \, p_3 \\ R_{p_1} &= \overline{d} \, \overline{p_2} \, p_3 \end{split} \qquad \begin{split} S_{p_2} &= \overline{a} \, \overline{p_1} \, \overline{p_3} + b p_1 p_3 \\ R_{p_2} &= \overline{c} \, \overline{p_1} \, p_3 + d p_1 \, \overline{p_3} \end{split} \qquad \begin{split} S_{p_3} &= \overline{a} \, \overline{p_1} \, p_2 \\ R_{p_3} &= \overline{b} \, \overline{p_1} \, p_2 \end{split}$$

Визначимо вихідну змінну Х:

$$X = \overline{p_1} p_2 \overline{p_3} + \overline{p_1} p_2 p_3 + \overline{p_1} \overline{p_2} p_3 + p_1 p_2 \overline{p_3} = p_2 \overline{p_3} + \overline{p_1} p_3$$

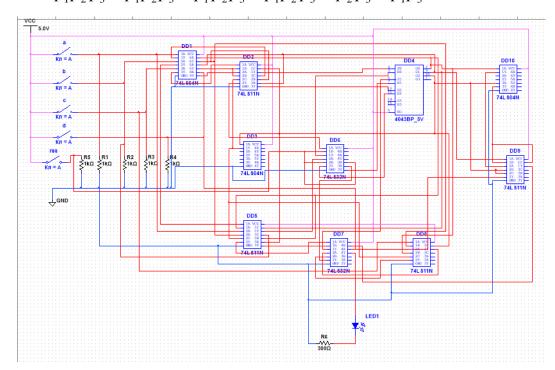


Рисунок 2.5 – Схема в Multisim до завдання 6

# Завдання 2

21. Схема має 4 кнопки «Вкл.», «Викл.», «Більше», «Менше». Схема починає роботу після надходження сигналу кнопки «Вкл.». Далі кнопками «Більше», «Менше» реалізується послідовне чергування цифр 3,4,5,6. Кнопка «Викл» вимикає схему коли активна цифра 6.

Зробимо наступні позначення: а — «Пуск», b — «Більше», с — «Менше», d — «Стоп».

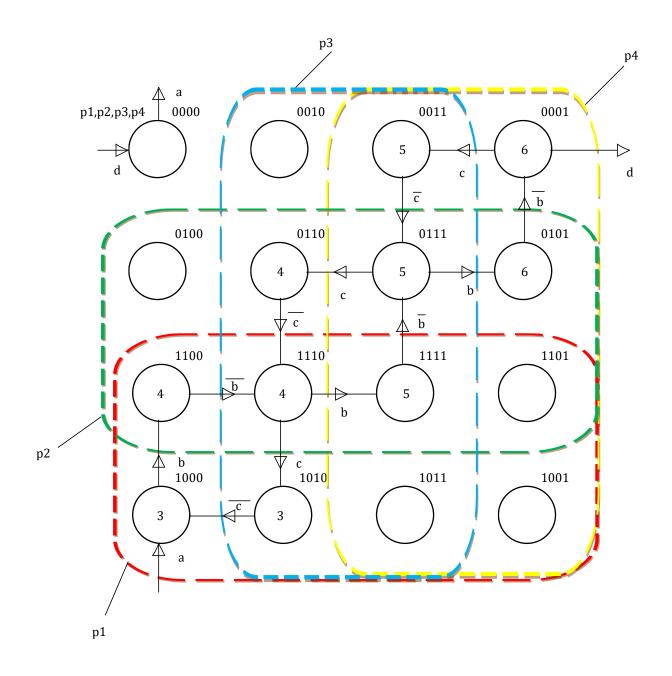


Рисунок 2.6 – Графоперехід до завдання 21

#### Запишемо рівняння для встановлення та скидання:

$$\begin{split} S_{p_{1}} &= a \, \overline{p_{2} \, p_{3} \, p_{4}} + \overline{c \, p_{2} \, p_{3} \, \overline{p_{4}}} \quad S_{p_{2}} = b p_{1} \, \overline{p_{3} \, p_{4}} + \overline{c \, p_{1}} \, p_{3} \, p_{4} \\ R_{p_{1}} &= \overline{b \, p_{2} \, p_{3} \, p_{4}} \qquad \qquad R_{p_{2}} = \overline{b \, \overline{p_{1}} \, p_{3}} \, p_{4} + c \, \overline{p_{1}} \, p_{3} \, \overline{p_{4}} \\ S_{p_{3}} &= \overline{b \, p_{1} \, p_{2} \, \overline{p_{4}}} + c \, \overline{p_{1}} \, \overline{p_{2}} \, p_{4} \quad S_{p_{4}} = b p_{1} \, p_{2} \, p_{3} \\ R_{p_{3}} &= \overline{c \, p_{1} \, \overline{p_{2}} \, \overline{p_{4}}} + b \, \overline{p_{1}} \, p_{2} \, p_{4} \quad R_{p_{4}} = c \, \overline{p_{1}} \, p_{2} \, p_{3} + d \, \overline{p_{1}} \, \overline{p_{2}} \, \overline{p_{3}} \end{split}$$

#### Вихідні змінні:

$$f_{A} = p_{1} \overline{p_{2}} \overline{p_{4}} + \overline{p_{1}} p_{4} + p_{2} p_{3} p_{4}$$

$$f_{B} = p_{1} \overline{p_{4}} + p_{2} p_{3} \overline{p_{4}}$$

$$f_{C} = p_{1} \overline{p_{4}} + p_{2} p_{3} + \overline{p_{1}} p_{4}$$

$$f_{D} = p_{1} \overline{p_{2}} \overline{p_{4}} + \overline{p_{1}} p_{4} + p_{2} p_{3} p_{4} = f_{A}$$

$$f_{E} = \overline{p_{1}} \overline{p_{3}} p_{4}$$

$$f_{F} = \overline{p_{1}} \overline{p_{4}} + p_{2} p_{3} + \overline{p_{1}} \overline{p_{2}} \overline{p_{4}}$$

$$f_{G} = p_{1} \overline{p_{4}} + p_{2} p_{3} + \overline{p_{1}} \overline{p_{4}} = f_{C}$$

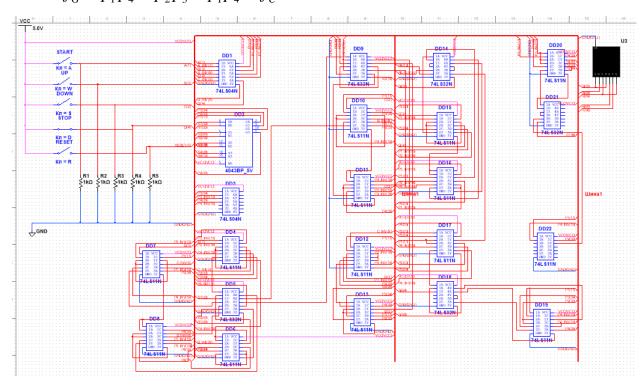


Рисунок 2.7 – Схема в Multisim до завдання 21

# Завдання 3

$$45. f = (\overline{b} + \overline{d})(a + \overline{c})(b + c)$$

$$\begin{bmatrix} Z \end{bmatrix} = \begin{bmatrix} a \\ b \\ d \end{bmatrix} = \begin{bmatrix} 0 & 0 & 0 & 0 & 1 & 1 & 1 & 1 \\ 0 & 0 & 1 & 1 & 0 & 0 & 1 & 1 \\ 0 & 1 & 0 & 1 & 0 & 1 & 0 & 1 \end{bmatrix}$$

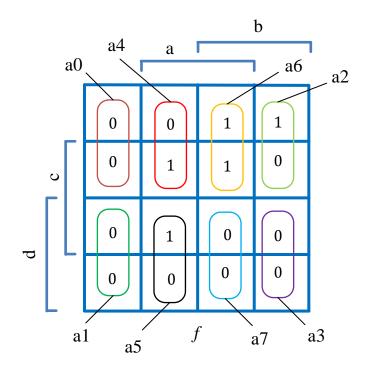


Рисунок 2.8 – Карта Карно до завдання 45

$$[A] = [a_0 \quad a_1 \quad a_2 \quad a_3 \quad a_4 \quad a_5 \quad a_6 \quad a_7] = [0 \quad 0 \quad \overline{c} \quad 0 \quad c \quad c \quad 1 \quad 0]$$

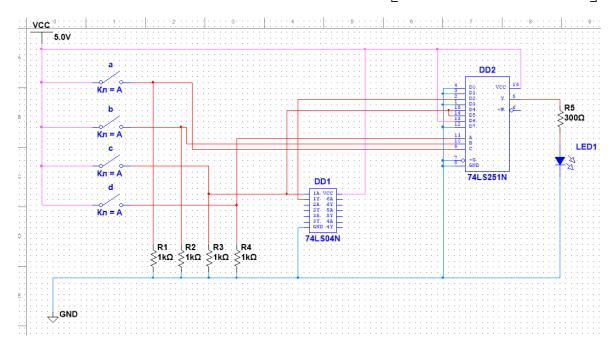


Рисунок 2.9 – Схема в Multisim до завдання 45

#### Завдання 4

$$62.ab \quad 00 \rightarrow 01 \rightarrow 11 \rightarrow 01 \rightarrow 00 \rightarrow 10 \rightarrow 11 \rightarrow 01 \rightarrow 00$$
$$f_1f_2 \ 11 \rightarrow 00 \rightarrow 10 \rightarrow 00 \rightarrow 01 \rightarrow 00 \rightarrow 11 \rightarrow 01 \rightarrow 11$$

Задана послідовність має вісім різних станів, далі іде повтор, матриця селектування матиме вигляд:

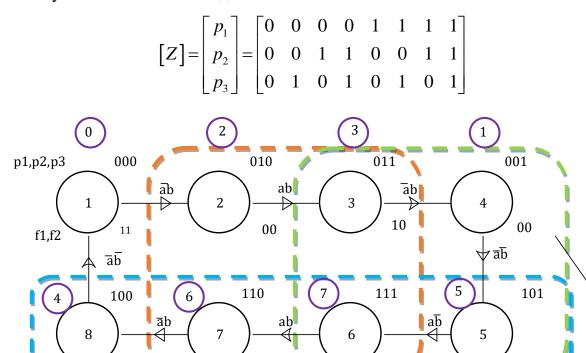


Рисунок 2.10 – Графоперехід до завдання 62

р3

$$\begin{bmatrix} p1 \\ ab \end{bmatrix} \begin{bmatrix} 0 & \overline{ab} & 0 & 0 & \overline{ab} & 1 & 1 & 1 \\ \overline{ab} & 0 & 1 & \overline{ab} & 0 & a\overline{b} & \overline{ab} & 1 \\ 0 & 1 & ab & 1 & 0 & 1 & 0 & \overline{ab} \end{bmatrix}$$

Вихідні сигнали:

p2

p1

$$f_{1} = \overline{p_{1}} \overline{p_{2}} \overline{p_{3}} + p_{1} p_{2} \overline{p_{3}} + \overline{p_{1}} p_{2} p_{3}$$

$$f_{2} = \overline{p_{2}} \overline{p_{3}} + p_{1} \overline{p_{3}} + p_{1} \overline{p_{2}} p_{3}$$

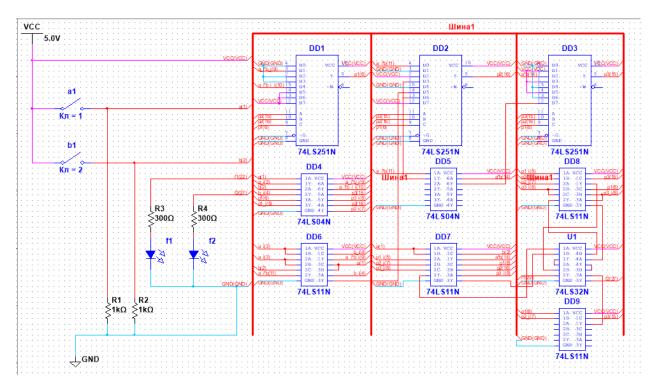


Рисунок 2.11 – Схема в Multisim до завдання 62

#### Висновок

В даній лабораторній роботі я перевірив вже відомі мені методи синтезу однотактних та багатоактних схем. Закріпив свої знання та мінімізовувати функції вдосконалив вміння отримувати та способами, зокрема за допомогою графопереходів та карт Карно. Набув навичок переходу від алгебраїчних виразів до схем. Засвоїв методи синтезу на основі циклограм та на графопереходів. Зрозумів раніше не зрозумілі для себе нюанси складання таблиці графопереходів та отримання, на їх основі рівнянь та карт Карно для проміжних та вихідних змінних. Також навчився будувати та оптимізувати схеми електричні принципові на інтегральних мікросхемах. Вивчив правила їх оформлення. Дослідив принцип роботи RSтригерів та мультиплексорів. Експериментально перевірив працездатність синтезованих схем у програмному застосунку Multisim. За допомогою даної програми знайшов та усунув помилки, які сталися під час синтезу через неуважність