

Carrera de Especialización en Sistemas Embebidos

Sistemas Operativos en Tiempo Real II

Clase 2: Explicación del TP









Consigna general

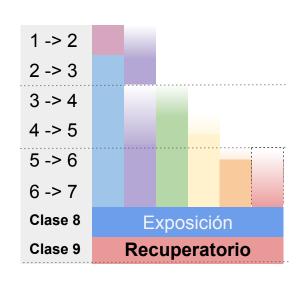
Aprender a utilizar los algoritmos de asignación de memoria en tiempo real.

Dichos algoritmos son deterministas y requieren de poco tiempo.

 NO hay que hacer un algoritmo propio, ya existe una gran variedad disponible. Pero deben justificar su elección.



Cronograma general



Ejercicio introductorio

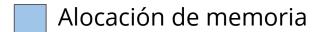
Trabajo práctico parte 1

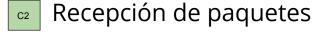
Trabajo práctico parte 2













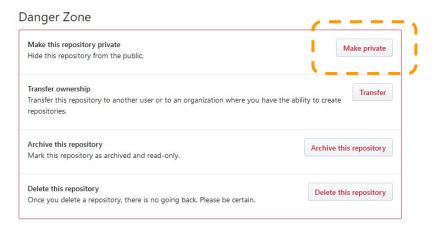


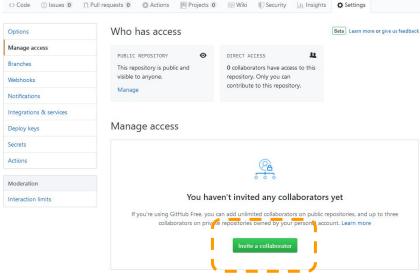






@Martin-N-Menendez @fbucafusco



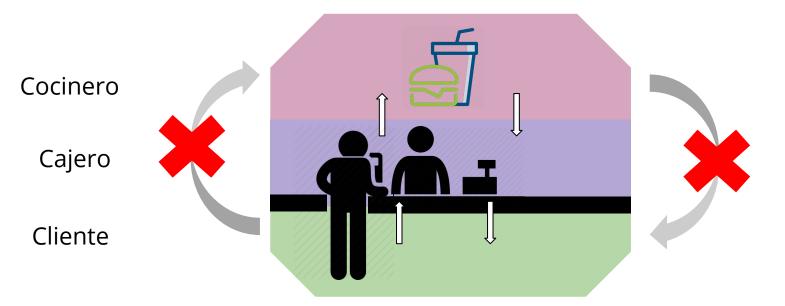


También pueden usar





Capas





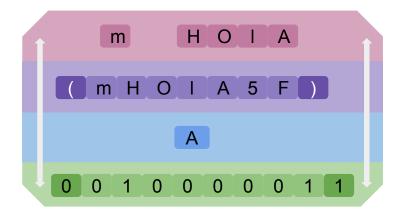
Funcionamiento general

Aplicación (C3)

Separación (C2)

sAPI (C1)

USART (C1)

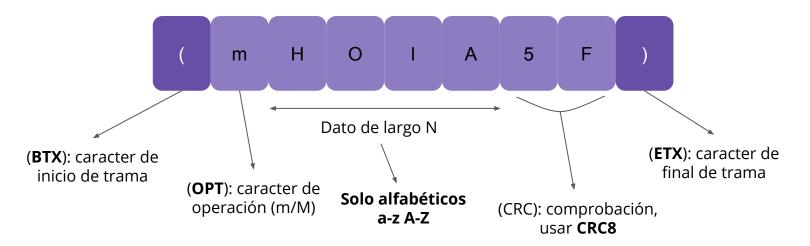


Trabajo práctico

Ya implementado



Paquete a procesar



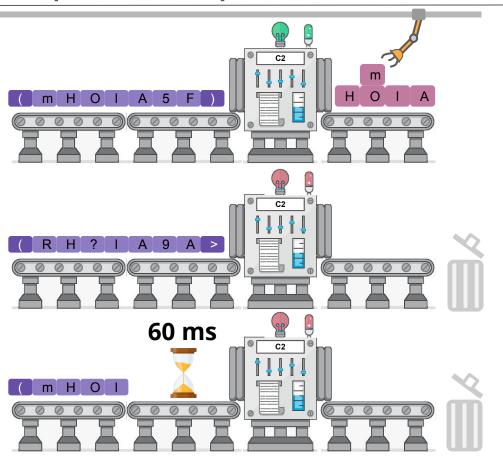
El paquete total tiene un largo de N+5.

N es **variable**! --- Almacenar con memoria dinámica.

Imponer un máximo de tamaño.



Capa de separación de frames



Paquete correcto



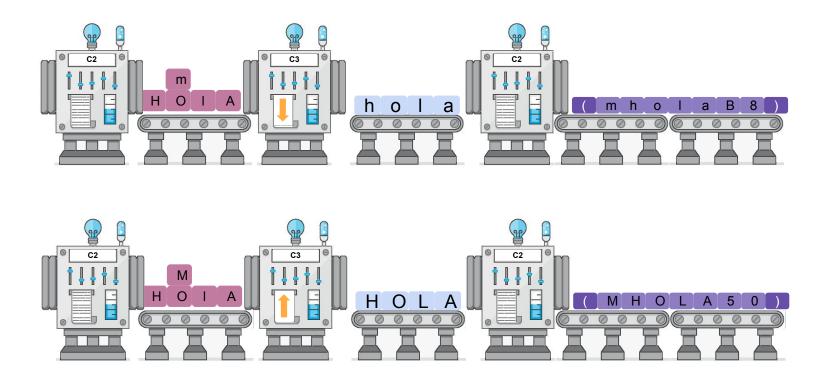
Empaquetarlo para que haga el camino inverso

- ETX erróneo
- OPT erróneo
- Dato =/= alfabético
- CRC erróneo

Tiempo de espera excedido (timer de RTOS)



Capa de aplicación





Objeto activo

Actualizar para semana 5



Timer de hardware

MODBUS define timeout en función del baudrate.

Timer de FreeRTOS

Timeout = 50 ms



Timer de hardware

Timeout = f(baudrate)



Licencia



"Explicación del trabajo práctico"

Por Mg. Ing. Martín Menéndez, se distribuye bajo una <u>licencia de Creative Commons</u>

<u>Reconocimiento-Compartirlgual 4.0 Internacional</u>