## 卒業論文 2023年度(令和5年度)

# Linux Netfilter の SRv6 への統合

慶應義塾大学 環境情報学部 澤田 開杜

#### Linux Netfilter の SRv6 への統合

本論文では、Linux の持つパケット操作機能である netfilter を、トラフィック制御技術の1つである SRv6 に統合する手法を提案する. 昨今のデータセンタネットワークでは、汎用的なサーバや仮想マシン、コンテナ技術を使ってネットワークの機能 (NF) を仮想化する技術が一般化してきている. 一連のルールに沿って NF を適用することを サービスファンクションチェイニング (SFC) という. SFC にデプロイされる NF はサービスファンクション (SF) と呼ばれ、SFC ではあるパケットを任意の順番で SF へ通過させる必要がある. 従来のパケットルーティングでは、あるパケットを任意の順番で指定したノードを通過させる、ということはでききない. よって、SFC の実現のためには従来のパケットルーティングとは別の経路制御機構が必要である. SFC を実現できる経路制御技術の1つに Segment Routing over IPv6 (SRv6) という技術がある. SRv6 では、SRv6 headerと呼ばれるヘッダで IP パケットをカプセル化する. また、SRv6 header にはパケットが通過するノードが順番に含まれる. これによって、IP 的なベストパスに関係なくパケットが通過するノードを指定可能であるから、任意のルールに従って SF を通る順番を指定できる. また、SRv6 はトラフィック制御だけでなく、トランジットするパケットに対して特定の操作を適用でき、この特定の操作の種類のことを**ビヘイビア**という.

Linux カーネルには netfilter というパケット処理フレームワークが実装されている. netfilter を使うことで、パケットのフィルタリングや NAT, NAPT, その他のパケット マングリング操作を適用できる. しかし, SRv6 は SRv6 header でカプセル化されてい るため,カプセル化されている内部のパケットに対して netfilter を適用できない.そこ で、本論文では End.AN.NF という新しい SRv6 ビヘイビア を提案する. End.AN.NF は Linux netfilter を Linux の SRv6 ルーティングインフラストラクチャへ統合する事がで きる. End.AN.NF は、SRv6 を利用した SFC 環境において、Linux netfilter を SRv6 に 対応した SF として扱えるようにする. End.AN.NF を利用する際, netfilter を利用して 作成されたアプリケーションの実装を変える必要はなく、End.AN.NF は SRv6 の基本処 理である End ビヘイビアを実行しながら、SRv6 でカプセル化された内部のパケットへ netfilter を適用できる. さらに、End.AN.NF は、パケットバッファにマークを付けること ができる. したがって, netfilter を利用して作成されたアプリケーションは End.AN.NF がパケットバッファに付与したマークを照合することで、適用するルールを変更できる. 我々は End.AN.NF を Linux カーネルに実装し、その性能評価を行った. 計測の結果、 End.AN.NF は End.DT4 と H.Encaps を使って SRv6 でカプセル化された内部パケット に netfilter を適用する方法に比べ, 27% 高いスループット, 及び 3.0 マイクロ秒低いレ イテンシを実現した.

キーワード:

1. Service Function Chaining 2. Segment Routing <u>3. SRv6</u>

慶應義塾大学 環境情報学部 澤田 開杜 Abstract of Bachelor's Thesis - Academic Year 2023

Integrating Netfilter into SRv6 Routing Infrastructure of Linux as an SR-Aware Network Function

This paper proposes a new SRv6 End behavior, called End.AN.NF, integrating Linux netfilter as a network function for service function chaining by Segment Routing (SR). End.AN.NF allows netfilter-based applications to be executed as SR-Aware applications without modification, as it applies netfilter to inner packets encapsulated in SRv6 while performing the basic SRv6 End behavior. Furthermore, End.AN.NF utilizes the argument of the segment identifiers to mark packets. Consequently, this enables netfilter-based applications to match the marks on packet buffers and change rules to be applied. We implemented End.AN.NF on the Linux kernel and evaluated its performance. The evaluation shows that End.AN.NF achieves 27% higher throughput and 3.0 microseconds lower latency than applying netfilter to SRv6-encapsulated inner packets by End.DT4 and H.Encaps.

#### Keywords:

1. Service Function Chaining 2. Segment Routing <u>3. SRv6</u>

Keio University Bachelor of Arts in Environment and Information Studies
Kaito Sawada

# 目 次

第1章	序論	1
1.1	Service Function Chaining	1
1.2	従来のパケットルーティングとトラフィックエンジニアリング	2
	1.2.1 OpenFlow	4
	1.2.2 NSH	4
	1.2.3 MPLS	5
1.3	SRv6	6
	1.3.1 SRv6 を利用した layer-3 VPN の構築例と SRv6 によるパケット転	_
		7
	· · · · · · · · · · · · · · · · · · ·	9
1.4	導入	
1.5	本論文の目的と構成 15	2
第2章	背景と問題提起 12	3
2.1	Linux & netfilter	3
2.2	SRv6 と SF としての netfilter 統合手法 1-	4
	2.2.1 アプリケーションの実装を変更する手法	5
	2.2.2 SR-Proxy を利用する手法	5
2.3	問題提起1	7
第3章	提案手法の設計と実装 18	Q
3.1	提案手法・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	
3.2	設計	
3.3	実装	
5.5	3.3.1 Linux における SRv6 ビヘイビアの実装	
第4章	評価 20	6
4.1	計測の概要と予想	6
4.2	TRex	8
4.3	レシーブサイドスケーリング (RSS)	8
4.4	パケットサイズ毎のスループット性能3	0
	4.4.1 計測内容	0
	4.4.2 評価	1

4.5	netfilte	er にイ	ンン	スト	. –	- <i>)</i> 1	レ <sup>さ</sup>	3	h:	た	ル	_	ル	毎	ŧΟ	) >	ζ <i>)</i>	レー	_	プ	ツ	ŀ						31
	4.5.1	nftab	les																									32
	4.5.2	計測	内容																									35
	4.5.3	評価																										35
4.6	レイテ	ンシ																										36
	4.6.1	計測	内容																									37
	4.6.2	評価																										38
第5章	結論と	展望																										39
謝辞																												40
付録																												46

# 図目次

1.1	SFC Architecture
1.2	Explain Source Routing
1.3	Architecture of OpenFlow
1.4	Structure of NSH
1.5	Architecture of SRv6
1.6	layer-3 VPN with SRv6
1.7	SRv6 Packet Structure
2.1	netfilter hook points (wiki.nftables.org より引用 [1])
2.2	SR-proxy Architecture
3.1	End.AN.NF applies three netfilter hook points, prerouting, forward, and
	postrouting, to inner packets encapsulated in SRv6
3.2	The modified Linux kernel treats an End.AN.NF SID as an IPv6 routing
	table entry. We can manage the End.AN.NF routes with the existing tools
	such as iproute2
4.1	The difference between "End.DT4 and H.Encaps" and End.AN.NF 27
4.2	Abstract of DPDK
4.3	Abstract of RSS
4.4	Throughput per SRv6 End behaviors and IPv4
4.5	Throughput per number of rules of base chains
4.6	Throughput per number of rules of regular chains
4.7	Latency per SRv6 End behaviors and IPv4

# 表目次

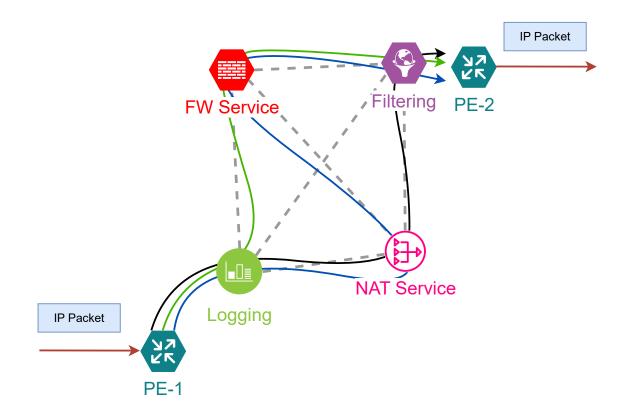
# 第1章 序論

### 1.1 Service Function Chaining

SFC とは、エンドツーエンド通信を提供するために必要なさまざまなサービスファンクション (SF) を決定及び順序付けし、それらを介するようにトラフィックを操作することを指す。図 1.1 に、SFC アーキテクチャの概略図を示す。SF には、ファイアウォールや IP ネットワークアドレストランスレータ (NAT) などのネットワークサービスファンクションや、アプリケーション固有の機能が含まれる。SFC アーキテクチャは、基礎となるネットワークトポロジから独立したトポロジを前提としている。この基礎となるネットワークトポロジをアンダーレイネットワークといい、独立した SFC のためのネットワークトポロジをオーバレイネットワークという。図 1.1 では灰点線のパスが物理的なパスであるアンダーレイネットワークを示し、その他の実線が SFC として選択可能なパスの例であるオーバレイネットワークを示している。SFC アーキテクチャでは、パケットは通信の入口となるノードで事前に定義されたポリシとパケット内の情報から分類され、SFC 対応ドメイン内で適用する SF のセットを決める。その後、任意の順番で各 SF でパケット処理が適用されるように転送される。例えば、Logging をした後 FW Service を適用、Filtering を適用すような場合は、図 1.1 における緑のパスを辿るようになる

SFC アーキテクチャはネットワークの用途や運用計画などのコンテキストに依存しない汎用的な場面で利用可能な技術であり、SFC アーキテクチャは固定ネットワークやモバイルネットワーク、多くのデータセンターアプリケーションに適用できる。SFC の構築に関して、すべての SF が満たさなければならない標準の定義や特性は存在しない。各 SF は単に「パケットに対する特定の処理を適用できる要素」として扱われ、特定のネットワークで常に有効な SF を静的に列挙することはできない。なぜなら、適用する SF の集合はその瞬間に有効な SF であり、それらが有効かどうかはその時々のネットワーク環境によって異なる場合があるからである。SF のチェインとそれらを呼び出す基準は、SF 対応ドメインを運用する各ネットワーク毎に固有である。

SFC における SF は、受信したパケットの特定の処理を担当する機能である. SF はプロトコルスタックのさまざまなレイヤで動作し、論理的なコンポーネントとして仮想要素として実現されることもあれば、物理的な筐体としてネットワークの中に組み込まれることもある. 近年では、SF が動作するマシンは物理的な筐体ではなく、汎用マシンにインストールされたハイパーバイザ上の VM の中で動作することも多い. また、コンテナ技術の台頭により、SF 自体をコンテナに閉じ込めてデプロイすることも一般的になっている. さらに、それらのコンテナを kubernetes [2] に代表されるコンテナオーケストレータによって管理する手法も提案されている [3] このように、仮想化されたネットワーク上の



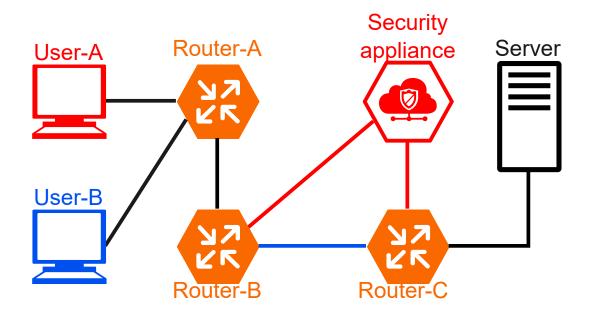
☑ 1.1: SFC Architecture

機能 (Network Function / NF) を NFV という. SFC は NFV の利用例として NFV のコンテキストでも研究されてきた技術である.

# 1.2 従来のパケットルーティングとトラフィックエンジニア リング

章 1.1 で述べた通り、SFC を実現するためには、エンドツーエンド通信を提供するために必要な複数の SF を決定、及び順序付けし、それらを介するようにトラフィックを操作する必要がある. しかし、従来のパケットルーティングでこのようなトラフィック操作を実現することは難しい.

ルータが IP パケットを転送するとき、ルータは自身の持つルーティングテーブルを参照する.このルーティングテーブルは通常、BGP [4] や OSPF [5]、IS-IS [6] などのルーティングプロトコルを通じて交換した経路情報から作成される.一般的に、多くのルーティングプロトコルでは「経由するノードの数を最小にする経路を最も良いものとする」という基本設計をもとに、オペレータが任意に決定したコスト情報などを含めて最も良い経路を計算する.このように決定された最も良い経路をベストパスといい、ルーティングテーブルには「ある宛先アドレスを持つパケットは次にどのノードに転送するのがベストパスなのか」が書かれている.ルータは、自身に接続されているノードやルーティングプロトコルを通じて受け取った経路情報が変更されたとき、その変更を近接ルータに通知



☑ 1.2: Explain Source Routing

し、自身のルーティングテーブルを更新する. ルーティングテーブルはオペレータが静的 に構築することもできる. しかし、静的に経路を決定してしまうとノードの近接情報が変わるたびにオペレータ自身が設定し直す必要があり、これは手間がかかったりオペレーションミスを誘発したりする問題がある. そのため、静的な経路設定が利用される場面は限定的である.

図 1.2 に、あるネットワークのトポロジを示す.このネットワークにおいて、User-B の通信は青いパスを通るように、User-A から Server に向かう通信は Security appliance を経由させるような経路制御を行いたい.しかし、Router-B から Router-C までの経路は青いパスを通ると 1 hop だが、Security appliance を通る赤い経路は 2 hop である.つまり、Router-B から Server までの経路は青いパスの方が経由するノードの数が少ない.そのため、通常のルーティングプロトコルで経路を学習すると、Router-B のルーティングテーブルには Server に向かう経路として青いパスがベストパスとして採択される.ルーティングプロトコルの設定でコストを変更することで赤いパスをベストパスにすることは可能である.ベストパスを赤いパスに変更すると、User-A の通信は意図通り赤いパスを通るようになる.しかし、ベストパスを変更してしまうと User-B の通信についても赤いパスを通るようになり、これは意図した通信経路にならない.

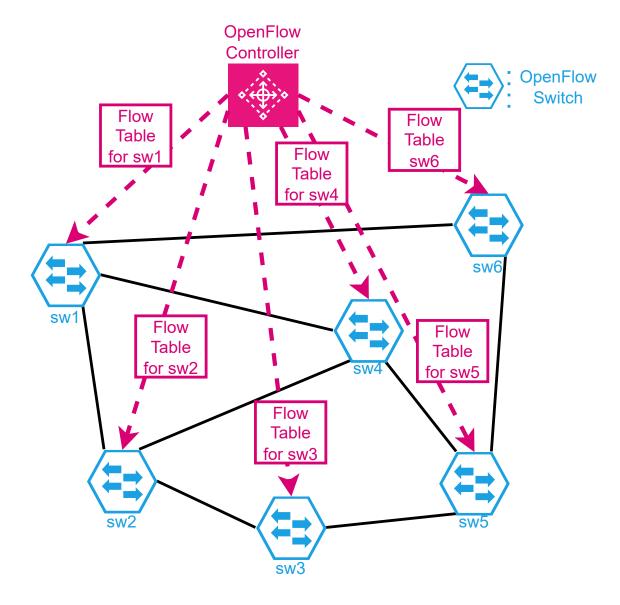
ベストパスによらずに,また特定の通信毎に選択して経路を制御することを,トラフィックステアリング,トラフィックエンジニアリング (TE) という.TE が可能なパケット転送メカニズムとして,いくつかの候補が存在する.例えば OpenFlow [7],Network Service Header (NSH) [8],MPLS [9] などである.

### 1.2.1 OpenFlow

OpenFlow のによるネットワーク構成の概略図を 図 1.3 に示す. OpenFlow では、Open-Flow スイッチと呼ばれる OpenFlow に対応した専用のネットワーク機器をパケットを転送 するノードとして使用し、OpenFlow コントローラと呼ばれる専用のマシンが OpenFlow スイッチの経路情報を集中管理する. OpenFlow のアーキテクチャは一般のパケットルー ティングアーキテクチャとは大きく異なる. 一般的なネットワークでは先に挙げた BGP や OSPF などのルーティングプロトコルを利用して経路情報を交換し,ルーティングテー ブルを作成する. そして、ルータは自身が作成したルーティングテーブルに基づいてパ ケットを転送する. 対照的に, OpenFlow では BGP や OSPF などのルーティングプロ トコルを利用してルーティングテーブルを作成することはしない. 経路情報は OpenFlow コントローラが集中管理し、OpenFlow コントローラは自身が決定した経路情報を実際に パケットを転送する OpenFlow スイッチへインストールする. また, OpenFlow ではルー ティングテーブル自体も一般的なルーティングで作成されるものとは異なり、OpenFlow で利用されるルーティングテーブルに対応するテーブルのことをフローテーブルという. OpenFlow のフローテーブルには、宛先の IP アドレスだけではなく、送信元アドレスや 通信を受信したポート、独自定義の専用パケットヘッダのフィールドなどもマッチング ルールとして含まれる. これにより, IP 的なベストパスによらずに, かつ同じ宛先であっ ても別のパスを選択できる.

#### 1.2.2 NSH

NSH は、SFC を実現する 1 つの手法として考えられたプロトコルで、NSH と呼ばれるヘッダでパケットをカプセル化する。OpenFlow が汎用的なパケット転送アーキテクチャとして考案されたのとは対象的に、NSH は SFC を前提として考案された。NSH で転送されるパケットの構造を図 1.4 として示す。NSH パケットは、大きく分けて 3 のパートに分けられる。Original Packet は、実際のエンドツーエンドでやり取りするパケットのことを指す。そのパケットを、NSH でカプセル化している。NSH の中にはいくつかのフィールドが存在し、その中には SFC の中でどのパスを通過するのか通過するのかや、ユーザ定義のメタデータ、オプショナルなフィールドなどが含まれる。NSH でカプセル化されたパケットを、更に Transport Encapsulation というヘッダがカプセル化している。この Transport Encapsulation は特定のフォーマットである必要はなく、GRE、VXLAN などの一般的なトンネリングプロトコルや通常のイーサフレームである。Transport Encapsulation の目的は、オーバーレイネットワークを通じて適切な SF ノードまでパケットを転送することである。NSH に対応したノードでは、SF が適用されたパケットに対して、そのパケットの NSH を参照し次の SF のノードを決定する。次の SF ノードが決まったらそのノードに届くよう、対応する Transport Encapsulation でカプセル化することで TE ができる。



☑ 1.3: Architecture of OpenFlow

#### 1.2.3 MPLS

MPLS とは Multiprotocol Label Switching の略称であり、MPLS ヘッダに含まれるラベル情報に基づいてパケットを転送するプロトコルである。MPLS ヘッダは Layer 2 ヘッダと Layer 3 ヘッダの間に挿入され、MPLS ヘッダの中にラベル情報を始めとするいくつかのフィールドが埋め込まれる。MPLS では、宛先の IP アドレスではなく、MPLS ヘッダに含まれるラベル情報を参照してパケットを転送する。つまり MPLS では、MPLS ヘッダ内に埋め込まれたタグ情報を使ってパケットを転送するため、IP 的なベストパスによらないルールでパケットを転送できる。また、MPLS は古くから VPN を構成するために用いられてきた一般的なプロトコルである。そのため、多くのネットワーク機器でサポートされている。OpenFlow は特別な機器やコントローラが必要であり、NSH も比較的新しいプロトコルで、かつ機能も SFC に特化しているため、NSH をサポートする機

# **Transport Encapsulation**

# **Network Service Header (NSH)**

# **Original Packet**

図 1.4: Structure of NSH

器は少ない. 対象的に MPLS は既に多くの機器でサポートされているため, OpenFlowや NSH と比較して導入が容易であるという特徴を持つ. また, RFC8595 [10] のように, NSH と MPLS を組み合わせて SFC を実現する手法も提案されている. このアーキテクチャでは, NSH の Transport Layer として MPLS を利用している.

### 1.3 SRv6

先に挙げた技術だけではなく、Segment Routing over IPv6 (SRv6) も TE を適用できる技術の 1 つである。MPLS が独自のラベルを使って使ってパケットを転送するアーキテクチャであるのに対し、SRv6 では MPLS のラベルに対応する概念として IPv6 アドレスを利用する。SRv6 で利用される識別子はセグメント識別子 (SID) と呼ばれ、各 SID はネットワーク内の特定の場所で実行される特定の機能を表す。この SID は IPv6 と全く同じフォーマットをしている。SRv6 では、SRv6 ヘッダ (SRH) と呼ばれる IPv6 拡張ヘッダに SID の一連の集合からなるリストを埋め込むことで、ネットワークオペレータやアプリケーションはパケットが通過する中間地点を指定できる。

SRv6 ヘッダには通過するネットワーク上のノードの順番がリストとして埋め込まれ、ルータはそのリストに基づいてパケットを転送する.図 1.5 において、例えば SID リストの要素が A, FW, C である場合、パケットは緑色のパスを通るように転送される.また、SRv6 はあるパケットが経由するノードを指定できるだけでなく、パケットに対してパケットに対して特定の操作を適用できる.このようなパケット操作の種類のことをSRv6 ビヘイビア という.現在 RFC8986 [11] では 15 種類の End ビヘイビアが定義されている.

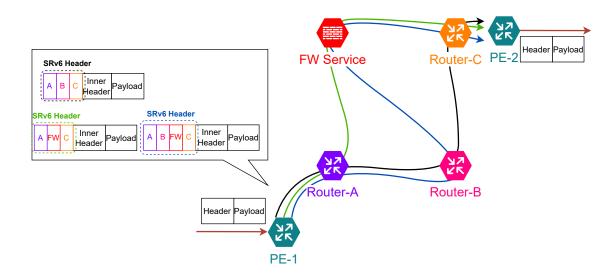


図 1.5: Architecture of SRv6

# 1.3.1 SRv6 を利用した layer-3 VPN の構築例と SRv6 によるパケット転送の具体的な動作

SRv6 ビヘイビアを組み合わせることで、layer-3 VPN を構成することもできる [12]. SRv6 を利用した layer-3 VPN の動作を図 1.6 に示す.

図 1.6 ① において、PE-1 は受信したパケットを SRH でカプセル化する.このように SRH でパケットをカプセル化する,という操作も SRv6 ではビヘイビアとして定義され ており,この操作のことを H.Encaps という.ここでは,PE-1 は受信したパケットに対して  $\mathbf{A}$ ,  $\mathbf{FW}$ ,  $\mathbf{C}$  を意味する SID リストを付加したものとする.このとき,SRv6 でカプセル化されたパケットの宛先アドレスは,内部パケットの宛先アドレスに関わらず,次に到達すべきノードを示す SID である FW Service になる.

PE-1 は H.Encaps で SRH を付加したパケットを Router-A へ送信する. このとき、パケットは宛先 IPv6 アドレスが Router-A である単なる IPv6 パケットとして扱われる. PE-1 は自身の持つルーティングテーブルを参照し、Router-A へのネクストホップを決定し、パケットを送出する. 図 1.6 ② は、Router-A が受信したパケットに対して SID を 1 つ進めて FW Service にパケットを転送している様子を示している. リスト状になっている SID の中でどれが現在有効な SID であるかを指定するために、SRH にはセグメントレフト (segleft) と呼ばれるフィールドが定義されている. segleft は SID リストのインデックスであり、(SID の合計) -1 から始まり、0 で終わる.

Router-A は受信した SRv6 パケットの segleft を 1 つデクリメントし,FW Service の SID が次に有効な SID であることを示すようにする.また,Router-A はパケットの宛先 アドレスを新しく有効になった FW Service の SID に書き換える.このように,segleft を 1 つ進め,宛先アドレスを新たに有効になった SID で書き換える動作のことを End ビ ヘイビアといい,これも SRv6 ビヘイビアの 1 つである.End ビヘイビアは SRv6 の中 で最も基本的なビヘイビアである.

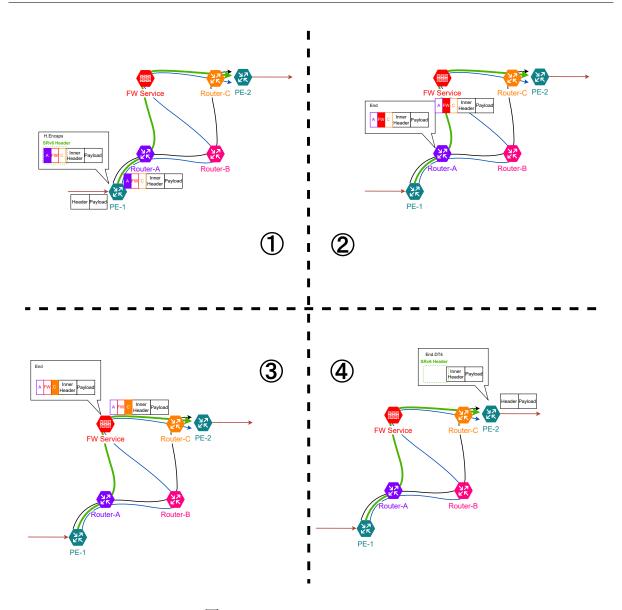


図 1.6: layer-3 VPN with SRv6

宛先アドレスを書き換えたあと、Router-A は自身のルーティングテーブルから新たな宛先アドレス (FW Service の SID) を検索し、ネクストホップへ転送する。図 1.6 ③ では、② と同様に FW Service が End ビヘイビアを実行して segleft デクリメントし、新たに有効になった SID に基づいて Router-C ヘパケットを転送している。図 1.6 ④ では、PE-2 が受信したパケットに対して End.DT4 というビヘイビアを実行している。このビヘイビアは、SRH を取り除き、特定の VRF を参照して SRv6 でカプセル化されていた内部パケットを転送する、という動作を実行する。End.DT4 により、パケットから SRH は取り除かれ、PE-1 でカプセル化される前のパケットを得ることができる。

### 1.3.2 SRv6 パケットと SID の構造

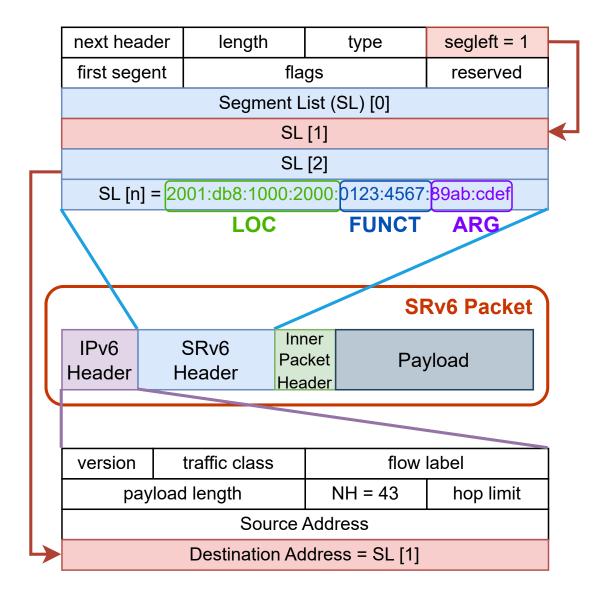
図 1.7 に、SRv6 パケットの詳細な構造を示す。図 1.6 では、簡単のためにパケット構造の図を簡略化して表現した。実際の SRv6 パケットは、一般的な IPv6 ヘッダの下に SRH が位置する。IPv6 ヘッダ内の Next Header (NH) には 43 が設定され、この 43 という数字は次に来るヘッダのタイプが IPv6 ルーティングヘッダであることを示す。

先に述べた通り、SID は SRv6 で利用される識別子で、SRH にはいくつかの SID がリスト状になって含まれている。現在どの SID が有効であるかは、segleft の値によって決まる。図 1.7 の例では、segleft は 1 である。よって、Segment List のインデックスが 1 である、最初から 2 番目の SID が有効化されている。宛先アドレスには現在有効な SID の値が設定されるため、このパケットの宛先アドレスは Segment List の 2 番目の SID となる。

図 1.7 で示されているように、SID は LOC: FUNCT: ARG という 3 つのパートに分かれている。また、SID は IPv6 アドレスであるため、それら 3 つパートの長さの合計は 128bit である。LOC はロケータを表す。ロケータとは、ある SID に対応するノードの場所を表す。FUNCT は SID に関連付けられた SRv6 ビヘイビアの識別子であり、ARG はビヘイビアの動作に必要な追加情報をエンコードする領域である。例えば、End.DT4 では ARG フィールドにはルックアップするべき VRF テーブルを識別するための情報がエンコードされる。

SRv6 の SID は IPv6 アドレスであるため,既存のルーティングプロトコルを用いて SID を経路情報として既存のルーティングプロトコルを利用して広告できる.SRv6 ビヘイビアは,SID の FUNCT パートで表現される.ただし,「特定の SRv6 ビヘイビアならば FUNCT パートはこの値である」というような一般的な定義は存在しない.例えば,IS-IS の TLV の Type フィールドの値は IANA によって策定されいる [13].それに対して,SRv6 ではビヘイビアに対応する値は標準化されず,オペレータが自由に決めることができる.図 1.6 ④ では,Router-C は受信したパケットに対して End.DT4 を実行している.Router-C は LOC: FUNCT: ARG のフォーマットに従って [Router-C のロケータを示すブロック]: [Router-C 上で End.DT4 として定義されたブロック]: [利用可能な VRF table 番号] を自由に決定し,それを経路情報として周りのノードへ広告する.

SRv6 ビヘイビアが実装されていないネットワーク機器が SRv6 でカプセル化されたパケットを受信した際,その機器は SRv6 パケットを IPv6 パケットとして転送できる. SRH の前には一般的な IPv6 ヘッダが挿入されているため,そのパケットは IPv6 パケットとして転送可能であるからである. つまり, SRv6 ビヘイビアを実行せず,単にパケットを現在有効な SID へ転送するだけであれば, IPv6 パケットフォワーディングが実装されていれば適切にパケットを転送できる.



☑ 1.7: SRv6 Packet Structure

### 1.4 導入

Service Function Chaining (SFC) は、Software Defined Network (SDN) 及び Network Function Virtualization (NFV) の文脈で研究されているトピックである [14, 15, 16, 17]. SFC では、サービスファンクション (SF) を通過する順序や SF のタイプに関する情報を事前に定義し、それらのルールをネットワーク機器に配布する必要がある。SFC ネットワークを構築するネットワーク機器は、事前に決定されたルールに従って受信したパケットを SF に導く、パケットを NF へ導くためのルールは、SDN コントローラやルーティングプロトコルによってネットワーク機器に配布される。ネットワーク機器は IP ルーティング上の最短経路に関係なく、配布された SFC ルールに従ってパケットを転送する次のホップを選択する必要がある。また、パケットのヘッダにこれらのルールに合致させるための特別な情報を埋め込む手法が取られることもある。SFC は、クラウドサービスプロ

バイダ (CSP), アプリケーションサービスプロバイダ (ASP) 及びインターネットサービスプロバイダ (ISP) にとって, 現在の静的な環境に代わる柔軟かつ経済的な選択肢を提供する [18].

SFC を実現可能な技術には、いくつかの候補が存在する. 例えば OpenFlow [7], Network Service Header (NSH) [8], MPLS [10] などである. これらの技術はどれも、最短経路に 関係なく、ルールに基づいて受信したパケットを意図した SF に導く、という要件を満た すことができる. OpenFlow では、経路情報を管理する中央のコントローラが、実際にパ ケットを転送する OpenFlow スイッチに対して明示的にパケット転送ルールを設定する. OpenFlow スイッチは、コントローラによって適切に管理されたルールに従い、パケット を意図した SF に転送する. OpenFlow のもつこのアーキテクチャは、従来のルーティン グプロトコルに基づかない柔軟な経路制御を可能にする. NSH は Service Path Identifier (SPI) と Service Index (SI) によって SF を識別する. NSH ノードは、パケットに付与さ れた NSH 内の SPI、SI に基づいてパケットを転送する. NSH は、サービスプレーンと 呼ばれる専用のオーバーレイネットワークを作成し、そのオーバレイネットワーク内で サービスを転送する.このオーバレイネットワークを構築する,というアーキテクチャに より、NSH では基礎となるネットワークトポロジを変更することなくサービス転送を可 能にする.一方、MPLS では、直接 NSH を使用する代わりに、MPLS ラベルスタック を利用する.このラベルスタックには、パケットが通過すべきノードの順序がホップバイ ホップで含まれている.ラベルスタック内で表現されるノードはルータだけでなく、SF も含まれるため、そのラベルスタックに基づいてパケットを転送する事で SFC を実現で きる. このアプローチもまた、基礎となるネットワークトポロジを変更せずに SFC を実 現するために必要な、最短経路によらないパケット転送を達成する.

Segment Routing (SR), 特に Segment Routing over IPv6 (SRv6) もまた, SFC を実装するために使用される技術の1つである. SR では, リンク, ノード, サービスといったネットワーク内の各エンティティを**セグメント**として表現する. SRv6 パケットのヘッダ (SRH) には, セグメントリストと呼ばれる, そのパケットが通過すべきセグメントの順序を示したリストが含まれている. SRv6 では, セグメントを識別するための ID (SID) として, IPv6 アドレスを使用する. 言い換えれば, SRv6 は IPv6 ルーティングインフラをその基盤として利用し, SRH 内で定義された順序に従って, 任意のセグメントを経由してパケットを転送する. SRv6 は, SF が実行されるノードをセグメントとして表現し, SID を割り当て, 任意の順序で SF を通過するようにパケットを転送することで SFC を実現する.

SRv6 では、SF を SID で表し、セグメントリストに基づいて適切にパケットを転送をすることで、SRv6 を基盤とした SFC ネットワークを実現できる。しかし、SRv6 レイヤよりも上位にある SF の振る舞いと、基盤となる IPv6 ルーティングインフラをどのように統合するかは明確でない。例えば、IPv4 パケットのネットワークアドレストランスレータ (NAT) を SRv6 ネットワーク内の SF として考慮する場合を考える。SRv6 ネットワーク内において、IPv4 パケットは、SRv6 ヘッダ (SRH) を含む外部 IPv6 ヘッダでカプセル化される。SF で動作する NAT の実装が SRv6 に対応していない場合、SR-Proxy [19] が必要となり、ネットワーク構成や運用における複雑さが増加してしまう [20]。実装が内

部パケットへの NAT と SRv6 に則した転送動作を同時に実行できる場合,それはレイヤバイオレーションとなる。Linux には,SERA [21] という iptables を拡張したファイアウォールアプリケーションが存在する。SERA は SRH でカプセル化されたパケットについて,カプセル化された内部パケットのヘッダ情報にマッチする iptables のフィルタールールを適用できる。SRv6 での基本的な転送動作として,End と呼ばれる動作がある。SERA は iptables を拡張することで,この End 動作を処理する機能も実装されている。ただし,既に Linux カーネルには IPv6 ルーティング,及び SRv6 End 動作に関する処理が実装されている。SERA は,Linux カーネルに実装されている SRv6 機能を使わずに,独自に改良した iptables アクションによって End 動作を処理する。つまり,SERA は Linux カーネル内で統合されている IPv6 ルーティングインフラと SRv6 処理機能を使わずに,独自に拡張した iptables によって SRv6 とフィルタリングサービスとしての NF を統合している。

本論文では、既存の netfilter を内部実装に利用する SF アプリケーションの実装を変更することなく SRv6 対応 SF として扱えるようにする、End.AN.NF 提案する。End.AN.NF は Linux netfilter を NF として扱えるようにしつつ、Linux に実装されている IPv6 ルーティングインフラを活用する。End.AN.NF は受信した SRv6 内部パケットに対して、netfilter のフックポイントを透過的するように設計されている。本論文では End.AN.NF を Linux カーネル上で実装し、スループットとレイテンシを評価した。評価の結果、End.AN.NF は End.DT 4 と H.Encaps の組み合わせによる SRv6 内部パケットへの netfilter 適用と比較し て 27% 高いスループットと 3.0 マイクロ秒低いレイテンシを実現した。さらに、End.AN.NF のレイテンシは、End.DT4 と H.Encaps の組み合わせよりも 3.0 マイクロ秒低い. また、End.AN.NF のレイテンシはマイクロ秒解像度で End 動作と同じである。

# 1.5 本論文の目的と構成

本論文における以降の構成は次の通りである. 1章では、本論文を読むに当たって必要な技術に関する前提知識を説明し、構成及び本論文の概要を述べる. 2章では、本論文の背景と取り組む問題について説明し、提案手法の概要を述べる. 3章では、本論文の提案する新たな SRv6 End behavior である End.AN.NF についての設計や詳細な動作、及び実装について述べる. 4章では、本論文の提案する End.AN.NF の性能が実用的であるか、また Linux カーネルのメインラインに実装されている手法の組み合わせに比べてどれだけパフォーマンスが改善されたのかをスループット及びレイテンシの観点から評価する. 5章では、本論文における結論と今後の展望について述べる.

# 第2章 背景と問題提起

章 1 では、SFC の概念と SFC を実現するための要件を満たせるいくつかのプロトコルを説明し、近年特に注目されている SRv6 について説明した。その知識を踏まえた上で、本章では背景と本論文で解決するべき問題を提起する。

### 2.1 Linux & netfilter

SFC をデプロイする上で、SF を動作させる環境として Linux を選択することは有用である。章 1.1 で述べたように、SFC 環境では SF を汎用サーバや仮想マシン、コンテナの中にデプロイすることが一般的になっている。Linux 上で任意のアプリケーションを開発して、そのバイナリを動作させることは容易であり、開発に必要な基盤や情報も十分に整っている。更に Linux カーネルはコンテナメカニズムもサポートしており、SF アプリケーションをコンテナの中で動作させることも可能である。また、Linux カーネルにはパケットフォワーディング機能が実装されている。IPv4 パケットや IPv6 パケットの転送はもちろん、MPLS や VXLAN、更にはいくつかの SRv6 ビヘイビアも実装されている。SRv6 では既存のルーティングプロトコルを使って SID を経路情報として他のルータへ広告することができる。Linux には FRR [22] や gobgp [23] などのルーティングソフトウェア実装が存在し、これらを利用して SID を広告できる。

Linux カーネルには netfilter [24] と呼ばれるパケット処理フレームも実装されており、これは SF アプリケーションを開発するのに有用である. netfilter は、パケットのフィルタリングやロギング、NAT、NAPT、やその他のパケットマングリングを可能にするフレームワークである. netfilter は、iptables や nftables といったパケット処理アプリケーションの内部の実装に使われている. iptables や nftables といった、netfilter を基盤として実装されたアプリケーションのことを、本論文では netfilter-based アプリケーションと呼ぶ. netfilter-based アプリケーションの例として、iptables や nftables 以外にも、conntract-tools [25] や snort [26] といったアプリケーションも存在する.

netfilter の仕組みを使うと、任意のカーネルモジュールは Linux カーネルのネットワークスタック上で定義された特定の場所に場所にコールバック関数を設定できる。カーネルモジュールとは、Linux カーネルのソースコードそのものを書き換えず、かつマシンの再起動を必要としない Linux カーネルの機能を拡張するプログラムのことである。一般的なユーザ定義のアプリケーションはユーザ空間で動作するため、カーネル空間で特定のプログラムを実行することはできない。しかし、カーネルモジュールとして動作するプログラムは、カーネル空間で動作する。つまり、開発者はカーネルモジュールを開発すること

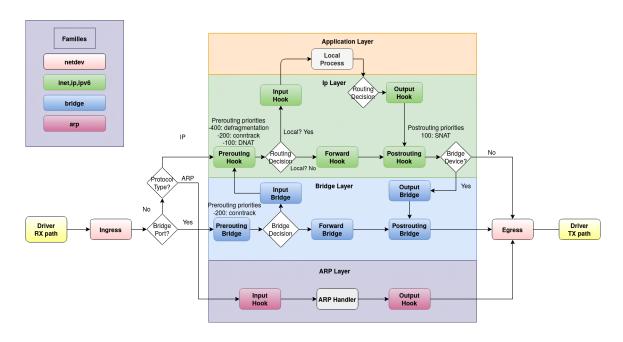


図 2.1: netfilter hook points (wiki.nftables.org より引用 [1])

で Linux カーネルに機能を追加することができる.

netfilter によってコールバック関数を設定できるポイントの一覧を、図 2.1 として示す. なお、この図は wiki.nftables.org より引用した図である。図 2.1 から読み取れるように、netfilter は Linux のネットワークスタックの様々な場所にコールバック関数を設定することができる。これらの netfilter がコールバック関数を設定できるポイントを、netfilter フックポイント、または単にフックポイント、フックという。いくつかのフックポイントは、現在処理しているパケットの宛先が自分自身かどうかによって通過するかしないかが変わる。例えば、IP レイヤに存在するフックポイントでは、パケットの宛先アドレスが自分であれば Input フックポイントを通過するが、そうでない場合は Forward フックポイントを通過する。Forward フックにのみ特定のパケットをフィルタリングするコールバック関数を登録することで、自身宛のパケットはフィルタリングをかけないが、転送するパケットにのみフィルタリングを適用する、という使い方ができる。

## 2.2 SRv6 と SF としての netfilter 統合手法

Linux netfilter と SRv6 を利用して SFC をデプロイすることは有用な手法であるように思えるが、実際には問題が存在する。章 2.1で述べたように、Linux カーネルには SRv6 の機能が実装されており、netfilter は SF アプリケーションの開発に有用である。しかし、netfilter は SRH でカプセル化された内部のパケットに対して netfilter フックポイントを適用できない。これは、例えば転送するパケットの送信元アドレスを書き換える NAT 操作を SRv6 パケットの内部に適用しようとしても、SRH でカプセル化されているために通常のパケットと同じ操作では NAT を適用することができないからである。つまり、一

般的な IPv4 パケットに対して特定の操作を行うために実装された netfilter-based アプリケーションを SRv6 の内部 IPv4 パケットに対して適用する事はできない.

SRv6 に対応していない SF アプリケーションのことを,SR-unaware アプリケーションといい,対照的に SRv6 に対応している SF アプリケーションのことを SR-aware アプリケーションという。 SR-unaware アプリケーションを SRv6 環境で SF として利用する方法はいくつか存在する.以降では,3 つの手法について解説する.

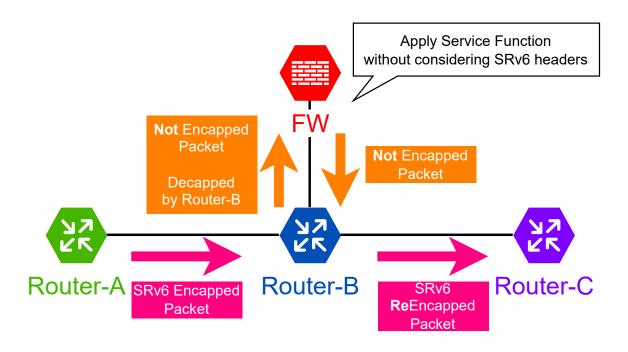
### 2.2.1 アプリケーションの実装を変更する手法

最も単純な方法は、アプリケーション自体の実装を変更し、SR-aware アプリケーションにすることである。SERA [21] は、Linux iptables に統合された SR-aware アプリケーションの実装である。SERA は Linux iptables を拡張し、SRH のフィールドと iptables のルールをマッチさせて、ファイアウォール用のフィルタリングルールを適用する。また、SERA は SRH でカプセル化された内部の IPv4 パケットに対してファイアウォールルールを適用する事もできる。更に SERA は、SRv6 End ビヘイビアのように、パケットを次の SID に転送する機能も持つ。しかし、SERA は iptables の拡張であるため、その他の netfilter-based アプリケーションを SR-aware にすることはできない。SERA のような手法で netfilter-based アプリケーションを SR-aware にするためには、アプリケーションを SR-aware にするためには、アプリケーション がままで netfilter-based アプリケーションを SR-aware にするためには、アプリケーション がままで netfilter-based アプリケーションを SR-aware にするためには、アプリケーション毎にその実装を変える必要がある。また、SERA の採用した iptables を拡張するというデザインは、SERA に関連する SID を既存のルーティングインフラに統合することを 困難にしている。iptables 内のフィルタリングルールとして利用するための SID の情報は、1.3章で解説した layer-3 VPN の例とは異なり、既存のルーティングプロトコルを通じて広告することはできない。

### 2.2.2 SR-Proxy を利用する手法

もう 1 つの方法は、SR-Proxy と呼ばれる手法を適用することである.SR-Proxy の概念図を図 2.2 として示す.図 2.2 において、Router-B が SR-Proxy を適用するノードである.Router-B は、Router-A から受信した SRv6 パケットの SRH を一度取り外し、その状態をキャッシュしておく.Router-B は、取り外して得られた SRv6 の内部パケットをFW ノードへ送信する.FW ノードが受信するパケットは SRH でカプセル化されてない一般的な IP パケットであるため、FW ノードは受信したパケットを一般的な IP パケットとして解釈し、FW サービスを適用する.FW ノードは、FW サービスを適用したパケットを再び Router-B に送り返す.Router-B は FW サービスから受け取った非 SRv6 パケットを、キャッシュしておいた SRH で再びカプセル化する.Router-B は自身が再度カプセル化した SRv6 パケットを、次の転送先である Router-C へ送信する.

SR-Proxy を利用する方法は、汎用性が高い。SR-Proxy を実行するノードが SRH を取り外して SF ノードにパケットを転送するため、SF アプリケーションは SRH の存在を意識する必要がない。この手法であれば、iptables に限らず、あらゆる netfilter-based アプリケーションを SFC 中の SF として扱うことができる。



☑ 2.2: SR-proxy Architecture

また、SR-Proxy は SRv6 のビヘイビアとしても提案されており [27]、End.AS や End.AD や End.AM と呼ばれるビヘイビアがそれに該当する。 これらは SRv6 ビヘイビアであるため、それら SID は IPv6 アドレスとして表現され、既存のルーティングプロトコルを使ってそれらの SID を広告することができる。 2024 年 1 月現在、End.AD や End.AM は Linux カーネルのメインライン上では実装されておらず、これらの実装はワークインプログレス状態である。 Linux で動作する SR-Proxy として、SRv6 ビヘイビア以外の実装も提案されている [28, 29, 30].

しかし、SR-Proxy を利用する方法には、SERA のような SR-aware アプリケーション には存在しないオーバーヘッドが存在する. それは、SR-Proxy が一度 SRv6 パケットから SRH をデカプセル化する際に生じるオーバヘッド、一度外部ノードに転送し、SF 適用後に再度受信するオーバーヘッド、そして受信したパケットを再度同じ SRH でカプセル化するオーバーヘッドである.

また、SR-Proxy は根本的にネットワークにさらなる複雑さをもたらす。SR-Proxy は SF から返されるパケットに付加する適切な SID リストを決定する必要がある。SF から返される内部パケットは任意の宛先と送信元を持つ可能性があるため、SR-Proxy が付けるべき SID リストは内部パケットによって異なる可能性がある。つまり、SR-Proxy は適切な SID リストを決定するための独自のメカニズムを実装する必要がある。例えば、静的な SID リストをアタッチする End.AS か、プロキシの内部で状態をキャッシュする必要がある [28] . さらに、SR-Proxy をデプロイするためにはいくつかの問題が存在する。例えば、特定の SR-Proxy タイプと共存できないサービスのタイプがあったり、サービスの有効性を検出する必要や SR-Proxy が送信する先の SF に関する SID 広告の問題など [20] が既にインターネットドラフトとして挙げらている。

## 2.3 問題提起

現在、Linux の持つ SRv6・IPv6 ルーティングインフラストラクチャを活用しながら Linux カーネルに実装されている netfilter という多機能なパケット処理機能 を NF として利用する手法は、確立されていない.現在提案されている手法では、Linux の持つ IPv6 ルーティングインフラストラクチャを活用した SR-aware アプリケーションをシンプルに 汎用的に実現することは難しい.また、Linux カーネルには netfilter という多機能なパケット処理機能が実装されているものの、SRv6 上で netfilter を直接 NF として扱う方法も確立されていない.SRv6 は SF を SID として表すことで SFC を実現可能なアーキテクチャであるものの、SID として表現された SRv6 上のノードとしての SF と、実際のアプリケーションとしての SF を統合するの方法は自明ではない.セクション 2.2.2で述べた SR-Proxy を利用する方法では、SR-Proxy を導入することで生まれるオーバヘッドや運用上の問題が指摘されている.また、SRH でカプセル化されているパケットに対して、パケットをカプセル化したまま netfilter 自体を適用する手法も確立されていない.本論文では、Linux netfilter を SRv6 を使って構築された SFC 上の SF として活用するための手法を提案する.

# 第3章 提案手法の設計と実装

本章では、前提となる Linux カーネルにおけるパケットフォワーディング処理、netfilter に関する知識を解説し、本論文の提案手法についての設計と実装について述べる.

### 3.1 提案手法

本論文では、netfilter を SR-aware SF として利用するための新しい実装として、Linux のルーティングインフラに netfilter によるパケットのフィルタリングとマングリング 機能を統合した End.AN.NF を提案する. End.AN.NF は, End behavior of SR-aware Native function for NetFilter の略であり、これは SRv6 ビヘイビアの 1 つの種類である. End.AN.NF は netfilter-based アプリケーションを SR-aware にするのではなく、netfilter そのものを SR-aware にするという考えで設計されている.これにより既存の netfilterbased アプリケーションは、そのアプリケーションの実装を変更することなく、SRv6 で構 築された SFC 環境で SF アプリケーションとして動作させることができる.End.AN.NF の実装は、Linux カーネルの IPv6 ルーティングスタックを活用するように設計されてい る. End.AN.NF の SID は IPv6 アドレスとして表現され、Linux 上では IPv6 のルー ティングテーブルエントリとして扱われる.End.AN.NF を示す SID は,通常の IPv6 経 路として既存のルーティングプロトコル、及びその実装を介して他のノードに透過的に広 告される. End.AN.NF は、SRv6 パケットに対して、IPv6 パケットとして netfilter ルー ルを適用し、かつカプセル化されたインナーパケットに対しても同様に netfilter ルール を適用できる. End.AN.NF は、nftables[31] や iptables [32] などの netfilter-based アプ リケーションを介して設定された、トラフィックに対する選択的なパケット破棄や NAT の適用などを SRH でカプセル化された内部のパケットに対しても適用できる.

## 3.2 設計

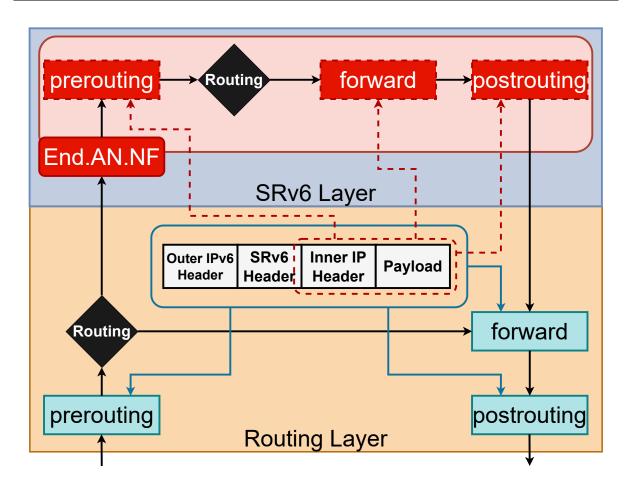
End.AN.NF は、トランジットするパケットを Linux ネットワークスタックの IPv6 パケット転送フローに既に存在する netfilter フックポイントを通過させ、かつ SRv6 レイヤに 3 つの netfilter フックポイントを持ち、異なるタイミングでパケットに netfilter ルールを適用する。図 3.1 は、トランジットパケットに適用される netfilter のフックのフローを示している。受信したあるパケットに対して End.AN.NF が動作する際、そのパケットには 2 段階の netfilter フックが適用される。1 段階目の適用では、SRH を含む外部 IPv6 ヘッダのついたカプセル化されたパケットに対して、その外部 IPv6 ヘッダをター

ゲットにして実行される. これは End.AN.NF が提供するものではなく、SRv6 パケット が IPv6 パケットとして解釈されて転送される際に適用されるものである. 2つ目の適用 では、SRH を含まない、カプセル化された内部パケットの IP ヘッダをターゲットにし て実行される. まず、End.AN.NF カーネルに実装した Linux の SRv6 ノードが IPv6 パ ケットを受信すると、そのカーネルは受信したパケットに prerouting フックを適用し、通 常通り宛先 IPv6 アドレスの最長プレフィックスマッチングを行う. 宛先アドレスが自身 の持つルーティングテーブル上で End.AN.NF の SID として定義されていた場合、カー ネルはパケットを End.AN.NF の実装に渡し、そうでない場合、カーネルは IPv6 レイヤ の forward フックと postrouting フックを適用しながら, SRv6 パケットを IPv6 パケッ トとして解釈し、対応するネクストホップに転送する.一方、End.AN.NF は、SRH で カプセル化されたインナーパケットに対して,再度, prerouting フック, forward フック, 及び postrouting フックを適用する. この 3 つの netfilter フックポイントは, 図 2.1 で 示されている通り、カーネルがあるパケットをトランジットする際に IP レイヤで通過 するフックポイントである. End.AN.NF の段階で netfilter が適用されている間、SRH は End.AN.NF によって隠されるので, netfilter は SRH の処理を考慮する必要がない. End.AN.NF が終了すると、外部 IPv6 ヘッダの宛先アドレスは次の SID に置き換えら れ、カプセル化されたパケットは Linux の IPv6 パケットフォワーディングプロセスにお ける通常の転送パスに戻る.

End.AN.NF は、パケットをマーキングするために SID の ARG フィールドを利用する. SRv6 の仕様上、ある End ビヘイビアがその End ビヘイビア固有の用途で ARG を利用することが許可されている。End.AN.NF では、SID の ARG がマークとしてカーネル空間におけるパケットバッファに付加される。netfilter-based アプリケーションは、パケットバッファ上のマーク部分を照合することで、適用するルールを変更することができる。したがって、オペレータが、単一の End.AN.NF SID しか定義されていない場合であっても、SF アプリケーションは ARG に基づいてトラフィックのルールを調整することが可能である。

アルゴリズム 1 は、End.AN.NF がパケットを netfilter のフックポイントに渡す方法を示した擬似コードである。まず、End.AN.NF は、ARG の長さがこの End.AN.NF SID に指定されている場合、受信したパケットの宛先アドレスから ARG 値を抽出する。抽出された ARG 値は、マークとしてパケットバッファに付加される。次に、End.AN.NF はパケットバッファの先頭を外側の SRH から内側のパケットに切り替え、バッファを netfilter フックに渡す。フックにインストールされたルールが内側のパケットに適用された後、End.AN.NF は、パケットバッファの先頭を内側のパケットから外側の SRH に復元し、パケットを次のプロセスに渡す。この手順は、図 3.1 の赤い長方形で示した3つのフックポイント、prerouting、forward、postrouting に対してそれぞれ適用する。

Linux カーネルは,End ビヘイビアを特定の SID を宛先とするルーティングテーブルエントリとして扱う。End End End ビヘイビアの 1 つであるため,その SID も同様にルーティングテーブルエントリにインストールされる。図 3.2 に示すように,カーネルは他の End ビヘイビアと同様に End End



⊠ 3.1: End.AN.NF applies three netfilter hook points, prerouting, forward, and postrouting, to inner packets encapsulated in SRv6.

```
$ ip -6 route | grep End
2001:db8:1::/96 encap seg6local action End.AN.NF arglen 32 dev eth0 metric 1024 pref medium
2001:db8:2::200 encap seg6local action End dev eth0 metric 1024 pref medium
2001:db8:3::300 encap seg6local action End.DX4 nh4 192.168.99.1 dev eth1 metric 1024 pref medium
```

⊠ 3.2: The modified Linux kernel treats an End.AN.NF SID as an IPv6 routing table entry. We can manage the End.AN.NF routes with the existing tools such as iproute2.

て SID をルーティングテーブルエントリとして追加すると、従来のルーティングプロトコルを用いてカーネルのルーティングテーブルにインストールされた経路を広告することが可能となる。実際に Linux 用のソフトウェアルータ実装である FRRouting [22] を使用し、カーネル内の End.AN.NF に関連付けられた SID を BGP 経由で他のルータに IPv6 経路として広告できることを確認した。 End.AN.NF のアーキテクチャは、ルーティング制御に既存のルーティングプロトコルを使用できるため、既存の SF アプリケーションとの互換性が高い。このアーキテクチャは、Linux netfilter を用いた SR-aware SF の実現方法の 1 つである。

#### **Algorithm 1** Pseudo code of passing a packet to a netfilter hook point in End.AN.NF

- 1: **function** PassPacketToHook(packet)
- 2: **if** the length of ARG is specified for this End.AN.NF SID then
- 3: Extract the ARG value from the destination address of outer SRH
- 4: Mark the ARG value on the packet buffer packet
- 5: end if
- 6: Switch the head of packet buffer packet from the outer SRH to the inner packet
- 7: Pass *packet* to a netfilter hook
- 8: Switch the head of packet buffer packet from the inner packet to the outer SRH
- 9: end function

## 3.3 実装

End.AN.NF は Linux カーネルで動作する SRv6 ビヘイビアである。End.AN.NF を実装するためには、Linux カーネルの SRv6 の実装を理解する必要がある。本セクションでは、End.AN.NF 自体の実装を解説しながら Linux カーネルにおける SRv6 の実装についても述べる。また、本論文では linux-5.15.106 を対象として End.AN.NF を実装する。ビルド時のカーネルコンフィグを付録としてとして本論文末尾に掲載する。本提案手法実装に利用した Linux フレーバーは、ubuntu のミニマムカスタムイメージである。カーネルコンフィグを編集し、動作に必要なネットワークドライバや VRF カーネルモジュールなどを有効にしている。また、本実装の動作検証はコンテナ技術を利用して仮想的なトポロジを作成して行った。コンテナを動作させるにあたり、mobyproject [33] の提供するカーネルコンフィグのチェックツール [34] を利用した。また、オーディオや GPIO サポートなど、本論文の提案手法の実装及び動作検証、計測に必要のない項目は無効化している。

#### 3.3.1 Linux における SRv6 ビヘイビアの実装

Linux における SRv6 End ビヘイビア や End.DT4 ビヘイビアなどの実装は主に, net/ipv6/seg6local.c に記述されている。章 2.1 で述べたように, Linux はカーネルモジュールという仕組みを使うことで Linux のカーネルのコードそのものを書き換えないでも機能を追加実装することができる。しかし,seg6local の実装についてはカーネルモジュールとして提供されておらず,Linux カーネルのソースコード内で直接 SRv6 ビヘイビアを実装する手法が取られているため,直接 Linux カーネルのプロトコルスタックの実装を変更する必要がある。

独自の SRv6 ビヘイビアを追加するためには、まず net/ipv6/seg6local.c で定義されている seg6\_action\_table の末尾に要素を追加する必要がある。End.AN.NF を実装するために追加した記述を、ソースコード 3.1 として実際のコードを抜粋したものを示す。この seg6\_action\_table は seg6\_action\_desc 構造体の配列である。seg6\_action\_desc のフィールドについて、特筆するべきは input フィールド及び slwt\_ops フィールドである。受信したパケットの宛先アドレスが自身の持つルーティングテーブル上で、1 つの SRv6 ビヘイビアとして表現されていた場合、そのパケットは Linux ネットワークスタッ

クの SRv6 レイヤへ到達し、パケットは SRv6 ビヘイビア毎に固有の処理の実装に渡される. input フィールドには、最初に渡される SRv6 ビヘイビア毎に固有の関数へのポインタが代入される. ソースコード 3.1 では input フィールドに input\_action\_end\_nf 関数へのポインタが設定されている. この関数の実装については以降で解説する. slwt\_opsフィールドには、SID と SRv6 ビヘイビアを経路情報としてルーティングテーブルに設定するときに呼びされる関数へのポインタが代入される. 例えば End.DT4 の実装では、slwt\_opsフィールドにはパケットから SRH をデカプセル化したあとにルックアップする VRF を指定するための処理が定義された関数が設定されている. End.AN.NF の場合、SID の IPv6 アドレスの下位何 bit を ARG として利用するかを指定するための処理が定義された関数である seg6\_end\_nf\_build へのポインタが設定されている.

End.AN.NF は、SID 内部の ARG 部をパケットバッファに埋め込んだ上で、SRH でカプ セル化された内部パケットに対して netfilter フックポイントを通過させる. これらの処理 は input\_action\_end\_nf 関数内で行われる. ソースコード 3.2 に, input\_action\_end\_nf 関数内で SID 内部の ARG 部をパケットバッファに埋め込む部分の処理を示す. slwt は seg6\_local\_lwt 構造体へのポインタであり、これは input\_action\_end\_nf 関数呼び出 し時に引数として渡される. seg6\_local\_lwt 構造体には SRv6 ビヘイビアの動作に必要 な様々なのフィールドが定義されいている. パケットが入ってきたインターフェースを 表す数値や、End.DT4 などで使うためのルーティングテーブル ID などが含まれている. End.AN.NF の実装のために、seg6\_local\_lwt 構造体へ \_\_u8 型の arg\_len というフィー ルドを追加した. このフィールドは SID の ARG 部分の長さを示しており、このフィール ドはソースコード 3.1 の slwt\_ops フィールドに設定された seg6\_end\_nf\_build 関数に よって設定される. mark の計算及びパケットバッファへの埋め込みは, ARG が定義され ているときにのみ行う. End.AN.NF において, ARG フィールドの利用は任意である. ARG を利用してパケットバッファにマークを付ける必要がない場合, SID を定義する際に ARG の長さを 0 とすることで ARG は無効になる. なお、ARG の長さを負の値にすることはで きない. Linux では、ユーザ空間からカーネルが管理するルーティングテーブルにエント リーを追加する際、NETLINK メッセージでやり取りをする. End.AN.NF の SID を経 路表に追加する際、特定のフォーマットで NETLINK メッセージを作成する. そのメッ セージの中には ARG の流さを指定するフィールドが定義されており、受け取ったメッセー ジは seg6\_end\_nf\_build 関数内でバリデートされ、ARG の長さが負だった場合は経路情 報としてルーティングテーブルに載らない. ソースコード 3.2 では, arg\_len が 0 でな い, すなわち ARG が有効であるときに if 文内部の処理が実行される. 計算された結果は Linux 上のパケットバッファを示す sk\_buff 構造体の mark フィールドに設定される.

input\_action\_end\_nf 関数の中で、SRH でカプセル化されたパケットを実際に net-filter フックポイントへ通過させている処理を抜粋したコードを、ソースコード 3.3 として示す。End.AN.NF は、SRv6 パケットの SRH 部分を隠蔽して netfilter にパケットを通す。ソースコード 3.3 の中で、SRH を隠蔽する、という処理は skb\_pull 関数と skb\_reset\_network\_header 関数の呼び出しによって実現される。先に述べた通り、Linux カーネルではパケットバッファを sk\_buff 構造体で管理している。Linux カーネルでパケットバッファを参照して各ネットワークレイヤでパケット転送処理を実行する際、処理

ごとに sk\_buff 構造体内部の head ポインタを進める必要がある. head ポインタは,パケットバファの中で現在処理をしているポインタの位置を示すものである. 例えば, Ether レイヤの処理をしているときはこのポインタは Ether フレームの先頭を指す. Ether レイヤの処理が終わったあとは, head ポインタの位置を次のレイヤ,カプセル化されていない一般的なパケットであれば IP レイヤへずらす. 通常このように head ポインタの位置を進める場合は,skb\_pull 関数を利用する. skb\_pull 関数の第一引数は sk\_buff 構造体へのポインタであり,第二引数はどれだけ進めるかを整数値で渡す. ソースコード 3.3では,第二引数に offset という変数を渡している. この変数には,予め SRH の先頭から内部パケットのヘッダまでの長さを計算して代入してある. skb\_pull 関数の呼び出し後は,skb\_reset\_network\_header 関数を使用することで,IP レイヤのヘッダ位置を再度アップデートする.

ソースコード 3.3 の 9 行目から 11 行目は実際に SRH でカプセル化された内部パケットを prerouting フックポイントへ通過させている処理である. netfilter フックポイントへの通過は、NF\_HOOK マクロを呼び出すことで実現できる. netfilter フックポイントを通過させた後は skb\_push 関数を呼び出しており、この関数は skb\_pull 関数とは対象的に指定した分 head ポインタを前に戻す関数である. skb\_push 関数の呼び出し後は、skb\_pull 関数呼び出し時と同様に skb\_reset\_network\_header 関数を呼び出してヘッダの位置をもとに戻している.

ソースコード 3.3 の 19 行目,及び 21 行目では,SRv6 End ビヘイビアに対応する処理を行っている。advance\_nextseg 関数は,segleft をデクリメントして宛先アドレスを新たな SID で書き換える処理を行う関数である。また,seg6\_lookup\_nexthop 関数では,新たな SID で書き換えた宛先アドレスに対するネクスホップを決定している。SRv6 End ビヘイビアが行う転送処理はこの大きく分けてこの 2 つであり,この転送処理は一般的なパケット転送処理とは異なる。そのため,SRH でカプセル化された内部パケットにとってのフォワード操作,netfilter の forward フックポイントを適用するタイミングには議論の余地がある。本論文では,segleft のデクリメントと新たな SID による宛先アドレスの更新,及び新たな宛先アドレスのネクストホップの決定を,SRH でカプセル化された内部パケットにとってのフォワード操作として解釈し実装する。

ソースコード 3.3 の 26 行目,及び 27 行目では,ソースコード 3.2 と同じように ARG の値をパケットバッファのマークフィールドに設定している.パケットバッファのマークフィールドは,End.AN.NF に限らず,汎用的に利用されるフィールドである.汎用的であるため,netfilter-based アプリケーションからその値を参照して処理内容を変えることができる.ただし,その反面汎用的であるがゆえに他の用途で利用されたり,値が書き換わったりすることがある.よって,ここでは forward フックポイントを通過する前に再度マークを付け直している.パケットを forward フックポイントへ通過させる処理以降は,ほとんど同じ処理でパケットを同様に postrouting フックポイントへ通過させる.

ソースコード 3.3 に示すように、SRv6 パケットに対して End.AN.NF を使って SRH でカプセル化された内部パケットを netfilter フックポイントへ通過させる処理は非常に単純である. 処理の殆どがポインタの加算及び減算になるように考慮しており、オーバーヘッドがなるべく小さくなるようにしている.

### ソースコード 3.1: Add definition of End.AN.NF to seg6\_action\_table

```
static struct seg6_action_desc seg6_action_table[] = {
2
3
4
       その他のビヘイビアの定義
5
6
                 = SEG6_LOCAL_ACTION_END_NF,
7
                 = SEG6_F_ATTR(SEG6_LOCAL_NF),
8
      .optattrs = SEG6_F_LOCAL_COUNTERS,
10
      .input
              = input_action_end_nf,
11
      .slwt_ops = {
12
           .build_state = seg6_end_nf_build,
13
      },
14
    },
15
  };
```

#### ソースコード 3.2: Set a mark to a packet buffer

```
static int input_action_end_fw(struct sk_buff *skb,
1
2
                             struct seg6_local_lwt *slwt)
3
  {
4
5
6
     if (slwt->arg_len) {
7
       memcpy(&daddr_segment, &outer_header->daddr.s6_addr32[3],
8
          sizeof(daddr_segment));
       arg = ntohl(daddr_segment);
9
       mask = (1UL << slwt->arg_len) - 1;
10
       arg &= mask;
11
       skb->mark = arg;
12
     }
13
14
15
16
17 }
```

#### ソースコード 3.3: Apply netfilter to SRv6 inner packet

```
1 static int input_action_end_fw(struct sk_buff *skb,
           struct seg6_local_lwt *slwt)
3
  {
4
5
6
     skb_pull(skb, offset);
7
     skb_reset_network_header(skb);
8
     ret = NF_HOOK(NFPROTO_IPV4, NF_INET_PRE_ROUTING,
9
           dev_net(skb->dev), NULL, skb, skb->dev,
10
           skb_dst(skb)->dev, dummy_okfn);
11
12
13
     skb_push(skb, offset);
     skb_reset_network_header(skb);
14
15
     if (ret != 1)
16
17
       return ret;
18
     advance_nextseg(srh, &ipv6_hdr(skb)->daddr);
19
20
     seg6_lookup_nexthop(skb, NULL, 0);
21
22
23
     skb_pull(skb, offset);
24
     skb_reset_network_header(skb);
25
     if (slwt->arg_len)
26
       skb->mark = arg;
27
     ret = NF_HOOK(NFPROTO_IPV4, NF_INET_FORWARD,
28
           dev_net(skb_dst(skb)->dev), NULL, skb, skb->dev,
29
           skb_dst(skb)->dev, dummy_okfn);
30
     if (ret != 1) {
31
       skb_push(skb, offset);
32
       skb_reset_network_header(skb);
33
34
       return ret;
35
36
     if (slwt->arg_len)
37
       skb->mark = arg;
38
39
     ret = NF_HOOK(NFPROTO_IPV4, NF_INET_POST_ROUTING,
40
           dev_net(skb->dev), NULL, skb, skb->dev,
41
           skb_dst(skb)->dev, dummy_okfn);
42
43
     skb_push(skb, offset);
44
     skb_reset_network_header(skb);
45
46
     if (ret != 1)
47
48
       return ret;
49
    return dst_input(skb);
50
51
52
53
54 }
```

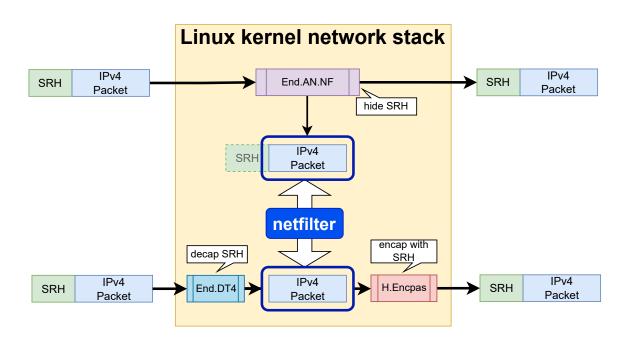
# 第4章 評価

我々が実装した End.AN.NF の性能を評価するために、3つの実験を行った.本章では、3つの計測実験で得られた結果から、提案手法が実用上十分なスループット性能を持っているか、及び実用的なレイテンシに収まっているのかを確認するために Linux に実装されている既存のパケット転送メカニズムと比較し評価する.このうち2つはスループットについて、もう1つはレイテンシについて焦点を当てたものである.最初の実験では、パケットサイズに基づくスループットを計測し、2つ目の実験では、netfilter-based アプリケーションにおけるフィルタールール数を増加させた際のスループットの変化を評価した.3つ目の実験では、異なるパケット転送メカニズムに関連するレイテンシを計測した.本章では更に、計測用パケットの送信に利用したトラフィックジェネレータ、及び評価の際に考慮したレシーブサイドスケーリングについても解説する.また、計測時に netfilter-based アプリケーションとして利用した nftables についても同様に解説する.

### 4.1 計測の概要と予想

End.AN.NF の性能を、3つの転送メカニズムと比較する.比較対象は、End、End.DT4 と H.Encaps の組み合わせ、及び IPv4 である.IPv4 は Linux のパケットフォワーディング性能におけるベースラインとして参照する.図 3.1 に示すように、End.AN.NF が動作する場合、受信パケットは End と比較して 2倍の数のフックポイントを通過する.したがって、End.AN.NF の性能は End に劣ることが予想される.一方で、End.AN.NF の性能は End.DT4 と H.Encaps の組み合わせよりも高いと予想される.

SRv6 でカプセル化されたパケットに netfilter のルールを適用する場合, バニラ Linux カーネルでの実用的なアプローチは End.DT4 と H.Encaps の組み合わせである. 本論文 執筆現在, Linux のメインラインには章 2.2.2 で示したような End.AS や End.AD などの SR-Proxy は実装されていない. 本論文では, End.AS や End.AD などの SR-Proxy のかわりにバニラの Linux カーネルで動作する End.DT4 と H.Encaps の組み合わせを End.AN.NF の比較対象とする. 図 4.1 に, End.AN.NF と End.DT4 と H.Encaps の組み合わせも, どちらも SRv6 パケットとして受信したパケットの内部を netfilter フックポイントへ通過させることができる. 章 3.3.1 で述べたように, End.AN.NF はパケットバッファ内で IP ヘッダを指し示す部分のポインタを操作することで SRH を隠蔽し, 内部パケットを netfilter フックポイントへ通過させる. 対して, End.DT4 と H.Encaps の組み合わせでは, End.DT4 が SRH を一度取り外し, netfilter を適用してから再度 H.Encaps でカプセ



☑ 4.1: The difference between "End.DT4 and H.Encaps" and End.AN.NF

ル化を行う. Linux カーネルのネットワークスタック的には, End.DT4 がデカプセル化を行うと, そのパケットは VRF で受信される. VRF で受信されたパケットは, 一般的なパケットと同様に netfilter を通過する. そして, そのパケットの宛先アドレスを VRF上でルックアップすると, 経路情報として H.Encaps によって再度カプセル化されるように記述されているため, H.Encaps によってパケットはもう一度カプセル化される. つまり, End.DT4 と H.Encaps の組み合わせでは End.DT4 によるデカプセル化処理, デカプセル化されたパケットの VRF での受信, H.Encaps によるカプセル化のオーバーヘッドが存在する. したがって, このオーバーヘッドが性能の低下につながることが予想されるため, End.AN.NF の性能は End.DT4 と H.Encaps の組み合わせよりも優れていると予想できる.

3つの実験はすべて同じ構成,同じ環境で行った.100Gbps のリンクで直結された 2台のマシンを用意した.2台のマシンは同一仕様で,CPU には Intel(R) Xeon(R) Silver 4310 12 コア x2,メモリは 64GB DDR4-2666,NIC には Intel E810 100Gbps を搭載している.CPU のハイパースレッディング機能は無効に設定した.1台はトラフィック・ジェネレータとして,もう 1台は SUT (System Under Test) として使用する.トラフィック生成マシンには Ubuntu 22.04 と TRex [35] をインストールし,テストトラフィックの生成に使用した.一方,SUT マシンには End.AN.NF を実装した Linux カーネル 5.15.106をインストールし,End.AN.NF と,End.AN.NF の SID を設定するために独自に拡張したiproute2 コマンドを実装した.また,2台のマシン間のリンクには 2つの VLAN を設定し,テストトラフィックを送信するためのリンクと End.AN.NF 動作後に送信されるトラフィックが論理的に別のリンクになるようにした.VLAN は tag 付きで送信し,Linux カーネルのネットワークスタックが tag をほどく.

### 4.2 TRex

本論文では、スループット及びレイテンシの計測に TRex を利用した. TRex は Cisco System によって開発されたトラフィックジェネレータである. TRex は DPDK [36] というライブラリを使って開発されている.

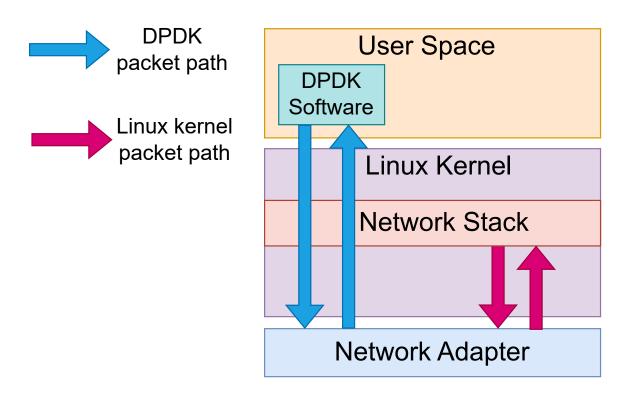
DPDK はパケット処理をカーネル空間で行わない. Linux カーネルにはパケット転送メカニズムが実装されている. FRR などの Linux ソフトウェアルータ実装は,動作するルーティングプロトコル群がユーザ空間で動作し,NETLINK メッセージを通じて経路情報がカーネルのルーティングテーブルにインストールする. そして FRR は実際のパケット転送処理を Linux カーネルにまかせている. 対して,図 4.2 に示すように DPDK では NIC で受信したパケットはカーネルをバイパスし,ユーザ空間で操作する DPDK ソフトウェアに渡される. よって,DPDK のパケット処理性能は Linux カーネルに実装されているパケット処理メカニズムの性能に依存しない. また,DPDK は CPU を独占する. DKDP アプリケーションは動作中,指定された CPU ヘポーリング常にを行う. これにより、コンテキストスイッチングを抑制して高速な処理を行うことができる.

TRex は柔軟なトラフィック生成が可能である。最も基本的な使い方は、元となるパケットキャプチャファイルを用意し、トラフィックごとに変更する部分を別途 yaml ファイルで定義するという方法である。この yaml ファイルには、例えば送信元 IP アドレスや宛先 IP アドレスを定義することができる TRex はこのファイルの内容に従って、元となるパケットキャプチャファイルの情報を変更し、パケットキャプチャファイルとは別の送信元 IP アドレスや宛先 IP アドレスを持つパケットを生成し、送信することができる。また、どれだけの時間、単位時間あたりにどれだけのパケットを送出するのかといったことも yaml ファイルに定義できる。

また、パケットキャプチャファイルを利用する方法以外にも、Python スクリプトを使ってパケットを生成し送出することができる. trex\_stl\_lib.api という Python ライブラリに様々な API が提供されているこのライブラリには SRv6 パケットを生成する関数も提供されており、本論文では、この Python スクリプトを使ってトラフィックを生成する手法でパケットを生成し計測した. 本論文での計測実験では、IPv4 パケットを特定の SRHでカプセル化する. 一部の実験時にはレシーブサイドスケーリングの仕組みを効率的に使うため、カプセル化する IPv4 パケットの送信先アドレスをインクリメントした. TRexはこのように、SRv6 のパケットの生成、及び内部パケット情報の操作も可能である.

# 4.3 レシーブサイドスケーリング (RSS)

レシーブサイドスケーリング (RSS) とは、マルチコアプロセッサを搭載したシステムにおいて、パケットの受信処理を複数の CPU コアに分散させる技術である.これにより、CPU コアの負荷が均等に分散され、スループットの向上が期待できる.図 4.3 に示すように、RSS では受信したパケットからハッシュを計算し、その値をもとに RX キューを分散させる.RSS の実装は NIC のドライバに依存する.ハッシュの計算アルゴリズムは

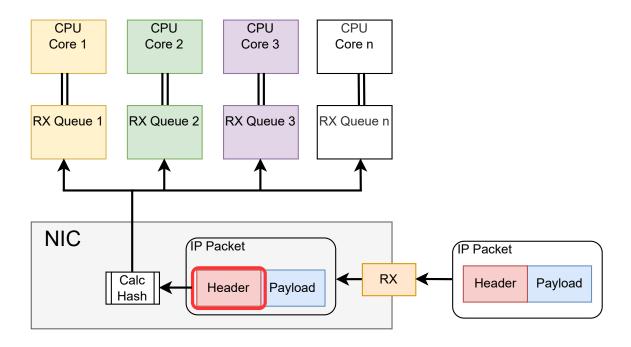


☑ 4.2: Abstract of DPDK

NIC のドライバの実装によって異なる上、パケットのどの部分からハッシュを計算するかも異なる.

一般的な SRv6 ネットワークではパケットを SRH でカプセル化するノードの数は限られるため、ドライバの実装が SRH の送信元及び宛先アドレスをキーにしてハッシュを計算する手法を取っている場合、ハッシュの値が偏ってしまう。本論文では、計測対象のパケットは SRv6 パケットである。SRv6 パケットは SRH でカプセル化されている。一般的な SRv6 パケットの送信元アドレスにはパケットを SRH でカプセル化するノードのループバックアドレスが割り当てられ、宛先アドレスには次の SRv6 ノードの SID が割り当てられる。つまり、SRv6 ビヘイビアを実行するノードが受け取るパケットの送信元アドレスは SRH でカプセル化するノードのループバックアドレスであり、宛先アドレスは自分自身の SID である。

本計測では、SRv6パケットに対してRSSを有効化する必要がある際は、SRHでカプセル化された内部パケットの宛先アドレスを変更する。本計測で利用した環境では、NICとしてE810を利用した。実際にパケットキャプチャをして検証した結果、E810ではSRv6パケットに対してRSSを適用するためには内部パケットの宛先アドレスを変更すれば良いことがわかった。SRHでカプセル化された内部パケットの宛先アドレスは、そのパケットの送信元が実際に通信するエンドノードのアドレスである。したがって、実運用上、SRHでカプセル化された内部パケットの宛先アドレスがバラバラになることは自然なシナリオである。



☑ 4.3: Abstract of RSS

## 4.4 パケットサイズ毎のスループット性能

End.AN.NF, End, IPv4, 及び End.DT4 と H.Encaps の組み合わせについて、パケットサイズを増加させながらスループットを測定した。この実験により、各パケット転送メカニズムにおけるパケットサイズによるスループットの変化が明らかになった。この実験では、netfilter フックポイント通過時に適用されるルールはからの状態で実施した。よって、netfilter のフックポイントは通過するものの、実際にパケットにフィルタやマングルルールが適用されることはない。End.AN.NFの、End に対するスループットの低下、及び End.DT4 と H.Encaps の組み合わせに対する性能の向上を評価した。

## 4.4.1 計測内容

トラフィック生成マシンで TRex によって生成されたトラフィックを,最小パケット長 126 バイトから最大パケット長 1518 バイトまでパケットサイズを変化させ,SUT マシン に送信した.測定時のパケット長は次のように計算した: l=174n+126.ここで l はパケット長,n は測定回数である.n=0 から n=10 まで,合計 10 回の測定を行った.

最小パケット長として 126 バイトを選択した理由は、SID リストの長さが 2 である際の タグ付き VLAN を持つ UDP パケットの最小長が 126 バイトだからである。End.AN.NF は、パケットの segleft をデクリメントするため、SID リスト長は少なくとも 2 である必要がある。これは SID リストの長さが 1 の場合、segleft は 0 から始まり、End.AN.NFでデクリメントすると負の値になってしまうからである。一方、End.DT4 は、segleft が 0 であることを必要とする。End.DT4 は SRv6 ネットワークの終点で SRH をでカプセル化するビヘイビアである。つまり、End.DT4 が動作するのは SID リストによって指定さ

れた最後のノードであるため、segleft はそれ以上デクリメントできない 0 である必要がある。そこで、End.DT4 と H.Encaps の組み合わせの測定では、TRex は SID リスト長が 2 のパケットを生成し、segleft を 0 に設定した。また、レシーブサイドスケーリング (RSS) の仕組みを効果的に使用するため、TRex でパケットを生成する歳に内側の IPv4 パケットの宛先アドレスと送信元アドレスの両方をインクリメントした。IPv4 パケットの計測の際は、SRv6 パケット長に合わせて UDP ペイロードにダミーデータを埋め込み、最小パケット長が 126 バイトから始まるようにした。End.DT4 と H.Encaps の組み合わせの計測と同様、RSS を効果的に活用するため、パケット生成時に宛先アドレスと送信元アドレスをインクリメントした。最大パケット長については、タグ付き VLAN ヘッダを含むイーサフレームの最大サイズが 1518 バイトであることから、今回の測定ではパケットサイズの上限を 1518 バイトに設定した。

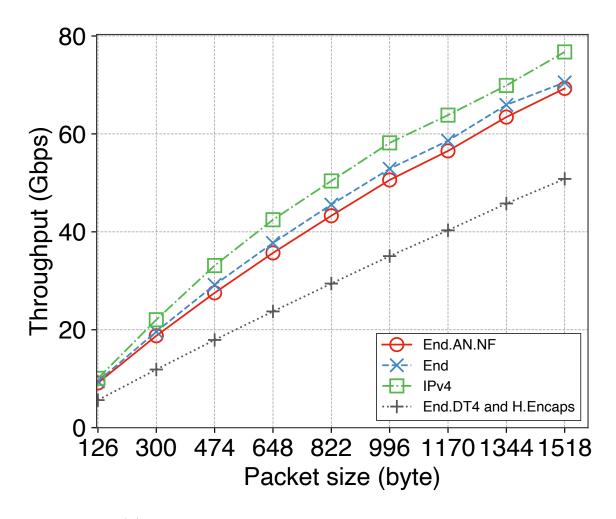
### 4.4.2 評価

図 4.4 に、この実験の結果を示す。End.AN.NF のスループットは、すべてのパケット長において End と比較して 6% 以上の低下は見られない。パケット長が 1518 バイトのとき、End.AN.NF は End と比べた際のスループットの低下が最も少なく、その低下は約 1.7% である。対して、パケット長が 478 バイトのとき、End と比較した際の End.AN.NFのスループットの低下は最も大きく、その低下は 約 5.6% である。パケット長とスループットには相関がなく、大きな変動が見られた。このスループットの低下は、End.AN.NFのパケットが End のパケットに比べて 2 倍の netfilter のフックポイントを通過することが原因として挙げられる。ただし、そのスループット低下のレベルは許容範囲内に留まっている。

End.AN.NF のスループットを End.DT4 と H.Encaps の組み合わせと比較した場合, End.AN.NF は予想通り、パケット長に関係なく一貫して優れた性能を示している. 具体的には、End.AN.NF は End.DT4 と H.Encaps の組み合わせよりも、最大で 26.7% 高いスループットを達成している. グラフから、End.AN.NF と End.DT4 と H.Encaps の組み合わせとの間のスループットの差はパケット長の影響を受けていることが読み取れる. 短いパケットでは相対的な性能格差が大きくなり、長いパケットではその差は縮まる. パケットサイズが小さくなるにつれて、1秒あたりのパケット転送レート (pps) は増加する. 結果として、パケットサイズが小さいほど、パケット転送のオーバーヘッドが顕著になる.

## 4.5 netfilter にインストールされたルール毎のスループット

次に、End.AN.NF、IPv4、および End.DT4 と H.Encaps の組み合わせについて、net-filter にインストールするフィルタールールの数を変更しながらスループットを測定した。フィルタールールのインストールには、netfilter-based アプリケーションとして nftables を使用した。nftables では、ルールはチェインの集合として表現され、チェインにはベースチェインとレギュラーチェインの 2種類がある。nftables は、他のチェインがレギュラー



☑ 4.4: Throughput per SRv6 End behaviors and IPv4

チェインを参照している場合のみ、レギュラーチェインを使用する。実験では、チェインの種類ごとにカウントを増やしながらスループットを測定した。パケット転送メカニズムに関わらず、フィルタールールの追加によりスループットが低下することが予想される。この実験は、フィルタールールによる各パケット転送メカニズムのスループット低下の特徴を明らかにすることを目的とする。

#### 4.5.1 nftables

本セクションでは、nftables について解説する. nftables 公式 wiki [37] によると、nftables とはモダンな Linux カーネル向けのパケット分類フレームワークだという。 nftables を使うと、パケットのフィルタリングや NAT、NAPT やその他のパケットマングリングを適用することができる。 対象は自身宛のパケットだけでなく、自信がトランジットとなる通信や自身が送出するパケットなど様々な種類のパケットに対してルールを適用できる。 nftables は iptables の後継フレームワークであり、iptables の抱えるいくつかの問題点を改善したフレームワークである。 例えば、nftables のルール定義文法は iptables のルール

定義文法に比べて、より構造化されている。自身の 80 番ポートに対する tcp 通信を拒否する、というフィルタールールを定義する設定ファイルを、nftables と iptables それぞれについて確認する。nftables 向けの定義ファイルをソースコード 4.1 に、iptables 向けの定義ファイルをソースコード 4.2 に示す。

nftables では、ルールセットの塊を table という単位で管理する. この table には予約されている特定の語句や記号を除き、任意の名前で定義することができる. テーブルを定義する際は、table family table\_name のフォーマットで記述する. family には、IPv4パケットを対象とするテーブルには ip が、IPv6パケットが対象であれば ip6 が、両方が対象であれば inet が入る. 対して、iptables は IPv4 と IPv6 のルールを同じ枠組みで書くことができない. iptables は IPv4 向けのユーティリティであり、IPv6 には ip6tablesを利用する必要がある.

ソースコード 4.12 行目では,deny8080 という名前でチェインが定義されているチェインはテーブルの中に任意に数定義することができ,そのフォーマットは **chain** *chain\_name* である.ソースコード 4.13 行目では,ネットフィルターフックポイントに登録する際に必要な情報が定義されている. **type filter** はチェインのルールがフィルターであることを表している. **hook input priority filter** は,「フィルタールールのデフォルトの優先度で,netfilter の input フックポイントに対象のチェーンを登録する」ということを示している.図 2.1 で示したように,input フックポイントは通信のエンドポイントが自分自身である際に通過するフックポイントである.ソースコード 4.14 行目では,実際のルールが定義されている.通信プロトコルが tcp であり,宛先ポートが 8080 番であればドロップされる.

対して iptables では,実質的なルールの定義はソースコード 4.1 の 1 行目及び 2 行目だけである.\*filter は 対象がフィルタールールであることを示し,-A INPUT でルールを input フックポイントに設定することを示し,以降は宛先ポートが 8080 番の tcp 通信を拒否するように書かれている.iptables では,ルールの定義をトランザクションとして管理するため,定義しただけでは変更が反映せれず,COMMIT キーワードで明示的に変更の反映を示す必要がある.

nftables のルール定義は、iptables のルール定義に比べて記述量が多くなる傾向がある.一方で、nftables のルール定義は iptables のルール定義に比べて宣言的で構造化されているため、ルール数が増えたときに人間が読んで理解しやすいフォーマットになっている.2つのルールの定義方法は違うが、現在の Linux では、iptables でルールを定義すると内部的には nftables のルールに変換される.これは nftables の方が従来の iptables よりも性能面でのアドバンテージが大きいからである.

チェインにはベースチェインとレギュラーチェインの 2 種類が存在し、nftables はひとつひとつのルールをチェインという単位で管理する。ベースチェインとはソースコード 4.3 の 10 行目から 14 行目までで定義されている filter\_rule チェインを指す。ベースチェインを指す。ベースチェインを宣言すると、そのチェインに対応するルールが netfilter フックポイントに設定されるため、ソースコード 4.3 の filter\_rule チェイン内のルールは、自身が IPv4 パケットの転送動作をする際は必ず適用される。一方で、ソースコード 4.3 中の remote\_access チェインと rate\_limit チェインはレギュラーチェインと呼ばれるチェインである。レギュ

ラーチェインには、ソースコード 4.3 11 行目のようなルールのタイプと netfilter フックポイントを指定する項目がない. レギュラーチェインは、定義しただけではどの netfilter フックポイントにも結び付けられず、実行されない. レギュラーチェインは他のチェインからの参照によってのみ実行される. 例えば、ソースコード 4.3 の 12 行目、13 行目では、パケットバッファのマークフィールドに特定の値が値が代入されていることを条件とし、goto キーワードを使って指定したチェインを呼び出している. このように、レギュラーチェインは goto キーワードで呼び出されて初めて実行される. ソースコード 4.3 ではベースチェインからレギュラーチェインを呼び出しているが、レギュラーチェインはその処理の中で別のレギュラーチェインを呼び出すこともできる. つまり、レギュラーチェインは定義しただけでは実行されず、他のベースチェインまたはレギュラーチェインから参照されて初めて実行される種類のチェインである.

ソースコード 4.1: Definition of simple filter rule for nftables

```
table ip filter_sample {
   chain deny8080 {
    type filter hook input priority filter;
   tcp dport 8080 drop
}
```

ソースコード 4.2: Definition of simple filter rule for iptables

```
1 *filter
2 -A INPUT -p tcp --dport 80 -j DROP
3 COMMIT
```

#### ソースコード 4.3: An example of a definition: regular chain and base chain

```
1 table ip fw01 {
     chain remote_access {
       tcp dport ssh drop
       tcp dport telnet drop
4
5
       accept
6
7
    chain rate_limit {
       ip protocol icmp icmp type echo-request limit rate over 1/
8
          second drop
    }
9
    chain filter_rule {
10
       type filter hook forward priority filter;
11
      meta mark 0x1111 goto remote_access
12
      meta mark 0x2222 goto rate_limit
13
14
15 }
```

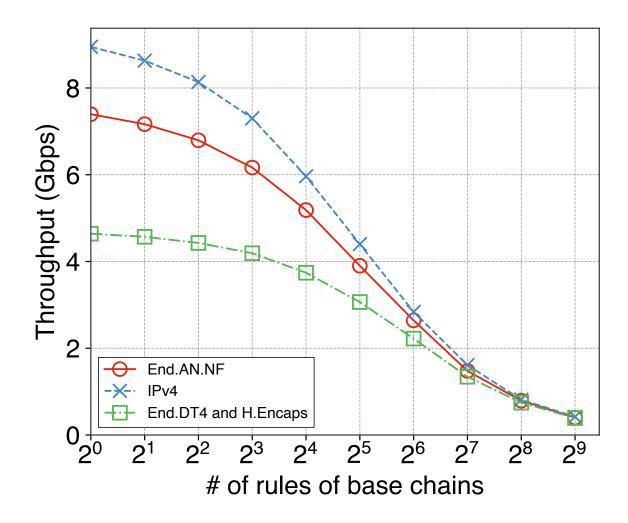
### 4.5.2 計測内容

トラフィック生成マシンで TRex が生成したトラフィックを SUT マシンに送信した. この測定では、パケット長を一貫して 126 バイトに設定した. パケット長を 126 バイトに設定した理由はセクション 4.4.1 で説明したものと同じで、SID リスト長が 2 の場合のタグ付き VLAN の UDP パケットの最小長が 126 バイトだからである.

#### 4.5.3 評価

図 4.5 は、ベースチェインのルール毎のスループットを示している。全てのチェインルー ルがベースチェインのみで構成されるこれらのチェインルールは, nftables のチェインルー ルの定義の中でも最も性能の出ないルール定義の1つである.この測定では、netfilterの フォワードフックポイントにフィルタールールを設定した. netfilter は 1 つのフックポ イントに複数のルールを設置できる.実験を通して、このフックポイントで適用される 同一のカスケードルールの数を増加させた. すべてのパケット転送メカニズムにおいて, スループットはルール数の増加と共に低下する.ルール数が増加するにつれて、3つのパ ケット転送メカニズムすべてのスループットは約 0.4 Mbps に収束することがわかった. End.AN.NF と IPv4 のスループットを比較すると、スループット低下における顕著な特 性の違いは見られず、End.AN.NF は IPv4 に対して大きく劣るスループット低下特性を 示さない. 一貫して、End.AN.NF は End.DT4 と H.Encaps の組み合わせのスループット を上回る.しかし、このスループットの差はルール数が増えるにつれて縮小し、128 ルー ルではわずか 9% の差まで減少した.これは,ルール数が増加するに従ってパケット転送 にけるオーバーヘッドの割合が変化したからだと考えられる. ルール数が少ないうちはパ ケットのカプセル化とデカプセル化にかかるオーバーヘッドが割合として大きく、ルール 数が増えるに従って、netfilter の処理にかかるオーバヘッドの割合が増える. netfilter の 処理にかかるオーバヘッドは End.AN.NF と End.DT4 と H.Encaps の組み合わせで同じ であるため、スループットの差が縮まったと考えられる、結果として、レギュラーチェイ ンのルール数が増加するにつれて、End.AN.NF の End.DT4 と H.Encaps の組み合わせ に対する優位性は低下すると言える.

図 4.6 は、ベースチェインのルール数毎のスループットを示している。注目すべき点は、ルール数を増加させてもスループットの低下が認めれず、かつ End.AN.NF が一貫して End.DT4 と H.Encaps の組み合わせを上回っていることである。レギュラーチェインのフィルタールールは、ベースチェインで測定した際と同じ構成である。通過するパケットをすべてアクセプトするルールが定義されており、一度受け入れるルールが適用されたあとも、事前に決めた回数同じ内容のルールが適用され続ける。しかし、レギュラーチェインのみから成るこのようなルール構成では、定義されたレギュラーチェインが他のチェインから参照されていないため、実際にはルールがパケットへ適用されることはない。その結果、パケットが netfilter のフックポイントを通過する際に実際に適用されるルールの数は変わらない。

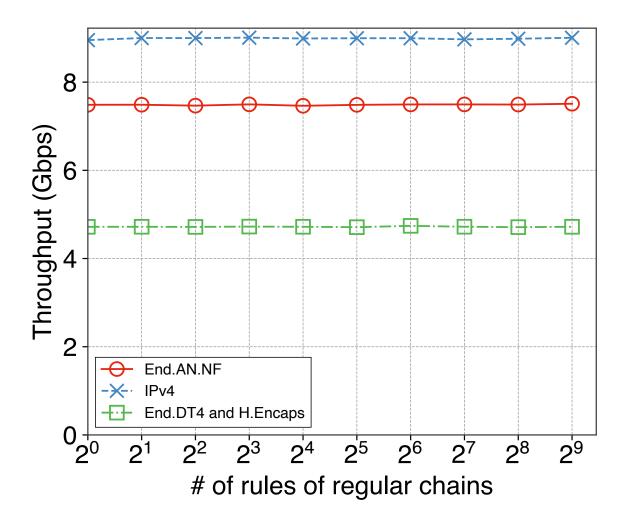


☑ 4.5: Throughput per number of rules of base chains

どちらの実験でも、End.AN.NF のスループットは一貫して End.DT4 と H.Encaps を組み合わせる手法を上回った。また、End.AN.NF のスループットは IPv4 には一貫して劣るものの、End.AN.NF のスループット低下特性は IPv4 と似ており、End.AN.NF のスループット性能は実用上問題ないことがわかった。

## 4.6 レイテンシ

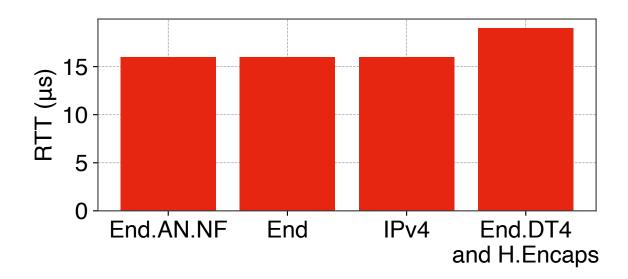
スループットと同様に End.AN.NF, End, IPv4, 及び End.DT4 と H.Encaps の組み合わせについて,レイテンシを測定した.この計測では特に,End.DT4 と H.Encaps の組み合わせと比較して,End.AN.NF のレイテンシがどれだけ改善されたのか評価することを目的としている.この評価では、ベースラインとして IPv4 のレイテンシを用いた.



☑ 4.6: Throughput per number of rules of regular chains

### 4.6.1 計測内容

スループットと同様に、計測には TRex を使用し、パケット転送のレイテンシを測定した. TRex はパケットの送受信時間間隔をマイクロ秒単位で測ることが可能である. 今回の測定は、パケット長を 142 バイトに設定した. 142 バイトの内訳について、先頭 126 バイトはセクション 4.4.1 で説明した通りで、End.AN.NF がの動作要件を満たす最小のパケットとして必要だからである. 追加の 16 バイトは、TRex がよるレイテンシを測定する際に利用するメタデータの埋め込みに使用される. 実験中、トラフィック生成マシンは SUT に対して毎秒 10000 個のパケットを 10 秒間送信した. 今回のレイテンシ測定では、RSS を無効化するために送信元アドレスと宛先アドレスを変更しなかった. なぜなら、この規模の pps で RSS を使用してパケットを処理する CPU コアを分散させてしまうと、かえってレイテンシが悪化し、余分なジッタが発生することがあるからである.



☑ 4.7: Latency per SRv6 End behaviors and IPv4

### 4.6.2 評価

計測結果を図 4.7 に示す.これらのグラフの各データポイントは,100000 回のレイテンシ測定の平均値を表している.End.AN.NF,End,IPv4 のレイテンシはどれも 16.0 マイクロ秒である.対照的に,End.DT4 と H.Encaps の組み合わせは 19.0 マイクロ秒のレイテンシである.マイクロ秒単位での測定では,End.AN.NF のレイテンシは End と IPv4 のレイテンシと一致し,End.DT4 と H.Encaps の組み合わせのレイテンシよりも約 15.8% 高速であることが分かる.よって,End.AN.NF のレイテンシはマイクロ秒単位であれば IPv4 及び End と同じであり,End.DT4 と H.Encaps の組み合わせのレイテンシよりも約 15.8% 遅延が改善された.

## 第5章 結論と展望

本論文では、Linux netfilter を統合し、BGP などの既存のルーティングプロトコルとの 共存を実現する新しい SRv6 End ビヘイビア、End.AN.NF を提案した。End.AN.NF は、SRv6 の内部のパケットに対して netfilter の 3 つのフックポイント prerouting、forward、postrouting を透過的に適用させることができる。netfilter のフックポイントを透過する事により、netfilter を実装に利用して作成されたアプリケーションは、その実装を変更せずに SR-aware アプリケーションとして機能させることができる。また、End.AN.NF はパケットをマークするために SID の ARG フィールドを活用する。このアプローチにより、netfilter を内部実装に利用した SF アプリケーションは、パケットバッファ上のマークをマッチングさせることによる動的ななルール調整が可能となる。我々は End.AN.NF をLinux カーネルに実装し、その性能を評価した。評価の結果、我々の実装は、SRv6 インナーパケットに netfilter のルールを適用する方法である End.DT4 と H.Encaps の組み合わせと比較して、27% 高いスループットと 3.0 マイクロ秒低いレイテンシを実現した。さらに、End と End.AN.NF のスループットの差は 6% 未満であり、End.AN.NF のオーバーヘッドは最も基本的な End の動作と比較して許容範囲内であることを示している。

本論文の課題として、End.AN.NF について本論文で議論したのはデータプレーンの範疇に収まっている点が挙げられる。データプレーンとは、ネットワーク通信において、実際のユーザのパケットを処理して転送するメカニズムのことを指す。データプレーンと対になる概念として、コントロールプレーンが存在する。コントロールプレーンとは、ユーザパケットの通る経路やポリシーなどを制御する概念であり、BGP などのルーティングプロトコルがコントロールプレーンの要素の例である。End.AN.NF は SRv6 End ビヘイビアとして設計されているため、その SID を経路情報として広告することができる。ただし、本論文では具体的なコントロールプレーンの設計を提案して議論することはできていない。

例えば、ある netfilter-based アプリケーションを SF 利用するために End.AN.NF と組み合わせるとき、アプリケーションが想定しているパケットバッファのマークを具体的なルールと結びつけて他のノードに伝える手法は現状議論できていない。1 つのアイデアとしては、SDN 的な仕組みを使って SF アプリケーションの持つルールセットから経路情報を生成し、それをルートリフレクタを利用して iBGP で広告する手法が挙げられる。しかし、この手法では SF アプリケーションごとに別な SDN コントローラの実装が必要であり、End.AN.NF の提供する netfilter-based アプリケーションの実装を変更することなく利用可能、という利点を活かすことができない。今後は本研究を発展させてコントロールプレーンについても議論を行い、Linux と SRv6 による SFC の有用性について更に模索して行きたい。

## 謝辞

本論文を執筆するにあたり、ご指導いただいた慶應義塾大学教授 村井純博士、慶應義塾大学環境情報学部教授 中村修博士、同学部教授 楠本博之博士、同学部教授 高汐一紀博士、同学部教授 Rodney D. Van Meter III 博士、同学部教授 植原啓介博士、同学部教授 三次仁博士、同学部教授 中澤仁博士、同学部教授 武田圭史博士、同大学政策・メディア研究科特任教授 鈴木茂哉博士に感謝いたします.

特に植原啓介博士には rgroot のファカルティとして, 日頃から研究面や運用面で指導をしていただきました. また, 1 月に参加した私にとって初めての国際会議に同伴していただき、緊張している私をサポートしていただきました. 感謝いたします.

私がコンピュータネットワークの分野に進む理由となった,慶應義塾大学大学院 豊田 安信氏,元慶應義塾大学大学院 (現 NTT コミュニケーションズ) 深川祐太氏に感謝いた します. 私は 2020 年秋学期に開講された,インターネットの設計と運用 という講義でネットワーク技術の面白さを知ることができました. 豊田安信氏,深川祐太氏は TA/SA として私にネットワーク技術の面白さを伝えてくださりました. また,私を rgroot に誘ってくださったのもこのお二人でした. ありがとうございます.

東京大学准教授 中村遼博士に感謝いたします. 中村遼博士には, 研究面で多大な指導をしていただきました. 研究ネタを一緒に考えてくださり, 本論文のアイデアも中村遼博士からいただきました. また, 中村遼博士に指導をしていただきながら執筆した論文は ICOIN 国際会議に採択していただくことができました. 感謝いたします.

慶應義塾大学修士課程 石原匠氏に感謝いたします。石原匠氏は友人として私に接して くれながら、ときには先輩としてその背中を見せてくださりました。コロナ禍に入学した 私には大学に友人が少なかったので、先輩でありながら気軽に話せる存在は大変心の支え になりました。

東京大学大学院 伊藤広記氏,元東京大学大学院 (現 LINE ヤフー株式会社) 金谷 光一郎氏に感謝いたします.伊藤広記氏,金谷 光一郎氏は,当時の私と同様にネットワーク運用未経験者として WIDE Project の vSIX ワーキンググループに参加し,共に切磋琢磨しあって頂きました.伊藤広記氏,金谷 光一郎氏は他大学の先輩でありながら,友人としても私に接してくださいました.ネットワークに入門して日が浅く右も左もわからないとき,わからないなりに共に考え,議論したことはとても良い経験になりました.

父の澤田裕司氏,母の澤田由紀氏に感謝いたします.家では口数の少ない私ですが,部屋に引きこもってパソコン作業を続けることができたのは家族のサポートあってこそでした.感謝いたします.

東京工業大学附属科学技術高等学校 13 期マイコン制御部 OB に感謝いたします. コロナ禍で大学に通えず、また新たな友人を作る機会が殆どなかった当時、同期の皆さんと毎

晩オンラインゲームに励んだことは心の支えでした。コロナ禍が明けた今でも、たまに飲みに行ったり、変わらずゲームをしたり、Twitter (X) 上で他愛もないコミュニケーションを取れることは大変嬉しいことです。本論文執筆に関しても、別の大学、別分野の研究でありながら、互いに鼓舞しあうことでモチベーションを高め合い、書き切ることができました。ありがとうございます。

最後に、全員の名前を書くことはできませんが、村井合同研、WIDE プロジェクト関係者全員に感謝いたします。私がネットワーク分野に興味を持ち、続けられたのは皆様の力あってこそでした。深く感謝申し上げます。

# 参考文献

- [1] The Netfilter's webmasters. Netfilter hooks. https://wiki.nftables.org/wikinftables/index.php/Netfilter\_hooks. Accessed: 2024-01-25.
- [2] The Kubernetes Authors. kubernetes. https://kubernetes.io/ja/. Accessed: 2024-01-23.
- [3] Abdullah Bittar, Ziqiang Wang, Amir Aghasharif, Changcheng Huang, Gauravdeep Shami, Marc Lyonnais, and Rodney Wilson. Service function chaining design & implementation using network service mesh in kubernetes. In Dhabaleswar K. Panda and Michael Sullivan, editors, Supercomputing Frontiers, pages 121–140, Cham, 2022. Springer International Publishing.
- [4] Yakov Rekhter, Susan Hares, and Tony Li. A Border Gateway Protocol 4 (BGP-4). RFC 4271, January 2006.
- [5] John Moy. OSPF Version 2. RFC 2328, April 1998.
- [6] OSI IS-IS Intra-domain Routing Protocol. RFC 1142, February 1990.
- [7] Nick McKeown, Tom Anderson, Hari Balakrishnan, Guru Parulkar, Larry Peterson, Jennifer Rexford, Scott Shenker, and Jonathan Turner. Openflow: Enabling innovation in campus networks. *SIGCOMM Comput. Commun. Rev.*, 38(2):69–74, mar 2008.
- [8] Paul Quinn, Uri Elzur, and Carlos Pignataro. Network Service Header (NSH). RFC 8300, January 2018.
- [9] Arun Viswanathan, Eric C. Rosen, and Ross Callon. Multiprotocol Label Switching Architecture. RFC 3031, January 2001.
- [10] Adrian Farrel, Stewart Bryant, and John Drake. An MPLS-Based Forwarding Plane for Service Function Chaining. RFC 8595, June 2019.
- [11] Clarence Filsfils, Pablo Camarillo, John Leddy, Daniel Voyer, Satoru Matsushima, and Zhenbin Li. Segment Routing over IPv6 (SRv6) Network Programming. RFC 8986, February 2021.

- [12] Gaurav Dawra, Ketan Talaulikar, Robert Raszuk, Bruno Decraene, Shunwan Zhuang, and Jorge Rabadan. BGP Overlay Services Based on Segment Routing over IPv6 (SRv6). RFC 9252, July 2022.
- [13] iana: Internet Assigned Numbers Authority. IS-IS TLV Codepoints. https://www.iana.org/assignments/isis-tlv-codepoints/isis-tlv-codepoints.xhtml. Accessed: 2024-01-27.
- [14] Bo Han, Vijay Gopalakrishnan, Lusheng Ji, and Seungjoon Lee. Network function virtualization: Challenges and opportunities for innovations. *IEEE Communications Magazine*, 53(2):90–97, 2015.
- [15] Karamjeet Kaur, Veenu Mangat, and Krishan Kumar. A comprehensive survey of service function chain provisioning approaches in sdn and nfv architecture. *Computer Science Review*, 38:100298, 2020.
- [16] Irena Trajkovska, Michail-Alexandros Kourtis, Christos Sakkas, Denis Baudinot, João Silva, Piyush Harsh, George Xylouris, Thomas Michael Bohnert, and Harilaos Koumaras. Sdn-based service function chaining mechanism and service prototype implementation in nfv scenario. Computer Standards & Interfaces, 54:247–265, 2017. SI: Standardization SDN&NFV.
- [17] Gianluca Davoli, Walter Cerroni, Chiara Contoli, Francesco Foresta, and Franco Callegati. Implementation of service function chaining control plane through openflow. In 2017 IEEE Conference on Network Function Virtualization and Software Defined Networks (NFV-SDN), pages 1–4, 2017.
- [18] Deval Bhamare, Raj Jain, Mohammed Samaka, and Aiman Erbad. A survey on service function chaining. *Journal of Network and Computer Applications*, 75:138–155, 2016.
- [19] Francois Clad, Xiaohu Xu, Clarence Filsfils, Daniel Bernier, Cheng Li, Bruno Decraene, Shaowen Ma, Chaitanya Yadlapalli, Wim Henderickx, and Stefano Salsano. Service Programming with Segment Routing. Internet-Draft draft-ietf-spring-sr-service-programming-08, Internet Engineering Task Force, August 2023. Work in Progress.
- [20] Ryo Nakamura, Yukito Ueno, and Teppei Kamata. An Experiment of SRv6 Service Chaining at Interop Tokyo 2019 ShowNet. Internet-Draft draft-upa-srv6-servicechaining-exp-00, Internet Engineering Task Force, October 2019. Work in Progress.
- [21] Ahmed Abdelsalam, Stefano Salsano, Francois Clad, Pablo Camarillo, and Clarence Filsfils. Sera: Segment routing aware firewall for service function chaining scenarios.

- In 2018 IFIP Networking Conference (IFIP Networking) and Workshops, pages 46–54, 2018.
- [22] FRRouting Project, a Linux Foundation Collaborative Project. Frouting. https://frrouting.org/. Accessed: 2023-08-23.
- [23] GoBGP Community. gobgp. https://osrg.github.io/gobgp/. Accessed: 2024-01-25.
- [24] The Netfilter's webmasters. netfilter: firewalling, NAT, and packet mangling for linux. https://www.netfilter.org/. Accessed: 2024-01-25.
- [25] Pablo Neira Ayuso. conntract-tools: Connection tracking userspace tools for Linux. https://conntrack-tools.netfilter.org/. Accessed: 2024-01-25.
- [26] Pablo Neira Ayuso. conntract-tools: Connection tracking userspace tools for Linux. https://conntrack-tools.netfilter.org/. Accessed: 2024-01-25.
- [27] Clarence Filsfils, Francois Clad, Pablo Camarillo, Ahmed Abdelsalam, Stefano Salsano, Olivier Bonaventure, Jakub Horn, and Jose Liste. SRv6 interoperability report. Internet-Draft draft-filsfils-spring-srv6-interop-02, Internet Engineering Task Force, March 2019. Work in Progress.
- [28] Marco Haeberle, Benjamin Steinert, Michael Weiss, and Michael Menth. A caching sfc proxy based on ebpf. In 2022 IEEE 8th International Conference on Network Softwarization (NetSoft), pages 171–179, 2022.
- [29] Andrea Mayer, Stefano Salsano, Pier Luigi Ventre, Ahmed Abdelsalam, Luca Chiaraviglio, and Clarence Filsfils. An efficient linux kernel implementation of service function chaining for legacy vnfs based on ipv6 segment routing. In 2019 IEEE Conference on Network Softwarization (NetSoft), pages 333–341, 2019.
- [30] Baosen Zhao, Yifang Qin, Wanghong Yang, Pengfei Fan, and Xu Zhou. Sra: Leveraging af\_xdp for programmable network functions with ipv6 segment routing. In 2022 IEEE 47th Conference on Local Computer Networks (LCN), pages 455–462, 2022.
- [31] The Netfilter's webmasters. The netfilter.org "nftables" project. https://nftables.org/projects/nftables/index.html. Accessed: 2023-09-18.
- [32] The Netfilter's webmasters. The netfilter.org "iptables" project. https://nftables.org/projects/iptables/index.html. Accessed: 2023-09-18.
- [33] Moby Project. moby. https://mobyproject.org/. Accessed: 2024-01-27.
- [34] Moby Project. check-config.sh. https://raw.githubusercontent.com/moby/moby/master/contrib/check-config.sh. Accessed: 2024-01-27.

- [35] TRex Team. Trex: Realistic traffic generator. https://trex-tgn.cisco.com/. Accessed: 2023-08-25.
- [36] DPDK Project. Dpdk. https://www.dpdk.org/. Accessed: 2023-09-15.
- [37] nftables.org. What is nftables? https://wiki.nftables.org/wiki-nftables/index.php/What\_is\_nftables%3F. Accessed: 2024-01-27.

## 付録

#### ソースコード 1: kernel config 73 74 75 76 77 78 79 CONFIG\_CLOCKSOURCE\_WATCHDOG=y CONFIG\_ARCH\_CLOCKSOURCE\_INIT=y CONFIG\_CLOCKSOURCE\_VALIDATE\_LAST\_CYCLE=y CONFIG\_GENERIC\_TIME\_VSYSCALL=y CONFIG\_GENERIC\_CLOCKEVENTS=BROADCAST=y CONFIG\_GENERIC\_CLOCKEVENTS\_MIN\_ADJUST=y CONFIG\_GENERIC\_CMOS\_UPDATE=y CONFIG\_GENERIC\_CMOS\_UPDATE=y CONFIG\_HAVE\_POSIX\_CPU\_TIMERS\_TASK\_WORK=y CONFIG\_POSIX\_CPU\_TIMERS\_TASK\_WORK=y $\frac{1}{2}$ $\frac{3}{4}$ $\frac{4}{5}$ Automatically generated file; DO NOT EDIT. Linux/x86 5.15.106 Kernel Configuration 80 81 82 83 84 85 86 87 88 89 $\begin{array}{c} 6789101123415167\\ 111234157\\ 1112347$ 1112347\\ 1112347\\ 1112347 1112347\\ 1112347 1112347\\ 1112347 1112347 1112347 1112347 1112347 1112347 1112347 1112347 1112347 1112347 1112347 1112347 1112347 1112347 1112347 1112347 1112347 # # Timers subsystem CONFIG\_TICK\_ONESHOT=y CONFIG\_NO\_HZ\_COMMON = y 90 91 92 93 94 95 96 97 98 100 101 102 CONFIG\_NO\_HZ\_IDLE=y CONFIG\_NO\_HZ=y CONFIG\_HIGH\_RES\_TIMERS=y # end of Timers subsystem CONFIG\_BPF=y CONFIG\_BPF=y CONFIG\_HAVE\_EBPF\_JIT=y CONFIG\_ARCH\_WANT\_DEFAULT\_BPF\_JIT=y # BPF subsystem # CONFIG\_BPF\_SYSCALL=y CONFIG\_BPF\_JIT=y CONFIG\_BPF\_JIT\_ALWAYS\_ON=y CONFIG\_BPF\_JIT\_DEFAULT\_ON=y CONFIG\_BPF\_UPRIV\_DEFAULT\_OFF=y # # General setup 103 $\frac{104}{105}$ CONFIG\_INIT\_ENV\_ARG\_LIMIT=32 CONFIG\_INII\_ENV\_ARG\_LIMII = CONFIG\_BUILD\_SALT="" CONFIG\_BUILD\_SALT="" CONFIG\_HAVE\_KERNEL\_GZIP=y CONFIG\_HAVE\_KERNEL\_BZIP2=y 106 107 108 109 110 111 112 CONFIG\_USERMODE\_DRIVER=v CONFIG\_BPF\_LSM=y # end of BPF subsystem CONFIG\_HAVE\_KERNEL\_LZM=y CONFIG\_HAVE\_KERNEL\_XZ=y CONFIG\_HAVE\_KERNEL\_LZO=y CONFIG\_HAVE\_KERNEL\_LZO=y CONFIG\_HAVE\_KERNEL\_LZO=y CONFIG\_PREEMPT\_VOLUNTARY=y CONFIG\_SCHED\_CORE=y $\frac{113}{114}$ CONFIG\_HAVE\_KERNEL\_ZSTD=y CONFIG\_KERNEL\_ZSTD=y CONFIG\_DEFAULT\_INIT="" CONFIG\_DEFAULT\_INIT="" CONFIG\_SWAP=y CONFIG\_SYSVIPC=y CONFIG\_SYSVIPC=y CONFIG\_POSIX\_MQUEUE=y CONFIG\_POSIX\_MQUEUE=y CONFIG\_CROSS\_MEMORY\_ATTACH=y CONFIG\_USELIB=y CONFIG\_USELIB=y CONFIG\_USELIB=y CONFIG\_USELIB=y CONFIG\_USELIB=y CONFIG\_USELIB=y CONFIG\_BAVE\_ARCH\_AUDITSYSCALL=y $\begin{array}{c} 115 \\ 116 \\ 117 \\ 118 \\ 119 \\ 120 \\ 121 \end{array}$ # CPU/Task time and stats accounting # CONFIG\_TICK\_CPU\_ACCOUNTING=y CONFIG\_BSD\_PROCESS\_ACCT=y CONFIG\_BSD\_PROCESS\_ACCT\_V3=y CONFIG\_TASKSTATS=y CONFIG\_TASK\_DELAY\_ACCT=y CONFIG\_TASK\_ACCT=y CONFIG\_TASK\_IO\_ACCOUNTING=y $\begin{array}{c} 122 \\ 123 \\ 124 \\ 125 \\ 126 \\ 127 \\ 128 \end{array}$ # end of CPU/Task time and stats accounting CONFIG\_HAVE\_ARCH\_AUDITSYSCALL=y CONFIG\_AUDITSYSCALL=y CONFIG\_CPU\_ISOLATION=y 129 130 131 132 133 134 135 # # RCU Subsystem # IRQ subsystem CONFIG\_TREE\_RCU=y # CONFIG\_GENERIC\_IRQ\_PROBE=y CONFIG\_GENERIC\_IRQ\_SHOW=y CONFIG\_GENERIC\_IRQ\_SHOW=y CONFIG\_GENERIC\_IRQ\_EFFECTIVE\_AFF\_MASK=y CONFIG\_GENERIC\_IRQ\_HIGRATION=y CONFIG\_IRATION=y CONFIG\_IRQ\_DOMAIN=y CONFIG\_IRQ\_DOMAIN=y CONFIG\_IRQ\_DOMAIN\_HIERARCHY=y CONFIG\_GENERIC\_MSI\_IRQ=y CONFIG\_GENERIC\_MSI\_IRQ=y CONFIG\_GENERIC\_MSI\_IRQ=y CONFIG\_GENERIC\_MSI\_IRQ=y CONFIG\_GENERIC\_TRQ\_MATRIX\_ALLOCATOR=y CONFIG\_GENERIC\_IRQ\_MATRIX\_ALLOCATOR=y CONFIG\_GENERIC\_IRQ\_MATRIX\_ALLOCATOR=y CONFIG\_GENERIC\_IRQ\_RESERVATION\_MODE=y CONFIG\_IRQ\_FORCED\_THREADING=y CONFIG\_SPARSE\_IRQ=y CONFIG\_SRCU=y CONFIG\_TREE\_SRCU=y CONFIG\_TASKS\_RCU\_GENERIC=y CONFIG\_TASKS\_RUDE\_RCU=y CONFIG\_TASKS\_TRACE\_RCU=y CONFIG\_TASKS\_TRACE\_RCU=y CONFIG\_RCU\_STALL\_COMMON=y CONFIG\_RCU\_NEED\_SEGCBLIST=y $\frac{136}{137}$ $\frac{138}{139}$ $140 \\ 141 \\ 142$ # end of RCU Subsystem CONFIG\_BUILD\_BIN2C=y CONFIG\_IKCONFIG=m CONFIG\_LOG\_BUF\_SHIFT=18 CONFIG\_LOG\_CPU\_MAX\_BUF\_SHIFT=12 CONFIG\_PRINTK\_SAFF\_LOG\_BUF\_SHIFT=13 CONFIG\_HAVE\_UNSTABLE\_SCHED\_CLOCK=y $143 \\ 144$ 145 146 147 CONFIG\_SPARSE\_IRQ=y # end of IRQ subsystem

```
\frac{244}{245}
                                                                                                                                                                                                                                                                                                    CONFIG_HAVE_PERF_EVENTS=y
150 \\ 151 \\ 152
                                       # Scheduler features
                                                                                                                                                                                                                                                                                                   CONFIG PC104=v
                                                                                                                                                                                                                                                            246
                                       "CONFIG_UCLAMP_TASK=y
CONFIG_UCLAMP_BUCKETS_COUNT=5
15\bar{3}
                                                                                                                                                                                                                                                             248
                                                                                                                                                                                                                                                                                                   # Kernel Performance Events And Counters
                                                                                                                                                                                                                                                             249
250
251
252
                                       # end of Scheduler features
                                                                                                                                                                                                                                                                                                   "
CONFIG_PERF_EVENTS=y
# end of Kernel Performance Events And Counters
                                       CONFIG_ARCH_SUPPORTS_NUMA_BALANCING=y
CONFIG_ARCH_WANT_BATCHED_UNMAP_TLB_FLUSH=y
                                       CONFIG_ARCH_SUPPORTS_INT128 = y
CONFIG_NUMA_BALANCING=y
CONFIG_NUMA_BALANCING_DEFAULT_ENABLED=y
                                                                                                                                                                                                                                                                                                   CONFIG_VM_EVENT_COUNTERS=y
CONFIG_SLUB_DEBUG=y
CONFIG_SLUB=y
CONFIG_SLAB_MERGE_DEFAULT=y
158 \\ 159 \\ 160
                                                                                                                                                                                                                                                            253 \\ 254 \\ 255
                                                                                                                                                                                                                                                            256
257
258
259
                                                                                                                                                                                                                                                                                                  CONFIG_SLAB_FREELIST_RANDOM=y
CONFIG_SLAB_FREELIST_HARDENED=y
CONFIG_SHUFFLE_PAGE_ALLOCATOR=y
CONFIG_SLUB_CPU_PARTIAL=y
CONFIG_SYSTEM_DATA_VERIFICATION=y
                                       CONFIG_CGROUPS=y
CONFIG_PAGE_COUNTER=y
CONFIG_MEMCG=y
CONFIG_MEMCG_SWAP=y
 162
163 \\ 164
164
165
166
167
168
169
                                                                                                                                                                                                                                                             \frac{1}{260}
                                                                                                                                                                                                                                                             \frac{1}{261}
                                       CONFIG MEMCG KMEM=V
                                       CONFIG_MEMC_KMEM=y
CONFIG_BLK_CGROUP=y
CONFIG_CGROUP_WRITEBACK=y
CONFIG_CGROUP_SCHED=y
CONFIG_FAIR_GROUP_SCHED=y
                                                                                                                                                                                                                                                                                                   CONFIG_PROFILING=y
CONFIG_TRACEPOINTS=y
# end of General setup
                                                                                                                                                                                                                                                             262
                                                                                                                                                                                                                                                             264

  \begin{array}{r}
    264 \\
    265 \\
    266 \\
    267 \\
    268 \\
  \end{array}

170
171
172
173
174
175
176
177
178
179
180
                                     CONFIG_FAIR_GROUP_SCHED=y
CONFIG_UCLAMP_TASK_GROUP=y
CONFIG_UCLAMP_TASK_GROUP=y
CONFIG_CGROUP_PIDS=y
CONFIG_CGROUP_RDMA=y
CONFIG_CGROUP_REEZER=y
CONFIG_CGROUP_REEZER=y
CONFIG_CGROUP_HUGETLB=y
CONFIG_CPUSETS=y
CONFIG_CGROUP_DEVICE=y
CONFIG_CGROUP_DEVICE=y
CONFIG_CGROUP_DEVICE=y
CONFIG_CGROUP_PERF=y
CONFIG_CGROUP_PERF=y
CONFIG_CGROUP_BFF=y
CONFIG_CGROUP_MISC=y
CONFIG_SOCK_CGROUP_DATA=y
CONFIG_NAMESPACES=y
                                                                                                                                                                                                                                                                                                   CONFIG_64BIT=y
CONFIG_X86_64=y
CONFIG_X86=y
                                                                                                                                                                                                                                                                                                   CONFIG_X86=y
CONFIG_INSTRUCTION_DECODER=y
CONFIG_OUTPUT_FORMAT="elf64-x86-64"
CONFIG_LOCKDEP_SUPPORT=y
CONFIG_STACKTRACE_SUPPORT=y
                                                                                                                                                                                                                                                            269
270
271
272
273
274
275
276
277
278
279
280
                                                                                                                                                                                                                                                                                                   CONFIG_MMU=y
CONFIG_ARCH_MMAP_RND_BITS_MIN=28
                                                                                                                                                                                                                                                                                                   CONFIG_ARCH_MMAP_RND_BITS_MAX=32
CONFIG_ARCH_MMAP_RND_COMPAT_BITS_MIN=8
CONFIG_ARCH_MMAP_RND_COMPAT_BITS_MAX=16
 \frac{181}{182}
                                                                                                                                                                                                                                                                                                  CONFIG_ARCH_MMAP_RND_COMPAT_BITS_MAX=16
CONFIG_GENERIC_ISA_DMA=y
CONFIG_GENERIC_BUG=y
CONFIG_GENERIC_BUG_RELATIVE_POINTERS=y
CONFIG_ARCH_MAY_HAVE_PC_FDC=y
CONFIG_ARCH_HAS_CPU_RELAX=y
CONFIG_ARCH_HAS_FILTER_PGPROT=y
CONFIG_ARCH_HAS_FILTER_PGPROT=y
CONFIG_HAVE_SETUP_PER_CPU_AREA=y
CONFIG_NEED_PER_CPU_EMBED_FIRST_CHUNK=y
CONFIG_NEED_PER_CPU_PAGE_FIRST_CHUNK=y
CONFIG_RACH_HIBERNATION_POSSIBLE=y
CONFIG_ARCH_HIBERNATION_POSSIBLE=y
CONFIG_ARCH_NR_GPIO=1024
183
184
185
                                       CONFIG_NAMESPACES=y
CONFIG_UTS_NS=y
                                                                                                                                                                                                                                                            \frac{281}{282}
                                     CONFIG_UTS_NS=y
CONFIG_ITME_NS=y
CONFIG_IPC_NS=y
CONFIG_USER_NS=y
CONFIG_PID_NS=y
CONFIG_NET_NS=y
CONFIG_CHECKPOINT_RESTORE=y
CONFIG_CHECKPOINT_RESTORE=y
CONFIG_SCHED_AUTOGROUP=y
187
188
189
190
191
                                                                                                                                                                                                                                                             \frac{283}{284}
                                                                                                                                                                                                                                                             \frac{285}{286}
 192
                                                                                                                                                                                                                                                             287
193 \\ 194
                                                                                                                                                                                                                                                             \frac{288}{289}
                                                                                                                                                                                                                                                                                                  CONFIG_ARCH_HIBERNATION_POSSIBLE=y
CONFIG_ARCH_NR_GPIO=1024
CONFIG_ARCH_SUSPEND_POSSIBLE=y
CONFIG_ARCH_WANT_GENERAL_HUGETLB=y
CONFIG_AUDLT_ARCH=y
CONFIG_HVE_INTEL_TXT=y
CONFIG_X86_64_SMP=y
CONFIG_ARCH_SUPPORTS_UPROBES=y
CONFIG_ARCH_SUPPORTS_UPROBES=y
                                       CONFIG_RELAY=y
CONFIG_BLK_DEV_INITRD=y
194
195
196
197
198
199
                                                                                                                                                                                                                                                            \frac{290}{291}
                                    CONFIG_BLK_DEV_INITRD=y
CONFIG_INITRAMFS_SOURCE=""
CONFIG_RD_GZIP=y
CONFIG_RD_BZIP2=y
CONFIG_RD_LZMA=y
CONFIG_RD_LZMA=y
CONFIG_RD_LZD=y
CONFIG_RD_LZ4=y
CONFIG_RD_LZ4=y
CONFIG_BD_CZSTD=y
CONFIG_BOOT_CONFIG=y
CONFIG_COPTIMIZE_FOR_PERFORMANCE=y
CONFIG_COPTIMIZE_FOR_PERFORMANCE=y
CONFIG_LD_ORPHAN_WARN=y
CONFIG_SYSCTL=y
CONFIG_HAVE_UID16=y
                                                                                                                                                                                                                                                             292
                                                                                                                                                                                                                                                             \frac{292}{293}
\frac{293}{294}
                                                                                                                                                                                                                                                             \frac{5}{295}
201
                                                                                                                                                                                                                                                                                                   CONFIG_FIX_EARLYCON_MEM=y
CONFIG_DYNAMIC_PHYSICAL_MASK=y
                                                                                                                                                                                                                                                             296
\frac{201}{202}
                                                                                                                                                                                                                                                            \frac{297}{298}
                                                                                                                                                                                                                                                                                                   CONFIG PGTABLE LEVELS=5
\frac{204}{205}
                                                                                                                                                                                                                                                             \frac{299}{300}
                                                                                                                                                                                                                                                                                                    CONFIG_CC_HAS_SANE_STACKPROTECTOR=y
\frac{206}{207}
                                                                                                                                                                                                                                                                                                   #
# Processor type and features
                                      CONFIG_SYSCTL=y
CONFIG_HAVE_UID16=y
CONFIG_SYSCTL_EXCEPTION_TRACE=y
CONFIG_HAVE_PCSPKR_PLATFORM=y
CONFIG_EXPERT=y
CONFIG_UID16=y
208
                                                                                                                                                                                                                                                             303
\frac{200}{209}
210
                                                                                                                                                                                                                                                                                                    CONFIG_SMP=y
                                                                                                                                                                                                                                                                                                   CONFIG_X86_FEATURE_NAMES=y
CONFIG_X86_X2APIC=y
                                                                                                                                                                                                                                                             305
211
212
213
214
215
216
217
218
219
220
221
222
223
224
                                                                                                                                                                                                                                                             \frac{306}{307}
                                                                                                                                                                                                                                                                                                   CONFIG_X86_MPPARSE=y
CONFIG_X86_CPU_RESCTRL=y
CONFIG_X86_CFU_RESCTRL=y
CONFIG_X86_EXTENDED_PLATFORM=y
CONFIG_X86_UV=y
CONFIG_X86_UV=y
                                       CONFIG_UTLIVSER=y
CONFIG_SGETMASK_SYSCALL=y
CONFIG_SYSFS_SYSCALL=y
CONFIG_FHANDLE=y
                                                                                                                                                                                                                                                            308
309
310
311
312
313
314
                                     CONFIG_FHANDLE=y
CONFIG_POSIX_TIMERS=y
CONFIG_PRINTK=y
CONFIG_BUG=y
CONFIG_ELF_CORE=y
CONFIG_ELF_CORE=y
CONFIG_BASE_FULL=y
CONFIG_FUTEX=y
CONFIG_FUTEX_PI=y
CONFIG_FUTEX_PI=y
CONFIG_SIGNALFD=y
CONFIG_SIGNALFD=y
CONFIG_TIMERFD=y
CONFIG_TIMERFD=y
CONFIG_SHEME=y
CONFIG_SHEME=y
CONFIG_AIO=y
                                                                                                                                                                                                                                                                                                  CONFIG_X86_UV=y
CONFIG_X86_INTEL_LPSS=y
CONFIG_X86_AMD_PLATFORM_DEVICE=y
CONFIG_IOSF_MBI=y
CONFIG_IOSF_MBI=y
CONFIG_X86_SUPPORTS_MEMORY_FAILURE=y
CONFIG_SCHED_OMIT_FRAME_POINTER=y
CONFIG_HYPERVISOR_GUEST=y
CONFIG_NBALVET=-
                                                                                                                                                                                                                                                             315
316
317
318
319
                                                                                                                                                                                                                                                                                                  CONFIG_HYPERVISOR_GUEST=y
CONFIG_PARAVIRT=y
CONFIG_PARAVIRT=y
CONFIG_PARAVIRT_SPINLOCKS=y
CONFIG_XEN=y
CONFIG_XEN=y
CONFIG_XEN=y
CONFIG_XEN_PV=y
CONFIG_XEN_PV=y
CONFIG_XEN_PV_SMP=y
CONFIG_XEN_PV_DDMO=y
CONFIG_XEN_PV_HVM=y
CONFIG_XEN_PV+VMM=y
CONFIG_XEN_PV+VM=y
CONFIG_XEN_PV+VM=y
CONFIG_XEN_PV+VM=y
CONFIG_XEN_DOMO=y
225
226
227
228
                                                                                                                                                                                                                                                             \frac{320}{321}
                                                                                                                                                                                                                                                             \frac{322}{323}
229
230
231
                                                                                                                                                                                                                                                             324
325
326
327
328
                                     CONFIG_SHMEM=y
CONFIG_ATO=y
CONFIG_IO_URING=y
CONFIG_ADVISE_SYSCALLS=y
CONFIG_HAVE_ARCH_USERFAULTFD_WP=y
CONFIG_HAVE_ARCH_USERFAULTFD_MINOR=y
CONFIG_MEMBARRIER=y
CONFIG_KALLSYMS=y
CONFIG_KALLSYMS=y
CONFIG_KALLSYMS_ALL=y
\frac{231}{232}
\frac{234}{235}
                                                                                                                                                                                                                                                             \frac{329}{330}
                                                                                                                                                                                                                                                                                                   CONFIG_XEN_DOMO=y
CONFIG_KVM_GUEST=y
CONFIG_ARCH_CPUIDLE_HALTPOLL=y
CONFIG_PVH=y
CONFIG_PARAVIRT_CLOCK=y
CONFIG_JAILHOUSE_GUEST=y
238
239
240
                                       CONFIG_KALLSYMS_ABSOLUTE_PERCPU=y
CONFIG_KALLSYMS_BASE_RELATIVE=y

    \begin{array}{c}
      333 \\
      334 \\
      335 \\
    \end{array}

                                       CONFIG_USERFAULTFD=y
CONFIG_ARCH_HAS_MEMBARRIER_SYNC_CORE=y
                                                                                                                                                                                                                                                              336
                                       CONFIG_KCMP=y
CONFIG_RSEQ=y
```

```
CONFIG_KEXEC_JUMP=y
CONFIG_PHYSICAL_START=0x1000000
CONFIG_RELOCATABLE=y
CONFIG_RANDOMIZE_BASE=y
 339
                                                                                                                                                                                                                                                                                                                                               434
                                                     CONFIG_ACRN_GUEST=y
                                                   CONFIG_GENERIC_CPU=y
CONFIG_X86_INTERNODE_CACHE_SHIFT=6
CONFIG_X86_L1_CACHE_SHIFT=6
 340
                                                                                                                                                                                                                                                                                                                                               435

    \begin{array}{r}
      341 \\
      342 \\
      343
    \end{array}

                                                                                                                                                                                                                                                                                                                                               \frac{436}{437}
                                                  CONFIG_X86_TSC=y
CONFIG_X86_CMPXCHG64=y
CONFIG_X86_CMPXCHG64=y
CONFIG_X86_MINIMUM_CPU_FAMILY=64
CONFIG_X86_MINIMUM_CPU_FAMILY=64
                                                                                                                                                                                                                                                                                                                                               438
                                                                                                                                                                                                                                                                                                                                                                                                  CONFIG_X86_NEED_RELOCS=y
CONFIG_PHYSICAL_ALIGN=0x200000
                                                                                                                                                                                                                                                                                                                                                439
                                                                                                                                                                                                                                                                                                                                                                                                  CONFIG_PAIDONIZE_MEMORY_LAYOUT=y
CONFIG_RANDOMIZE_MEMORY=y
CONFIG_RANDOMIZE_MEMORY_PHYSICAL_PADDING=0xa
                                                                                                                                                                                                                                                                                                                                               440
 \frac{346}{347}
                                                                                                                                                                                                                                                                                                                                               \frac{441}{442}
                                                  CONFIG_X86_DEBUGCTLMSR=y
CONFIG_IA32_FEAT_CTL=y
CONFIG_X86_VMX_FEATURE_NAMES=y
CONFIG_PROCESSOR_SELECT=y
CONFIG_CPU_SUP_INTEL=y
CONFIG_CPU_SUP_AMD=y
CONFIG_CPU_SUP_HYGON=y
CONFIG_CPU_SUP_CENTAUR=y
CONFIG_CPU_SUP_ZHAOXIN=y
CONFIG_CPU_SUP_ZHAOXIN=y
                                                                                                                                                                                                                                                                                                                                                                                                 CONFIG_HANDHIZE_MEMONI_FHISTC
CONFIG_HEGACY_VSYSCALL_XONLY=y
CONFIG_MODIFY_LDT_SYSCALL=y
CONFIG_HAVE_LIVEPATCH=y
 \frac{348}{349}
                                                                                                                                                                                                                                                                                                                                               \frac{443}{444}
 350
                                                                                                                                                                                                                                                                                                                                               445
                                                                                                                                                                                                                                                                                                                                               446
                                                                                                                                                                                                                                                                                                                                                                                                 CONFIG_LIVEPATCH=y # end of Processor type and features
 352
353
354
355
356
357
358
359
                                                                                                                                                                                                                                                                                                                                               447
                                                                                                                                                                                                                                                                                                                                               448
449
450
                                                                                                                                                                                                                                                                                                                                                                                                CONFIG_CC_HAS_SLS=y
CONFIG_CC_HAS_RETURN_THUNK=y
CONFIG_SPECULATION_MITIGATIONS=y
CONFIG_PAGE_TABLE_ISOLATION=y
                                                 CONFIG_CPU_SUP_ZHAOXIN=y
CONFIG_HPET_TIMER=y
CONFIG_HPET_EMULATE_RTC=y
CONFIG_DMI=y
CONFIG_GART_IOMMU=y
CONFIG_MAXSMP=y
CONFIG_MR_CPUS_RANGE_BEGIN=8192
CONFIG_NR_CPUS_BANGE_END=8192
CONFIG_NR_CPUS_DEFAULT=8192
CONFIG_NR_CPUS_BEFAULT=8192
CONFIG_NR_CPUS_BEFAULT=8192
CONFIG_SCHED_SMT=y
CONFIG_SCHED_SMT=y
CONFIG_SCHED_SMT=y
CONFIG_SCHED_MC=y
                                                                                                                                                                                                                                                                                                                                               451 \\ 452 \\ 453
                                                                                                                                                                                                                                                                                                                                                                                                 CONFIG_RETPOLINE=y
CONFIG_RETPOLINE=y
CONFIG_CPU_UNRET_ENTRY=y
CONFIG_CPU_IBPB_ENTRY=y
CONFIG_CPU_IBRS_ENTRY=y
                                                                                                                                                                                                                                                                                                                                               454
 360
361
362
363

  \begin{array}{r}
    456 \\
    457 \\
    458 \\
    459
  \end{array}

                                                                                                                                                                                                                                                                                                                                                                                                 CONFIG_SLS=y
CONFIG_ARCH_HAS_ADD_PAGES=y
CONFIG_ARCH_MHP_MEMMAP_ON_MEMORY_ENABLE=y
CONFIG_USE_PERCPU_NUMA_NODE_ID=y
 \frac{364}{365}
                                                                                                                                                                                                                                                                                                                                               \frac{160}{460}
                                                 CONFIG_SCHED_SMT=y
CONFIG_SCHED_MC=y
CONFIG_SCHED_MC_PRIO=y
CONFIG_X86_LOCAL_APIC=y
CONFIG_X86_LOCAL_APIC=y
CONFIG_X86_REROUTE_FOR_BROKEN_BOOT_IRQS=y
CONFIG_X86_MCE_U_EGACY=y
 366
                                                                                                                                                                                                                                                                                                                                               461
                                                                                                                                                                                                                                                                                                                                               \frac{462}{463}
 368

    \begin{array}{r}
      369 \\
      370 \\
      371 \\
      372
    \end{array}

                                                                                                                                                                                                                                                                                                                                                465
                                                                                                                                                                                                                                                                                                                                                                                                  # Power management and ACPI options
                                                                                                                                                                                                                                                                                                                                               \frac{466}{467}
                                                                                                                                                                                                                                                                                                                                                                                                  CONFIG_ARCH_HIBERNATION_HEADER=y
                                                   CONFIG_X86_MCE_INTEL=y
CONFIG_X86_MCE_AMD=y
                                                                                                                                                                                                                                                                                                                                                                                                  CONFIG_SUSPEND=y
CONFIG_SUSPEND_FREEZER=y
 373
374
375
376
377
378
379
                                                                                                                                                                                                                                                                                                                                               468
                                                                                                                                                                                                                                                                                                                                               \frac{160}{469}
                                                                                                                                                                                                                                                                                                                                                                                                CONFIG_SUSPEND_FREEZER=y
CONFIG_HIBERNATION=y
CONFIG_HIBERNATION=y
CONFIG_HIBERNATION=""
CONFIG_PM_STD_PARTITION=""
CONFIG_PM_STD_PARTITION=""
CONFIG_PM_SLEEP=y
CONFIG_PM_WAKELOCKS-y
CONFIG_PM_WAKELOCKS_U
CONFIG_PM_WAKELOCKS_CC=y
CONFIG_PM_WAKELOCKS_CC=y
CONFIG_PM_WAKELOCKS_CC=y
CONFIG_PM_WAKELOCKS_CC=y
                                                                                                                                                                                                                                                                                                                                               \frac{470}{471}
                                                   CONFIG_X86_MCE_THRESHOLD=y
                                                                                                                                                                                                                                                                                                                                               472
473
474
475
476
                                                   # Performance monitoring
                                                   CONFIG_PERF_EVENTS_INTEL_UNCORE=y
CONFIG_PERF_EVENTS_INTEL_RAPL=m
CONFIG_PERF_EVENTS_INTEL_CSTATE=m
 \frac{380}{381}
                                                                                                                                                                                                                                                                                                                                               \frac{477}{478}
\frac{477}{479}
 382
 \frac{383}{384}
                                                   # end of Performance monitoring
                                                                                                                                                                                                                                                                                                                                                                                                  CONFIG_PM=y
CONFIG_PM_DEBUG=y
 \frac{385}{386}
                                                                                                                                                                                                                                                                                                                                               480
481
482
483
                                                     CONFIG_X86_16BIT=y
                                                                                                                                                                                                                                                                                                                                                                                                CONFIG_PM_DEBUG=y
CONFIG_PM_ADVANCED_DEBUG=y
CONFIG_PM_SLEEP_DEBUG=y
CONFIG_PM_TRACE=y
CONFIG_PM_TRACE_RTC=y
CONFIG_PM_CLK=y
CONFIG_WQ_POWER_EFFICIENT_DEFAULT=y
CONFIG_ENERGY_MODEL=y
CONFIG_ARCH_SUPPORTS_ACPI=y
                                                   CONFIG_X86_ESPTIX64=y
CONFIG_X86_ESPTIX64=y
CONFIG_X86_VSYSCALL_EMULATION=y
CONFIG_MICROCODE=y
CONFIG_MICROCODE=y
CONFIG_MICROCODE_INTEL=y
 387
388
389
                                                                                                                                                                                                                                                                                                                                                484
                                                CONFIG_MICROCODE_INTEL=y
CONFIG_MICROCODE_AMD=y
CONFIG_X86_MSR=m
CONFIG_X86_SLEVEL=y
CONFIG_X86_DIRECT_GBPAGES=y
CONFIG_AMD_MEM_ENCRYPT=y
CONFIG_AMD_NUMA=y
CONFIG_AMD_NUMA=y
CONFIG_NODES_SHIFT=10
CONFIG_ARCH_SPARSEMEM_ENABLE=y
CONFIG_ARCH_SPARSEMEM_DEFAULT=y
CONFIG_ARCH_SELECT_MEMORY_MODEL=y
CONFIG_ARCH_PROC_KCORE_TEXT=y
CONFIG_ARCH_PROC_KCORE_TEXT=y
CONFIG_ARCH_DINTER_VALUE=0xdead00000000000
CONFIG_X86_PMEM_LEGACY_DVICE=y
CONFIG_X86_PMEM_LEGACY=y
 391
                                                                                                                                                                                                                                                                                                                                               486
 \frac{392}{393}
                                                                                                                                                                                                                                                                                                                                               \frac{487}{488}
                                                                                                                                                                                                                                                                                                                                                                                                  CONFIG_ARCH_SUPPORTS_ACF1=y
CONFIG_ACP1=y
CONFIG_ACP1_LEGACY_TABLES_LOOKUP=y
CONFIG_ARCH_MIGHT_HAVE_ACP1_PDC=y
CONFIG_ACP1_SYSTEM_POWER_STATES_SUPPORT=y
 \frac{394}{395}
                                                                                                                                                                                                                                                                                                                                               \frac{189}{489}
 \frac{396}{397}
                                                                                                                                                                                                                                                                                                                                                491
                                                                                                                                                                                                                                                                                                                                                                                                CONFIG_ACPI_SYSTEM_POWER_STATES_SUPF

CONFIG_ACPI_DEBUGGER=y

CONFIG_ACPI_DEBUGGER_USER=y

CONFIG_ACPI_SPCR_TABLE=y

CONFIG_ACPI_FPDT=y

CONFIG_ACPI_LPIT=y

CONFIG_ACPI_SLEEP=y

CONFIG_ACPI_REV_OVERRIDE_POSSIBLE=y

CONFIG_ACPI_ACC=y

CONFIG_ACPI_BATTERY=y

CONFIG_ACPI_BATTERY=y

CONFIG_ACPI_BATTENY=y
 398
                                                                                                                                                                                                                                                                                                                                               493
 \frac{399}{400}
                                                                                                                                                                                                                                                                                                                                               \frac{494}{495}
 \frac{401}{402}
                                                                                                                                                                                                                                                                                                                                               \frac{496}{497}
 \frac{403}{404}
                                                                                                                                                                                                                                                                                                                                               \frac{498}{499}
 405
                                                                                                                                                                                                                                                                                                                                                500
                                                                                                                                                                                                                                                                                                                                                                                             CONFIG_ACPI_AC=y
CONFIG_ACPI_BATTERY=y
CONFIG_ACPI_BUTTON=y
CONFIG_ACPI_BUTTON=y
CONFIG_ACPI_DUTTON=y
CONFIG_ACPI_CPU_FREQ_PSS=y
CONFIG_ACPI_CPU_FREQ_PSS=y
CONFIG_ACPI_PROCESSOR_IDLE=y
CONFIG_ACPI_PROCESSOR=y
CONFIG_ACPI_CPPC_LIB=y
CONFIG_ACPI_PROCESSOR=y
CONFIG_ACPI_TROCESSOR=y
CONFIG_ACPI_TROCESSOR=y
CONFIG_ACPI_TOTUS
CONFIG_ACPI_THERMAL=y
CONFIG_ACPI_THERMAL=y
CONFIG_ACPI_CONTOM_DBDT_FILE=""
CONFIG_ACPI_TABLE_UPGRADE=y
CONFIG_ACPI_TABLE_UPGRADE=y
CONFIG_ACPI_DCI_SLOT=y
CONFIG_ACPI_DCI_SLOT=y
CONFIG_ACPI_HOTPLUG_MEMORY=y
CONFIG_ACPI_HOTPLUG_MEMORY=y
CONFIG_ACPI_HOTPLUG_IOAPIC=y
CONFIG_ACPI_HOTPLUG_IOAPIC=y
CONFIG_ACPI_BERT=y
CONFIG_ACPI_BERT=y
CONFIG_ACPI_BERT=y
CONFIG_ACPI_NFIT=m
CONFIG_ACPI_NFIT=m
                                                   CONFIG_X86_PMEM_LEGACY=y
CONFIG_X86_CHECK_BIOS_CORRUPTION=y
CONFIG_X86_BOOTPARAM_MEMORY_CORRUPTION_CHECK=y
 407
                                                                                                                                                                                                                                                                                                                                               502
 \frac{408}{409}
                                                                                                                                                                                                                                                                                                                                               503 \\ 504
                                              CONFIG_X86_UHBUA_DIDU_GOOMING
CONFIG_X86_BOOTPARAM_MEMORY_CORRUPTION_CHECK=
CONFIG_MTRR=SANITIZER=y
CONFIG_MTRR_SANITIZER=Y
CONFIG_MTRR_SANITIZER_ENABLE_DEFAULT=1
CONFIG_MTRR_SANITIZER_SPARE_REG_NR_DEFAULT=1
CONFIG_X86_PAT=y
CONFIG_ARCH_USES_PG_UNCACHED=y
CONFIG_ARCH_USES_PG_UNCACHED=y
CONFIG_X86_UNTP=y
CONFIG_X86_UNTP=y
CONFIG_X86_UNTP=y
CONFIG_X86_SCS_Y
CONFIG_X86_SCS_Y
CONFIG_EFI=y
CONFIG_EFI_STUB=y
CONFIG_EFI_STUB=y
CONFIG_EFI_STUB=y
CONFIG_HZ_250=y
CONFIG_HZ_250
DETICK=Y
 410
411
412
413
414
                                                                                                                                                                                                                                                                                                                                               505
                                                                                                                                                                                                                                                                                                                                               506
                                                                                                                                                                                                                                                                                                                                               507
508
509
415
416
417
418
                                                                                                                                                                                                                                                                                                                                               510
511
512
513
419
420
421
422
423
                                                                                                                                                                                                                                                                                                                                               514
515
516
517
518
519
520
521
522
523
524
525
 \frac{120}{424}\frac{424}{425}
 \frac{126}{427}
                                                   CONFIG_HZ=250
CONFIG_SCHED_HRTICK=y
                                                   CONFIG_KEXEC=y
CONFIG_KEXEC_FILE=y
CONFIG_ARCH_HAS_KEXEC_PURGATORY=y
CONFIG_KEXEC_SIG=y
CONFIG_KEXEC_BZIMAGE_VERIFY_SIG=y
CONFIG_CRASH_DUMP=y
 428 \\ 429 \\ 430
                                                                                                                                                                                                                                                                                                                                                                                                  CONFIG_ACPI_NFIT=m
CONFIG_ACPI_NUMA=y
CONFIG_ACPI_HMAT=y
CONFIG_HAVE_ACPI_APEI=y
                                                                                                                                                                                                                                                                                                                                                5\bar{2}6
                                                                                                                                                                                                                                                                                                                                                                                                  CONFIG_HAVE_ACPI_APEI_NMI=y
CONFIG_ACPI_APEI=y
```

```
529
530
531
532
533
                                                                                                                                                                                                                                                            624
625
626
627
628
                                                                                                                                                                                                                                                                                                   CONFIG_OPTPROBES=y
CONFIG_KPROBES_ON_FTRACE=y
CONFIG_UPROBES=y
CONFIG_HAVE_EFFICIENT_UNALIGNED_ACCESS=y
                                        CONFIG_ACPI_APEI_GHES=y
                                       CONFIG_ACPI_APEI_PCIEAER=y
CONFIG_ACPI_APEI_MEMORY_FAILURE=y
CONFIG_ACPI_DPTF=y
                                                                                                                                                                                                                                                                                               CONFIG_KPROBES=UN_FTRACE=Y
CONFIG_UPROBES=Y
CONFIG_HAVE_EFFICIENT_UNALIGNED_ACCESS=Y
CONFIG_ARCH_USE_BUILTIN_BSWAP=Y
CONFIG_KRETPROBES=Y
CONFIG_HAVE_EFFICIENT_UNALIGNED_ACCESS=Y
CONFIG_HAVE_ENTERDES=Y
CONFIG_HAVE_KRETPROBES=Y
CONFIG_HAVE_KRETPROBES=Y
CONFIG_HAVE_KRETPROBES=Y
CONFIG_HAVE_KRETPROBES=Y
CONFIG_HAVE_KRETPROBES=Y
CONFIG_HAVE_KRETPROBES=Y
CONFIG_HAVE_KRETPROBES_ON_FTRACE=Y
CONFIG_HAVE_NMI=Y
CONFIG_HAVE_NMI=Y
CONFIG_TRACE_IRQFLAGS_SUPPORT=Y
CONFIG_TRACE_IRQFLAGS_NMI_SUPPORT=Y
CONFIG_TRACE_IRQFLAGS_NMI_SUPPORT=Y
CONFIG_HAVE_DMA_CONTIGUOUS=Y
CONFIG_HAVE_DMA_CONTIGUOUS=Y
CONFIG_ARCH_HAS_FORTIFY_SOURCE=Y
CONFIG_ARCH_HAS_SET_MEMORY=Y
CONFIG_ARCH_HAS_SET_DIRECT_MAP=Y
CONFIG_ARCH_HAS_SET_DIRECT_MAP=Y
CONFIG_ARCH_HAS_SET_DIRECT_MAP=Y
CONFIG_ARCH_WANTS_DYNAMIC_TASK_STRUCT=Y
CONFIG_ARCH_WANTS_DYNAMIC_TASK_STRUCT=Y
CONFIG_ARCH_WANTS_DYNAMIC_TASK_STRUCT=Y
CONFIG_ARCH_WANTS_DYNAMIC_TASK_STRUCT=Y
CONFIG_HAVE_ASM_MODVERSIONS=Y
CONFIG_HAVE_ASM_MODVERSIONS=Y
CONFIG_HAVE_ASM_MODVERSIONS=Y
CONFIG_HAVE_REGS_AND_STACK_ACCESS_API=Y
CONFIG_HAVE_REGS_AND_STACK_ACCESS_API=Y
CONFIG_HAVE_REGS_AND_STACK_ACCESS_API=Y
CONFIG_HAVE_REGS_NTD_STACK_ACCESS_API=Y
CONFIG_HAVE_MIXED_BREAKPOINTS_REGS=Y
CONFIG_HAVE_MIXED_BREAKPOINTS_REGS=Y
CONFIG_HAVE_MIXED_BREAKPOINTS_REGS=Y
CONFIG_HAVE_MED_STACK_DUMP=Y
CONFIG_HAVE_HADDLOCKUP_DETECTOR_PERF=Y
CONFIG_HAVE_MED_STACK_DUMP=Y
CONFIG_HAVE_ARCH_JUMP_LABEL_FREE=Y
CONFIG_HAVE_ARCH_JUMP_LABEL_FREE=Y
CONFIG_HAVE_ARCH_JUMP_LABEL_FREE=Y
CONFIG_HAVE_ARCH_JUMP_LABEL_FREE=Y
CONFIG_HAVE_ARCH_JUMP_LABEL_FREE=Y
CONFIG_HAVE_ARCH_JUMP_LABEL_FREE=Y
CONFIG_HAVE_ARCH_JUMP_LABEL_FREE=Y
CONFIG_HAVE_ARCH_SUMP_TIPC=Y
CONFIG_HAVE_CMPXCHG_DOUBLE=Y
CONFIG_HAVE_CMPXCHG_DOUBLE=Y
CONFIG_HAVE_CMPXCHG_DOUBLE=Y
CONFIG_HAVE_CMPXCHG_DOUBLE=Y
CONFIG_HAVE_CMPXCHG_DOUBLE=Y
CONFIG_HAVE_CMPXCHG_DOUBLE=Y
CONFIG_HAVE_ARCH_SECCOMP=Y
CONFIG_HAVE_ARCH_SECCOMP=FILTER=Y
CONFIG_HAVE_ARCH_SECCOMP=FILTER=Y
CONFIG_HAVE_ARCH_SECCOMP=FILTER=Y
CONFIG_HAVE_ARCH_SECCOMP=FILTER=Y
CONFIG_HAVE_ARCH_SECCOMP=FILTER=Y
CONFIG_HAVE_ARCH_SECCOMP=FILTER=Y
CONF
                                      CONFIG_ACPI_ADXL=y
CONFIG_PMIC_OPREGION=y
CONFIG_BYTCRC_PMIC_OPREGION=y
CONFIG_OHTCRC_PMIC_OPREGION=y
CONFIG_CHTCRC_PMIC_OPREGION=y
534
535
536
537
                                                                                                                                                                                                                                                             629
630
                                                                                                                                                                                                                                                            631 \\ 632
                                                                                                                                                                                                                                                             633
634
635
636
538
539
                                       CONFIG_ACPI_VIOT=y
CONFIG_X86_PM_TIMER=y
540 \\ 541
                                       CONFIG_ACPI_PRMT=y
                                                                                                                                                                                                                                                            637
638
639
542
543
544
545
546
547
                                       # CPU Frequency scaling
                                      #
CONFIG_CPU_FREQ=y
CONFIG_CPU_FREQ_GOV_ATTR_SET=y
CONFIG_CPU_FREQ_GOV_COMMON=y
CONFIG_CPU_FREQ_STAT=y
                                                                                                                                                                                                                                                            640 \\ 641 \\ 642
                                     CONFIG_CPU_FREQ_STAT=y
CONFIG_CPU_FREQ_DEFAULT_GOV_SCHEDUTIL=y
CONFIG_CPU_FREQ_GOV_PERFORMANCE=y
CONFIG_CPU_FREQ_GOV_DOWERSAVE=y
CONFIG_CPU_FREQ_GOV_USERSPACE=y
CONFIG_CPU_FREQ_GOV_ONDEMAND=y
CONFIG_CPU_FREQ_GOV_CONDEMAND=y
CONFIG_CPU_FREQ_GOV_SCHEDUTIL=y
549
                                                                                                                                                                                                                                                             644
550
551
552
553
                                                                                                                                                                                                                                                             646
                                                                                                                                                                                                                                                            647
648
649
650
651
652
653
554
555
556
558
                                       # CPU frequency scaling drivers
559
560
561
562
                                                                                                                                                                                                                                                             654
                                      #
CONFIG_X86_INTEL_PSTATE=y
CONFIG_X86_PCC_CPUFREQ=y
CONFIG_X86_ACPI_CPUFREQ=y
CONFIG_X86_ACPI_CPUFREQ_CPB=y
CONFIG_X86_ACPI_CPUFREQ_CPB=y
                                                                                                                                                                                                                                                             655
656
657
\frac{563}{564}
                                                                                                                                                                                                                                                             658
659
565
                                       CONFIG_X86_SPEEDSTEP_CENTRINO=y
                                                                                                                                                                                                                                                             660
567
                                                                                                                                                                                                                                                             662
568
569
570
571
                                                                                                                                                                                                                                                             663 \\ 664
                                       # shared options
                                       # end of CPU Frequency scaling
                                                                                                                                                                                                                                                             \frac{665}{666}
572
573
574
575
576
577
578
579
580
                                                                                                                                                                                                                                                             667
                                       # CPU Idle
                                                                                                                                                                                                                                                            669
670
671
672
673
674
675
                                        ..
CONFIG_CPU_IDLE=y
                                    CONFIG_CPU_IDLE=y
CONFIG_CPU_IDLE_GOV_LADDER=y
CONFIG_CPU_IDLE_GOV_MENU=y
CONFIG_CPU_IDLE_GOV_TEO=y
CONFIG_CPU_IDLE_GOV_HALTPOLL=y
# end of CPU Idle
                                                                                                                                                                                                                                                                                                   CONFIG_SECCOMP_FIL
CONFIG_SECCOMP_FILTER=y
CONFIG_HAVE_ARCH_STACKLEAK=y
CONFIG_HAVE_STACKPROTECTOR=y
CONFIG_STACKPROTECTOR=y
                                                                                                                                                                                                                                                                                                    CONFIG_STACKPROTECTOR=y
CONFIG_STACKPROTECTOR_STRONG=y
CONFIG_ARCH_SUPPORTS_LTO_CLANG=y
                                                                                                                                                                                                                                                             676
677
678
581
\frac{582}{583}
                                      # end of Power management and ACPI options
                                                                                                                                                                                                                                                                                                    CONFIG_ARCH_SUPPORTS_LTO_CLANG_THIN=y
                                                                                                                                                                                                                                                                                                   CONFIG_HAVE_SOFFIRES_LIG_CLANG_INTN=y
CONFIG_HAVE_ARCH_WITHIN_STACK_FRAMES=y
CONFIG_HAVE_CONTEXT_TRACKING=y
CONFIG_HAVE_CONTEXT_TRACKING_OFFSTACK=y
                                                                                                                                                                                                                                                             679
680
\frac{586}{587}
                                       # Bus options (PCI etc.)
                                                                                                                                                                                                                                                             \frac{681}{682}
                                                                                                                                                                                                                                                                                                  CONFIG_HAVE_CONTEXT_TRACKING_OFFSTACK=y
CONFIG_HAVE_VIRT_CPU_ACCOUNTING_GEN=y
CONFIG_HAVE_IRQ_TIME_ACCOUNTING=y
CONFIG_HAVE_MOVE_PUD=y
CONFIG_HAVE_MOVE_PUD=y
CONFIG_HAVE_ACH_TRANSPARENT_HUGEPAGE=y
CONFIG_HAVE_ARCH_TRANSPARENT_HUGEPAGE_PUD=y
CONFIG_HAVE_ARCH_GUMAP=y
CONFIG_HAVE_ARCH_SOFT_DIRTY=y
CONFIG_HAVE_ARCH_SOFT_DIRTY=y
CONFIG_HAVE_MORENSPARENT_SOFT_DIRTY=y
588
                                       CONFIG_PCI_DIRECT=
                                                                                                                                                                                                                                                             683
589
590
                                       CONFIG_PCI_MMCONFIG=y
CONFIG_PCI_XEN=y
CONFIG_MCONF_FAM10H=y
                                                                                                                                                                                                                                                             684 \\ 685
591
592
                                                                                                                                                                                                                                                             686 \\ 687
                                       CONFIG_ISA_BUS=y
593
594
595
596
                                                                                                                                                                                                                                                             688
689
690
                                        CONFIG_ISA_DMA_API=y
                                       CONFIG_AMD_NB=v
                                       # end of Bus options (PCI etc.)
                                                                                                                                                                                                                                                                                                  CONFIG_HAVE_ARCH_SOFT_DIRTY=y
CONFIG_HAVE_MOD_ARCH_SPECIFIC=y
CONFIG_MODULES_USE_ELF_RELA=y
CONFIG_HAVE_IRQ_EXIT_ON_IRQ_STACK=y
CONFIG_HAVE_SOFTIRQ_ON_ONN_STACK=y
CONFIG_HAVE_SOFTIRQ_ON_ONN_STACK=y
CONFIG_HAVE_ARCH_MMAP_RND_BITS=y
CONFIG_HAVE_ARCH_MMAP_RND_BITS=y
CONFIG_HAVE_EXIT_THREAD=y
CONFIG_HAVE_ARCH_MMAP_RND_COMPAT_BITS=y
CONFIG_HAVE_ARCH_MMAP_RND_BITS=88
CONFIG_HAVE_ARCH_COMPAT_MBITS=8
CONFIG_HAVE_ARCH_COMPAT_MAP_BASES=y
CONFIG_HAVE_ARCH_COMPAT_MAP_BASES=y
CONFIG_HAVE_RELIABLE_STACKTRACE=y
CONFIG_OMPAT_OLD_SIGACTION=y
597
598
599
                                                                                                                                                                                                                                                             692
                                                                                                                                                                                                                                                             693 \\ 694
                                       # Binary Emulations
600
                                        CONFIG_IA32_EMULATION=y
                                                                                                                                                                                                                                                             695
601
                                     CONFIG_X86_X32=y
CONFIG_COMPAT_32=y
CONFIG_COMPAT=y
CONFIG_COMPAT_FOR_U64_ALIGNMENT=y
CONFIG_SYSVIPC_COMPAT=y
# end of Binary Emulations
                                                                                                                                                                                                                                                             696
602 \\ 603 \\ 604
                                                                                                                                                                                                                                                             697
698
699
                                                                                                                                                                                                                                                             700
701
702
703
605
606
607
608
                                       CONFIG HAVE KVM=v
609
610
611
612
613
                                       CONFIG_NAVE_XVN-y
CONFIG_VIRTUALIZATION=y
CONFIG_AS_AVX512=y
                                                                                                                                                                                                                                                             704
705
706
707
708
                                                                                                                                                                                                                                                                                                  CONFIG_OLD_SIGSUSPEND3=y
CONFIG_COMPAT_OLD_SIGACTION=y
CONFIG_COMPAT_32BIT_TIME=y
CONFIG_HAVE_ARCH_VMAP_STACK=y
CONFIG_WAP_STACK=y
CONFIG_HAVE_ARCH_RANDOMIZE_KSTACK_OFFSET=y
CONFIG_HAVE_ARCH_RANDOMIZE_KSTACK_OFFSET_DEFAULT=y
CONFIG_ARCH_HAS_STRICT_KERNEL_RWX=y
                                       CONFIG_AS_SHA1_NI=y
CONFIG_AS_SHA256_NI=y
                                       CONFIG_AS_TPAUSE=y
                                                                                                                                                                                                                                                             709
710
614 \\ 615
                                       # General architecture-dependent options
618 \\ 619 \\ 620
                                                                                                                                                                                                                                                             713
714
715
716
                                       CONFIG_CRASH_CORE=y
                                                                                                                                                                                                                                                                                                    CONFIG_STRICT_KERNEL_RWX=y
CONFIG_ARCH_HAS_STRICT_MODULE_RWX=y
                                       CONFIG_HOTPLUG_SMT=y
CONFIG_GENERIC_ENTRY=y
                                                                                                                                                                                                                                                                                                    CONFIG_STRICT_MODULE_RWX=y
CONFIG_HAVE_ARCH_PREL32_RELOCATIONS=y
                                       CONFIG_KPROBES=y
CONFIG_JUMP_LABEL=y
                                                                                                                                                                                                                                                                                                    CONFIG_ARCH_USE_MEMREMAP_PROT=y
CONFIG_ARCH_HAS_MEM_ENCRYPT=y
```

```
814
                                             CONFIG_ARCH_HAS_CC_PLATFORM=y
                                                                                                                                                                                                                                                                                                                                                     CONFIG_ARCH_SUPPORTS_ATOMIC_RMW=y
                                            CONFIG_HAVE_STATIC_CALL=Y
CONFIG_HAVE_STATIC_CALL_INLINE=Y
CONFIG_HAVE_STATIC_CALL_INLINE=Y
CONFIG_HAVE_PREEMPT_YNANIC=Y
CONFIG_ARCH_WANT_LD_ORPHAN_WARN=Y
CONFIG_ARCH_SUPPORTS_DEBUG_PAGEALLOC=Y
                                                                                                                                                                                                                                                                                                      815
816
817
818
                                                                                                                                                                                                                                                                                                                                                    CONFIG_MUTEX_SPIN_ON_OWNER=y
CONFIG_RWSEM_SPIN_ON_OWNER=y
CONFIG_LOCK_SPIN_ON_OWNER=y
                                                                                                                                                                                                                                                                                                                                                  CONFIG_LOCK_SPIN_ON_OWNER=y
CONFIG_ARCH_USE_QUEUED_SPINLOCKS=y
CONFIG_QUEUED_SPINLOCKS=y
CONFIG_ARCH_USE_QUEUED_RWLOCKS=y
CONFIG_QUEUED_RWLOCKS=y
CONFIG_ARCH_HAS_NON_OVERLAPPING_ADDRESS_SPACE=y
CONFIG_ARCH_HAS_SYNC_CORE_BEFORE_USERMODE=y
CONFIG_ARCH_HAS_SYSCALL_WRAPPER=y
CONFIG_FREEZER=y
                                                                                                                                                                                                                                                                                                       819
820
                                            CONFIG_ARCH_HAS_ELFCORE_COMPAT=y
CONFIG_ARCH_HAS_PARANOID_L1D_FLUSH=y
                                                                                                                                                                                                                                                                                                       8\overline{21} \\ 822
                                                                                                                                                                                                                                                                                                       823
824
825
                                           # GCOV-based kernel profiling
                                                                                                                                                                                                                                                                                                       8\overline{2}6
                                            CONFIG_ARCH_HAS_GCOV_PROFILE_ALL=y
                                            # end of GCOV-based kernel profiling
                                                                                                                                                                                                                                                                                                       827
                                                                                                                                                                                                                                                                                                                                                   #
# Executable file formats
                                                                                                                                                                                                                                                                                                       828 \\ 829
                                            CONFIG_HAVE_GCC_PLUGINS=y # end of General architecture-dependent options
                                                                                                                                                                                                                                                                                                       830
831
832
833
834
                                                                                                                                                                                                                                                                                                                                                     CONFIG_BINFMT_ELF=y
                                          CONFIG_RT_MUTEXES=y
CONFIG_BASE_SMALL=0
CONFIG_MODULE_SIG_FORMAT=y
CONFIG_MODULE_SIG_FORMAT=y
CONFIG_MODULE_SIG_FORMAT=y
CONFIG_MODULE_SIG_FORMAT=y
CONFIG_MODULE_SIG_SIG_Y
CONFIG_MODULE_SIG_SIG_SIG_Y
CONFIG_MODULE_SIG_SIG_SIG_Y
CONFIG_MODULE_SIG_ALL=y
CONFIG_MODULE_SIG_ALL=y
CONFIG_MODULE_SIG_ALL=y
CONFIG_MODULE_SIG_HASH="sha512"
CONFIG_MODULE_SIG_HASH="sha512"
CONFIG_MODULE_COMPRESS_NONE=y
CONFIG_MODULE_COMPRESS_NONE=y
CONFIG_MODULE_TREE_LOOKUP=y
CONFIG_BLOCK=y
CONFIG_BLK_CGROUP_RWSTAT=y
CONFIG_BLK_CGROUP_RWSTAT=y
CONFIG_BLK_CGROUP_RWSTAT=y
CONFIG_BLK_CGROUP_RWSTAT=y
CONFIG_BLK_DEV_BSG_COMMON=y
                                                                                                                                                                                                                                                                                                                                                   CONFIG_COMPAT_BINFMT_ELF=y
CONFIG_ELFCORE=y
CONFIG_CORE_DUMP_DEFAULT_ELF_HEADERS=y
                                                                                                                                                                                                                                                                                                                                                    CONFIG_BINFMT_SCRIPT=y
CONFIG_BINFMT_MISC=m
                                                                                                                                                                                                                                                                                                       835
836
                                                                                                                                                                                                                                                                                                                                                    CONFIG_COREDUMP=y
# end of Executable file formats
                                                                                                                                                                                                                                                                                                      837
838
839
840
                                                                                                                                                                                                                                                                                                                                                   # Memory Management options
                                                                                                                                                                                                                                                                                                       841
                                                                                                                                                                                                                                                                                                      842
843
                                                                                                                                                                                                                                                                                                                                                    CONFIG_SELECT_MEMORY_MODEL=y
                                                                                                                                                                                                                                                                                                                                                  CONFIG_SELECT_MEMORY_MODEL=y
CONFIG_SPARSEMEM_MANUAL=y
CONFIG_SPARSEMEM=y
CONFIG_SPARSEMEM_EXTREME=y
CONFIG_SPARSEMEM_VMEMMAP_ENABLE=y
CONFIG_SPARSEMEM_VMEMMAP=y
CONFIG_HAVE_FAST_GUP=y
CONFIG_NUMA_KEEP_MEMINFO=y
                                                                                                                                                                                                                                                                                                       844 \\ 845
                                                                                                                                                                                                                                                                                                       846 \\ 847
                                                                                                                                                                                                                                                                                                       848
849
                                           CONFIG_BLK_CGROUP_RWSTAT='y
CONFIG_BLK_DEV_BSG_COMMON=y
CONFIG_BLK_DEV_BSGLIB='y
CONFIG_BLK_DEV_INTEGRITY='y
CONFIG_BLK_DEV_INTEGRITY-T10='y
CONFIG_BLK_DEV_ZONED='y
CONFIG_BLK_DEV_THROTTLING='y
CONFIG_BLK_WBT='y
CONFIG_BLK_WBT-Y
CONFIG_BLK_CGROUP_IOCOST='y
CONFIG_BLK_CGROUP_IOPRIO='y
CONFIG_BLK_CGROUP_IOPRIO='y
CONFIG_BLK_DEBUG_FS='y
CONFIG_BLK_DEBUG_FS-'y
CONFIG_BLX_DEBUG_FS-'y
CONFIG_BS-'y
CONFIG_BS-'y
CONFIG_BS-'y
CONFIG_BS-'y
CONFIG_BS-'y
CONFIG_BS-'y
CONFIG_BS-'y
CONFIG_BS
                                                                                                                                                                                                                                                                                                                                                  CONFIG_NUMA_KEEP_MEMINFO=y
CONFIG_MEMORY_ISOLATION=y
CONFIG_HAVE_BOOTMEM_INFO_NODE=y
CONFIG_ARCH_ENABLE_MEMORY_HOTPLUG=y
CONFIG_MEMORY_HOTPLUG=y
CONFIG_MEMORY_HOTPLUG_SPARSE=y
CONFIG_MEMORY_HOTPLUG_DEFAULT_ONLINE=y
CONFIG_MEMORY_HOTPLUG_DEFAULT_ONLINE=y
CONFIG_MEMORY_HOTPLUG_DEFAULT_ONLINE=y
                                                                                                                                                                                                                                                                                                       850 \\ 851
                                                                                                                                                                                                                                                                                                       852
853
854
855
856
                                                                                                                                                                                                                                                                                                       857
858
859
                                                                                                                                                                                                                                                                                                                                                    CONFIG_MEMORY_HOTREMOVE=y
CONFIG_MHP_MEMMAP_ON_MEMORY=y
                                                                                                                                                                                                                                                                                                                                                    CONFIG_SPLIT_PTLOCK_CPUS=4
CONFIG_ARCH_ENABLE_SPLIT_PMD_PTLOCK=y
                                                                                                                                                                                                                                                                                                       860
                                           CONFIG_BLK_DLBUG_FS=Y
CONFIG_BLK_DEBUG_FS_ZONED=Y
CONFIG_BLK_SED_OPAL=Y
CONFIG_BLK_INLINE_ENCRYPTION=Y
CONFIG_BLK_INLINE_ENCRYPTION_FALLBACK=Y
                                                                                                                                                                                                                                                                                                                                                  CONFIG_ARCH_ENABLE_SPLIT_PMD_PTLUCK=y
CONFIG_MEMORY_BALLOON=y
CONFIG_COMPACTION=y
CONFIG_COMPACTION=y
CONFIG_MIGRATION=y
CONFIG_MIGRATION=y
CONFIG_ARCH_ENABLE_HUGEPAGE_MIGRATION=y
CONFIG_ARCH_ENABLE_THP_MIGRATION=y
CONFIG_CONTIG_ARCH_ENABLE_THP_MIGRATION=y
                                                                                                                                                                                                                                                                                                       861
                                                                                                                                                                                                                                                                                                       862
863
                                                                                                                                                                                                                                                                                                       864
                                                                                                                                                                                                                                                                                                        865
                                                                                                                                                                                                                                                                                                       866
                                            # Partition Types
                                                                                                                                                                                                                                                                                                      867
868
                                                                                                                                                                                                                                                                                                                                                  CONFIG_ARCH_ENABLE_THP_MIGRATION=y
CONFIG_CONTIG_ALLOC=y
CONFIG_PHYS_ADDR_T_64BIT=y
CONFIG_YIRT_TO_BUS=y
CONFIG_MNU_NOTIFIER=y
CONFIG_MSM=y
CONFIG_MSM=y
CONFIG_ARCH_SUPPORTS_MEMORY_FAILURE=y
CONFIG_ARCH_SUPPORTS_MEMORY_FAILURE=y
                                                                                                                                                                                                                                                                                                       869
870
871
872
                                             CONFIG_PARTITION_ADVANCED=y
                                           CONFIG_PARTITION_ADVANCED=y
CONFIG_AIX_PARTITION=y
CONFIG_OSF_PARTITION=y
CONFIG_AMIGA_PARTITION=y
CONFIG_MAC_PARTITION=y
CONFIG_MAC_PARTITION=y
CONFIG_MSDOS_PARTITION=y
CONFIG_MSDOS_PARTITION=y
CONFIG_MINIX_SUBPARTITION=y
CONFIG_MINIX_SUBPARTITION=y
CONFIG_UNIXWARE_DISKLABEL=y
CONFIG_LDM_PARTITION=y
CONFIG_LDM_PARTITION=y
CONFIG_LDM_PARTITION=y
CONFIG_UTTRIX_PARTITION=y
                                                                                                                                                                                                                                                                                                      873
874
875
876
877
878
879
880
881
                                                                                                                                                                                                                                                                                                                                                  CONFIG_ARCH_SUPPORTS_MEMORY_FAILURE=y
CONFIG_TRANSPARENT_HUGEPAGE=y
CONFIG_TRANSPARENT_HUGEPAGE_MADVISE=y
CONFIG_TRANSPARENT_HUGEPAGE_MADVISE=y
CONFIG_TRANSPARENT_HUGEPAGE_WADVISE=y
CONFIG_TRANSPARENT_HUGEPAGE
CONFIG_TRANSPARENT_HUGEPAGE
CONFIG_FRONTSWAP=y
CONFIG_FRONTSWAP=y
                                                                                                                                                                                                                                                                                                                                                  CONFIG_FRONTSWAP=y
CONFIG_ZSWAP=y
CONFIG_ZSWAP=y
CONFIG_ZSWAP=COMPRESSOR_DEFAULT_LZO=y
CONFIG_ZSWAP_COMPRESSOR_DEFAULT="1zo"
CONFIG_ZSWAP_ZPOOL_DEFAULT="zbud"
CONFIG_ZSWAP_ZPOOL_DEFAULT="zbud"
CONFIG_ZSWAP_ZPOOL_DEFAULT="zbud"
CONFIG_ZSWAP_ZPOOL_DEFAULT="zbud"
CONFIG_ZSWALDC=y
CONFIG_ZBUD=y
CONFIG_CSMALLOC=y
CONFIG_GENERIC_EARLY_IOREMAP=v
                                            CONFIG_ULTRIX_PARTITION = y
CONFIG_SUN_PARTITION = y
CONFIG_KARMA_PARTITION = y
                                                                                                                                                                                                                                                                                                      882
883
884
                                            CONFIG_EFI_PARTITION=y
CONFIG_SYSV68_PARTITION=y
                                                                                                                                                                                                                                                                                                       \frac{885}{886}
                                                                                                                                                                                                                                                                                                       887
888
889
                                            CONFIG_CMDLINE_PARTITION=y
# end of Partition Types
                                                                                                                                                                                                                                                                                                       890
891
                                             CONFIG_BLOCK_COMPAT=y
                                                                                                                                                                                                                                                                                                                                                  CONFIG_ZSMALLOC=y
CONFIG_GENERIC_EARLY_IOREMAP=y
CONFIG_PAGE_IDLE_FLAG=y
CONFIG_IDLE_PAGE_TRACKING=y
CONFIG_ARCH_HAS_CACHE_LINE_SIZE=y
CONFIG_ARCH_HAS_PTE_DEVMAP=y
CONFIG_ARCH_HAS_ZONE_DMA_SET=y
CONFIG_ZONE_DMA=y
CONFIG_ZONE_DMA32=y
CONFIG_ZONE_DMA32=y
CONFIG_ZONE_DEVICE=y
CONFIG_DEV_PAGEMAP_OPS=y
                                            CONFIG_BLK_MQ_PCI=y
CONFIG_BLK_MQ_VIRTIO=y
                                                                                                                                                                                                                                                                                                       892
893
                                             CONFIG_BLK_MQ_RDMA=y
                                                                                                                                                                                                                                                                                                       894
895
896
                                            CONFIG_BLK_PM=y
CONFIG_BLOCK_HOLDER_DEPRECATED=y
                                                                                                                                                                                                                                                                                                       897
898
                                            # IO Schedulers
804
805
                                                                                                                                                                                                                                                                                                       899
900
                                            # CONFIG_MQ_IOSCHED_DEADLINE=y # end of IO Schedulers
                                                                                                                                                                                                                                                                                                                                                    CONFIG_DEV_PAGEMAP_OPS=y
CONFIG_HMM_MIRROR=y
CONFIG_DEVICE_PRIVATE=y
806
807
                                                                                                                                                                                                                                                                                                       \frac{901}{902}
808
809
810
811
812
                                            CONFIG_ASN1=y
CONFIG_INLINE_SPIN_UNLOCK_IRQ=y
CONFIG_INLINE_READ_UNLOCK=y
CONFIG_INLINE_READ_UNLOCK_IRQ=y
                                                                                                                                                                                                                                                                                                                                                   CONFIG_ARCH_USES_HIGH_VMA_FLAGS=y
CONFIG_ARCH_HAS_PKEYS=y
CONFIG_ARCH_HAS_PTE_SPECIAL=y
CONFIG_SECRETMEM=y
                                                                                                                                                                                                                                                                                                       903
                                                                                                                                                                                                                                                                                                       905
                                            CONFIG_INLINE_WRITE_UNLOCK=y
CONFIG_INLINE_WRITE_UNLOCK_IRQ=y
                                                                                                                                                                                                                                                                                                       907
```

```
909
                                                                                                                                                                                                                                                 1004
                                        # Data Access Monitoring
                                                                                                                                                                                                                                                                                           CONFIG_NFT_REDIR=y

910 \\
911 \\
912 \\
913

                                                                                                                                                                                                                                                                                           CONFIG_NFT_NAT=y
CONFIG_NFT_TUNNEL=y
CONFIG_NFT_OBJREF=y
                                                                                                                                                                                                                                                   1005
                                        # end of Data Access Monitoring
                                                                                                                                                                                                                                                  1006
                                        # end of Memory Management options
                                                                                                                                                                                                                                                                                          CONFIG_NFT_QUEUE=y
CONFIG_NFT_QUOTA=y
CONFIG_NFT_REJECT=y
CONFIG_NFT_REJECT_INET=y
CONFIG_NFT_RCOMPAT=m
                                                                                                                                                                                                                                                 1008
   914
915
916
917
                                                                                                                                                                                                                                                 1009
1010
                                        CONFIG_NET=y
CONFIG_NET_INGRESS=y
CONFIG_SKB_EXTENSIONS=y

    \begin{array}{c}
      1011 \\
      1012
    \end{array}

                                                                                                                                                                                                                                                                                         CONFIG_NFT_COMPAT=m

CONFIG_NFT_HASH=y

CONFIG_NFT_SOCKET=y

CONFIG_NFT_OSF=y

CONFIG_NFT_TPROXY=y

CONFIG_NFT_SYNPROXY=y

CONFIG_NFT_DUP_NETDEV=y

CONFIG_NFT_DUP_NETDEV=y

CONFIG_NFT_EWD_METDEV=y

CONFIG_NFT_EWD_METDEV=y
                                                                                                                                                                                                                                                 \frac{1013}{1014}
                                        # Networking options
   \frac{920}{921}
                                                                                                                                                                                                                                                  1015
                                        CONFIG_PACKET=y
                                                                                                                                                                                                                                                   1016
                                        CONFIG_UNIX=y
CONFIG_UNIX=y
CONFIG_UNIX_SCM=y
CONFIG_AF_UNIX_OOB=y
CONFIG_XDP_SOCKETS=y
   922
                                                                                                                                                                                                                                                  1017
   923 \\ 924
                                                                                                                                                                                                                                                  \frac{1018}{1019}
                                      CONFIG_ATP_OUTE_DEFOUNTS.

CONFIG_INET=y
CONFIG_IP_MULTICAST=y
CONFIG_IP_MULTICAST=y
CONFIG_IP_ADVANCED_ROUTER=y
CONFIG_IP_FIB_TRIE_STATS=y
CONFIG_IP_MULTIPLE_TABLES=y
CONFIG_IP_ROUTE_WULTIPLATH=y
CONFIG_IP_ROUTE_VERBOSE=y
CONFIG_IP_MROUTE=y
CONFIG_IP_MROUTE=y
CONFIG_IP_MROUTE=y
CONFIG_IP_MROUTE=y
CONFIG_IP_MROUTE_MULTIPLE_TABLES=y
CONFIG_IP_PIMSM_V1=y
CONFIG_IP_PIMSM_V2=y
CONFIG_IP_PIMSM_V2=y
CONFIG_IP_PIMSM_V2=y
CONFIG_INET_TABLE_PERTURB_ORDER=16
CONFIG_TCP_CONG_ADVANCED=y
CONFIG_TCP_CONG_CUBIC=y
CONFIG_DEFAULT_CUBIC=y
CONFIG_DEFAULT_COBG="cubic"
CONFIG_TCP_MD5SIG=y
CONFIG_ITP_MBSIG=y
CONFIG_ITME_DUMPR_DEFE=-
                                                                                                                                                                                                                                                 1020
1021
1022
   9\bar{2}\bar{5}
   926
927
928
929
                                                                                                                                                                                                                                                                                           CONFIG_NFT_REJECT_NETDEV=y
CONFIG_NF_FLOW_TABLE=y
CONFIG_NETFILTER_XTABLES=y
                                                                                                                                                                                                                                                 1023 \\ 1024
                                                                                                                                                                                                                                                                                           CONFIG_NETFILTER_XTABLES_COMPAT=y
                                                                                                                                                                                                                                                 1024
1025
1026
   930
931
932
933
934
935
                                                                                                                                                                                                                                                  \frac{1027}{1028}
                                                                                                                                                                                                                                                                                           # Xtables combined modules
                                                                                                                                                                                                                                                  1029
                                                                                                                                                                                                                                                                                           CONFIG_NETFILTER_XT_MARK=m
                                                                                                                                                                                                                                                   1030
   936
937
938
                                                                                                                                                                                                                                                  1031
                                                                                                                                                                                                                                                 1032 \\ 1033
                                                                                                                                                                                                                                                                                           # Xtables targets
   939
940
941
942
                                                                                                                                                                                                                                                 1034 \\ 1035
                                                                                                                                                                                                                                                                                           ...
CONFIG_NETFILTER_XT_TARGET_HL=y
                                                                                                                                                                                                                                                                                          CONFIG_NETFILTER_XT_NAT=y
CONFIG_NETFILTER_XT_NATET_NETMAP=m
CONFIG_NETFILTER_XT_TARGET_REDIRECT=m
CONFIG_NETFILTER_XT_TARGET_MASQUERADE=y
                                                                                                                                                                                                                                                  \frac{1036}{1037}
   943
944
                                                                                                                                                                                                                                                 \frac{1038}{1039}
   945
                                        CONFIG_IPV6=y
CONFIG_IPV6_ROUTER_PREF=y
                                                                                                                                                                                                                                                 1040
   946
                                                                                                                                                                                                                                                  1041
                                       CONFIG_IPV6_ROUTER_PREF=y
CONFIG_IPV6_ROUTE_INFO=y
CONFIG_IPV6_MULTIPLE_TABLES=y
CONFIG_IPV6_MEDUTE=y
CONFIG_IPV6_MEDUTE=y
CONFIG_IPV6_MEDUTE=y
CONFIG_IPV6_PIMSM_V2=y
CONFIG_IPV6_PSEG6_LWTUNNEL=y
CONFIG_IPV6_SEG6_LWTUNNEL=y
CONFIG_IPV6_SEG6_BPF=y
CONFIG_IPV6_SEG6_BPF=y
CONFIG_IPV6_SEG6_BPF=y
CONFIG_IPV6_SEG6_BPF=y
   947
948
949
                                                                                                                                                                                                                                                 1042
                                                                                                                                                                                                                                                  1042 \\ 1043 \\ 1044 \\ 1045
                                                                                                                                                                                                                                                                                           "
CONFIG_NETFILTER_XT_MATCH_HL=y
# end of Core Netfilter Configuration
   950 \\ 951
                                                                                                                                                                                                                                                   1046
   952
                                                                                                                                                                                                                                                 1047
   95\overline{3} \\ 954
                                                                                                                                                                                                                                                   1048
                                                                                                                                                                                                                                                                                          # IP: Netfilter Configuration
                                                                                                                                                                                                                                                  1049
   954
955
956
957
958
959

  \begin{array}{c}
    1049 \\
    1050 \\
    1051 \\
    1052 \\
    1053 \\
    1054
  \end{array}

                                                                                                                                                                                                                                                                                            CONFIG_NF_DEFRAG_IPV4=y
                                        CONFIG_IPV6_IOAM6_LWTUNNEL=y
                                                                                                                                                                                                                                                                                          CONFIG_NF_SOCKET_IPV4=y
CONFIG_NF_TPROXY_IPV4=y
CONFIG_NF_TABLES_IPV4=y
CONFIG_NFT_REJECT_IPV4=y
                                        CONFIG_MPTCP=y
CONFIG_MPTCP=y
CONFIG_NETWORK_SECMARK=y
CONFIG_NET_PTP_CLASSIFY=y
CONFIG_NET_DORK_PHY_TIMESTAMPING=y
   960
                                                                                                                                                                                                                                                   1055
                                                                                                                                                                                                                                                                                         CONFIG_NF_REJECT_IPV4=y
CONFIG_IP_NF_IPTABLES=m
CONFIG_IP_NF_FILTER=m
CONFIG_IP_NF_NAT=m
CONFIG_IP_NF_TARGET_MASQUERADE=m
CONFIG_IP_NF_TARGET_NETMAP=m
CONFIG_IP_NF_TARGET_REDIRECT=m
# end of IP: Netfilter Configuration
                                                                                                                                                                                                                                                 1056 \\ 1057 \\ 1058
   961
   962 \\ 963
                                        CONFIG NETFILTER=v
   964
965
                                                                                                                                                                                                                                                  \frac{1059}{1060}
                                         CONFIG_NETFILTER_ADVANCED=y
   966
967
                                                                                                                                                                                                                                                 \frac{1061}{1062}
                                        # Core Netfilter Configuration
   968
                                                                                                                                                                                                                                                  1063
   969
970
971
972
                                        ...
CONFIG_NETFILTER_INGRESS=y
                                                                                                                                                                                                                                                   1064
                                        CONFIG_NETFILTER_NETLINK=y
CONFIG_NETFILTER_NETLINK_HOOK=y
                                                                                                                                                                                                                                                  1065
                                                                                                                                                                                                                                                                                          # IPv6: Netfilter Configuration
                                                                                                                                                                                                                                                 \frac{1066}{1067}
                                        CONFIG NETFILTER_NETLINK_ACCT-y
CONFIG NETFILTER_NETLINK_QUEUE-y
CONFIG_NETFILTER_NETLINK_LOG-y
CONFIG_NETFILTER_NETLINK_OSF-y
CONFIG_NF_CONNTRACK-y
                                                                                                                                                                                                                                                                                           CONFIG_NF_SOCKET_IPV6=y
                                                                                                                                                                                                                                                                                         CONFIG_NF_SOCKET_IPV6=y
CONFIG_NF_TPROXY_IPV6=y
CONFIG_NF_TABLES_IPV6=y
CONFIG_NFT_REJECT_IPV6=y
CONFIG_NF_LOG_IPV6=y
CONFIG_NF_LOG_IPV6=y
CONFIG_IP6_NF_LTABLES=y
CONFIG_IP6_NF_MATCH_AH=y
CONFIG_IP6_NF_MATCH_EUI64=y
CONFIG_IP6_NF_MATCH_EUI64=y
   973
974
975
976
                                                                                                                                                                                                                                                 \frac{1068}{1069}
                                                                                                                                                                                                                                                 1070 \\ 1071
                                       CONFIG_NF_CONNTRACK=y
CONFIG_NF_LOG_SYSLOG=y
CONFIG_NETFILTER_CONNCOUNT=y
CONFIG_NF_CONNTRACK_MARK=y
CONFIG_NF_CONNTRACK_EVAMAKE=y
CONFIG_NF_CONNTRACK_ZONES=y
CONFIG_NF_CONNTRACK_PROCFS=y
CONFIG_NF_CONNTRACK_EVENTS=y
CONFIG_NF_CONNTRACK_TIMEOUT=y
CONFIG_NF_CONNTRACK_TIMEOUT=y
CONFIG_NF_CONNTRACK_TIMESTAMP=y
CONFIG_NF_CONNTRACK_TIMESTAMP=y
CONFIG_NF_CONTRACK_TIMESTAMP=y
CONFIG_NF_CONTRACK_TIMESTAMP=y
   977
978
979
                                                                                                                                                                                                                                                 1072 \\ 1073 \\ 1074
                                                                                                                                                                                                                                                                                         CONFIG_IP6_NF_MATCH_AH=y
CONFIG_IP6_NF_MATCH_EUI64=y
CONFIG_IP6_NF_MATCH_EUI64=y
CONFIG_IP6_NF_MATCH_DPTS=y
CONFIG_IP6_NF_MATCH_IPV6HEADER=y
CONFIG_IP6_NF_MATCH_IPV6HEADER=y
CONFIG_IP6_NF_MATCH_RFFILTER=y
CONFIG_IP6_NF_MATCH_RFFILTER=y
CONFIG_IP6_NF_MATCH_RT=y
CONFIG_IP6_NF_TARGET_HL=y
CONFIG_IP6_NF_TARGET_HL=y
CONFIG_IP6_NF_TARGET_REJECT=y
CONFIG_IP6_NF_TARGET_SYNPROXY=y
CONFIG_IP6_NF_TARGET_SYNPROXY=y
CONFIG_IP6_NF_TARGET_SYNPROXY=y
CONFIG_IP6_NF_RAW=y
CONFIG_IP6_NF_RAW=y
CONFIG_IP6_NF_RAW=y
CONFIG_IP6_NF_TARGET_MSTUFFY
CONFIG_IP6_NF_TARGET_MSTUFFY
CONFIG_IP6_NF_NATT=y
CONFIG_IP6_NF_NATT=y
CONFIG_IP6_NF_TARGET_NFT=y
# end of IPv6: Netfilter Configuration
   980
                                                                                                                                                                                                                                                 1075
   981
                                                                                                                                                                                                                                                  1076
   982
983
984
                                                                                                                                                                                                                                                 1077
1078
1079
   985
986
                                                                                                                                                                                                                                                   1080
                                       CONFIG_NF_CONNTRACK_TIMESTAME
CONFIG_NF_CONNTRACK_LABELS=y
CONFIG_NF_CT_PROTO_DCCP=y
CONFIG_NF_CT_PROTO_SCTP=y
CONFIG_NF_CT_PROTO_UDPLITE=y
CONFIG_NF_NAT_TREDIRECT=y
CONFIG_NF_NAT_MASQUERADE=y
CONFIG_NF_TABLES=y
CONFIG_NF_TABLES=y
CONFIG_NF_TABLES=y
CONFIG_NF_TABLES_INET=y
CONFIG_NF_TABLES_INET=y
CONFIG_NF_TABLES_INET=y
CONFIG_NF_TABLES_INETDEV=y
CONFIG_NF_TABLES_NETDEV=y
CONFIG_NF_TABLES_NETDEV=y
CONFIG_NF_TABLES_TOUNGEN=y
CONFIG_NF_TABLES_NETDEV=y
CONFIG_NF_TABLES_TOUNGEN=y
CONFIG_NFT_TABLES_TOUNGEN=y
CONFIG_NFT_TABLES_TOUNGEN=y
CONFIG_NFT_TABLES_TOUNGEN=y
CONFIG_NFT_CT=y
                                                                                                                                                                                                                                                  1081
   987
988
                                                                                                                                                                                                                                                 \frac{1082}{1083}
   989
990
991
                                                                                                                                                                                                                                                 \frac{1084}{1085}
                                                                                                                                                                                                                                                 1086 \\ 1087 \\ 1088
   992
993
   994
995
                                                                                                                                                                                                                                                 1089
1090
   996
997
                                                                                                                                                                                                                                                  1091
                                                                                                                                                                                                                                                   1092
                                        CONFIG_NFT_CT=y
CONFIG_NFT_COUNTER=y
CONFIG_NFT_CONNLIMIT=y
CONFIG_NFT_LOG=y
   998
999
                                                                                                                                                                                                                                                  1093
1000
                                                                                                                                                                                                                                                  1095
                                                                                                                                                                                                                                                   1096
                                                                                                                                                                                                                                                                                            CONFIG_NF_DEFRAG_IPV6=y
                                        CONFIG_NFT_LIMIT=y
CONFIG_NFT_MASQ=y
1002
                                                                                                                                                                                                                                                                                           CONFIG_BPFILTER = y
CONFIG_NET_DSA = y
                                                                                                                                                                                                                                                   1097
                                                                                                                                                                                                                                                  1098
```

```
1099 \\ 1100 \\ 1101
                                                                                                                                                                                \frac{1194}{1195}
                               CONFIG_NET_DSA_TAG_OCELOT_8021Q=y
                                                                                                                                                                                                                CONFIG_PCI_REALLOC_ENABLE_AUTO=y
                                                                                                                                                                                                                CONFIG_PCI_LOCKLESS_CONFIG=y
CONFIG_PCI_IOV=y
                              CONFIG_VLAN_8021Q=y
CONFIG_NET_SCHED=y
                                                                                                                                                                                 1196
\frac{1101}{1102}
\frac{1102}{1103}
                                                                                                                                                                                                               CONFIG_PCI_PRI = y
CONFIG_PCI_PASID = y
CONFIG_PCI_LABEL = y
CONFIG_PCI_LABEL = y
                                                                                                                                                                                 1198
1104
1105
1106
1107
                                                                                                                                                                                 \frac{1199}{1200}
                              # Queueing/Scheduling
                                                                                                                                                                                  \frac{1201}{1202}
                              CONFIG_NET_SCH_FQ_CODEL=m
                                                                                                                                                                                                                CONFIG_HOTPLUG_PCI=v
                                                                                                                                                                                                                CONFIG_HOTPLUG_PCI_ACPI = y
CONFIG_HOTPLUG_PCI_CPCI = y
CONFIG_HOTPLUG_PCI_SHPC = y
\frac{1108}{1109}
                                                                                                                                                                                 \frac{1203}{1204}
                             # Classification
1110
1111
                                                                                                                                                                                 1205
                              "CONFIG_NET_CLS=y
                                                                                                                                                                                  1206
11112
11113
11114
11115
11116
11117
11118
11119
                              CONFIG_NET_EMATCH=y
CONFIG_NET_EMATCH_STACK=32
                                                                                                                                                                                  1207
                                                                                                                                                                                 \frac{1207}{1208}
\frac{1208}{1209}
                                                                                                                                                                                                                # PCI controller drivers
                              CONFIG_NET_CLS_ACT=y
CONFIG_NET_ACT_NAT=y
                                                                                                                                                                                  1210
                             CONFIG_NET_ACT_NAT=y
CONFIG_NET_TC_SKB_EXT=y
CONFIG_NET_SCH_FIFO=y
CONFIG_DCB=y
CONFIG_DNS_RESOLVER=y
CONFIG_MPLS=y
CONFIG_MET_SWITCHDEV=y
CONFIG_NET_L3_MASTER_DEV=y
CONFIG_NET_L3_MASTER_DEV=y
CONFIG_NET_NCSI=y
CONFIG_NCSI_OEM_CMD_GET_MAC=y
CONFIG_PCPU_DEV_REFCNT=y
CONFIG_RPS=y
                                                                                                                                                                                  1211
                                                                                                                                                                                  1212
                                                                                                                                                                                                                # DesignWare PCI Core Support
                                                                                                                                                                                  1213
                                                                                                                                                                                 1214
                                                                                                                                                                                                                CONFIG PCIE DW=v
1119
1120
1121
1122
1123
1124
1125
                                                                                                                                                                                 1215
1216
1217
1218
                                                                                                                                                                                                                CONFIG_PCIE_DW_HOST=y
                                                                                                                                                                                                               CONFIG_PCIE_DW_HDFST
CONFIG_PCIE_DW_EP=y
CONFIG_PCIE_DW_PLAT=y
CONFIG_PCIE_DW_PLAT_HOST=y
CONFIG_PCIE_DW_PLAT_EP=y
# end of DesignWare PCI Core Support
                                                                                                                                                                                 1219
                                                                                                                                                                                 1220 \\ 1221
                             CONFIG_PCPU_DEV_REFCNT=y
CONFIG_RPS=y
CONFIG_RSS_ACCEL=y
CONFIG_SOCK_RX_QUEUE_MAPPING=y
CONFIG_XPS=y
CONFIG_CGROUP_NET_PRIO=y
CONFIG_CGROUP_NET_CLASSID=y
CONFIG_NET_RX_BUSY_POLL=y
1126
1127
1128
                                                                                                                                                                                 12\overline{22} \\ 1223
                                                                                                                                                                                                               # Mobiveil PCIe Core Support
\frac{1129}{1130}
                                                                                                                                                                                 1224 \\ 1225
                                                                                                                                                                                                                # end of Mobiveil PCIe Core Support
\frac{1131}{1132}
                                                                                                                                                                                  \frac{1226}{1227}
1133
1134
1135
                              CONFIG_BQL=y
CONFIG_BPF_STREAM_PARSER=y
                                                                                                                                                                                 1228
                                                                                                                                                                                                               # Cadence PCIe controllers support
                                                                                                                                                                                 1229
1230
                                                                                                                                                                                                                # end of Cadence PCIe controllers support
                              CONFIG_NET_FLOW_LIMIT=y
                                                                                                                                                                                 1231 \\ 1232
1136
                                                                                                                                                                                                                # end of PCI controller drivers
1137
1138
1139
                                                                                                                                                                                 1233
1234
1235
1236
                              # Network testing
                                                                                                                                                                                                                # PCI Endpoint
\frac{1140}{1141}
                              CONFIG_NET_DROP_MONITOR=y
                                                                                                                                                                                                                CONFIG_PCI_ENDPOINT=y
                             # end of Network testing
# end of Networking options
1142
                                                                                                                                                                                 1237
                                                                                                                                                                                                               CONFIG_PCI_ENDPOINT_CONFIGFS=y # end of PCI Endpoint
\frac{1143}{1144}
                                                                                                                                                                                 \frac{1238}{1239}
                             CONFIG HAMBADIO=v
1144
1145
1146
1147
1148
1149
1150
                                                                                                                                                                                 1249
1240
1241
1242
1243
1244
                                                                                                                                                                                                                # PCI switch controller drivers
                              # Packet Radio protocols
                                                                                                                                                                                                                # end of PCI switch controller drivers
                              CONFIG_STREAM_PARSER=y
                                                                                                                                                                                  1245
                             CONFIG_FIB_RULES=y
CONFIG_WIRELESS=y
                                                                                                                                                                                                                CONFIG_RAPIDIO=y
1151 \\ 1152 \\ 1153
                                                                                                                                                                                                                CONFIG_RAPIDIO_DISC_TIMEOUT=30
CONFIG_RAPIDIO_DMA_ENGINE=y
                                                                                                                                                                                 1246
                                                                                                                                                                                  1247
                                                                                                                                                                                  1248
                                                                                                                                                                                  1249 \\ 1250
                              # CFG80211 needs to be enabled for MAC80211
                                                                                                                                                                                                                # RapidIO Switch drivers
                             #
CONFIG_MAC80211_STA_HASH_MAX_SIZE=0
CONFIG_RFKILL=y
CONFIG_RFKILL_LEDS=y
CONFIG_RFKILL_INPUT=y
CONFIG_LWTUNNEL=y
CONFIG_LWTUNNEL=y
CONFIG_LWTUNNEL_BFF=y
CONFIG_DTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC_CONFIG_NTC
\frac{1156}{1157}
                                                                                                                                                                                 \frac{1251}{1252}
                                                                                                                                                                                                                # end of RapidIO Switch drivers
1158
1159
1160
                                                                                                                                                                                 1253
                                                                                                                                                                                 \frac{1254}{1255}
                                                                                                                                                                                                               # Generic Driver Options
\frac{1161}{1162}
                                                                                                                                                                                 \frac{1256}{1257}
                             CONFIG_LWIONNEL_BFF = y
CONFIG_DST_CACHE = y
CONFIG_GRO_CELLS = y
CONFIG_NET_SELFTESTS = y
CONFIG_NET_SOCK_MSG = y
CONFIG_NET_DEVLINK = y
                                                                                                                                                                                                                CONFIG_AUXILIARY_BUS=y
1163
1164
1165
                                                                                                                                                                                 1258
1259
1260
                                                                                                                                                                                                                CONFIG_UEVENT_HELPER=y
CONFIG_UEVENT_HELPER_PATH=""
                                                                                                                                                                                                                CONFIG_DEVTMPFS=y
CONFIG_DEVTMPFS_MOUNT=y
1166
                                                                                                                                                                                  1261
1167
1168
1169
1170
1171
1172
1173
1174
1175
1176
1177
1178
1179
1180
                              CONFIG_PAGE_POOL=y
CONFIG_ETHTOOL_NETLINK=y
                                                                                                                                                                                 1262
                                                                                                                                                                                                                CONFIG_PREVENT_FIRMWARE_BUILD = y
                                                                                                                                                                                 1263
1264
                                                                                                                                                                                 1265
                                                                                                                                                                                                               # Firmware loader
                                                                                                                                                                                  1266
                             # Device Drivers
                                                                                                                                                                                                               "CONFIG_FW_LOADER=y
CONFIG_FW_LOADER_PAGED_BUF=y
CONFIG_EXTRA_FIRMWARE=""
CONFIG_FW_LOADER_USER_HELPER=y
                                                                                                                                                                                  \frac{1267}{1268}
                              CONFIG_HAVE_EISA=y
                              CONFIG_EISA=y
CONFIG_EISA_VLB_PRIMING=y
                                                                                                                                                                                 1269
                                                                                                                                                                                 1270
1271
1272
1273
1274
1275
1276
1277
1278
                             CONFIG_EISA_PCI_EISA=y
CONFIG_EISA_VIRTUAL_ROOT=y
CONFIG_EISA_NAMES=y
CONFIG_HAVE_PCI=y
                                                                                                                                                                                                               CONFIG_FW_LOADER_COMPRESS=y
CONFIG_FW_CACHE=y
# end of Firmware loader
                              CONFIG_PCI=y
CONFIG_PCI=DOMAINS=y
CONFIG_PCIEDORTBUS=y
CONFIG_HOTPLUG_PCI_PCIE=y
CONFIG_PCIEAER=y
                                                                                                                                                                                                                CONFIG_WANT_DEV_COREDUMP=
1181
1182
1183
                                                                                                                                                                                                                CONFIG_ALLOW_DEV_COREDUMP=y
CONFIG_DEV_COREDUMP=y
                                                                                                                                                                                                                CONFIG_HMEM_REPORTING=y
CONFIG_SYS_HYPERVISOR=y
\frac{1184}{1185}
                                                                                                                                                                                 \frac{1279}{1280}
                                                                                                                                                                                                                CONFIG_GENERIC_CPU_AUTOPROBE=y
                              CONFIG_PCIEASPM=y
\frac{1186}{1187}
                              CONFIG_PCIEASPM_DEFAULT=y
CONFIG_PCIE_PME=y
                                                                                                                                                                                 \frac{1281}{1282}
                                                                                                                                                                                                                CONFIG_GENERIC_CPU_VULNERABILITIES=y
CONFIG_REGMAP=y
                                                                                                                                                                                                               CONFIG_REGMAP_J2C=y
CONFIG_REGMAP_SPI=y
CONFIG_REGMAP_MMIO=y
CONFIG_REGMAP_IRQ=y
1188
1189
1190
                                                                                                                                                                                 1283
1284
1285
                              CONFIG_PCIE_DPC=y
CONFIG_PCIE_PTM=y
                              CONFIG_PCIE_EDR=y
CONFIG_PCI_MSI=y
\frac{1191}{1192}
                                                                                                                                                                                  1286
                              CONFIG_PCI_MSI_IRQ_DOMAIN=y
CONFIG_PCI_QUIRKS=y
                                                                                                                                                                                  1287
                                                                                                                                                                                                                CONFIG_DMA_SHARED_BUFFER=v
                                                                                                                                                                                 1288
                                                                                                                                                                                                                # end of Generic Driver Options
```

```
\begin{array}{c} 1289 \\ 1290 \\ 1291 \end{array}
                                                                                                                 \frac{1380}{1381}
                                                                                                                                    # SCSI device support
                                                                                                                 1382
1383
1384
                   # Bus devices
1291 \\ 1292 \\ 1293
                                                                                                                                    CONFIG_SCSI_MOD=y
                   # end of Bus devices
                                                                                                                                    CONFIG_SCSI_COMMON=y
CONFIG_SCSI=y
                                                                                                                 1385
1386
1294 \\ 1295
                                                                                                                                    CONFIG_SCSI_DMA=y
CONFIG_SCSI_PROC_FS=y
                   CONFIG CONNECTOR=v
\frac{1296}{1297}
                                                                                                                 \frac{1387}{1388}
                   CONFIG_PROC_EVENTS=y
1298
1299
1300
                                                                                                                 1389
1390
1391
                                                                                                                                   #
# SCSI support type (disk, tape, CD-ROM)
                   # Firmware Drivers
1301
                                                                                                                 1392
                  # # ARM System Control and Management Interface Protocol
                                                                                                                                    CONFIG_BLK_DEV_SR=y
CONFIG_CHR_DEV_SG=y
1302
                                                                                                                 1393
                                                                                                                 1394 \\ 1395
1303
                                                                                                                                    CONFIG_BLK_DEV_BSG=y
CONFIG_SCSI_CONSTANTS=y
1304
                                                                                                                 1396
                   # end of ARM System Control and Management
Interface Protocol
1305
                                                                                                                 1397
1398
1399
                                                                                                                                    CONFIG SCSI LOGGING=v
                                                                                                                                    CONFIG_SCSI_SCAN_ASYNC=y
1306 \\ 1307 \\ 1308
                   CONFIG_EDD=y
CONFIG_EDD_OFF=y
                                                                                                                 1400
                                                                                                                 1401 \\ 1402
                                                                                                                                    # SCSI Transports
                   CONFIG_FIRMWARE_MEMMAP=y
CONFIG_DMILD=y
CONFIG_DMILD=y
1309
1310
1311
1312
1313
                                                                                                                 1403 \\ 1404
                                                                                                                                    # end of SCSI Transports
                   CONFIG_SYSFB=y
                                                                                                                 1405
                                                                                                                                    CONFIG_SCSI_LOWLEVEL=3
                                                                                                                 1406
                                                                                                                                    CONFIG MEGARAID NEWGEN = v
1314
1315
1316
1317
                                                                                                                                    CONFIG_MEGARAID_NEWGEI
CONFIG_MEGARAID_SAS=m
CONFIG_SCSI_DH=y
CONFIG_SCSI_DH_RDAC=m
CONFIG_SCSI_DH_EMC=m
                                                                                                                 1407
                   # EFI (Extensible Firmware Interface) Support
                                                                                                                 1408 \\ 1409
                   CONFIG_EFI_VARS=y
1318
1319
1320
1321
1322
                   CONFIG_EFI_ESRT=y
CONFIG_EFI_VARS_PSTORE=m
                                                                                                                 1411
1412
1413
                                                                                                                                    CONFIG_SCSI_DH_ALUA=m
                                                                                                                                    # end of SCSI device support
                   CONFIG_EFI_RUNTIME_MAP=y
CONFIG_EFI_RUNTIME_MAP=y
CONFIG_EFI_SOFT_RESERVE=y
CONFIG_EFI_RUNTIME_WRAPPERS=y
CONFIG_EFI_GENERIC_STUB_INITRD_CMDLINE_LOADER=y
CONFIG_APPLE_PROPERTIES=y
                                                                                                                 1414 \\ 1415
                                                                                                                                    CONFIG_ATA=y
CONFIG_SATA_HOST=y
\frac{1323}{1324}
                                                                                                                1416
1417
1418
1419
1420
1421
1422
                                                                                                                                    CONFIG_PATA_TIMINGS=y
CONFIG_ATA_VERBOSE_ERROR=y
                  CONFIG_AFFLE_FRUPERTIES=y
CONFIG_RESET_ATTACK_MITIGATION=y
CONFIG_EFI_RCI2_TABLE=y
# end of EFI (Extensible Firmware Interface)
Support
1325
                                                                                                                                    CONFIG_ATA_FORCE=y
CONFIG_ATA_ACPI=y
CONFIG_SATA_ZPODD=y
1326
1326
1327
                                                                                                                                    CONFIG_SATA_PMP=y
\frac{1328}{1329}
                   CONFIG_UEFI_CPER=y
CONFIG_UEFI_CPER_X86=y
CONFIG_EFI_DEV_PATH_PARSER=y
CONFIG_EFI_EARLYCON=y
CONFIG_EFI_CUSTOM_SSDT_OVERLAYS=y
1329
1330
1331
1332
1333
1334
1335
1336
                                                                                                                 1423
                                                                                                                1424 \\ 1425
                                                                                                                                    # Controllers with non-SFF native interface
                                                                                                                1425
1426
1427
1428
1429
1430
                                                                                                                                    ...
CONFIG_SATA_AHCI=m
                                                                                                                                    CONFIG_SATA_MOBILE_LPM_POLICY=3
CONFIG_SATA_AHCI_PLATFORM=m
CONFIG_SATA_ACARD_AHCI=m
                   # Tegra firmware driver
                                                                                                                                    CONFIG_ATA_SFF=y
1337
1338
1339
1340
1341
1342
1343
1344
1345
1346
1347
1348
1349
                                                                                                                 1431
                   # end of Tegra firmware driver
# end of Firmware Drivers
                                                                                                                 1432
                                                                                                                                    #
# SFF controllers with custom DMA interface
                                                                                                                 1433 \\ 1434
                   CONFIG_ARCH_MIGHT_HAVE_PC_PARPORT=y
                                                                                                                 1435 \\ 1436
                                                                                                                                    CONFIG_ATA_BMDMA=y
                   CONFIG_PNP=y
                                                                                                                 \frac{1437}{1438}
                                                                                                                                    # SATA SFF controllers with BMDMA
                   # Protocols
                                                                                                                 1439
                                                                                                                1440 \\ 1441
                                                                                                                                    CONFIG_ATA_PIIX=y
                   CONFIG_PNPACPI=y
                   CONFIG_BLK_DEV=y
CONFIG_DBLK_DEV_LOOP=y
CONFIG_BLK_DEV_LOOP_MIN_COUNT=8
                                                                                                                1442 \\ 1443
                                                                                                                                    " # PATA SFF controllers with BMDMA
1350
                                                                                                                 1444
1445
1446
1447
1351 \\ 1352
                                                                                                                                    CONFIG_PATA_SIS=y
                   CONFIG_XEN_BLKDEV_FRONTEND=y
\frac{1353}{1354}
1354
1355
1356
1357
1358
1359
                                                                                                                 1448
                                                                                                                                    # PIO-only SFF controllers
                   # NVME Support
                                                                                                                 1449
                                                                                                                 1450
                   # end of NVME Support
                                                                                                                1451
1452
1453
1454
1455
                                                                                                                                    # Generic fallback / legacy drivers
1360
1361
1362
1363
                   # Misc devices
                                                                                                                                    CONFIG_ATA_GENERIC=y
                                                                                                                                    CONFIG_MD=y
CONFIG_BLK_DEV_MD=y
                   CONFIG_SRAM=y
                                                                                                                 1456
                                                                                                                                   CONFIG_BLK_DEV_MD=y
CONFIG_MD_AUTODETECT=y
CONFIG_MD_LINEAR=m
CONFIG_MD_RAIDO=m
CONFIG_MD_RAID1=m
CONFIG_MD_RAID10=m
CONFIG_MD_RAID10=m
CONFIG_MD_RAID1456=m
CONFIG_MD_MULTIPATH=m
CONFIG_MD_MULTIPATH=m
                                                                                                                 1457
1364
1365
1366
1367
1368
                                                                                                                 1458 \\ 1459
                   # EEPROM support
                                                                                                                 1460 \\ 1461 \\ 1462
                   # end of EEPROM support
\frac{1369}{1370}
                                                                                                                 1464
                                                                                                                                    CONFIG_BLK_DEV_DM_BUILTIN=y
CONFIG_BLK_DEV_DM=y
1371
                  # Texas Instruments shared transport line discipline
1372
                                                                                                                 1466
                                                                                                                                    CONFIG_DM_MULTIPATH=m
                                                                                                                                    CONFIG_DM_INIT=y
CONFIG_DM_UEVENT=y
                   # end of Texas Instruments shared transport line discipline
1373
                                                                                                                 1468
                                                                                                                 1469
1470
1471
1472
                                                                                                                                    CONFIG_FUSION=y
CONFIG_FUSION_MAX_SGE=128
1374

  \begin{array}{c}
    1375 \\
    1376 \\
    1377 \\
    1378 \\
    1379
  \end{array}

                  CONFIG_INTEL_MEI=m
CONFIG_INTEL_MEI_ME=m
CONFIG_PVPANIC=y
# end of Misc devices
                                                                                                                                    CONFIG_FUSION_LOGGING=y
                                                                                                                 \frac{1473}{1474}
                                                                                                                                    # IEEE 1394 (FireWire) support
```

```
CONFIG_SWPHY=y
CONFIG_LED_TRIGGER_PHY=y
CONFIG_FIXED_PHY=y
                                                                                                                                                                                                                                                                                                                                               1570
1476
1477
1478
                                                                                                                                                                                                                                                                                                                                              1570
1571
1572
1573
1574
1575
1576
1577
                                                        # end of IEEE 1394 (FireWire) support
                                                         CONFIG_MACINTOSH_DRIVERS=y
 1479
                                                         CONFIG_MAC_EMUMOUSEBTN=m
CONFIG_NETDEVICES=y
1480 \\ 1481
                                                                                                                                                                                                                                                                                                                                                                                                         # MII PHY device drivers
                                                         CONFIG_NET_CORE=y
CONFIG_NET_FC=y
CONFIG_TUN=y
\frac{1482}{1483}
                                                                                                                                                                                                                                                                                                                                                                                                          CONFIG_BCM84881_PHY=y
                                                                                                                                                                                                                                                                                                                                                                                                         CONFIG_MDIO_DEVICE=y
CONFIG_MDIO_BUS=y
\frac{1484}{1485}
                                                          CONFIG_NET_VRF=y
                                                                                                                                                                                                                                                                                                                                               \frac{1579}{1580}
                                                                                                                                                                                                                                                                                                                                                                                                          CONFIG_FWNODE_MDIO=v
                                                                                                                                                                                                                                                                                                                                               \frac{1581}{1582}
                                                                                                                                                                                                                                                                                                                                                                                                         CONFIG_ACPI_MDIO=y
CONFIG_MDIO_DEVRES=y
 1486
 1487
                                                         # Distributed Switch Architecture drivers
 1488
                                                                                                                                                                                                                                                                                                                                                1583
1488
1489
1490
1491
1492
1493
                                                                                                                                                                                                                                                                                                                                                1584 \\ 1585
                                                         # end of Distributed Switch Architecture drivers
                                                                                                                                                                                                                                                                                                                                                                                                         # MDTO Multiplexers
                                                         CONFIG_ETHERNET=y
                                                                                                                                                                                                                                                                                                                                                 1586
                                                       CONFIG_ETHERNET=y
CONFIG_MDIO=y
CONFIG_NET_VENDOR_3COM=y
CONFIG_NET_VENDOR_ADAPTEC=y
CONFIG_NET_VENDOR_AGERE=y
CONFIG_NET_VENDOR_ALACRITECH=y
CONFIG_NET_VENDOR_ALTEON=y
CONFIG_NET_VENDOR_ALTEON=y
CONFIG_NET_VENDOR_AMD=y
CONFIG_NET_VENDOR_AQUANTIA=y
CONFIG_NET_VENDOR_AC=y
CONFIG_NET_VENDOR_ATHEROS=y
CONFIG_NET_VENDOR_ATHEROS=y
CONFIG_NET_VENDOR_BROADCOM=y
CONFIG_NET_VENDOR_BROADCOM=y
CONFIG_TIGONS=m
CONFIG_TIGONS=m
                                                                                                                                                                                                                                                                                                                                               1587
1588
1589
1590
                                                                                                                                                                                                                                                                                                                                                                                                         # PCS device drivers
 1495
1496
1497
                                                                                                                                                                                                                                                                                                                                               1591 \\ 1592
                                                                                                                                                                                                                                                                                                                                                                                                         " # end of PCS device drivers
                                                                                                                                                                                                                                                                                                                                               1592
1593
1594
1595
1596
1597
1598
1599
1498
1499
1500
1501
                                                                                                                                                                                                                                                                                                                                                                                                         CONFIG_PPP=y
CONFIG_PPP_FILTER=y
CONFIG_PPP_MULTILINK=y
                                                                                                                                                                                                                                                                                                                                                                                                         CONFIG SLHC=v
                                                                                                                                                                                                                                                                                                                                                                                                       CONFIG_SLHC-y
CONFIG_WLAN-y
CONFIG_WLAN_VENDOR_ADMTEK=y
CONFIG_WLAN_VENDOR_ATH=y
CONFIG_WLAN_VENDOR_ATH=y
CONFIG_WLAN_VENDOR_ATMEL=y
CONFIG_WLAN_VENDOR_BROADCOM=y
CONFIG_WLAN_VENDOR_CISCO=y
CONFIG_WLAN_VENDOR_INTEL=y
CONFIG_WLAN_VENDOR_INTEL=y
CONFIG_WLAN_VENDOR_INTERSIL=y
CONFIG_WLAN_VENDOR_MARWELI=y
 1502
1503 \\ 1504
1504
1505
1506
1507
1508
                                                          CONFIG_TIGON3_HWMON=y
                                                                                                                                                                                                                                                                                                                                                1600
                                                         CONFIG_NET_VENDOR_CADENCE=y
CONFIG_NET_VENDOR_CAYIUM=y
CONFIG_NET_VENDOR_CHELSIO=y
CONFIG_NET_VENDOR_CIRRUS=y
CONFIG_NET_VENDOR_CISCO=y
                                                                                                                                                                                                                                                                                                                                                1601

    \begin{array}{r}
      1602 \\
      1603
    \end{array}

\frac{1509}{1510}
                                                                                                                                                                                                                                                                                                                                               \frac{1604}{1605}
                                                       CONFIG_NET_VENDOR_CISCO=y
CONFIG_NET_VENDOR_CORTINA=y
CONFIG_NET_VENDOR_DEC=y
CONFIG_NET_TULIP=y
CONFIG_NET_TULIP=y
CONFIG_NET_VENDOR_EMULEX=y
CONFIG_NET_VENDOR_EZCHIP=y
CONFIG_NET_VENDOR_GOOGLE=y
CONFIG_NET_VENDOR_HUAWEI=y
CONFIG_NET_VENDOR_INTEL=y
CONFIG_NET_VENDOR_INTEL=y
CONFIG_NET_VENDOR_INTEL=y
CONFIG_INGBE=y
CONFIG_IXGBE_HWMON=y
CONFIG_IXGBE_DCB=y
CONFIG_IXGBE_DCB=y
CONFIG_IXGBEDOB=y
CONFIG_IXGBEDO
                                                                                                                                                                                                                                                                                                                                                                                                       CONFIG_WLAN_VENDOR_MARVELL=y
CONFIG_WLAN_VENDOR_MARVELL=y
CONFIG_WLAN_VENDOR_MEDIATEK=y
CONFIG_WLAN_VENDOR_RALINK=y
CONFIG_WLAN_VENDOR_RALINK=y
CONFIG_WLAN_VENDOR_REALTEK=y
CONFIG_WLAN_VENDOR_ST=y
CONFIG_WLAN_VENDOR_ST=y
CONFIG_WLAN_VENDOR_TI=y
CONFIG_WLAN_VENDOR_ZYDAS=y
CONFIG_WLAN_VENDOR_ZYDAS=y
CONFIG_WLAN_VENDOR_QUANTENNA=y
CONFIG_WLAN_VENDOR_QUANTENNA=y
CONFIG_WLAN_VENDOR_QUANTENNA=y
CONFIG_WLAN_VENDOR_QUANTENNA=y
\frac{1511}{1512}
                                                                                                                                                                                                                                                                                                                                               1606
                                                                                                                                                                                                                                                                                                                                                 1607
1512
1513
1514
1515
1516
1517
1518
1519
1520
                                                                                                                                                                                                                                                                                                                                                1608
                                                                                                                                                                                                                                                                                                                                                1609 \\ 1610
                                                                                                                                                                                                                                                                                                                                               \frac{1611}{1612}
                                                                                                                                                                                                                                                                                                                                               1613
                                                                                                                                                                                                                                                                                                                                                1615
1520
1521
1522
1523
1524
1525
                                                                                                                                                                                                                                                                                                                                               1616
                                                                                                                                                                                                                                                                                                                                                                                                         CONFIG_WAN=y
                                                                                                                                                                                                                                                                                                                                               \begin{array}{c} 1617 \\ 1618 \\ 1619 \\ 1620 \end{array}
                                                                                                                                                                                                                                                                                                                                                                                                         #
# Wireless WAN
                                                         CONFIG_IXGBEVF=y
CONFIG_I40E=m
CONFIG_I40E_DCB=y
  1526
                                                                                                                                                                                                                                                                                                                                                 1621
                                                                                                                                                                                                                                                                                                                                                                                                         CONFIG_WWAN=y

    \begin{array}{r}
      1622 \\
      1623 \\
      1624
    \end{array}

15\overline{27} \\ 1528 \\ 1529
                                                         CONFIG_ICE=m
CONFIG_NET_VENDOR_LITEX=y
                                                                                                                                                                                                                                                                                                                                                                                                         # end of Wireless WAN
                                                        CONFIG_NET_VENDOR_MELLETY
CONFIG_NET_VENDOR_MELLANOX=y
CONFIG_NET_VENDOR_MICREL=y
CONFIG_NET_VENDOR_MICRELFUNDIGNET_VENDOR_MICROSEMI=y
CONFIG_NET_VENDOR_MICROSEMI=y
                                                                                                                                                                                                                                                                                                                                                                                                         CONFIG XEN NETDEV FRONTEND=v
 1530 \\ 1531

    \begin{array}{r}
      1625 \\
      1626
    \end{array}

                                                                                                                                                                                                                                                                                                                                                                                                          CONFIG_ISDN=v

  \begin{array}{c}
    1531 \\
    1532 \\
    1533 \\
    1534 \\
    1535 \\
    1536
  \end{array}

                                                                                                                                                                                                                                                                                                                                               \frac{1627}{1628}
                                                                                                                                                                                                                                                                                                                                                                                                        #
# Input device support
                                                      CONFIG_MET_VENDOR_MICROSEMI=y
CONFIG_NET_VENDOR_MICROSOFT=y
CONFIG_NET_VENDOR_MICROSOFT=y
CONFIG_NET_VENDOR_MICROSOFT=y
CONFIG_NET_VENDOR_NI=y
CONFIG_NET_VENDOR_NATSEMI=y
CONFIG_NET_VENDOR_NETRONOME=y
CONFIG_NET_VENDOR_NETRONOME=y
CONFIG_NET_VENDOR_NOTIONAL
CONFIG_NET_VENDOR_NOTIONAL
CONFIG_NET_VENDOR_NOTIONAL
CONFIG_NET_VENDOR_PACKET_ENGINES=y
CONFIG_NET_VENDOR_PENSANDD=y
CONFIG_NET_VENDOR_PENSANDD=y
CONFIG_NET_VENDOR_BROCADE=y
CONFIG_NET_VENDOR_RULCOMM=y
CONFIG_NET_VENDOR
                                                                                                                                                                                                                                                                                                                                               1629
                                                                                                                                                                                                                                                                                                                                                 16\overline{30}
                                                                                                                                                                                                                                                                                                                                                                                                          CONFIG_INPUT=3
                                                                                                                                                                                                                                                                                                                                                1631
                                                                                                                                                                                                                                                                                                                                                                                                         CONFIG_INPUT_LEDS=m
\frac{1537}{1538}
                                                                                                                                                                                                                                                                                                                                               1632 \\ 1633
1539
1540
1541
1542
                                                                                                                                                                                                                                                                                                                                               1634
1635
1636
1637
                                                                                                                                                                                                                                                                                                                                                                                                         # Userland interfaces
                                                                                                                                                                                                                                                                                                                                                                                                         "CONFIG_INPUT_MOUSEDEV=y
CONFIG_INPUT_MOUSEDEV_PSAUX=y
\begin{array}{c} 1543 \\ 1544 \\ 1545 \end{array}
                                                                                                                                                                                                                                                                                                                                                                                                         CONFIG_INPUT_MOUSEDEV_SCREEN_X=1024
CONFIG_INPUT_MOUSEDEV_SCREEN_Y=768
                                                                                                                                                                                                                                                                                                                                               1638
                                                                                                                                                                                                                                                                                                                                               1639 \\ 1640
                                                                                                                                                                                                                                                                                                                                                                                                         CONFIG_INPUT_JOYDEV=m
CONFIG_INPUT_EVDEV=y
1546
1547
1548
1549
1550
                                                                                                                                                                                                                                                                                                                                               1641
                                                                                                                                                                                                                                                                                                                                                1642
                                                                                                                                                                                                                                                                                                                                                \frac{1643}{1644}
                                                                                                                                                                                                                                                                                                                                                                                                         # Input Device Drivers
                                                                                                                                                                                                                                                                                                                                               1645
1551
1552
1553
1554
                                                                                                                                                                                                                                                                                                                                                 1646
                                                                                                                                                                                                                                                                                                                                                                                                         CONFIG_INPUT_KEYBOARD = y
                                                       CONFIG_NET_VENDOR_ROCKER=y
CONFIG_NET_VENDOR_SAMSUNG=y
CONFIG_NET_VENDOR_SEEQ=y
CONFIG_NET_VENDOR_SILAN=y
CONFIG_NET_VENDOR_SILAN=y
CONFIG_NET_VENDOR_SOLARFLARE=y
CONFIG_NET_VENDOR_SOCIONEXT=y
CONFIG_NET_VENDOR_SOCIONEXT=y
CONFIG_NET_VENDOR_STMICRO=y
CONFIG_NET_VENDOR_SUN=y
CONFIG_NET_VENDOR_SUN=y
CONFIG_NET_VENDOR_SYMOPSYS=y
CONFIG_NET_VENDOR_TEHUTI=y
CONFIG_NET_VENDOR_TEHUTI=y
CONFIG_NET_VENDOR_TI=y
CONFIG_NET_VENDOR_TI=y
CONFIG_NET_VENDOR_VIA=y
                                                                                                                                                                                                                                                                                                                                                                                                         CONFIG_KEYBOARD_ATKBD=y
CONFIG_INPUT_MOUSE=y
                                                                                                                                                                                                                                                                                                                                                1647
                                                                                                                                                                                                                                                                                                                                               1648 \\ 1649
                                                                                                                                                                                                                                                                                                                                                                                                         CONFIG_INPUT_JOYSTICK=y
CONFIG_INPUT_TABLET=y
CONFIG_INPUT_TOUCHSCREEN=y
1555
1556
1557
1558
1559
                                                                                                                                                                                                                                                                                                                                               1650
1651
1652
1653
                                                                                                                                                                                                                                                                                                                                                                                                         CONFIG_TOUCHSCREEN_ELAN=y
CONFIG_INPUT_MISC=y
CONFIG_INPUT_UINPUT=y
                                                                                                                                                                                                                                                                                                                                               1654
  1560
 1561
                                                                                                                                                                                                                                                                                                                                                1656
\frac{1562}{1563}
                                                                                                                                                                                                                                                                                                                                               \frac{1657}{1658}
                                                                                                                                                                                                                                                                                                                                                                                                         # Hardware I/O ports
                                                        CONFIG_NET_VENDOR_VIA=y
CONFIG_NET_VENDOR_WIZNET=y
CONFIG_NET_VENDOR_XILINX=y
CONFIG_FDDI=y
CONFIG_PHYLINK=y
CONFIG_PHYLIB=y
                                                                                                                                                                                                                                                                                                                                                                                                         CONFIG_SERIO=y
CONFIG_ARCH_MIGHT_HAVE_PC_SERIO=y
CONFIG_SERIO_18042=y
CONFIG_SERIO_LIBPS2=y
\frac{1564}{1565}
                                                                                                                                                                                                                                                                                                                                               \frac{1659}{1660}
 \frac{1566}{1567}
                                                                                                                                                                                                                                                                                                                                                1661
                                                                                                                                                                                                                                                                                                                                                                                                        # end of Hardware I/O ports
# end of Input device support
  1568
                                                                                                                                                                                                                                                                                                                                                 1663
```

```
1665
                                                                                                                                             1760
                                                                                                                                             1761
1762
1763
1666
1667
1668
                        # Character devices
                                                                                                                                                                     # PC SMBus host controller drivers
1669
                        CONFIG_TTY=y
                                                                                                                                             1764
                                                                                                                                                                     CONFIG I2C I801=m
1670
1671
1672
1673
                       CONFIG_TIT-y
CONFIG_CONSOLE_TRANSLATIONS=y
CONFIG_VT_CONSOLE=y
CONFIG_VT_CONSOLE_SLEEP=y
                                                                                                                                              1765
                                                                                                                                             1766
                                                                                                                                             \frac{1767}{1768}
                                                                                                                                                                     # ACPI drivers
                       CONFIG_VI_CONSOLE_SLEEP=y
CONFIG_HW_CONSOLE=y
CONFIG_UT_HW_CONSOLE_BINDING=y
CONFIG_UNIX98_PTYS=y
CONFIG_LEGACY_PTYS=y
\frac{1674}{1675}
                                                                                                                                             1769
                                                                                                                                             1770 \\ 1771
1676
1677
1678
1679
1680
                                                                                                                                                                    # I2C system bus drivers (mostly embedded / system-
on-chip)
                                                                                                                                             1772
                        CONFIG_LEGACY_PTY_COUNT=0
CONFIG_LDISC_AUTOLOAD=y
                                                                                                                                                                     "CONFIG_I2C_DESIGNWARE_CORE=y
CONFIG_I2C_DESIGNWARE_PLATFORM=y
CONFIG_I2C_DESIGNWARE_BAYTRAIL=y
                                                                                                                                             \frac{1773}{1774}
\frac{1681}{1682}
                                                                                                                                             \frac{1775}{1776}
                       # Serial drivers
1683
1684
1685
                                                                                                                                             1777
1778
1779
1780
1781
1782
                                                                                                                                                                     #
# External I2C/SMBus adapter drivers
                        ...
CONFIG_SERIAL_EARLYCON=y
                       CONFIG_SERIAL_EARLYCON=y
CONFIG_SERIAL_8250_PN=y
CONFIG_SERIAL_8250_PNP=y
CONFIG_SERIAL_8250_FNTEK=y
CONFIG_SERIAL_8250_FINTEK=y
CONFIG_SERIAL_8250_CONSOLE=y
CONFIG_SERIAL_8250_DMA=y
CONFIG_SERIAL_8250_PGI=y
CONFIG_SERIAL_8250_PR_UARTS=48
CONFIG_SERIAL_8250_RUNTIME_UARTS=32
CONFIG_SERIAL_8250_EXTENDED=y
CONFIG_SERIAL_8250_EXTENDED=y
CONFIG_SERIAL_8250_MANY_PORTS=y
CONFIG_SERIAL_8250_MANY_PORTS=y
CONFIG_SERIAL_8250_SHARE_IRQ=y
1686
1687
\frac{1688}{1689}
                                                                                                                                                                     # Other I2C/SMBus bus drivers
                                                                                                                                             1782
1783
1784
1785
1786
1690
                                                                                                                                                                     # end of I2C Hardware Bus support
1691
                                                                                                                                                                     # end of I2C support
1692
                                                                                                                                            1780
1787
1788
1789
1790
1791
1693 \\ 1694
                                                                                                                                                                    CONFIG_SPI=y
CONFIG_SPI_MASTER=y
CONFIG_SPI_MEM=y
1695
1696
1697
1698
                       CONFIG_SERIAL_8250_SHARE_IRQ=y
CONFIG_SERIAL_8250_RSA=y
CONFIG_SERIAL_8250_RT288X=y
CONFIG_SERIAL_8250_MID=y
                                                                                                                                            1791
1792
1793
1794
1795
1796
1797
1798
\frac{1699}{1700}
                                                                                                                                                                     # SPI Master Controller Drivers
1701
1702
1703
1704
1705
1706
1707
1708
1709
                       #
# Non-8250 serial port support
                                                                                                                                                                     "
# SPI Multiplexer support
                        CONFIG_SERIAL_KGDB_NMI=y
                        CONFIG_SERIAL_MAX310X=y
CONFIG_SERIAL_CORE=y
CONFIG_SERIAL_CORE_CONSOLE=y
                                                                                                                                                                    #
# SPI Protocol Masters
                                                                                                                                             1800
                                                                                                                                             1801 \\ 1802
                       CONFIG_CONSOLE_POLL=y
CONFIG_SERIAL_SCCNXP=y
CONFIG_SERIAL_SCCNXP_CONSOLE=y
                                                                                                                                                                     CONFIG_SPI_SLAVE=y
CONFIG_SPI_DYNAMIC=y
                                                                                                                                             1803
1719
1711
1711
1712
1713
1714
1715
1716
                                                                                                                                              1804
                                                                                                                                                                     CONFIG_PPS=y
                        # end of Serial drivers
                                                                                                                                             1805
                                                                                                                                             \frac{1806}{1807}
                       CONFIG_SERIAL_MCTRL_GPIO=y
CONFIG_SERIAL_NONSTANDARD=y
CONFIG_HVC_DRIVER=y
CONFIG_HVC_IRQ=y
                                                                                                                                             \frac{1808}{1809}
                                                                                                                                                                     # PPS clients support
                                                                                                                                             1810 \\ 1811 \\ 1812
1717
1718
1719
                        CONFIG_HVC_XEN=y
CONFIG_HVC_XEN_FRONTEND=y
                                                                                                                                                                     # PPS generators support
                       CUNFIG_SERIAL_DEV_BUS=y
CONFIG_SERIAL_DEV_CTRL_TTYPORT=y
CONFIG_TTY_PRINTK=y
CONFIG_TTY_PRINTK_LEVEL=6
CONFIG_VIRTIO_CONSOLE=y
                                                                                                                                             1813 \\ 1814
\begin{array}{c} 1720 \\ 1721 \\ 1722 \\ 1723 \\ 1724 \\ 1725 \\ 1726 \\ 1727 \\ 1728 \end{array}
                                                                                                                                             1815 \\ 1816
                                                                                                                                                                     # PTP clock support
                                                                                                                                             1817
1818
1819
1820
                                                                                                                                                                     #
CONFIG_PTP_1588_CLOCK=y
CONFIG_PTP_1588_CLOCK_OPTIONAL=y
# end of PTP clock support
                       CONFIG_IPMI_HANDLER=m

CONFIG_IPMI_DNI_DECODE=y

CONFIG_IPMI_DLAT_DATA=y

CONFIG_IPMI_DEVICE_INTERFACE=m
                                                                                                                                             1821
                       CONFIG_IPMI_BEVICE
CONFIG_IPMI_SI=m
CONFIG_IPMI_SSIF=m
CONFIG_HW_RANDOM=y
CONFIG_DEVMEM=y
CONFIG_DEVPORT=y
                                                                                                                                             \frac{1822}{1823}
                                                                                                                                                                    CONFIG_PINCTRL=y
CONFIG_PINMUX=y
CONFIG_PINCONF=y
CONFIG_GENERIC_PINCONF=y
CONFIG_PINCTRL_AMD=y
CONFIG_PINCTRL_SX150X=y
CONFIG_PINCTRL_BAYTRAIL=y
CONFIG_PINCTRL_CHERRYVIEW=y
CONFIG_DINCTRL_TATEL=y
CONFIG_DINCTRL_TATEL=y
1729
1730
1731
1732
                                                                                                                                             1824
1825
1826
1827
1828
                        CONFIG_HPET=y
CONFIG_HPET_MMAP=y
CONFIG_HPET_MMAP_DEFAULT=y
1733
1734
1735
1736
1737
1738
1739
1740
1741
1742
1743
1744
1745
1746
1747
1750
1751
1752
                                                                                                                                             1829 \\ 1830
                        CONFIG_TCG_TPM=y
CONFIG_HW_RANDOM_TPM=y
                                                                                                                                                                     CONFIG PINCTRL INTEL=v
                                                                                                                                             1831
1832
1833
1834
1835
1836
                        CONFIG_TCG_TIS_CORE=y
CONFIG_TCG_TIS=y
CONFIG_TCG_CRB=y
                                                                                                                                                                     # Renesas pinctrl drivers
                        CONFIG_RANDOM_TRUST_CPU=y
CONFIG_RANDOM_TRUST_BOOTLOADER=y
# end of Character devices
                                                                                                                                                                     # end of Renesas pinctrl drivers
                                                                                                                                             1837
                                                                                                                                                                     CONFIG_GPIOLIB=v
                                                                                                                                             1838
1839
                                                                                                                                                                     CONFIG_GPIOLIB_FASTPATH_LIMIT=512
                                                                                                                                                                     CONFIG GPIO ACPI=v
                        #
# I2C support
                                                                                                                                             1840
1841
                                                                                                                                                                     CONFIG_GPIOLIB_IRQCHIP=y
CONFIG_GPIO_SYSFS=y
                        "CONFIG_I2C=y
CONFIG_ACPI_I2C_OPREGION=y
CONFIG_I2C_BOARDINFO=y
                                                                                                                                             \frac{1842}{1843}
                                                                                                                                                                     CONFIG_GPIO_CDEV=y
CONFIG_GPIO_CDEV_V1=y
                                                                                                                                             1844
                                                                                                                                              1845
                        CONFIG_I2C_COMPAT=y
                        CONFIG_I2C_CHARDEV=y
CONFIG_I2C_HELPER_AUTO=y
                                                                                                                                             1846
                                                                                                                                                                     # Memory mapped GPIO drivers
                                                                                                                                             1847 \\ 1848
1754
1755
1756
1757
                       CONFIG_I2C_SMBUS=m
CONFIG_I2C_ALGOBIT=m
                                                                                                                                                                     # end of Memory mapped GPIO drivers
                                                                                                                                             1849
                                                                                                                                             1850
                                                                                                                                             \frac{1851}{1852}
                                                                                                                                                                     # Port-mapped I/O GPIO drivers
                       # I2C Hardware Bus support
                                                                                                                                                                     # end of Port-mapped I/O GPIO drivers
                                                                                                                                             1853
```

```
1854
                                                                                                                                           1949
1855
                                                                                                                                            \frac{1950}{1951}
\frac{1856}{1857}
                       # I2C GPIO expanders
                                                                                                                                                                   # Watchdog Device Drivers
                       # end of I2C GPIO expanders
1858
                                                                                                                                           1953
1859
1860
                                                                                                                                            1954
                                                                                                                                            1955
                                                                                                                                                                   # PCI-based Watchdog Cards
\frac{1861}{1862}
                                                                                                                                            \frac{1956}{1957}
                       # MFD GPIO expanders
\frac{1863}{1864}
                        CONFIG_GPIO_CRYSTAL_COVE=y
                                                                                                                                           \frac{1958}{1959}
                       CONFIG_GPIO_PALMAS=y
CONFIG_GPIO_RC5T583=y
CONFIG_GPIO_TPS6586X=y
                                                                                                                                                                   # USB-based Watchdog Cards
1865
1866
                                                                                                                                           1960
                                                                                                                                            1961
1867 \\ 1868 \\ 1869
                       CONFIG_GPIO_TPS65910=y
# end of MFD GPIO expanders
                                                                                                                                            1962
                                                                                                                                                                   CONFIG_BCMA_POSSIBLE=
                                                                                                                                            1964
1870
1871
1872
1873
1874
1875
1876
1877
1878
1879
1880
                                                                                                                                            1965
                                                                                                                                                                   # Multifunction device drivers
                       # PCI GPIO expanders
                                                                                                                                            1966
                                                                                                                                                                   CONFIG_MFD_CORE=y
CONFIG_MFD_AS3711=y
                                                                                                                                            1967
                       # end of PCI GPIO expanders
                                                                                                                                            1968
                                                                                                                                                                   CONFIG_PMIC_ADP5520=y
CONFIG_MFD_AAT2870_CORE=y
                                                                                                                                           1969
                                                                                                                                            1970
                                                                                                                                                                  CONFIG_MFD_AATZ870_CORE=y
CONFIG_PMIC_DA903X=y
CONFIG_PMIC_DA903S2=y
CONFIG_MFD_DA9052_SPI=y
CONFIG_MFD_DA90552_IZC=y
CONFIG_MFD_DA9055=y
CONFIG_MFD_DA9063=y
CONFIG_MFD_LDA9063=y
CONFIG_INTEL_SOC_PMIC=y
CONFIG_INTEL_SOC_PMIC=y
CONFIG_INTEL_SOC_PMIC_CHTWC=y
CONFIG_INTEL_SOC_PMIC_CHTWC=y
CONFIG_INTEL_SOC_PMIC_CHTWC=y
CONFIG_MFD_INTEL_SOC_PMIC_CHTWC=y
                                                                                                                                           1970
1971
1972
1973
1974
1975
1976
                       # SPI GPIO expanders
                       # end of SPI GPIO expanders
1881
                       # USB GPIO expanders
1882
1883
                                                                                                                                           \frac{1977}{1978}
                       # end of USB GPIO expanders
1884 \\ 1885
                                                                                                                                           1979
1980
                                                                                                                                                                   CONFIG_MFD_INTEL_PMT=m
CONFIG_MFD_8BPM860X=y
CONFIG_MFD_MAX14577=y
CONFIG_MFD_MAX77693=y
CONFIG_MFD_MAX77843=y
\frac{1886}{1887}
                        # Virtual GPIO drivers
                                                                                                                                            \frac{1981}{1982}
1888
1889
1890
                       # end of Virtual GPIO drivers
                                                                                                                                            1983
                       CONFIG_POWER_RESET=y
CONFIG_POWER_RESET_RESTART=y
                                                                                                                                                                   CONFIG_MFD_MAX8925=y
CONFIG_MFD_MAX8997=y
                                                                                                                                           1985
1891
1892
                                                                                                                                            1986
                                                                                                                                                                   CONFIG_MFD_MAX899*=y
CONFIG_EZX_PCAP=y
CONFIG_MFD_RC5T583=y
CONFIG_MFD_SYSCON=y
CONFIG_MFD_LP8788=y
                       CONFIG_POWER_SUPPLY=y
CONFIG_POWER_SUPPLY_HWMON=y
                                                                                                                                           1987
1893 \\ 1894
                                                                                                                                            \frac{1988}{1989}
                        CONFIG_CHARGER_MANAGER=v
\frac{1895}{1896}
                       CONFIG_HWMON=y
                                                                                                                                            1990
                                                                                                                                            1991
                                                                                                                                                                   CONFIG_MFD_PALMAS=y
CONFIG_MFD_TPS65090=y
CONFIG_MFD_TPS6586X=y
CONFIG_MFD_TPS6586X=y
1897
                                                                                                                                            1992
1898
1899
                       # Native drivers
                                                                                                                                            1994
1900
1901
                                                                                                                                           1995
1996
                       ...
CONFIG_SENSORS_CORETEMP=m
                                                                                                                                                                   CONFIG_MFD_TF865912=y
CONFIG_MFD_TF865912=J2C=y
CONFIG_MFD_TF865912_SPI=y
CONFIG_MFD_TF880031=y
CONFIG_TWL4030_CORE=y
1902
                                                                                                                                            1997
1903
1904
                       # ACPI drivers
                                                                                                                                            1999
1905
                                                                                                                                            \frac{1000}{2000}
                       CONFIG_SENSORS_ACPI_POWER=m
1906
1907
1908
                       CONFIG_THERMAL=y
CONFIG_THERMAL_NETLINK=y
                                                                                                                                                                   CONFIG_MFD_TWL4030_AUDIO=y
CONFIG_TWL6040_CORE=y
                                                                                                                                           2001
                                                                                                                                           \frac{1}{2002}
                       CONFIG_THERMAL_METLINK=y
CONFIG_THERMAL_STATISTICS=y
CONFIG_THERMAL_EMERGENCY_POWEROFF_DELAY_MS=O
CONFIG_THERMAL_HWMON=y
CONFIG_THERMAL_WHITABLE_TRIPS=y
CONFIG_THERMAL_DEFAULT_GOV_STEP_WISE=y
CONFIG_THERMAL_GOV_FAIR_SHARE=y
CONFIG_THERMAL_GOV_STEP_WISE=y
CONFIG_THERMAL_GOV_STEP_WISE=y
CONFIG_THERMAL_GOV_STEP_SHARE=y
CONFIG_THERMAL_GOV_STEP_SHARE=y
CONFIG_THERMAL_GOV_STEP_SHARE=y
CONFIG_THERMAL_GOV_STEP_SPACE=y
CONFIG_THERMAL_GOV_DERR_SPACE=y
CONFIG_THERMAL_GOV_POWER_ALLOCATOR=y
                                                                                                                                                                  CONFIG_TWL6040_CORE=y
CONFIG_MFD_WM8400=y
CONFIG_MFD_WM831X=y
CONFIG_MFD_WM831X_IZC=y
CONFIG_MFD_WM831X_IZC=y
CONFIG_MFD_WM831X_SPI=y
CONFIG_MFD_WM8350=y
CONFIG_MFD_WM8350_IZC=y
# end of Multifunction device drivers
                                                                                                                                           2003
\frac{1909}{1910}
                                                                                                                                           \frac{2004}{2005}
\frac{1911}{1912}
                                                                                                                                           \frac{2006}{2007}
1913
                                                                                                                                           2008
1914 \\ 1915
                                                                                                                                           \frac{2000}{2009}
\frac{1916}{1917}
                                                                                                                                          \frac{2010}{2011}
                                                                                                                                                                   CONFIG_REGULATOR=y
                                                                                                                                                                  CONFIG_RC_CORE=m
CONFIG_LIRC=y
CONFIG_RC_DECODERS=y
CONFIG_RC_DEVICES=y
CONFIG_CEC_CORE=m
                       CONFIG_THERMAL_GOV_POWER_ALLOCATOR=y
CONFIG_DEVFREQ_THERMAL=y
CONFIG_THERMAL_EMULATION=y
                                                                                                                                          2012
2013
2014
2015
2016
1918
1919
1920
19\overline{21}
                                                                                                                                                                   CONFIG_MEDIA_CEC_RC=y
CONFIG_MEDIA_CEC_SUPPORT=y
1922
                       # Intel thermal drivers
                                                                                                                                           2017
19\overline{23} \\ 1924
                                                                                                                                           \frac{2018}{2019}
                       CONFIG INTEL POWERCLAMP=m
                                                                                                                                          2019
2020
2021
2022
2023
2024
1925
                       CONFIG_X86_THERMAL_VECTOR=y
CONFIG_X86_PKG_TEMP_THERMAL=m
                                                                                                                                                                   # Graphics support
1926
1926
1927
1928
1929
                                                                                                                                                                    CONFIG_AGP=y
                                                                                                                                                                  CONFIG_AGP=y
CONFIG_AGP_AMD64=y
CONFIG_AGP_INTEL=y
CONFIG_AGP_VIA=y
CONFIG_INTEL_GTT=y
CONFIG_VGA_ARB=y
CONFIG_VGA_ARB=y
CONFIG_VGA_ARB_MAX_GPUS=16
CONFIG_VGA_SWITCHEROO=y
CONFIG_DRM=m
                       # ACPI INT340% thermal drivers
1930 \\ 1931
                                                                                                                                           \frac{2025}{2026}
                       # end of ACPI INT340X thermal drivers
\frac{1932}{1933}
                                                                                                                                           \frac{2027}{2028}
                       CONFIG_INTEL_PCH_THERMAL=m
1934
1935
1936
1937
1938
                                                                                                                                           2029
2030
2031
                       # end of Intel thermal drivers
                       CONFIG_WATCHDOG=y
CONFIG_WATCHDOG_CORE=y
CONFIG_WATCHDOG_HANDLE_BOOT_ENABLED=y
CONFIG_WATCHDOG_OPEN_TIMEOUT=0
                                                                                                                                                                   CONFIG_DRM_m
CONFIG_DRM_DP_AUX_CHARDEV=y
                                                                                                                                           \frac{2031}{2032}
\frac{2032}{2033}
                                                                                                                                                                   CONFIG_DRM_KMS_HELPER=m
CONFIG_DRM_FBDEV_EMULATION=y
1939
1940
                                                                                                                                           \frac{2034}{2035}
                                                                                                                                                                   CONFIG_DRM_FBDEV_OVERALLOC=100
                       CONFIG_WATCHDOG_SYSFS=y
1941
1942
                                                                                                                                           \frac{2036}{2037}
                                                                                                                                                                   CONFIG_DRM_LOAD_EDID_FIRMWARE=y
CONFIG_DRM_DP_CEC=y
1943
1944
1945
                                                                                                                                           2038
2039
2040
                       # Watchdog Pretimeout Governors
                                                                                                                                                                   CONFIG_DRM_GEM_SHMEM_HELPER=y
                       "CONFIG_WATCHDOG_PRETIMEOUT_GOV=y
CONFIG_WATCHDOG_PRETIMEOUT_GOV_SEL=m
                                                                                                                                            2041
                                                                                                                                                                   # I2C encoder or helper chips
                       CONFIG_WATCHDOG_PRETIMEOUT_GOV_NOOP=y
CONFIG_WATCHDOG_PRETIMEOUT_DEFAULT_GOV_NOOP=y
                                                                                                                                            2042
1947
                                                                                                                                           2043
                                                                                                                                                                   # end of I2C encoder or helper chips
```

```
2044
                                                                                                           2139
                                                                                                          2139
2140
2141
2142
2143
2044 \\ 2045 \\ 2046 \\ 2047
                  # ARM devices
                                                                                                                             # USB HID Boot Protocol drivers
2048
                  # end of ARM devices
                                                                                                                             # end of USB HID Boot Protocol drivers
                                                                                                           2144
2145
2146
2147
2049 \\ 2050
                                                                                                                             # end of USB HID support
                  CONFIG DRM MGAG200=m
\frac{2051}{2052}
                   CONFIG_DRM_PANEL=y
                                                                                                                             #
# I2C HID support
\frac{2053}{2054}
                                                                                                           \frac{2148}{2149}
                  #
# Display Panels
                                                                                                                             # end of I2C HID support
                                                                                                           2150
2055
                                                                                                          2150
2151
2152
2153
2154
2155
2156
                  # end of Display Panels
\bar{2}056
 2057
                                                                                                                             # Intel ISH HID support
\frac{2057}{2058}
\frac{2058}{2059}
                   CONFIG_DRM_BRIDGE=y
                                                                                                                             # end of Intel ISH HID support
                  CONFIG_DRM_PANEL_BRIDGE=y
\frac{2060}{2061}

    \begin{array}{r}
      2157 \\
      2158 \\
      2159
    \end{array}

2062
                  # Display Interface Bridges
                                                                                                                             # AMD SFH HID Support
                  # end of Display Interface Bridges
                                                                                                                            # end of AMD SFH HID Support
# end of HID support
2064
2064
2065
2066
2067
2068
                                                                                                           \frac{2160}{2161}
                  CONFIG_DRM_PANEL_ORIENTATION_QUIRKS=y
                                                                                                          2161
2162
2163
2164
2165
2166
                                                                                                                              CONFIG_USB_OHCI_LITTLE_ENDIAN=y
                                                                                                                             CONFIG_USB_SUPPORT = y
CONFIG_USB_COMMON = y
2069
                  # Frame buffer Devices
 \frac{2070}{2070}
                                                                                                                             CONFIG USB LED TRIG=v
                  "CONFIG_FB_CMDLINE=y
                                                                                                                             CONFIG_USB_ARCH_HAS_HCD=y
CONFIG_USB=y
CONFIG_USB_PCI=y
2071
                  CONFIG_FB_CHDLINE=y
CONFIG_FB_NOTIFY=y
CONFIG_FB=y
CONFIG_FIRMWARE_EDID=y
\frac{2072}{2073}
                                                                                                           \frac{2167}{2168}
                                                                                                          2168
2169
2170
2171
2172
2173
2174
2175
2176
2073
2074
2075
2076
2077
2078
2079
                                                                                                                             CONFIG_USB_ANNOUNCE_NEW_DEVICES=y
                  CONFIG_FB_BOOT_VESA_SUPPORT=y
CONFIG_FB_CFB_FILLRECT=y
CONFIG_FB_CFB_COPYAREA=y
                                                                                                                             # Miscellaneous USB options
                  CONFIG_FB_CFB_IMAGEBLIT=y
CONFIG_FB_SYS_FILLRECT=m
                                                                                                                             ...
CONFIG_USB_DEFAULT_PERSIST=y
                  CONFIG_FB_SYS_COPYAREA=m
CONFIG_FB_SYS_IMAGEBLIT=m
                                                                                                                             CONFIG_USB_DYNAMIC_MINORS=y
CONFIG_USB_AUTOSUSPEND_DELAY=2
2080
\bar{2}081
                                                                                                          2176
2177
2178
2179
2180
2181
2182
2082
                  CONFIG_FB_SYS_FOPS=m
\frac{2083}{2084}
                   CONFIG_FB_DEFERRED_IO=y
                                                                                                                             # USB Host Controller Drivers
                   CONFIG_FB_MODE_HELPERS=v
 2085
                   CONFIG_FB_TILEBLITTING=y
                                                                                                                             CONFIG_USB_XHCI_HCD=y
2087
                                                                                                                             CONFIG_USB_XHCI_DBGCAP=y
CONFIG_USB_XHCI_PCI=m
\frac{2088}{2089}
                                                                                                           \frac{2182}{2184}
                  # Frame buffer hardware drivers
                                                                                                                             CONFIG USB XHCT PCT RENESAS=m
                                                                                                          2184
2185
2186
2187
2188
2189
\frac{2090}{2091}
                                                                                                                             CONFIG_USB_EHCI_HCD=y
CONFIG_USB_EHCI_ROOT_HUB_TT=y
CONFIG_USB_EHCI_TT_NEWSCHED=y
CONFIG_USB_EHCI_PCI=y
                   ...
CONFIG_FB_ASILIANT=y
                  CONFIG_FB_IMSTT=y
CONFIG_FB_VESA=y
2092
2093
2094
                  CONFIG_FB_EFI=y
# end of Frame buffer Devices
                                                                                                                             CONFIG_USB_EHCI_FCI_PLATFORM=y
CONFIG_USB_OHCI_HCD_PLATFORM=y
CONFIG_USB_OHCI_HCD_PCI=y
CONFIG_USB_OHCI_HCD_PLATFORM=y
 \frac{2095}{2095}
\frac{2096}{2097}
\frac{2098}{2098}
                                                                                                           2191
                  # Backlight & LCD device support
                                                                                                          \frac{2192}{2193}
                                                                                                                             CONFIG USB UHCI HCD=v
2099
2100
2101
2102
2103
                                                                                                           \frac{2194}{2195}
                  CONFIG_BACKLIGHT_CLASS_DEVICE=y
                  # end of Backlight & LCD device support
                                                                                                          2196
2197
2198
                                                                                                                             # USB Device Class drivers
\frac{2103}{2104}
\frac{2105}{2105}
                                                                                                           \frac{2199}{2200}
                  # Console display driver support
                                                                                                                             # NOTE: USB_STORAGE depends on SCSI but BLK_DEV_SD
2105
2106
2107
2108
2109
2110
2111
2112
2113
                                                                                                           \frac{2201}{2202}
                  CONFIG_VGA_CONSOLE=y
                  CONFIG_DUMMY_CONSOLE=y
CONFIG_DUMMY_CONSOLE_COLUMNS=80
CONFIG_DUMMY_CONSOLE_ROWS=25
CONFIG_FRAMEBUFFER_CONSOLE=y
                                                                                                           2203
                                                                                                           \frac{2203}{2204}
                                                                                                                             # also be needed: see USB STORAGE Help for more
                                                                                                           2205
                  CONFIG_FRAMEBUFFER_CONSOLE_DETECT_PRIMARY=y
CONFIG_FRAMEBUFFER_CONSOLE_ROTATION=y
CONFIG_FRAMEBUFFER_CONSOLE_DEFERRED_TAKEOVER=y
                                                                                                           2206
\frac{2113}{2114}
                                                                                                           2207
                                                                                                           \frac{2208}{2209}
                                                                                                                             # USB Imaging devices
2115
                  # end of Console display driver support
2116
2117
2118
2119
                                                                                                           2210
2211
2212
2213
                                                                                                                             CONFIG_USB_DWC2=y
CONFIG_USB_DWC2_HOST=y
                  # end of Graphics support
\frac{2120}{2121}
                                                                                                           2214
                                                                                                                             # Gadget/Dual-role mode requires USB Gadget support to be enabled
                  # HID support
2122
                                                                                                           \begin{array}{c} 2215 \\ 2216 \\ 2217 \\ 2218 \end{array}
2122
2123
2124
2125
2126
2127
2128
                  CONFIG HID=m
                   CONFIG_HID_BATTERY_STRENGTH=y
                  CONFIG_HIDRAW=y
CONFIG_HID_GENERIC=m
                                                                                                                             # USB port drivers

\begin{array}{c}
2219 \\
2219 \\
2220 \\
2221
\end{array}

\frac{2129}{2130}
                  # Special HID drivers
                                                                                                           \frac{2221}{2222}
                                                                                                                             # USB Miscellaneous drivers
\frac{2131}{2132}
                  # end of Special HID drivers
                                                                                                           \frac{2224}{2225}
2132
2133
2134
2135
2136
2137
                                                                                                           2226
2227
2228
                                                                                                                             # USB Physical Layer drivers
                  # USB HID support
                                                                                                                             # end of USB Physical Layer drivers
                   CONFIG_USB_HID=m
                  CONFIG_HID_PID=y
CONFIG_USB_HIDDEV=y
                                                                                                           2230
                                                                                                                             CONFIG USB ROLE SWITCH=v
```

```
2324
2325
2326
2327
2328
2231
2232
2233
                       CONFIG_MMC=y
CONFIG_MMC_CRYPTO=y
                                                                                                                                                                   CONFIG_DMADEVICES=y
\frac{2234}{2235}
                        # MMC/SD/SDIO Host Controller Drivers
                                                                                                                                                                   # DMA Devices
2236
2237
2238
2239
                                                                                                                                            \frac{2329}{2330}
                                                                                                                                                                   "CONFIG_DMA_ENGINE=y
CONFIG_DMA_VIRTUAL_CHANNELS=y
CONFIG_DMA_ACPI=y
                        CONFIG NEW LEDS=v
                        CONFIG_LEDS_CLASS=y
CONFIG_LEDS_BRIGHTNESS_HW_CHANGED=y
                                                                                                                                            \frac{2331}{2332}

  \begin{array}{c}
    2240 \\
    2241 \\
    2242
  \end{array}

                                                                                                                                           2333
2334
2335
                                                                                                                                                                    CONFIG_HSU_DMA=y
                                                                                                                                                                   CONFIG INTEL LDMA = v
                        # LED drivers
2243
2244
2245
2246
                                                                                                                                           2336
2337
2338
2339
                                                                                                                                                                   # DMA Clients
                       # LED driver for blink(1) USB RGB LED is under
Special HID drivers (HID_THINGM)
                                                                                                                                                                   CONFIG ASYNC TX DMA=v
                                                                                                                                           \frac{2340}{2341}
\begin{array}{c} 2247 \\ 2248 \\ 2249 \\ 2250 \\ 2251 \end{array}
                                                                                                                                            2342
                                                                                                                                                                   # DMABUF options
                       # Flash and Torch LED drivers
                                                                                                                                            2344
                                                                                                                                                                   CONFIG SYNC FILE=v
                                                                                                                                           2345
2346
                                                                                                                                                                   CONFIG_SW_SYNC=y
\frac{2252}{2253}
                                                                                                                                                                   CONFIG_UDMABUF=
                                                                                                                                           2347
2348
2349
2350
2351
                                                                                                                                                                   CONFIG_DMABUF_HEAPS=y
CONFIG_DMABUF_HEAPS_SYSTEM=y
# end of DMABUF options
2254
2255
2256
2257
                        # LED Triggers
                        CONFIG_LEDS_TRIGGERS=y
CONFIG_LEDS_TRIGGER_DISK=y
                                                                                                                                                                   CONFIG_AUXDISPLAY=
                                                                                                                                                                   CONFIG_AUXDISPLAY=y
CONFIG_CHARLCD_BL_FLASH=y
CONFIG_VFIO=y
CONFIG_VFIO_IOMMU_TYPE1=y
CONFIG_VFIO_VIRQFD=y
CONFIG_VFIO_NOIOMMU=y
CONFIG_VFIO_PCI_CORE=y
CONFIG_VFIO_PCI_MMAP=y
CONFIG_VFIO_PCI_INTX=y
\frac{2258}{2259}
                                                                                                                                            \frac{2352}{2353}
                        CONFIG_LEDS_TRIGGER_CPU=y
2260
\bar{2}\bar{2}\bar{6}\bar{1}
                       # iptables trigger is under Netfilter config (LED target)
                                                                                                                                            \frac{2356}{2357}
2262
2262
2263
2264
2265
2266
2267
2268
                        ...
CONFIG_LEDS_TRIGGER_PANIC=y
                                                                                                                                           2358
2359
2360
                        CONFIG_ACCESSIBILITY=y
                                                                                                                                                                   CONFIG_VFIO_PCI=y
CONFIG_VFIO_PCI_VGA=y
                                                                                                                                            \bar{2}361
                        # Speakup console speech
                                                                                                                                                                   CONFIG_VFIO_PCI_VGA='Y
CONFIG_VFIO_PCI_IGD='Y
CONFIG_IRQ_BYPASS_MANAGER='Y
CONFIG_VIRTI_DRIVERS='Y
CONFIG_VIRTIO='Y
CONFIG_ARCH_HAS_RESTRICTED_VIRTIO_MEMORY_ACCESS='Y
                                                                                                                                            \frac{1}{2}362
                                                                                                                                           \frac{2363}{2364}
\bar{2}\bar{2}\bar{6}\bar{9}
                        # end of Speakup console speech
2270
2271
2272
2273
2274
2275
2276
2277
2278
2279
2280
                                                                                                                                           \frac{2365}{2366}
                        CONFIG INFINIBAND=m
                        CONFIG_INFINIBAND_USER_ACCESS=m
                                                                                                                                                                   CONFIG_ARCH_HAS_RESIRICIED
CONFIG_VIRTIO_PCI_LIB=y
CONFIG_VIRTIO_PCI=y
CONFIG_VIRTIO_PCI_LEGACY=y
                                                                                                                                           2367
                       CUNFIG_INFINIBAND_USER_ACCESS=m
CONFIG_INFINIBAND_USER_MEM=y
CONFIG_INFINIBAND_ON_DEMAND_PAGING=y
CONFIG_INFINIBAND_ADDR_TRANS=Y
CONFIG_INFINIBAND_ADDR_TRANS_CONFIGFS=y
CONFIG_INFINIBAND_VIRT_DMA=y
CONFIG_INFINIBAND_IRDMA=m
CONFIG_EDAC_ACOMIC_SCRUB=y
CONFIG_EDAC_SUPPORT=y
                                                                                                                                           \frac{2368}{2369}
                                                                                                                                           2370
2371
2372
2373
2374
2375
                                                                                                                                                                   CONFIG_VIRTIO_BALLOON=y
CONFIG_VIRTIO_MMIO=y
CONFIG_VIRTIO_MMIO_CMDLINE_DEVICES=y
CONFIG_VHOST_MENU=y
2281
2282
2283
2284
2285
                       CONFIG_EDAC_SOPPORT
CONFIG_EDAC_GHES=y
CONFIG_EDAC_I1ONM=m
CONFIG_RTC_LIB=y
                                                                                                                                           2376
2377
2378
                                                                                                                                                                   #
# Microsoft Hyper-V guest support
                                                                                                                                           \frac{2379}{2380}
                       CONFIG_RTC_LIB=y
CONFIG_RTC_CL46818_LIB=y
CONFIG_RTC_CL68S=y
CONFIG_RTC_HCTOSYS=y
CONFIG_RTC_HCTOSYS_DEVICE="rtc0"
                                                                                                                                                                   # end of Microsoft Hyper-V guest support
\frac{2286}{2287}
                                                                                                                                           2381
2382
2383
                                                                                                                                                                   #
# Xen driver support
2288
2289
2290
2291
2292
2293
                        CONFIG_RTC_SYSTOHC=y
CONFIG_RTC_SYSTOHC_DEVICE="rtc0"
CONFIG_RTC_NVMEM=y
                                                                                                                                           \frac{2384}{2385}
                                                                                                                                                                   CONFIG_XEN_BALLOON=y
                                                                                                                                                                   CONFIG_XEN_BALLOON-y
CONFIG_XEN_BALLOON_MEMORY_HOTPLUG=y
CONFIG_XEN_MEMORY_HOTPLUG_LIMIT=512
CONFIG_XEN_SCRUB_PAGES_DEFAULT=y
CONFIG_XEN_BACKEND=y
CONFIG_XEN_SYS_HYPERVISOR=y
CONFIG_XEN_XENBUS_FRONTEND=y
CONFIG_XEN_CRANT_DMA_ALLOC=y
                                                                                                                                           \frac{2386}{2387}
                                                                                                                                           2388
2389
2390
2294
2295
2296
2297
                       # RTC interfaces
                        CONFIG_RTC_INTF_SYSFS=y
                                                                                                                                           \frac{2391}{2391}
                       CONFIG_RTC_INTF_PROC=y
CONFIG_RTC_INTF_DEV=y
                                                                                                                                                                   CONFIG_SWIDTLB_XEN=y
CONFIG_XEN_PRIVCMD=m
CONFIG_XEN_ACPI_PROCESSOR=y
CONFIG_XEN_MCE_LOG=y
                                                                                                                                            2392
2298
2298
2299
2300
2301
                                                                                                                                           \frac{2393}{2394}
                                                                                                                                           2395
                                                                                                                                                                   CONFIG_XEN_HAVE_PVMMU=y
CONFIG_XEN_EFI=y
CONFIG_XEN_EFI=y
CONFIG_XEN_AUTO_XLATE=y
CONFIG_XEN_HAVE_VPMU=y
CONFIG_XEN_HAVE_VPMU=y
CONFIG_XEN_UNPOPULATED_ALLOC=y
                        # I2C RTC drivers
                                                                                                                                            2396
2302
2303
                                                                                                                                           \frac{2397}{2398}
\frac{2398}{2399}
\frac{2304}{2305}
                       # SPI RTC drivers
                                                                                                                                            2400 \\ 2401
2306
2307
2308
2309
2310
                        CONFIG_RTC_I2C_AND_SPI=y
                                                                                                                                           2402
2403
                                                                                                                                                                   # end of Xen driver support
                                                                                                                                           2404
2405
2406
2407
2408
                                                                                                                                                                   CONFIG_STAGING=y
CONFIG_STAGING_MEDIA=y
                        # SPI and I2C RTC drivers
2311
2312
2313
2314
                                                                                                                                                                   # Android
                        # Platform RTC drivers
                                                                                                                                           \frac{2409}{2410}
2315
2316
2317
2318
2319
                                                                                                                                                                   # end of Android
                        CONFIG_RTC_DRV_CMOS=y
                                                                                                                                           \frac{2411}{2412}
                                                                                                                                                                   CONFIG_UNISYSSPAR=y
                                                                                                                                           2413
2414
2415
                                                                                                                                                                   CONFIG_X86_PLATFORM_DEVICES=y
CONFIG_ACPI_WMI=m
                       # on-CPH RTC drivers
\frac{2320}{2321}
                                                                                                                                                                   CONFIG_WMI_BMOF=m
CONFIG_X86_PLATFORM_DRIVERS_DELL=y
                                                                                                                                            \frac{2416}{2417}
2322
                                                                                                                                                                   CONFIG_DCDBAS=m
CONFIG_DELL_SMBIOS=m
2323
                       # HID Sensor RTC drivers
                                                                                                                                            \bar{2}4\bar{1}8
```

```
2419
                  CONFIG_DELL_SMBIOS_WMI=y
                                                                                                       2513
                                                                                                                         # end of NXP/Freescale QorIQ SoC drivers
2415 \\ 2420 \\ 2421
                                                                                                       2513
2514
2515
2516
2517
                  CONFIG_DELL_SMBIOS_SMM=y
CONFIG_DELL_WMI_DESCRIPTOR=m
CONFIG_INTEL_PMC_CORE=y
2421 \\ 2422 \\ 2423
                                                                                                                         # i.MX SoC drivers
2424
2425
2426
2427

  \begin{array}{r}
    2518 \\
    2519 \\
    2520 \\
    2521
  \end{array}

                                                                                                                         # end of i.MX SoC drivers
                  # Intel Speed Select Technology interface support
                  CONFIG_INTEL_SPEED_SELECT_INTERFACE=m
                                                                                                                         # Enable LiteX SoC Builder specific drivers
2428
                  # end of Intel Speed Select Technology interface support
                                                                                                       2522
2523
2524
2525
2526
2527
2528
2529
2530
2531
2532
2533
                                                                                                                         # end of Enable LiteX SoC Builder specific drivers
2429
2430
2431
                  CONFIG_INTEL_TURBO_MAX_3=y
CONFIG_INTEL_SCU_IPC=y
                                                                                                                         # Qualcomm SoC drivers
2432
                  CONFIG_INTEL_SCU=y
CONFIG_INTEL_SCU_PCI=y

    \begin{array}{r}
      2433 \\
      2434
    \end{array}

                                                                                                                         # end of Qualcomm SoC drivers
                  CONFIG PMC ATOM=v
2434
2435
2436
2437
2438
2439
                  CONFIG_CHROME_PLATFORMS=y
                                                                                                                         CONFIG SOC TI=v
                 CONFIG_MELLANOX_PLATFORMS=y
CONFIG_SURFACE_PLATFORMS=y
CONFIG_HAVE_CLK=y
CONFIG_HAVE_CLK_PREPARE=y
CONFIG_COMMON_CLK=y
                                                                                                                         # Xilinx SoC drivers
                                                                                                       2534
2535
2440 \\ 2441
                                                                                                                         # end of Xilinx SoC drivers
# end of SOC (System On Chip) specific Drivers
                                                                                                       2536
2537
2538
2539
2540

    \begin{array}{r}
      2442 \\
      2443
    \end{array}

                 # Clock driver for ARM Reference designs
                                                                                                                         CONFIG_PM_DEVFREQ=v
2444
2445
2446
2447
                  CONFIG_ICST=y
                 CONFIG_CLK_SP810=y
# end of Clock driver for ARM Reference designs
                                                                                                       \frac{2541}{2542}
                                                                                                                         # DEVFREQ Governors
                                                                                                       2542
2543
2544
2545
2546
2448
                                                                                                                         ...
CONFIG_DEVFREQ_GOV_SIMPLE_ONDEMAND=y
\frac{2449}{2450}
                  CONFIG HWSPINLOCK=v
                                                                                                                         CONFIG_DEVFREQ_GOV_PERFORMANCE=y
CONFIG_DEVFREQ_GOV_POWERSAVE=y
CONFIG_DEVFREQ_GOV_USERSPACE=y
\frac{2451}{2452}
                                                                                                       2546
2547
2548
2549
2550
                  # Clock Source drivers
                                                                                                                         CONFIG_DEVFREQ_GOV_PASSIVE=y
2453
2454
2455
                  CONFIG_CLKEVT_I8253=y
                  CONFIG_I8253_LOCK=y
CONFIG_CLKBLD_I8253=y
                                                                                                                         # DEVFREQ Drivers
2456
2456
2457
2458
2459
                                                                                                       2551
2551
2553
2553
2554
2555
2556
2557
2558
2560
2561
2562
2563
                  # end of Clock Source drivers
                                                                                                                         CONFIG_PM_DEVFREQ_EVENT=y
                                                                                                                         CONFIG_EXTCON=v
                  CONFIG MAILBOX=v
                  CONFIG_PCC=y
CONFIG_IOMMU_IOVA=y
2460
2461
2462
2463
2464
                                                                                                                         # Extcon Device Drivers
                  CONFIG_IOASID=y
CONFIG_IOMMU_API=y
                                                                                                                         CONFIG MEMORY=v
                  CONFIG_IOMMU_SUPPORT=y
                                                                                                                         CONFIG_VME_BUS
\frac{2465}{2466}
\frac{2467}{2468}
                  # Generic IOMMU Pagetable Support
                                                                                                                         # VME Bridge Drivers
2469
2470
2471
2472
2473
2474
2475
2476
2477
                  CONFIG_IOMMU_IO_PGTABLE=y
                                                                                                       \frac{2564}{2564}
                  \mbox{\#} end of Generic IOMMU Pagetable Support
                                                                                                       2565
                                                                                                       \frac{2566}{2567}
                                                                                                                         # VME Board Drivers
                  CONFIG_IOMMU_DEFAULT_DMA_LAZY=y
                  CONFIG_IOMMU_DMA=y
CONFIG_IOMMU_SVA_LIB=y
                                                                                                       2568
2569
2570
2571
2572
2573
2574
2575
2576
                  CONFIG_AMD_IOMMU=y
CONFIG_DMAR_TABLE=y
CONFIG_INTEL_IOMMU=y
                                                                                                                         # VME Device Drivers
                                                                                                                         *CONFIG_PWM=y
2478
2479
2480
2481
2482
                  CONFIG_INTEL_IOMMU_SVM=y
CONFIG_INTEL_IOMMU_FLOPPY_WA=y
                                                                                                                         CONFIG_PWM_SYSFS=y
                                                                                                                         CONFIG_PWM_CRC=y
CONFIG_PWM_LPSS=y
                  CONFIG_IRQ_REMAP=y
CONFIG_VIRTIO_IOMMU=y
                                                                                                                         CONFIG_PWM_LPSS_PCI=v
                                                                                                       2577
2578
2579
2580
2581
2582
2583
2584
2585
2586
2587
2588
                                                                                                                         CONFIG_PWM_LPSS_PLATFORM=y
\frac{2483}{2484}
                  # Remoteproc drivers
2485
                                                                                                                         # IRQ chip support
2485
2486
2487
2488
2489
2490
2491
2492
                  CONFIG_REMOTEPROC=y
CONFIG_REMOTEPROC_CDEV=y
# end of Remoteproc drivers
                                                                                                                         # end of IRQ chip support
                                                                                                                         CONFIG_RESET_CONTROLLER=y
                 # Rpmsg drivers
                                                                                                                         # PHY Subsystem
2492
2493
2494
                 # end of Rpmsg drivers
                                                                                                       \frac{2589}{2590}
                                                                                                                         CONFIG_GENERIC_PHY=y
2495
2496
2497
2498
                                                                                                                         # end of PHY Subsystem
                                                                                                       \frac{2591}{2592}
                  # SOC (System On Chip) specific Drivers
                                                                                                                         CONFIG POWERCAP=v
                                                                                                       2592
2593
2594
2595
2596
2597
                                                                                                                         CONFIG_INTEL_RAPL_CORE=m
CONFIG_INTEL_RAPL=m
2499 \\ 2500 \\ 2501
                                                                                                                         CONFIG_IDLE_INJECT=y
CONFIG_DTPM=y
                  # Amlogic SoC drivers
2502
2503
2504
2505
                                                                                                                         CONFIG_DTPM_CPU=y
                                                                                                       \frac{2598}{2599}
                  # end of Amlogic SoC drivers
                                                                                                       \frac{2600}{2601}
                                                                                                                         # Performance monitor support
 \tilde{2}\tilde{5}\tilde{0}\tilde{6}
                  # Broadcom SoC drivers
 \frac{2507}{2507}
                                                                                                       2602
2603
2604
                                                                                                                         # end of Performance monitor support
\bar{2}508
                  # end of Broadcom SoC drivers
\frac{2500}{2509}
                                                                                                                         CONFIG_RAS=
2510
                                                                                                                         CONFIG_RAS_CEC=y
2511
                  " # NXP/Freescale QorIQ SoC drivers
                                                                                                        2606
2512
                                                                                                       \bar{2}607
```

```
2608
                                                                                                                                                                                                2703
                                 # Android
                                                                                                                                                                                                                                  CONFIG_TMPFS_XATTR=y
                                                                                                                                                                                                                               CUNFIG_IMPFS_XATTR=y
CONFIG_HUFES_INODE64=y
CONFIG_HUGETLBFS=y
CONFIG_HUGETLB_PAGE=y
CONFIG_HUGETLB_PAGE_FREE_VMEMMAP=y
CONFIG_MEMFD_CREATE=y
CONFIG_ARCH_HAS_GIGANTIC_PAGE=y
CONFIG_CONFIGFS_FS=y
CONFIG_EFIVAR_FS=y
                                                                                                                                                                                                2703
2704
2705
2706
2707
 2609
2610
                                  CONFIG ANDROID=
2610 \\ 2611 \\ 2612
                                 # end of Android
                                                                                                                                                                                                \frac{2707}{2708}
2613
2614
2615
2616
                                  CONFIG_LIBNVDIMM=y
                                 CONFIG_ND_CLAIM=y
CONFIG_BTT=y
CONFIG_NVDIMM_PFN=y
                                                                                                                                                                                                \frac{2710}{2711}
                                CONFIG_NVDIMM_DAX=y
CONFIG_NVDIMM_KEYS=y
CONFIG_DAX=y
CONFIG_NVMEM=y

  \begin{array}{r}
    2617 \\
    2618 \\
    2619
  \end{array}

                                                                                                                                                                                                \begin{array}{c} 2712 \\ 2713 \\ 2714 \\ 2715 \\ 2716 \\ 2717 \\ 2718 \\ 2719 \\ 2720 \\ 2721 \\ 2722 \end{array}
                                                                                                                                                                                                                                 # end of Pseudo filesystems
                                                                                                                                                                                                                                 CONFIG MISC FILESYSTEMS=v
                                                                                                                                                                                                                                 CONFIG_MISC_FILESYSTEMS=y
CONFIG_ECRYPT_FS=y
CONFIG_ECRYPT_FS_MESSAGING=y
CONFIG_SQUASHFS=y
CONFIG_SQUASHFS_FILE_DIRECT=y
CONFIG_SQUASHFS_DECOMP_SINGLE=y
2620
2621
2622
2623
                                 CONFIG_NVMEM_SYSFS=y
 \frac{1}{2624}
                                 # HW tracing support
 \frac{1}{2625}
                                                                                                                                                                                                                                 CONFIG_SQUASHFS_XATTR=y
CONFIG_SQUASHFS_ZLIB=y
CONFIG_SQUASHFS_LZ4=y
\frac{2626}{2627}
                                 # end of HW tracing support
2628
                                                                                                                                                                                                27\bar{2}\bar{3}
                                                                                                                                                                                                                                 CONFIG_SQUASHFS_LZO=3
CONFIG_SQUASHFS_XZ=y
                                 CONFIG PM OPP=v
\frac{2629}{2630}
                                                                                                                                                                                                2724
2725
2726
2727
2728
2729
2730
2731
2732
                                 CONFIG_INTERCONNECT=y
                                                                                                                                                                                                                                 CONFIG_SQUASHFS_XZ=Y
CONFIG_SQUASHFS_ZSTD=y
CONFIG_SQUASHFS_FRAGMENT_CACHE_SIZE=3
CONFIG_PSTORE=y
CONFIG_PSTORE_DEFAULT_KMSG_BYTES=10240
                                 # end of Device Drivers
\frac{2631}{2632}
 \frac{1}{2633}
                                 # File systems
                                                                                                                                                                                                                                 CONFIG_PSTORE_DEFLATE_COMPRESS=y
CONFIG_PSTORE_OCMPRESS=y
CONFIG_PSTORE_COMPRESS=y
CONFIG_PSTORE_COMPRESS_DEFAULT="deflate"
CONFIG_PSTORE_COMPRESS_DEFAULT="deflate"
CONFIG_PSTORE_RAM=m
 \frac{2634}{2634}
                                 "CONFIG_DCACHE_WORD_ACCESS=y
2635
\frac{2636}{2637}
                                 CONFIG_VALIDATE_FS_PARSER=y
CONFIG_FS_IOMAP=y
                                 CONFIG_EXT4_FS=y
CONFIG_EXT4_FS=y
CONFIG_EXT4_USE_FOR_EXT2=y
CONFIG_EXT4_FS_POSIX_ACL=y
CONFIG_EXT4_FS_SECURITY=y
\frac{2638}{2639}
                                                                                                                                                                                                2733
2734
2735
2736
2737
2738
2739
2740
2741
2742
2743
2744
2745
                                                                                                                                                                                                                                 CONFIG_PSTORE_ZONE=m
CONFIG_PSTORE_BLK=m
CONFIG_PSTORE_BLK_BLKDEV=""
\frac{2640}{2641}
2642
2643
                                 CONFIG_JBD2=y
CONFIG_FS_MBCACHE=y
                                                                                                                                                                                                                                 CONFIG_PSTORE_BLK_KMSG_SIZE=64
CONFIG_PSTORE_BLK_MAX_REASON=2
                                 CONFIG_BTRFS_FS=m
CONFIG_BTRFS_FS_POSIX_ACL=y
                                                                                                                                                                                                                                 CONFIG_NETWORK_FILESYSTEMS=y
CONFIG_NLS=y
2644
\frac{5}{2645}
                                CONFIG_BTRFS_FS_POSIX_ACL=y
CONFIG_FS_DAX=y
CONFIG_FS_DAX_PMD=y
CONFIG_FS_POSIX_ACL=y
CONFIG_EXPORTFS=y
CONFIG_EXPORTFS=y
CONFIG_EXPORTFS_BLOCK_OPS=y
CONFIG_FILE_LOCKING=y
CONFIG_FS_ENCRYPTION=y
CONFIG_FS_ENCRYPTION=y
                                                                                                                                                                                                                                 CONFIG_NLS_DEFAULT="utf8"
CONFIG_NLS_CODEPAGE_437=y
CONFIG_NLS_ISO8859_1=m
2646
\frac{2647}{2648}
                                                                                                                                                                                                                                 CONFIG_UNICODE=y
CONFIG_IO_WQ=y
# end of File systems
\frac{2649}{2650}
                                                                                                                                                                                                2746
2747
2748
2651
\frac{2652}{2653}
                                  CONFIG FS ENCRYPTION ALGS=v
                                                                                                                                                                                                2749
2750
2751
2752
2753
2754
\frac{1}{2654}
                                  CONFIG_FS_ENCRYPTION_INLINE_CRYPT=y
                                                                                                                                                                                                                                 # Security options
 \frac{1}{2655}
                                 CONFIG_FS_VERITY=y
CONFIG_FS_VERITY_BUILTIN_SIGNATURES=y
CONFIG_FSNOTIFY=y
                                                                                                                                                                                                                                 #
CONFIG_KEYS=y
CONFIG_KEYS_REQUEST_CACHE=y
CONFIG_PERSISTENT_KEYRINGS=y
CONFIG_TRUSTED_KEYS=y

  \begin{array}{r}
    2656 \\
    2657 \\
    2658
  \end{array}

                                 CONFIG_DNOTIFY=y
CONFIG_INOTIFY_USER=y
                                                                                                                                                                                                                                CONFIG_TRUSTED_KEYS=y
CONFIG_KEY_DH_DPERATIONS=y
CONFIG_KEY_DTIFICATIONS=y
CONFIG_SECURITY_DMESG_RESTRICT=y
CONFIG_SECURITY=y
CONFIG_SECURITYS=y
CONFIG_SECURITYS=y
CONFIG_SECURITY_INFUNDENCE
CONFIG_SECURITY_INFUNDENCE
CONFIG_SECURITY_INFUNDENCE
CONFIG_SECURITY_INFINIBAND=y
CONFIG_INTEL_TATL=y
                                 CONFIG_FANOTIFY=y
CONFIG_FANOTIFY_ACCESS_PERMISSIONS=y
2660
                                                                                                                                                                                                2755
\frac{2661}{2662}
                                                                                                                                                                                               \frac{2756}{2757}
                                CONFIG_QUOTA=y
CONFIG_QUOTA=y
CONFIG_QUOTA_NETLINK_INTERFACE=y
CONFIG_AUTOFS_FS=m
CONFIG_AUTOFS_FS=y
                                                                                                                                                                                                2758
2759
2760
2761
\frac{2663}{2664}
\frac{2665}{2666}
                                                                                                                                                                                                2762
2667
                                                                                                                                                                                                \frac{2763}{2764}
                                                                                                                                                                                                                                 CONFIG_INTEL_TXT=y
CONFIG_LSM_MMAP_MIN_ADDR=0
CONFIG_HAVE_HARDENED_USERCOPY_ALLOCATOR=y
 2669
                                # Caches
\frac{2670}{2671}
                                                                                                                                                                                               \frac{2765}{2766}
                                 # end of Caches
                                                                                                                                                                                                                                 CONFIG_HAVE_HARDENED_USERCOPY_X
CONFIG_FORTIFY_SOURCE=Y
CONFIG_SECURITY_SELINUX=Y
CONFIG_SECURITY_SELINUX_BOOTPARAM=Y
2672
2673
2674
2675
                                                                                                                                                                                                2767
2768
2769
2770
                                 # CD-ROM/DVD Filesystems
                                                                                                                                                                                                                               CONFIG_SECURITY_SELINUX_BOOTPARAM=y
CONFIG_SECURITY_SELINUX_DEVELOP=y
CONFIG_SECURITY_SELINUX_AVC_STATS=y
CONFIG_SECURITY_SELINUX_CHECKREQPROT_VALUE=1
CONFIG_SECURITY_SELINUX_SIDIAB_HASH_BITS=9
CONFIG_SECURITY_SELINUX_SIDIASTATE_CACHE_SIZE=256
CONFIG_SECURITY_SMACK=y
CONFIG_SECURITY_SMACK_NETFILTER=y
CONFIG_SECURITY_SMACK_APPEND_SIGNALS=y
CONFIG_SECURITY_TOMOYO=y
CONFIG_SECURITY_TOMOYO=y
CONFIG_SECURITY_TOMOYO=MAX_ACCEPT_ENTRY=2048
CONFIG_SECURITY_TOMOYO_MAX_AUDIT_LOG=1024
CONFIG_SECURITY_TOMOYO_POLICY_LOADER="/sbin/tomoyo-init"
CONFIG_SECURITY_TOMOYO_POLICY_LOADER="/sbin/tomoyo-init"
                                                                                                                                                                                               2771
2772
2773
2774
2775
2776
2777
2778
2676
2677
2678
2679
2680
                                 # end of CD-ROM/DVD Filesystems
                                 # DOS/FAT/EXFAT/NT Filesystems

    \begin{array}{r}
      2681 \\
      2682 \\
      2683
    \end{array}

                                  CONFIG_FAT_FS=y
                                 CONFIG_VFAT_FS=y
CONFIG_FAT_DEFAULT_CODEPAGE=437
CONFIG_FAT_DEFAULT_IOCHARSET="iso8859-1"
\frac{2684}{2685}
                                                                                                                                                                                                \frac{2779}{2780}
                                 # end of DOS/FAT/EXFAT/NT Filesystems
\frac{2686}{2687}
                                                                                                                                                                                                \frac{2781}{2782}
2688
2689
2690
                                 # Pseudo filesystems
                                                                                                                                                                                                                                 INIT:
CONFIG_SECURITY_TOMOYO_ACTIVATION_TRIGGER="/sbin/
init"
CONFIG_SECURITY_APPARMOR=y
CONFIG_SECURITY_APPARMOR_HASH=y
CONFIG_SECURITY_APPARMOR_HASH_DEFAULT=y
                                                                                                                                                                                                2783
                                #
CONFIG_PROC_FS=y
CONFIG_PROC_KCORE=y
CONFIG_PROC_VMCORE_DEVICE_DUMP=y
CONFIG_PROC_VMCORE_DEVICE_DUMP=y
CONFIG_PROC_SYSCTL=y
CONFIG_PROC_CHILDREN=y
CONFIG_PROC_CHILDREN=y
CONFIG_PROC_PUD_ARCH_STATUS=y
CONFIG_PROC_CPU_RESCTRL=y
CONFIG_ERRMFS=y
                                                                                                                                                                                                \begin{array}{c} 2784 \\ 2785 \\ 2786 \end{array}
\frac{2690}{2691}
\frac{2693}{2694}
                                                                                                                                                                                                                                CONFIG_SECURITY_APPARMOR_HASH_DEFAUL:
CONFIG_SECURITY_YAMA=y
CONFIG_SECURITY_SAFESETID=y
CONFIG_SECURITY_LOCKDOWN_LSM_EARLY=y
CONFIG_SECURITY_LOCKDOWN_LSM_EARLY=y
CONFIG_SECURITY_LOCKDOWN_LSM_EARLY=y
CONFIG_SECURITY_LOCKDOWN_CSM_EARLY=y
CONFIG_INTEGRITY_SIGNATURE=y
CONFIG_INTEGRITY_SIGNATURE=y
CONFIG_INTEGRITY_ASYMMETRIC_KEYS=y
                                                                                                                                                                                               2787
2788
2789
2790
2791
2792
2793
2794
 2695
 \frac{2696}{2696}
2697
2698
2699
                                  CONFIG_KERNFS=y
                                  CONFIG_SYSFS=y
                                 CONFIG_TMPFS=y
CONFIG_TMPFS_POSIX_ACL=y
```

```
2796
2797
2798
2799
                                                                                                                                                                                                                     \frac{2890}{2891}
                                     CONFIG_INTEGRITY_TRUSTED_KEYRING=y
                                    CONFIG_INTEGRITY_PLATFORM_KEYRING=y
CONFIG_LOAD_UEFI_KEYS=y
CONFIG_INTEGRITY_AUDIT=y
                                                                                                                                                                                                                     2892
                                                                                                                                                                                                                                                          # Hash modes
                                    CONFIG_INTEGRITY_AUDIT=y

CONFIG_IMA=y

CONFIG_IMA_MEASURE_PCR_IDX=10

CONFIG_IMA_LSM_RULES=y

CONFIG_IMA_NG_IEMPLATE=y

CONFIG_IMA_DEFAULT_TEMPLATE="ima-ng"

CONFIG_IMA_DEFAULT_HASH_SHA1=y

CONFIG_IMA_DEFAULT_HASH="sha1"

CONFIG_IMA_DEFAULT_HASH="sha1"

CONFIG_IMA_APPRAISE=y

CONFIG_IMA_APPRAISE=OOTPARAM=y

CONFIG_IMA_APPRAISE MODSIG=y
2800
                                                                                                                                                                                                                     2894
                                                                                                                                                                                                                                                          CONFIG CRYPTO HMAC=v
\frac{2801}{2802}
                                                                                                                                                                                                                     \frac{2895}{2896}
\frac{2803}{2804}
                                                                                                                                                                                                                     \frac{2897}{2898}
                                                                                                                                                                                                                                                          # Digest
                                                                                                                                                                                                                                                          #
CONFIG_CRYPTO_CRC32C=y
CONFIG_CRYPTO_CRC32C_INTEL=y
CONFIG_CRYPTO_CRC32_PCLMUL=m
CONFIG_CRYPTO_XXHASH=m
\frac{2805}{2806}
                                                                                                                                                                                                                     \frac{2899}{2900}
2807
                                                                                                                                                                                                                     2901
\frac{5}{2808}
                                                                                                                                                                                                                     2902
2808
2809
2810
2811
2812
2813
                                    CONFIG_IMA_APPRAISE_MODSIG=y
CONFIG_IMA_TRUSTED_KEYRING=y
CONFIG_IMA_MEASURE_ASYMMETRIC_KEYS=y
CONFIG_IMA_QUEUE_EARLY_BOOT_KEYS=y
                                                                                                                                                                                                                                                          CONFIG_CRYPTO_BLAKE2B=m

CONFIG_CRYPTO_BLAKE2S=X86=y

CONFIG_CRYPTO_CRCT1ODIF=y

CONFIG_CRYPTO_CRCT1ODIF_PCLMUL=m
                                                                                                                                                                                                                     2903
                                                                                                                                                                                                                       2905
                                                                                                                                                                                                                     2906
                                                                                                                                                                                                                                                          CONFIG_CRYPTO_GHASH=y
CONFIG_CRYPTO_MD5=y
CONFIG_CRYPTO_MD5=y
CONFIG_CRYPTO_SHA1=y
CONFIG_CRYPTO_SHA512=y
CONFIG_CRYPTO_SHA512=y
                                                                                                                                                                                                                      \frac{2}{2}
                                    CONFIG_EVM=y
CONFIG_EVM_ATTR_FSUUID=y
CONFIG_EVM_EXTRA_SMACK_XATTRS=y
2814
                                                                                                                                                                                                                     2908
                                    CONFIG_EVM_ADD_XATTRS=y
CONFIG_DEFAULT_SECURITY_APPARMOR=y
2816
                                                                                                                                                                                                                     2910
\frac{2817}{2818}
                                                                                                                                                                                                                     \frac{2911}{2912}
                                    CONFIG_LSM="landlock,lockdown,yama,integrity,apparmor"
                                                                                                                                                                                                                                                          CONFIG_CRYPTO_GHASH_CLMUL_NI_INTEL=m
2819
                                                                                                                                                                                                                                                          #
# Ciphers
\frac{2810}{2820}
                                                                                                                                                                                                                     2915
2821
2822
2823
2824
                                    # Kernel hardening options
                                                                                                                                                                                                                                                          CONFIG_CRYPTO_AES=y
CONFIG_CRYPTO_AES_NI_INTEL=m
                                                                                                                                                                                                                     2917
                                                                                                                                                                                                                     \frac{2918}{2919}
2825
                                    # Memory initialization
                                                                                                                                                                                                                     \frac{2910}{2920}
\frac{2826}{2827}
                                                                                                                                                                                                                                                          # Compression
                                    CONFIG INIT STACK NONE=v
                                                                                                                                                                                                                     \frac{2922}{2923}
\frac{2828}{2829}
                                    CONFIG_INIT_ON_ALLOC_DEFAULT_ON=y
CONFIG_CC_HAS_ZERO_CALL_USED_REGS=y
                                                                                                                                                                                                                                                           CONFIG_CRYPTO_DEFLATE=y
                                                                                                                                                                                                                     2924
2925
                                                                                                                                                                                                                                                           CONFIG_CRYPTO_LZO=y
2830
2831
2832
                                    # end of Memory initialization
# end of Kernel hardening options
# end of Security options
                                                                                                                                                                                                                     \bar{2}9\bar{2}6
                                                                                                                                                                                                                     \frac{2927}{2928}
                                                                                                                                                                                                                                                          # Random Number Generation
2833
2834
                                                                                                                                                                                                                     \frac{2929}{2930}
                                    CONFIG XOR BLOCKS=m
                                                                                                                                                                                                                                                           CONFIG_CRYPTO_DRBG_MENU=y
2835
2836
2837
                                    CONFIG_ASYNC_CORE=m
CONFIG_ASYNC_MEMCPY=m
                                                                                                                                                                                                                                                          CONFIG_CRYPTO_DRBG_HMAC=y
CONFIG_CRYPTO_DRBG_HASH=y
CONFIG_CRYPTO_DRBG_CTR=y
                                                                                                                                                                                                                     \frac{2931}{2932}
                                    CONFIG_ASYNC_XOR=m
CONFIG_ASYNC_PQ=m
CONFIG_ASYNC_PAID6_RECOV=m
CONFIG_CRYPT0=y
                                                                                                                                                                                                                                                         CONFIG_CRYPTO_DRBG_CTR=y
CONFIG_CRYPTO_DRBG=y
CONFIG_CRYPTO_JITTERENTROPY=y
CONFIG_CRYPTO_HASH_INFO=y
CONFIG_CRYPTO_HW=y
CONFIG_CRYPTO_DEV_PADLOCK=y
CONFIG_CRYPTO_DEV_CCP=y
CONFIG_ASYMMETRIC_KEY_TYPE=y
CONFIG_ASYMMETRIC_TUBLIC_KEY_SUBTYPE=y
CONFIG_ASYMMETRIC_TOATE
CONFIG_ASYMMETRIC_TOATE
CONFIG_RESSAGE_PABSER=y
CONFIG_NEGST_MESSAGE_PABSER=y
2838
2839
2840
2841
                                                                                                                                                                                                                     2933
                                                                                                                                                                                                                     \frac{2934}{2935}
                                                                                                                                                                                                                     \frac{2936}{2937}
2842
2843
                                                                                                                                                                                                                     2938
2939
2940
                                    # Crypto core or helper
\frac{2844}{2845}
                                    CONFIG_CRYPTO_ALGAPI=y
                                    CONFIG_CRYPTO_ALGAPI=y
CONFIG_CRYPTO_AEAD=y
CONFIG_CRYPTO_AEAD=y
CONFIG_CRYPTO_SKCIPHER=y
CONFIG_CRYPTO_SKCIPHER=y
CONFIG_CRYPTO_SKCIPHER=y
CONFIG_CRYPTO_HASH=y
CONFIG_CRYPTO_HASH=y
2846
2847
2848
                                                                                                                                                                                                                     2941
                                                                                                                                                                                                                                                          CONFIG_PKCS7_MESSAGE_PARSER=y
CONFIG_SIGNED_PE_FILE_VERIFICATION=y
                                                                                                                                                                                                                     2942

    \begin{array}{r}
      2943 \\
      2944
    \end{array}

\frac{2849}{2850}
                                                                                                                                                                                                                     2945
2946
\frac{2851}{2852}
                                                                                                                                                                                                                                                          # Certificates for signature checking
                                    CONFIG_CRYPTO_HASH2=y
CONFIG_CRYPTO_RNG=y
CONFIG_CRYPTO_RNG2=y
                                                                                                                                                                                                                     \frac{2947}{2948}
\frac{2853}{2854}
                                                                                                                                                                                                                                                           CONFIG_MODULE_SIG_KEY="certs/signing_key.pem"
                                                                                                                                                                                                                                                          CONFIG_MODULE_SIG_KEY_TYPE_RSA_y
CONFIG_SYSTEM_TRUSTED_KEYRING=y
CONFIG_SYSTEM_TRUSTED_KEYS="
CONFIG_SYSTEM_EXTRA_CERTIFICATE=y
CONFIG_SYSTEM_EXTRA_CERTIFICATE_SIZE=4096
                                                                                                                                                                                                                     2949
                                   CONFIG_CRYPTO_RNG2=y
CONFIG_CRYPTO_RNG_DEFAULT=y
CONFIG_CRYPTO_AKCIPHER2=y
CONFIG_CRYPTO_AKCIPHER=y
CONFIG_CRYPTO_KPP2=y
CONFIG_CRYPTO_KPP=y
CONFIG_CRYPTO_KPP=y
CONFIG_CRYPTO_ACOMP2=y
CONFIG_CRYPTO_MANAGER=y
CONFIG_CRYPTO_MANAGER2=y
CONFIG_CRYPTO_MANAGER2=y
CONFIG_CRYPTO_MANAGER2=y
CONFIG_CRYPTO_GRYPTO_GRYPTO_GRYPTO_WANAGER2=y
CONFIG_CRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GRYPTO_GR
2855
2856
2857
2858
2859
                                                                                                                                                                                                                     \frac{2950}{2951}
                                                                                                                                                                                                                     \frac{2952}{2953}
                                                                                                                                                                                                                                                         CONFIG_SYSTEM_EXTRA_CERTIFICATE_SIZE=4096
CONFIG_SECONDARY_TRUSTED_KEYRING=y
CONFIG_SYSTEM_BLACKLIST_KEYRING=y
CONFIG_SYSTEM_BLACKLIST_HASH_LIST=""
CONFIG_SYSTEM_REVOCATION_LIST=y
CONFIG_SYSTEM_REVOCATION_KEYS=""
# end of Certificates for signature checking
                                                                                                                                                                                                                     2954
2955
2956
2957
\frac{2860}{2861}
2862
\frac{2862}{2864}
                                                                                                                                                                                                                     2958
                                    CONFIG_CRYPTO_GF128MUL=y
CONFIG_CRYPTO_NULL=y
CONFIG_CRYPTO_NULL2=y
CONFIG_CRYPTO_CRYPTD=m
                                                                                                                                                                                                                     \frac{2959}{2960}
\frac{2865}{2866}
                                                                                                                                                                                                                     2961
                                                                                                                                                                                                                                                          CONFIG_BINARY_PRINTF=y
\frac{2867}{2868}
                                                                                                                                                                                                                     2962
                                    CONFIG CRYPTO SIMD=m
                                                                                                                                                                                                                      2963
2869
2870
2871
                                                                                                                                                                                                                       \frac{1}{2964}
                                                                                                                                                                                                                                                          # Library routines
                                                                                                                                                                                                                     \frac{2964}{2965}
                                    # Public-key cryptography
                                                                                                                                                                                                                     \frac{2966}{2967}
                                                                                                                                                                                                                                                          CONFIG_RAID6_PQ=m
2872
2873
2874
2875
                                                                                                                                                                                                                                                          CONFIG_RAID6_PQ_BENCHMARK=y
CONFIG_LINEAR_RANGES=y
                                    CONFIG_CRYPTO_RSA=v
                                                                                                                                                                                                                     2968
2969
                                                                                                                                                                                                                                                         CONFIG_PACKING=y
CONFIG_BITREVERSE=y
CONFIG_GENERIC_STRNCPY_FROM_USER=y
CONFIG_GENERIC_STRNLEN_USER=y
CONFIG_GENERIC_NET_UTILS=y
CONFIG_GENERIC_FIND_FIRST_BIT=y
CONFIG_GENERIC_FIND_FIRST_BIT=y
CONFIG_GENERIC_PCI_IOMAP=y
CONFIG_GENERIC_IOMAP=y
CONFIG_ARCH_USE_CMPXCHG_LOCKREF=y
CONFIG_ARCH_USE_SYM_ANNOTATIONS=y
                                                                                                                                                                                                                                                          CONFIG PACKING=v
                                                                                                                                                                                                                     2970
2971
2972
2876
2877
2878
2879
                                    # Authenticated Encryption with Associated Data
                                                                                                                                                                                                                     \frac{2973}{2974}
                                     ..
CONFIG_CRYPTO_GCM=y
2880
                                                                                                                                                                                                                     \frac{2975}{2976}
                                    CONFIG_CRYPTO_SEQIV=v
\frac{2881}{2882}
                                                                                                                                                                                                                     \frac{2977}{2978}
\frac{2883}{2884}
                                     # Block modes
                                                                                                                                                                                                                     2979
2980
2981
                                    "CONFIG_CRYPTO_CBC=y
2885
2886
                                    CONFIG_CRYPTO_CTR=y
                                    CONFIG_CRYPTO_CTS=y
CONFIG_CRYPTO_ECB=y
2887
                                                                                                                                                                                                                      2982
\frac{5}{2888}
                                                                                                                                                                                                                      2983
                                                                                                                                                                                                                                                          # Crypto library routines
2889
                                    CONFIG_CRYPTO_XTS=v
                                                                                                                                                                                                                     2984
```

```
\frac{2985}{2986}
                                    CONFIG_CRYPTO_LIB_AES=y
CONFIG_CRYPTO_ARCH_HAVE_LIB_BLAKE2S=y
CONFIG_CRYPTO_LIB_BLAKE2S_GENERIC=y
CONFIG_CRYPTO_LIB_POLY1305_RSIZE=11
                                                                                                                                                                                                                   \frac{3080}{3081}
                                                                                                                                                                                                                                                        # printk and dmesg options
\frac{2987}{2988}
                                                                                                                                                                                                                    3082
                                                                                                                                                                                                                                                        CONFIG_PRINTK_TIME=y
                                                                                                                                                                                                                                                       CONFIG_PRINTK_TIME=y
CONFIG_CONSOLE_LOGLEVEL_DEFAULT=7
CONFIG_CONSOLE_LOGLEVEL_QUIET=4
CONFIG_MESSAGE_LOGLEVEL_DEFAULT=4
CONFIG_BOOT_PRINTK_DELAY=y
CONFIG_DYNAMIC_DEBUG_ORE=y
CONFIG_SYMBOLIC_ERRNAME=y
CONFIG_DEBUG_BUGVERBOSE=y
# end of printk and dmesg options
2989
                                    CONFIG_CRYPTO_LIB_SHA256=y
                                                                                                                                                                                                                    3084
\frac{2990}{2991}
                                                                                                                                                                                                                    \frac{3085}{3086}
                                    # end of Crypto library routines
2992
2993
                                                                                                                                                                                                                    \frac{3087}{3088}
                                     CONFIG_LIB_MEMNEQ=y
                                    CONFIG_CRC_CCITT=v
                                    CONFIG_CRC16=y
CONFIG_CRC16=y
CONFIG_CRC_TIODIF=y
CONFIG_CRC32=y
CONFIG_CRC32_SLICEBY8=y
\frac{2994}{2995}
                                                                                                                                                                                                                    3089
3090
                                                                                                                                                                                                                    3091
2996
\frac{2997}{2998}
                                                                                                                                                                                                                    3092
                                    CONFIG_LIBCRG32C=y
CONFIG_XXHASH=y
CONFIG_ZLIB_INFLATE=y
CONFIG_ZLIB_DEFLATE=y
                                                                                                                                                                                                                    3093
2999
3000
                                                                                                                                                                                                                    \frac{3094}{3095}
                                                                                                                                                                                                                                                        CONFIG_AS_HAS_NON_CONST_LEB128=y
\frac{3001}{3002}
                                                                                                                                                                                                                    3096
                                    CONFIG_LZO_COMPRESS=y
CONFIG_LZO_DECOMPRESS=y
CONFIG_LZ4_DECOMPRESS=y
                                                                                                                                                                                                                    3097
                                                                                                                                                                                                                                                        # Compile-time checks and compiler options
3003
                                                                                                                                                                                                                    3008
                                                                                                                                                                                                                                                        CONFIG_DEBUG_INFO=y
                                    CONFIG_ZSTD_COMPRESS=m
CONFIG_ZSTD_DECOMPRESS=y
                                                                                                                                                                                                                                                        CONFIG_DEBUG_INFO_DWARF_TOOLCHAIN_DEFAULT=y
CONFIG_GDB_SCRIPTS=y
3005
                                                                                                                                                                                                                    3100
\frac{3006}{3007}
                                                                                                                                                                                                                    \frac{3101}{3102}
                                   CONFIG_ZSTD_DECOMPRESS=y
CONFIG_XZ_DEC=y
CONFIG_XZ_DEC_X86=y
CONFIG_XZ_DEC_POWERPC=y
CONFIG_XZ_DEC_IA64=y
CONFIG_XZ_DEC_IA64=y
CONFIG_XZ_DEC_ARM=y
CONFIG_XZ_DEC_BRAC=y
CONFIG_XZ_DEC_BCJ=y
CONFIG_XZ_DEC_BCJ=y
CONFIG_DECOMPRESS_GZIP=y
CONFIG_DECOMPRESS_GZIP=y
CONFIG_DECOMPRESS_GZIP=y
                                                                                                                                                                                                                                                       CONFIG_GDB_SCRIPIS=Y
CONFIG_FRAME_WARN=1024
CONFIG_SECTION_MISMATCH_WARN_ONLY=Y
CONFIG_FRAME_POINTER=Y
CONFIG_STACK_VALIDATION=Y
CONFIG_VMLINUX_MAP=Y
# end of Compile-time checks and compiler options
3008
3009
                                                                                                                                                                                                                    \frac{3103}{3104}
3010
                                                                                                                                                                                                                    3105
\frac{3010}{3011}
                                                                                                                                                                                                                    3106
                                                                                                                                                                                                                    3107
\frac{3012}{3014}
                                                                                                                                                                                                                    \frac{3108}{3109}
3015
3016
3017
3018
                                                                                                                                                                                                                    3110
3111
3112
3113
                                                                                                                                                                                                                                                        # Generic Kernel Debugging Instruments
                                    CONFIG_DECOMPRESS_BZIP2=y
CONFIG_DECOMPRESS_LZMA=y
CONFIG_DECOMPRESS_XZ=y
                                                                                                                                                                                                                                                       #
CONFIG_MAGIC_SYSRQ=y
CONFIG_MAGIC_SYSRQ_DEFAULT_ENABLE=0x01b6
CONFIG_MAGIC_SYSRQ_SERIAL=y
CONFIG_MAGIC_SYSRQ_SERIAL_SEQUENCE=""
3019
                                    CONFIG_DECOMPRESS_LZ0=y
CONFIG_DECOMPRESS_LZ4=y
                                                                                                                                                                                                                    \frac{3114}{3115}
3020
                                    CONFIG_DECOMPRESS_ZSTD=y
CONFIG_GENERIC_ALLOCATOR=y
CONFIG_REED_SOLOMON=m
CONFIG_REED_SOLOMON_ENC8=y
CONFIG_REED_SOLOMON_DEC8=y
                                                                                                                                                                                                                   3116
3117
                                                                                                                                                                                                                                                        CONFIG_DEBUG_FS=y
CONFIG_DEBUG_FS_ALLOW_ALL=y
3021
30\overline{2}2
                                                                                                                                                                                                                                                       CONFIG_DEBUG_FS_ALLOW_ALL=y
CONFIG_HAVE_ARCH_KGDB=y
CONFIG_KGDB=y
CONFIG_KGDB_HONOUR_BLOCKLIST=y
CONFIG_KGDB_SERIAL_CONSOLE=y
CONFIG_KGDB_LOW_LEVEL_TRAP=y
CONFIG_KGDB_KDB=y
CONFIG_KDB_DEFAULT_ENABLE=0x1
CONFIG_KDB_KDEFAULT_ENABLE=0x1

    \begin{array}{r}
      3118 \\
      3119 \\
      3120
    \end{array}

3023
\frac{3024}{3025}
\frac{3026}{3027}
                                    CONFIG_INTERVAL_TREE=y
CONFIG_XARRAY_MULTI=y
                                                                                                                                                                                                                    \frac{3121}{3122}
                                    CONFIG_ASSOCIATIVE_ARRAY=y
CONFIG_HAS_IOMEM=y
CONFIG_HAS_IOPORT_MAP=y
CONFIG_HAS_DMA=y
3028
                                                                                                                                                                                                                    3123
\frac{3029}{3030}
                                                                                                                                                                                                                    \frac{3124}{3125}
                                                                                                                                                                                                                                                        CONFIG_KDB_KEYBOARD=y
CONFIG_KDB_CONTINUE_CATASTROPHIC=0
\frac{3031}{3032}

    \begin{array}{r}
      3126 \\
      3127 \\
      3128
    \end{array}

                                                                                                                                                                                                                                                       CONFIG_RDB_CONTINUE_CATASTRUPHIC=0
CONFIG_ARCH_HAS_EARLY_DEBUG=y
CONFIG_UBSAN=y
CONFIG_UBSAN=y
CONFIG_CC_HAS_UBSAN_BOUNDS=y
CONFIG_UBSAN_BOUNDS=y
CONFIG_UBSAN_BOUNDS=y
CONFIG_UBSAN_BOUNDS=y
CONFIG_UBSAN_BHIFT=y
CONFIG_UBSAN_BOUNDS=y
CONFIG_UBSAN_BOUNDS=y
CONFIG_UBSAN_BOUNDS=y
                                    CONFIG_DMA_DPS=y
CONFIG_DMA_DPS=y
CONFIG_NEED_SG_DMA_LENGTH=y
CONFIG_NEED_DMA_MAP_STATE=y
CONFIG_ARCH_DMA_ADDR_T_64BIT=y
CONFIG_ARCH_DMA_FORCE_DMA_UNENCRYPTED=y
3033
3034
3035
                                                                                                                                                                                                                    \frac{3120}{3129}
3036
                                   CONFIG_ARCH_HAS_FORCE_DMA_

CONFIG_SWIOTLB=y

CONFIG_DMA_COHERENT_POOL=y

CONFIG_SGL_ALLOC=y

CONFIG_IOMMU_HELPER=y

CONFIG_CHECK_SIGNATURE=y

CONFIG_CPU_MASK_OFFSTACK=y

CONFIG_CPU_RMAP=y
3037
                                                                                                                                                                                                                    3132
3038
3039
                                                                                                                                                                                                                    \frac{3132}{3134}
                                                                                                                                                                                                                                                        CONFIG_UBSAN_BOOL = y
\frac{3040}{3041}
                                                                                                                                                                                                                    \frac{3135}{3136}
                                                                                                                                                                                                                                                        CONFIG_UBSAN_ENUM=y
CONFIG_UBSAN_SANITIZE_ALL=y
3042
                                                                                                                                                                                                                    \frac{3137}{3138}
                                                                                                                                                                                                                                                        CONFIG_HAVE_ARCH_KCSAN=y
CONFIG_HAVE_KCSAN_COMPILER=y
                                   CONFIG_CPU_RMAP=y
CONFIG_DQL=y
CONFIG_GLOB=y
CONFIG_NLATTR=y
CONFIG_CLZ_TAB=y
CONFIG_IRQ_POLL=y
CONFIG_BIG_NFILIB=y
CONFIG_SIGNATURE=y
CONFIG_DIMLIB=y
CONFIG_DIMLIB=y
CONFIG_DIMLIB=y
CONFIG_DIMLIB=y
CONFIG_LORGISTRY=y
CONFIG_USS_STRING=y
3044
                                                                                                                                                                                                                    3139
                                                                                                                                                                                                                                                        # end of Generic Kernel Debugging Instruments
                                                                                                                                                                                                                    \frac{3140}{3141}
3046
                                                                                                                                                                                                                                                        CONFIG DEBUG KERNEL=v
\frac{3040}{3048}
                                                                                                                                                                                                                    \frac{3142}{3143}
                                                                                                                                                                                                                                                         CONFIG_DEBUG_MISC=y
3049 \\ 3050 \\ 3051 \\ 3052

    \begin{array}{r}
      3144 \\
      3145 \\
      3146 \\
      3147
    \end{array}

                                                                                                                                                                                                                                                        # Memory Debugging
                                  CONFIG_DID_REGISTRY=y
CONFIG_OID_REGISTRY=y
CONFIG_UCS2_STRING=y
CONFIG_GENERIC_GETTIMEOFDAY=y
CONFIG_GENERIC_GETTIMEOFDAY=y
CONFIG_FONT_SUPPORT=y
CONFIG_FONTS=y
CONFIG_FONT_8x8=y
CONFIG_FONT_8x16=y
CONFIG_FONT_8x16=y
CONFIG_FONT_6x10=y
CONFIG_FONT_6x10=y
CONFIG_FONT_TER16x32=y
CONFIG_SON_BXS=y
CONFIG_SON_BXS=y
CONFIG_SON_BXS=y
CONFIG_SON_BXS=y
CONFIG_FONT_CENTOSY
CONFIG_SON_FONT_SUPPORT
CONFIG_ARCH_HAS_DMEM_API=y
CONFIG_ARCH_HAS_OPY_MC=y
CONFIG_ARCH_HAS_COPY_MC=y
CONFIG_ARCH_STACKWALK=y
CONFIG_BENTMAP=y
# end of Library routines
                                                                                                                                                                                                                                                         CONFIG_PAGE_POISONING=y
                                                                                                                                                                                                                                                       CONFIG_PAGE_POISONING=y
CONFIG_ARCH_HAS_DEBUG_WX=y
CONFIG_DEBUG_WX=y
CONFIG_GENERIC_PTDUMP=y
CONFIG_GENERIC_PTDUMP=y
CONFIG_BY
CONFIG_SCHED_STACK_END_CHECK=y
CONFIG_ARCH_HAS_DEBUG_VM_PGTABLE=y
CONFIG_ARCH_HAS_DEBUG_VIRTUAL=y
CONFIG_HAVE_ARCH_KASAN=y
CONFIG_HAVE_ARCH_KASAN=y
CONFIG_HAVE_ARCH_KASAN=Y
CONFIG_CC_HAS_WORKING_NOSANITIZE_ADDRESS=y
CONFIG_CC_HAS_WORKING_NOSANITIZE_ADDRESS=y
CONFIG_KFENCE=y
3053 \\ 3054 \\ 3055
                                                                                                                                                                                                                    3148
                                                                                                                                                                                                                    \frac{3149}{3150}
3056
                                                                                                                                                                                                                    \frac{3151}{3152}
3057
3058 \\ 3059 \\ 3060

    \begin{array}{r}
      3153 \\
      3154 \\
      3155
    \end{array}

\frac{3061}{3062}
                                                                                                                                                                                                                    \frac{3156}{3157}
\frac{3063}{3064}
                                                                                                                                                                                                                    \frac{3158}{3159}
3065
3066
3067

    \begin{array}{r}
      3160 \\
      3161 \\
      3162
    \end{array}

                                                                                                                                                                                                                                                       CONFIG_KFENCE_Y
CONFIG_KFENCE_SAMPLE_INTERVAL=0
CONFIG_KFENCE_NUM_OBJECTS=255
CONFIG_KFENCE_STRESS_TEST_FAULTS=0
# end of Memory Debugging
3068
3069
                                                                                                                                                                                                                    3164
\frac{3070}{3071}
                                                                                                                                                                                                                    \frac{3165}{3166}
\frac{3072}{3073}
                                                                                                                                                                                                                    \frac{3167}{3168}
                                    CONFIG_PLDMFW=y
3074 \\ 3075 \\ 3076 \\ 3077

3169

3170

3171

3172

                                    CONFIG_ASN1_ENCODER=y
                                                                                                                                                                                                                                                        # Debug Oops, Lockups and Hangs
                                                                                                                                                                                                                                                        #
CONFIG_PANIC_ON_OOPS_VALUE=O
CONFIG_PANIC_TIMEOUT=O
CONFIG_LOCKUP_DETECTOR=y
CONFIG_SOFTLOCKUP_DETECTOR=y
                                    # Kernel hacking
3078
                                                                                                                                                                                                                    \frac{3173}{3174}
```

```
CONFIG_BOOTPARAM_SOFTLOCKUP_PANIC_VALUE=0
CONFIG_HARDLOCKUP_DETECTOR_PERF=y
CONFIG_HARDLOCKUP_CHECK_TIMESTAMP=y
CONFIG_HARDLOCKUP_DETECTOR=y
                                                                                                                                                               3234
3235
3236
3237
3238
3175
3176
3177
3178
3179
                                                                                                                                                                                            CONFIG_TRACING_SUPPORT=y
                                                                                                                                                                                           CONFIG_FTRACE=y
CONFIG_BOOTTIME_TRACING=y
CONFIG_FUNCTION_TRACER=y
                           CONFIG_BOOTPARAM_HARDLOCKUP_PANIC_VALUE=0
CONFIG_DETECT_HUNG_TASK=y
CONFIG_DEFAULT_HUNG_TASK_TIMEOUT=120
CONFIG_BOOTPARAM_HUNG_TASK_PANIC_VALUE=0
# end of Debug Oops, Lockups and Hangs
                                                                                                                                                                                           CONFIG_FUNCTION_TRACER=y
CONFIG_FUNCTION_GRAPH_TRACER=y
CONFIG_DYNAMIC_FTRACE=y
CONFIG_DYNAMIC_FTRACE_WITH_REGS=y
CONFIG_DYNAMIC_FTRACE_WITH_DIRECT_CALLS=y
CONFIG_DYNAMIC_FTRACE_WITH_ARGS=y
3180
3181
3182
3183
                                                                                                                                                                \frac{3239}{3240}
                                                                                                                                                                \frac{3241}{3242}
3184
3185
3186
3187
3188
3189
3190
3191
                                                                                                                                                                \frac{3243}{3244}
                                                                                                                                                                                            CONFIG_FUNCTION_PROFILER=y
                                                                                                                                                                                            CONFIG_STACK_TRACER=y
CONFIG_SCHED_TRACER=y
CONFIG_HWLAT_TRACER=y
                                                                                                                                                                \frac{3245}{3246}
                           # Scheduler Debugging
                            CONFIG_SCHED_DEBUG=y
                                                                                                                                                                                           CONFIG_INDIAT_IRROCK=Y
CONFIG_FTRACE_SYSCALLS=Y
CONFIG_TRACER_SNAPSHOT=Y
CONFIG_BRANCH_PROFILE_NONE=Y
                                                                                                                                                                3247
                                                                                                                                                                3247
3248
3249
3250
3251
3252
3253
                            CONFIG_SCHED_INFO=y
                            CONFIG SCHEDSTATS=v
                            # end of Scheduler Debugging
3191
3192
3193
3194
3195
                                                                                                                                                                                           CONFIG_BLK_DEV_IO_TRACE=y
CONFIG_KPROBE_EVENTS=y
CONFIG_UPROBE_EVENTS=y
                                                                                                                                                                                            CONFIG_BPF_EVENTS=y
CONFIG_DYNAMIC_EVENTS=y
                           \mbox{\tt\#} Lock Debugging (spinlocks, mutexes, etc...)
                                                                                                                                                                 3254

    \begin{array}{r}
      3196 \\
      3197 \\
      3198
    \end{array}

  \begin{array}{r}
    3254 \\
    3255 \\
    3256 \\
    3257 \\
    3258
  \end{array}

                                                                                                                                                                                           CONFIG_DYNAMIC_EVENTS=y
CONFIG_PROBE_EVENTS=y
CONFIG_BPF_KPROBE_OVERRIDE=y
CONFIG_FTRACE_MCOUNT_RECORD=y
CONFIG_FTRACE_MCOUNT_USE_CC=y
CONFIG_TRACING_MAP=y
CONFIG_SYNTH_EVENTS=y
CONFIG_TRACE_EVENT_INJECT=y
                            CONFIG_LOCK_DEBUGGING_SUPPORT=y
                           # end of Lock Debugging (spinlocks, mutexes, etc ...)
3199
                                                                                                                                                                3259
\frac{3200}{3201}
                            CONFIG_STACKTRACE=y
                                                                                                                                                                3260
                                                                                                                                                                3261
\frac{3202}{3203}
                                                                                                                                                                \frac{3262}{3263}
                            # Debug kernel data structures
                                                                                                                                                                                           CONFIG_INACE_EVENT_INDECT=y
CONFIG_SAMPLES=y
CONFIG_ARCH_HAS_DEVMEM_IS_ALLOWED=y
CONFIG_STRICT_DEVMEM=y
3204
                                                                                                                                                                \frac{3264}{3265}
\frac{3204}{3205}
\frac{3206}{3206}
                            # end of Debug kernel data structures
                                                                                                                                                                \frac{3266}{3267}
\frac{3207}{3208}
                                                                                                                                                                                           #
# x86 Debugging
                                                                                                                                                                \begin{array}{c} 3268 \\ 3269 \\ 3270 \\ 3271 \\ 3272 \\ 3273 \\ 3274 \\ 3275 \\ 3276 \end{array}
3209
3210
3211
3212
3213
                            # RCU Debugging
                            CONFIG RCU CPU STALL TIMEOUT=60
                                                                                                                                                                                            ...
CONFIG_EARLY_PRINTK_USB=y
                                                                                                                                                                                           CONFIG_EARLY_PRINTK=y
CONFIG_EARLY_PRINTK_DBGP=y
CONFIG_EARLY_PRINTK_USB_XDBC=y
CONFIG_HAVE_MHIOTRACE_SUPPORT=y
CONFIG_IO_DELAY_OXED=y
                           # end of RCU Debugging
\begin{array}{c} 3\overline{2}14\\ 3215\\ 3216\\ 3217\\ 3218\\ 3219\\ 3220\\ 3221\\ 3222\\ \end{array}
                            CONFIG_USER_STACKTRACE_SUPPORT=y
                           CONFIG_NOP_TRACER=y
CONFIG_HAVE_FUNCTION_TRACER=y
CONFIG_HAVE_FUNCTION_GRAPH_TRACER=y
CONFIG_HAVE_DYNAMIC_FTRACES=y
CONFIG_HAVE_DYNAMIC_FTRACE=y
                                                                                                                                                                3277 \\ 3278 \\ 3279
                                                                                                                                                                                            CONFIG_X86_DEBUG_FPU=y
CONFIG_UNWINDER_FRAME_POINTER=y
                                                                                                                                                                                            # end of x86 Debugging
                                                                                                                                                                3280
3281
3282
3283
3284
                           CONFIG HAVE_DYNAMIC_FTRACE_WITH_DIRECT_CALLS=y
CONFIG HAVE_DYNAMIC_FTRACE_WITH_ARGS=y
CONFIG_HAVE_FTRACE_MCOUNT_RECORD=y
CONFIG_HAVE_SYSCALL_TRACEPOINTS=y
                                                                                                                                                                                           #
# Kernel Testing and Coverage
3223
3224
3225
3226
3227
                           CONFIG_HAVE_FENTRY=y
CONFIG_HAVE_OBJTOOL_MCOUNT=y
CONFIG_TRACE_TRACE=y
CONFIG_TRACER_MAX_TRACE=y
CONFIG_TRACE_CLOCK=y
                                                                                                                                                                                            CONFIG_FUNCTION_ERROR_INJECTION=y
                                                                                                                                                                3285
3286
3287
3288
                                                                                                                                                                                            CONFIG_ARCH_HAS_KCOV=y
CONFIG_CC_HAS_SANCOV_TRACE_PC=y
CONFIG_RUNTIME_TESTING_MENU=y
\frac{3228}{3229}
                                                                                                                                                                                            CONFIG_ARCH_USE_MEMTEST = y
                           CONFIG_IRACE_CLOCK_Y
CONFIG_EVENT_TRACING=y
CONFIG_CONTEXT_SWITCH_TRACER=y
CONFIG_TRACING=y
CONFIG_GENERIC_TRACER=y
                                                                                                                                                                                            # end of Kernel Testing and Coverage
# end of Kernel hacking
                                                                                                                                                                \frac{3289}{3290}
\frac{3230}{3231}
                                                                                                                                                                3291
```