

طراحی سیستم های دیجیتال استاد: دکتر فصحتی

صادق محمدیان شماره دانشجویی:۴۰۱۱۰۹۴۷۷ می خواهیم یک STACK BASED ALU برای اعداد صحیح ابیتی طراحی کنیم .که دارای ورودی و خروجی های زیر می باشد:

- Input data: ورودی n بیتی
- Output data: خروجی n بیتی
- opcode :Opcode ورودی 3-bit ورودی opcode :Opcode که نشان می دهد چه عملیاتی باید انجام شود.
 - Overflow: خروجی بیت سرریز
 - Clk •
 - Rst •
 - محل اشاره stack pointer

ماژول ما باید از عملیات های زیر پیروی کند:

Opcode '100': Addition

Opcode '101': Multiply

Opcode '110': PUSH

Opcode '111': POP

Opcode '0xx': No Operation (the term 'x' means 0 or 1)

عملیات های ضرب و جمع تغییری در پشته ما ایجاد نمی کند. و اپرند های ما دوعدد بالایی پشته هستند.

ابتدا این مدار را طراحی می کنیم و برای آن ماژول تست می نویسیم. یک استک با عمق 87 در نظر میگیریم در نتیجه stack pointer به 87 و 87 بیت نیاز دارد.

در صورتی که سیگنال rst فعال شود sp و output_data و overflow را صفر می کنیم.

و با pushکردن بعد از قرار دادن داده در محلی که اشاره گر نشان می دهد اشاره گره را به خانه بالا تر می بریم و با pop کردن داده ای که پوینتر نشان می دهد را نشان می دهیم و سپس آن را صفر می کنیم در استک و در نهایت اشاره گر را به خانه پایینی می بریم.

در جمع کردن و ضرب کردن پس از چک کردن شرط وجود حداقل دو اپرند حاصل عملیات مورد نظر را خروجی می دهیم و برای چک کردن voverflowبه این صورت عمل می کنیم ابتدا دو اپرند را sign extend می کنیم سپس عملیات را انجام می دهیم و سپس نتیجه که داشتیم را sign extend می کنیم و با مقایسه این دو مقدار اگر برابر نبود یعنی overflowرخ داده است.

کد وریلاگ زیر مربوط به طراحی ما می باشد:

```
module STACK BASED ALU #(parameter n = 32) (input signed [n-1:0] input data,input
clk,input rst,input [2:0] opcode,output reg signed [n-1:0] output_data,output reg
overflow,output reg [4:0] sp);
    reg signed [n-1:0] stack [0:31];
    reg signed [2*n-1:0] real_res;
    reg signed [2*n-1:0] se out;
    reg signed [2*n-1:0] se_stacko;
    reg signed [2*n-1:0] se_stackt;
    integer i;
    always @(posedge clk or posedge rst)
    begin
        if (rst)
        begin
            sp = 0;
            output data = 0;
            overflow = 0;
        else
        begin
            case (opcode)
                3'b100:
                begin // Addition
                    if (sp >= 2)
                    begin
                        output data = stack[sp-1] + stack[sp-2];
                        se out={ {n{output data[n-1]}}, output data };
                        se stacko={ {n{stack[sp-1][n-1]}}, stack[sp-1] };
                        se_stackt={ {n{stack[sp-2][n-1]}}, stack[sp-2] };
                        real_res = se_stacko + se_stackt ;
                        if(real res==se out)
                        begin
                            overflow=0;
```

```
begin
            overflow=1;
    begin
        overflow <= 0;</pre>
    end
3'b101:
begin // Multiply
    if (sp >= 2)
    begin
        output_data = stack[sp-1] * stack[sp-2];
        se_out={ {n{output_data[n-1]}}}, output_data };
        se_stacko={ {n{stack[sp-1][n-1]}}}, stack[sp-1] };
        se_stackt={ {n{stack[sp-2][n-1]}}, stack[sp-2] };
        real_res = se_stacko * se_stackt ;
        if(real_res==se_out)
        begin
            overflow=0;
        else
        begin
            overflow=1;
    begin
        overflow <= 0;</pre>
3'b110: begin // PUSH
    if (sp < 32)
    begin
        stack[sp] <= input_data;</pre>
        sp <= sp + 1;
    end
3'b111: begin // POP
    if (sp > 0)
    begin
        output_data <= stack[sp-1];</pre>
```

حال ماژول تست خود را می نویسیم تا از عملکرد مدار خود مطمعن شویم:

کلاک را می سازیم و از ماژول بالا اینستنس می گیریم

حالت n=32:

```
module tb_ALU;
    reg signed [31:0] input_data;
   wire signed [31:0] output_data;
    reg [2:0] opcode;
   wire overflow;
   reg clk, rst;
   parameter n = 32;
   wire [4:0] sp;
    STACK_BASED_ALU #(n) ALU (input_data[n-1:0],clk,rst,opcode,output_data[n-
1:0],overflow,sp);
    initial
    begin
        clk = 0;
        //forever #5 clk = ~clk;
    always #5 clk = ~clk;
   initial
    begin
```

```
rst = 1; #10;
rst = 0; #10;
// Push 10
input data = 1000000000; opcode = 3'b110; #10;
$display("SP = %d", sp);
// Push 20
input_data = -1000000000; opcode = 3'b110; #10;
// Display stack state
$display("SP = %d", sp);
opcode = 3'b100; #10;
// Check result
$display("SUM: %d, Overflow: %b", output_data, overflow);
input_data = 1000000000; opcode = 3'b110; #10;
$display("SP = %d", sp);
// Multiply top two
opcode = 3'b101; #10;
// Check result
$display("MUL: %d, Overflow: %b", output_data, overflow);
// Pop
opcode = 3'b111; #10;
// Check result
$display("%d, SP = %d", output_data, sp);
```

نتيجه:

```
# SP = 1

# SP = 2

# SUM: 0, Overflow: 0

# SP = 3

# MUL: 1486618624, Overflow: 1

# 10000000000, SP = 2
```

```
module tb_ALU16;
    reg signed [15:0] input_data;
    wire signed [15:0] output data;
    reg [2:0] opcode;
    wire overflow;
    reg clk, rst;
   parameter n = 16;
    wire [4:0] sp;
    STACK BASED ALU #(n) ALU (input data[n-1:0],clk,rst,opcode,output data[n-
1:0],overflow,sp);
    initial
    begin
        clk = 0;
    always #5 clk = ~clk;
    initial
    begin
        rst = 1; #10;
        rst = 0; #10;
        input_data = 32'd10; opcode = 3'b110; #10;
        // show stack pointer
        $display("SP = %d", sp);
        input data = -1000; opcode = 3'b110; #10;
        // show stack pointer
        $display("SP = %d", sp);
        // testing add operation
        opcode = 3'b100; #10;
        $display("SUM: %d, Overflow: %b", output_data, overflow);
        input_data = 100; opcode = 3'b110; #10;
        // show stack pointer
        $display("SP = %d", sp);
        // testing mul operation
        opcode = 3'b101; #10;
        $display("MUL: %d, Overflow: %b", output_data, overflow);
        // Pop
        opcode = 3'b111; #10;
        // Check result
```

```
$display("%d, SP = %d", output_data, sp);
$stop;
end
endmodule
```

نتايج:

```
# SP = 1
# SP = 2
# SUM: -990, Overflow: 0
# SP = 3
# MUL: 31072, Overflow: 1
# 100, SP = 2
```

حالت n=8:

```
module tb_ALU8;
   reg signed [7:0] input_data;
   wire signed [7:0] output_data;
   reg [2:0] opcode;
   wire overflow;
   reg clk, rst;
   parameter n = 8;
   wire [4:0] sp;
    STACK_BASED_ALU #(n) ALU (input_data[n-1:0],clk,rst,opcode,output_data[n-
1:0],overflow,sp);
    initial
   begin
        clk = 0;
   always #5 clk = ~clk;
    initial
    begin
        rst = 1; #10;
        rst = 0; #10;
        input_data = 32'd10; opcode = 3'b110; #10;
        // show stack pointer
        $display("SP = %d", sp);
        input_data = -32'd20; opcode = 3'b110; #10;
        // show stack pointer
```

```
$display("SP = %d", sp);
// testing add operation
opcode = 3'b100; #10;
$display("SUM: %d, Overflow: %b", output_data, overflow);
input_data = 32'd30; opcode = 3'b110; #10;
// show stack pointer
$display("SP = %d", sp);
// testing mul operation
opcode = 3'b101; #10;
$display("MUL: %d, Overflow: %b", output_data, overflow);
// Pop
opcode = 3'b111; #10;
// Check result
$display("%d, SP = %d", output_data, sp);
$stop;
end
endmodule
```

نتايج:

```
# SP = 1
# SP = 2
# SUM: -10, Overflow: 0
# SP = 3
# MUL: -88, Overflow: 1
# 30. SP = 2
```

حالت n=4:

```
module tb_ALU4;

    reg signed [3:0] input_data;
    wire signed [3:0] output_data;
    reg [2:0] opcode;
    wire overflow;
    reg clk, rst;
    parameter n = 4;
    wire [4:0] sp;

    STACK_BASED_ALU #(n) ALU (input_data[n-1:0],clk,rst,opcode,output_data[n-1:0],overflow,sp);

    initial
    begin
        clk = 0;
```

```
always #5 clk = ~clk;
    initial
    begin
        rst = 1; #10;
        rst = 0; #10;
        input_data = 7; opcode = 3'b110; #10;
        // show stack pointer
        $display("SP = %d", sp);
        input data = 7; opcode = 3'b110; #10;
        // show stack pointer
        $display("SP = %d", sp);
        // testing add operation
        opcode = 3'b100; #10;
        $display("SUM: %d, Overflow: %b", output_data, overflow);
        input_data = 4; opcode = 3'b110; #10;
        // show stack pointer
        $display("SP = %d", sp);
        // testing mul operation
        opcode = 3'b101; #10;
        $display("MUL: %d, Overflow: %b", output_data, overflow);
        // Pop
        opcode = 3'b111; #10;
        // Check result
        $display("%d, SP = %d", output_data, sp);
        $stop;
endmodule
```

نتايج:

```
# SP = 1
# SP = 2
# SUM: -2, Overflow: 1
# SP = 3
# MUL: -4, Overflow: 1
# 4, SP = 2
```

حال به سراغ بخش دوم سوال مي رويم:

ابتدا باید این عبارت ورودی را از infix به posfix تبدیل کنیم. برای این کار از الگوریتم گفته شده در این لینک استفاده می کنیم.

https://www.geeksforgeeks.org/convert-infix-expression-to-postfix-expression

برای محاسبه حاصل یک عبارت posfix با استک از لینک زیر کمک می گیریم:

https://www.geeksforgeeks.org/evaluation-of-postfix-expression

این ماژول یک عبارت به طول ۴۰۰ را ورودی میگیرد و با یک خروجی ۵۰ بیتی خروجی می دهد و از دو استک با عمق ۳۲ بهره می برد .

```
module EXP_CALC (
    input wire [399:0] expression,
    output reg [49:0] output_value,
    input wire rst,
    input wire clk
);
```

از یکی از استک ها برای تبدیل عبارت از infix به posfix استفاده می شود و از دیگری برای محاسبه ی حاصل عبارت استفاده می شود .برای هرکدام یک کلاک جدا و مستقل تعریف می کنیم تا از ماژول قسمت الف استفاده کنیم و آن ها را کنترل کنیم.

سپس متغیر های مورد نیاز را تعریف می کنیم:

```
reg [32*50+7:0] postfixExpression;
reg [7:0] stackInput;
wire [7:0] stackOutput;
reg [2:0] stackOp;
reg [2:0] calculatorOp;
wire stackOf;
wire [5-1:0] sp;
wire calculatorOf;
wire [5-1:0] calculatorSp;
parameter n = 8;
reg isNeg;
reg stackClk;
```

```
reg calculatorClk;
integer i;
integer idx;
integer j;
reg signed [50-1:0] inputCalculator;
wire [50-1:0] outputCalculator;
reg [50-1:0] tmp;
```

ما در هر دفعه اعداد را میخوانیم و آن هارا یا یک کاراکتز w از هم جدا می کنیم و در posfixExpression ما در هر دفعه اعداد را از هم بتوانیم تشخیص دهیم و با ALUدوم مقدار نهایی را حساب می کنیم. حال استک هارا تعریف می کنیم: یکی برای تبدیل عبارت ها و دیگری برای انجام عملیات منطقی

```
STACK BASED ALU #(n) stack (
    .input_data(stackInput[n-1:0]),
    .output_data(stackOutput[n-1:0]),
    .opcode(stackOp),
    .overflow(stackOf),
    .sp(sp),
    .clk(stackClk),
    .rst(rst)
);
STACK_BASED_ALU #(50) calculator (
    .input_data(inputCalculator[50-1:0]),
    .output_data(outputCalculator[50-1:0]),
    .opcode(calculatorOp),
    .overflow(calculatorOf),
    .sp(calculatorSp),
    .clk(calculatorClk),
    .rst(rst)
```

حال در یک بلاک always با لیست حساسیت rst و rst عملیات های مورد نظر را پیاده سازی می کنیم: سیگنال ریست:

```
if (rst)
begin
    postfixExpression = {(8*50){0}};
    stackClk = 0;
    calculatorClk = 0;
end
else
```

```
postfixExpression = \{(8*50)\{0\}\};
            stackClk = 0;
            calculatorClk = 0;
            idx = 1;
            for (i = 50; i > 0; i = i - 1)
            begin
                if ((expression[8*i-1 -: 8] >= "0" && expression[8*i-1 -: 8] <=
"9") || expression[8*i-1 -: 8] == "-")
                begin
                    postfixExpression[8*idx-1 -: 8] = expression[8*i-1 -: 8];
                    idx = idx + 1;
                else
                begin
                    case (expression[8*i-1 -: 8])
                        "*": begin
                            postfixExpression[8*idx-1 -: 8] = "W";
                            idx = idx + 1; // Append W to postfix expression as a
splitter between different numbers
                            for (j = 1 - (|sp) + 1; j < 1; j = j + 1)
                            begin
                                stackOp = 3'b111; #1; stackClk = 1; #1; stackClk
= 0;
                                if (stackOutput[7:0] == "(" || stackOutput[7:0]
== "+")
                                begin
                                     stackOp = 3'b110; // opcode for pushing
popped data
                                     stackInput[7:0] = stackOutput[7:0]; #1;
stackClk = 1; #1; stackClk = 0;
                                end
                                if (stackOutput[7:0] == "*")
                                begin
                                     postfixExpression[8*idx-1 -: 8] =
stackOutput[7:0];
                                    idx = idx + 1;
                                    j = 0 - (|sp);
                                end
```

```
stackOp = 3'b110; // opcode for pushing
                            stackInput[7:0] = "*"; #1; stackClk = 1; #1; stackClk
= 0;
                        "(": begin
                            stackOp = 3'b110; // opcode for pushing
                            stackInput[7:0] = "("; #1; stackClk = 1; #1; stackClk
= 0;
                        ")": begin
                            postfixExpression[8*idx-1 -: 8] = "W";
                            idx = idx + 1; // Append W to postfix expression as a
splitter between different numbers
                            for (j = 0; j < 1; j = j + 1)
                            begin
                                stackOp = 3'b111; #1; stackClk = 1; #1; stackClk
= 0;
                                if (stackOutput[7:0] != "(")
                                begin
                                    postfixExpression[8*idx-1 -: 8] =
stackOutput[7:0];
                                    idx = idx + 1;
                                    j = j - 1;
                                end
                        "+": begin
                            postfixExpression[8*idx-1 -: 8] = "W";
                            idx = idx + 1; // Append W to postfix expression as a
splitter between different numbers
                            for (j = 1 - (|sp); j < 1; j = j + 1)
                            begin
                                stackOp = 3'b111; #1; stackClk = 1; #1; stackClk
= 0;
                                if (stackOutput[7:0] == "(")
                                begin
                                    stackOp = 3'b110; // opcode for pushing
popped data
                                    stackInput[7:0] = stackOutput[7:0]; #1;
stackClk = 1; #1; stackClk = 0;
                                end
```

```
else if (stackOutput[7:0] == "*" ||
stackOutput[7:0] == "+")
                                begin
                                     postfixExpression[8*idx-1 -: 8] =
stackOutput[7:0];
                                    idx = idx + 1;
                                    j = 0 - (|sp);
                                end
                            end
                            stackOp = 3'b110; // opcode for pushing
                            stackInput[7:0] = "+"; #1; stackClk = 1; #1; stackClk
= 0;
                        default:
                        begin
                    endcase
            postfixExpression[8*idx-1 -: 8] = "W";
            idx = idx + 1;
            for (j = 1 - (|sp); j < 1; j = j + 1)
            begin
                stackOp = 3'b111; // opcode for popping whatever is left on the
stack
                #1;
                stackClk = 1;
                #1;
                stackClk = 0;
                postfixExpression[8*idx-1 -: 8] = stackOutput[7:0];
                idx = idx + 1;
                j = 0 - (|sp);
            inputCalculator[50-1:0] = {50{0}};
            for (i = 1; i <= 4*50 + 1; i = i + 1)
            begin
                if ((postfixExpression[8*i-1 -: 8] >= "0" &&
postfixExpression[8*i-1 -: 8] <= "9") || postfixExpression[8*i-1 -: 8] == "-")</pre>
//start of converting
                begin
                    isNeg = 0;
                    isNeg=(postfixExpression[8*i-1 -: 8] == "-") ? 1 : 0;
```

```
i=(postfixExpression[8*i-1 -: 8] == "-") ? i + 1 : i;
                    for (j = 0; j < 1; j = j + 1)
                    begin
                        inputCalculator[50-1:0] = inputCalculator[50-1:0] * 10 +
(postfixExpression[8*i-1 -: 8] - "0");
                        i = i + 1;
                        if (postfixExpression[8*i-1 -: 8] == "W")
                        begin
                            j=0;
                        else
                        begin
                            j=-1;
                    i = i - 1;
                    inputCalculator[50-1:0] =(isNeg == 1) ? -inputCalculator[50-
1:0] : inputCalculator[50-1:0];
                    calculatorOp = 3'b110; #1; calculatorClk = 1;
#1;calculatorClk = 0;inputCalculator[50-1:0] = {50{0}};
                else if (postfixExpression[8*i-1 -: 8] != "W" &&
postfixExpression[8*i-1 -: 8] != 0)
                begin
                    calculatorOp = (postfixExpression[8*i-1 -: 8] == "*") ?
3'b101 : 3'b100; // opcode for addition
                    #1; calculatorClk = 1; #1; calculatorClk = 0;
                    tmp[50-1:0] = outputCalculator[50-1:0];
                    calculatorOp = 3'b111; #1; calculatorClk = 1; #1;
calculatorClk = 0; calculatorOp = 3'b111; #1; calculatorClk = 1; #1;
calculatorClk = 0;
                    inputCalculator[50-1:0] = tmp[50-1:0]; calculatorOp = 3'b110;
#1; calculatorClk = 1; #1; calculatorClk = 0;
                    inputCalculator[50-1:0] = {50{0}};
            calculatorOp = 3'b111; #1; calculatorClk = 1; #1; calculatorClk = 0;
            output_value[50-1:0] = outputCalculator[50-1:0];
```

حال ماژول تست خود را می نویسیم طبق معمول مقادیر ورودی ماژول را تعریف می کنیم سپس از ماژول EXP_CALC اینستنس می گیریم .

```
module tb_EXP_CALC;
   reg [399:0] expression;
   reg clk, rst;
   wire signed [49:0] output_value;
   EXP_CALC calculator (expression,output_value,rst,clk);
   initial
   begin
       rst = 0; #10;
       rst = 1; #10;
       rst = 0; #10; //reset the modules.
        expression = (((7+3)*5)+8)*2;
        $display("TB expression is: %s", expression);
        clk = 0; #1000;
        clk = 1; #1000;
        $display("output_value is: %0d", output_value);
        expression = "2*3+(10+4+3)*-20+(6+5)";
        $display("TB expression is: %s", expression);
        clk = 0; #1000;
        clk = 1; #1000;
        $display("output_value is: %0d", output_value);
        expression = "1+2*3+8+9";
        $display("TB expression is: %s", expression);
        clk = 0; #1000;
        clk = 1; #1000;
        $display("output_value is: %0d", output_value);
        expression = "2*3+(10+4+3)*-20+((6+5)*(8+1)*(9+1))+2";
        $display("TB expression is: %s", expression);
        clk = 0; #1000;
        clk = 1; #1000;
```

```
$display("output_value is: %0d", output_value);

expression = "1+(-2+0)";
$display("TB expression is: %s", expression);

clk = 0; #1000;
clk = 1; #1000;
$display("output_value is: %0d", output_value);

$stop;
end
endmodule
```

در تست اول عبارت 2*(8+(5+(7+3))) را بررسی می کنیم که حاصل آن ۱۱۶میباشد. در تست دوم عبارت (5+6)+20-*(3+4+10+4+3)+2*2 را مورد بررسی قرار می دهیم که حاصل آن -۳۲۳می

در تست سوم عبارت 9+8+8*2+1مورد بررسی قرار می دهیم که حاصل آن ۲۴ می باشد. در تست چهارم عبارت 2+((1+9)*(1+8)*(5+6))+20-*(3+4+0)+3*2 را حساب می کنیم که برابر با ۶۵۸ می باشد.

در تست آخر نیز حاصل (2+0-)+1 را مورد بررسی قرار می دهیم که حاصل آن - ۱ می باشد و نتایج شبیه سازی مطابق زیر می باشد که نشان میدهد کد ما به درستی کار می کند:

```
TB expression is: (((7+3)*5)+8)*2
output_value is: 116
TB expression is: 2*3+(10+4+3)*-20+(6+5)
output_value is: -323
TB expression is: 1+2*3+8+9
output_value is: 24
TB expression is: 2*3+(10+4+3)*-20+((6+5)*(8+1)*(9+1))+2
output_value is: 658
TB expression is: 1+(-2+0)
output_value is: -1
```