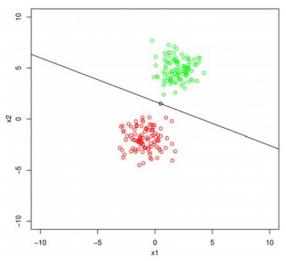
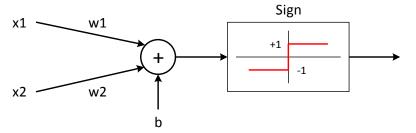


یکی از کاربردهای شبکه عصبی ردهبندی (Classification) دادهها است. در ردهبندی دادهها تلاش می شود می شود با رسم یک خط در فضای دو بعدی، دادههای موجود در صفحه را به دو رده تقسیم کنیم. مثلا در شکل زیر یک نرون با رسم یک خط دادهها را به دو رده ی سبز و قرمز تقسیم کده است.



المان پایه ی یک شبکه ی عصبی نورون (Neuron) است. شکل زیر یک نورون را نشان می دهد که دارای دو ورود ی x و x و x ورودی بایاس (Weight) و x متناظر با دو ورود ی x ورودی x است (وزن ورودی بایاس همیشه برابر مقدار x است). عملکرد نورون به این صورت است که ورودی های x و x را به ترتیب در دو وزن x و x و x سرب کرده و با ورودی بایاس جمع می کند و روی مقدار به دست به این صورت است که ورودی های x و x را به ترتیب در دو وزن x و x و x نورون به دست بیاید. برای یادگیری شبکه ی عصبی می توان از یادگیری آمده یک تابع فعال ساز (Activation Function) اعمال می شود تا خروجی نورون به دست بیاید. برای یادگیری شبکه ی عصبی می توان از یادگیری با نظارت استفاده کرد. به این صورت که با اعمال یک ورودی (با خروجی مشخص) به نورون بر اساس میزان انحراف خروجی نورون از خروجی مطلوب ضرایب نورون (x و x و x المی می شوند تا میزان انحراف از خروجی به حداقل برسد.



## روش یادگیری

روش یادگیری یک نورون را در زیر میبینیم:

- مرحله ٠: مقداردهی اولیه وزنها و بایاس که صفر است
- تنظیم نرخ یادگیری که برای سادهسازی آلفا را ۰٫۷۵ در نظر می گیریم
- مرحله 1: تا زمانی که شرط توقف نرسیده است مراحل ۲ تا ۶ را انجام بده (شرط توقف تغییر نکردن همه وزنها در یک مرحله است)
  - مرحله ۲: برای هر جفت داده آموزش (s:t) (s:t) ورودی و t خروجی مطلوب است) مراحل T تا  $\Delta$  را انجام بده

o مرحله ۳: فعال کردن واحدهای ورودی

$$x_i = s_i$$

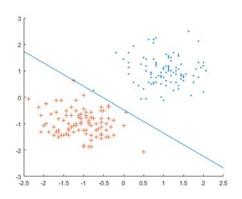
o مرحله ۴: محاسبه خروجی نرون

$$y_{in} = b + \sum_{i} x_i w_i$$
$$y = sign(y_{in})$$

مرحله  $\Delta$ : وزنها و بایاس را در صورتی که خروجی شبکه برای این نمونه خطا داشت ( $y \neq t$ ) بهروز رسانی کن

$$w_i(new) = w_i(old) + \propto tx_i$$
  
 $b(new) = b(old) + \propto t$ 

o مرحله ۶: ارزیابی شرایط توقف (اگر هیچ وزنی در یک مرحله برای هیچ جفت داده آموزش تغییر نکرد)



نتیجه مانند شکل مقابل خواهد بود. نرون شما باید قادر به جدا سازی این نقاط باشد. برای ساده کردن طراحی سخت افزاری نقاط داده شده Quantize شده اند که ۴ بیت کسری و ۳ بیت صحیح دارند. تمام اعداد به صورت علامت دار هستند.

با طراحی مسیر داده و واحد کنترل یک نورون برای جداسازی دو کلاس طراحی کنید و به روش گفته شده آن را آموزش دهید و آنها را با Verilog مدلسازی کنید و در انتها با دادههای داده شده, عملکرد نورون را تست کنید.

برای درک بهتر این مکانیزم می توانید به فایل Matlab ضمیمه شده مراجعه کنید.

## نكات مهم:

- وزنها و بایاس و ثبات  $y_{in}$  را ۱۴ بیت علامت دار فرض کنید که  $\lambda$  بیت کسری و  $\gamma$  بیت صحیح دارند.
  - ورودیها به صورت ۷ بیت علامتدار با ۴ بیت کسری فرض شوند.
  - خروجی نورون همان گونه که گفته شد دوقطبی است و مقدار 1+ و 1- را می گیرد.

1110000 1110000 11 1110000 0010000 01 0010000 1110000 01 4 ورودی تست کنید. نرون روبرو یک گیت OR را مدل می کند:

## روش ارزیابی:

- پیاده سازی نورون و آموزش آن ۱۰۰ نمره دارد
- ۰ ۲۵ نمره طراحی مسیر داده و واحد کنترل (در زمان تحویل حضوری به صورت کتبی تحویل داده شود)
  - ۰ ۱۵ نمره روش کدینگ (مسیر داده به صورت ساختاری و واحد کنترل به روش هافمن)
    - ۰ ۲۵ نمره صحت طراحی (به دست آوردن خط جداساز) با دادههای ضمیمه شده
      - ۰ ۳۵ نمره صحت طراحی با دادههای آزمون توسط دستیاران آموزشی