

گزارش کار پروژه اول

صدرا مدائنی

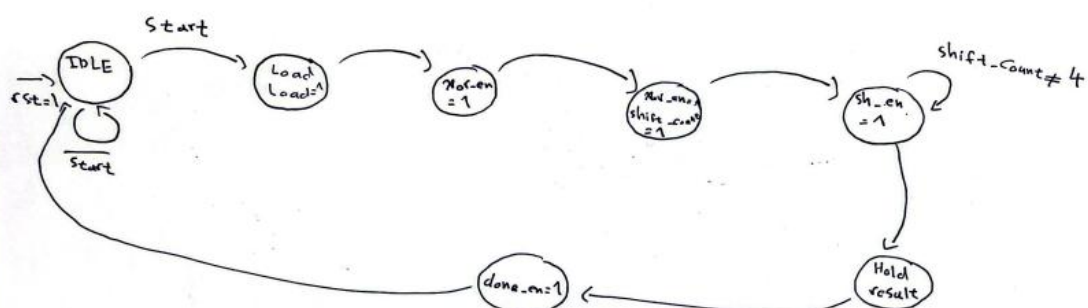
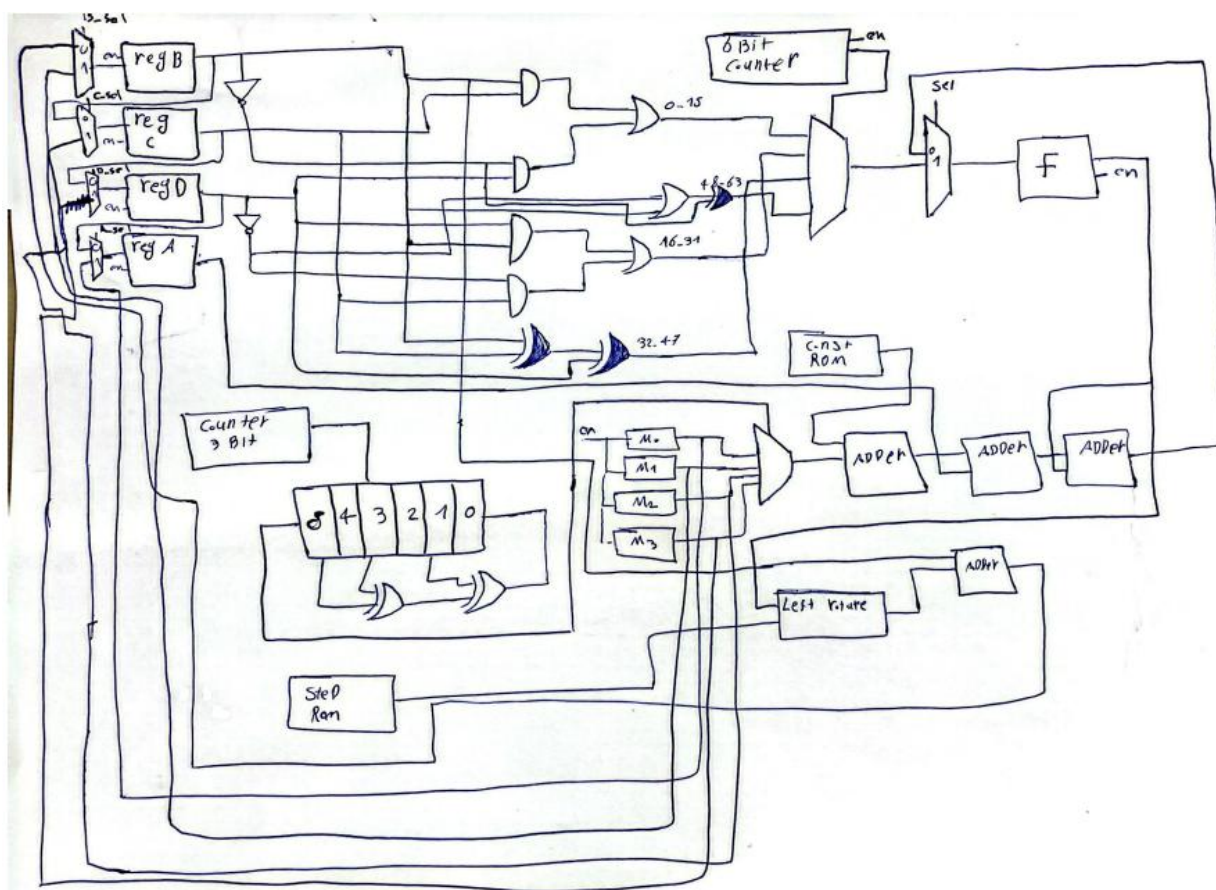
810102564

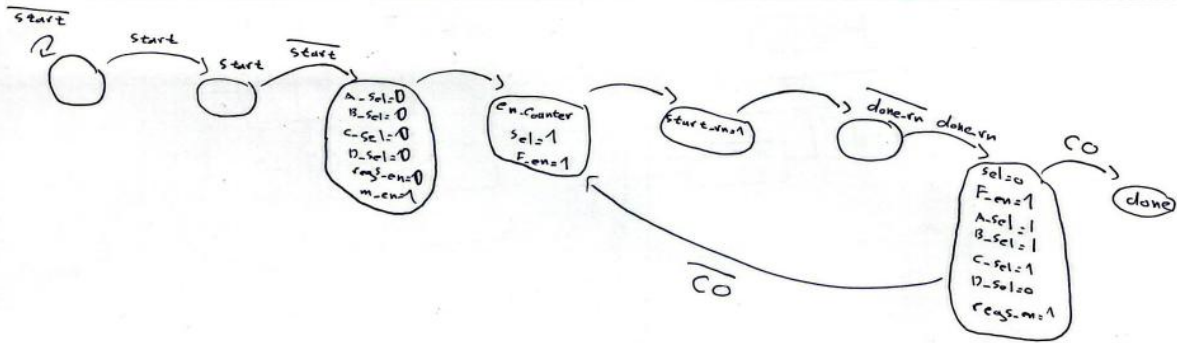
امیرحسین علی خانی

810102479

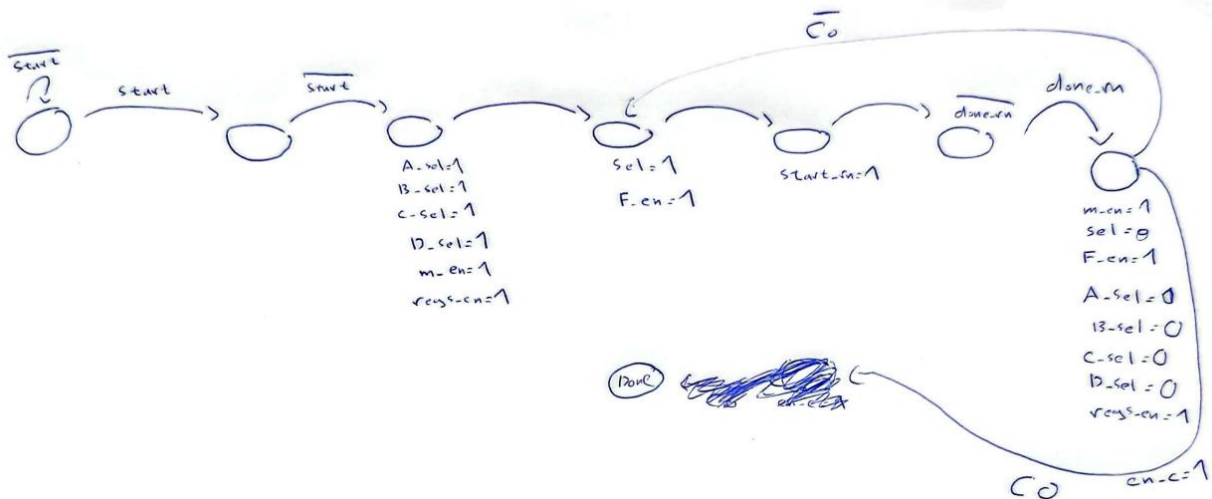
طراحی سیستم های دیجیتال

اول دیتا پس و کنترلر ما به شکل زیر بود:

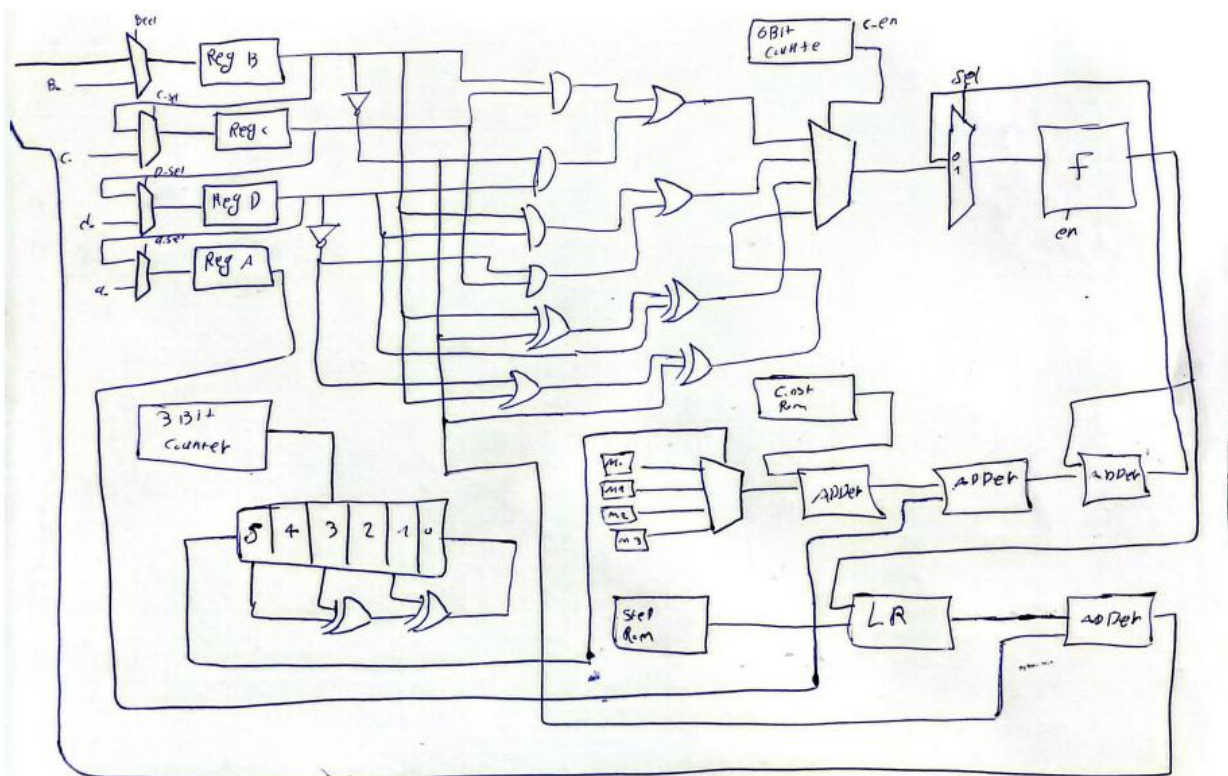




بعدا زدن کد متوجه شدیم کنترلر دوم و دیتا پسمون ایراد داشت که در شکل های بعدی نسخه درست شده اون و دلیل اشتباهات قرار میگیره



تغییری که در اینجا داده شده اینه که سلکت های A,B,C,D اول یک اند که همون a0,b0,c0,d0 رو بگیرن و در جای دیگه صفر میشوند و تغییر دیگه ای که اینه که یه کلاک بعد فعال شدن F_e در استیت یکی مونده به آخر en_c فعال میشه



فرقی که اینجا دادیم ورودی های اول ماکس رجیستر ها بود که اولش به اشتباه فکر کردیم از M ها میاد ولی بعد درستش کردیم