

گزارش پروژه دوم

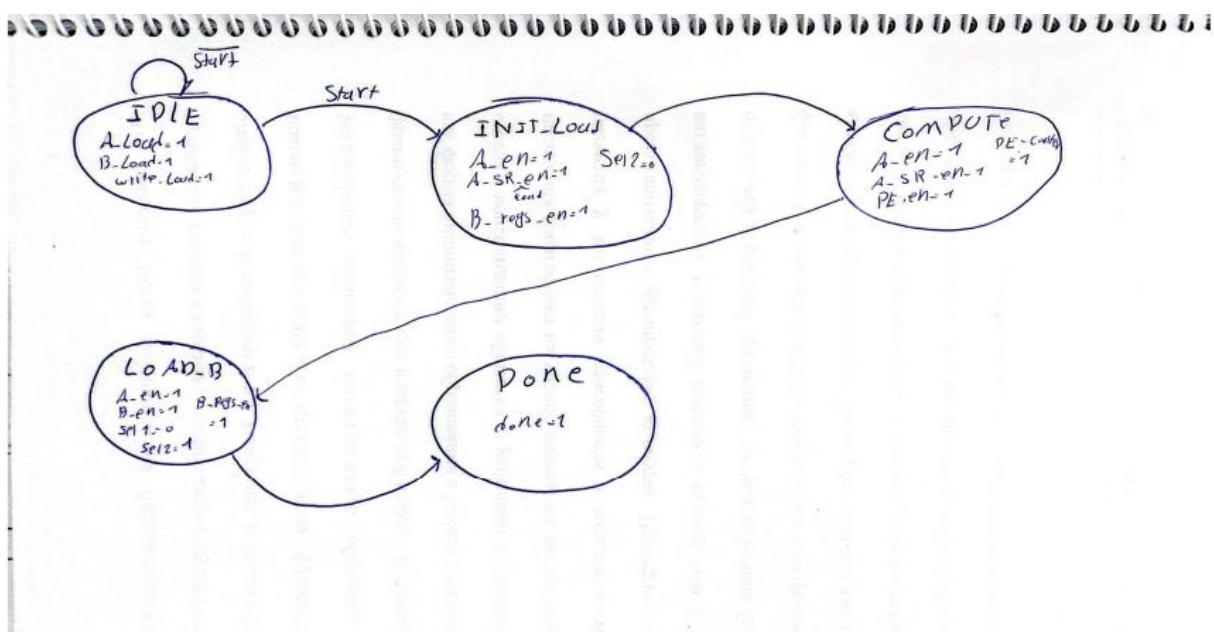
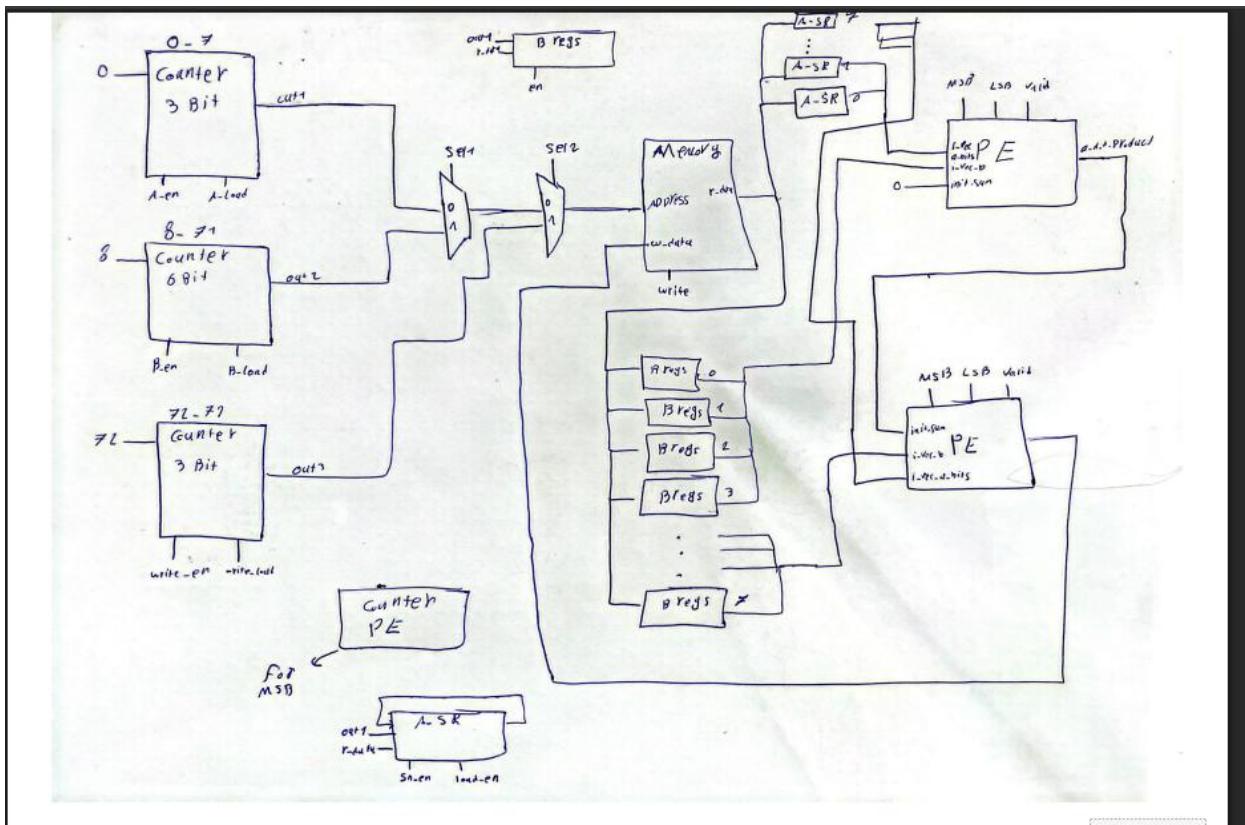
امیرحسین علی خانی

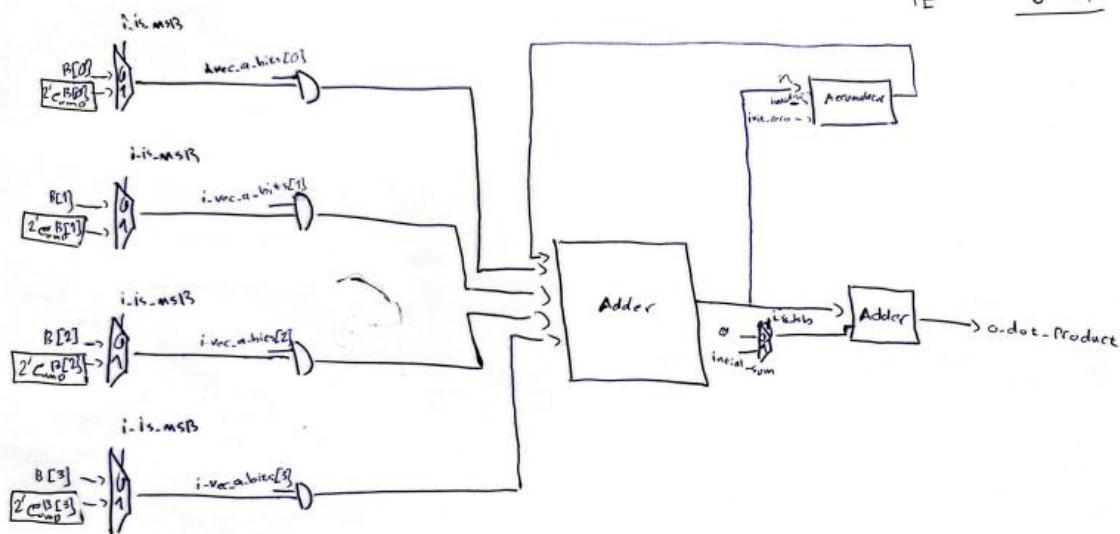
810102479

صدرا مدنی

810102564

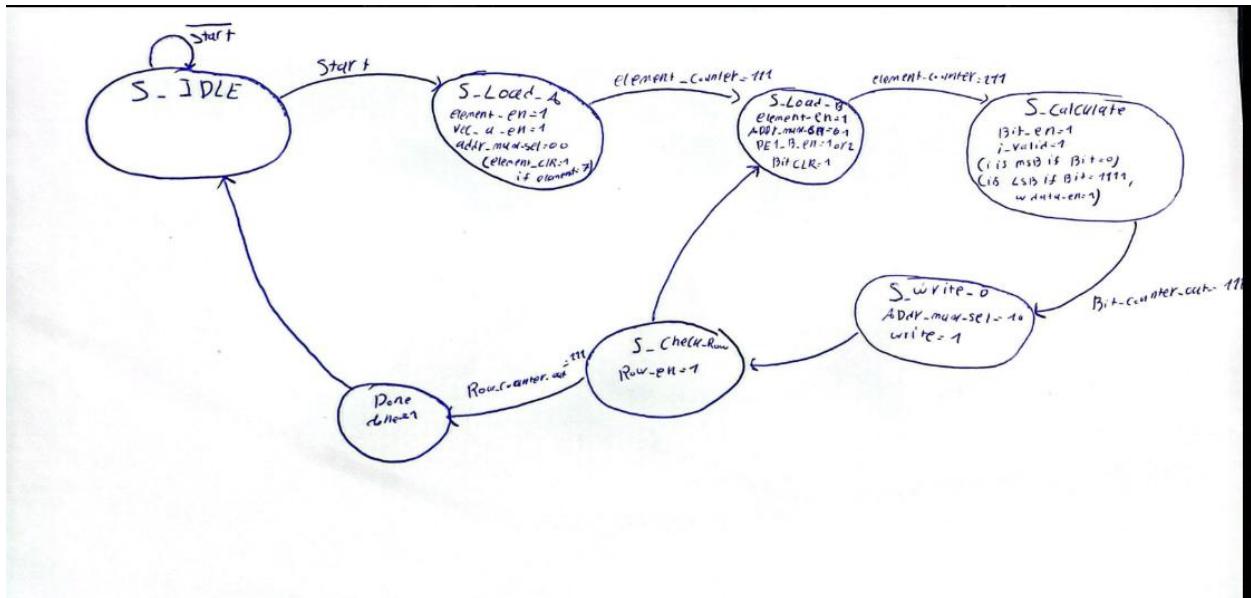
دیتاپس و کنترلر اولیه:



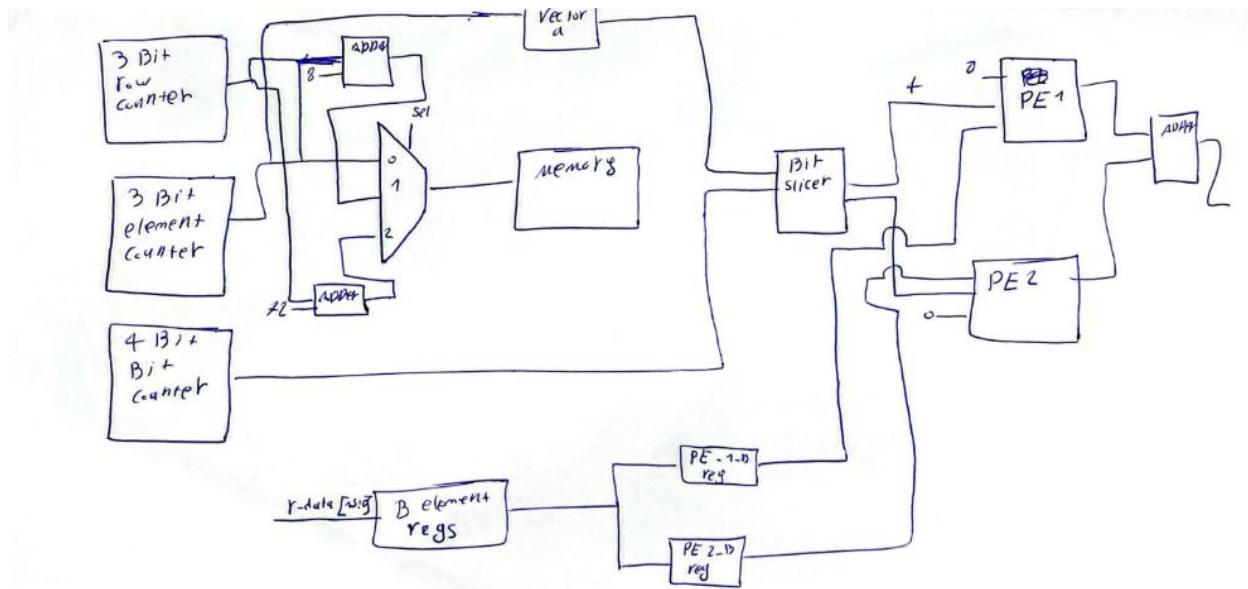


در دیتا پس و کنترلر بخش دو تغییراتی انجام دادیم که باعث شد که درست کار کنه و تنها تغییری در دیتاپس بخش یک صرفا بجای گیت های and از mux دو در یک استفاده کردیم.

کنترلر نهایی:



دیتایپس نهایی:



از ما خواسته شده بود که ضرب داخلی دو مثال و حساب کنیم و نتایج آن را در گزارش بیاریم:

$$\begin{pmatrix} 1 \\ 3 \\ 6 \\ 2 \end{pmatrix} \cdot \begin{pmatrix} 3 \\ 5 \\ 5 \\ 1 \end{pmatrix} = 50$$

$$\begin{pmatrix} 1 \\ -4 \\ 6 \\ 3 \end{pmatrix} \cdot \begin{pmatrix} 2 \\ 6 \\ -1 \\ 7 \end{pmatrix} = -7$$

