Segundariance   Value   8   16   24   32   40   48   56   64   72   80   88   98   42   42   42   43   43   43   43   43	C:/Files/VHDLProjects		_Sac																																						
nr reset 0   □ nr output 07 √01 x 03 x 07 x 0E x 1C x 19 x 12 x 04 x 08 x 11 x 02 x 05 x 0A x 15 x 0B x 17 x 0F x 1E x 1D x 1B x 16 x 0D x 1A x 1.   nr o 0   nr o 0   nr o 1   nr o 1	Signal name	Value		·		. 8	3 .			· 1	16	•		24		· ·	3:	2			40			48		- 5	6		64	 	72		80	•		88			96		r
□ nr output 07	лгclk		_		L		Ш				L		L								L			L						<u>L</u>									Ш		
лг о 0	лгreset		_																																						
лг о 0 пг о 1 пг о 1 пг о 1	_ лг output	07		X	01	( 0:	)3 \	0	07	X_0	0E	$X_{-}$	1C	X 19	) X	12	X 0	<b>4</b> X	08		11	( 02	2 X	05	√ 0A	X 1	5	0B	17	0F	( 1E	 1D \	1B	X_1	16	0D	X 1A	· X	14	$\propto$	00
лг о 1	лг О	0																																							
лг о 1	лг о	0													$\neg$					$\neg$ L									1												
	лг О	1	I																																						
AFO 1	лг О	1	I																																$\overline{}$						
	лг О	1													$\neg$																]										
Cursor 1	Cursor 1																																								