

تاریخ 1

سید دانشوار 92.3.10.66

2- اگر فرض کنیم آدرس منطبق $0000H$ باشد آدرس فیزیکی به رقم $0000H + XXXXH$ خواهد بود که آدرس فیزیکی شروع یک سگمنت است پس آدرس هایی که رقم است است بهایش مگر اسیال آن ها صفر باشد من تواند آدرس شروع یک سگمنت باشد با این توضیحات الف، ب و ج من تواند آدرس شروع یک سگمنت باشند همچنین د من تواند آدرس شروع یک سگمنت باشد.

3- $752BFH - 6BDF0H = 7BCFH$

1- الف) این میکروکنترلر از نوع 5-ARM7TDMI 16.32-bit است که دارای 144 LQFP و 144 TFBGA است.
 دارای RAM استاتی 16.64KB
 Bootloader سریال ادنیج UART که تابع کنونی امکان داند و برنامه ریزی درون سیستمی است.
 Embedded ICE-RT و Embedded Trace که امکان رفع عیب با با نرم افزار on-chip نظارت لحظاتی میزبان و دنبال کردن لادرنگ اجرای عملیات را فراهم می سازد.

حشت کانال 10 بین میکرو آنالوگ به دیجیتال با توان تبدیل 2.4M
 دو توان منبع 3.2 بیت (LPC2220 و LPC2220/61) با چهار کانال
 بیت و مقایسه واحد PWM، کان بلادرنگ (RTC) و زمان منبع تایمر
 چندین رابط سریال از دو UART، یک I²C-bus Fast و یک SPI 400 Kbits

VCC با قابلیت تنظیم و رنگ ها و آدرس بهاز
 رابط تنظیم پذیر حافظه جانبی تا 4 بانک فرکانس تا 16MB و 8/16/32 بیت
 عرض داده 2000

1- الف) تا 75 مگاهرتز. تا 2 مگاهرتز. وقفه خاموشی به 10^6 تا 10^7 (LPC2210) و 75 MHz و (LPC2220/01) 60 MHz.

هرگاه کلاک CPU قابل دسترس از PLL قابل برنامه ریزی on-chip با زمان تنظیم 100 ns.

است. به طور on-chip که با کریستال خارجی در 1 MHz و 25 MHz و است. به طور خارجی که 25 MHz کار می کند.

حالت های ذخیره انرژی در دو حالت idle و power-down برنامه ریزی با وقفه خارجی از حالت power-down به کار می شود.

فعال و غیرفعال کردن peripheral functions برای برنامه ریزی در سطح انرژی.

ب) عملیات ریاضی: $Rd, Rn, Operand2, \{S\}, \{cond\}$ A.D.D.

در این دستور اگر $\{cond\}$ داشته باشیم، ابتدا شرط چک می شود و عبارت S در صورتی که موجود داشته باشد نتیجه پرچم ها را به روز می کند.

عملیات زیر به این گونه است: $Rd = Rn + Operand2$

جای به جای: $Rd, Operand2, \{S\}, \{cond\}$ MOV

$\{cond\}$ و S را به دستور بالا می کشد. این دستور مقدار Rd و $Operand2$ را می ریزد.

label, register, Rd, B, $\{cond\}$, label

label آدرس محل است که باید به آنجا پیش انجام شود.

در چهار بایت که ذخیره می شود، 24 آدرس label با نسبت به آدرس فعلی و 8 واحد کمتر از آن ذخیره می کنند.

دو بیت به راست شیفتم می شود، چون طول هر دستور

4 بایت است و در آدرس هر دستور دو بیت سمت راست

برابر صفر است.

Subject:

Year. Month. Date. 3

1. مع این میکروکنترلر با درونی TFPGA144, LQFP144 میزنند
من شود.

2. این تراشه در پنج نوع متفاوت تولید می شود که هر پنج نوع
در دمای 40°C تا 85°C معیوضی دمای کار آن ها است.

3. این میکروکنترلر دایمی در منبع تغذیه است. CPU با ولتاژی در
1.65V تا 1.95V و I/O ها در بازه 3.0V تا 3.6V کار می کنند.

4. $SP = 2300H$

$SS(0) + FFFFH - 2300H = 48300 \Rightarrow SS(0) = 3A601H$

این مقدار باید حقیقا برابر 3A600H می بود! ایراد کار در اینجاست که

انتقالی که منت $SS(0) + 10000H$ در نظر گرفته شده است در حالی که باید

$SS(0) + FFFFH$ در نظر گرفته می شد. با این حال شروع سلامت

3A600H و انتقالی آن 4A5FFH است.