

Projet PARM

Architecture

Matéo Borlat
Eyasu Bogale
Hamza Ayoub
Safwane Benidir

Organisation et répartition des tâches

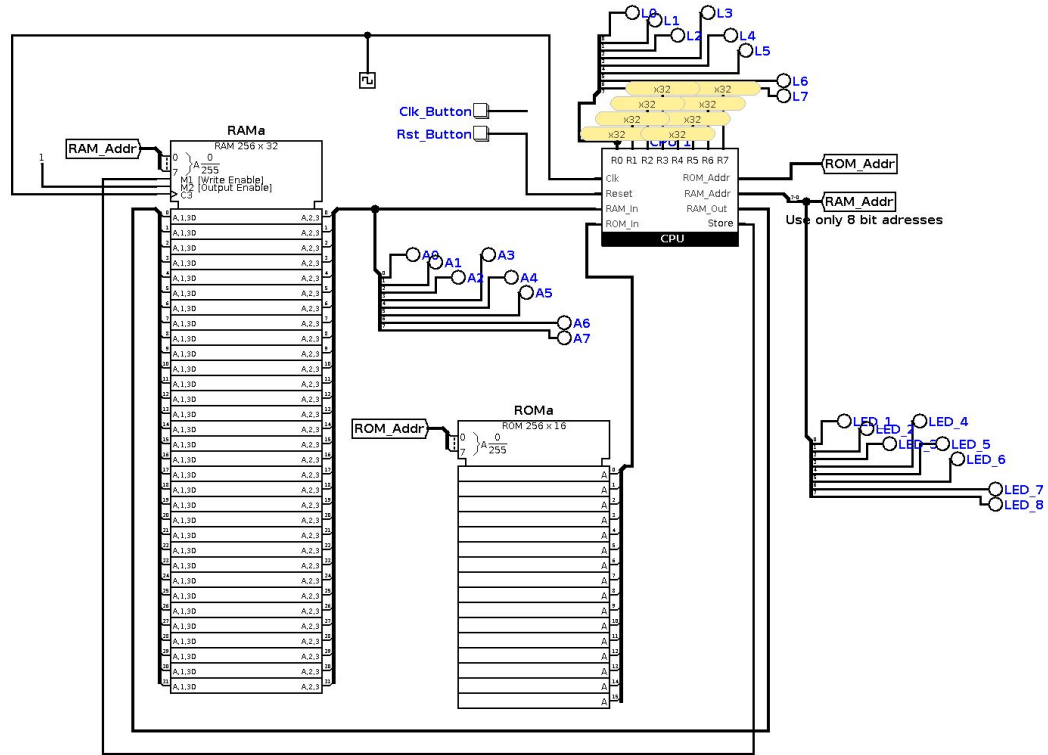
Contrôleur

Banc de Registre

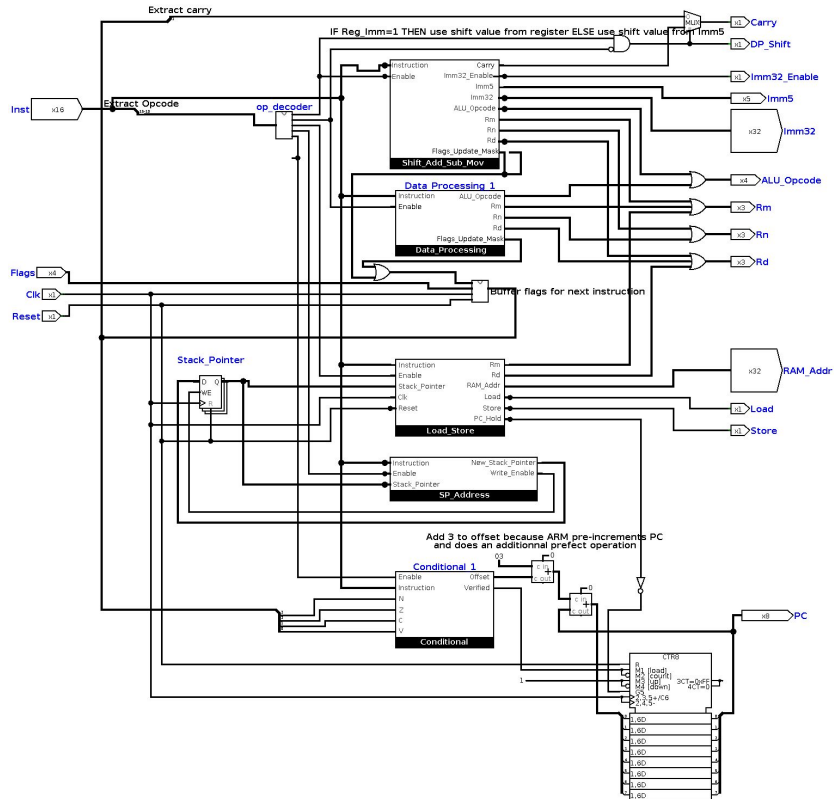
ALU

Assembleur

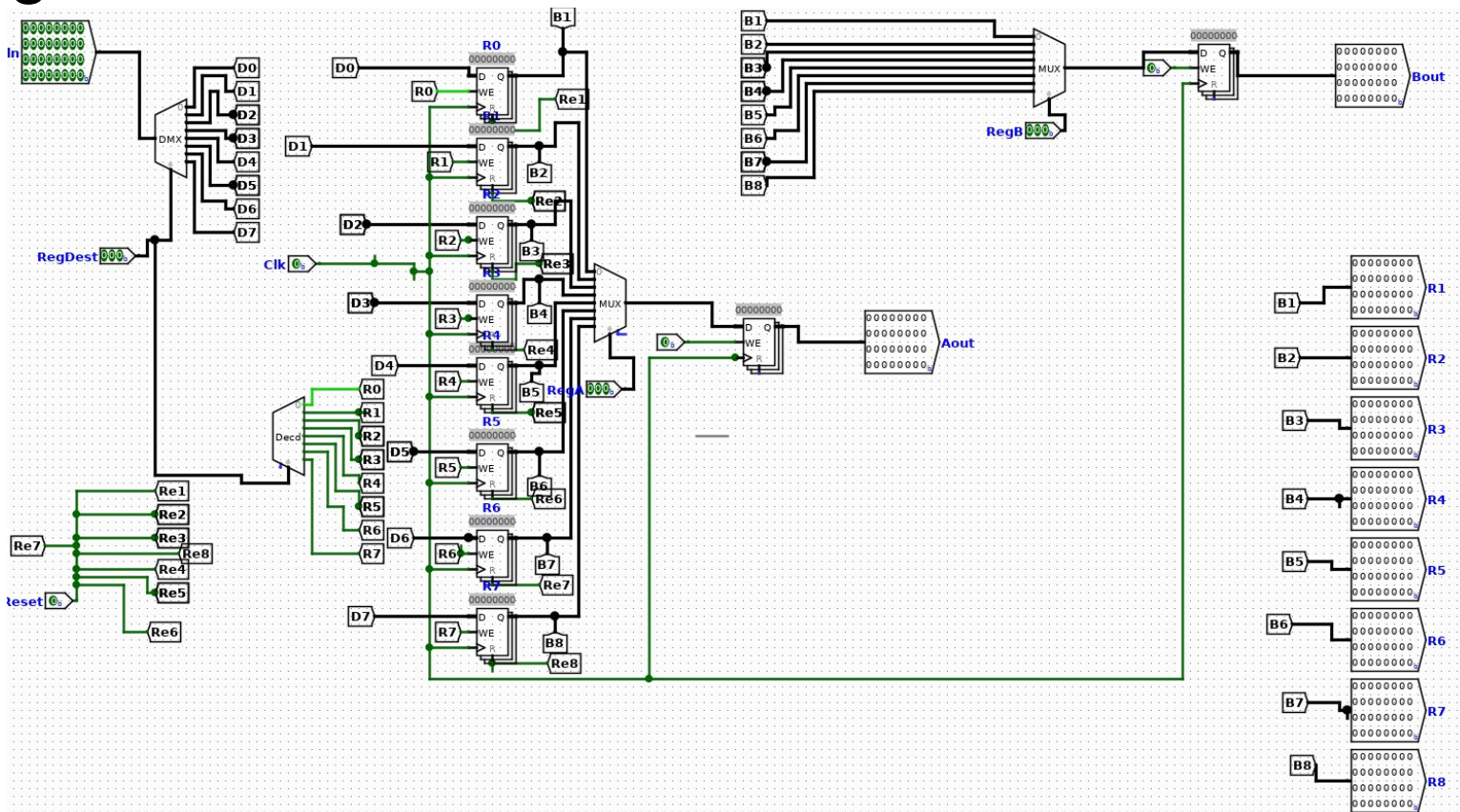
Test



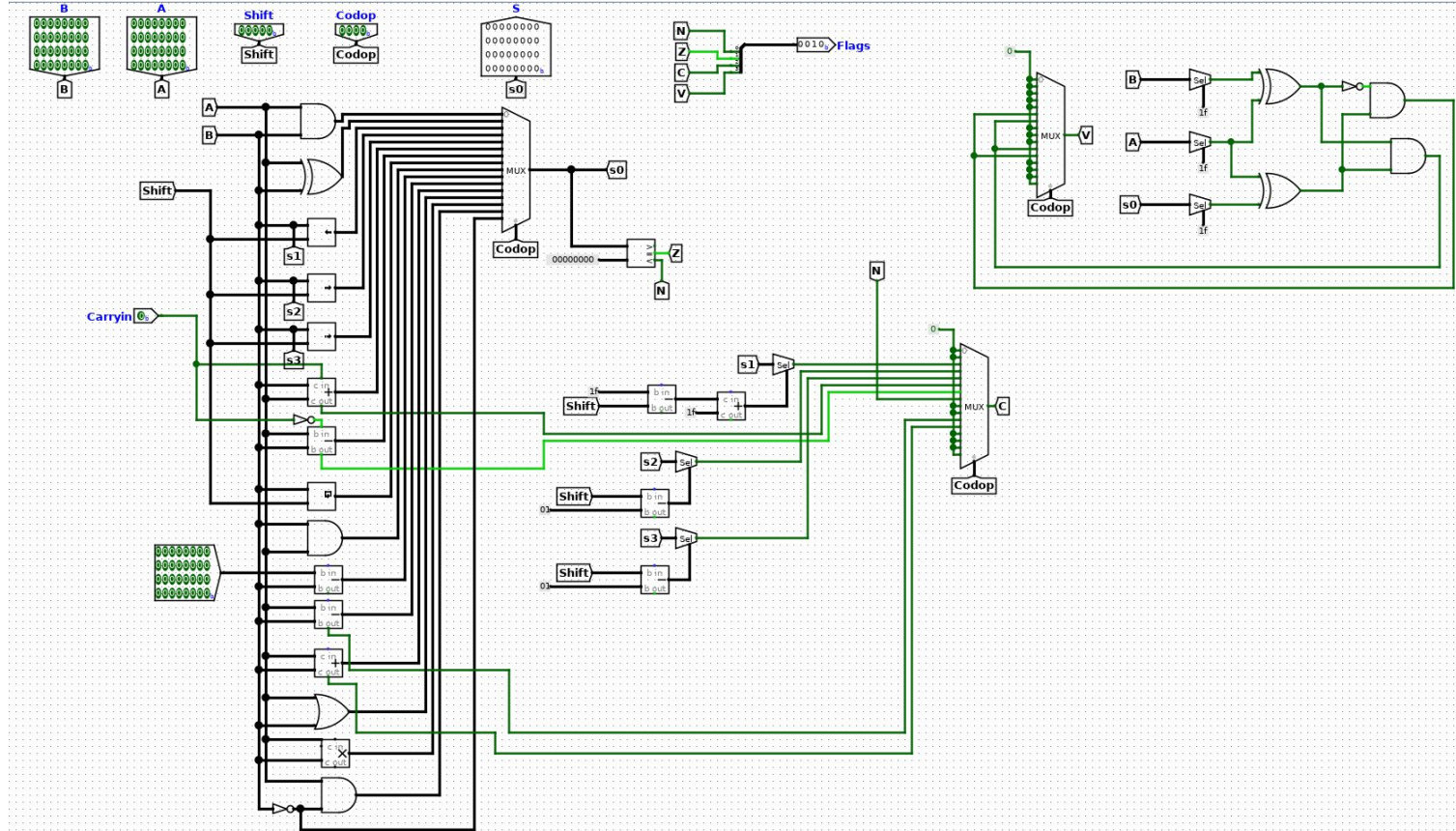
Controller



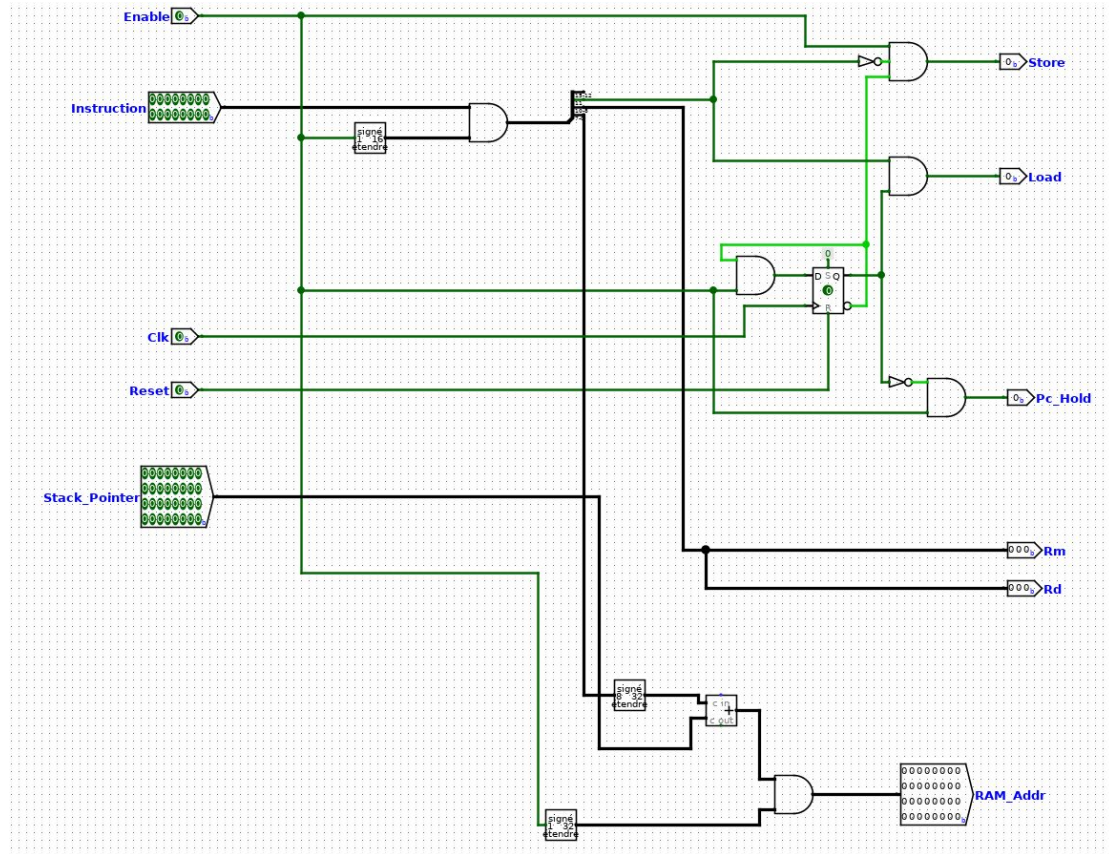
Registre



Arithmetic-logic unit



Load/Store



Les difficultés

- Problème de compatibilité sur entrée/sortie.
- Manque tests unitaires dans les circuits.
- Problème pour les opérations.

Ce qu'il reste à faire

- Tester le circuit avec un le fichier généré par le Parseur
- Corriger le fonctionnement de certaines opérations.
- Ajouter des tests unitaires