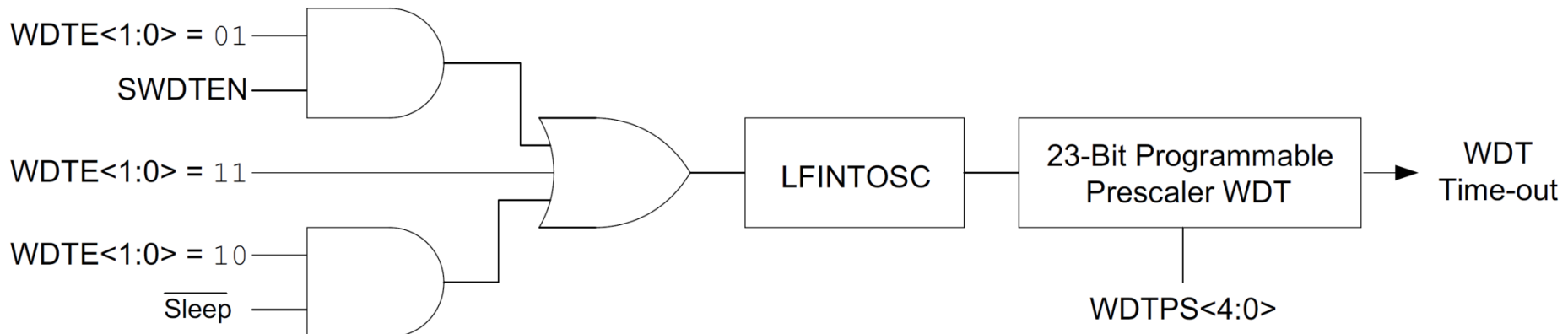


WDT – Watch Dog Timer

- systémový časovač s vlastním vstupem taktu
- nastavuje se jen a pouze předděličkou
- time-out v rozmezí ~1 ms až ~256 s (není přesný: U, 9)
- doběhnutí při vykonávání programu → reset
režimu spánku → jen probudí
- na vhodná místa programu dávat jeho nulování: *clrwdt*



UART – sériová linka

- protokol jako u RS232 ale jiné napěťové úrovně
- 1 start bit, 8 (či 9) bitů dat, s/bez parity a 1-2 stop bity
- 2 byty vstupního bufferu (po naplnění dál nepřijímá)
- 1 byte výstupního bufferu
- má vlastní baudrate generátor (pokročilý, viz datasheet)
- základní příznaky přerušení a stavové bity:
 - neprázdný vstupní buffer** => RCIF (PIR1)
 - prázdný výstupní buffer** => TXIF (PIR1)
 - prázdný výstupní shift reg.** => TRMT (TXSTA)
- pro vyčítání dat ze sériové linky v PC slouží Docklight