## Realizace zpoždění

Instrukce trvá většinou 1 instrukční cyklus (4.T<sub>CLK</sub>), skoky 2

*Časová smyčka* – nejkratší trvá 3 cykly, maximální 256\*3+2

```
movlw POCET ; počet průběhů -> W
movwf citac ; naplnění registru - čítače průběhů

Loop: decfsz citac,F; dekrementace a test na nulu
goto Loop ; skok na opakování smyčky
... ; při nule přeskok - pokračování prog.
...
movlw POCET ; počet průběhů -> W
decfsz WREG,W ; dekrementace a test na nulu
goto $-1 ; skok na opakování smyčky
... ; při nule přeskok - pokračování prog.
```

Lze doladit vložením několika instrukcí NOP do těla smyčky nebo na konec

# Vícenásobná smyčka

```
; hlavní program
         movlw
                 NMS ; zadání počtu milisekund
         call
                 Delay ms ; volání podprogramu zpoždění NMS ms
                          ; přesně N * 1000 + 5 cyklů
                          ; naplnění čítače vnější smyčky z W
Delay ms: movwf
                cnt2
                .249
                           ; trvání smyčky 249*4+4=1000 cyklů
OutLp:
         movlw
         movwf cnt1
                          ; naplnění čítače vnitřní smyčky
                          ; tělo vnitřní smyčky
InLp:
         nop
                cnt1,F
         decfsz
                          ; skok na opakování vnitřní smyčky
         goto
                 InLp
         decfsz cnt2,F
                          ; skok na opakování vnější smyčky
         goto
                 OutLp
         return
```

Při f<sub>clk</sub> = 4 MHz (T<sub>instr</sub> = 1 μs) čeká podprogram N milisekund Parametr N se předává v registru W Možno vložit více smyček

### Čekání na úroveň

#### Reakce na asynchronní událost

```
Loop: btfsc i,j ; test j-tého bitu registru i na 0
; (btfss i,j ; test j-tého bitu registru i na 1)
goto Loop ; skok na opakování smyčky
... ; při splnění podmínky - pokračování
```

- vhodné doplnit na začátku test jiného bitu, aby bylo možné čekání přerušit
- žádné instrukce skoků v programu neovlivňují příznaky

### Čekání na hranu

- test obou úrovní za sebou

Příkl.: čekání na sestupnou hranu na čtrvtém bitu portu A

```
LoopH: btfss PORTA,4 ; test na úroveň H (log.1)
goto LoopH

LoopL: btfsc PORTA,4 ; test na úroveň L (log.0)
goto LoopL
... ; při splnění podmínky - pokračování

btfss PORTA,4 ; test na úroveň H (log. 1)
goto $-1
btfsc PORTA,4 ; test na úroveň L (log. 0)
goto $-1
... ; při splnění podmínky - pokračování
```