Вариант: 21

Команда условного перехода: JMS

Архитектура: Гарвардская

ША: 8

ШД: 16

RAM тип: синхронный

ROM тип: синхронный

Тип адресация: косвенная

Количество РОН: 16

**КЭШ:**

* Алгоритм: наиболее давнего хранения
* Синхронизация с памятью: сквозная с отображением
* K:4

**АЛУ:**

**Комманды:**

* SUB
* NAND
* NOR
* ROL
* ROR

**Арбитр**

* Тип: Децентрализованный

**Стек:**

* Объем: 6
* Направление: вверх

**Схема предсказания переходов**

* Тип: A3
* Бит, тип шаблона: 4, PC(2) || GHR(2)

**КПДП:**

* Начальный адрес: 24
* Объем: 10