

NAME

Saúl A. Cárdenas

PAGES

43

SPEAKER/CLASS

Carlos Pichardo

DATE - TIME

01/32/2024

Title: Direccionamiento de memoria

Keyword

Topic: Modos de direccionamiento de memoria

Instrucción

Son las formas en que se indica cómo obtener un dato.

Palabra

Dato

Operando

Sí.

Inmediato. El operando figura en la instrucción y no su dirección.

Uso:Inicializar registros o palabras de memoria constante. Ej.: ADD \$1, mov ax, 52H.

Directo. Ahora se hace referencia a un dato con la dirección. Ej.: mov ax, [235H].

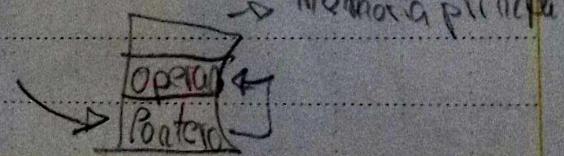
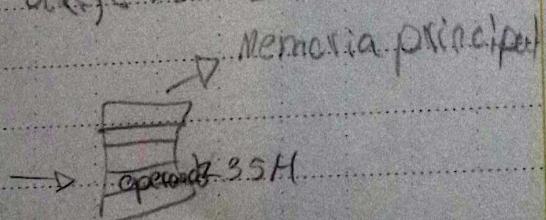
Questions

¿Cuál es el límite de punteros que se pueda crear?

¿Son realmente necesarios todos estos tipos de direccionamiento?

Indirecto. Aquí, el campo de operando contiene una referencia que indica a otra referencia (puntero).

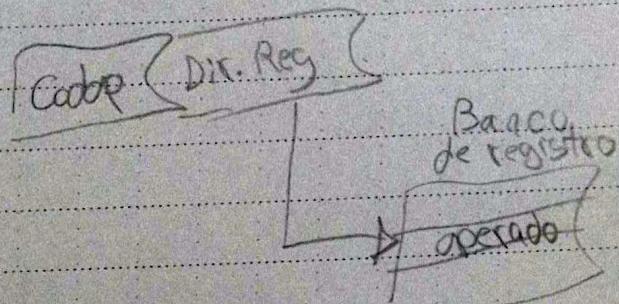
Ej.: mov bx, [ax].



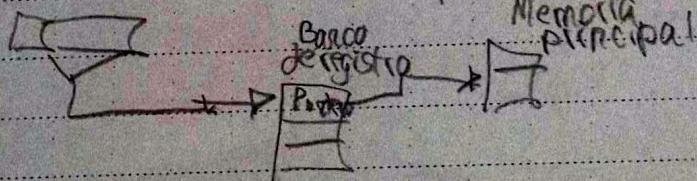
Summary:

**Title:** Direcciónamiento de memoria**Keyword****Topic:** Modos de direccionamiento de memoria

Por registro. En la instrucción se encuentra el registro que contiene al operando deseado.



por registro indirecto. La instrucción referencia a un registro que contiene un puntero a la dirección de memoria con el operando.



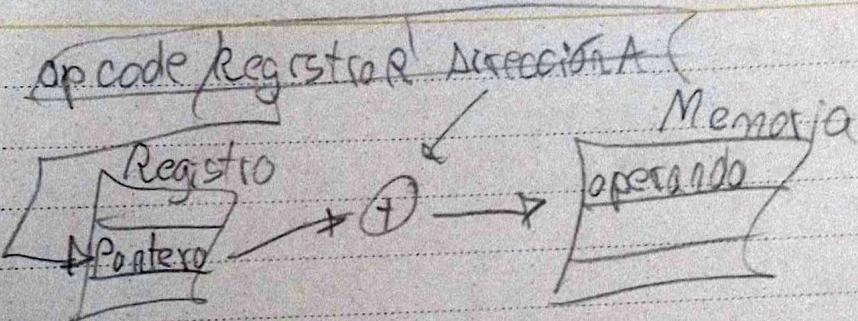
Por desplazamiento. La instrucción contiene ahora una dirección de registro base y otra que indica la dirección, el operando se encuentra en la dirección suma.

**Summary:**

Title: Direcciónamiento de la memoria

Keyword

Topic: Modos de direccionamiento de memoria



Sub-tipos: relativo. El registro de referencia es el contador del programa. A es una constante.

Con registro base. El campo de registro contiene una dirección de memoria como puntero a la dirección base, en el campo de direcciones tenemos un desplazamiento

Indexado: A se usa como referencia. B contiene el desplazamiento.

De pila: Utilizamos un puntero en un registro, que apunta al tope de la pila.

Summary: Se generan instrucciones con las que se indica al procesador como adquirir un dato mediante direcciones o de forma directa, utilizando registros o memoria externa.

NAME

Sarah A. Coeras

PAGES

1/3

SPEAKER/CLASS

Carlos Richardo

DATE - TIME

01/02/2024

Title: Assembler

Keyword

Topic: ARM

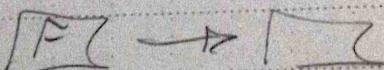
STR

LDR

MOV

CMP

\*Aritmético - lógicas.

Mov: Transferencia de datos entre registros o registro y memoria.ADD. Suma.SUB. Resta.ADC. Suma con acarreo.CMP, Comparar, SBC. Resta con acarreo,MUL. Multiplicar, SMULL. Multiplicación con signo, UMULL. Multiplicación sin signo

Questions

¿En qué  
se diferencia  
MOV de LDR?

\*De acceso a memoria:

LDR. Carga dato exclusivamente de la memoria.STR. Copia en memoria el contenido de un registro.

\*Desplazamiento:

B. Salta

Summary:

NAME

Saigel a Cueras

PAGES

73

SPEAKER/CLASS

Carlos Ricardo

DATE - TIME

01/02/2023

Title: Assembler

Keyword

Topic: ARM

Condiciones:

EQ: Igual.

NE: Distinto.

HI: Mayor que (sin signo).

LS: Menor o igual que (sin signo).

GE: Mayor o igual que (con signo).

LT: Menor que (con signo).

GT: Mayor que (con signo).

LE: Menor o igual que (con signo).

Questions

Summary:

NAME

Sergel A. Coeras

PAGES

3/3

SPEAKER/CLASS

Carlos Pichardo

DATE - TIME

01/02/2024

Title: Asamblea

**Keyword****Topic:** Xtensa

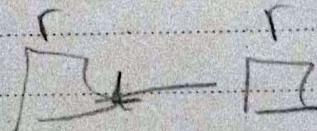
MOV

ADD

L32R

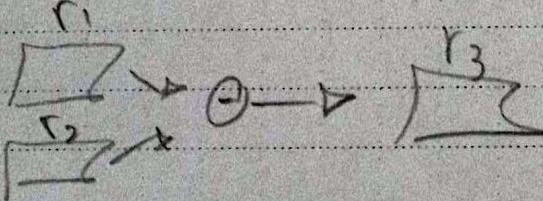
S32I

MOV: Almacena en un registro un valor, proveniente de otro registro o una constante.



ADD: Soma los valores almacenados en dos registros.

SUB: Resta los valores almacenados en dos registros.



ABS: Valor absoluto.

B: Dividirse (en base a una condición, memory (memory wait)).

L32R: Carga con respecto al Program Counter.

S32I: Almacena.

**Summary:** ARM y Xtensa poseen formas distintas de codificar en Assembler, que tienencretos términos en común.