

Céline DEMONGEOT

Ingénieur Test & Validation / IVVQ
Certifiée ISTQB Full Advanced

Adresse : Pure Provence A02
32 avenue de Provence, 13710 FUVEAU
Tél : 06 88 90 90 59
Email : celine@demongeot.org
Web : <https://cv.demongeot.org>

ISTQB

- ✓ Foundation (10/2017)
- ✓ Test Manager (12/2017)
- ✓ Test Analyst (12/2017)
- ✓ Agile Tester (04/2018)
- ✓ Technical Test Analyst (06/2018)

Profil

Passionnée par l'informatique et la technologie depuis toujours, j'ai débuté ma carrière en développement avant de m'orienter, il y a 20 ans, vers le Test et la Validation. Experte en qualification logicielle, firmware et système, j'ai validé mon expérience terrain par 5 certifications ISTQB. Je m'investis aujourd'hui dans l'assurance qualité de systèmes complexes (Défense, IoT, Smart City).

Formation

Diplôme d'ingénieur maître GMI

IUP d'Avignon – 2002

DEUG MIAS

Université Aix-Marseille III – 1999

Bac S option Mathématiques

Aix en Provence – 1996

Parcours Professionnel

Ingénieur Intégration Vérification Validation Système

2023 - 2025

CS Group

Validation du système PCO-L16 (Liaisons de Données Tactiques) pour assurer la conformité opérationnelle.

- **Ingénierie de Test :** Stratégie de validation, rédaction des plans de tests d'intégration système (IVVQ).
 - **Exécution & Analyse :** Campagnes de tests, analyse de logs (Wireshark), validation des correctifs.
 - **Environnement :** Gestion de configuration et déploiement sur plateformes Usine et Client.
 - **Relation Client :** Conduite des recettes usine et formation des utilisateurs.
- Technologies : Redmine, L11B, L16, JRE, Wireshark.

Ingénieur Test & Validation

2019 - 2023

EDITAG

Responsable de la qualification transverse (Logiciel, Firmware, Radio) de solutions IoT de picking et géolocalisation.

- **Validation End-to-End :** Vérification de l'intégrité des données (Capteurs → Base Radio → Serveur → IHM).
 - **Test Embarqué & Radio :** Qualification firmware et robustesse des protocoles (LoRa, RTLS, Propriétaire).
 - **Interopérabilité :** Validation des API (REST, MQTT) pour l'intégration avec les ERP/MES clients.
 - **Suivi Qualité :** Analyse technique des bugs (logs serveurs, trames radio) et suivi sous Redmine.
- Technologies : Redmine, RADIO, LORA, RTLS, REST, MQTT

Ingénieur Test & Validation

2017 - 2019

Citégestion | Citelum | EDF

Validation de la plateforme GMAO "MUSE" (Web, Android & Desktop) dédiée à la gestion de patrimoines urbains.

- **Agile / Scrum :** Participation aux rituels, affinage des User Stories.
- **Stratégie :** Conception des scénarios pour l'interface Web et l'application mobile.
- **Automatisation :** Scripts de non-régression sous SmartBear TestComplete.

Technologies : HP ALM, Android, Agile, TestComplete

Parcours Professionnel (suite)

Ingénieur Test & Validation

2014 - 2017

INTEL

Validation des contrôleurs NFC pour le marché mobile et industrialisation des tests.

- **Automatisation** : Développement de scripts en Python pour les campagnes de non-régression.
- **Protocoles** : Conformité aux normes sans contact (ISO-14443, ISO-15693) et bancaires (EMV).
- **Certification** : Préparation aux certifications NFC Forum et EMVCo (Bancs Micropress/Keolabs).

Technologies : CARTES A PUCE (normes EMV, ISO-14443, ISO-10373), CLEARQUEST, Python

Ingénieur Test & Validation

2008 - 2014

Inside Secure

Validation de protocole contact et sans contact.

- **R&D** : Validation protocolaire des composants sécurisés (SmartCard/NFC). Écriture de scénarios (C++, Python).
- **Outils** : Développement en Visual C++ / C# d'outils de test internes pour l'équipe R&D.

Technologies : Cartes à puce (normes EMV, ISO-14443, ISO-10373), MANTIS, JIRA, VISUAL C++, C#, PYTHON

Ingénieur Test & Validation

2005 - 2008

GFI

Missions pour différents clients :

- **Inside Contactless (2007-2008)** : Tests protocolaires sur cartes contact et sans contact.
- **Ingénico (2006-2007)** : Développement C++ de procédures d'impression (Terminaux CB).
- **H3S (2006)** : Recette fonctionnelle d'une application Web immobilière.
- **Gemalto (2005-2006)** : Développement de programmes d'initialisation et de tests de cartes à puce (Java/C).

Technologies : Cartes à puce (EMV, ISO-7816, ISO-14443, ISO-10373), MANTIS, C++, C, TURBO PASCAL, JAVA, ECLIPSE, PVCS

Ingénieur Développement

2004 - 2005

Digitech

Développement (Visual C++) de chaînes de production pour la numérisation et la reconnaissance de documents.

- **Projets majeurs** : Liasses Fiscales (DGI France), Recensement (Maroc), Actes hypothécaires.
- Intégration, statistiques et algorithmes de traitement d'image.

Technologies : Visual C++, SQL

Informaticienne

2002 - 2004

STIL

Développement (Visual C++) de chaînes de production pour la numérisation et la reconnaissance de documents.

- Maintenance du logiciel SurfaceMap (stations de numérisation 3D sans contact).
- Développement d'utilitaires de calcul (C++) et gestion de parc informatique.

Technologies : Visual C++, SQL

Compétences Clés

Expertise QA & Fonctionnelle

Ma méthodologie pour garantir la qualité :

- **Stratégie de Test** : Planification, conception et analyse de risques.
- **Certifications** : ISTQB Full Advanced
- **Cycle de vie** : Gestion complète des anomalies (Jira, Redmine).
- **Qualification** : Multi-niveaux (Système, Logiciel, Firmware).
- **Reporting** : Métriques qualité, bilans et KPI.
- **Transmission** : Formation et support aux équipes et clients.

Domaines Métier & Produits

Les environnements où j'opère :

- **IoT & Industrie** : Solutions de picking, géolocalisation, capteurs.
- **Défense** : Liaisons de données tactiques (L11B, L16, JRE).
- **Smart City** : GMAO pour éclairage public et voirie.
- **Cartes à puce / NFC** : Paiement (EMV), Sans contact, RFID, Protocoles bas niveau (ISO-7816, 14443, 15693).

Stack Technique & Outils

Mon arsenal technique :

Gestion & Test

Jira, Redmine, Mantis, HP ALM, TestComplete, Squash TM, TestLink

Langages & Scripting

Python, C++, C#, SQL, Delphi, Turbo Pascal

Protocoles & Réseaux

MQTT, REST API, LoRa, RTLS, TCP/IP, Wireshark

Méthodologie

Cycle en V, Agile