

## MİKRO İŞLENCİLER ÖDEV 2:

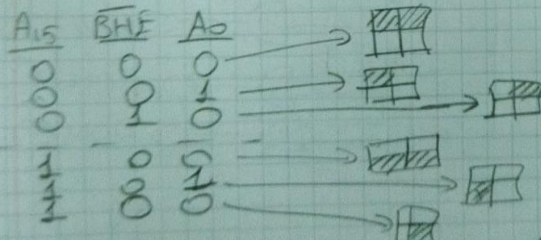
20000H + 32 KB  $\Rightarrow$  İlk ROM ağıt:

28000H + 32 KB  $\Rightarrow$  İkinci ROM

60000H + 32 KB  $\Rightarrow$  RAM Bloku

|                            |      |      |      |                        |
|----------------------------|------|------|------|------------------------|
| 20000H $\Rightarrow$ 00010 | 0000 | 0000 | 0000 | } İlk ROM'un yerleşimi |
| 27FFFH $\Rightarrow$ 0010  | 0111 | 1111 | 1111 |                        |
| 28000H $\Rightarrow$ 0010  | 1000 | 0000 | 0000 | } İkinci ROM bloğu     |
| 2FFFFH $\Rightarrow$ 0010  | 1111 | 1111 | 1111 |                        |
| 60000H $\Rightarrow$ 0110  | 0000 | 0000 | 0000 | } RAM Bloğu            |
| 6FFFFH $\Rightarrow$ 0110  | 1111 | 1111 | 1111 |                        |

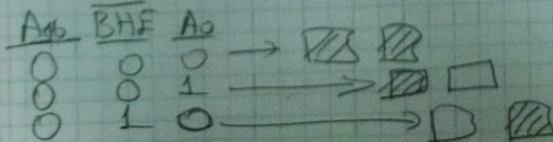
### RAM Seçimi



BHE 0 olunca  
high address yer  
seçilir, A<sub>0</sub> sıfır  
olunca düşük  
address veri seçilir.  
Tasarımın mantığı  
buna dayanıyor.

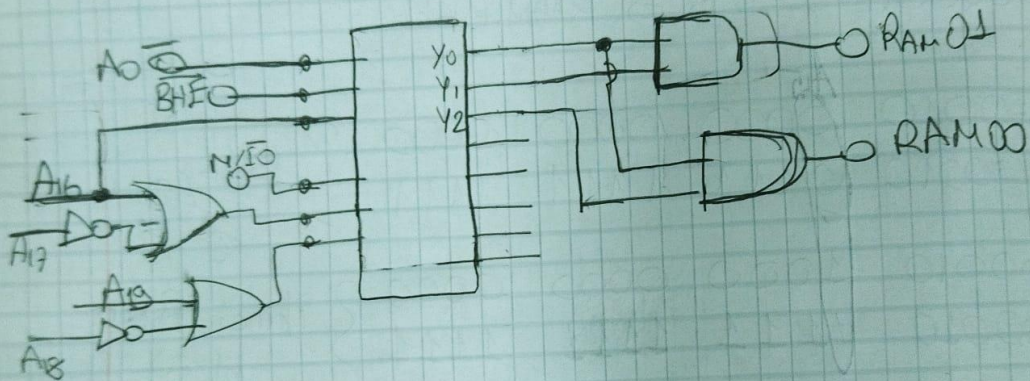
A<sub>15</sub> 0 olduğunda ilk RAM bloğu, 1 olunca ikinci RAM bloğu aktif.

### RAM



A<sub>16</sub> her zaman 0  
olup RAM seçtikten  
bu yüzden dekodların  
inputuna bağlı.

## RAM Adres Gözetimi



## ROM Adres Gözetimi

