



	PC Src	Result Src	Mem write	ALU Control	ALU Src	Imm Src	Reg write	Unsig Sig
R-T	00	00	0	با توجه به دستور مشخص می‌گردد	0	XXX	1	0
sltu	00	00	0	101	0	XXX	1	1
I-T	00	00	0	~	1	000	1	0
sltiu	00	00	0	101	1	000	1	1
lw	00	01	0	000	1	000	1	0
jalr	10	10	0	000	1	000	1	0
sw	00	XX	1	000	1	001	0	0
jal	01	10	0	XXX	X	100	1	X
blt bge bne	00	XX	0	101	0	010	0	0
beq bne	~	~	~	001	~	~	~	~
U-T	00	11	0	XXX	X	011	1	0

Imm Src	Imm. Ext	Inst type
000	$\{ \{ 20 \{ Inst[31] \} \}, Inst[31:20] \}$	I-type
001	$\{ \{ 20 \{ Inst[31] \} \}, Inst[31:25], Inst[11:7] \}$	S-type
010	$\{ \{ 19 \{ Inst[31] \} \}, Inst[31], Inst[7], Inst[30:25], Inst[11:8], 1'b0 \}$	B-type
011	$\{ \{ Inst[31:12] \}, 12'0 \}$	U-type
100	$\{ \{ 11 \{ Inst[31] \} \}, Inst[31], Inst[0:12], Inst[20], Inst[30:21], 1'b0 \}$	J-type

