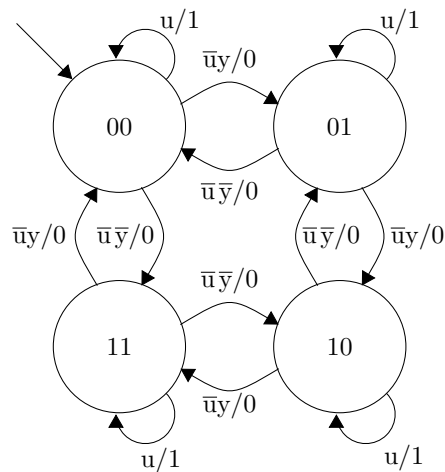


**Disciplina:** ELE2715 - Circuitos Digitais  
**Aluno:**

**Período:** 2018.2  
**Data:** 08/10/2018

1 - Projete o circuito lógico para a MDE da figura abaixo e, em seguida, implemente o circuito em VHDL.



### Observações

- Todos os alunos devem simular o circuito no ModelSim;
- A implementação deverá ser feita de forma estruturada;
- O aluno deverá forçar as entradas do sistema para comprovar que o seu projeto está funcionando;
- O aluno deverá apresentar o circuito funcionando corretamente no dia 15/10/2018;