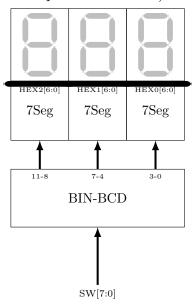


Universidade Federal do Rio Grande do Norte Centro de Tecnologia - CT

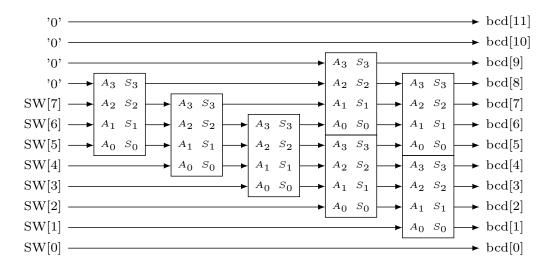
Departamento de Engenharia Elétrica - DEE

Disciplina: ELE2715 - Circuitos Digitais Período: 2018.2
Aluno: Data: 13/08/2018

1 - Projete um circuito lógico para exibir em um conjunto de displays de 7 segmentos o valor em BCD de um número binário qualquer com 8 bits. O aluno deverá utilizar um vetor SW[7:0] para o valor binário de entrada e a saída será direcionada para os displays de 7 segmentos (três vetores HEX0[6:0], HEX1[6:0] e HEX2[6:0], sendo HEX0 para as unidades, HEX1 para as dezenas e HEX2 para as centenas).



$A_3A_2A_1A_0$	$S_3S_2S_1S_0$
0000	0000
0001	0001
0010	0010
0011	0011
0100	0100
0101	1000
0110	1001
0111	1010
1000	1011
1001	1100
	I



Observações

- Todos os alunos devem simular o circuito no ModelSim;
- A implementação deverá ser feita de forma estruturada e possuir a nomenclatura dada;
- O aluno poderá utilizar o bloco 7Seg desenvolvido na aula passada;
- O aluno deverá forçar as entradas do sistema para comprovar que o seu projeto está funcionando;
- O aluno deverá apresentar o circuito funcionando corretamente no dia 20/08/2018;