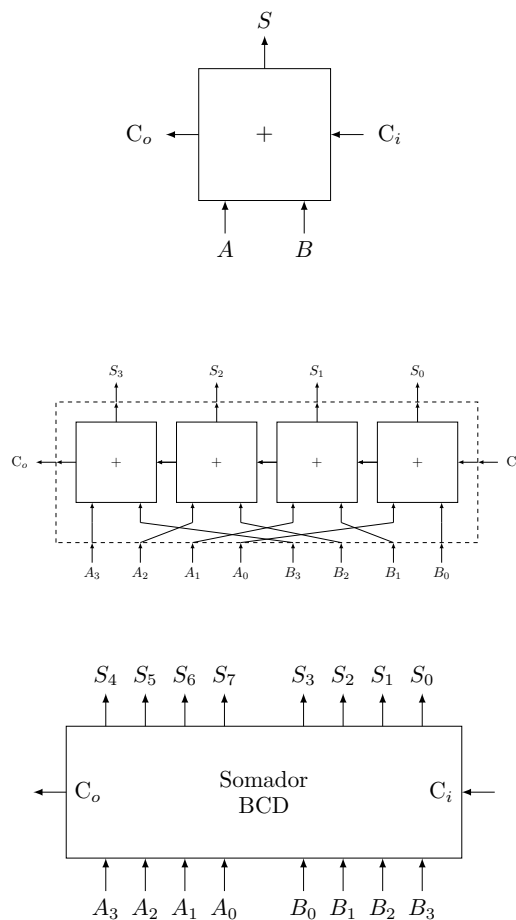


**Disciplina:** ELE2715 - Circuitos Digitais  
**Aluno:**

**Período:** 2018.2  
**Data:** 20/08/2018

1 - Implemente, em VHDL, um circuito para somar dois valores BCD ( $A, B$ ) e um *Carry* de entrada ( $C_i$ ). Este circuito deve utilizar um somador completo cascadeado para formar um somador de 4 Bits e, em seguida, utilizar o somador de 4 Bits para implementar o somador BCD.



### Observações

- Todos os alunos devem simular o circuito no ModelSim;
- A implementação deverá ser feita de forma estruturada;
- O aluno deverá forçar as entradas do sistema para comprovar que o seu projeto está funcionando;
- O aluno deverá apresentar o circuito funcionando corretamente no dia 27/08/2018;