Plancha 2

Arquitectura y lenguaje ensamblador de x86_64

Arquitectura del Computador Licenciatura en Ciencias de la Computación

24 de octubre de 2022

1. Introducción

Esta plancha de ejercicios introduce la arquitectura de CPU x86_64 y su lenguaje de ensamblador. El ensamblador para esta arquitectura viene en dos variantes de sintaxis distintas: la de Intel y la de AT&T. Nosotros usaremos exclusivamente la segunda, por ser la que emplean por defecto las herramientas de GNU.

Nota: Los registros rax, rcx, rdx, rsi, rdi, r8, r9, r10 y r11, y sus subregistros, NO son preservados en llamadas a funciones de biblioteca ni en llamadas al sistema (servicios del núcleo de sistema operativo). Si se necesita preservar los valores de estos registros, lo mejor es guardarlos en la pila.

2. Procedimiento

Resuelva cada ejercicio en computadora. Cree un subdirectorio dedicado para cada ejercicio, que contenga todos los archivos del mismo. Para todo ejercicio que pida escribir código, genere un programa completo, con su función main correspondiente; evite dejar fragmentos sueltos de programas.

Asegúrese de que todos los programas que escriba compilen correctamente con gcc. Se recomienda además pasar a este las opciones -Wall y -Wextra para habilitar advertencias sobre construcciones cuestionables en el código.

Es probable que necesiten también utilizar la opción <code>-no-pie</code> al momento de compilar si aparece un error referido a la sección <code>.data</code>. Esto puede ocurrir dependiendo de la versión de compilador que tengan instalado.

3. Ejercicios

1) A continuación se presenta el código fuente de dos programas en ensamblador de x86_64. ¿Qué devuelve cada uno de ellos como código de salida? Escriba programas equivalentes para cada uno en lenguaje C.

b)

- 2) ¿Cómo se puede obtener el código de salida de un programa? Explique dos maneras distintas.
- 3) Dados los siguientes números expresados en complemento a dos utilizando 8 bits:

$$N_1 = 100,$$
 $N_2 = 120,$ $N_3 = -63,$ $N_4 = -56,$ $N_5 = -91$

- a) Indicar el resultado de las siguientes operaciones y de las banderas CF y OF luego de realizarse cada una de las mismas:
 - 1. $S_1 = N_1 + N_2$
 - 2. $S_2 = N_3 + N_4$
 - 3. $S_3 = N_3 + N_5$
 - 4. $S_4 = N_2 N_4$
 - 5. $S_5 = N_5 N_2$
- **b)** Verificar los resultados anteriores haciendo un código en Assembler x86-64 y utilizando GDB.
- 4) En el Ejercicio 1 de la Plancha 1, se pidió completar expresiones que usaran operadores de bits y números literales del lenguaje C.
- a) Traduzca estas expresiones a ensamblador, escribiendo un programa para cada una de ellas. Asegúrese de usar registros de un tamaño adecuado. Ejecute los programas con GDB para analizar el valor resultante en cada registro.
- b) ¿Es necesario usar GDB en este caso? ¿Podría utilizarse el código de salida como en los ejercicios anteriores?
- 5) El producto tiene dos versiones: mul (producto unsigned) e imul (producto signed). Complete el siguiente fragmento de código para que el resultado final quede en la porción correspondiente de rax (i.e.: en el primer caso, si se hace print \$rax desde gdb se debe obtener -2).

```
#completar para que el resultado correcto como signed quede en rax
...
xorq %rax,%rax
movw $-1,%ax
movw $2, %cx
mulw %cx

#completar para que el resultado correcto como unsigned int
#quede en eax
...
...
```

6) Dadas la siguiente declaración de variables:

```
.data
list: .long 10, 20, 30, 40, 50, 60, 70, 80, 90, 100
length: .byte 10
```

- a) Implementar un programa en Assembler x86-64 para sumar el arreglo de 10 números mostrado en la declaración de variables.
- b) Actualice el programa de la pregunta anterior para encontrar el máximo, el mínimo y el promedio del arreglo de números.
 - c) Imprimir los resultados de los ítems anteriores por pantalla.

<u>Recomendaciones</u>:

- Realizar los cálculos requeridos en funciones separadas para que quede un código claro y ordenado.
- Usar instrucciones de movimiento de datos condicionales (familia de instrucciones CMOVcc, ver Manual de Intel).
- 7) La función factorial se puede escribir en lenguaje C con recursión:

```
unsigned long fact1(unsigned long x)
{
    if (x <= 1) {
        return x;
    }
    return x * fact1(x - 1);
}

y también con un bucle:
    unsigned long fact2(unsigned long x)
{</pre>
```

```
unsigned long acc = 1;
for (; x > 1; x--) {
    acc *= x;
}
return acc;
}
```

Implemente ambas versiones en ensamblador. Se sugiere empezar por fact2. Acompáñelas del siguiente archivo en C para probarlas:

```
#include <stdio.h>
unsigned long fact1(unsigned long);
unsigned long fact2(unsigned long);
int main(void)
{
    unsigned long x;
    scanf("%lu", &x);
    printf("fact1: %lu\n", fact1(x));
    printf("fact2: %lu\n", fact2(x));
    return 0;
}
```

Deberá entonces mantener dos o más archivos separados: uno para la función main en C y uno o más para las funciones en ensamblador. Para generar el binario ejecutable, debe pasar los nombres de todos archivos de implementación como argumentos de gcc:

```
$ gcc fact.s main.c
```

8) Una forma de imprimir un valor entero es realizando una llamada a la función printf. Esta toma como primer argumento una cadena de C (las cuales se representan como un puntero a caracter) indicando el formato y luego una cantidad variable de argumentos que serán impresos. La signatura en C es la siguiente:

```
int printf(const char *format, ...);
```

La forma de llamarla en ensamblador es como sigue:

Agregue más llamadas a printf en el código para imprimir:

a) El valor del registro rsp.

- b) La dirección de la cadena de formato.
- c) La dirección de la cadena de formato en hexadecimal.
- d) El quad en el tope de la pila.
- e) El quad ubicado en la dirección rsp + 8.
- f) El valor i.
- g) La dirección de i.
- **9)** Implementar un programa en Assembler para invertir un arreglo de bytes de longitud conocida usando el *stack*. Esto puede ser logrado "apilando" los valores de a uno en el *stack* y luego ir "desapilando" en sentido inverso y guardando los bytes en una variable en el segmento .data.
- **10)** Las instrucciones rol y ror toman dos operandos:

```
rol cantidad_a_rotar, registro ror cantidad_a_rotar, registro
```

y rotan los bits del segundo operando a izquierda y derecha, respectivamente, la cantidad de veces indicada en el primer operando. Además, dejan el bit izquierdo o el derecho, según corresponda, del segundo operando en la bandera de acarreo (carry) del registro de estado.

Además, existe la instrucción adc (add with carry), que toma dos operandos:

```
adc op_origen, op_destino
```

y calcula $op_destino \leftarrow op_origen + op_destino + acarreo$.

- a) Use estas instrucciones para permutar la mitad alta y baja de un entero de 64 bits (quad) almacenado en el registro rax.
- **b)** Use estas instrucciones para encontrar cuántos bits en uno tiene un entero de 64 bits (quad) almacenado en el registro rax.
- 11) Realizar un programa en Assembler x86-64 que sume una cantidad variable de argumentos de entrada elevados al cuadrado y muestre el resultado por pantalla: $S = a_1^2 + a_2^2 + \cdots + a_n^2$. Además, debe imprimir la cantidad de argumentos ingresados (n). Por ejemplo, si se ejecuta de la siguiente manera:

```
./suma 1 2 3 4
```

debe imprimir

```
"Cantidad de argumentos ingresados: 4. La suma es 30."
```

Por el contrario, si no se ingresan argumentos debe imprimir el mensaje

```
"Ingrese al menos un argumento"
```

Ayuda: Se puede usar la función int atoi(const char *str) que devuelve el argumento de entrada de tipo cadena de caracteres convertido en un valor tipo entero.

- 12) Implemente en ensamblador dos funciones que realicen lo siguiente completando el código de ejemplo:
- a) Busque un caracter dentro de una cadena apuntada por rdi. Código de ejemplo (guardarlo en buscachar.s):

b) Comparen dos cadenas de longitud rdx apuntadas por rdi y rsi. Código de ejemplo (guardarlo en comparastrings.s):

Una vez implementadas las funciones anteriores y probadas con diferentes valores las utilizaremos para implementar el algoritmo de "fuerza bruta". Una versión en C de tal algoritmo es la siguiente (archivo fuerza_bruta_c.c):

```
int fuerza_bruta(const char *S, const char *s, unsigned lS, unsigned ls)
{
    unsigned i, j;
    for (i = 0; i < lS - ls + 1; i++) {
        if (S[i] == s[0]) {
            for (j = 0; j < ls && S[i + j] == s[j]; j++) {}
            if (j == ls) {</pre>
```

```
return i;
}

return -1;
}
```

c) Asegúrese de entender qué hace la función anterior fuerza_bruta: haga un programa (guárdelo en main.c) que llame a dicha función y tome como argumentos las dos cadenas que llegarán a fuerza_bruta. Incluya al principio de main.c la declaración de fuerza_bruta para que el programa compile:

```
int fuerza_bruta(const char *S, const char *s, unsigned lS, unsigned ls);
```

Puede compilar el programa completo usando:

```
gcc fuerza_bruta_c.c main.c -o main -g
```

O puede compilar los módulos en forma individual a medida que sea necesario:

```
gcc -g -c fuerza_bruta_c.c # esto produce fuerza_bruta_c.o
gcc -g -c main.c # esto produce main.o
```

.... y luego compilar el programa completo usando

```
gcc main.o fuerza_bruta_c.o -o main
```

Pruebe el programa con diferentes entradas y estudie el funcionamiento de fuerza_bruta

d) Reescriba la función en C fuerza_bruta para que utilice las funciones de los apartados a) y b). Llámela fuerza_bruta2 y guárdela en fuerza_bruta2_c.c. Al principio de ese archivo deberá declarar las dos funciones anteriores:

```
char *busca(const char *s1, char c, unsigned 1);
int compara(const char *s1,const char *s2, unsigned 1);
```

Para compilar deberá:

- Borrar (o mejor: comentar) las referencias a main en los archivos ".s"
- Reemplazar en main.c: fuerza_bruta por fuerza_bruta2
- Compilar con el siguiente comando (también se puede hacer compilación de cada módulo individualmente como se hizo en el apartado anterior):

```
gcc -g main.c fuerza_bruta2_c.c buscachar.s comparastrings.s
```

Pruebe el programa con diferentes entradas.

- e) Reemplace la implementación en C de fuerza_bruta2 por una implementación en assembler de la misma función.
- 13) El programa que sigue, funcs, implementa void (*funcs[])() = {f1, f2, f3}. Compléte-lo para que la línea con el comentario corresponda a funcs[entero]() de manera que si se ingresa un 0 por teclado imprime un cero, si se ingresa un 1 imprime un 1 y si se ingresa un 2 imprime un dos. Use el código más eficiente.

```
.data
        .string "%d"
fmt:
entero: .long -100
funcs:
        .quad f1
        .quad f2
        .quad f3
        .text
f1:
        movl $0, %esi; movq $fmt, %rdi; call printf; jmp fin
        movl $1, %esi; movq $fmt, %rdi; call printf; jmp fin
f2:
f3:
        movl $2, %esi; movq $fmt, %rdi; call printf; jmp fin
        .global main
main:
        pushq %rbp
        movq %rsp, %rbp
        # Leemos el entero.
        movq $entero, %rsi
        movq $fmt, %rdi
        xorq %rax, %rax
        call scanf
        xorq %rax, %rax
        # COMPLETE CON DOS INSTRUCCIONES.
        jmp *%rdx
fin:
        movq %rbp, %rsp
        popq %rbp
        ret
```

14) Las funciones setjmp y longjmp permiten hacer saltos no locales. Sus signaturas en C se encuentran en la cabecera setjmp.h y son las siguientes:

```
int setjmp(jmp_buf env);
void longjmp(jmp_buf env, int val);
```

setjmp "guarda" el estado de la computadora en el argumento env y luego longjmp lo restaura. Reimplemente setjmp y longjmp; llámelas setjmp2 y longjmp2.

15) Dado el siguiente programa en C (código/memoria/disposición_pila.c en Subversion):

```
printf("e: %p\n", &e);
  printf("f: %p\n", &f);
  printf("g: %p\n", &g);
  printf("h: %p\n", &h);
  return 0;
}
int main(void)
{
  return f('1', 2, '3', 4, '5', 6, 7, 8);
}
```

- a) Realice un diagrama de la pila cuando se está ejecutando f. Indique en el diagrama la ubicación y el espacio utilizado por cada argumento.
- b) Indique la dirección dentro de la pila en donde está almacenada la dirección de retorno de f y si es posible verifique con GDB. Sugerencia: utilice el comando si, para avanzar de a una instrucción.
- 16) Dado el siguiente código en Assembler X86-64:

```
.data
a:
          .word -1
          .byte Oxaa, 99
          .float 1.5
c:
str:
          .asciz "Hola mundo\n"
.text
.global main
main:
         leaq a, %rdx
                                   \# ax = 0xffff
          . . . . . . . . . . . . . . . . . . .
          . . . . . . . . . . . . . . . . . . .
                                   \# al = 0x63
                                   # esi = "Hola"
          . . . . . . . . . . . . . . . . . . .
                                   \# edi = 0x3fc00000
         movl %esi, (%rdx)
         retq
```

a) Completar el siguiente diagrama de memoria, indicando los valores almacenados, las direcciones de memoria y los nombres de las etiquetas antes de ejecutar el código. Utilizar GDB.

Etiqueta	Dirección de memoria	Valor almacenado
• • • •		
:	i	:
:	:	:

b) Completar lo que falta en las líneas de puntos del código anterior para que cada línea de código se corresponda con el valor del registro indicado en el comentario correspondiente sin usar movimientos de valores inmediatos.

c) Repetir el diagrama de memoria luego de ejecutar la línea de código movl %esi, (%rdx).

17) Corrutinas:

a) Compile y ejecute el código de corrutinas cooperativas:

```
$ cd código/corrutinas_cooperativas
$ gcc corrutinas.c guindows.c -o corrutinas
$ ./corrutinas
```

b) Agregue una nueva corrutina:

```
task t3;

void ft3(void)
{
    for (unsigned i = 0; i < 5000; i++) {
        printf("t3: i=%u\n", i);
        TRANSFER(t3, t1);
    }
    TRANSFER(t3, taskmain);
}</pre>
```

Nota: se debe reservar espacio en la pila (stack también para ft3). Haga que ft3 realice una iteración luego de que ft2 lo haya hecho.

c) Modifique las tres corrutinas para que impriman la dirección de una variable local antes de comenzar a iterar. Compare las direcciones mostradas.