

Lab 08

Arquitetura e Organização de Computadores II

Prof. Roberto Cabral

17 de Março de 2021

1. Este lab consiste em pesquisar a organização da memória cache em cada um dos processadores especificados. Deve-se descrever detalhadamente toda a organização, desde o tipo de memória cache utilizada, possíveis tamanhos, níveis, política de escrita, política de substituição, dentre outros. O conjunto de processadores que cada um deve pesquisar encontra-se em:

docs.google.com/spreadsheets/d/1xdIIyo83f4AnB6EcZdpIWN27TlpC0wnG1vyV8Fw6yUA

Cada pessoa deve ir até à tabela disponível no link acima e colocar seu nome no conjunto de processadores que deseja pesquisa. Só pode repetir o mesmo grupo de processadores depois de todos os grupos terem sido escolhidos pelo menos uma vez. Um mesmo grupo de processadores não pode ser escolhido mais de duas vezes.

Obs.: o trabalho deve ser entregue em forma de relatório até o dia 23/03, pelo Moodle.