

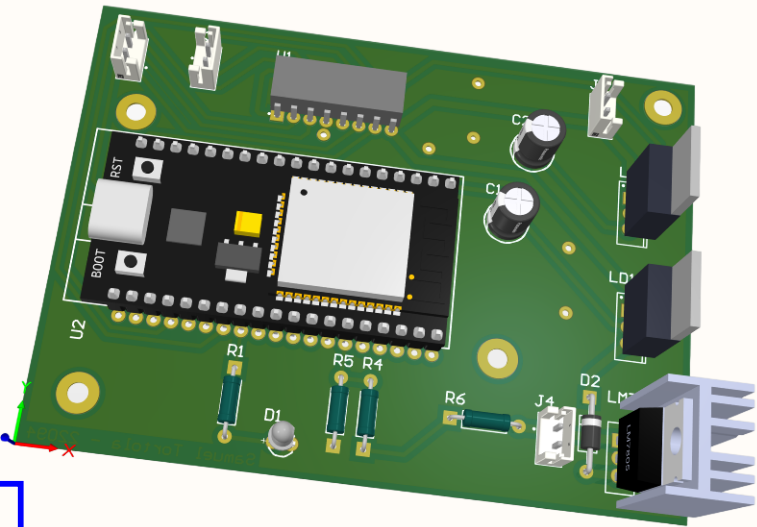
Super Sumo

v1

26/03/2024

DRAFT

Page	Index
.....
1	COVER PAGE
2	BLOCK DIAGRAM
3	SCHEMATIC
4	REVISION HISTORY



DESIGN CONSIDERATIONS:

DESIGN NOTE:
Example text for informational
design notes.

DESIGN NOTE:
Example text for debug notes.

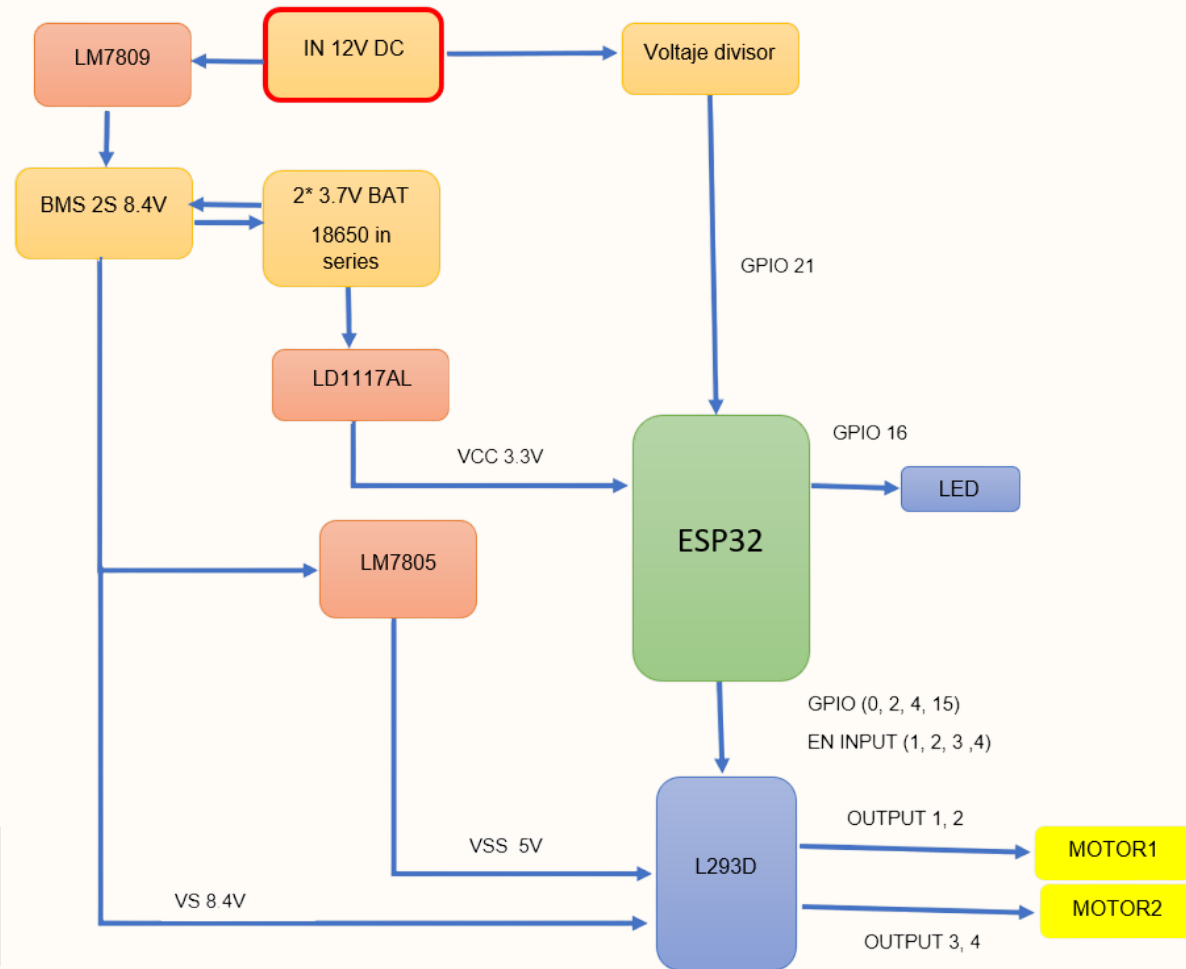
LAYOUT NOTE:
Example text for critical
layout guidelines.

DESIGN NOTE:
Example text for cautionary
design notes.


DESIGN NOTE:
Example text for critical
design notes.

Proyecto: Super sumo		Documento: Cover Page			
Autor: Samuel Tortola		Curso: PCB			
Carnet: 22094	Fecha: 25/04/2024	Revisión: v1	Tamaño: Carta	Hoja: 1 de 5	

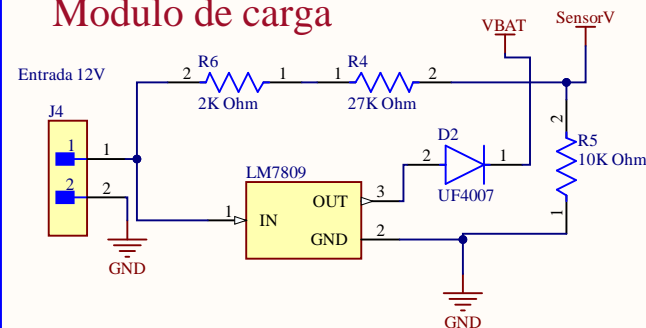
Block Diagram



DESIGN NOTE:
Se omitieron las conexiones de GND, ya que, se sobre entiende que cada componente lo lleva en su respectivo PIN.

Proyecto: Super sumo			Documento: Block Diagram		
Autor: Samuel Tortola			Curso: PCB		
Carnet: 22094	Fecha: 25/04/2024	Revisión: v1	Tamaño: Carta	Hoja: 2 de 5	


**DESIGN NOTE:
NO ALIMENTAR EL MÓDULO DE
CARGA CON MAS DE 13V DC.**



UVG
UNIVERSIDAD
DEL VALLE
DE GUATEMALA

Revision History

Fecha	Acción
26/03/2024	Se inició el proyecto
08/04/2024	Se realizaron librerías de ESP32
09/04/2024	Se realizaron esquemáticos de fuente de poder y procesamiento
10/04/2024	Se realizó esquemático de Control de motores
13/04/2024	Se realizó el diagrama de bloques
14/04/2024	Se finalizó el esquemático
20/04/2024	Se realizó la forma de PCB
22/04/2024	Se Colocacon los componentes correspondientes
24/04/2024	Se realizó el Ruteo de pistas y exportación de Gerbers
25/04/2024	Se realizó la exportación de lista de materiales

Proyecto: Super sumo		Documento: Revision History			
Autor: Samuel Tortola		Curso: PCB			
Carnet: 22094	Fecha: 25/04/2024	Revisión: v1	Tamaño: Carta	Hoja: 4 de 5	

	1	2	3	4		
A	<div>Designator [01] - COVER PAGE.SchDoc</div> <div></div>	<div>Designator [02] - BLOCK DIAGRAM.SchDoc</div> <div></div>	<div>Designator [03] - SCHEMATIC.SchDoc</div> <div></div>	<div>Designator [04] - REVISION HISTORY.SchDoc</div> <div></div>	A	
B					B	
C	<div>Schematic Status Explanation</div> <div>DRAFT - Very early stage of schematic, ignore details.</div> <div>PRELIMINARY - Close to final schematic.</div> <div>CHECKED - There should not be any mistakes. Tell the engineer if you find one.</div> <div>RELEASED - A board with this schematic has been sent to production.</div>				C	
D			<div>Proyecto: Super sumo</div> <div>Autor: Samuel Tortola</div> <div>Carnet: 22094</div>	<div>Documento: General</div> <div>Curso: PCB</div> <div>Revisión: v1</div> <div>Tamaño: Carta</div> <div>Hoja: 5 de 5</div>	<div>UVG</div> <div>UNIVERSIDAD DEL VALLE DE GUATEMALA</div>	D
	1	2	3	4		