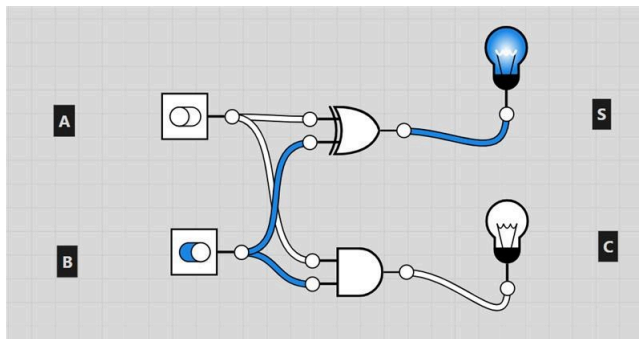


Práctica 2.7 Circuitos combinacionales y secuenciales

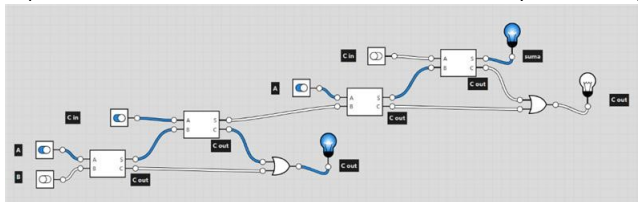
viernes, 4 de noviembre de 2022 14:02

1. Diseñar y simular un **semisumador** de un bit.
 1. Genera su tabla de verdad.
 2. Extrae las funciones de la suma (S) y el acarreo (C)
 3. Implementa el circuito utilizando las puertas lógicas necesarias en el simulador [logic.ly](https://www.logic.ly) (o similar) haciendo las capturas necesarias.

ENTRADA:		SALIDA:	
A	B	S	C
0	0	0	0
0	1	1	0
1	0	1	0
1	1	1	1

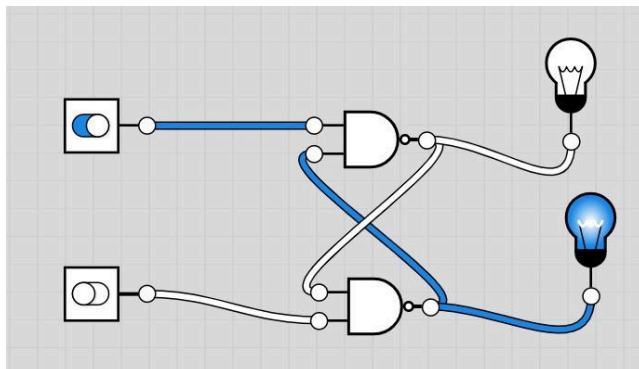


1. Diseñar y simular un **sumador** completo de 4 bits.
 1. **Empaqueta** el semi-sumador creado anteriormente para usarlo en el siguiente apartado.
 2. Implementa el circuito utilizando los elementos necesarios y haciendo capturas.



1. Diseña un **latch S-R** en [logic.ly](https://www.logic.ly) que utilice puertas lógicas **NAND**

2.



1. Diseña un latch S-R **sincronizado** a partir del latch S-R anterior.



2.

