

ATOS RECRUTE UN/UNE LINÉARISATION D'AMPLIFICATEUR RF H/F EN STAGE 6 MOIS.

Date : 01/03/2016

Référence de l'offre : 198809-12489396

Domaine d'activité : Systèmes d'informations / télécom (Ingénieur Etudes / Développement)

Type de contrat : Stage

Localisation : AIX 13100, FR

Durée du contrat : 6 mois

Niveau d'études : Bac +5

Années d'expérience : 6 mois - 1 an

Description de l'entreprise :

Atos SE (Société Européenne), est une entreprise leader de services numériques avec un chiffre d'affaires annuel de 11 milliards d'euros et 93 000 collaborateurs dans 72 pays. Atos fournit à ses clients du monde entier des services de conseil et d'intégration de systèmes, d'infogérance et de BPO, de Big Data et de Cyber-sécurité, d'opérations Cloud et des services transactionnels par l'intermédiaire de Worldline, le leader européen et un acteur mondial dans les services de paiement. Grâce à son expertise technologique et sa connaissance sectorielle pointue, Atos sert des clients dans différents secteurs : Défense, Services financiers, Santé, Industrie, Médias, Services aux collectivités, secteur Public, Distribution, Télécoms et Transports.

Atos déploie les technologies qui accélèrent le développement de ses clients et les aident à réaliser leur vision de l'entreprise du futur. Atos est le partenaire informatique mondial des Jeux Olympiques et Paralympiques. Le Groupe est coté sur le marché Euronext Paris et exerce ses activités sous les marques Atos, Atos Consulting, Atos Worldgrid, Bull, Canopy, Worldline.

Pour plus d'informations : atos.net

Description du poste :

Big Data Security propose une offre complète et unique reposant sur 3 axes : Ingénierie Hardware et Software, Conseil et Produits. Ses domaines d'expertises s'étendent des Systèmes Embarqués à la Microélectronique en passant par la Sécurité et la Gestion des Systèmes d'Informations.

Profil recherché :

Le stage se déroulera au sein du département « Electronic Protection Systems »

Vous aurez en charge le développement d'un algorithme de pré-distorsion numérique appliqué à des signaux de radiocommunication cellulaire.

Le stage se déroulera en différentes étapes :

- Recherche bibliographique dans la littérature scientifique et technique
- Simulation sous matlab
- Développement sur cible FPGA
- Simulation/validation sous modelsim

Outils / Méthode / Savoir-faire :

- Connaissances théorique sur les signaux radiocommunication
- Connaissances de base sur le langage VHDL
- Connaissances de base sur le standard LTE
- Utilisation des outils Matlab - Modelsim - Quartus ou ise

De formation type bac+5, idéalement école d'ingénieur ou université, vous souhaitez réaliser un stage de fin d'études vous permettant de mettre en application toutes vos compétences théoriques dans un environnement technique riche.

Pour postuler : <http://apply.multiposting.fr/jobs/1536/12489396>