

## ATOS RECRUTE UN/UNE STAGE CARTES ÉLECTRONIQUES (H/F) EN STAGE 6 MOIS.

Date : 17/12/2015

**Référence de l'offre :** 201504-12137738

**Domaine d'activité :** Systèmes d'informations / télécom (Ingénieur Etudes / Développement)

**Type de contrat :** Stage

**Localisation :** Les Clayes 95870, FR

**Durée du contrat :** 6 mois

**Niveau d'études :** Bac +4

**Années d'expérience :**

### Description de l'entreprise :

Atos SE (Société Européenne), est une entreprise leader de services numériques avec un chiffre d'affaires annuel de 11 milliards d'euros et 93 000 collaborateurs dans 72 pays. Atos fournit à ses clients du monde entier des services de conseil et d'intégration de systèmes, d'infogérance et de BPO, de Big Data et de Cyber-sécurité, d'opérations Cloud et des services transactionnels par l'intermédiaire de Worldline, le leader européen et un acteur mondial dans les services de paiement. Grâce à son expertise technologique et sa connaissance sectorielle pointue, Atos sert des clients dans différents secteurs : Défense, Services financiers, Santé, Industrie, Médias, Services aux collectivités, secteur Public, Distribution, Télécoms et Transports.

Atos déploie les technologies qui accélèrent le développement de ses clients et les aident à réaliser leur vision de l'entreprise du futur. Atos est le partenaire informatique mondial des Jeux Olympiques et Paralympiques. Le Groupe est coté sur le marché Euronext Paris et exerce ses activités sous les marques Atos, Atos Consulting, Atos Worldgrid, Bull, Canopy, Worldline.

Pour plus d'informations : [www.atos.net](http://www.atos.net)

### Description du poste :

La mission confiée au stagiaire sera de définir et développer des programmes servant pour la production industrielle et la maintenance des cartes électroniques.

Le produit ciblé est un module de cryptographie bâti autour d'un processeur Freescale (P1010) et un environnement mémoire classique : DDR3/Nor-FLASH et SRAMS.

Des composants programmables sont joints au processeur en tant qu'accélérateur de calculs et d'arbitres pour le partage des différents bus de périphérie du processeur central.

Le stage portera sur le développement de code C/C++ permettant la modification du contenu de la mémoire FLASH contenant les différents bitstreams de configuration des FPGAs.

Ceux-ci sont pourvus d'une interface de communication et de contrôle permettant l'échange de données avec le monde extérieur.

### Profil recherché :

Bac +5, école d'ingénieur ou cycle universitaire équivalent.

Compétences requises :

- Esprit d'analyse et de synthèse
- Techniques de programmation essentiellement en langage C
- Aptitude à documenter le travail fait afin de permettre sa reprise ultérieure
- Utilisation des outils bureautique courants : MS Office

Durée du stage : 2 à 3 mois

Le stage se déroulera dans les locaux du groupe ATOS aux Clayes Sous Bois.

**Pour postuler :** <http://apply.multiposting.fr/jobs/1536/12137738>