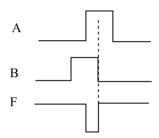
- 1. 八进制数 (573.4) 8 的十六进制数是 () 。
- A, $(17C.4)_{16}$ B, $(16B.4)_{16}$
- C_{s} (17B.8)₁₆ D_{s} (17B.5)₁₆
- 2.用 0, 1 两个符号对 100 个信息进行编码,则至少需要()。
- A、8位
- B、7位
- C、9位
- D、6位
- 3.逻辑函数 F = AB + AB + BDEG + B 的最简式为()。
- A, $F = \overline{B}$ B, F = B
- C, F = 0 D, F = 1
- 4.逻辑函数 F = BCD + ABD + AD + ABC + ABCD 的最简式为()。
- A. $F = B\overline{C} + \overline{AD} + AD$

B. $F = B\overline{C} + D$

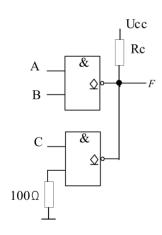
C, F = B + D

- D, $F = B\overline{C} + \overline{C}D + CD$
- 5.由下图所示的波形可知, F 与 A、B 的逻辑关系是()。

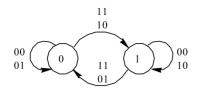


- $A \cdot F = A + B$

- 6.TTL 门组成的逻辑电路如下图所示,则 F 为 ()。



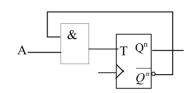
- A, \overline{AB}
- B, $\overline{AB} \cdot \overline{C}$
- C, 0
- D, \overline{ABC}
- 7.某触发器的状态图如下图所示,则该触发器是()。



A、JK 触发器

- B、RS 触发器 C、D 触发器
- D、T 触发器

8.同步时序电路如图所示,其状态方程 Q^{n+1} 为()。

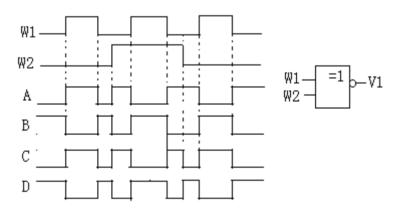


 $A, \overline{A} \oplus Q^n$

- B, $A+Q^n$
- $C, A \oplus Q^n$ $D, \overline{A} + Q^n$

9.函数 $F = \overline{ABCD}$ 运算的结果是逻辑"0"在如下情况下出现()。

仅一输入是 1 D、全部输入是 1 A、全部输入是0 B、任一输入是0 C_{s} 10.如下图所示的同或门电路,已知输入W1、W2的波形,则输出()。



A、V1 的波形为 A B、V1 的波形为 B C、V1 的波形为 C D、V1 的波形为 D 11.设 $F = AB + \overline{C} \bullet \overline{D}$,则它的非函数是()。

A, $\overline{F} = \overline{A + B} \bullet \overline{\overline{C} + \overline{D}}$

B,
$$\overline{F} = (\overline{A} + \overline{B})(C + D)$$

 $C, \overline{F} = (A+B)(\overline{C}+\overline{D})$

D,
$$\overline{F} = \overline{AB} \bullet \overline{\overline{C} \cdot \overline{D}}$$

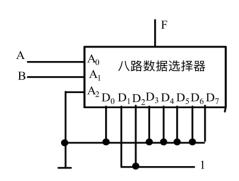
12. 8/3 线优先编码器(74LS148)中,8 条数据输入线 $\overline{I_0} \sim \overline{I_7}$ 同时有效时,优先级最高为 $\overline{I_7}$ 线,则输出线 $\overline{Y_2}\overline{Y_1}\overline{Y_0}$ 的值应为()。

A, 000

- B、010
- C, 101
- D, 111

13.串行加法器的进位信号传递和超前进位加法器的进位信号传递,采用的方式分别为 () 。

A、超前,逐位 B、逐位,超前 C、逐位,逐位 D、超前,超前 14.八路数据选择器如图所示,该电路实现的逻辑函数是 F= ()。



- A, AB
- B, $\overline{A} \cdot \overline{B} + AB$ C, $A \oplus B$ D, A+B

15.同步时序电路和异步时序电路比较,其差异在于异步时序电路()。

A、没有触发器

B、没有统一的时钟脉冲控制

C、没有稳定状态

D、输出只与内部状态有关

16.逻辑函数 $F = A \oplus (A \oplus B)$ 的值是 ()。

- A, B
- B, A
- C, $A \oplus B$ D, $\overline{A} \oplus B$