

Universidad Nacional de Rosario

FACULTAD DE CIENCIAS EXACTAS, INGENIERÍA Y AGRIMENSURA

ARQUITECTURA DEL COMPUTADOR

C y sistemas de numeración posicionales

Alumnos:

Cavagna, Lucas Gastón
Demagistris, Santiago Ignacio

Septiembre 2020

1 Ejercicio 1

A continuación se presentan ciertos números enteros expresados en binario utilizando 32 bits y a su derecha, expresiones en lenguaje C incompletas. Complete estas expresiones de forma que la igualdad sea cierta. Utilice operadores de bits, operadores enteros y constantes de enteros literales según considere necesario.

a) $10000000\ 00000000\ 00000000\ 00000000 == 1 \ll 31$

Sabemos que $(1)_{10} \simeq (00000000\ 00000000\ 00000000\ 00000001)_2$.

Observemos que $1 \ll 1 \simeq (00000000\ 00000000\ 00000000\ 00000010)_2$.

Es decir el bit menos significativo pasa a ocupar el lugar del bit 1, agregándose un 0 a la izquierda. Por lo tanto para $1 \ll n$, el bit menos significativo pasa a ocupar el lugar del bit n, en particular para $n = 31$:

$$(00000000\ 00000000\ 00000000\ 00000001)_2 \ll 31 = (10000000\ 00000000\ 00000000\ 00000000)_2$$

b) $10000000\ 00000000\ 10000000\ 00000000 == (1 \ll 31) \mid (1 \ll 15)$

Sabemos que:

$$(1 \ll 31) \simeq (10000000\ 00000000\ 00000000\ 00000000)_2$$

$$(1 \ll 15) \simeq (00000000\ 00000000\ 10000000\ 00000000)_2$$

Por lo tanto:

$$\begin{array}{r} 10000000\ 00000000\ 00000000\ 00000000 \\ OR\ 00000000\ 00000000\ 10000000\ 00000000 \\ \hline 10000000\ 00000000\ 10000000\ 00000000 \end{array}$$

c) $11111111\ 11111111\ 11111111\ 00000000 == -1 \& -256$

Sabemos que:

$$C_2^{-1} = (11111111\ 11111111\ 11111111\ 11111111)_2,$$

$$C_2^{-256} = (11111111\ 11111111\ 11111111\ 00000000)_2$$

Por lo tanto:

$$\begin{array}{r} 11111111\ 11111111\ 11111111\ 11111111 \\ AND\ 11111111\ 11111111\ 11111111\ 00000000 \\ \hline 11111111\ 11111111\ 11111111\ 00000000 \end{array}$$

d) $10101010\ 00000000\ 00000000\ 10101010 == 0xAA \mid (0xAA \ll 24)$

$0xAA \rightarrow \text{binary}$:

Hexadecimal	A	A
Binario	1010	1010

$$0xAA \simeq (00000000\ 00000000\ 00000000\ 10101010)_2,$$

$$0xAA \ll 24 \simeq (10101010\ 00000000\ 00000000\ 00000000)_2$$

Por lo tanto

$$\begin{array}{r} 00000000\ 00000000\ 00000000\ 10101010 \\ OR\ 10101010\ 00000000\ 00000000\ 00000000 \\ \hline 10101010\ 00000000\ 00000000\ 10101010 \end{array}$$

e) $00000000\ 00000000\ 00000101\ 00000000 == 5 \ll 8$

Sabemos que:

$$(5)_{10} \simeq (00000000\ 00000000\ 00000000\ 00000101)_2$$

Por lo tanto:

$$(5 \ll 8) \simeq (00000000\ 00000000\ 00000101\ 00000000)_2$$

f) $11111111\ 11111111\ 11111110\ 11111111 == -1 \ \& \ (\text{not } (1 \ll 8))$

Sabemos que:

$$(-1)_{10} \simeq (11111111\ 11111111\ 11111111\ 11111111)_2$$

$$1 \ll 8 \simeq (00000000\ 00000000\ 00000001\ 00000000)_2$$

Por lo tanto:

$$\begin{array}{r} NOT\ 00000000\ 00000000\ 00000001\ 00000000 \\ \hline 11111111\ 11111111\ 11111110\ 11111111 \end{array}$$

y así:

$$\begin{array}{r} 11111111\ 11111111\ 11111111\ 11111111 \\ AND\ 11111111\ 11111111\ 11111110\ 11111111 \\ \hline 11111111\ 11111111\ 11111110\ 11111111 \end{array}$$

g) $11111111\ 11111111\ 11111111\ 11111111 == 0 - 1$

$$(0)_{10} - (1)_{10} = (-1)_{10} \simeq (11111111\ 11111111\ 11111111\ 11111111)_2$$

h) $00000000\ 00000000\ 00000000\ 00000000 == 0x80000000 + 0x80000000$

$0x80000000 \rightarrow \text{binary}$:

Hexadecimal	8	0	0	0	0	0	0	0
Binario	1000	0000	0000	0000	0000	0000	0000	0000

Por lo tanto

$$\begin{array}{r|l}
 & 10000000\ 00000000\ 00000000\ 00000000 \\
 AND & 10000000\ 00000000\ 00000000\ 00000000 \\
 \hline
 & 1\ 00000000\ 00000000\ 00000000\ 00000000
 \end{array}$$

Pero como la representación es de 32 bits obtenemos como resultado $= (00000000\ 00000000\ 00000000\ 00000000)_2$