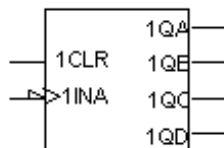


## Harjoitus 2

1. Tee VHDL-malli seuraavalle synkroniselle laskuripiirille, joka laskee 0:sta 9:ään käyttäen hyväksi
  - a) case-rakennetta
  - b) if-rakennetta

Vihje: Tee laskenta integer -muuttujassa ( 0-9 ), jota hyödynnät ehtolauseissa.



2. Tee suunnitteluyksikön esittely ja arkkitehtuurikuvaus seuraaville piireille. Simuloi.

