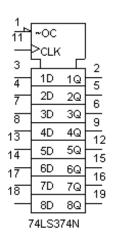
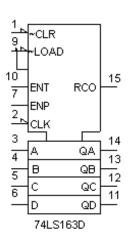
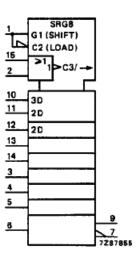
## Harjoitus 4

1. Tee VHDL-kuvaukset kuvan piireille. Simuloi toiminta. Testaa lisäksi simuloimalla toimivaksi havaitun kuvaksen toiminta FPGA-kortilla käyttäen hyväksi Quartusta.







74LS165