

VHDL-kuvauksen käyttö Quartuksessa

1. Luo Quartus-projekti
2. Tee uusi design file (VHDL) ja liitä siihen (tai kirjoita) VHDL-koodi
3. Tallenna VHDL-tiedosto koodissa olevan entity-nimen mukaan
4. Klikkaa project navigatorin kielekettä files
5. Paina hiiren oikealla vhd-tiedoston nimeä ja valitse **create symbol files for current file**
6. Piirrä piirikaavio normaalisti. VHDL-kuvauksen symboli löytyy symboleista **Project**-valikon alta