# GigaDevice Semiconductor Inc.

# GD32E23x Arm® Cortex®-M23 32-bit MCU

固件库 使用指南

1.4 版本

(2025年2月)



# 目录

目录		
图索引		4
1. 介绍		18
	档和固件库规则	
1.1. <u>人</u> 1.1.1.	<b>外设缩写</b>	
1.1.2.	命名规则	
2. 固件库	■概述	
2.1. 文	件组织结构	20
2.1.1.	Examples 文件夹	
2.1.2.	Firmware 文件夹	21
2.1.3.	Template 文件夹	21
2.1.4.	Utilities 文件夹	24
2.2. 固	件库文件描述	24
3. 外设固	<b>]</b> 件库	25
3.1. 外	设固件库概述	25
3.2. AD	oc	25
3.2.1.	外设寄存器描述	25
3.2.2.	外设库函数说明	26
3.3. CN	лР	49
3.3.1.	外设寄存器说明	49
3.3.2.	外设库函数说明	49
3.4. CR	C	56
3.4.1.	外设寄存器说明	56
3.4.2.	外设库函数说明	56
3.5. DB	3G	64
3.5.1.	外设寄存器说明	64
3.5.2.	外设库函数说明	64
3.6. DN	ма	68
3.6.1.	外设寄存器说明	
3.6.2.	外设库函数说明	
3.7. EX	ті	86
	外设寄存器说明	



3.7.2.	外设库函数说明	87
3.8. FN	ис	94
3.8.1.	外设寄存器说明	94
3.8.2.	外设库函数说明	95
3.9. FV	NDGT	112
3.9.1.	外设寄存器说明	112
3.9.2.	外设库函数说明	112
3.10.	GPIO	118
3.10.1.	外设寄存器说明	118
3.10.2.	外设库函数说明	118
3.11.	I2C	129
	外设寄存器说明	
3.11.2.	外设库函数说明	129
3.12.	MISC	
	外设寄存器说明	
3.12.2.	外设库函数说明	155
3.13.	PMU	160
	外设寄存器说明	
	外设库函数说明	
3.14.	RCU	169
3.14.1.	外设寄存器说明	169
3.14.2.	外设库函数说明	169
3.15.	RTC	199
3.15.1.	外设寄存器描述	199
3.15.2.	外设库函数描述	199
3.16.	SPI	220
3.16.1.		
3.16.2.	外设库函数说明	
3.17.	SYSCFG	249
	外设寄存器说明	
3.17.2.	外设库函数说明	250
3.18.	TIMER	256
3.18.1.		
	外设库函数说明	
3.19.	USART	315
3.19.1.		
	外设库函数说明	
3.20.	WWDGT	364
	外设寄存器说明	





5-			ODUZEZOX	国门产区/11111円
	3.20.2.	外设库函数说明		365
4.	版本历	史		370



# 图索引

图 2-1.	GD32E23x 固件库文件组织结构	. 20
	选择外设例程文件	
	<b>拷贝外设例程文件</b>	
	打开工程文件	
	配置工程文件	
	编译调试下载	
<u> </u>	7)4 1 74 - 1 74	. –



# 表索引

表 1-1. 外设缩写	18
表 2-1. 固件函数库文件描述	24
表 3-1. 外设固件库函数描述格式	25
表 3-2. ADC 寄存器	25
表 3-3. ADC 库函数	26
表 3-4. 函数 adc_deinit	27
表 3-5. 函数 adc_enable	27
表 3-6. 函数 adc_disable	28
表 3-7. 函数 adc_calibration_enable	28
表 3-8. 函数 adc_dma_mode_enable	29
表 3-9. 函数 adc_dma_mode_disable	29
表 3-10. 函数 adc_tempsensor_vrefint_enable	30
表 3-11. 函数 adc_tempsensor_vrefint_disable	30
表 3-12. 函数 adc_discontinuous_mode_config	31
表 3-13. 函数 adc_special_function_config	31
表 3-14. 函数 adc_data_alignment_config	32
表 3-15. 函数 adc_channel_length_config	33
表 3-16. 函数 adc_regular_channel_config	33
表 3-17. 函数 adc_inserted_channel_config	34
表 3-18. 函数 adc_inserted_channel_offset_config	35
表 3-19. 函数 adc_external_trigger_config	36
表 3-20. 函数 adc_external_trigger_source_config	
表 3-21. 函数 adc_software_trigger_enable	38
表 3-22. 函数 adc_regular_data_read	
表 3-23. 函数 adc_inserted_data_read	39
表 3-24. 函数 adc_flag_get	40
表 3-25. 函数 adc_flag_clear	
表 3-26. 函数 adc_interrupt_flag_get	41
表 3-27. 函数 adc_interrupt_flag_clear	41
表 3-28. 函数 adc_interrupt_enable	42
表 3-29. 函数 adc_interrupt_disable	43
表 3-30. 函数 adc_watchdog_single_channel_enable	43
表 3-31. 函数 adc_watchdog_group_channel_enable	44
表 3-32. 函数 adc_watchdog_disable	44
表 3-33. 函数 adc_watchdog_threshold_config	45
表 3-34. 函数 adc_resolution_config	45
表 3-35. 函数 adc_oversample_mode_config	
表 3-36. 函数 adc_oversample_mode_enable	48
表 3-37. 函数 adc_oversample_mode_disable	48
表 3-38. CMP 寄存器	49



· ·	CMP 库函数	
	枚举类型	
	函数 cmp_deinit	
	函数 cmp_mode_init	
表 3-43. 🛭	函数 cmp_output_init	52
表 3-44. 🛚	函数 cmp_enable	53
•	函数 cmp_disable	
表 3-46. 🖟	函数 cmp_switch_enable	54
表 3-47. 🖟	函数 cmp_switch_disable	54
表 3-48. 🛭	函数 cmp_lock_enable	55
表 3-49. 🛚	函数 cmp_output_level_get	55
表 3-50. C	RC 寄存器	56
表 3-51. C	RC 库函数	56
表 3-52. 函	函数 crc_deinit	57
表 3-53. 函	函数 crc_reverse_output_data_enable	57
	函数 crc_reverse_output_data_disable	
	函数 crc_data_register_reset	
	函数 crc_data_register_read	
	函数 crc_ free_data_register_read	
	函数 crc_ free_data_register_write	
	函数 crc_init_data_register_write	
	函数 crc_input_data_reverse_config	
	函数 crc_polynomial_size_set	
	函数 crc_polynomial_set	
	函数 crc_single_data_calculate	
	函数 crc_block_data_calculate	
	BG 寄存器	
•	BG 库函数	
•		
	女举类型 dbg_periph_enum 函数 dbg_deinit	
	函数 dbg_id_get	
	函数 dbg_low_power_enable	
	函数 dbg_low_power_disable	
	函数 dbg_periph_enable	
	函数 dbg_periph_disable	
	MA 寄存器	
	MA 库函数	
	吉构体 dma_parameter_struct	
	函数 dma_deinit	
	函数 dma_struct_para_init	
	函数 dma_init	
	函数 dma_circulation_enable	
	函数 dma_circulation_disable	
表 3-82. 函	函数 dma_memory_to_memory_enable	73



表 3-83. 函数 dma_memory_to_memory_disable	73
表 3-84. 函数 dma_channel_enable	
表 3-85. 函数 dma_channel_disable	
表 3-86. 函数 dma_periph_address_config	
表 3-87. 函数 dma_memory_address_config	75
表 3-88. 函数 dma_transfer_number_config	76
表 3-89. 函数 dma_transfer_number_get	
表 3-90. 函数 dma_priority_config	
表 3-91. 函数 dma_memory_width_config	
表 3-92. 函数 dma_periph_width_config	
表 3-93. 函数 dma_memory_increase_enable	79
表 3-94. 函数 dma_memory_increase_disable	
表 3-95. 函数 dma_periph_increase_enable	80
表 3-96. 函数 dma_periph_increase_disable	
表 3-97. 函数 dma_transfer_direction_config	
表 3-98. 函数 dma_flag_get	82
表 3-99. 函数 dma_flag_clear	
表 3-100. 函数 dma_interrupt_flag_get	83
表 3-101. 函数 dma_interrupt_flag_clear	84
表 3-102. 函数 dma_interrupt_enable	85
表 3-103. 函数 dma_interrupt_disable	86
表 3-104. EXTI 寄存器	86
表 3-105. EXTI 库函数	87
表 3-106. 枚举类型 exti_line_enum	87
表 3-107. 枚举类型 exti_mode_enum	88
表 3-108. 枚举类型 exti_trig_type_enum	88
表 3-109. 函数 exti_deinit	88
表 3-110. 函数 exti_init	89
表 3-111. 函数 exti_interrupt_enable	89
表 3-112. 函数 exti_interrupt_disable	90
表 3-113. 函数 exti_event_enable	90
表 3-114. 函数 exti_event_disable	91
表 3-115. 函数 exti_software_interrupt_enable	91
表 3-116. 函数 exti_software_interrupt_disable	92
表 3-117. 函数 exti_flag_get	92
表 3-118. 函数 exti_flag_clear	93
表 3-119. 函数 exti_interrupt_flag_get	93
表 3-120. 函数 exti_interrupt_flag_clear	94
表 3-121. FMC 寄存器	95
表 3-122. FMC 固件库函数	
表 3-123. 枚举类型 fmc_state_enum	96
表 3-124. 函数 fmc_unlock	96
表 3-125. 函数 Function fmc_lock	97
表 3-126. 函数 fmc_wscnt_set	97
	_



表 3-127.	函数 fmc_prefetch_enable	98
表 3-128.	函数 fmc_prefetch_disable	98
表 3-129.	函数 fmc_page_erase	99
表 3-130.	函数 fmc_mass_erase	99
表 3-131.	函数 fmc_doubleword_program	100
表 3-132.	函数 fmc_word_program	100
表 3-133.	函数 ob_unlock	101
表 3-134.	函数 ob_lock	101
	函数 ob_reset	
表 3-136.	函数 option_byte_value_get	102
	函数 ob_erase	
	函数 ob_write_protection_enable	
	函数 ob_security_protection_config	
	函数 ob_user_write	
	函数 ob_data_program	
	函数 ob_user_get	
	函数 ob_data_get	
	函数 ob_write_protection_get	
	函数 ob_obstat_plevel_get	
	函数 fmc_interrupt_enable	
	函数 fmc_interrupt_disable	
	函数 fmc_flag_get	
	函数 fmc_flag_clear	
	函数 fmc_interrupt_flag_get	
	函数 fmc_interrupt_flag_clear	
	函数 fmc_state_get	
	函数 fmc_ready_wait	
	FWDGT 寄存器	112
* :	FWDGT 库函数	
	函数 fwdgt_write_enable	
	函数 fwdgt_write_disable	
	函数 fwdgt_enable	
	函数 fwdgt_prescaler_value_config	
	函数 fwdgt_reload_value_config	
	函数 fwdgt_window_value_config	
	函数 fwdgt_counter_reload	
	函数 fwdgt_config	
	函数 fwdgt_flag_get	
	GPIO 寄存器	
	GPIO 库函数	
	函数 gpio_deinit	
	函数 gpio_mode_set	
	函数 gpio_output_options_set	
表 3-170.	函数 gpio_bit_set	121



表 3-171.	函数 gpio_bit_reset	122
表 3-172.	函数 gpio_bit_write	123
表 3-173.	函数 gpio_port_write	123
表 3-174.	函数 gpio_input_bit_get	124
表 3-175.	函数 gpio_input_port_get	124
表 3-176.	函数 gpio_output_bit_get	125
表 3-177.	函数 gpio_output_port_get	126
	函数 gpio_af_set	
	函数 gpio_pin_lock	
表 3-180.	函数 gpio_bit_toggle	128
表 3-181.	函数 gpio_port_toggle	128
表 3-182.	I2C 寄存器	129
	I2C 库函数	
	函数 i2c_deinit	
表 3-185.	函数 i2c_clock_config	131
表 3-186.	函数 i2c_mode_addr_config	132
表 3-187.	函数 i2c_smbus_type_config	132
	函数 i2c_ack_config	
表 3-189.	函数 i2c_ackpos_config	134
表 3-190.	函数 i2c_master_addressing	134
表 3-191.	函数 i2c_dualaddr_enable	135
表 3-192.	函数 i2c_dualaddr_disable	136
表 3-193.	函数 i2c_enable	136
表 3-194.	函数 i2c_disable	137
表 3-195.	函数 i2c_start_on_bus	137
表 3-196.	函数 i2c_stop_on_bus	138
表 3-197.	函数 i2c_data_transmit	138
表 3-198.	函数 i2c_data_receive	139
表 3-199.	函数 i2c_dma_config	139
表 3-200.	函数 i2c_dma_last_transfer_config	140
表 3-201.	函数 i2c_rbne_clear_config	140
表 3-202.	函数 i2c_stretch_scl_low_config	141
表 3-203.	函数 i2c_slave_response_to_gcall_config	142
表 3-204.	函数 i2c_software_reset_config	142
表 3-205.	函数 i2c_pec_config	143
表 3-206.	函数 i2c_pec_transfer_config	144
表 3-207.	函数 i2c_pec_value_get	144
表 3-208.	函数 i2c_smbus_alert_config	145
表 3-209.	函数 i2c_smbus_arp_config	145
表 3-210.	函数 i2c_sam_enable	146
表 3-211.	函数 i2c_sam_disable	147
表 3-212.	函数 i2c_sam_timeout_enable	147
表 3-213.	函数 i2c_sam_timeout_disable	148
表 3-214.	函数 i2c_flag_get	148



表 3-215.	函数 i2c_flag_clear	149
表 3-216.	函数 i2c_interrupt_enable	150
表 3-217.	函数 i2c_interrupt_disable	151
表 3-218.	函数 i2c_interrupt_flag_get	152
表 3-219.	函数 i2c_interrupt_flag_clear	153
表 3-220.	NVIC 寄存器	155
表 3-221.	Systick 寄存器	155
表 3-222.	枚举类型 IRQn_Type	155
表 3-223.	MISC 库函数	156
表 3-224.	函数 nvic_irq_enable	157
表 3-225.	函数 nvic_irq_disable	157
表 3-226.	函数 nvic_system_reset	157
表 3-227.	函数 nvic_vector_table_set	158
表 3-228.	函数 system_lowpower_set	159
表 3-229.	函数 system_lowpower_reset	159
表 3-230.	函数 systick_clksource_set	160
表 3-231.	PMU 寄存器	161
表 3-232.	PMU 库函数	161
表 3-233.	函数 pmu_deinit	161
表 3-234.	函数 pmu_lvd_select	162
表 3-235.	函数 pmu_ldo_output_select	162
表 3-236.	函数 pmu_lvd_disable	163
表 3-237.	函数 pmu_to_sleepmode	163
表 3-238.	函数 pmu_to_deepsleepmode	164
表 3-239.	函数 pmu_to_standbymode	165
表 3-240.	函数 pmu_wakeup_pin_enable	165
表 3-241.	函数 pmu_wakeup_pin_disable	166
表 3-242.	函数 pmu_backup_write_enable	166
表 3-243.	函数 pmu_backup_write_disable	167
表 3-244.	函数 pmu_flag_clear	167
表 3-245.	函数 pmu_flag_get	168
表 3-246.	RCU 寄存器	169
表 3-247.	RCU 库函数	169
表 3-248.	枚举类型 rcu_periph_enum	170
表 3-249.	枚举类型 rcu_periph_ sleep_enum	171
表 3-250.	枚举类型 rcu_periph_reset _enum	171
表 3-251.	枚举类型 rcu_flag _enum	172
表 3-252.	枚举类型 rcu_int_flag _enum	172
表 3-253.	枚举类型 rcu_int_flag_clear_enum	173
表 3-254.	枚举类型 rcu_int_enum	173
	枚举类型 rcu_adc_clock_enum	
	枚举类型 rcu_osci_type_enum	
	枚举类型 rcu_clock_freq_enum	
	函数 rcu_deinit	



表 3-259.	函数 rcu_periph_clock_enable	175
表 3-260.	函数 rcu_periph_clock_disable	175
表 3-261.	函数 rcu_periph_clock_sleep_enable	176
表 3-262.	函数 rcu_periph_clock_sleep_disable	177
表 3-263.	函数 rcu_periph_reset_enable	177
表 3-264.	函数 rcu_periph_reset_disable	178
表 3-265.	函数 rcu_bkp_reset_enable	179
表 3-266.	函数 rcu_bkp_reset_disable	179
表 3-267.	函数 rcu_system_clock_source_config	180
表 3-268.	函数 rcu_system_clock_source_get	180
表 3-269.	函数 rcu_ahb_clock_config	181
表 3-270.	函数 rcu_apb1_clock_config	181
表 3-271.	函数 rcu_apb2_clock_config	182
表 3-272.	函数 rcu_adc_clock_config	182
表 3-273.	函数 rcu_ckout_config	183
表 3-274.	函数 rcu_pll_config	184
表 3-275.	函数 rcu_usart_clock_config	185
表 3-276.	函数 rcu_rtc_clock_config	185
表 3-277.	函数 rcu_hxtal_prediv_config	186
表 3-278.	函数 rcu_lxtal_drive_capability_config	187
表 3-279.	函数 rcu_flag_get	187
表 3-280.	函数 rcu_all_reset_flag_clear	188
表 3-281.	函数 rcu_interrupt_flag_get	189
表 3-282.	函数 rcu_interrupt_flag_clear	190
表 3-283.	函数 rcu_interrupt_enable	190
表 3-284.	函数 rcu_interrupt_disable	191
表 3-285.	函数 rcu_osci_stab_wait	192
表 3-286.	函数 rcu_osci_on	193
	函数 rcu_osci_off	
表 3-288.	函数 rcu_osci_bypass_mode_enable	194
	函数 rcu_osci_bypass_mode_disable	
表 3-290.	函数 rcu_hxtal_clock_monitor_enable	195
表 3-291.	函数 rcu_hxtal_clock_monitor_disable	195
	 函数 rcu_irc8m_adjust_value_set	
	函数 rcu_irc28m_adjust_value_set	
	函数 rcu_voltage_key_unlock	
	函数 rcu_deepsleep_voltage_set	
	函数 rcu_clock_freq_get	
	RTC 寄存器	
	RTC 库函数	
	结构体 rtc_parameter_struct	
	结构体 rtc_alarm_struct	
	结构体 rtc_timestamp_struct	
	结构体 rtc_tamper_struct	
	· · · · · · · · · · · · · · · · · · ·	



表 3-303.	函数 rtc_deinit	202
表 3-304.	函数 rtc_init	202
表 3-305.	函数 rtc_init_mode_enter	203
表 3-306.	函数 rtc_init_mode_exit	203
表 3-307.	函数 rtc_register_sync_wait	204
表 3-308.	函数 rtc_current_time_get	204
表 3-309.	函数 rtc_subsecond_get	205
表 3-310.	函数 rtc_alarm_config	205
	函数 rtc_alarm_subsecond_config	
	函数 rtc_alarm_enable	
表 3-313.	函数 rtc_alarm_disable	208
	函数 rtc_alarm_get	
	函数 rtc_alarm_subsecond_get	
	函数 rtc_timestamp_enable	
	函数 rtc_timestamp_disable	
	函数 rtc_timestamp_get	
	函数 rtc_timestamp_subsecond_get	
	函数 rtc_timestamp_enable	
	函数 rtc_tamper_disable	
	函数 rtc_interrupt_enable	
	函数 rtc_interrupt_disable	
	函数 rtc_flag_get	
	函数 rtc_flag_clear	
	函数 rtc_alter_output_config	
	函数 rtc_calibration_config	
	函数 rtc_hour_adjust	
	函数 rtc_second_adjust	
	函数 rtc_bypass_shadow_enable	218
	- ··	218
	函数 rtc_refclock_detection_enable	
	函数 rtc_refclock_detection_disable	
	SPI/I2S 寄存器	
	SPI/I2S 库函数	
	结构体 spi_parameter_struct	
	函数 spi_i2s_deinit	
	函数 spi_struct_para_init	
	函数 spi_init	
	函数 spi_enable	
	函数 spi_disable	
	函数 i2s_init	
	函数 i2s_psc_config	
	函数 i2s_enable	
	函数 i2s_disable	
表 3-346.	函数 spi_nss_output_enable	229



表 3-347.	函数 spi_nss_output_disable	229
表 3-348.	函数 spi_nss_internal_high	230
表 3-349.	函数 spi_nss_internal_low	230
•	函数 spi_dma_enable	
表 3-351.	函数 spi_dma_disable	231
表 3-352.	函数 spi_transmit_odd_config	232
	函数 spi_receive_odd_config	
表 3-354.	函数 spi_i2s_data_frame_format_config	233
表 3-355.	函数 spi_fifo_access_size_config	234
表 3-356.	函数 spi_bidirectional_transfer_config	234
表 3-357.	函数 spi_i2s_data_transmit	235
表 3-358.	函数 spi_i2s_data_receive	236
	函数 spi_crc_polynomial_set	
表 3-360.	函数 spi_crc_polynomial_get	237
表 3-361.	函数 spi_crc_length_set	237
表 3-362.	函数 spi_crc_on	238
表 3-363.	函数 spi_crc_off	238
	函数 spi_crc_next	
	函数 spi_crc_get	
表 3-366.	函数 spi_ti_mode_enable	240
表 3-367.	函数 spi_ti_mode_disable	240
表 3-368.	函数 spi_nssp_mode_enable	241
表 3-369.	函数 spi_nssp_mode_disable	241
表 3-370.	函数 qspi_enable	242
表 3-371.	函数 qspi_disable	242
表 3-372.	函数 qspi_write_enable	243
表 3-373.	函数 qspi_read_enable	244
表 3-374.	函数 qspi_io23_output_enable	244
表 3-375.	函数 qspi_io23_output_disable	245
表 3-376.	函数 spi_i2s_flag_get	245
表 3-377.	函数 spi_i2s_interrupt_enable	246
表 3-378.	函数 spi_i2s_interrupt_disable	247
表 3-379.	函数 spi_i2s_interrupt_flag_get	248
表 3-380.	函数 spi_crc_error_clear	249
表 3-381.	SYSCFG 寄存器	249
表 3-382.	SYSCFG 库函数	250
表 3-383.	函数 syscfg_deinit	250
表 3-384.	函数 syscfg_dma_remap_enable	250
表 3-385.	函数 syscfg_dma_remap_disable	251
表 3-386.	函数 syscfg_high_current_enable	252
表 3-387.	函数 syscfg_high_current_disable	253
表 3-388.	函数 syscfg_exti_line_config	253
表 3-389.	函数 syscfg_lock_config	254
表 3-390.	函数 irq_latency_set	254



表 3_301	函数 syscfg_flag_get	255
	函数 syscfg_flag_clear	
	By systig_nag_tiedTIMER 寄存器	
	TIMER 库函数	
•	结构体 timer_parameter_struct	
	结构体 timer_break_parameter_struct	
	结构体 timer_oc_parameter_struct	
	结构体 timer_ic_parameter_struct	
	函数 timer_deinit	
	函数 timer_struct_para_init	
	函数 timer_struct_para_init	
	函数 timer_enable	
	函数 timer_disable	
	函数 timer_auto_reload_shadow_enable	
	函数 timer_auto_reload_shadow_disable	
	函数 timer_update_event_enable	
	函数 timer_update_event_disable	
	函数 timer_counter_alignment	
	函数 timer_counter_up_direction	
	函数 timer_counter_down_direction	
	函数 timer_prescaler_config	
	函数 timer_repetition_value_config	
	函数 timer_autoreload_value_config	
	函数 timer_counter_value_config	
	函数 timer_counter_read	
	函数 timer_prescaler_read	
	函数 timer_single_pulse_mode_config	
	函数 timer_update_source_config	
	函数 t timer_ocpre_clear_source_config	
	函数 timer_interrupt_enable	
	函数 timer_interrupt_disable	
	函数 timer_interrupt_flag_get	
	函数 timer_interrupt_flag_clear	
	函数 timer_flag_get	
	函数 timer_flag_clear	
表 3-426.	函数 timer_dma_enable	279
表 3-427.	函数 timer_dma_disable	279
表 3-428.	函数 timer_channel_dma_request_source_select	280
表 3-429.	函数 timer_dma_transfer_config	281
表 3-430.	函数 timer_event_software_generate	283
表 3-431.	函数 timer_break_struct_para_init	284
表 3-432.	函数 timer_break_config	284
表 3-433.	函数 timer_break_enable	285
表 3-434.	函数 timer_break_disable	286



表 3-435.	函数 timer_automatic_output_enable	286
表 3-436.	函数 timer_automatic_output_disable	287
表 3-437.	函数 timer_primary_output_config	287
表 3-438.	函数 timer_channel_control_shadow_config	288
表 3-439.	函数 timer_channel_control_shadow_update_config	288
表 3-440.	函数 timer_channel_output_struct_para_init	289
表 3-441.	函数 timer_channel_output_config	290
表 3-442.	函数 timer_channel_output_mode_config	291
表 3-443.	函数 timer_channel_output_pulse_value_config	292
表 3-444.	函数 timer_channel_output_shadow_config	292
表 3-445.	函数 timer_channel_output_fast_config	293
表 3-446.	函数 timer_channel_output_clear_config	294
表 3-447.	函数 timer_channel_output_polarity_config	295
表 3-448.	函数 timer_channel_complementary_output_polarity_config	296
表 3-449.	函数 timer_channel_output_state_config	297
表 3-450.	函数 timer_channel_complementary_output_state_config	297
表 3-451.	函数 timer_channel_input_struct_para_init	298
表 3-452.	函数 timer_input_capture_config	299
表 3-453.	函数 timer_channel_input_capture_prescaler_config	300
	函数 timer_channel_capture_value_register_read	
表 3-455.	函数 timer_input_pwm_capture_config	301
表 3-456.	函数 timer_hall_mode_config	302
表 3-457.	函数 timer_input_trigger_source_select	303
表 3-458.	函数 timer_master_output_trigger_source_select	304
表 3-459.	函数 timer_slave_mode_select	305
表 3-460.	函数 timer_master_slave_mode_config	306
表 3-461.	函数 timer_external_trigger_config	306
表 3-462.	函数 timer_quadrature_decoder_mode_config	307
表 3-463.	函数 timer_internal_clock_config	308
表 3-464.	函数 timer_internal_trigger_as_external_clock_config	309
表 3-465.	函数 timer_external_trigger_as_external_clock_config	310
表 3-466.	函数 timer_external_clock_mode0_config	311
表 3-467.	函数 timer_external_clock_mode1_config	312
表 3-468.	函数 timer_external_clock_mode1_disable	313
表 3-469.	函数 timer_channel_remap_config	313
表 3-470.	函数 timer_write_chxval_register_config	314
	函数 timer_output_value_selection_config	
表 3-472.	USART 寄存器	315
表 3-473.	USART 库函数	316
	枚举类型 usart_flag_enum	
	枚举类型 usart_interrupt_flag_enum	
	枚举类型 usart_interrupt_enum	
	枚举类型 usart_invert_enum	
	函数 usart_deinit	
	_	



表 3-479.	函数 usart_baudrate_set	320
表 3-480.	函数 usart_parity_config	321
表 3-481.	函数 usart_word_length_set	322
表 3-482.	函数 usart_stop_bit_set	322
表 3-483.	函数 usart_enable	323
表 3-484.	函数 usart_disable	323
表 3-485.	函数 usart_transmit_config	324
表 3-486.	函数 usart_receive_config	325
表 3-487.	函数 usart_data_first_config	325
表 3-488.	函数 usart_invert_config	326
表 3-489.	函数 usart_ overrun_enable	327
表 3-490.	函数 usart_ overrun_disable	327
表 3-491.	函数 usart_oversample_config	328
表 3-492.	函数 usart_sample_bit_config	329
表 3-493.	函数 usart_ receiver_timeout_enable	329
表 3-494.	函数 usart_receiver_timeout_disable	330
表 3-495.	函数 usart_receiver_timeout_threshold_config	330
表 3-496.	函数 usart_data_transmit	331
表 3-497.	函数 usart_data_receive	331
表 3-498.	函数 usart_address_config	332
表 3-499.	函数 usart_address_detection_mode_config	332
表 3-500.	函数 usart_mute_mode_enable	333
表 3-501.	函数 usart_mute_mode_disable	334
表 3-502.	函数 usart_mute_mode_wakeup_config	334
表 3-503.	函数 usart_lin_mode_enable	335
表 3-504.	函数 usart_lin_mode_disable	335
	函数 usart_lin_break_dection_length_config	
	函数 usart_halfduplex_enable	
	函数 usart_halfduplex_disable	
	函数 usart_clock_enable	
表 3-509.	函数 usart_clock_disable	338
表 3-510.	函数 usart_synchronous_clock_config	338
	函数 usart_guard_time_config	
表 3-512.	函数 usart_smartcard_mode_enable	340
表 3-513.	函数 usart_smartcard_mode_disable	340
	函数 usart_smartcard_mode_nack_enable	
	函数 usart_smartcard_mode_nack_disable	
	函数 usart_smartcard_mode_early_nack_enable	
	函数 usart_smartcard_mode_early_nack_disable	
	函数 usart_smartcard_autoretry_config	
	函数 usart_block_length_config	
	函数 usart_irda_mode_enable	
	函数 usart_irda_mode_disable	
	函数 usart_prescaler_config	
· · · ··	· · · · · · · · · · · · · · · · · · ·	



表 3-523	3. 函数 usart_irda_lowpower_config	346
表 3-524	.函数 usart_hardware_flow_rts_config	346
表 3-525	.函数 usart_hardware_flow_cts_config	347
表 3-526	.函数 usart_hardware_flow_coherence_config	348
表 3-527	.函数 usart_rs485_driver_enable	348
表 3-528	.函数 usart_rs485_driver_disable	349
表 3-529	.函数 usart_driver_assertime_config	349
表 3-530	.函数 usart_driver_deassertime_config	350
表 3-531	.函数 usart_depolarity_config	351
表 3-532	.函数 usart_dma_receive_config	351
表 3-533	.函数 usart_dma_transmit_config	352
表 3-534	.函数 usart_reception_error_dma_disable	352
表 3-535	.函数 usart_reception_error_dma_enable	353
表 3-536	.函数 usart_wakeup_enable	353
表 3-537	.函数 usart_wakeup_disable	354
表 3-538	.函数 usart_wakeup_mode_config	354
表 3-539	.函数 usart_receive_fifo_enable	355
表 3-540	.函数 usart_receive_fifo_disable	356
表 3-541	.函数 usart_receive_fifo_counter_number	356
表 3-542	函数 usart_flag_get	357
表 3-543	.函数 usart_flag_clear	358
表 3-544	.函数 usart_interrupt_enable	359
表 3-545	.函数 usart_interrupt_disable	360
表 3-546	.函数 usart_command_enable	361
表 3-547	.函数 usart_interrupt_flag_get	362
表 3-548	.函数 usart_interrupt_flag_clear	363
	. WWDGT 寄存器	
表 3-550	. WWDGT 库函数	365
表 3-551	.函数 wwdgt_deinit	365
表 3-552	.函数 wwdgt_enable	366
表 3-553	.函数 wwdgt_counter_update	366
表 3-554	.函数 wwdgt_config	367
表 3-555	.函数 wwdgt_interrupt_enable	367
表 3-556	.函数 wwdgt_flag_get	368
表 3-557	.函数 wwdgt_flag_clear	368
表 4-1.	反本历史	370



# 1. 介绍

本手册介绍了32位基于ARM微控制器GD32E23x固件库。

该固件库是一个固件函数包,它由程序、数据结构和宏组成,包括了GD32E23x所有外设的性能特征。该固件库还包括每一个外设的驱动描述和基于评估板的固件库使用例程。通过使用本固件库,用户无需深入掌握细节,也可以轻松应用每一个外设。使用本固件库可以大大减少用户的编程时间,从而降低开发成本。

每个外设驱动都由一组函数组成,这组函数覆盖了该外设所有功能。可以通过调用一组通用API(application programming interface应用编程界面)来实现对外设的驱动,这些API的结构、函数名称和参数名称都进行了标准化规范。

所有的驱动源代码都符合"MISRA-C:2004"标准(例程文件符合扩充ANSI-C标准),不会受到来自开发环境差异带来的影响。仅有启动文件取决于开发环境。

因为该固件库是通用的,并且包括了所有外设的功能,所以应用程序代码的大小和执行速度可能不是最优的。对大多数应用程序来说,用户可以直接使用之,对于那些在代码大小和执行速度方面有严格要求的应用程序,该固件库可以作为如何设置外设的一份参考资料,可以根据实际需求对其进行调整。

此份固件库使用手册的整体架构如下:

- 文档和固件库规则;
- 固件库概述;
- 外设固件库具体描述,外设固件库例程使用说明。

## 1.1. 文档和固件库规则

### 1.1.1. 外设缩写

表 1-1. 外设缩写

外设缩写	说明
ADC	模数转换器
CMP	比较器
CRC	循环冗余校验计算单元
DBG	调试模块
DMA	直接存储器访问控制器
EXTI	外部中断事件控制器
FMC	闪存控制器
FWDGT	独立看门狗
GPIO/AFIO	通用和备用输入/输出接口



外设缩写	说明
I2C	内部集成电路总线接口
MISC	嵌套中断向量列表控制器
PMU	电源管理单元
RCU	复位和时钟单元
RTC	实时时钟
SPI/I2S	串行外设接口/片上音频接口
SYSCFG	系统配置
TIMER	定时器
USART	通用同步异步收发器
WWDGT	窗口看门狗

### 1.1.2. 命名规则

固件库遵从以下命名规则:

- XXX表示任一外设缩写,例如: ADC。更多缩写相关信息参阅<u>外设缩写</u>; <u>外设缩写</u>
- 源文件和头文件命名都以"gd32e23x\_"作为开头,例如: gd32e23x\_adc.h;
- 常量仅被应用于一个文件的,定义于该文件中;被应用于多个文件的,在对应头文件中定义。所有常量都由英文字母大写书写;
- 寄存器作为常量处理。他们的命名都由英文字母大写书写。在大多数情况下,寄存器缩写 规范与本用户手册一致;
- 变量名采用全部小写,有多个单词组成的,在单词之间以下划线分隔;
- 外设函数的命名以该外设的缩写加下划线为开头,有多个单词组成的,在单词之间以下划 线分隔,所有外设函数都由英文字母小写书写。

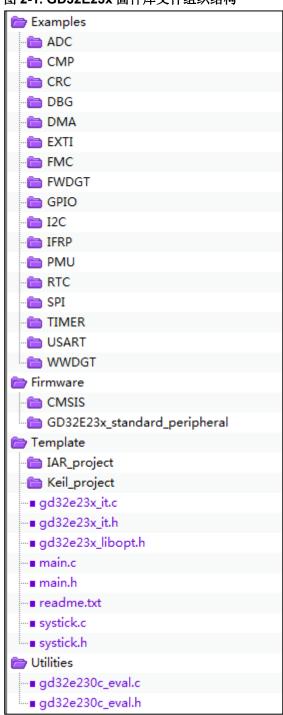


# 2. 固件库概述

# 2.1. 文件组织结构

GD32E23x\_Firmware\_Library, 文件组织结构见下图:

图 2-1. GD32E23x 固件库文件组织结构





## 2.1.1. Examples 文件夹

文件夹Examples,对应每一个GD32外设均包含一个子文件夹。每个子文件夹包含了关于本外设的一个或多个例程,来示范如何使用对应外设。每个例程子文件夹包含如下文件:

- readme.txt: 关于本例程的简单描述和使用说明;
- gd32e23x\_libopt.h: 该头文件可以设置例程所使用到的外设,由不同的"DEFINE"语句组成(默认情况下,所有外设均打开);
- gd32e23x\_it.c: 该源文件包含了所有的中断处理程序(如果未使用到中断,则所有的函数体都为空):
- gd32e23x.it.h: 该头文件包含了所有的中断处理程序的原形;
- systick.c: 该源文件包含了使用systick的精准延时程序;
- systick.h: 该头文件包含了使用systick的精准延时程序的原形;
- main.c: 例程代码注: 所有的例程的使用,都不受不同软件开发环境的影响。

### 2.1.2. Firmware 文件夹

Firmware文件夹包含组成固件库核心的所有子文件夹和文件:

- CMSIS子文件夹包含有Cortex M23内核的支持文件、基于Cortex M23内核处理器的启动 代码和库引导文件以及基于GD32E23x的全局头文件和系统配置文件;
- GD32E23x\_standard\_peripheral子文件夹;
- Include子文件夹包含了固件函数库所需的头文件,用户无需修改该文件夹;
- Source子文件夹包含了固件函数库所需的源文件,用户无需修改该文件夹;

注: 所有代码都按照MISRA-C:2004标准书写,都不受不同软件开发环境的影响。

# 2.1.3. Template 文件夹

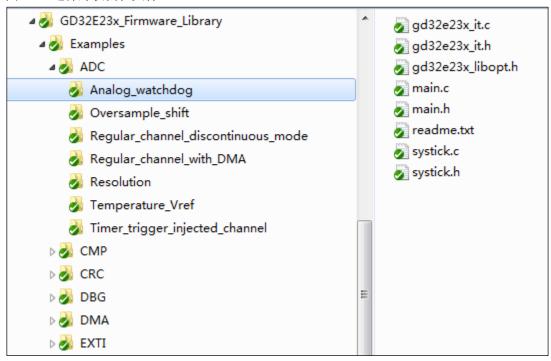
Template文件夹包含一个关于使用LED、USART打印、按键控制的简单例程,(IAR\_project用于IAR编译环境,Keil\_project用于Keil5编译环境)。用户可以使用该工程模板进行固件库例程的移植编译,具体使用方法见下:

#### 选择文件

打开"Examples"文件夹,选择需要测试的模块,如SPI,打开"SPI"文件夹,选择SPI的一个例程,如"SPI\_master\_transmit\_slave\_receive\_interrupt",如下图所示:



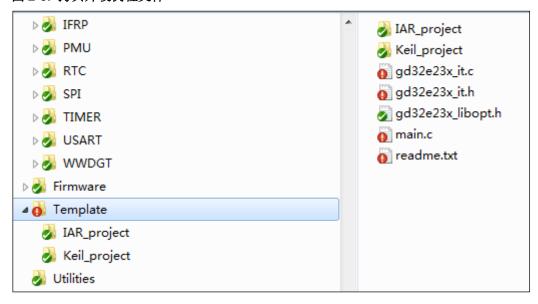
#### 图 2-2. 选择外设例程文件



#### 拷贝文件

打开"Template"文件夹,将"IAR\_project"和"Keil\_project"两个文件夹保留,其他文件都删除,然后将"SPI\_master\_transmit\_slave\_receive\_interrupt"文件夹中的所有文件拷到"Template"文件夹子目录下,如下图所示:

图 2-3. 拷贝外设例程文件

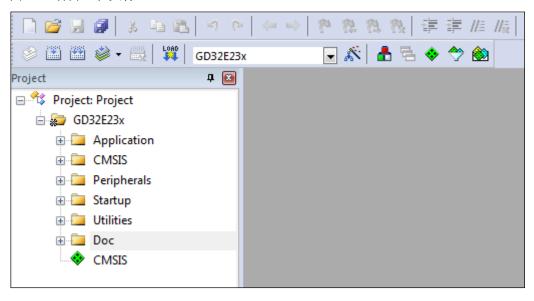


### 打开工程

GD提供Keil和IAR两种版本的工程,根据客户所安装的软件,打开不同的project,如"Keil\_project",打开\Template\Keil\_project\Project.uvprojx,如下图所示:

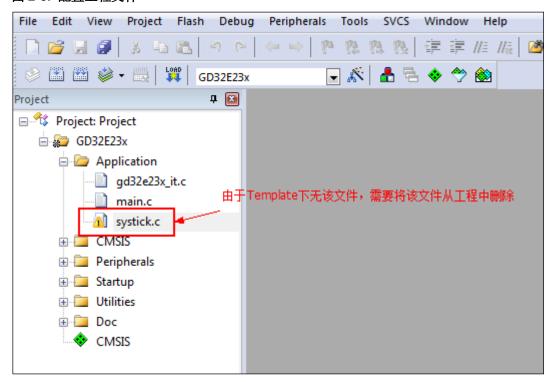


#### 图 2-4. 打开工程文件



由于不同的模块、不同的功能,会使用到不同的文件,需要根据客户选择拷贝的文件,对工程 里的文件进行增加或删除,如下图所示:

#### 图 2-5. 配置工程文件

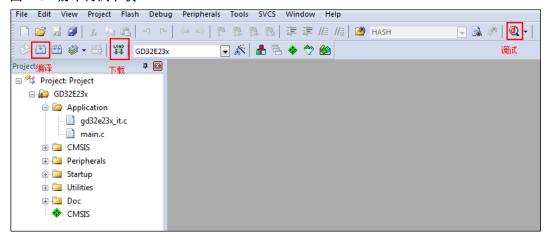


#### 编译调试下载

首先编译整个工程,如果无错误,按照readme中的介绍,选择正确的跳线及连线,然后再将程序下载到目标板上,则会有如readme中描述的现象。IDE的具体使用,请参考相应的软件使用说明。如客户使用的是Keil,可见下图所示:



#### 图 2-6. 编译调试下载



## 2.1.4. Utilities 文件夹

Utilities文件夹包含运行固件库例程评估板的文件:

- gd32e230c\_eval.h文件是运行固件库例程所需关于评估板的头文件;
- gd32e230c\_eval.c文件是运行固件库例程所需关于评估板的源文件。

注: 所有代码都按照MISRA-C:2004标准书写,都不受不同软件开发环境的影响。

# 2.2. 固件库文件描述

下表列举和描述了固件库使用的主要文件。

表 2-1. 固件函数库文件描述

文件名	描述		
gd32e23x_libopt.h	包含了所有外设的头文件的头文件。它是唯一一个用户需要包括在自己应用中		
guszezsx_libopt.11	的文件,起到应用和库之间界面的作用。		
main.c 主函数体示例。			
gd32e23x_it.h	头文件,包含所有中断处理函数原形。		
	外设中断函数文件。用户可以加入自己的中断程序代码。对于指向同一个中断		
gd32e23x_it.c	向量的多个不同中断请求,可以利用函数通过判断外设的中断标志位来确定准		
	确的中断源。固件库提供了这些函数的名称。		
gd32e23x_xxx.h	外设PPP的头文件。包含外设PPP函数的定义,以及这些函数使用的变量。		
gd32e23x_xxx.c	由C语言编写的外设PPP的驱动源程序文件。		
systick.h systick.c的头文件。包含systick配置函数的定义,以及外部用延时函数的定义			
systick.c	systick配置与延时函数源文件。		
readme.txt 固件库例程使用及配置说明文档。			



# 3. 外设固件库

# 3.1. 外设固件库概述

外设固件库函数的描述格式如下表:

表 3-1. 外设固件库函数描述格式

NO // AMII/ MAKINGII/		
函数名称	外设函数的名称	
函数原型	原型声明	
功能描述	简要解释函数是如何执行的	
先决条件	调用函数前应满足的要求	
被调用函数	其他被该函数调用的库函数	
输入参数{in}		
XXX	输入参数描述	
Xx	输入参数可选宏描述	
输出参数{out}		
XXX	输出参数描述	
返回值		
XXX	函数的返回值	

# 3.2. ADC

12位ADC是一种采用逐次逼近方式的模拟数字转换器。章节<u>3.2.1</u>描述了ADC的寄存器列表,章节<u>3.2.2</u>对ADC库函数进行说明。

### 3.2.1. 外设寄存器描述

ADC寄存器列表如下表所示:

表 3-2. ADC 寄存器

寄存器名称	寄存器描述
ADC_STAT	状态寄存器
ADC_CTL0	控制寄存器0
ADC_CTL1	控制寄存器1
ADC_SAMPT0	采样时间寄存器0
ADC_SAMPT1	采样时间寄存器1
ADC_IOFFx	注入通道数据偏移寄存器x(x=03)
ADC_WDHT	看门狗高阈值寄存器
ADC_WDLT	看门狗低阈值寄存器
ADC_RSQ0	规则序列寄存器0
ADC_RSQ1	规则序列寄存器1



寄存器名称	寄存器描述
ADC_RSQ2	规则序列寄存器2
ADC_ISQ	注入序列寄存器
ADC_IDATAx	注入数据寄存器x(x=03)
ADC_RDATA	规则数据寄存器
ADC_OVSAMPCTL	过采样控制寄存器

# 3.2.2. 外设库函数说明

ADC库函数列表如下表所示:

表 3-3. ADC 库函数

库函数名称	库函数描述
adc_deinit	复位ADC外设
adc_enable	使能ADC外设
adc_disable	禁能ADC外设
adc_calibration_enable	ADC校准复位
adc_dma_mode_enable	ADC DMA请求使能
adc_dma_mode_disable	ADC DMA请求禁能
adc_tempsensor_vrefint_enable	温度传感器和Vrefint通道使能
adc_tempsensor_vrefint_disable	温度传感器和Vrefint通道禁能
adc_discontinuous_mode_config	配置ADC间断模式
adc_special_function_config	使能或禁能ADC特殊功能
adc_data_alignment_config	配置ADC数据对齐方式
adc_channel_length_config	配置规则通道组或注入通道组的长度
adc_regular_channel_config	配置ADC规则通道组
adc_inserted_channel_config	配置ADC注入通道组
adc_inserted_channel_offset_config	配置ADC注入通道组数据偏移值
adc_external_trigger_config	配置ADC外部触发
adc_external_trigger_source_config	配置ADC外部触发源
adc_software_trigger_enable	ADC软件触发使能
adc_regular_data_read	读ADC规则组数据寄存器
adc_inserted_data_read	读ADC注入组数据寄存器
adc_flag_get	获取ADC标志位
adc_flag_clear	清除ADC标志位
adc_interrupt_flag_get	获取ADC中断标志位
adc_interrupt_flag_clear	清除ADC中断标志位
adc_interrupt_enable	ADC中断使能
adc_interrupt_disable	ADC中断禁能
adc_watchdog_single_channel_enabl	配置ADC模拟看门狗单通道有效
е	14.直 <b>パレ</b> (探)が有口物子処足行双
adc_watchdog_group_channel_enabl	配置ADC模拟看门狗在通道组有效
е	161月700円が日1757年過程2月以



库函数名称	库函数描述
adc_watchdog_disable	ADC模拟看门狗禁能
adc_watchdog_threshold_config	配置ADC模拟看门狗阈值
adc_resolution_config	配置ADC分辨率
adc_oversample_mode_config	配置ADC过采样模式
adc_oversample_mode_enable	使能ADC过采样
adc_oversample_mode_disable	禁能ADC过采样

# 函数 adc\_deinit

函数adc\_deinit描述见下表:

表 3-4. 函数 adc deinit

大 O 4. 图		
函数名称	adc_deinit	
函数原形	<pre>void adc_deinit(void);</pre>	
功能描述	复位ADC外设	
先决条件	-	
被调用函数	rcu_periph_reset_enable / rcu_periph_reset_disable	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* reset ADC\*/

adc\_deinit ();

# 函数 adc\_enable

函数adc\_enable描述见下表:

表 3-5. 函数 adc\_enable

函数名称	adc_enable
函数原形	void adc_enable(void);
功能描述	使能ADC外设
先决条件	-
被调用函数	-
输入参数{in}	
-	-
输出参数{out}	
-	-
返回值	



-

例如:

/\* enable ADC \*/

adc\_enable();

# 函数 adc\_disable

函数adc\_disable描述见下表:

## 表 3-6. 函数 adc\_disable

<del>-</del>	
函数名称	adc_disable
函数原形	void adc_disable(void);
功能描述	禁能ADC外设
先决条件	-
被调用函数	-
输入参数{in}	
-	-
输出参数{out}	
-	-
返回值	
-	-

例如:

/\* disable ADC \*/

adc\_disable();

# 函数 adc\_calibration\_enable

函数adc\_calibration\_enable描述见下表:

表 3-7. 函数 adc\_calibration\_enable

函数名称	adc_calibration_enable
函数原形	void adc_calibration_enable(void);
功能描述	ADC校准复位
先决条件	-
被调用函数	-
输入参数{in}	
-	-
输出参数{out}	
-	-
返回值	
-	-



例如:

/\* ADC calibration and reset calibration \*/

adc\_calibration\_enable();

### 函数 adc\_dma\_mode\_enable

函数 adc\_dma\_mode\_enable 描述见下表:

表 3-8. 函数 adc\_dma\_mode\_enable

函数名称	adc_dma_mode_enable	
函数原形	void adc_dma_mode_enable(void);	
功能描述	ADC DMA请求使能	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* enable ADC DMA request \*/

adc\_dma\_mode\_enable();

### 函数 adc\_dma\_mode\_disable

函数 adc\_dma\_mode\_disable 描述见下表:

表 3-9. 函数 adc\_dma\_mode\_disable

函数名称	adc_dma_mode_disable	
函数原形	void adc_dma_mode_disable(void);	
功能描述	ADC DMA请求禁能	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:



/\* disable ADC DMA request \*/

adc\_dma\_mode\_disable();

## 函数 adc\_tempsensor\_vrefint\_enable

函数 adc\_tempsensor\_vrefint\_enable 描述见下表:

表 3-10. 函数 adc\_tempsensor\_vrefint\_enable

	· · · — — — — — — — — — — — — — — — — —
函数名称	adc_tempsensor_vrefint_enable
函数原形	void adc_tempsensor_vrefint_enable(void);
功能描述	温度传感器和Vrefint通道使能
先决条件	-
被调用函数	-
输入参数{in}	
-	-
输出参数{out}	
-	-
返回值	
-	-

例如:

/\* enable the temperature sensor and Vrefint channel \*/

adc\_tempsensor\_vrefint\_enable();

### 函数 adc\_tempsensor\_vrefint\_disable

函数 adc\_tempsensor\_vrefint\_disable 描述见下表:

表 3-11. 函数 adc\_tempsensor\_vrefint\_disable

	<u> </u>
函数名称	adc_tempsensor_vrefint_disable
函数原形	<pre>void adc_tempsensor_vrefint_disable(void);</pre>
功能描述	温度传感器和Vrefint通道禁能
先决条件	-
被调用函数	-
输入参数{in}	
-	-
输出参数{out}	
-	-
返回值	
-	-

例如:

/\* disable the temperature sensor and Vrefint channel \*/



adc\_tempsensor\_vrefint\_disable();

### 函数 adc\_discontinuous\_mode\_config

函数 adc\_discontinuous\_mode\_config 描述见下表:

### 表 3-12. 函数 adc\_discontinuous\_mode\_config

函数名称	adc_discontinuous_mode_config		
函数原形	void adc_discontinuous_mode_config(uint8_t channel_group, uint8_t length);		
功能描述	配置ADC间断模式		
先决条件	-		
被调用函数	<del>-</del>		
	输入参数{in}		
adc_channel_grou	没济也 计私		
р	通道组选择		
ADC_REGULAR_C	相同小艺术和		
HANNEL	规则通道组		
ADC_INSERTED_C	<b>分)</b> 透染阳		
HANNEL	注入通道组		
ADC_CHANNEL_DI			
SCON_DISABLE	规则通道组和注入通道组间断模式禁能		
输入参数{in}			
length	间断模式下的转换数目,规则通道组取值为18,注入通道组取值无意义		
输出参数{out}			
-	-		
返回值			
-	-		

### 例如:

/\* configure ADC discontinuous mode \*/

adc\_discontinuous\_mode\_config(ADC\_REGULAR\_CHANNEL, 6);

### 函数 adc\_special\_function\_config

函数 adc\_special\_function\_config 描述见下表:

### 表 3-13. 函数 adc\_special\_function\_config

函数名称	adc_special_function_config
函数原形	void adc_special_function_config(uint32_t function, ControlStatus newvalue);
功能描述	使能或禁能ADC特殊功能
先决条件	-
被调用函数	-
function	功能配置

# GD32E23x 固件库使用指南

ADC_SCAN_MODE	扫描模式选择	
ADC_INSERTED_C	注入组自动转换	
HANNEL_AUTO	往八组目列表快	
ADC_CONTINUOU	连续模式选择	
S_MODE	<b>连续模式</b> 选择	
输入参数{in}		
newvalue	功能使能禁能	
ENABLE	使能	
DISABLE	禁能	
输出参数{out}		
-	-	
	返回值	
-	-	

例如:

/\* enable ADC scan mode \*/

adc\_special\_function\_config(ADC\_SCAN\_MODE, ENABLE);

# 函数 adc\_data\_alignment\_config

函数 adc\_alignment\_config 描述见下表:

表 3-14. 函数 adc\_data\_alignment\_config

	.uuta_ungont_oomig
函数名称	adc_data_alignment_config
函数原形	void adc_data_alignment_config(uint32_t data_alignment);
功能描述	配置ADC数据对齐方式
先决条件	-
被调用函数	-
输入参数{in}	
data_alignment	数据对齐方式选择
ADC_DATAALIGN_	I CD △+·❖
RIGHT	LSB 对齐
ADC_DATAALIGN_	MSB 对齐
LEFT	
输出参数{out}	
-	-
返回值	
-	-

例如:

/\* configure ADC data alignment \*/

 $adc\_data\_alignment\_config(ADC\_DATAALIGN\_RIGHT);\\$ 



## 函数 adc\_channel\_length\_config

函数 adc\_channel\_length\_config 描述见下表:

表 3-15. 函数 adc\_channel\_length\_config

函数名称	adc_channel_length_config	
函数原形	void adc_channel_length_config(uint8_t channel_group, uint32_t length);	
功能描述	配置规则通道组或注入通道组的长度	
先决条件	-	
被调用函数	-	
输入参数{in}		
channel_group	通道组选择	
ADC_REGULAR_C	扣叫水水	
HANNEL	规则通道组	
ADC_INSERTED_C	<b>テノ</b> 送送机	
HANNEL	注入通道组	
输入参数{in}		
length	通道长度,规则通道组为1-16,注入通道组为1-4	
输出参数{out}		
-		
返回值		
-	•	

### 例如:

/\* configure the length of ADC regular channel \*/

 $adc\_channel\_length\_config(ADC\_REGULAR\_CHANNEL,\,4);\\$ 

### 函数 adc\_regular\_channel\_config

函数 adc\_regular\_channel\_config 描述见下表:

表 3-16. 函数 adc\_regular\_channel\_config

函数名称	adc_regular_channel_config	
函数原形	void adc_regular_channel_config(uint8_t rank, uint8_t channel, uint32_t	
	sample_time);	
功能描述	配置ADC规则通道组	
先决条件	-	
被调用函数	-	
输入参数{in}		
rank	规则组通道序列,取值范围为0~15	
输入参数{in}		
channel	ADC通道选择	
ADC_CHANNEL_x	ADC通道x (x=09,16,17)	
输入参数{in}		



sample_time	采样时间	
ADC_SAMPLETIME	1.5 周期	
_1POINT5		
ADC_SAMPLETIME	7.5 田田	
_7POINT5	7.5 周期	
ADC_SAMPLETIME	12.5 田田	
_13POINT5	13.5 周期	
ADC_SAMPLETIME	00.5 EH#	
_28POINT5	28.5 周期	
ADC_SAMPLETIME	44 F E HI	
_41POINT5	41.5 周期	
ADC_SAMPLETIME	55.5 周期	
_55POINT5	55.5 归荆	
ADC_SAMPLETIME	7.1.5 田田	
_71POINT5	71.5 周期	
ADC_SAMPLETIME	239.5 周期	
_239POINT5	239.3 /可列	
输出参数{out}		
-	-	
返回值		
-	-	

### 例如:

/\* configure ADC regular channel \*/

 $adc\_regular\_channel\_config(1, ADC\_CHANNEL\_0, ADC\_SAMPLETIME\_7POINT5);\\$ 

# 函数 adc\_inserted\_channel\_config

函数 adc\_inserted\_channel\_config 描述见下表:

表 3-17. 函数 adc\_inserted\_channel\_config

函数名称	adc_inserted_channel_config	
函数原形	void adc_inserted_channel_config(uint8_t rank, uint8_t channel, uint32_t	
	sample_time);	
功能描述	配置ADC注入通道组	
先决条件	-	
被调用函数	-	
输入参数{in}		
rank	注入组通道序列,取值范围为0~3	
输入参数{in}		
channel	ADC通道选择	
ADC_CHANNEL_x	ADC 通道x (x=09,16,17)	
输入参数{in}		



sample_time	采样时间	
ADC_SAMPLETIME	1.5周期	
_1POINT5		
ADC_SAMPLETIME	7.5周期	
_7POINT5	7.3/回 翙	
ADC_SAMPLETIME	42 CH #I	
_13POINT5	13.5周期	
ADC_SAMPLETIME	28.5周期	
_28POINT5	20.3/可 約	
ADC_SAMPLETIME	41.5周期	
_41POINT5	41.3/可列	
ADC_SAMPLETIME	55.5周期	
_55POINT5	33.3/可 <i>列</i>	
ADC_SAMPLETIME	71.5周期	
_71POINT5	7 1 . 3/可 約	
ADC_SAMPLETIME	239.5周期	
_239POINT5	239.3/刊 州	
输出参数{out}		
-	-	
返回值		
-	-	

### 例如:

/\* configure ADC inserted channel \*/

 $adc\_inserted\_channel\_config (1, ADC\_CHANNEL\_0, ADC\_SAMPLETIME\_7POINT5); \\$ 

# 函数 adc\_inserted\_channel\_offset\_config

函数 adc\_inserted\_channel\_offset\_config 描述见下表:

表 3-18. 函数 adc\_inserted\_channel\_offset\_config

adc_inserted_channel_offset_config	
void adc_inserted_channel_offset_config(uint8_t inserted_channel, uint16_t	
offset);	
配置ADC注入通道组数据偏移值	
-	
-	
输入参数{in}	
注入通道选择	
分入通道 v_0122	
注入通道,x=0,1,2,3	
输入参数{in}	
数据偏移值,取值范围为0~4095	



输出参数{out}	
-	-
返回值	
-	

/\* configure ADC inserted channel offset \*/

adc\_inserted\_channel\_offset\_config(ADC\_INSERTED\_CHANNEL\_0, 100);

# 函数 adc\_external\_trigger\_config

函数 adc\_external\_trigger\_config 描述见下表:

# 表 3-19. 函数 adc\_external\_trigger\_config

函数名称	adc_external_trigger_config
函数原形	void adc_external_trigger_config(uint8_t channel_group, ControlStatus
四蚁原心	newvalue);
功能描述	配置ADC外部触发
先决条件	-
被调用函数	-
	输入参数{in}
channel_group	通道组选择
ADC_REGULAR_C	规则通道组
HANNEL	<b></b>
ADC_INSERTED_C	注入通道组
HANNEL	<b>在八</b> 週度组
	输入参数{in}
newvalue	通道使能禁能
ENABLE	使能
DISABLE	禁能
	输出参数{out}
-	-
	返回值
-	-

例如:

/\* enable ADC inserted channel group external trigger \*/

adc\_external\_trigger\_config(ADC\_INSERTED\_CHANNEL\_0, ENABLE);

### 函数 adc\_external\_trigger\_source\_config

函数 adc\_external\_trigger\_source\_config 描述见下表:



# 表 3-20. 函数 adc\_external\_trigger\_source\_config

函数名称	external_trigger_source_config  adc_external_trigger_ source_config
	void adc_external_trigger_source_config(uint8_t channel_group, uint32_t
函数原形	external_trigger_source);
功能描述	配置ADC外部触发源
先决条件	-
被调用函数	-
channel_group	通道组选择
ADC_REGULAR_C	和叫罗茨加
HANNEL	规则通道组
ADC_INSERTED_C	<b>分为海沿</b>
HANNEL	注入通道组
	输入参数{in}
external_trigger_s	规则通道组或注入通道组触发源
ource	/加州也是纽洪任八地也组雕及柳
ADC_EXTTRIG_RE	TIMER0 CH0事件(规则组)
GULAR_T0_CH0	THEIRO OHO事件(成例组)
ADC_EXTTRIG_RE	TIMER0 CH1事件(规则组)
GULAR_T0_CH1	TIMENO OTT 事目(M.对起)
ADC_EXTTRIG_RE	TIMER0 CH2事件(规则组)
GULAR_T0_CH2	TIMENO ONZ事目(M.对红)
ADC_EXTTRIG_RE	TIMER2 TRGO事件(规则组)
GULAR_T2_TRGO	TIMENZ THOO FIT (MANAEL)
ADC_EXTTRIG_RE	TIMER14 CH0事件(规则组)
GULAR_T14_CH0	TIMENTI CHO 4    \mathred{7}
ADC_EXTTRIG_RE	外部中断线11(规则组)
GULAR_EXTI_11	71 HP   15124   1 (700A)2117
ADC_EXTTRIG_RE	软件触发(规则组)
GULAR_NONE	יארון ווארא אין אין אין אין אין אין אין אין אין אי
ADC_EXTTRIG_IN	
SERTED_T0_TRG	TIMER0 TRGO事件(注入组)
0	
ADC_EXTTRIG_IN	TIMER0 CH3事件(注入组)
SERTED_T0_CH3	
ADC_EXTTRIG_IN	TIMER2 CH3事件(注入组)
SERTED_T2_CH3	
ADC_EXTTRIG_IN	
SERTED_T14_TRG	TIMER14 TRGO事件(注入组)
0	
ADC_EXTTRIG_IN	外部中断线15 (注入组)
SERTED_EXTI_15	ALBEL BLOOM (TTV (TTV
ADC_EXTTRIG_IN	软件触发(注入组)



SERTED_NONE		
输出参数{out}		
-	-	
返回值		
-	-	

/\* configure ADC regular channel external trigger source \*/

adc\_external\_trigger\_source\_config(ADC\_REGULAR\_CHANNEL,
ADC\_EXTTRIG\_REGULAR\_T0\_CH0);

# 函数 adc\_software\_trigger\_enable

函数 adc\_software\_trigger\_enable 描述见下表:

### 表 3-21. 函数 adc\_software\_trigger\_enable

函数名称	adc_software_trigger_enable		
函数原形	void adc_software_trigger_enable(uint8_t channel_group);		
功能描述	ADC软件触发使能		
先决条件	-		
被调用函数	-		
	输入参数{in}		
channel_group	通道组选择		
ADC_REGULAR_C	和   11		
HANNEL	规则通道组		
ADC_INSERTED_C	分 罗罗特加		
HANNEL	注入通道组		
	输出参数{out}		
-	-		
返回值			
-	-		

### 例如:

/\* enable ADC regular channel group software trigger \*/

adc\_software\_trigger\_enable( ADC\_REGULAR\_CHANNEL);

### 函数 adc\_regular\_data\_read

函数 adc\_inserted\_regular\_data\_read 描述见下表:

### 表 3-22. 函数 adc\_regular\_data\_read

函数名称	adc_regular_data_read
函数原形	uint16_t adc_regular_data_read(void);



功能描述	读ADC规则组数据寄存器	
先决条件	-	
被调用函数	-	
输出参数{out}		
-	-	
	返回值	
uint16_t	ADC转换值 (0-0xFFFF)	

/\* read ADC regular group data register \*/
uint16\_t adc\_value = 0;
adc\_value = adc\_regular\_data\_read();

# 函数 adc\_inserted\_data\_read

函数 adc\_inserted\_regular\_data\_read 描述见下表:

表 3-23. 函数 adc\_inserted\_data\_read

·· ———		
函数名称	adc_inserted_data_read	
函数原形	uint16_t adc_inserted_data_read(uint8_t inserted_channel);	
功能描述	读ADC注入组数据寄存器	
先决条件	-	
被调用函数	-	
输入参数{in}		
inserted_channel	注入通道选择	
ADC_INSERTED_C	分。 分。 分。 分。 分。 分。 分。 分。 分。 分。 分。 分。 分。 分	
HANNEL_x	注入通道x,x=0,1,2,3	
	输出参数{out}	
-	-	
	返回值	
uint16_t	ADC转换值(0-0xFFFF)	

例如:

/\* read ADC inserted group data register \*/
uint16\_t adc\_value = 0;
adc\_value = adc\_inserted\_data\_read (ADC\_INSERTED\_CHANNEL\_0);

### 函数 adc\_flag\_get

函数 adc\_flag\_get 描述见下表:



### 表 3-24. 函数 adc\_flag\_get

函数名称	adc_flag_get
函数原形	FlagStatus adc_flag_get(uint32_t flag);
功能描述	获取ADC标志位
先决条件	-
被调用函数	-
	输入参数{in}
flag	ADC标志位
ADC_FLAG_WDE	模拟看门狗事件标志位
ADC_FLAG_EOC	组转换结束标志位
ADC_FLAG_EOIC	注入通道组转换结束标志位
ADC_FLAG_STIC	注入通道组转换开始标志位
ADC_FLAG_STRC	规则通道组转换开始标志位
	输出参数{out}
-	-
	返回值
FlagStatus	SET 或 RESET

例如:

/\* get the ADC analog watchdog flag bits\*/

FlagStatus flag\_value;

flag\_value = adc\_flag\_get(ADC\_FLAG\_WDE);

# 函数 adc\_flag\_clear

函数 adc\_flag\_clear 描述见下表:

# 表 3-25. 函数 adc\_flag\_clear

_	· · · <b>U</b> _ · · · ·
函数名称	adc_flag_clear
函数原形	void adc_flag_clear(uint32_t flag);
功能描述	清除ADC标志位
先决条件	-
被调用函数	-
	·····································
adc_flag	ADC标志位
ADC_FLAG_WDE	模拟看门狗事件标志位
ADC_FLAG_EOC	组转换结束标志位
ADC_FLAG_EOIC	注入通道组转换结束标志位
ADC_FLAG_STIC	注入通道组转换开始标志位
ADC_FLAG_STRC	规则通道组转换开始标志位
输出参数{out}	
-	-



返回值	
-	•

/\* clear the ADC analog watchdog flag bits\*/

adc\_flag\_clear( ADC\_FLAG\_WDE);

### 函数 adc\_interrupt\_flag\_get

函数 adc\_interrupt\_flag\_get 描述见下表:

### 表 3-26. 函数 adc\_interrupt\_flag\_get

函数名称	adc_interrupt_flag_get
函数原形	FlagStatus adc_interrupt_flag_get(uint32_t flag);
功能描述	获取ADC中断标志位
先决条件	-
被调用函数	-
	输入参数{in}
flag	ADC中断标志位
ADC_INT_FLAG_W	增加季门构山蛇坛土份
DE	模拟看门狗中断标志位
ADC_INT_FLAG_E	组转换结束中断标志位
OC	组拉铁组术中剧协心也
ADC_INT_FLAG_E	注入通道组转换结束中断标志位
OIC	在八旭旭组拉快纳木中朝你心也
	输出参数{out}
-	-
	返回值
FlagStatus	SET 或 RESET

例如:

/\* get the ADC analog watchdog interrupt bits\*/

FlagStatus flag\_value;

flag\_value = adc\_interrupt\_flag\_get(ADC\_INT\_FLAG\_WDE);

# 函数 adc\_interrupt\_flag\_clear

函数 adc\_interrupt\_flag\_clear 描述见下表:

### 表 3-27. 函数 adc\_interrupt\_flag\_clear

函数名称	adc_interrupt_flag_clear
函数原形	void adc_interrupt_flag_clear(uint32_t flag);
功能描述	清除ADC中断标志位



先决条件	-	
被调用函数	-	
	输入参数{in}	
flag	ADC中断标志位	
ADC_INT_FLAG_W	模拟看门狗中断标志位	
DE	快1以有117四中例 你心包	
ADC_INT_FLAG_E	<b>妇枕松</b> 丛古山岖七十尺	
oc	组转换结束中断标志位	
ADC_INT_FLAG_E	分》通 <b>光阳杜林</b> 林市山 <u></u> 斯仁士片	
OIC	注入通道组转换结束中断标志位	
	输出参数{out}	
-	-	
	返回值	
-	-	

/\* clear the ADC analog watchdog interrupt bits\*/

adc\_interrupt\_flag\_clear(ADC\_INT\_FLAG\_WDE);

# 函数 adc\_interrupt\_enable

函数 adc\_interrupt\_enable 描述见下表:

表 3-28. 函数 adc interrupt enable

表 3-26. 函数 auc_interrupt_enable		
函数名称	adc_interrupt_enable	
函数原形	void adc_interrupt_enable(uint32_t interrupt);	
功能描述	ADC中断使能	
先决条件	-	
被调用函数	-	
	输入参数{in}	
interrupt	ADC中断标志位	
ADC_INT_WDE	模拟看门狗中断标志位	
ADC_INT_EOC	组转换结束中断标志位	
ADC_INT_EOIC	注入通道组转换结束中断标志位	
	输出参数{out}	
-	-	
	返回值	
-	-	

### 例如:

/\* enable ADC analog watchdog interrupt \*/

adc\_interrupt\_enable( ADC\_INT\_WDE);



### 函数 adc\_interrupt\_disable

函数 adc\_interrupt\_disable 描述见下表:

表 3-29. 函数 adc\_interrupt\_disable

函数名称	adc_interrupt_disable
函数原形	void adc_interrupt_enable(uint32_t interrupt);
功能描述	ADC中断禁能
先决条件	-
被调用函数	-
	输入参数{in}
interrupt	ADC中断标志位
ADC_INT_WDE	模拟看门狗中断标志位
ADC_INT_EOC	组转换结束中断标志位
ADC_INT_EOIC	注入通道组转换结束中断标志位
	输出参数{out}
-	-
	返回值
-	-

例如:

/\* disable ADC interrupt \*/

adc\_interrupt\_disable(ADC\_INT\_WDE);

# 函数 adc\_watchdog\_single\_channel\_enable

函数 adc\_watchdog\_single\_channel\_enable 描述见下表:

表 3-30. 函数 adc\_watchdog\_single\_channel\_enable

- W. L1.	
函数名称	adc_watchdog_single_channel_enable
函数原形	void adc_watchdog_single_channel_enable(uint8_t channel);
功能描述	配置ADC模拟看门狗单通道有效
先决条件	-
被调用函数	-
	输入参数{in}
adc_channel	选择ADC通道
ADC_CHANNEL_x	ADC Channelx(x=09,16,17)
	输出参数{out}
-	-
	返回值
-	-

例如:

/\* configure ADC analog watchdog single channel \*/



adc\_watchdog\_single\_channel\_enable( ADC\_CHANNEL\_1);

### 函数 adc\_watchdog\_group\_channel\_enable

函数 adc\_watchdog\_group\_channel\_enable 描述见下表:

表 3-31. 函数 adc\_watchdog\_group\_channel\_enable

函数名称	adc_watchdog_group_channel_enable
函数原形	<pre>void adc_watchdog_group_channel_enable(uint8_t channel_group);</pre>
功能描述	配置ADC模拟看门狗在通道组有效
先决条件	-
被调用函数	-
	输入参数{in}
channel_group	通道组使用模拟看门狗
ADC_REGULAR_C	规则通道组
HANNEL	<b>观</b> 则
ADC_INSERTED_C	分 7 短 涡 恒
HANNEL	注入通道组
ADC_REGULAR_IN	
SERTED_CHANNE	规则和注入通道组
L	
	输出参数{out}
-	-
	返回值
-	-
1	

#### 例如:

/\* configure ADC analog watchdog group channel \*/

 $adc\_watchdog\_group\_channel\_enable(ADC\_REGULAR\_CHANNEL);\\$ 

# 函数 adc\_watchdog\_disable

函数 adc\_watchdog\_disable 描述见下表:

表 3-32. 函数 adc\_watchdog\_disable

函数名称	adc_watchdog_disable	
函数原形	<pre>void adc_watchdog_disable(void);</pre>	
功能描述	ADC模拟看门狗禁能	
先决条件	-	
被调用函数	-	
	·····································	
-	-	
输出参数{out}		
-	-	



返回值	
-	-

/\* disable ADC analog watchdog \*/

adc\_watchdog\_disable();

# 函数 adc\_watchdog\_threshold\_config

函数 adc\_watchdog\_threshold\_config 描述见下表:

### 表 3-33. 函数 adc\_watchdog\_threshold\_config

函数名称	adc_watchdog_threshold_config	
<b>必</b> 券 臣	void adc_watchdog_threshold_config(uint16_t low_threshold, uint16_t	
函数原形	high_threshold);	
功能描述	配置ADC模拟看门狗阈值	
先决条件	-	
被调用函数	-	
	输入参数{in}	
low_threshold	模拟看门狗低阈值,04095	
	输入参数{in}	
high_threshold	模拟看门狗高阈值,04095	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* configure ADC analog watchdog threshold \*/

adc\_watchdog\_threshold\_config(0x0400, 0x0A00);

### 函数 adc\_resolution\_config

函数 adc\_resolution\_config 描述见下表:

### 表 3-34. 函数 adc\_resolution\_config

函数名称	adc_resolution_config
函数原形	<pre>void adc_resolution_config(uint32_t resolution);</pre>
功能描述	配置ADC分辨率
先决条件	-
被调用函数	-
resolution	ADC分辨率



ADC_RESOLUTION	<b>12</b> 位分辨率	
_12B	12世分析学	
ADC_RESOLUTION	40片八並安	
_10B	10位分辨率	
ADC_RESOLUTION	8位分辨率	
_8B	<b>0</b> 世分辨學	
ADC_RESOLUTION	6位分辨率	
_6B	0世分辨率	
	输出参数{out}	
-	-	
	返回值	
-	-	

# Example:

/\* configure ADC resolution \*/

 ${\tt adc\_resolution\_config(\ ADC\_RESOLUTION\_12B);}$ 

# 函数 adc\_oversample\_mode\_config

函数 adc\_oversample\_mode\_config 描述见下表:

表 3-35. 函数 adc oversample mode config

衣 3-35. 函剱 adc_oversample_mode_config		
函数名称	adc_oversample_mode_config	
函数原形	void adc_oversample_mode_config(uint32_t mode, uint16_t shift, uint8_t ratio);	
功能描述	配置ADC过采样模式	
先决条件	-	
被调用函数	-	
	输入参数{in}	
mode	ADC过采样触发模式	
ADC_OVERSA		
MPLING_ALL_C	在一个触发之后,对一个通道连续进行过采样转换	
ONVERT		
ADC_OVERSA		
MPLING_ONE_	在一个触发之后,对一个通道只进行一次过采样转换	
CONVERT		
	输入参数{in}	
shift	ADC过滤采样移位	
ADC_OVERSA		
MPLING_SHIFT	不移位	
_NONE		
ADC_OVERSA		
MPLING_SHIFT	移1位	
_1B		



	OD02C20X 国门/千仪/11目用
ADC_OVERSA	
MPLING_SHIFT	移2位
_2B	
ADC_OVERSA	
MPLING_SHIFT	移3位
_3B	
ADC_OVERSA	
MPLING_SHIFT	移4位
_4B	
ADC_OVERSA	
MPLING_SHIFT	移5位
_5B	
ADC_OVERSA	
MPLING_SHIFT	移6位
_6B	<u> </u>
ADC_OVERSA	
MPLING_SHIFT	移7位
_7B	
ADC_OVERSA	
MPLING_SHIFT	移8位
_8B	15 C E
_02	输入参数{in}
ratio	ADC过采样率
ADC_OVERSA	ADORAH T
MPLING_RATIO	2x
_MUL2	27
ADC_OVERSA	
MPLING_RATIO	4x
_MUL4	47.
ADC_OVERSA	
MPLING_RATIO	Ov
	8x
_MUL8	
ADC_OVERSA	40
ADC_OVERSA MPLING_RATIO	16x
ADC_OVERSA MPLING_RATIO _MUL16	16x
ADC_OVERSA MPLING_RATIO _MUL16 ADC_OVERSA	
ADC_OVERSA MPLING_RATIO _MUL16 ADC_OVERSA MPLING_RATIO	16x 32x
ADC_OVERSA MPLING_RATIO _MUL16 ADC_OVERSA MPLING_RATIO _MUL32	
ADC_OVERSA MPLING_RATIO _MUL16 ADC_OVERSA MPLING_RATIO _MUL32 ADC_OVERSA	32x
ADC_OVERSA MPLING_RATIO _MUL16 ADC_OVERSA MPLING_RATIO _MUL32 ADC_OVERSA MPLING_RATIO	
ADC_OVERSA MPLING_RATIO _MUL16 ADC_OVERSA MPLING_RATIO _MUL32 ADC_OVERSA MPLING_RATIO _MUL64	32x
ADC_OVERSA MPLING_RATIO _MUL16 ADC_OVERSA MPLING_RATIO _MUL32 ADC_OVERSA MPLING_RATIO	32x



_MUL128			
ADC_OVERSA			
MPLING_RATIO	256x		
_MUL256			
	输出参数{out}		
-	-		
返回值			
-	-		

#### Example:

/\* configure ADC oversample mode: 16 times sample, 4 bits shift \*/

adc\_oversample\_mode\_config( ADC\_OVERSAMPLING\_ALL\_CONVERT, ADC\_OVERSAMPLING\_SHIFT\_4B, ADC\_OVERSAMPLING\_RATIO\_MUL16);

### 函数 adc\_oversample\_mode\_enable

函数 adc\_oversample\_mode\_enable 描述见下表:

表 3-36. 函数 adc\_oversample\_mode\_enable

函数名称	adc_oversample_mode_enable	
函数原形	void adc_oversample_mode_enable(void);	
功能描述	使能ADC过采样	
先决条件	-	
被调用函数	-	
输入参数{in}		
-		
	输出参数{out}	
-		
	返回值	
-	-	

#### Example:

/\* enable ADC oversample mode \*/

adc\_oversample\_mode\_enable ();

#### 函数 adc\_oversample\_mode\_disable

函数 adc\_oversample\_mode\_disable 描述见下表:

#### 表 3-37. 函数 adc\_oversample\_mode\_disable

函数名称	adc_oversample_mode_disable
函数原形	void adc_oversample_mode_disable(void);
功能描述	禁能ADC过采样



先决条件	先决条件 -	
被调用函数	-	
	输入参数{in}	
输出参数{out}		
•	-	
返回值		
-	-	

#### Example:

/\* disable ADC oversample mode \*/

adc\_oversample\_mode\_disable ();

# 3.3. CMP

CMP通用比较器可独立工作,其输出端可用于I/O口,也可和定时器结合使用。比较器可通过模拟信号将MCU从低功耗模式中唤醒,在一定的条件下,可将模拟信号作为TIMER的触发源,结合DAC和TIMER的PWM输出,可以实现电流控制。章节<u>3.3.1</u>描述了CMP的寄存器列表,章节<u>3.3.2</u>对CMP库函数进行说明。

# 3.3.1. 外设寄存器说明

CMP寄存器列表如下表所示:

表 3-38. CMP 寄存器

寄存器名称	寄存器描述
CMP_CS	CMP控制状态寄存器

### 3.3.2. 外设库函数说明

CMP库函数列表如下表所示:

表 3-39. CMP 库函数

库函数名称	库函数描述
cmp_deinit	复位CMP
cmp_mode_init	CMP工作模式初始化
cmp_output_init	CMP输出初始化
cmp_enable	使能CMP
cmp_disable	禁能CMP
cmp_switch_enable	CMP开关模式使能
cmp_switch_disable	CMP开关模式禁能
cmp_lock_enable	锁定CMP
cmp_output_level_get	获取CMP输出状态



# 枚举类型 cmp\_enum

# 表 3-40. 枚举类型 cmp\_enum

成员名称	功能描述
CMP0	比较器0

# 函数 cmp\_deinit

函数cmp\_deinit描述见下表:

# 表 3-41. 函数 cmp\_deinit

· · · · · · · · · · · · · · · · · · ·		
函数名称	cmp_deinit	
函数原型	void cmp_deinit(cmp_enum cmp_periph);	
功能描述	复位CMP	
先决条件	-	
被调用函数	-	
输入参数{in}		
cmp_periph	参考枚举 <u><b>表 3-40. 枚举类型cmp enum</b></u>	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* deinitialize CMP0 \*/

cmp\_deinit(CMP0);

# 函数 cmp\_mode\_init

函数cmp\_mode\_init描述见下表:

# 表 3-42. 函数 cmp\_mode\_init

函数名称	cmp_mode_init		
<b>录                                    </b>	void cmp_mode_init(cmp_enum cmp_periph, uint32_t operating_mode,		
函数原型	uint32_t inverting_input, uint32_t output_hysteresis);		
功能描述	CMP工作模式初始化		
先决条件	-		
被调用函数	-		
cmp_periph	参考枚举 <u>表 3-40. 枚举类型cmp_enum</u>		
	输入参数{in}		
operating_mode	速度和功耗运行模式		
CMP_MODE_HIGH	高速/全功耗		
SPEED	同巫/主切杙		



# GD32E23x 固件库使用指南

	ODOZEZON 固门/平区/11/11/11
CMP_MODE_MIDD	中速/中功耗
LESPEED	T AB T WITE
CMP_MODE_LOW	低速/低功耗
SPEED	INAC IN 2416
CMP_MODE_VERY	超低速/超低功耗
LOWSPEED	ALL INVANTO
	输入参数{in}
inverting_input	反相输入源选择
CMP_INVERTING_I	
NPUT_1_4VREFIN	VREFINT *1/4作为输入源
Т	
CMP_INVERTING_I	
NPUT_1_2VREFIN	VREFINT *1/2作为输入源
Т	
CMP_INVERTING_I	
NPUT_3_4VREFIN	VREFINT *3/4作为输入源
Т	
CMP_INVERTING_I	VDEENT <i>I</i> /v 4-to 2 %
NPUT_VREFINT	VREFINT作为输入源
CMP_INVERTING_I	DAA 16-4-t-> 16
NPUT_PA4	PA4 作为输入源
CMP_INVERTING_I	DAG M- M-the ) MG
NPUT_PA5	PA5 作为输入源
CMP_INVERTING_I	PAO 作为CMPO输入源,PA2 作为CMP1输入源
NPUT_PA0_PA2	PAU 作为CMPU制入源,PAZ 作为CMP I 制入源
	输入参数{in}
output_hysteresis	迟滞水平
CMP_HYSTERESIS	无迟滞
_NO	儿心神
CMP_HYSTERESIS	低迟滞
_LOW	以心中
CMP_HYSTERESIS	中迟滞
_MIDDLE	T心仰
CMP_HYSTERESIS	<b>宣</b> 犯 ္
_HIGH	高迟滞
	输出参数{out}
-	-
	返回值
-	-

例如:

/\* initialize CMP0 mode \*/



cmp\_mode\_init(CMP0, CMP\_MODE\_HIGHSPEED, CMP\_INVERTING\_INPUT\_1\_4VREFINT, CMP\_HYSTERESIS\_NO);

# 函数 cmp\_output\_init

函数cmp\_output\_init描述见下表:

#### 表 3-43. 函数 cmp\_output\_init

表 3-43. 函数 cmp_output_init		
函数名称	cmp_output_init	
函数原型	void cmp_output_init(cmp_enum cmp_periph, uint32_t output_selection,	
HMMI	uint32_t output_polarity);	
功能描述	CMP输出初始化	
先决条件	-	
被调用函数	-	
	输入参数{in}	
cmp_periph	参考枚举 <u><b>表 3-40. 枚举类型cmp_enum</b></u>	
	输入参数{in}	
output_selection	CMP输出选择	
CMP_OUTPUT_NO	输出无选择	
NE	柳田儿处汗	
CMP_OUTPUT_TIM	输出选择TIMER0_BKIN	
ER0_BKIN	相山処拝 IIMENO_BNIN	
CMP_OUTPUT_TIM	绘山珠轻TIMEDO ICO	
ER0_IC0	输出选择TIMER0_IC0	
CMP_OUTPUT_TIM	输出选择TIMER0_OCPRECLR	
ER0_OCPRECLR	相山远拜 I IMIENO_OOF NEOEN	
CMP_OUTPUT_TIM	输出选择TIMER2_IC0	
ER2_IC0	側山処非 I WIENZ_IOU	
CMP_OUTPUT_TIM	输出选择TIMER2_OCPRECLR	
ER2_OCPRECLR	相山远拜 I IMIENZ_OOF NEGEN	
	输入参数{in}	
output_polarity	CMP输出极性	
CMP_OUTPUT_PO	输出反相	
LARITY_INVERTED	抽山沙木相	
CMP_OUTPUT_PO		
LARITY_NONINVE	输出正相	
RTED		
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:



$$\label{local_continuit} \begin{split} & cmp\_output\_init(CMP0,\ CMP\_OUTPUT\_TIMER0\_IC0,\ CMP\_OUTPUT\_POLARITY\_NOIN\\ & VERTED); \end{split}$$

# 函数 cmp\_enable

函数cmp\_enable描述见下表:

#### 表 3-44. 函数 cmp\_enable

K O THE MAX OMP_ONDOING		
函数名称	cmp_enable	
函数原型	void cmp_enable(cmp_enum cmp_periph);	
功能描述	使能CMP	
先决条件	-	
被调用函数	-	
输入参数{in}		
cmp_periph	参考枚举 <u>表 3-40. 枚举类型cmp enum</u>	
输出参数{out}		
-	-	
-	-	

例如:

/\* enable CMP0 \*/

cmp\_enable(CMP0);

# 函数 cmp\_disable

函数cmp\_disable描述见下表:

表 3-45. 函数 cmp\_disable

函数名称	cmp_disable	
函数原型	void cmp_disable(cmp_enum cmp_periph);	
功能描述	禁能CMP	
先决条件	-	
被调用函数	-	
输入参数{in}		
cmp_periph	参考枚举 <u>表 3-40. <i>枚举类型</i>cmp_enum</u>	
输出参数{out}		
-	-	
	返回值	
-	-	

例如:

/\* disable CMP0 \*/

cmp\_disable(CMP0);



# 函数 cmp\_switch\_enable

函数cmp\_switch\_enable描述见下表:

### 表 3-46. 函数 cmp\_switch\_enable

函数名称	cmp_switch_enable	
函数原型	void cmp_switch_enable(void);	
功能描述	使能CMP开关模式	
先决条件	-	
被调用函数	-	
输入参数{in}		
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* enable the switch mode \*/

cmp\_switch\_enable();

# 函数 cmp\_switch\_disable

函数cmp\_switch\_disable描述见下表:

表 3-47. 函数 cmp\_switch\_disable

函数名称	cmp_switch_disable	
函数原型	void cmp_switch_disable(void);	
功能描述	禁能CMP开关模式	
先决条件	-	
被调用函数	-	
输入参数{in}		
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\* disable the switch mode \*/

cmp\_switch\_enable();



# 函数 cmp\_lock\_enable

函数cmp\_lock\_enable描述见下表:

### 表 3-48. 函数 cmp\_lock\_enable

函数名称	cmp_lock_enable	
函数原型	void cmp_lock_enable(cmp_enum cmp_periph);	
功能描述	锁定CMP	
先决条件	-	
被调用函数	-	
· 输入参数{in}		
cmp_periph	参考枚举 <u><b>表 3-40. <i>枚举类型</i>cmp_enum</b></u>	
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\* lock CMP0 register \*/

cmp\_lock\_enable(CMP0);

# 函数 cmp\_output\_level\_get

函数cmp\_output\_level\_get描述见下表:

表 3-49. 函数 cmp\_output\_level\_get

大 0 +0. 四		
函数名称	cmp_output_level_get	
函数原型	uint32_t cmp_output_level_get(uint32_t cmp_periph);	
功能描述	获取CMP输出状态	
先决条件	-	
被调用函数	-	
输入参数{in}		
cmp_periph	参考枚举 <u>表 3-40. 枚举类型cmp enum</u>	
输出参数{out}		
-	-	
	返回值	
uint32_t	输出电平	
CMP_OUTPUTLEV	比较器输出高电平	
EL_HIGH		
CMP_OUTPUTLEV	1.64克里拉山矿 中亚	
EL_LOW	比较器输出低电平	

例如:

uint32\_t level;



/\* get CMP0 output level \*/

level = cmp\_output\_level\_get(CMP0);

# 3.4. CRC

循环冗余校验码是一种用在数字网络和存储设备上的差错校验码,可以校验原始数据的偶然误差。章节<u>3.4.1</u>描述了CRC的寄存器列表,章节<u>3.4.2</u>对CRC库函数进行说明。

# 3.4.1. 外设寄存器说明

CRC寄存器列表如下表所示:

表 3-50. CRC 寄存器

寄存器名称	寄存器描述
CRC_DATA	CRC数据寄存器
CRC_FDATA	CRC独立数据寄存器
CRC_CTL	CRC控制寄存器
CRC_IDATA	CRC初值寄存器
CRC_POLY	CRC多项式寄存器

# 3.4.2. 外设库函数说明

CRC库函数列表如下表所示:

表 3-51. CRC 库函数

库函数名称	库函数描述
crc_deinit	复位CRC计算单元
crc_reverse_output_data_enable	使能输出数据翻转功能
crc_reverse_output_data_disable	失能输出数据翻转功能
crc_data_register_reset	根据数据寄存器的复位值(OxFFFFFFF)复位数据寄存器
crc_data_register_read	读数据寄存器
crc_free_data_register_read	读独立数据寄存器
crc_free_data_register_write	写独立数据寄存器
crc_init_data_register_write	写初值寄存器
crc_input_data_reverse_config	配置输入数据翻转功能
crc_polynomial_size_set	配置多项式长度
crc_polynomial_set	设置多项式寄存器数据
crc_single_data_calculate	CRC计算一个32位数据
crc_block_data_calculate	CRC计算一个32位数组

# 函数 crc\_deinit

函数crc\_deinit描述见下表:



### 表 3-52. 函数 crc\_deinit

函数名称	crc_deinit	
函数原形	void crc_deinit(void);	
功能描述	复位CRC计算单元	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* reset crc \*/

crc\_deinit();

# 函数 crc\_reverse\_output\_data\_enable

函数crc\_reverse\_output\_data\_enable描述见下表:

表 3-53. 函数 crc\_reverse\_output\_data\_enable

函数名称	crc_reverse_output_data_enable	
函数原形	void crc_reverse_output_data_enable (void);	
功能描述	使能输出数据翻转功能	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* enable CRC reverse operation of output data \*/

crc\_reverse\_output\_data\_enable ();

# 函数 crc\_reverse\_output\_data\_disable

函数crc\_reverse\_output\_data\_disable描述见下表:



### 表 3-54. 函数 crc\_reverse\_output\_data\_disable

crc_reverse_output_data_disable		
<pre>void crc_reverse_output_data_disable (void);</pre>		
失能输出数据翻转功能		
-		
-		
输入参数{in}		
-		
输出参数{out}		
-		
返回值		
•		

例如:

/\* disable crc reverse operation of output data \*/

crc\_reverse\_output\_data\_disable ();

# 函数 crc\_data\_register\_reset

函数crc\_data\_register\_reset描述见下表:

# 表 3-55. 函数 crc\_data\_register\_reset

函数名称	crc_data_register_reset	
函数原形	void crc_data_register_reset(void);	
功能描述	根据数据寄存器的复位值(OxFFFFFFF)复位数据寄存器	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* reset crc data register \*/

crc\_data\_register\_reset ();

# 函数 crc\_data\_register\_read

函数crc\_data\_register\_read描述见下表:



### 表 3-56. 函数 crc\_data\_register\_read

_		
函数名称	crc_data_register_read	
函数原形	uint32_t crc_data_register_read(void);	
功能描述	读数据寄存器	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
	返回值	
uint32_t	从数据寄存器读取的32位数据 (0-0xFFFFFFF)	

例如:

/\* read crc data register \*/
uint32\_t crc\_value = 0;
crc\_value = crc\_data\_register\_read();

# 函数 crc\_free\_data\_register\_read

函数crc\_free\_data\_register\_read描述见下表:

表 3-57. 函数 crc\_free\_data\_register\_read

函数名称	crc_free_data_register_read	
函数原形	uint8_t crc_free_data_register_read(void);	
功能描述	读独立数据寄存器	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
	返回值	
uint8_t	从独立数据寄存器读取的8位数据 (0-0xFF)	

例如:

/\* read crc free data register \*/
uint8\_t crc\_value = 0;
crc\_value = crc\_free\_data\_register\_read();



# 函数 crc\_free\_data\_register\_write

函数crc\_free\_data\_register\_write描述见下表:

### 表 3-58. 函数 crc\_free\_data\_register\_write

函数名称	crc_free_data_register_write	
函数原形	void crc_free_data_register_write(uint8_t free_data);	
功能描述	写独立数据寄存器	
先决条件	-	
被调用函数	-	
输入参数{in}		
free_data	设定的8位数据	
	输出参数{out}	
-	-	
	返回值	
-	-	

#### 例如:

/\* write the free data register \*/

crc\_free\_data\_register\_write(0x11);

# 函数 crc\_init\_data\_register\_write

函数crc\_init\_data\_register\_write描述见下表:

表 3-59. 函数 crc\_init\_data\_register\_write

函数名称	crc_init_data_register_write		
函数原形	void crc_init_data_register_write(uint32_t init_data)		
功能描述	写初值寄存器		
先决条件	-		
被调用函数	-		
	输入参数{in}		
init_data	设定的32位数据		
	输出参数{out}		
-	-		
	返回值		
-	-		

### 例如:

/\* write crc initializaiton data register \*/

crc\_init\_data\_register\_write (0x11223344);



# 函数 crc\_input\_data\_reverse\_config

函数crc\_input\_data\_reverse\_config描述见下表:

表 3-60. 函数 crc\_input\_data\_reverse\_config

函数名称	crc_input_data_reverse_config
函数原形	void crc_input_data_reverse_config(uint32_t data_reverse)
功能描述	配置输入数据翻转功能
先决条件	-
被调用函数	-
	输入参数{in}
data_reverse	设定的输入数据翻转功能
CRC_INPUT_DATA	た〉₩.₩.Т.¥11++
_NOT	输入数据不翻转
CRC_INPUT_DATA	於)粉田於今井鄉社
_BYTE	输入数据按字节翻转
CRC_INPUT_DATA	to )称·伯···································
_HALFWORD	输入数据按半字翻转
CRC_INPUT_DATA	<i>t</i> ◇ <b>)</b> ₩ H2 b> □ ₹11 t.t.
_WORD	输入数据按字翻转
输出参数{out}	
-	-
返回值	
-	-

### 例如:

/\* configure the crc input data \*/

crc\_input\_data\_reverse\_config (CRC\_INPUT\_DATA\_WORD);

# 函数 crc\_polynomial\_size\_set

函数crc\_polynomial\_size\_set描述见下表:

表 3-61. 函数 crc\_polynomial\_size\_set

K o o i El		
函数名称	crc_polynomial_size_set	
函数原形	void crc_polynomial_size_set(uint32_t poly_size)	
功能描述	配置多项式长度	
先决条件	-	
被调用函数	-	
输入参数{in}		
poly_size	多项式的长度	
CRC_CTL_PS_32	32位多项式值用于CRC计算	
CRC_CTL_PS_16	16位多项式值用于CRC计算	
CRC_CTL_PS_8	8位多项式值用于CRC计算	



CRC_CTL_PS_7	7位多项式值用于CRC计算	
输出参数{out}		
-	-	
	返回值	
-	-	

/\* configure the CRC polynomial size\*/

crc\_polynomial\_size\_set (CRC\_CTL\_PS\_7);

# 函数 crc\_polynomial\_set

函数crc\_polynomial\_set描述见下表:

表 3-62. 函数 crc\_polynomial\_set

77		
函数名称	crc_polynomial_set	
函数原形	void crc_polynomial_set(uint32_t poly)	
功能描述	设置多项式寄存器值	
先决条件	-	
被调用函数	-	
输入参数{in}		
poly	设置多项式长度寄存器值	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* configure the CRC polynomial value \*/

crc\_polynomial\_set (0x11223344);

# 函数 crc\_single\_data\_calculate

函数crc\_single\_data\_calculate描述见下表:

表 3-63. 函数 crc\_single\_data\_calculate

***	
函数名称	crc_single_data_calculate
函数原形	uint32_t crc_single_data_calculate(uint32_t sdata);
功能描述	CRC计算一个32位数据
先决条件	-
被调用函数	-
输入参数{in}	
sdata	设定的32位数据



输出参数{out}	
-	-
uint32_t	32位CRC计算结果 (0-0xFFFFFFF)

/\* CRC calculate a 32-bit data \*/
uint32\_t val = 0, valcrc = 0;
val = (uint32\_t) 0xabcd1234;
valcrc = crc\_single\_data\_calculate(val);

#### 函数 crc\_block\_data\_calculate

函数crc\_block\_data\_calculate描述见下表:

表 3-64. 函数 crc\_block\_data\_calculate

函数名称	crc_block_data_calculate	
函数原形	uint32_t crc_block_data_calculate(uint32_t array[], uint32_t size);	
功能描述	CRC计算一个32位数组	
先决条件	-	
被调用函数	-	
输入参数{in}		
array	32位数据数组的指针	
输入参数{in}		
size	数据长度	
	输出参数{out}	
-	-	
	返回值	
uint32_t	32位CRC计算结果 (0-0xFFFFFFF)	

例如:

/\* CRC calculate a 32-bit data array \*/

#define BUFFER\_SIZE 6

uint32\_t valcrc = 0;

static const uint32\_t data\_buffer[BUFFER\_SIZE] = {

0x00001111, 0x00002222, 0x00003333, 0x00004444, 0x00005555, 0x00006666};

valcrc = crc\_block\_data\_calculate((uint32\_t \*) data\_buffer, BUFFER\_SIZE);



# 3.5. DBG

调试系统帮助调试者在低功耗模式下调试或者进行一些外设调试。章节<u>3.5.1</u>描述了DBG的寄存器列表,章节<u>3.5.2</u>对DBG库函数进行说明。

# 3.5.1. 外设寄存器说明

DBG寄存器列表如下表所示:

表 3-65. DBG 寄存器

寄存器名称	寄存器描述
DBG_ID	DBG ID寄存器
DBG_CTL0	DBG控制寄存器0
DBG_CTL1	DBG控制寄存器1

# 3.5.2. 外设库函数说明

DBG库函数列表如下表所示:

表 3-66. DBG 库函数

库函数名称	库函数描述
dbg_deinit	复位DBG寄存器
dbg_id_get	读DBG_ID寄存器
dbg_low_power_enable	使能低功耗模式的MCU调试保持功能
dbg_low_power_disable	禁能低功耗模式的MCU调试保持功能
dbg_periph_enable	使能外设的MCU调试保持功能
dbg_periph_disable	禁能外设的MCU调试保持功能

# 枚举类型 dbg\_periph\_enum

表 3-67. 枚举类型 dbg\_periph\_enum

成员名称	功能描述
DBG_FWDGT_HOLD	当内核停止时,保持FWDGT计数器时钟
DBG_WWDGT_HOLD	当内核停止时,保持WWDGT计数器时钟
DBG_TIMER0_HOLD	当内核停止时,保持TIMER0计数器计数值不变
DBG_TIMER2_HOLD	当内核停止时,保持TIMER2计数器计数值不变
DBG_TIMER5_HOLD	当内核停止时,保持TIMER5计数器计数值不变
DBG_TIMER13_HOLD	当内核停止时,保持TIMER13计数器计数值不变
DBG_TIMER14_HOLD	当内核停止时,保持TIMER14计数器计数值不变
DBG_TIMER15_HOLD	当内核停止时,保持TIMER15计数器计数值不变
DBG_TIMER16_HOLD	当内核停止时,保持TIMER16计数器计数值不变
DBG_I2C0_HOLD	当内核停止时,保持I2C0的SMBUS状态不变,用于调试



DBG_I2C1_HOLD	当内核停止时,保持I2C1的SMBUS状态不变,用于调试
DBG_RTC_HOLD	当内核停止时,保持RTC计数器,用于调试

# 函数 dbg\_deinit

函数dbg\_deinit描述见下表:

# 表 3-68. 函数 dbg\_deinit

函数名称	dbg_deinit		
函数原形	void dbg_deinit(void);		
功能描述	复位DBG寄存器		
先决条件	-		
被调用函数	-		
输入参数{in}			
-	-		
	输出参数{out}		
-	-		
返回值			
-	-		

例如:

/\* reset DBG register \*/

dbg\_deinit();

# 函数 dbg\_id\_get

函数dbg\_id\_get描述见下表:

# 表 3-69. 函数 dbg\_id\_get

函数名称	dbg_id_get	
函数原形	uint32_t dbg_id_get(void);	
功能描述	读DBG_ID寄存器	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
输出参数{out}		
-	-	
返回值		
uint32_t	DBG ID (0-0xFFFFFFF)	

例如:

/\* read DBG\_ID code register \*/



uint32\_t id\_value = 0; id\_value = dbg\_id\_get();

# 函数 dbg\_low\_power\_enable

函数dbg\_low\_power\_enable描述见下表:

表 3-70. 函数 dbg\_low\_power\_enable

函数名称	dbg_low_power_enable		
函数原形	void dbg_low_power_enable(uint32_t dbg_low_power);		
功能描述	使能低功耗模式的MCU调试保持功能		
先决条件	-		
被调用函数	-		
	输入参数{in}		
dbg_low_power	低功耗模式调试保持		
DBG_LOW_POWE	<b>大师职措予工。但共调评职达拉。可进得调评</b>		
R_SLEEP	在睡眠模式下,保持调试器连接,可进行调试		
DBG_LOW_POWE	大次在睡眼摸出了 但快用是鬼笼棒 可进行油法		
R_DEEPSLEEP	在深度睡眠模式下,保持调试器连接,可进行调试		
DBG_LOW_POWE	在待机模式下,保持调试器连接,可进行调试		
R_STANDBY	在付仇候八下, 体持 炯 风		
输出参数{out}			
-	-		
返回值			
-	-		

### 例如:

/\* enable low power behavior when the mcu is in debug mode \*/

dbg\_low\_power\_enable(DBG\_LOW\_POWER\_SLEEP);

# 函数 dbg\_low\_power\_disable

函数dbg\_low\_power\_disable描述见下表:

表 3-71. 函数 dbg\_low\_power\_disable

No. 11 HW and I to 11 The 11 of I to 11 of I	
函数名称	dbg_low_power_disable
函数原形	void dbg_low_power_disable(uint32_t dbg_low_power);
功能描述	禁能低功耗模式的MCU调试保持功能
先决条件	-
被调用函数	-
dbg_low_power	低功耗模式调试保持



DBG_LOW_POWE	在睡眠模式下,保持调试器连接,可进行调试	
R_SLEEP	在睡眠侠八下, 体持 炯 风奋足按, 凡 应 1	
DBG_LOW_POWE	在深度睡眠模式下,保持调试器连接,可进行调试	
R_DEEPSLEEP	在	
DBG_LOW_POWE	大铁机横平下 / / / / / / / / / / / / / / / / / / /	
R_STANDBY	在待机模式下,保持调试器连接,可进行调试	
输出参数{out}		
-	-	
返回值		
-	-	

 $\slash ^{\star}$  disable low power behavior when the mcu is in debug mode  $^{\star}\!/$ 

dbg\_low\_power\_disable(DBG\_LOW\_POWER\_SLEEP);

# 函数 dbg\_periph\_enable

函数dbg\_periph\_enable描述见下表:

表 3-72. 函数 dbg\_periph\_enable

***			
函数名称	dbg_periph_enable		
函数原形	<pre>void dbg_periph_enable(dbg_periph_enum dbg_periph);</pre>		
功能描述	使能外设的MCU调试保持功能		
先决条件	-		
被调用函数	-		
	输入参数{in}		
dbg_periph	参考枚举变量 <u>表3-67. 枚举类型dbg_periph_enum</u>		
DBG_FWDGT_HOL	业中校度,正时,但性EMPCT计数照时研		
D	当内核停止时,保持FWDGT计数器时钟		
DBG_WWDGT_HO	业内校值中叶 /U 生MANA/DCT 计数 界叶钟		
LD	当内核停止时,保持WWDGT计数器时钟		
DBG_TIMERx_HOL	当内核停止时,保持TIMERx计数器计数值不变(x=0,2,5,13,14,15,16)		
D	当内核存止的, 床持 1 IWIE CX () 数备 () 数值 () 文 (X=0,2,5,15,14,15,10 )		
DBG_I2Cx_HOLD	当内核停止时,保持I2Cx(x=0,1)的SMBUS状态不变,用于调试		
DBG_RTC_HOLD	当内核停止时,保持RTC计数器,用于调试		
输出参数{out}			
-	-		
返回值			
-	-		

例如:

/\* enable peripheral behavior when the mcu is in debug mode \*/



dbg\_periph\_enable(DBG\_TIMER0\_HOLD);

# 函数 dbg\_periph\_disable

函数dbg\_periph\_disable描述见下表:

表 3-73. 函数 dbg\_periph\_disable

函数名称	dbg_periph_disable	
函数原形	void dbg_periph_disable(dbg_periph_enum dbg_periph);	
功能描述	禁能外设的MCU调试保持功能	
先决条件	-	
被调用函数	-	
输入参数{in}		
dbg_periph	参考枚举变量 <u>表3-67. 枚举类型dbg periph enum</u>	
DBG_FWDGT_HOL	业中校信卡叶 /U 共ENADOT 江粉吸叶研	
D	当内核停止时,保持FWDGT计数器时钟	
DBG_WWDGT_HO	业市校信止时 但在MMDCT让新盟时间	
LD	当内核停止时,保持WWDGT计数器时钟	
DBG_TIMERx_HOL	坐 中 校 信 上 叶 - 伊 持 TIME D v 计	
D	当内核停止时,保持TIMERx计数器计数值不变(x=0,2,5,13,14,15,16)	
DBG_I2Cx_HOLD	当内核停止时,保持I2Cx(x=0,1)的SMBUS状态不变,用于调试	
DBG_RTC_HOLD	当内核停止时,保持RTC计数器,用于调试	
输出参数{out}		
-	-	
	返回值	
-	-	

例如:

 $^{\prime \star}$  disable peripheral behavior when the mcu is in debug mode  $^{\star \prime}$ 

dbg\_periph\_disable(DBG\_TIMER0\_HOLD);

# 3.6. DMA

DMA控制器提供了一种硬件的方式在外设和存储器之间或者存储器和存储器之间传输数据,而无需CPU的介入,从而使CPU可以专注在处理其他系统功能上。章节<u>3.6.1</u>描述了DMA的寄存器列表,章节<u>3.6.2</u>对DMA库函数进行说明。

# 3.6.1. 外设寄存器说明

DMA寄存器列表如下表所示:



# 表 3-74. DMA 寄存器

寄存器名称	寄存器描述
DMA_INTF	中断标志位寄存器
DMA_INTC	中断标志位清除寄存器
DMA_CHxCTL	通道x控制寄存器
(x=04)	地坦X江中可付金
DMA_CHxCNT	通道x计数寄存器
(x=04)	超起XII 效可付益
DMA_CHxPADDR	通道x外设基地址寄存器
(x=04)	
DMA_CHxMADDR	通道x存储器基地址寄存器
(x=04)	

# 3.6.2. 外设库函数说明

DMA库函数列表如下表所示:

# 表 3-75. DMA 库函数

库函数名称	库函数描述
dma_deinit	复位外设DMA通道x的所有寄存器
dma_struct_para_init	将DMA结构体中所有参数初始化为默认值
dma_init	初始化外设DMA的通道x
dma_circulation_enable	DMA循环模式使能
dma_circulation_disable	DMA循环模式禁能
dma_memory_to_memory_enable	存储器到存储器DMA传输使能
dma_memory_to_memory_disable	存储器到存储器DMA传输禁能
dma_channel_enable	DMA通道x传输使能
dma_channel_disable	DMA通道x传输禁能
dma_periph_address_config	DMA通道x传输的外设基地址配置
dma_memory_address_config	DMA通道x传输的存储器基地址配置
dma_transfer_number_config	配置DMA通道x还有多少数据要传输
dma_transfer_number_get	获取DMA通道x还有多少数据要传输
dma_priority_config	DMA通道x的传输软件优先级配置
dma_memory_width_config	DMA通道x传输的存储器数据宽度配置
dma_periph_width_config	DMA通道x传输的外设数据宽度配置
dma_memory_increase_enable	DMA通道x传输的存储器地址生成算法增量模式使能
dma_memory_increase_disable	DMA通道x传输的存储器地址生成算法增量模式禁能
dma_periph_increase_enable	DMA通道x传输的外设地址生成算法增量模式使能
dma_periph_increase_disable	DMA通道x传输的外设地址生成算法增量模式禁能
dma_transfer_direction_config	DMA通道x的传输方向配置
dma_flag_get	获取DMA通道x标志位状态
dma_flag_clear	清除DMA通道x标志位状态
dma_interrupt_flag_get	获取DMA通道x中断标志位状态



库函数名称	库函数描述
dma_interrupt_flag_clear	清除DMA通道x中断标志位状态
dma_interrupt_enable	DMA通道x中断使能
dma_interrupt_disable	DMA通道x中断禁能

# 结构体 dma\_parameter\_struct

表 3-76. 结构体 dma\_parameter\_struct

**		
成员名称	功能描述	
periph_addr	外设基地址	
periph_width	外设数据传输宽度	
memory_addr	存储器基地址	
memory_width	存储器数据传输宽度	
number	DMA通道数据传输数量	
priority	DMA通道传输软件优先级	
periph_inc	外设地址生成算法模式	
memory_inc	存储器地址生成算法模式	
direction	DMA通道数据传输方向	

# 函数 dma\_deinit

函数 dma\_deinit 描述见下表:

表 3-77. 函数 dma deinit

衣 3-77. 函数 dma_deinit		
函数名称	dma_deinit	
函数原型	void dma_deinit(dma_channel_enum channelx);	
功能描述	复位DMA通道x的所有寄存器	
先决条件	无	
被调用函数	无	
输入参数{in}		
channelx	DMA通道	
DMA_CHx( x=04)	DMA通道选择	
输出参数{out}		
-	-	
-	-	

例如:

/\* deinitialize DMA channel0 registers \*/
dma\_deinit(DMA\_CH0);

# 函数 dma\_struct\_para\_init

函数 dma\_struct\_para\_init 描述见下表:



### 表 3-78. 函数 dma\_struct\_para\_init

函数名称	dma_struct_para_init	
函数原型	void dma_struct_para_init(dma_parameter_struct* init_struct);	
功能描述	将DMA结构体中所有参数初始化为默认值	
先决条件	无	
被调用函数	无	
· 输入参数{in}		
init_struct	一个已经定义的dma_parameter_struct结构体变量地址	
输出参数{out}		
-	-	
返回值		
-	-	

### 例如:

/\* initialize the parameters of DMA \*/
dma\_parameter\_struct dma\_init\_struct;
dma\_struct\_para\_init(&dma\_init\_struct);

# 函数 dma\_init

函数 dma\_init 描述见下表:

# 表 3-79. 函数 dma\_init

函数名称	dma_init	
函数原型	void dma_init(dma_channel_enum channelx, dma_parameter_struct*	
	init_struct);	
功能描述	初始化DMA通道x	
先决条件	无	
被调用函数	无	
输入参数{in}		
channelx	DMA通道	
DMA_CHx( x=04)	DMA通道选择	
· 输入参数{in}		
init_struct	初始化结构体,结构体成员参考 <u>表3-76. 结构体dma_parameter_struct</u>	
输出参数{out}		
-	•	
返回值		
-	•	

### 例如:

/\* DMA channel0 initialize \*/
dma\_parameter\_struct dma\_init\_struct;

dma\_struct\_para\_init(&dma\_init\_struct);



dma\_init\_struct.direction = DMA\_PERIPHERAL\_TO\_MEMORY;
dma\_init\_struct.memory\_addr = (uint32\_t)g\_destbuf;
dma\_init\_struct.memory\_inc = DMA\_MEMORY\_INCREASE\_ENABLE;
dma\_init\_struct.memory\_width = DMA\_MEMORY\_WIDTH\_8BIT;
dma\_init\_struct.number = TRANSFER\_NUM;
dma\_init\_struct.periph\_addr = (uint32\_t)BANK0\_WRITE\_START\_ADDR;
dma\_init\_struct.periph\_inc = DMA\_PERIPH\_INCREASE\_ENABLE;
dma\_init\_struct.periph\_width = DMA\_PERIPHERAL\_WIDTH\_8BIT;
dma\_init\_struct.priority = DMA\_PRIORITY\_ULTRA\_HIGH;
dma\_init(DMA\_CH0, &dma\_init\_struct);

#### 函数 dma\_circulation\_enable

函数 dma\_circulation\_enable 描述见下表:

表 3-80. 函数 dma\_circulation\_enable

函数名称	dma_circulation_enable	
函数原型	void dma_circulation_enable(dma_channel_enum channelx);	
功能描述	DMA循环模式使能	
先决条件	相应通道使能位CHEN需为0	
被调用函数	无	
	输入参数{in}	
channelx	DMA通道	
DMA_CHx(x=04)	DMA通道选择	
输出参数{out}		
-	-	
	返回值	
-	-	

#### 例如:

/\* enable DMA channel0 circulation mode \*/
dma\_circulation\_enable(DMA\_CH0);

#### 函数 dma\_circulation\_disable

函数 dma\_circulation\_disable 描述见下表:

表 3-81. 函数 dma\_circulation\_disable

函数名称	dma_circulation_disable
函数原型	void dma_circulation_disable(dma_channel_enum channelx);
功能描述	DMA循环模式禁能
先决条件	相应通道使能位CHEN需为0
被调用函数	无
输入参数{in}	
channelx	DMA通道



DMA_CHx(x=04)	DMA通道选择	
输出参数{out}		
-	-	
	返回值	
-	-	

/\* disable DMA channel0 circulation mode \*/
dma\_circulation\_disable( DMA\_CH0);

### 函数 dma\_memory\_to\_memory\_enable

函数 dma\_memory\_to\_memory\_enable 描述见下表:

表 3-82. 函数 dma\_memory\_to\_memory\_enable

	K o on HW mind_momery_to_momery_conducts		
函数名称	dma_memory_to_memory_enable		
函数原型	void dma_memory_to_memory_enable(dma_channel_enum channelx);		
功能描述	存储器到存储器DMA传输使能		
先决条件	相应通道使能位CHEN需为0		
被调用函数	无		
channelx	DMA通道		
DMA_CHx(x=04)	DMA通道选择		
	输出参数{out}		
-	-		
	返回值		
-	-		

例如:

/\* enable DMA channel0 memory to memory mode \*/
dma\_memory\_to\_memory\_enable(DMA\_CH0);

### 函数 dma\_memory\_to\_memory\_disable

函数 dma\_memory\_to\_memory\_disable 描述见下表:

表 3-83. 函数 dma\_memory\_to\_memory\_disable

函数名称	dma_memory_to_memory_disable	
函数原形	void dma_memory_to_memory_disable(dma_channel_enum channelx);	
功能描述	存储器到存储器DMA传输禁能	
先决条件	相应通道使能位CHEN需为0	
被调用函数	无	
channelx	DMA通道	



DMA_CHx(x=04)	DMA通道选择
输出参数{out}	
-	-
返回值	
-	-

/\* disable DMA channel0 memory to memory mode \*/ dma\_memory\_to\_memory\_disable(DMA\_CH0);

## 函数 dma\_channel\_enable

函数 dma\_channel\_enable 描述见下表:

表 3-84. 函数 dma\_channel\_enable

函数名称	dma_channel_enable
函数原型	void dma_channel_enable(dma_channel_enum channelx);
功能描述	DMA通道x传输使能
先决条件	无
被调用函数	无
输入参数{in}	
channelx	DMA通道
DMA_CHx(x=04)	DMA通道选择
	输出参数{out}
-	•
	返回值
-	-

### 例如:

/\* enable DMA channel0 \*/
dma\_channel\_enable(DMA\_CH0)

## 函数 dma\_channel\_disable

函数 dma\_channel\_disable 描述见下表:

### 表 3-85. 函数 dma\_channel\_disable

At a co. His annual ann	
函数名称	dma_channel_disable
函数原型	void dma_channel_disable(dma_channel_enum channelx);
功能描述	DMA通道x传输禁能
先决条件	无
被调用函数	无
输入参数{in}	
channelx	DMA通道



DMA_CHx(x=04)	DMA通道选择
输出参数{out}	
-	-
返回值	
-	-

/\* disable DMA channel0 \*/
dma\_channel\_disable(DMA\_CH0);

### 函数 dma\_periph\_address\_config

函数 dma\_periph\_address\_config 描述见下表:

### 表 3-86. 函数 dma\_periph\_address\_config

函数名称	dma_periph_address_config
	void dma_periph_address_config(dma_channel_enum channelx, uint32_t
函数原型	address);
功能描述	DMA通道x传输的外设基地址配置
先决条件	相应通道使能位CHEN需为0
被调用函数	无
	输入参数{in}
channelx	DMA通道
DMA_CHx(x=04)	DMA通道选择
输入参数{in}	
address	外设基地址
	输出参数{out}
-	-
返回值	
-	-

例如:

/\* configure DMA channel0 periph address \*/

#define BANK0\_WRITE\_START\_ADDR ((uint32\_t)0x08004000)

dma\_periph\_address\_config(DMA\_CH0, BANK0\_WRITE\_START\_ADDR);

## 函数 dma\_memory\_address\_config

函数 dma\_memory\_address\_config 描述见下表:

#### 表 3-87. 函数 dma\_memory\_address\_config

函数名称	dma_memory_address_config
函数原型	void dma_memory_address_config(dma_channel_enum channelx, uint32_t



	address);
功能描述	DMA通道x传输的存储器基地址配置
先决条件	相应通道使能位CHEN需为0
被调用函数	无
	输入参数{in}
channelx	DMA通道
DMA_CHx(x=04)	DMA通道选择
	输入参数{in}
address	存储器基地址
	输出参数{out}
-	-
	返回值
-	-

/\* configure DMA channel0 memory address \*/

uint8\_t g\_destbuf[TRANSFER\_NUM];

dma\_memory\_address\_config(DMA\_CH0, (uint32\_t) g\_destbuf);

## 函数 dma\_transfer\_number\_config

函数 dma\_transfer\_number\_config 描述见下表:

表 3-88. 函数 dma\_transfer\_number\_config

	<u> </u>		
函数名称	dma_transfer_number_config		
函数原型	void dma_transfer_number_config(dma_channel_enum channelx, uint32_t		
函数原空	number);		
功能描述	配置DMA通道x还有多少数据要传输		
先决条件	相应通道使能位CHEN需为0		
被调用函数	无		
	输入参数{in}		
channelx	channelx DMA通道		
DMA_CHx(x=04)	DMA通道选择		
输入参数{in}			
number	数据传输数量(0x0 – 0xFFFF)		
输出参数{out}			
-			
	返回值		
<u> </u>			

例如:

/\* configure DMA channel0 transfer number \*/



#define TRANSFER\_NUM

0x400

dma\_transfer\_number\_config(DMA\_CH0, TRANSFER\_NUM);

## 函数 dma\_transfer\_number\_get

函数 dma\_transfer\_number\_get 描述见下表:

### 表 3-89. 函数 dma\_transfer\_number\_get

函数名称	dma_transfer_number_get
函数原型	uint32_t dma_transfer_number_get(dma_channel_enum channelx);
功能描述	获取DMA通道x还有多少数据要传输
先决条件	相应通道使能位CHEN需为0
被调用函数	无
	输入参数{in}
channelx	DMA通道
DMA_CHx(x=04)	DMA通道选择
	输出参数{out}
-	-
	返回值
uint32_t	DMA数据传输剩余数量(0x0 – 0xFFFF)

例如:

/\* get DMA channel0 transfer number \*/

uint32\_t number = 0;

number = dma\_transfer\_number\_get(DMA\_CH0);

## 函数 dma\_priority\_config

函数 dma\_priority\_config 描述见下表:

#### 表 3-90. 函数 dma\_priority\_config

We con Element		
函数名称	dma_priority_config	
函数原型	void dma_priority_config(dma_channel_enum channelx, uint32_t priority);	
功能描述	DMA通道x的传输软件优先级配置	
先决条件	相应通道使能位CHEN需为0	
被调用函数	无	
channelx	DMA通道	
DMA_CHx(x=04)	DMA通道选择	
	输入参数{in}	
priority	DMA通道软件优先级	
DMA_PRIORITY_L	低优先级	
OW	以近近级	



中优先级	
T VLJUSX	
高优先级	
同化元级	
₩ ÷ ₩ + ₩	
极高优先级	
输出参数{out}	
-	
返回值	
-	

/\* configure DMA channel0 priority \*/

dma\_priority\_config(DMA\_CH0, DMA\_PRIORITY\_ULTRA\_HIGH);

## 函数 dma\_memory\_width\_config

函数 dma\_memory\_width\_config 描述见下表:

表 3-91. 函数 dma\_memory\_width\_config

函数名称   dma_memory_width_config	
函数原型       mwidth);         功能描述       DMA通道x传输的存储器数据宽度配置         先决条件       相应通道使能位CHEN需为0         被调用函数       无         输入参数{in}       DMA通道         DMA_CHx(x=04)       DMA通道选择         mwidth       存储器数据传输宽度         DMA MEMORY WI	
mwidth);           功能描述         DMA通道x传输的存储器数据宽度配置           先决条件         相应通道使能位CHEN需为0           被调用函数         无           输入参数{in}         DMA通道           DMA_CHx(x=04)         DMA通道选择           mwidth         存储器数据传输宽度           DMA MEMORY WI	nt32_t
先决条件       相应通道使能位CHEN需为0         被调用函数       无         输入参数{in}       DMA通道         DMA_CHx(x=04)       DMA通道选择         输入参数{in}       存储器数据传输宽度         DMA MEMORY WI	
被调用函数     无       输入参数{in}       channelx     DMA通道       DMA_CHx(x=04)     DMA通道选择       输入参数{in}     存储器数据传输宽度       DMA_MEMORY_WI	
输入参数{in}  channelx  DMA通道  DMA_CHx(x=04)  DMA通道选择  输入参数{in}  mwidth  存储器数据传输宽度  DMA_MEMORY_WI	
channelx     DMA通道       DMA_CHx(x=04)     DMA通道选择       输入参数{in}     存储器数据传输宽度       DMA_MEMORY_WI	
DMA_CHx(x=04)     DMA通道选择       输入参数{in}       mwidth     存储器数据传输宽度       DMA_MEMORY_WI	
<b>输入参数{in}</b> mwidth 存储器数据传输宽度  DMA MEMORY WI	
mwidth 存储器数据传输宽度  DMA MEMORY WI	
DMA MEMORY WI	
DMA_MEMORY_WI	
0 位 粉 提 住 絵 第 臣	
8位数据传输宽度 DTH_8BIT	
DMA_MEMORY_WI 16位数据传输宽度	
DTH_16BIT	
DMA_MEMORY_WI 32位数据传输宽度	
DTH_32BIT	
输出参数{out}	
-	
返回值	

例如:



/\* configure DMA channel0 memory width \*/

dma\_memory\_width\_config(DMA\_CH0, DMA\_MEMORY\_WIDTH\_8BIT);

## 函数 dma\_periph\_width\_config

函数 dma\_periph\_width\_config 描述见下表:

#### 表 3-92. 函数 dma\_periph\_width\_config

函数名称	dma_periph_width_config		
函数原型	void dma_periph_width_config(dma_channel_enum channelx, uint32_t pwidth);		
功能描述	DMA通道x传输的外设数据宽度配置		
先决条件	相应通道使能位CHEN需为0		
被调用函数	无		
	输入参数{in}		
pwidth	外设数据传输宽度		
DMA_PERIPHERAL	8位数据传输宽度		
_WIDTH_8BIT	O位数指令相见/支		
DMA_PERIPHERAL	16位数据传输宽度		
_WIDTH_16BIT	10世 数 指 12 相 见 反		
DMA_PERIPHERAL	32位数据传输宽度		
_WIDTH_32BIT	32世 奴 指 包 相 见 反		
输出参数{out}			
-	-		
	返回值		
-	-		

#### 例如:

/\* configure DMA channel0 periph width \*/

dma\_periph\_width\_config(DMA\_CH0, DMA\_PERIPHERAL\_WIDTH\_8BIT);

### 函数 dma\_memory\_increase\_enable

函数 dma\_memory\_increase\_enable 描述见下表:

表 3-93. 函数 dma\_memory\_increase\_enable

函数名称	dma_memory_increase_enable
函数原型	void dma_memory_increase_enable(dma_channel_enum channelx);
功能描述	DMA通道x传输的存储器地址生成算法增量模式使能
先决条件	相应通道使能位CHEN需为0
被调用函数	无
输入参数{in}	
channelx	DMA通道
DMA_CHx(x=04)	DMA通道选择



输出参数{out}	
-	-
返回值	
-	-

/\* enable DMA channel0 memory increase \*/

dma\_memory\_increase\_enable(DMA\_CH0);

## 函数 dma\_memory\_increase\_disable

函数 dma\_memory\_increase\_disable 描述见下表:

#### 表 3-94. 函数 dma\_memory\_increase\_disable

•		
函数名称	dma_memory_increase_disable	
函数原型	void dma_memory_increase_disable(dma_channel_enum channelx);	
功能描述	DMA通道x传输的存储器地址生成算法增量模式禁能	
先决条件	相应通道使能位CHEN需为0	
被调用函数	无	
	输入参数{in}	
channelx	DMA通道	
DMA_CHx(x=04)	DMA通道选择	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* disable DMA channel0 memory increase \*/

dma\_memory\_increase\_disable(DMA\_CH0);

## 函数 dma\_periph\_increase\_enable

函数 dma\_periph\_increase\_enable 描述见下表:

### 表 3-95. 函数 dma\_periph\_increase\_enable

	=:
函数名称	dma_periph_increase_enable
函数原型	void dma_periph_increase_enable(dma_channel_enum channelx);
功能描述	DMA通道x传输的外设地址生成算法增量模式使能
先决条件	相应通道使能位CHEN需为0
被调用函数	无
输入参数{in}	
channelx	DMA通道



DMA_CHx(x=04)	DMA通道选择
输出参数{out}	
-	-
返回值	

/\* enable DMA channel0 periph increase\*/

dma\_periph\_increase\_enable(DMA\_CH0);

## 函数 dma\_periph\_increase\_disable

函数 dma\_periph\_increase\_disable 描述见下表:

表 3-96. 函数 dma\_periph\_increase\_disable

农 0-30. 函数 dina_peripii_meredae_disable		
函数名称	dma_periph_increase_disable	
函数原型	void dma_periph_increase_disable(dma_channel_enum channelx);	
功能描述	DMA通道x传输的外设地址生成算法增量模式禁能	
先决条件	相应通道使能位CHEN需为0	
被调用函数	无	
	输入参数{in}	
channelx	DMA通道	
DMA_CHx(x=04)	DMA通道选择	
	输出参数{out}	
-	-	
	返回值	
-	-	

#### 例如:

/\* disable DMA channel0 periph increase\*/

dma\_periph\_increase\_disable(DMA\_CH0);

## 函数 dma\_transfer\_direction\_config

函数 dma\_transfer\_direction\_config 描述见下表:

### 表 3-97. 函数 dma\_transfer\_direction\_config

函数名称	dma_transfer_direction_config	
函数原型	void dma_transfer_direction_config(dma_channel_enum channelx, uint32_t	
	direction);	
功能描述	DMA通道x的传输方向配置	
先决条件	相应通道使能位CHEN需为0	
被调用函数	无	



输入参数{in}			
channelx	DMA通道		
DMA_CHx(x=04)	DMA通道选择		
	输入参数{in}		
direction	数据传输方向		
DMA_PERIPHERAL	生历从况本级中一定人主体中		
_TO_MEMORY	读取外设中数据,写入存储器		
DMA_MEMORY_T	读取存储器中数据,写入外设		
O_PERIPHERAL	以		
	输出参数{out}		
-	-		
	返回值		
-	-		

/\* configure DMA channel0 transfer direction\*/

dma\_transfer\_direction\_config(DMA\_CH0, DMA\_PERIPHERAL\_TO\_MEMORY);

## 函数 dma\_flag\_get

函数 dma\_flag\_get 描述见下表:

表 3-98. 函数 dma\_flag\_get

表 0 00. 西東 uma_mag_got		
函数名称	dma_flag_get	
函数原型	FlagStatus dma_flag_get(dma_channel_enum channelx, uint32_t flag);	
功能描述	获取DMA通道x标志位状态	
先决条件	无	
被调用函数	无	
输入参数{in}		
channelx	DMA通道	
DMA_CHx(x=04)	DMA通道选择	
输入参数{in}		
flag	DMA标志	
DMA_FLAG_G	DMA通道全局中断标志	
DMA_FLAG_FTF	DMA通道传输完成标志	
DMA_FLAG_HTF	DMA通道半传输完成标志	
DMA_FLAG_ERR	DMA通道错误标志	
输出参数{out}		
-	-	
	返回值	
FlagStatus	SET或RESET	

例如:



/\* get DMA channel0 flag\*/

FlagStatus flag = RESET;

flag = dma\_flag\_get(DMA\_CH0, DMA\_FLAG\_FTF);

## 函数 dma\_flag\_clear

函数 dma\_flag\_clear 描述见下表:

### 表 3-99. 函数 dma\_flag\_clear

At a contract the state of the			
函数名称	dma_flag_clear		
函数原型	void dma_flag_clear(dma_channel_enum channelx, uint32_t flag);		
功能描述	清除DMA通道x标志位状态		
先决条件	无		
被调用函数	无		
	输入参数{in}		
channelx	DMA通道		
DMA_CHx(x=04)	DMA通道选择		
输入参数{in}			
flag	DMA标志		
DMA_FLAG_G	DMA通道全局中断标志		
DMA_FLAG_FTF	DMA通道传输完成标志		
DMA_FLAG_HTF	DMA通道半传输完成标志		
DMA_FLAG_ERR	DMA通道错误标志		
输出参数{out}			
-	-		
返回值			
-	-		

例如:

/\* clear DMA channel0 flag\*/

dma\_flag\_clear(DMA\_CH0, DMA\_FLAG\_FTF);

### 函数 dma\_interrupt\_flag\_get

函数 dma\_interrupt\_flag\_get 描述见下表:

### 表 3-100. 函数 dma\_interrupt\_flag\_get

函数名称	dma_interrupt_flag_get	
函数原型	FlagStatus dma_interrupt_flag_get(dma_channel_enum channelx, uint32_t	
	flag);	
功能描述	获取DMA通道x中断标志位状态	
先决条件	无	
被调用函数	无	



输入参数{in}		
channelx	DMA通道	
DMA_CHx(x=04)	DMA通道选择	
	输入参数{in}	
flag	DMA标志	
DMA_INT_FLAG_F	DMA通道传输完成中断标志	
TF	DIVIA通过役制元成中例你心	
DMA_INT_FLAG_H	DMA通送火化於今代山脈長士	
TF	DMA通道半传输完成中断标志	
DMA_INT_FLAG_E	DMA通道错误中断标志	
RR	DIMA进起银床中断标志	
输出参数{out}		
-	-	
返回值		
FlagStatus	SET或RESET	

```
/* get DMA interrupt flag*/
if(dma_interrupt_flag_get(DMA_CH3, DMA_INT_FLAG_FTF)){
    dma_interrupt_flag_clear(DMA_CH3, DMA_INT_FLAG_G);
}
```

## 函数 dma\_interrupt\_flag\_clear

函数 dma\_interrupt\_flag\_clear 描述见下表:

表 3-101. 函数 dma\_interrupt\_flag\_clear

	Act to the Table and Table and Table		
函数名称	dma_interrupt_flag_clear		
函数原型	void dma_interrupt_flag_clear(dma_channel_enum channelx, uint32_t flag);		
功能描述	清除DMA通道x中断标志位状态		
先决条件	无		
被调用函数	无		
输入参数{in}			
channelx	DMA通道		
DMA_CHx( x=04)	DMA通道选择		
输入参数{in}			
flag	DMA标志		
DMA_INT_FLAG_G	DMA通道全局中断标志		
DMA_INT_FLAG_FTF	DMA通道传输完成中断标志		
DMA_INT_FLAG_HT	DMA运送业从於宁代山岷仁士		
F	DMA通道半传输完成中断标志		
DMA_INT_FLAG_ER	DMA通道错误中断标志		
R			



输出参数{out}		
-	-	
返回值		
-	-	

```
/* clear DMA interrupt flag*/
if(dma_interrupt_flag_get(DMA_CH3, DMA_INT_FLAG_FTF)){
     dma_interrupt_flag_clear(DMA_CH3, DMA_INT_FLAG_G);
}
```

## 函数 dma\_interrupt\_enable

函数 dma\_interrupt\_enable 描述见下表:

表 3-102. 函数 dma\_interrupt\_enable

函数名称	dma_interrupt_enable	
函数原型	void dma_interrupt_enable(dma_channel_enum channelx, uint32_t source);	
功能描述	DMA通道x中断使能	
先决条件	无	
被调用函数	无	
输入参数{in}		
channelx	DMA通道	
DMA_CHx( x=04)	DMA通道选择	
输入参数{in}		
source	DMA中断源	
DMA_INT_FTF	DMA通道传输完成中断	
DMA_INT_HTF	DMA通道半传输完成中断	
DMA_INT_ERR	DMA通道错误中断	
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\* enable DMA channel0 interrupt \*/
dma\_interrupt\_enable(DMA\_CH0, DMA\_INT\_FTF);

### 函数 dma\_interrupt\_disable

函数 dma\_interrupt\_disable 描述见下表:



表 3-103. 函数 dma\_interrupt\_disable

函数名称	dma_interrupt_disable	
	- 1.5	
函数原型	void dma_interrupt_disable(dma_channel_enum channelx, uint32_t source);	
功能描述	DMA通道x中断禁能	
先决条件	无	
被调用函数	无	
输入参数{in}		
channelx	DMA通道	
DMA_CHx(x=04)	DMA通道选择	
输入参数{in}		
source	DMA中断源	
DMA_INT_FTF	DMA通道传输完成中断	
DMA_INT_HTF	DMA通道半传输完成中断	
DMA_INT_ERR	DMA通道错误中断	
输出参数{out}		
-	-	
返回值		
-	-	

/\* disable DMA channel0 interrupt \*/

dma\_interrupt\_ disable(DMA\_CH0, DMA\_INT\_FTF);

## 3.7. **EXTI**

EXTI是MCU中的中断/事件控制器,包括21个相互独立的边沿检测电路并且能够向处理器内核产生中断请求或唤醒事件。章节<u>3.7.1</u>描述了EXTI的寄存器列表,章节<u>3.7.2</u>对EXTI库函数进行说明。

### 3.7.1. 外设寄存器说明

EXTI寄存器列表如下表所示:

表 3-104. EXTI 寄存器

寄存器名称	寄存器描述
EXTI_INTEN	中断使能寄存器
EXTI_EVEN	事件使能寄存器
EXTI_RTEN	上升沿触发使能寄存器
EXTI_FTEN	下降沿触发使能寄存器
EXTI_SWIEV	软件中断事件寄存器
EXTI_PD	挂起寄存器



# 3.7.2. 外设库函数说明

EXTI库函数列表如下表所示:

表 3-105. EXTI 库函数

库函数名称	库函数描述
exti_deinit	复位EXTI,将EXTI的所有寄存器恢复成初始值
exti_init	初始化EXTI线x
exti_interrupt_enable	EXTI线x中断使能
exti_event_enable	EXTI线x事件使能
exti_interrupt_disable	EXTI线x中断禁能
exti_event_disable	EXTI线x事件禁能
exti_flag_get	获取EXTI线x标志位
exti_flag_clear	清除EXTI线x标志位
exti_interrupt_flag_get	获取EXTI线x中断标志位
exti_interrupt_flag_clear	清除EXTI线x中断标志位
exti_software_interrupt_enable	使能EXTI线x软件中断
exti_software_interrupt_disable	禁能EXTI线x软件中断

# 枚举类型 exti\_line\_enum

表 3-106. 枚举类型 exti\_line\_enum

枚举名称	枚举描述
EXTI_0	EXTI线0
EXTI_1	EXTI线1
EXTI_2	EXTI线2
EXTI_3	EXTI线3
EXTI_4	EXTI线4
EXTI_5	EXTI线5
EXTI_6	EXTI线6
EXTI_7	EXTI线7
EXTI_8	EXTI线8
EXTI_9	EXTI线9
EXTI_10	EXTI线10
EXTI_11	EXTI线11
EXTI_12	EXTI线12
EXTI_13	EXTI线13
EXTI_14	EXTI线14
EXTI_15	EXTI线15
EXTI_16	EXTI线16
EXTI_17	EXTI线17
EXTI_19	EXTI线19
EXTI_25	EXTI线25



枚举名称	枚举描述
EXTI_26	EXTI线26
EXTI_27	EXTI线27

## 枚举类型 exti\_mode\_enum

## 表 3-107. 枚举类型 exti\_mode\_enum

枚举名称	枚举描述
EXTI_INTERRUPT	EXTI中断模式
EXTI_EVENT	EXTI事件模式

## 枚举类型 exti\_trig\_type\_enum

## 表 3-108. 枚举类型 exti\_trig\_type\_enum

枚举名称	枚举描述
EXTI_TRIG_RISING	EXTI上升沿触发
EXTI_TRIG_FALLING	EXTI下降沿触发
EXTI_TRIG_BOTH	EXTI双边沿触发

## 函数 exti\_deinit

函数exti\_deinit描述见下表:

表 3-109. 函数 exti\_deinit

ACC TOOL HIS ONE LOOM		
函数名称	exti_deinit	
函数原形	void exti_deinit(void);	
功能描述	复位EXTI,将EXTI的所有寄存器恢复成初始值	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\* deinitialize the EXTI \*/

exti\_deinit();

## 函数 exti\_init

函数exti\_init描述见下表:



## 表 3-110. 函数 exti\_init

	<b>-</b>
函数名称	exti_init
函数原形	void exti_init(exti_line_enum linex, exti_mode_enum mode,
函数尿形	exti_trig_type_enum trig_type);
功能描述	初始化EXTI线x
先决条件	-
被调用函数	-
	输入参数{in}
linex	EXTI线x
EXTI_x	x=017,19,21
	输入参数{in}
mode	EXTI模式
EXTI_INTERRUPT	中断模式
EXTI_EVENT	事件模式
	输入参数{in}
trig_type	触发类型
EXTI_TRIG_RISING	上升沿触发
EXTI_TRIG_FALLIN	下降沿触发
G	户阵在咫久
EXTI_TRIG_BOTH	上升沿和下降沿均触发
	输出参数{out}
-	-
	返回值
-	-

例如:

/\* configure EXTI\_0 \*/

exti\_init(EXTI\_0, EXTI\_INTERRUPT, EXTI\_TRIG\_BOTH);

## 函数 exti\_interrupt\_enable

函数exti\_interrupt\_enable描述见下表:

表 3-111. 函数 exti\_interrupt\_enable

	- · -	
函数名称	exti_interrupt_enable	
函数原形	void exti_interrupt_enable(exti_line_enum linex);	
功能描述	EXTI线x中断使能	
先决条件	-	
被调用函数	-	
输入参数{in}		
linex	EXTI线x	
EXTI_x	x=0,1,227	
输出参数{out}		



-	-	
返回值		
-	-	

/\* enable the interrupts from EXTI line 0 \*/

exti\_interrupt\_enable(EXTI\_0);

## 函数 exti\_interrupt\_disable

函数exti\_interrupt\_disable描述见下表:

表 3-112. 函数 exti\_interrupt\_disable

大 O TIE. 因从 OXII_IIICITUPI_GIOGOIC			
函数名称	exti_interrupt_disable		
函数原形	void exti_interrupt_disable(exti_line_enum linex);		
功能描述	EXTI线x中断禁能		
先决条件	-		
被调用函数	-		
	输入参数{in}		
linex	EXTI线x		
EXTI_x	x=0,1,227		
输出参数{out}			
-	-		
	返回值		
-	-		

例如:

/\* disable the interrupts from EXTI line 0 \*/

exti\_interrupt\_disable(EXTI\_0);

# 函数 exti\_event\_enable

函数exti\_event\_enable描述见下表:

表 3-113. 函数 exti\_event\_enable

函数名称	exti_event_enable		
函数原形	<pre>void exti_event_enable(exti_line_enum linex);</pre>		
功能描述	EXTI线x事件使能		
先决条件	-		
被调用函数	-		
	输入参数{in}		
linex	EXTI线x		
EXTI_x	x=0,1,227		



输出参数{out}		
-		
返回值		
-		

/\* enable the events from EXTI line 0 \*/

exti\_event\_enable(EXTI\_0);

## 函数 exti\_event\_disable

函数exti\_event\_disable描述见下表:

### 表 3-114. 函数 exti\_event\_disable

We are the transfer of the tra			
函数名称	exti_event_disable		
函数原形	void exti_event_disable(exti_line_enum linex);		
功能描述	EXTI线x事件禁能		
先决条件	-		
被调用函数	-		
	输入参数{in}		
linex	EXTI线x		
EXTI_x	x=0,1,227		
输出参数{out}			
-	-		
返回值			
-	-		

例如:

/\* disable the events from EXTI line 0 \*/

exti\_event\_disable(EXTI\_0);

## 函数 exti\_software\_interrupt\_enable

函数exti\_software\_interrupt\_enable描述见下表:

#### 表 3-115. 函数 exti\_software\_interrupt\_enable

***		
函数名称	exti_software_interrupt_enable	
函数原形	void exti_software_interrupt_enable(exti_line_enum linex);	
功能描述	使能EXTI线x软件中断	
先决条件	-	
被调用函数	-	
输入参数{in}		
linex	EXTI线x	



EXTI_x	x=0,1,217, 19, 21	
输出参数{out}		
-	-	
返回值		
-	-	

/\* enable EXTI line 0 software interrupt \*/

exti\_software\_interrupt\_enable(EXTI\_0);

## 函数 exti\_software\_interrupt\_disable

函数exti\_software\_interrupt\_disable描述见下表:

表 3-116. 函数 exti\_software\_interrupt\_disable

函数名称	exti_software_interrupt_disable	
函数原形	void exti_software_interrupt_disable(exti_line_enum linex);	
功能描述	禁能EXTI线x软件中断	
先决条件	-	
被调用函数	-	
输入参数{in}		
linex	EXTI线x	
EXTI_x	x=0,1,217, 19, 21	
输出参数{out}		
-		
返回值		
-	-	

例如:

/\* disable EXTI line 0 software interrupt \*/

exti\_software\_interrupt\_disable(EXTI\_0);

## 函数 exti\_flag\_get

函数exti\_flag\_get描述见下表:

## 表 3-117. 函数 exti\_flag\_get

函数名称	exti_flag_get
函数原形	FlagStatus exti_flag_get(exti_line_enum linex);
功能描述	获取EXTI线x标志位
先决条件	-
被调用函数 -	
输入参数{in}	



linex	EXTI线x	
EXTI_x	x=0,1,217, 19, 21	
输出参数{out}		
-	-	
返回值		
FlagStatus SET或RESET		

/\* get EXTI line 0 flag status \*/

FlagStatus state = exti\_flag\_get(EXTI\_0);

## 函数 exti\_flag\_clear

函数exti\_flag\_clear描述见下表:

表 3-118. 函数 exti\_flag\_clear

K o Troi El & Okto _ Indg_orda		
函数名称	exti_flag_clear	
函数原形	<pre>void exti_flag_clear(exti_line_enum linex);</pre>	
功能描述	清除EXTI线x标志位	
先决条件	-	
被调用函数	-	
输入参数{in}		
linex	EXTI线x	
EXTI_x	x=0,1,217, 19, 21	
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\* clear EXTI line 0 flag status \*/

exti\_flag\_clear(EXTI\_0);

## 函数 exti\_interrupt\_flag\_get

函数exti\_interrupt\_flag\_get描述见下表:

表 3-119. 函数 exti\_interrupt\_flag\_get

函数名称	exti_interrupt_flag_get	
函数原形	FlagStatus exti_interrupt_flag_get(exti_line_enum linex);	
功能描述	获取EXTI线x中断标志位	
先决条件	-	
被调用函数	-	



输入参数{in}		
linex	EXTI线x	
EXTI_x	x=0,1,217, 19, 21	
输出参数{out}		
-	-	
返回值		
FlagStatus	SET或RESET	

/\* get EXTI line 0 interrupt flag status \*/

FlagStatus state = exti\_interrupt\_flag\_get(EXTI\_0);

## 函数 exti\_interrupt\_flag\_clear

函数exti\_interrupt\_flag\_clear描述见下表:

表 3-120. 函数 exti\_interrupt\_flag\_clear

we are man and are a man and a man a		
函数名称	exti_interrupt_flag_clear	
函数原形	void exti_interrupt_flag_clear(exti_line_enum linex);	
功能描述	清除EXTI线x中断标志位	
先决条件	-	
被调用函数	-	
输入参数{in}		
linex	EXTI线x	
EXTI_x	x=0,1,217, 19, 21	
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\* clear EXTI line 0 interrupt flag status \*/

exti\_interrupt\_flag\_clear(EXTI\_0);

## 3.8. FMC

FMC是MCU中的Flash控制器,其中包括存储数据的主编程块和选项字节。章节<u>3.8.1</u>描述了FMC的寄存器列表,章节<u>3.8.2</u>对FMC库函数进行说明。

### 3.8.1. 外设寄存器说明

FMC寄存器列表如下:



## 表 3-121. FMC 寄存器

寄存器	描述
FMC_WS	等待状态寄存器
FMC_KEY	解锁寄存器
FMC_OBKEY	选项字节解锁寄存器
FMC_STAT	状态寄存器
FMC_CTL	控制寄存器
FMC_ADDR	地址寄存器
FMC_OBSTAT	选项字节状态寄存器
FMC_WP	写保护寄存器
FMC_PID	产品ID寄存器

## 3.8.2. 外设库函数说明

FMC固件库函数列举如下表:

表 3-122. FMC 固件库函数

函数名称	函数描述
fmc_unlock	解锁FMC主编程块操作
fmc_lock	锁定FMC主编程块操作
fmc_wscnt_set	设置FMC等待状态计数值
fmc_prefetch_enable	使能pre-fetch
fmc_prefetch_disable	失能pre-fetch
fmc_page_erase	FMC 页擦除
fmc_mass_erase	FMC 全片擦除
fmc_doubleword_program	在相应地址双字编程
fmc_word_program	在相应地址全字编程
ob_unlock	解锁选项字节操作
ob_lock	锁定选项字节操作
ob_reset	重装载选项字节,并产生一次系统复位
option_byte_value_get	获取选项字节值
ob_erase	擦除选项字节
ob_write_protection_enable	使能写保护
ob_security_protection_config	配置安全保护
ob_user_write	写用户选项字节
ob_data_program	写数据选项字节
ob_user_get	获取用户选项字节
ob_data_get	获取数据选项字节
ob_write_protection_get	获取写保护选项字节
ah ahatat playal gat	在FMC_OBSTAT寄存器中获取FMC可选字节块的安全保护级
ob_obstat_plevel_get	别值
fmc_interrupt_enable	使能FMC中断
fmc_interrupt_disable	除能FMC中断



函数名称	函数描述
fmc_flag_get	检查标志位是否置位
fmc_flag_clear	清除FMC标志
fmc_interrupt_flag_get	获取FMC中断标志状态
fmc_interrupt_flag_clear	清除FMC中断标志状态
fmc_state_get	获取FMC状态
fmc_ready_wait	检查FMC是否准备好

# 枚举类型 fmc\_state\_enum

表 3-123. 枚举类型 fmc\_state\_enum

** ****	K o 1101 K 1 X 2 11110 Lotato Lotato	
枚举名称	枚举描述	
FMC_READY	操作完成	
FMC_BUSY	操作进行中	
FMC_PGERR	编程错误	
FMC_PGAERR	编程对齐错误	
FMC_WPERR	写保护错误	
FMC_TOERR	超时错误	
FMC_OB_HSPC	可选字节块高安全保护级别	

## 函数 fmc\_unlock

函数fmc\_unlock描述见下表:

表 3-124. 函数 fmc\_unlock

农 5-124. 函数 fine_unlock		
函数名称	fmc_unlock	
函数原型	void fmc_unlock (void);	
功能描述	解锁FMC主编程块操作	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
输出参数{out}		
	返回值	
-	-	

例如:

/\* unlock the main FMC operation \*/

fmc\_unlock ();



## 函数 fmc\_lock

函数fmc\_lock描述见下表:

表 3-125. 函数 Function fmc\_lock

函数名称	fmc_lock	
函数原型	void fmc_lock(void);	
功能描述	锁定FMC主编程块操作	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\* lock the main FMC operation \*/

fmc\_lock();

## 函数 fmc\_wscnt\_set

函数fmc\_wscnt\_set描述见下表:

表 3-126. 函数 fmc wscnt set

农 3-126. 函数 IIIIC_wschi_set		
函数名称	fmc_wscnt_set	
函数原型	void fmc_wscnt_set(uint32_t wscnt);	
功能描述	设置等待状态计数值	
先决条件	-	
被调用函数	-	
输入参数{in}		
wscnt	等待状态计数值	
WS_WSCNT_0	FMC 0个等待状态	
WS_WSCNT_1	FMC 1个等待状态	
WS_WSCNT_2	FMC 2个等待状态	
输出参数{out}		
-	-	
	返回值	
-	-	

例如:

/\* set the wait state counter value \*/



fmc\_wscnt\_set (WS\_WSCNT\_1);

## 函数 fmc\_prefetch\_enable

函数fmc\_prefetch\_enable描述见下表:

表 3-127. 函数 fmc\_prefetch\_enable

函数名称	fmc_prefetch_enable	
函数原型	void fmc_prefetch_enable(void);	
功能描述	使能pre-fetch	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* enable pre-fetch \*/

fmc\_prefetch\_enable( );

## 函数 fmc\_prefetch\_disable

函数fmc\_prefetch\_disable描述见下表:

表 3-128. 函数 fmc\_prefetch\_disable

函数名称	fmc_prefetch_disable		
函数原型	void fmc_prefetch_disable (void);		
功能描述	失能pre-fetch		
先决条件	-		
被调用函数	-		
	输入参数{in}		
-	-		
	输出参数{out}		
-	-		
返回值			
-	-		

例如:

/\* disable pre-fetch \*/

fmc\_prefetch\_disable( );



## 函数 fmc\_page\_erase

函数fmc\_page\_erase描述见下表:

### 表 3-129. 函数 fmc\_page\_erase

函数名称	fmc_page_erase	
函数原型	fmc_state_enum fmc_page_erase(uint32_t page_address);	
功能描述	页擦除	
先决条件	fmc_unlock	
被调用函数	fmc_ready_wait	
	输入参数{in}	
page_address	页擦除首地址	
	输出参数{out}	
-	-	
	返回值	
fmc_state_enum	FMC状态值,详情参考枚举变量 <u>表3-123. 枚举类型fmc state enum</u>	

例如:

/\* erase page \*/

fmc\_state\_enum state = fmc\_page\_erase ( 0x08004000);

## 函数 fmc\_mass\_erase

函数fmc\_mass\_erase描述见下表:

表 3-130. 函数 fmc\_mass\_erase

Д	大 o roo. 四次 mio_maoo_oraco	
函数名称	fmc_mass_erase	
函数原型	fmc_state_enum fmc_mass_erase(void);	
功能描述	全片擦除	
先决条件	fmc_unlock	
被调用函数	fmc_ready_wait	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
	返回值	
fmc_state_enum	FMC状态值,详情参考枚举变量 <u>表<b>3-123</b>. 枚举类型fmc state enum</u>	

例如:

/\* erase whole chip \*/

fmc\_state\_enum state = fmc\_mass\_erase ( );



## 函数 fmc\_doubleword\_program

函数fmc\_doubleword\_program描述见下表:

表 3-131. 函数 fmc\_doubleword\_program

函数名称	fmc_doubleword_program	
函数原型	fmc_state_enum fmc_doubleword_program(uint32_t address, uint64_t data);	
功能描述	对相应地址双字编程	
先决条件	fmc_unlock	
被调用函数	fmc_ready_wait	
	输入参数{in}	
address	编程地址	
输入参数{in}		
data	编程数据	
	输出参数{out}	
-	-	
	返回值	
fmc_state_enum	FMC状态值,详情参考枚举变量 <u>表3-123. 枚举类型fmc_state_enum</u>	

例如:

/\* program double word at the corresponding address \*/

fmc\_state\_enum state = fmc\_word\_program(0x08004000, 0xaabbccddeeff0055);

### 函数 fmc\_word\_program

函数fmc\_word\_program描述见下表:

表 3-132. 函数 fmc\_word\_program

函数名称   fmc_word_program     函数原型   fmc_state_enum fmc_word_program(uint32_t address, uint32_t data);   功能描述   対相应地址全字编程			
功能描述       对相应地址全字编程         先决条件       fmc_unlock         被调用函数       fmc_ready_wait         输入参数{in}       编程地址         data       编程数据         物出参数{out}       _         返回值	函数名称	fmc_word_program	
先决条件       fmc_unlock         被调用函数       fmc_ready_wait         输入参数{in}       编程地址         输入参数{in}       编程数据         data       编程数据         输出参数{out}       -         返回值	函数原型	fmc_state_enum fmc_word_program(uint32_t address, uint32_t data);	
被调用函数     fmc_ready_wait       输入参数{in}       address     编程地址       输入参数{in}       data     编程数据       输出参数{out}       -     返回值	功能描述	对相应地址全字编程	
输入参数{in}       address     编程地址       输入参数{in}       data     编程数据       输出参数{out}       -     -       返回值	先决条件	fmc_unlock	
address     编程地址       输入参数{in}       data     编程数据       输出参数{out}       -     返回值	被调用函数	fmc_ready_wait	
输入参数{in}       data     编程数据       输出参数{out}     -       返回值		输入参数{in}	
data     编程数据       输出参数{out}     -       返回值	address	编程地址	
输出参数{out}       -       返回值		输入参数{in}	
- <u>返回值</u>	data	编程数据	
		输出参数{out}	
	-	-	
fmc_state_enum FMC状态值,详情参考枚举变量 <u>表3-123. 枚举类型fmc_state_enum</u>		返回值	
	fmc_state_enum	FMC状态值,详情参考枚举变量 <u>表<b>3-123</b>. 枚举类型fmc</u> state enum	

例如:

<sup>/\*</sup> program a word at the corresponding address \*/



fmc\_state\_enum state = fmc\_word\_program (0x08004000, 0xaabbccdd);

## 函数 ob\_unlock

函数ob\_unlock描述见下表:

### 表 3-133. 函数 ob\_unlock

函数名称	ob_unlock		
函数原型	void ob_unlock(void);		
功能描述	解锁选项字节		
先决条件	fmc_unlock		
被调用函数	-		
	输入参数{in}		
-	-		
	输出参数{out}		
-	-		
	返回值		
-	-		

例如:

/\* unlock the option byte operation \*/

ob\_unlock ();

## 函数 ob\_lock

函数ob\_lock描述见下表:

### 表 3-134. 函数 ob\_lock

函数名称	ob_lock		
函数原型	void ob_lock(void);		
功能描述	锁定选项字节操作		
先决条件	fmc_lock		
被调用函数	-		
	输入参数{in}		
-	-		
	输出参数{out}		
-	-		
	返回值		
-	-		

例如:

/\* lock the option byte operation \*/

ob\_lock();



## 函数 ob\_reset

函数ob\_reset描述见下表:

表 3-135. 函数 ob\_reset

函数名称	ob_reset	
函数原型	void ob_reset (void);	
功能描述	重装载选项字节,并产生一次系统复位	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* reload the option byte and generate a system reset \*/

ob\_reset();

## 函数 option\_byte\_value\_get

函数option\_byte\_value\_get描述见下表:

表 3-136. 函数 option\_byte\_value\_get

Ke iee. El Webii	-
函数名称	option_byte_value_get
函数原型	uint32_t option_byte_value_get(uint32_t addr);
功能描述	获取选项字节值
先决条件	-
被调用函数	-
-	-
	输出参数{out}
-	-
	返回值
uint32_t	目标选项字节的值

例如:

/\* get option byte value \*/

uint32\_t temp;

temp = option\_byte\_value\_get(0x1fff f800);



## 函数 ob\_erase

函数ob\_erase描述见下表:

## 表 3-137. 函数 ob\_erase

函数名称	ob_erase	
函数原型	void ob_erase(void);	
功能描述	擦除选项字节	
先决条件	ob_unlock	
被调用函数	fmc_ready_wait	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
返回值		
fmc_state_enum	FMC状态值,详情参考枚举变量 <u>表3-123. 枚举类型fmc state enum</u>	

例如:

/\* erase the FMC option byte \*/

fmc\_state\_enum fmc\_state = ob\_ erase ( );

## 函数 ob\_write\_protection\_enable

函数ob\_write\_protection\_enable描述见下表:

表 3-138. 函数 ob\_write\_protection\_enable

函数名称	ob_write_protection_enable	
函数原型	fmc_state_enum ob_write_protection_enable(uint32_t ob_wp);	
功能描述	使能写保护	
先决条件	ob_unlock	
被调用函数	fmc_ready_wait	
输入参数{in}		
ob_wp	写保护单元	
	输出参数{out}	
-	-	
返回值		
fmc_state_enum	FMC状态值,详情参考枚举变量 <u>表<b>3-123</b>. 枚举类型fmc state enum</u>	

例如:

/\* enable write protection \*/

fmc\_state\_enum state = ob\_write\_protection\_enable (0x01);



## 函数 ob\_security\_protection\_config

函数ob\_security\_protection\_config描述见下表:

表 3-139. 函数 ob\_security\_protection\_config

函数名称	ob_security_protection_config
函数原型	fmc_state_enum ob_security_protection_config (uint16_t ob_spc);
功能描述	配置安全保护
先决条件	ob_unlock
被调用函数	fmc_ready_wait
	输入参数{in}
ob_spc	安全保护
FMC_NSPC	无安全保护
FMC_LSPC	低保护级别
FMC_HSPC	高保护级别
	输出参数{out}
-	•
	返回值
fmc_state_enum	FMC状态值,详情参考枚举变量 <u>表3-123. 枚举类型fmc state enum</u>

例如:

/\* enable security protection \*/

fmc\_state\_enum state = ob\_security\_protection\_config (FMC\_USPC);

## 函数 ob\_user\_write

函数ob\_user\_write描述见下表:

表 3-140. 函数 ob\_user\_write

函数名称	ob_user_write
函数原型	fmc_state_enum ob_user_write(uint8_t ob_user);
功能描述	编辑用户选项字节
先决条件	ob_unlock
被调用函数	fmc_ready_wait
	输入参数{in}
ob_user	用户定义的选项字节
OB_FWDGT_HW	硬件看门狗
OB_DEEPSLEEP_	进入资度睡眠时不复拾
RST	进入深度睡眠时不复位
OB_STDBY_RST	进入深度睡眠时产生复位
OB_BOOT1_SET_1	BOOT1位是1
OB_VDDA_DISABL	十. 床 丝 17
E	去使能 $V_{DDA}$ 监视器
OB_SRAM_PARITY	使能SRAM奇偶校验



_ENABLE		
	输出参数{out}	
-	-	
	返回值	
fmc_state_enum	FMC状态值,详情参考枚举变量 <u>表<b>3-123</b>. 枚举类型fmc state enum</u>	

/\* configure user option byte \*/

fmc\_state\_enum state = ob\_user\_write(OB\_FWDGT\_HW,OB\_DEEPSLEEP\_RST,
 OB\_STDBY\_RST);

## 函数 ob\_data\_program

函数ob\_data\_program描述见下表:

表 3-141. 函数 ob\_data\_program

	K o 1411 Max ob_uutu_program		
函数名称	ob_data_program		
函数原型	fmc_state_enum ob_data_program(uint16_t data);		
功能描述	编程数字选项字节		
先决条件	ob_unlock		
被调用函数	fmc_ready_wait		
	输入参数{in}		
address	编程数字选项字节地址		
OB_DATA_ADDR0	编程数字选项字节地址0		
OB_DATA_ADDR1	编程数字选项字节地址1		
	输入参数{in}		
data	所编程数值		
	输出参数{out}		
-	-		
返回值			
fmc_state_enum	FMC状态值,详情参考枚举变量 <u>表3-123. 枚举类型fmc state enum</u>		

例如:

/\* program option bytes data \*/

fmc\_state\_enum state = ob\_data\_program (0x56);

## 函数 ob\_user\_get

函数ob\_user\_get描述见下表:

### 表 3-142. 函数 ob\_user\_get

函数名称	ob_user_get
函数原型	uint8_t ob_user_get(void);



功能描述	获取FMC_OBSTAT寄存器中的用户选项字节	
先决条件	-	
被调用函数	-	
	· 输入参数{in}	
-	-	
	输出参数{out}	
-	-	
返回值		
uint8_t	选项字节用户数值(0x00 – 0xFF)	

/\* get the FMC user option byte \*/

uint8\_t user = ob\_user\_get ();

## 函数 ob\_data\_get

函数ob\_data\_get描述见下表:

表 3-143. 函数 ob\_data\_get

	_9	
函数名称	ob_data_get	
函数原型	uint16_t ob_data_get(void);	
功能描述	获取FMC_OBSTAT寄存器中的数据选项字节	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
	返回值	
uint16_t	选项字节数据值(0x0 – 0xFFFF)	

例如:

/\* get the FMC data option byte \*/

Uint16\_t data = ob\_data\_get ();

### 函数 ob\_write\_protection\_get

函数ob\_write\_protection\_get描述见下表:

## 表 3-144. 函数 ob\_write\_protection\_get

函数名称	ob_write_protection_get
函数原型	uint16_t ob_write_protection_get(void);
功能描述	在FMC_WP寄存器中获取FMC可选字节块的擦/写保护位的值



先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
输出参数{out}		
-	-	
返回值		
Uint16_t	选项字节写保护数值(0x0 – 0XFFFF)	

/\* get the FMC option byte write protection \*/

uint32\_t wp = ob\_write\_protection\_get ( );

### 函数 ob\_obstat\_plevel\_get

函数ob\_security\_protection\_flag\_get描述见下表:

表 3-145. 函数 ob obstat plevel get

大 0-140. 函数 ob_obstat_picvet_get			
函数名称	ob_obstat_plevel_get		
函数原型	uint32_t ob_obstat_plevel_get(void);		
功能描述	在FMC_OBSTAT寄存器中获取FMC可选字节块的安全保护级别值		
先决条件	-		
被调用函数	-		
输入参数{in}			
-	-		
输出参数{out}			
-	-		
返回值			
uint8_t	the value of PLEVEL(0x0,0x01,0x03)		

例如:

/\* get the FMC option byte security protection \*/

uint32\_t obstat\_plevel = ob\_obstat\_plevel\_get ( );

## 函数 fmc\_interrupt\_enable

函数fmc\_interrupt\_enable描述见下表:

表 3-146. 函数 fmc\_interrupt\_enable

函数名称	fmc_interrupt_enable
函数原型	void fmc_interrupt_enable(uint32_t interrupt);
功能描述	使能FMC中断
先决条件	-



被调用函数	-	
	输入参数{in}	
interrupt	FMC中断	
FMC_INT_END	FMC编程完成中断	
FMC_INT_ERR	FMC错误中断	
	输出参数{out}	
-	-	
返回值		
-	-	

/\* enable FMC interrupt \*/

fmc\_interrupt\_enable(FMC\_INT\_END);

### 函数 fmc\_interrupt\_disable

函数fmc\_interrupt\_disable描述见下表:

表 3-147. 函数 fmc\_interrupt\_disable

- · -	
fmc_interrupt_disable	
<pre>void fmc_interrupt_disable(uint32_t interrupt);</pre>	
除能FMC中断	
-	
-	
输入参数{in}	
FMC中断	
FMC编程完成中断	
FMC错误中断	
输出参数{out}	
-	
返回值	
-	

例如:

/\* disable FMC interrupt \*/

fmc\_interrupt\_disable(FMC\_INT\_END);

#### 函数 fmc\_flag\_get

函数fmc\_flag\_get描述见下表:

### 表 3-148. 函数 fmc\_flag\_get

|--|



函数原型	FlagStatus fmc_flag_get(uint32_t flag);
功能描述	检查标志是否置位
先决条件	-
被调用函数	-
	输入参数{in}
flag	检查FMC标志
FMC_FLAG_BUSY	FMC忙碌标志
FMC_FLAG_PGER	<b>FNAC</b> 根 <i>协</i>
R	FMC操作错误标志
FMC_FLAG_PGAE	FMO始和对文件识标十
RR	FMC编程对齐错误标志
FMC_FLAG_WPER	FMO写用拉维语与十
R	FMC写保护错误标志
FMC_FLAG_END	FMC操作完成标志
输出参数{out}	
-	-
返回值	
FlagStatus	SET 或 RESET

/\* get FMC flag \*/

FlagStatus flag = fmc\_flag\_get(FMC\_FLAG\_END);

# 函数 fmc\_flag\_clear

函数fmc\_flag\_clear描述见下表:

表 3-149. 函数 fmc\_flag\_clear

次 o 1401 国	
fmc_flag_clear	
void fmc_flag_clear(uint32_t flag);	
写1清除FMC标志	
-	
-	
输入参数{in}	
清除FMC标志	
FMC操作错误标志	
FMO探目相 医体心	
FMC编程对齐错误标志	
FINIC網性利升相 医协心	
FMC写保护错误标志	
	FMC操作完成标志
输出参数{out}	



-	-
返回值	
-	-

/\* clear FMC flag \*/

FlagStatus flag = fmc\_flag\_clear(FMC\_FLAG\_END);

### 函数 fmc\_interrupt\_flag\_get

函数fmc\_interrupt\_flag\_get描述见下表:

#### 表 3-150. 函数 fmc\_interrupt\_flag\_get

K e 1001 日	
fmc_interrupt_flag_get	
FlagStatus fmc_interrupt_flag_get(fmc_interrupt_flag_enum flag);	
获取FMC中断标志状态	
-	
-	
输入参数{in}	
中断标志	
FMC根 佐姓·乌卡士	
FMC操作错误标志	
FMC统护社文体记标士	
FMC编程对齐错误标志	
FMC写保护错误标志	
FMU与床护钳块协心	
FMC操作完成标志	
FIVIO採作元风外心	
输出参数{out}	
返回值	
SET 或 RESET	

例如:

/\* get FMC interrupt flag \*/

FlagStatus flag = fmc\_interrupt\_flag\_get (FMC\_INT\_FLAG\_PGERR);

### 函数 fmc\_interrupt\_flag\_clear

函数fmc\_interrupt\_flag\_clear描述见下表:

#### 表 3-151. 函数 fmc\_interrupt\_flag\_clear

函数名称	fmc_interrupt_flag_clear
函数原型	void fmc_interrupt_flag_clear (uint32_t int_flag);



功能描述	通过写1清除FMC中断标志
先决条件	-
被调用函数	-
	输入参数{in}
flag	清除FMC中断标志
FMC_INT_FLAG_P	FMC根,佐姓,坦松士
GERR	FMC操作错误标志
FMC_INT_FLAG_P	FMC绝积对文件设存士
GAERR	FMC编程对齐错误标志
FMC_INT_FLAG_W	FMC写识拉维温标士
PERR	FMC写保护错误标志
FMC_INT_FLAG_E	FMC操作完成标志
ND	FINIO採作元及协心
输出参数{out}	
-	-
返回值	
-	-

/\* clear FMC interrupt flag \*/

FlagStatus flag = fmc\_interrupt\_flag\_clear (FMC\_INT\_FLAG\_BANK0\_PGERR);

# 函数 fmc\_state\_get

函数fmc\_state\_get描述见下表:

表 3-152. 函数 fmc state get

农 5-152. 函数 IIIIC_state_get		
函数名称	fmc_state_get	
函数原型	fmc_state_enum fmc_state_get(void);	
功能描述	获取FMC状态	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
返回值		
fmc_state_enum	FMC状态值,详情参考枚举变量 <u>表<b>3-123</b>. 枚举类型fmc state enum</u>	

例如:

/\* get the FMC state \*/

fmc\_state\_enum state = fmc\_state\_get( );



### 函数 fmc\_ready\_wait

函数 fmc\_ready\_wait描述见下表:

表 3-153. 函数 fmc\_ready\_wait

函数名称	fmc_ready_wait
函数原型	fmc_state_enum fmc_ready_wait(uint32_t timeout);
功能描述	检查FMC是否准备好
先决条件	-
被调用函数	fmc_state_get();
输入参数{in}	
timeout	循环计数次数
输出参数{out}	
-	-
返回值	
fmc_state_enum	FMC状态值,详情参考枚举变量 <u>表<b>3-123</b>. 枚举类型fmc state enum</u>

例如:

/\* check whether FMC is ready or not \*/

fmc\_state\_enum state = fmc\_ready\_wait (0x00001000 );

#### 3.9. **FWDGT**

独立看门狗定时器(FWDGT)是一个硬件计时电路,用来监测由软件故障导致的系统故障。适合于需要独立环境且对计时精度要求不高的场合。章节<u>3.9.1</u>描述了FWDGT的寄存器列表,章节<u>3.9.2</u>对FWDGT库函数进行说明。

### 3.9.1. 外设寄存器说明

FWDGT寄存器列表如下表所示:

表 3-154. FWDGT 寄存器

寄存器名称	寄存器描述
FWDGT_CTL	控制寄存器
FWDGT_PSC	预分频寄存器
FWDGT_RLD	重装载寄存器
FWDGT_STAT	状态寄存器
FWDGT_WND	窗口寄存器

### 3.9.2. 外设库函数说明

FWDGT库函数列表如下表所示:



#### 表 3-155. FWDGT 库函数

库函数名称	库函数描述
fudet write enclo	使能对寄存器FWDGT_PSC, FWDGT_RLD和FWDGT_WND
fwdgt_write_enable	的写操作
fudet unite disable	失能对寄存器FWDGT_PSC, FWDGT_RLD和FWDGT_WND
fwdgt_write_disable	的写操作
fwdgt_enable	使能FWDGT
fwdgt_prescaler_value_config	配置独立看门狗定时器时钟预分频数
fwdgt_reload_value_config	配置独立看门狗定时器计数器重装载值
fwdgt_window_value_config	配置独立看门狗定时器计数窗口值
fwdgt_counter_reload	按照FWDGT_RLD寄存器的值重装载FWDG计数器
fwdgt_config	设置FWDGT重装载值、预分频值
fwdgt_flag_get	获取FWDGT标志位状态

# 函数 fwdgt\_write\_enable

函数fwdgt\_write\_enable描述见下表:

表 3-156. 函数 fwdgt\_write\_enable

函数名称	fwdgt_write_enable	
函数原型	<pre>void fwdgt_write_enable(void);</pre>	
功能描述	使能对寄存器FWDGT_PSC, FWDGT_RLD和FWDGT_WND的写操作	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	•	
	输出参数{out}	
-	•	
	返回值	
-	•	

例如:

/\* enable write access to FWDGT\_PSC and FWDGT\_RLD and FWDGT\_WND \*/  $\,$ 

fwdgt\_write\_enable ( );

### 函数 fwdgt\_write\_disable

函数fwdgt\_write\_disable描述见下表:

表 3-157. 函数 fwdgt\_write\_disable

	<del>-</del>
函数名称	fwdgt_write_disable
函数原型	void fwdgt_write_disable(void);
功能描述	除能对寄存器FWDGT_PSC, FWDGT_RLD和FWDGT_WND的写操作
先决条件	-



被调用函数	-	
-	•	
输出参数{out}		
-	-	
	返回值	
-	-	

/\* disable write access to FWDGT\_PSC,FWDGT\_RLD and FWDGT\_WND \*/

fwdgt\_write\_disable ( );

### 函数 fwdgt\_enable

函数fwdgt\_enable描述见下表:

表 3-158. 函数 fwdgt\_enable

火 o roor 四次 rindgi_ondbio		
函数名称	fwdgt_enable	
函数原型	void fwdgt_enable(void);	
功能描述	使能FWDGT	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\* start the FWDGT counter \*/

fwdgt\_enable ( );

### 函数 fwdgt\_prescaler\_value\_config

函数fwdgt\_prescaler\_value\_config描述见下表:

表 3-159. 函数 fwdgt\_prescaler\_value\_config

函数名称	fwdgt_prescaler_value_config
函数原型	ErrStatus fwdgt_prescaler_value_config(uint16_t prescaler_value);
功能描述	配置独立看门狗定时器时钟预分频数
先决条件	-
被调用函数	-



输入参数{in}	
prescaler_value	预分频值
FWDGT_PSC_DIVx	FWDGT预分频值设为x(x=4,8,16,32,64,128,256)
输出参数{out}	
-	-
返回值	
ErrStatus	ERROR / SUCCESS

/\* set FWDGT prescaler to 4 \*/

ErrStatus flag;

flag = fwdgt\_prescaler\_value\_config (FWDGT\_PSC\_DIV4);

### 函数 fwdgt\_reload\_value\_config

函数fwdgt\_reload\_value\_config描述见下表:

#### 表 3-160. 函数 fwdgt\_reload\_value\_config

函数名称	fwdgt_reload_value_config	
函数原型	ErrStatus fwdgt_reload_value_config(uint16_t reload_value);	
功能描述	配置独立看门狗定时器计数器重装载值	
先决条件	-	
被调用函数	-	
reload_value	重装载值,数值范围为0x0000 - 0x0FFF	
	输出参数{out}	
-	-	
返回值		
ErrStatus	ERROR / SUCCESS	

例如:

/\* set FWDGT reload value to 0xFFF \*/

ErrStatus flag;

flag = fwdgt\_reloadr\_value\_config (0xFFF);

### 函数 fwdgt\_window\_value\_reload

函数fwdgt\_window\_value\_config描述见下表:

### 表 3-161. 函数 fwdgt\_window\_value\_config

函数名称	fwdgt_window_value_config
函数原型	ErrStatus fwdgt_window_value_config(uint16_t window_value);



功能描述	配置独立看门狗定时器计数器窗口值
先决条件	-
被调用函数	-
	输入参数{in}
window_value	窗口值,数值范围为 0x0000 – 0x0FFF
	输出参数{out}
-	-
	返回值
ErrStatus	ERROR / SUCCESS

/\* set FWDGT window value to 0xFFF \*/

ErrStatus flag;

flag = fwdgt\_window\_value\_config (0xFFF);

### 函数 fwdgt\_counter\_reload

函数fwdgt\_counter\_reload描述见下表:

#### 表 3-162. 函数 fwdgt\_counter\_reload

	, , , , , , , , , , , , , , , , , , ,	
函数名称	fwdgt_counter_reload	
函数原型	void fwdgt_counter_reload(void);	
功能描述	按照FWDGT_RLD寄存器的值重装载FWDG计数器	
先决条件	-	
被调用函数	-	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* reload FWDGT counter \*/

fwdgt\_counter\_reload ( );

### 函数 fwdgt\_config

函数fwdgt\_config描述见下表:

### 表 3-163. 函数 fwdgt\_config

函数名称	fwdgt_config
函数原型	ErrStatus fwdgt_config(uint16_t reload_value, uint8_t prescaler_div);



功能描述	设置FWDGT重装载值、预分频值
先决条件	-
被调用函数	-
	输入参数{in}
reload_value	重装载值(0x0000 - 0x0FFF)
	输入参数{in}
prescaler_div	FWDGT预分频值
FWDGT_PSC_DIV4	FWDGT预分频值设为4
FWDGT_PSC_DIV8	FWDGT预分频值设为8
FWDGT_PSC_DIV1	FWDGT预分频值设为16
6	FWDGTIy/为>恢值区为T6
FWDGT_PSC_DIV3	FWDGT预分频值设为32
2	FWDGTI灰力/灰围攻/932
FWDGT_PSC_DIV6	FWDGT预分频值设为64
4	TWDGTI灰为 / 灰田 较 / NO4
FWDGT_PSC_DIV1	FWDGT预分频值设为128
28	FWDGTI灰刀 频值 仪力 120
FWDGT_PSC_DIV2	FWDGT预分频值设为256
56	F WDG 口火刀 9次国 以 /9230
输出参数{out}	
-	-
	返回值
ErrStatus	ERROR or SUCCESS-

/\* confiure FWDGT counter clock: 40KHz(IRC40K) / 64 = 0.625 KHz \*/ fwdgt\_config(2\*500, FWDGT\_PSC\_DIV64);

# 函数 fwdgt\_flag\_get

函数fwdgt\_flag\_get描述见下表:

表 3-164. 函数 fwdgt\_flag\_get

K o 1041 El X 111dg_got		
函数名称	fwdgt_flag_get	
函数原型	FlagStatus fwdgt_flag_get(uint16_t flag);	
功能描述	获取FWDGT标志位状态	
先决条件	-	
被调用函数	-	
flag	需要获取状态的FWDGT标志位	
FWDGT_FLAG_PUD	预分频值更新进行中	
FWDGT_FLAG_RU	重装载值更新进行中	
D		



FWDGT_FLAG_WU D	窗口值更新进行中
输出参数{out}	
-	-
返回值	
FlagStatus	SET / RESET

/\* test if a prescaler value update is on going \*/

FlagStatus status;

status = fwdgt\_flag\_get (FWDGT\_FLAG\_PUD);

# 3.10. GPIO

GPIO用来实现各片上设备的逻辑输入/输出功能。章节<u>3.10.1</u>描述了GPIO的寄存器列表,章节<u>3.10.2</u>对GPIO库函数进行说明。

### 3.10.1. 外设寄存器说明

GPIO寄存器列表如下表所示:

表 3-165. GPIO 寄存器

寄存器名称	寄存器描述
GPIOx_CTL	端口控制寄存器
GPIOx_OMODE	端口输出模式寄存器
GPIOx_OSPD0	端口输出速度寄存器0
GPIOx_PUD	端口上拉/下拉寄存器
GPIOx_ISTAT	端口输入状态寄存器
GPIOx_OCTL	端口输出控制寄存器
GPIOx_BOP	端口位操作寄存器
GPIOx_LOCK	端口配置锁定寄存器
GPIOx_AFSEL0	备用功能选择寄存器0
GPIOx_AFSEL1	备用功能选择寄存器1
GPIOx_BC	位清除寄存器
GPIOx_TG	端口位翻转寄存器

### 3.10.2. 外设库函数说明

GPIO库函数列表如下表所示:



### 表 3-166. GPIO 库函数

库函数名称	库函数描述
gpio_deinit	复位外设GPIOx
gpio_mode_set	设置GPIO模式
gpio_output_options_set	设置GPIO输出模式和速度
gpio_bit_set	置位引脚值
gpio_bit_reset	复位引脚值
gpio_bit_write	将特定的值写入引脚
gpio_port_write	将特定的值写入一组端口
gpio_input_bit_get	获取引脚的输入值
gpio_input_port_get	获取一组端口的输入值
gpio_output_bit_get	获取引脚的输出值
gpio_output_port_get	获取一组端口的输出值
gpio_af_set	设置GPIO复用功能
gpio_pin_lock	相应的引脚配置被锁定
gpio_bit_toggle	翻转GPIO引脚状态
gpio_port_toggle	翻转一组GPIO状态

# 函数 gpio\_deinit

函数gpio\_deinit描述见下表:

表 3-167. 函数 gpio\_deinit

Me a recognition and a second		
函数名称	gpio_deinit	
函数原型	void gpio_deinit(uint32_t gpio_periph);	
功能描述	复位外设GPIOx	
先决条件	-	
被调用函数	rcu_periph_reset_enable / rcu_periph_reset_disable	
输入参数{in}		
gpio_periph	GPIO端口	
GPIOx	端口选择(x = A,B,C,F)	
输出参数{out}		
-		
返回值		
-	-	

例如:

/\* reset GPIOA \*/

gpio\_deinit (GPIOA);

# 函数 gpio\_mode\_set

函数gpio\_mode\_set描述见下表:



#### 表 3-168. 函数 gpio\_mode\_set

衣 3-166. 函数 gpic 函数名称	gpio_mode_set	
函数原型	void gpio_mode_set(uint32_t gpio_periph, uint32_t mode, uint32_t	
	pull_up_down, uint32_t pin);	
功能描述	设置GPIO模式	
先决条件	-	
被调用函数	rcu_periph_reset_enable / rcu_periph_reset_disable	
	输入参数{in}	
gpio_periph	GPIO端口	
GPIOx	GPIOx(x = A,B,C,F)	
	输入参数{in}	
mode	GPIO引脚模式	
GPIO_MODE_INPU	T 输入模式	
GPIO_MODE_OUTP	<b>ŶU</b> 输出模式	
Т	間田大力	
GPIO_MODE_AF	备用功能模式	
GPIO_MODE_ANAL	O 模拟模式	
G	KJAK2V	
	输入参数{in}	
pull_up_down	GPIO引脚上拉下拉电阻设置	
GPIO_PUPD_NONI	是 悬空模式,无上拉和下拉	
GPIO_PUPD_PULLUP		
GPIO_PUPD_PULLE	PO 帯下拉电阻	
WN		
输入参数{in}		
pin	GPIO pin	
GPIO_PIN_x	引脚选择(x=015) (GD32E231上不存在PB9/PC13)	
GPIO_PIN_ALL 所有引脚(GD32E231上不存在PB9/PC13)		
输出参数{out}		
返回值		
-		

#### 例如:

/\* 配置PA0为上拉输入模式\*/

gpio\_mode\_set (GPIOA, GPIO\_MODE\_INPUT, GPIO\_PUPD\_PULLUP, GPIO\_PIN\_0);

# 函数 gpio\_output\_options\_set

函数gpio\_output\_options\_set描述见下表:

### 表 3-169. 函数 gpio\_output\_options\_set

函数名称	gpio_output_options_set
------	-------------------------



	usid spin sutput sptions set/viot00 t spin negigb viot0 t stupe viot00 t		
函数原型	void gpio_output_options_set(uint32_t gpio_periph, uint8_t otype, uint32_t		
	speed, uint32_t pin);		
功能描述	设置GPIO输出模式和速度		
先决条件	-		
被调用函数	-		
	输入参数{in}		
gpio_periph	GPIO端口		
GPIOx	端口选择(x = A,B,C,F)		
	输入参数{in}		
otype	GPIO引脚输出模式		
GPIO_OTYPE_PP	推挽输出模式		
GPIO_OTYPE_OD	开漏输出模式		
	输入参数{in}		
speed	GPIO引脚输出最大速度		
GPIO_OSPEED_2M			
HZ	最大输出速度为2MHz		
GPIO_OSPEED_10	見十於山津底 <b>半40MU</b> -		
MHZ	最大输出速度为10MHz		
GPIO_OSPEED_50	最大输出速度为50MHz		
MHZ	取入制凸坯及入SUMITZ		
输入参数{in}			
pin	GPIO引脚		
GPIO_PIN_x	引脚选择 (x=015) (GD32E231上不存在PB9/PC13)		
GPIO_PIN_ALL	所有引脚(GD32E231上不存在PB9/PC13)		
输出参数{out}			
-	-		
	返回值		
-	-		

/\* 配置PA0工作于推挽输出模式 \*/

gpio\_output\_options\_set (GPIOA, GPIO\_OTYPE\_PP, GPIO\_OSPEED\_2MHZ, GPIO\_PIN\_0);

# 函数 gpio\_bit\_set

函数gpio\_bit\_set描述见下表:

### 表 3-170. 函数 gpio\_bit\_set

函数名称	gpio_bit_set
函数原型	void gpio_bit_set(uint32_t gpio_periph,uint32_t pin);
功能描述	置位引脚值
先决条件	-
被调用函数	-



	输入参数{in}	
gpio_periph	GPIO端口	
GPIOx	端口选择(x = A,B,C,F)	
	输入参数{in}	
pin	GPIO引脚	
GPIO_PIN_x	引脚选择 (x=015) (GD32E231上不存在PB9/PC13)	
GPIO_PIN_ALL	所有引脚(GD32E231上不存在PB9/PC13)	
	输出参数{out}	
-	-	
返回值		
-	-	

/\* set PA0\*/

gpio\_bit\_set (GPIOA, GPIO\_PIN\_0);

### 函数 gpio\_bit\_reset

函数gpio\_bit\_reset描述见下表:

表 3-171. 函数 gpio\_bit\_reset

函数反型         yoid gpio_bit_reset           函数原型         void gpio_bit_reset(uint32_t gpio_periph,uint32_t pin);           功能描述         复位引脚值           先决条件         -           被调用函数         -           解入参数{in}         GPIO端口           GPIOx         端口选择(x = A,B,C,F)           输入参数{in}         pin         GPIO引脚           GPIO_PIN_x         引脚选择(x=015)(GD32E231上不存在PB9/PC13)           GPIO_PIN_ALL         所有引脚(GD32E231上不存在PB9/PC13)           输出参数{out}         -           返回值	•		
功能描述       复位引脚值         先决条件       -         被调用函数       -         输入参数{in}       GPIO端口         GPIOx       端口选择(x = A,B,C,F)         输入参数{in}       GPIO引脚         GPIO_PIN_x       引脚选择(x=015)(GD32E231上不存在PB9/PC13)         GPIO_PIN_ALL       所有引脚(GD32E231上不存在PB9/PC13)         输出参数{out}       -         -       -	函数名称	gpio_bit_reset	
先决条件       -         被调用函数       -         输入参数{in}       GPIO端口         GPIOx       端口选择(x = A,B,C,F)         输入参数{in}       GPIO引脚         GPIO_PIN_x       引脚选择 (x=015) (GD32E231上不存在PB9/PC13)         GPIO_PIN_ALL       所有引脚 (GD32E231上不存在PB9/PC13)         输出参数{out}       -	函数原型	void gpio_bit_reset(uint32_t gpio_periph,uint32_t pin);	
被调用函数       -         编入参数{in}       GPIO端口         GPIOx       端口选择(x = A,B,C,F)         输入参数{in}       GPIO引脚         GPIO_PIN_x       引脚选择(x=015) (GD32E231上不存在PB9/PC13)         GPIO_PIN_ALL       所有引脚(GD32E231上不存在PB9/PC13)         输出参数{out}       -	功能描述	复位引脚值	
输入参数{in}         gpio_periph       GPIO端口         GPIOx       端口选择(x = A,B,C,F)         输入参数{in}       GPIO引脚         GPIO_PIN_x       引脚选择 (x=015) (GD32E231上不存在PB9/PC13)         GPIO_PIN_ALL       所有引脚 (GD32E231上不存在PB9/PC13)         输出参数{out}       -	先决条件	-	
gpio_periph         GPIO端口           GPIOx         端口选择(x = A,B,C,F)           输入参数{in}         GPIO引脚           GPIO_PIN_x         引脚选择 (x=015) (GD32E231上不存在PB9/PC13)           GPIO_PIN_ALL         所有引脚 (GD32E231上不存在PB9/PC13)           输出参数{out}         -	被调用函数	-	
### ### ### #########################		输入参数{in}	
输入参数{in}         pin       GPIO引脚         GPIO_PIN_x       引脚选择 (x=015) (GD32E231上不存在PB9/PC13)         GPIO_PIN_ALL       所有引脚 (GD32E231上不存在PB9/PC13)         输出参数{out}       -	gpio_periph	GPIO端口	
pin         GPIO引脚           GPIO_PIN_x         引脚选择 (x=015) (GD32E231上不存在PB9/PC13)           GPIO_PIN_ALL         所有引脚 (GD32E231上不存在PB9/PC13)           输出参数{out}         -	GPIOx	端口选择(x = A,B,C,F)	
GPIO_PIN_x       引脚选择 (x=015) (GD32E231上不存在PB9/PC13)         GPIO_PIN_ALL       所有引脚 (GD32E231上不存在PB9/PC13)         输出参数{out}       -		输入参数{in}	
GPIO_PIN_ALL       所有引脚(GD32E231上不存在PB9/PC13)         输出参数{out}       -	pin	GPIO引脚	
输出参数{out} 	GPIO_PIN_x	引脚选择 (x=015) (GD32E231上不存在PB9/PC13)	
-	GPIO_PIN_ALL	所有引脚(GD32E231上不存在PB9/PC13)	
-     。       返回值       -	输出参数{out}		
返回值 -	-	-	
-	返回值		
	-	-	

例如:

/\* reset PA0\*/

gpio\_bit\_set (GPIOA, GPIO\_PIN\_0);



# 函数 gpio\_bit\_write

函数gpio\_bit\_write描述见下表:

# 表 3-172. 函数 gpio\_bit\_write

函数名称	gpio_bit_write	
函数原型	void gpio_bit_write(uint32_t gpio_periph,uint32_t pin,bit_status bit_value);	
功能描述	将特定的值写入引脚	
先决条件	-	
被调用函数	-	
输入参数{in}		
gpio_periph	GPIO端口	
GPIOx	端口选择(x = A,B,C,F)	
输入参数{in}		
pin	GPIO引脚	
GPIO_PIN_x	引脚选择 (x=015) (GD32E231上不存在PB9/PC13)	
GPIO_PIN_ALL	所有引脚(GD32E231上不存在PB9/PC13)	
	输入参数{in}	
bit_value	设置或清除	
RESET	清除引脚值	
SET	设置引脚值	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* write 1 to PA0\*/

gpio\_bit\_write (GPIOA, GPIO\_PIN\_0, SET);

# 函数 gpio\_port\_write

函数gpio\_port\_write描述见下表:

表 3-173. 函数 gpio\_port\_write

函数名称	gpio_port_write	
函数原型	<pre>void gpio_port_write(uint32_t gpio_periph,uint16_t data);</pre>	
功能描述	将特定的值写入端口	
先决条件	-	
被调用函数	-	
gpio_periph	GPIO端口	
GPIOx	端口选择(x = A,B,C,F)	
输入参数{in}		



data	将要写入的具体值
输出参数{out}	
-	-
-	-

/\* write 1010 0101 1010 0101 to Port A \*/

gpio\_port\_write (GPIOA, 0xA5A5);

### 函数 gpio\_input\_bit\_get

函数gpio\_input\_bit\_get描述见下表:

表 3-174. 函数 gpio\_input\_bit\_get

衣 3-1/4. 函数 gpi	衣 3-1/4. 函剱 gpio_input_bit_get	
函数名称	gpio_input_bit_get	
函数原型	FlagStatus gpio_input_bit_get(uint32_t gpio_periph,uint32_t pin);	
功能描述	获取引脚的输入值	
先决条件	-	
被调用函数	-	
输入参数{in}		
gpio_periph	GPIO端口	
GPIOx	端口选择(x = A,B,C,F)	
	输入参数{in}	
pin	GPIO引脚	
GPIO_PIN_x	引脚选择 (x=015) (GD32E231上不存在PB9/PC13)	
GPIO_PIN_ALL	所有引脚(GD32E231上不存在PB9/PC13)	
	输出参数{out}	
-	-	
FlagStatus	SET / RESET	

例如:

/\* get status of PA0\*/

FlagStatus bit\_state;

bit\_state = gpio\_input\_bit\_get (GPIOA, GPIO\_PIN\_0);

# 函数 gpio\_input\_port\_get

函数gpio\_input\_port\_get描述见下表:

### 表 3-175. 函数 gpio\_input\_port\_get



函数原型	uint16_t gpio_input_port_get(uint32_t gpio_periph);	
功能描述	获取端口的输入值	
先决条件	-	
被调用函数	-	
输入参数{in}		
gpio_periph	GPIO端口	
GPIOx	端口选择(x = A,B,C,F)	
	输出参数{out}	
-	-	
返回值		
uint16_t	0x0000-0xFFFF	

/\* get input value of Port A \*/

uint16\_t port\_state;

port\_state = gpio\_input\_bit\_get (GPIOA);

# 函数 gpio\_output\_bit\_get

函数gpio\_output\_bit\_get描述见下表:

表 3-176. 函数 gpio\_output\_bit\_get

**	arbaa3
函数名称	gpio_output_bit_get
函数原型	FlagStatus gpio_output_bit_get(uint32_t gpio_periph,uint32_t pin);
功能描述	获取引脚的输出值
先决条件	-
被调用函数	-
输入参数{in}	
gpio_periph	GPIO端口
GPIOx	端口选择(x = A,B,C,F)
	输入参数{in}
pin	GPIO引脚
GPIO_PIN_x	引脚选择 (x=015) (GD32E231上不存在PB9/PC13)
GPIO_PIN_ALL	所有引脚(GD32E231上不存在PB9/PC13)
输出参数{out}	
-	-
返回值	
FlagStatus	SET / RESET

例如:

/\* get output status of PA0 \*/

FlagStatus bit\_state;



bit\_state = gpio\_output\_bit\_get (GPIOA, GPIO\_PIN\_0);

# 函数 gpio\_output\_port\_get

函数gpio\_output\_port\_get描述见下表:

#### 表 3-177. 函数 gpio\_output\_port\_get

函数名称	gpio_output_port_get	
函数原型	uint16_t gpio_output_port_get(uint32_t gpio_periph);	
功能描述	获取引脚的输出值	
先决条件	-	
被调用函数	-	
输入参数{in}		
gpio_periph	GPIO端口	
GPIOx	端口选择(x = A,B,C,F)	
	输出参数{out}	
-	-	
返回值		
uint16_t	0x0000-0xFFFF	

例如:

/\* get output value of Port A \*/

uint16\_t port\_state;

port\_state = gpio\_output\_port\_get (GPIOA);

# 函数 gpio\_af\_set

函数gpio\_af\_set描述见下表:

### 表 3-178. 函数 gpio\_af\_set

函数名称	gpio_af_set
函数原型	void gpio_af_set(uint32_t gpio_periph, uint32_t alt_func_num, uint32_t pin);
功能描述	设置GPIO的备用功能
先决条件	-
被调用函数	-
输入参数{in}	
gpio_periph	GPIO 端口
GPIOx	GPIOx(x = A,B,C)
输入参数{in}	
alt_func_num	GPIO 引脚备用功能, 请参见特定设备的数据手册
GPIO_AF_0	TIMER13, TIMER14, TIMER16, SPI0, SPI1, I2S0, CK_OUT, USART0,
	12C0, 12C1, SWDIO, SWCLK
GPIO_AF_1	USARTO, USART1, TIMER2, TIMER14, I2C0, I2C1



GPIO_AF_2	TIMER0, TIMER1, TIMER15, TIMER16, I2S0	
GPIO_AF_3	I2C0, TIMER14	
GPIO_AF_4 (port A,B	USART1, I2C0, I2C1, TIMER13	
only)		
GPIO_AF_5 (port A,B	TIMER15, TIMER16, I2S0	
only)	THVIETTO, THVIETTO, 1200	
GPIO_AF_6 (port A,B	SPI1	
only)	GI II	
GPIO_AF_7 (port A,B	CMP	
only)	GIVIP	
	输入参数{in}	
pin	GPIO引脚	
GPIO_PIN_x	引脚选择 (x=015) (GD32E231上不存在PB9/PC13)	
GPIO_PIN_ALL	所有引脚(GD32E231上不存在PB9/PC13)	
输出参数{out}		
-	-	
返回值		
-	-	

/\*set PA0 alternate function 0\*/

gpio\_af\_set(GPIOA, GPIO\_AF\_0, GPIO\_PIN\_0);

# 函数 gpio\_pin\_lock

函数gpio\_pin\_lock描述见下表:

表 3-179. 函数 gpio\_pin\_lock

74 - 11 - 11 - 13 - 13 - 13 - 13 - 13 - 1	M o El W abro-bi.com	
函数名称	gpio_pin_lock	
函数原型	void gpio_pin_lock(uint32_t gpio_periph,uint32_t pin);	
功能描述	相应的引脚配置被锁定	
先决条件	-	
被调用函数	-	
输入参数{in}		
gpio_periph	GPIO端口	
GPIOx	端口选择(x = A,B)	
输入参数{in}		
pin	GPIO引脚	
GPIO_PIN_x	引脚选择 (x=015) (GD32E231上不存在PB9)	
GPIO_PIN_ALL	所有引脚(GD32E231上不存在PB9)	
输出参数{out}		
-	-	
返回值		



-

例如:

/\* lock PA0 \*/

gpio\_pin\_lock (GPIOA, GPIO\_PIN\_0);

### 函数 gpio\_bit\_toggle

函数gpio\_bit\_toggle描述见下表:

### 表 3-180. 函数 gpio\_bit\_toggle

函数名称	gpio_bit_toggle
函数原型	void gpio_bit_toggle(uint32_t gpio_periph, uint32_t pin);
功能描述	翻转GPIO引脚状态
先决条件	-
被调用函数	-
输入参数{in}	
gpio_periph	GPIOx(x = A,B,C,F)
GPIOx	GPIOx(x = A,B,C,F)
	输入参数{in}
pin	GPIO引脚
GPIO_PIN_x	引脚选择 (x=015) (GD32E231上不存在PB9/PC13)
GPIO_PIN_ALL	所有引脚(GD32E231上不存在PB9/PC13)
输出参数{out}	
-	-
返回值	
-	-

例如:

/\* 翻转PA0 \*/

gpio\_bit\_toggle (GPIOA, GPIO\_ PIN\_0);

# 函数 gpio\_port\_toggle

函数gpio\_port\_toggle描述见下表:

### 表 3-181. 函数 gpio\_port\_toggle

函数名称	gpio_port_toggle
函数原型	void gpio_port_toggle(uint32_t gpio_periph);
功能描述	翻转一组GPIO状态
先决条件	-
被调用函数	-
输入参数{in}	



gpio_periph	GPIO端口
GPIOx	GPIOx(x = A,B,C,F)
输出参数{out}	
-	-
返回值	
-	-

/\* toggle GPIOA\*/

gpio\_port\_toggle (GPIOA);

### 3.11. I2C

I2C (内部集成电路总线) 模块提供了符合工业标准的两线串行制接口,可用于MCU和外部I2C 设备的通讯。章节<u>3.11.1</u>描述了I2C的寄存器列表,章节<u>3.11.2</u>对I2C库函数进行说明。

#### 3.11.1. 外设寄存器说明

I2C寄存器列表如下表所示:

表 3-182. I2C 寄存器

寄存器名称	寄存器描述
I2C_CTL0	控制寄存器0
I2C_CTL1	控制寄存器1
I2C_SADDR0	从机地址寄存器0
I2C_SADDR1	从机地址寄存器1
I2C_DATA	传输缓冲区寄存器
I2C_STAT0	传输状态寄存器0
I2C_STAT1	传输状态寄存器1
I2C_CKCFG	时钟配置寄存器
I2C_RT	上升时间寄存器
I2C_SAMCS	SAM控制状态寄存器
I2C_FMPCFG	快速+ 模式配置寄存器

# **3.11.2.** 外设库函数说明

I2C库函数列表如下表所示:

#### 表 3-183. I2C 库函数

库函数名称	库函数描述
i2c_deinit	复位外设I2C
i2c_clock_config	配置I2C时钟



库函数名称	库函数描述
i2c_mode_addr_config	配置I2C地址
i2c_smbus_type_config	SMBus类型选择
i2c_ack_config	是否发送ACK
i2c_ackpos_config	ACK位置配置
i2c_master_addressing	主机发送从机地址
i2c_dualaddr_enable	双地址模式使能
i2c_dualaddr_disable	双地址模式禁能
i2c_enable	使能 <b>I2C</b> 模块
i2c_disable	关闭 <b>I2C</b> 模块
i2c_start_on_bus	在I2C总线上生成起始位
i2c_stop_on_bus	在I2C总线上生成停止位
i2c_data_transmit	发送数据
i2c_data_receive	接收数据
i2c_dma_config	配置I2C DMA模式
i2c_dma_last_transfer_config	配置下一个DMA EOT是否最后一次传输
i2c_stretch_scl_low_config	当从机数据没有准备好时是否拉低SCL
i2c_slave_response_to_gcall_config	从机是否响应广播呼叫
i2c_software_reset_config	配置I2C软件复位
i2c_pec_config	配置报文错误校验
i2c_pec_transfer_config	配置传输PEC值
i2c_pec_value_get	获取报文错误校验值
i2c_smbus_alert_config	配置通过SMBA引脚发送警告
i2c_smbus_arp_config	配置SMBus下ARP协议
i2c_sam_enable	使能SAM_V接口
i2c_sam_disable	关闭SAM_V接口
i2c_sam_timeout_enable	使能SAM_V接口超时检测
i2c_sam_timeout_disable	关闭SAM_V接口超时检测
i2c_flag_get	获取I2C标志位
i2c_flag_clear	清除I2C标志位
i2c_interrupt_enable	使能 <b>I2C</b> 中断
i2c_interrupt_disable	禁能I2C中断
i2c_interrupt_flag_get	获取I2C中断标志位
i2c_interrupt_flag_clear	清除I2C中断标志位

# 函数 i2c\_deinit

函数i2c\_deinit描述见下表:

#### 表 3-184. 函数 i2c\_deinit

函数名称	i2c_deinit
函数原型	void i2c_deinit(uint32_t i2c_periph);
功能描述	复位外设I2C



先决条件	-	
被调用函数	rcu_periph_reset_enable / rcu_periph_reset_disable	
	输入参数{in}	
i2c_periph	I2C外设	
I2Cx	(x=0,1)	
	输出参数{out}	
-	-	
	返回值	
-	-	

/\* reset I2C0 \*/

i2c\_deinit (I2C0);

### 函数 i2c\_clock\_config

函数i2c\_clock\_config描述见下表:

# 表 3-185. 函数 i2c\_clock\_config

we lest the transfer to the tr			
函数名称	i2c_clock_config		
函数原型	void i2c_clock_config(uint32_t i2c_periph, uint32_t clkspeed, uint32_t dutycyc);		
功能描述	配置12C时钟		
先决条件	-		
被调用函数	rcu_clock_freq_get		
	输入参数{in}		
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
输入参数{in}			
clkspeed	i2c时钟速率		
	输入参数{in}		
dutycyc	快速模式下占空比		
I2C_DTCY_2	T_low/T_high=2		
I2C_DTCY_16_9	T_low/T_high=16/9		
输出参数{out}			
-	-		
返回值			
-	-		

例如:

/\* configure I2C0 clock speed as 100KHz\*/

i2c\_clock\_config(I2C0, 100000, I2C\_DTCY\_2);



### 函数 i2c\_mode\_addr\_config

函数i2c\_mode\_addr\_config描述见下表:

#### 表 3-186. 函数 i2c\_mode\_addr\_config

函数名称	i2c_mode_addr_config	
函数原型	void i2c_mode_addr_config(uint32_t i2c_periph, uint32_t mode, uint32_t	
	addformat, uint32_t addr);	
功能描述	配置I2C地址	
先决条件	-	
被调用函数	-	
	输入参数{in}	
i2c_periph	I2C外设	
I2Cx	(x=0,1)	
	输入参数{in}	
i2cmod	模式选择	
I2C_I2CMODE_EN	100 l#-N	
ABLE	I2C 模式	
I2C_SMBUSMODE	CMD 44.4	
_ENABLE	SMBus 模式	
	输入参数{in}	
addformat	7bits 或 10bits	
I2C_ADDFORMAT_		
7BITS	地址格式为 <b>7bits</b>	
I2C_ADDFORMAT_	나나나 선 구 사 네 네	
10BITS	地址格式为10bits	
addr	I2C地址	
输出参数{out}		
-	-	
	返回值	
-	-	

#### 例如:

/\* configure I2C0 address as 0x82, using 7 bits \*/

i2c\_mode\_addr\_config(I2C0, I2C\_I2CMODE\_ENABLE, I2C\_ADDFORMAT\_7BITS, 0x82);

# 函数 i2c\_smbus\_type\_config

函数i2c\_smbus\_type\_config描述见下表:

#### 表 3-187. 函数 i2c\_smbus\_type\_config

函数名称	i2c_smbus_type_config
函数原型	void i2c_smbus_type_config(uint32_t i2c_periph, uint32_t type);



功能描述	SMBus类型选择		
先决条件	-		
被调用函数	-		
	输入参数{in}		
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
	输入参数{in}		
type	主机或从机		
I2C_SMBUS_DEVI	从机		
CE	MUL		
I2C_SMBUS_HOST	主机		
	输出参数{out}		
-	-		
	返回值		
-	-		

/\* config I2C0 as SMBUS host type \*/

i2c\_smbus\_type\_config (I2C0, I2C\_SMBUS\_HOST);

# 函数 i2c\_ack\_config

函数i2c\_ack\_config描述见下表:

表 3-188. 函数 i2c\_ack\_config

函数名称	i2c_ack_config		
函数原型	void i2c_ack_config(uint32_t i2c_periph, uint32_t ack);		
功能描述	是否发送ACK		
先决条件	-		
被调用函数	-		
	输入参数{in}		
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
	输入参数{in}		
ack	是否发送ACK		
I2C_ACK_ENABLE	ACK会被发送		
I2C_ACK_DISABLE	ACK不会发送		
输出参数{out}			
-	-		
	返回值		
-	-		

例如:



/\* I2C0 will sent ACK \*/

i2c\_ack\_config (I2C0, I2C\_ACK\_ENABLE);

### 函数 i2c\_ackpos\_config

函数i2c\_ackpos\_config描述见下表:

### 表 3-189. 函数 i2c\_ackpos\_config

	· · - ·		
函数名称	i2c_ackpos_config		
函数原型	void i2c_ackpos_config(uint32_t i2c_periph, uint32_t pos);		
功能描述	ACK位置配置		
先决条件	-		
被调用函数	-		
	输入参数{in}		
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
	输入参数{in}		
pos	ACK位置		
I2C_ACKPOS_CUR	当前正在接收的字节是否发送ACK		
RENT	当前业任按权的于 1 定首及达ACK		
I2C_ACKPOS_NEX	下一个接收的字节是否发送ACK		
Т	下 一接权的于中定省及达ACK		
输出参数{out}			
-			
返回值			
-	-		

例如:

/\*The ACK of I2C0 is send for the current frame \*/

i2c\_ackpos\_config (I2C0, I2C\_ACKPOS\_CURRENT);

#### 函数 i2c\_master\_addressing

函数i2c\_master\_addressing描述见下表:

表 3-190. 函数 i2c\_master\_addressing

函数名称	i2c_master_addressing
函数原型	void i2c_master_addressing (uint32_t i2c_periph, uint32_t addr)
功能描述	主机发送从机地址
先决条件	-
被调用函数	-
输入参数{in}	
i2c_periph	I2C外设



I2Cx	(x=0,1)		
	输入参数{in}		
addr	从机地址		
	输入参数{in}		
trandirection	发送或接收		
I2C_TRANSMITTE	发送		
R	及送		
I2C_RECEIVER	接收		
	输出参数{out}		
-	-		
	返回值		
-	-		

/\* send slave address to I2C bus and I2C0 act as receiver \*/

i2c\_master\_addressing(I2C0, 0x82, I2C\_RECEIVER);

# 函数 i2c\_dualaddr\_enable

函数i2c\_dualaddr\_enable描述见下表:

表 3-191. 函数 i2c\_dualaddr\_enable

函数名称	i2c_dualaddr_enable		
函数原型	void i2c_dualaddr_enable(uint32_t i2c_periph, uint32_t addr);		
功能描述	双地址模式使能		
先决条件	-		
被调用函数	-		
输入参数{in}			
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
	输入参数{in}		
addr	双地址模式下第二个地址		
	输出参数{out}		
-	-		
	返回值		
-	-		

#### 例如:

/\* enable I2C0 dual-address \*/

i2c\_dualaddr\_enable (I2C0, 0x80);



# 函数 i2c\_dualaddr\_disable

函数i2c\_dualaddr\_disable描述见下表:

### 表 3-192. 函数 i2c\_dualaddr\_disable

函数名称	i2c_dualaddr_disable		
函数原型	void i2c_dualaddr_disable(uint32_t i2c_periph)		
功能描述	双地址模式禁能		
先决条件	-		
被调用函数	-		
	输入参数{in}		
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
	输出参数{out}		
-	-		
-	-		

例如:

/\* disable dual-address mode \*/

i2c\_dualaddr\_disable (I2C0);

# 函数 i2c\_enable

函数i2c\_enable描述见下表:

### 表 3-193. 函数 i2c\_enable

_			
函数名称	i2c_enable		
函数原型	void i2c_enable(uint32_t i2c_periph);		
功能描述	使能 <b>I2C</b> 模块		
先决条件	-		
被调用函数	-		
	输入参数{in}		
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
	输出参数{out}		
-	-		
	返回值		
-	-		

例如:

/\* enable I2C0 \*/

i2c\_enable (I2C0);



# 函数 i2c\_disable

函数i2c\_disable描述见下表:

### 表 3-194. 函数 i2c\_disable

函数名称	i2a diaahla		
函数名称	i2c_disable		
函数原型	void i2c_disable(uint32_t i2c_periph);		
功能描述	禁能 <b>I2C</b> 模块		
先决条件	-		
被调用函数	-		
	输入参数{in}		
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
	输出参数{out}		
-	-		
返回值			
-	-		

例如:

/\* disable I2C0 \*/

i2c\_disable (I2C0);

### 函数 i2c\_start\_on\_bus

函数i2c\_start\_on\_bus描述见下表:

表 3-195. 函数 i2c\_start\_on\_bus

函数名称	i2c_start_on_bus		
函数原型	void i2c_start_on_bus(uint32_t i2c_periph);		
功能描述	在I2C总线上生成起始位		
先决条件	-		
被调用函数	-		
	输入参数{in}		
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
	输出参数{out}		
-	-		
	返回值		
-	-		

例如:

/\* I2C0 send a start condition to I2C bus \*/

i2c\_start\_on\_bus (I2C0);



# 函数 i2c\_stop\_on\_bus

函数i2c\_stop\_on\_bus描述见下表:

### 表 3-196. 函数 i2c\_stop\_on\_bus

_	- '		
函数名称	i2c_stop_on_bus		
函数原型	void i2c_stop_on_bus(uint32_t i2c_periph);		
功能描述	在I2C总线上生成停止位		
先决条件	-		
被调用函数	-		
	输入参数{in}		
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
	输出参数{out}		
-	-		
返回值			
-	-		

例如:

/\* I2C0 generate a STOP condition to I2C bus \*/

i2c\_stop\_on\_bus (I2C0);

# 函数 i2c\_data\_transmit

函数i2c\_data\_transmit描述见下表:

表 3-197. 函数 i2c\_data\_transmit

函数名称	i2c_data_transmit	
函数原型	void i2c_data_transmit(uint32_t i2c_periph, uint8_t data);	
功能描述	发送数据	
先决条件	-	
被调用函数	-	
	输入参数{in}	
i2c_periph	I2C外设	
I2Cx	(x=0,1)	
	输入参数{in}	
data	传输的数据	
	输出参数{out}	
-	-	
	返回值	
-	-	
·		

例如:

/\* I2C0 transmit data \*/



i2c\_data\_transmit (I2C0, 0x80);

# 函数 i2c\_data\_receive

函数i2c\_data\_receive描述见下表:

#### 表 3-198. 函数 i2c\_data\_receive

函数名称	i2c_data_receive		
函数原型	uint8_t i2c_data_receive(uint32_t i2c_periph);		
功能描述	接收数据		
先决条件	-		
被调用函数	-		
	输入参数{in}		
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
	输出参数{out}		
-	-		
返回值			
uint8_t	0x000xFF		

例如:

/\* I2C0 receive data \*/

uint8\_t i2c\_receiver;

i2c\_receiver = i2c\_data\_receive (I2C0);

# 函数 i2c\_dma\_config

函数i2c\_dma\_config描述见下表:

### 表 3-199. 函数 i2c\_dma\_config

函数名称	i2c_dma_config		
函数原型	void i2c_dma_config(uint32_t i2c_periph, uint32_t dmastate);		
功能描述	配置I2C DMA模式		
先决条件	-		
被调用函数	-		
输入参数{in}			
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
	输入参数{in}		
dmastate	开启或关闭		
I2C_DMA_ON	DMA模式开启		
I2C_DMA_OFF	DMA模式关闭		
输出参数{out}			



-	-
返回值	
-	-

/\* I2C0 DMA mode enable \*/

i2c\_dma\_config (I2C0, I2C\_DMA\_ON);

### 函数 i2c\_dma\_last\_transfer\_congig

函数i2c\_dma\_last\_transfer\_config描述见下表:

### 表 3-200. 函数 i2c\_dma\_last\_transfer\_config

·
i2c_dma_last_transfer_config
void i2c_dma_last_transfer_config(uint32_t i2c_periph, uint32_t dmalast);
配置下一个DMA EOT是否是DMA最后一次传输
-
-
输入参数{in}
I2C外设
(x=0,1)
输入参数{in}
下一个DMA EOT是否是DMA最后一次传输
下一个DMA EOT是DMA最后一次传输
下一个DMA EOT不是DMA最后一次传输
输出参数{out}
-
返回值
-

例如:

/\* next DMA EOT is the last transfer \*/

i2c\_dma\_last\_transfer\_config (I2C0, I2C\_DMALST\_ON);

#### 函数 i2c\_rbne\_clear\_config

函数i2c\_rbne\_clear\_config描述见下表:

### 表 3-201. 函数 i2c\_rbne\_clear\_config

函数名称	i2c_rbne_clear_config
函数原型	void i2c_rbne_clear_config(uint32_t i2c_periph, uint32_t mode);
功能描述	配置RBNE清除模式
先决条件	-



被调用函数	-	
	输入参数{in}	
i2c_periph	I2C peripheral	
I2Cx	(x=0,1)	
	输入参数{in}	
mode	RBNE清除模式	
I2C_RBNE_CLEAR_B	RBNE仅当读取I2C_DATA且BTC已被清除时才能清除	
TC_0	KDINE仅当该取记C_DATALDTCL恢有陈时才能有陈	
I2C_RBNE_CLEAR	RBNE当读取I2C_DATA后被清除	
输出参数{out}		
-	-	
返回值		
-	-	

/\* RBNE can be cleared when I2C\_DATA is read \*/

i2c\_rbne\_clear\_config(I2C0, I2C\_RBNE\_CLEAR);

# 函数 i2c\_stretch\_scl\_low\_config

函数i2c\_stretch\_scl\_low\_config描述见下表:

表 3-202. 函数 i2c\_stretch\_scl\_low\_config

函数名称	i2c_stretch_scl_low_config
函数原型	void i2c_stretch_scl_low_config(uint32_t i2c_periph, uint32_t stretchpara);
功能描述	在从机模式下数据没有准备好时是否拉低SCL
先决条件	-
被调用函数	-
	输入参数{in}
i2c_periph	I2C外设
I2Cx	(x=0,1)
	输入参数{in}
stretchpara	是否拉低SCL
I2C_SCLSTRETCH	拉低SCL
_ENABLE	业成SOL
I2C_SCLSTRETCH	不拉低SCL
_DISABLE	A TOTAL IN SOCE
输出参数{out}	
-	-
返回值	
-	-

例如:



/\* stretch SCL low when data is not ready in slave mode \*/

i2c\_stretch\_scl\_low\_config (I2C0, I2C\_SCLSTRETCH\_ENABLE);

### 函数 i2c\_slave\_response\_to\_gcall\_config

函数i2c\_slave\_response\_to\_gcall\_config描述见下表:

#### 表 3-203. 函数 i2c\_slave\_response\_to\_gcall\_config

函数名称	i2c_slave_response_to_gcall_config
函数原型	void i2c_slave_response_to_gcall_config(uint32_t i2c_periph, uint32_t
	gcallpara);
功能描述	从机是否响应广播呼叫
先决条件	-
被调用函数	-
	输入参数{in}
i2c_periph	I2C外设
I2Cx	(x=0,1)
输入参数{in}	
gcallpara	是否响应广播呼叫
I2C_GCEN_ENABL	从机响应广播呼叫
E	/9 10mm/元// 有用 +1 +4</td
I2C_GCEN_DISABL	从机不响应广播呼叫
E	/火化イト Hill Job. / 有田 HT HII
	输出参数{out}
-	
返回值	
-	-

#### 例如:

/\* I2C0 will response to a general call \*/

i2c\_slave\_response\_to\_gcall\_config (I2C0, I2C\_GCEN\_ENABLE);

#### 函数 i2c\_software\_reset\_config

函数i2c\_software\_reset\_config描述见下表:

#### 表 3-204. 函数 i2c\_software\_reset\_config

函数名称	i2c_software_reset_config
函数原型	void i2c_software_reset_config(uint32_t i2c_periph, uint32_t sreset);
功能描述	配置I2C软件复位
先决条件	-
被调用函数	-
输入参数{in}	

# GD32E23x 固件库使用指南

i2c_periph	I2C外设
I2Cx	(x=0,1)
	输入参数{in}
sreset	是否复位
I2C_SRESET_SET	复位
I2C_SRESET_RES	机七气片
ET	没有复位
	输出参数{out}
-	-
	返回值
-	-

例如:

/\* software reset I2C0\*/

i2c\_software\_reset\_config (I2C0, I2C\_SRESET\_SET);

### 函数 i2c\_pec\_config

函数i2c\_pec\_config描述见下表:

表 3-205. 函数 i2c\_pec\_config

秋 0-200. 函数 izo_pec_coming		
函数名称	i2c_pec_config	
函数原型	void i2c_pec_config (uint32_t i2c_periph, uint32_t pecstate);	
功能描述	配置报文错误校验	
先决条件	-	
被调用函数	-	
	输入参数{in}	
i2c_periph	I2C外设	
I2Cx	(x=0,1)	
	输入参数{in}	
pecpara	开启或关闭	
I2C_PEC_ENABLE	报文错误校验使能	
I2C_PEC_DISABLE	报文错误校验关闭	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* enable I2C PEC calculation \*/

i2c\_pec\_config (I2C0, I2C\_PEC\_ENABLE);



# 函数 i2c\_pec\_transfer\_config

函数i2c\_pec\_transfer\_config描述见下表:

### 表 3-206. 函数 i2c\_pec\_transfer\_config

函数名称	i2c_pec_transfer_config	
函数原型	void i2c_pec_transfer_config (uint32_t i2c_periph, uint32_t pecpara);	
功能描述	配置传输PEC值	
先决条件	-	
被调用函数	-	
输入参数{in}		
i2c_periph	I2C外设	
I2Cx	(x=0,1)	
	输入参数{in}	
pecpara	是否传输PEC	
I2C_PECTRANS_E	传输PEC	
NABLE	1女相IFEO	
I2C_PECTRANS_DI	不什於DEC	
SABLE	不传输PEC	
输出参数{out}		
-	•	
返回值		
-	-	

例如:

/\* I2C0 transfer PEC \*/

i2c\_pec\_transfer\_config (I2C0, I2C\_PECTRANS\_ENABLE);

### 函数 i2c\_pec\_value\_get

函数i2c\_pec\_value\_get描述见下表:

#### 表 3-207. 函数 i2c\_pec\_value\_get

秋 o 图			
函数名称	i2c_pec_value_get		
函数原型	uint8_t i2c_pec_value_get(uint32_t i2c_periph);		
功能描述	获取报文错误校验值		
先决条件	-		
被调用函数	-		
	输入参数{in}		
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
输出参数{out}			
-	-		
返回值			



uint8_t	PEC值
---------	------

/\* I2C0 get packet error checking value \*/

uint8\_t pec\_value;

pec\_value = i2c\_pec\_value\_get (I2C0);

## 函数 i2c\_smbus\_alert\_config

函数i2c\_smbus\_alert\_config描述见下表:

#### 表 3-208. 函数 i2c\_smbus\_alert\_config

函数名称	i2c_smbus_alert_config
函数原型	void i2c_smbus_alert_config (uint32_t i2c_periph, uint32_t smbuspara);
功能描述	配置通过SMBA引脚发送警告
先决条件	-
被调用函数	-
	输入参数{in}
i2c_periph	I2C外设
I2Cx	(x=0,1)
	输入参数{in}
smbuspara	是否通过SMBA引脚发送警告
I2C_SALTSEND_E	运过CMDA可用少类数件。
NABLE	通过SMBA引脚发送警告
I2C_SALTSEND_DI	不通过CNADA 引 即少 兴敬 生
SABLE	不通过SMBA引脚发送警告
输出参数{out}	
-	-
返回值	
-	-

例如:

/\* I2C0 issue alert through SMBA pin enable \*/

i2c\_smbus\_alert\_config (I2C0, I2C\_SALTSEND\_ENABLE);

#### 函数 i2c\_smbus\_arp\_config

函数i2c\_smbus\_arp\_config描述见下表:

#### 表 3-209. 函数 i2c\_smbus\_arp\_config

函数名称	i2c_smbus_arp_config
函数原型	void i2c_smbus_arp_config (uint32_t i2c_periph, uint32_t arpstate);
功能描述	配置SMBus下ARP协议



	1 1117 1 2 47 10 11111		
先决条件	-		
被调用函数	-		
	输入参数{in}		
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
输入参数{in}			
arpstate	SMBus下ARP协议是否开启		
I2C_ARP_ENABLE	使能ARP		
I2C_ARP_DISABLE	关闭ARP		
	输出参数{out}		
-	-		
	返回值		
-	-		

/\* enable I2C0 ARP protocol in SMBus switch \*/

i2c\_smbus\_arp\_config (I2C0, I2C\_ARP\_ENABLE);

## 函数 i2c\_sam\_enable

函数i2c\_sam\_enable描述见下表:

表 3-210. 函数 i2c\_sam\_enable

秋 0-210. 函数 i20_3diii_ciidble		
函数名称	i2c_sam_enable	
函数原型	void i2c_sam_enable(uint32_t i2c_periph);	
功能描述	使能SAM_V接口	
先决条件	-	
被调用函数	-	
输入参数{in}		
i2c_periph	I2C外设	
I2Cx	(x=0,1)	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* enable I2C0 SAM\_V interface\*/

i2c\_sam\_enable (I2C0);

### 函数 i2c\_sam\_disable

函数i2c\_sam\_disable描述见下表:



#### 表 3-211. 函数 i2c\_sam\_disable

函数名称	i2c_sam_disable	
函数原型	void i2c_sam_disable (uint32_t i2c_periph);	
功能描述	关闭SAM_V接口	
先决条件	-	
被调用函数	-	
输入参数{in}		
i2c_periph	I2C外设	
I2Cx	(x=0,1)	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* disable I2C0 SAM\_V interface\*/

i2c\_sam\_disable (I2C0);

## 函数 i2c\_sam\_timeout\_enable

函数i2c\_sam\_timeout\_enable描述见下表:

表 3-212. 函数 i2c\_sam\_timeout\_enable

	次・コーニ 因次 II-g_oun_timeout_onuble		
函数名称	i2c_sam_timeout_enable		
函数原型	void i2c_sam_timeout_enable (uint32_t i2c_periph);		
功能描述	使能SAM_V接口超时检测		
先决条件	-		
被调用函数	-		
	输入参数{in}		
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
	输出参数{out}		
-	-		
返回值			
-	-		

例如:

/\* enable I2C0 SAM\_V interface timeout detect \*/

i2c\_sam\_timeout\_enable (I2C0);

### 函数 i2c\_sam\_timeout\_disable

函数i2c\_sam\_timeout\_disable描述见下表:



#### 表 3-213. 函数 i2c\_sam\_timeout\_disable

函数名称	i2c_sam_timeout_disable		
函数原型	void i2c_sam_timeout_disable (uint32_t i2c_periph);		
功能描述	关闭SAM_V接口超时检测		
先决条件	-		
被调用函数	-		
	输入参数{in}		
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
	输出参数{out}		
-	-		
	返回值		
-	-		

例如:

/\* disable I2C0 SAM\_V interface timeout detect \*/

i2c\_sam\_timeout\_disable (I2C0);

# 函数 i2c\_flag\_get

函数i2c\_flag\_get描述见下表:

### 表 3-214. 函数 i2c\_flag\_get

秋 0 ± 1 → 图	9_9	
函数名称	i2c_flag_get	
函数原型	FlagStatus i2c_flag_get(uint32_t i2c_periph, i2c_flag_enum flag);	
功能描述	获取I2C标志位	
先决条件	-	
被调用函数	-	
	输入参数{in}	
i2c_periph	I2C外设	
I2Cx	(x=0,1)	
输入参数{in}		
flag	需要获取的标志位	
I2C_FLAG_SBSEN	起始位是否发送	
D	起如也是百久达	
I2C_FLAG_ADDSE	主机模式下地址是否发送/从机模式下地址是否匹配	
ND	工机模式下地址是自及及IM机模式下地址是自但癿 	
I2C_FLAG_BTC	字节传输完成	
I2C_FLAG_ADD10	主机模式下10位地址地址头发送完成	
SEND	主机模式下10位地址地址天及达元成 	
I2C_FLAG_STPDE	从机模式下监测到STOP结束位	
T		
I2C_FLAG_RBNE	接收期间I2C_DATA非空	





I2C_FLAG_TBE	发送期间I2C_DATA为空
I2C_FLAG_BERR	总线错误,表示I2C总线上发生了预料之外的START起始位或STOP结束位
I2C_FLAG_LOSTA RB	主机模式下仲裁丢失
I2C_FLAG_AERR	应答错误
I2C_FLAG_OUERR	当禁用SCL拉低功能后,在从机模式下发生了过载或欠载事件
I2C_FLAG_PECER	接收数据时发生PEC错误
R	按收数循門及主FEU相依
I2C_FLAG_SMBTO	SMBus模式下超时信号
I2C_FLAG_SMBAL	SMBus警报状态
T	SIVIDUS音队小心
I2C_FLAG_MASTE	表明 <b>I2C</b> 时钟在主机模式还是从机模式的标志位
R	公为 <b>尼</b> On ,但 正力最大人之之为的最大人们的人
I2C_FLAG_I2CBSY	忙标志
I2C_FLAG_TR	I2C作发送端还是接收端
I2C_FLAG_RXGC	是否接收到广播地址(00h)
I2C_FLAG_DEFSM	从机模式下SMBus主机地址头
В	WAR ALL AND AGE TO A SECTION AND AGE TO A SECTION AND AGE TO A SECTION ASSECTION ASSEC
I2C_FLAG_HSTSM	从机模式下监测到SMBus主机地址头
В	
I2C_FLAG_DUMOD	从机模式下双标志位表明哪个地址和双地址模式匹配
I2C_FLAG_TFF	发送帧下降沿标志
I2C_FLAG_TFR	发送帧上升沿标志
I2C_FLAG_RFF	接收帧下降沿标志
I2C_FLAG_RFR	接收帧上升沿标志
输出参数{out}	
-	-
	返回值
FlagStatus	SET / RESET

/\* check whether start condition send out \*/

FlagStatus flag\_state = RESET;

flag\_state = i2c\_flag\_get (I2C0, I2C\_FLAG\_SBSEND);

# 函数 i2c\_flag\_clear

函数i2c\_flag\_clear描述见下表:

# 表 3-215. 函数 i2c\_flag\_clear

函数名称	i2c_flag_clear
函数原型	void i2c_flag_clear(uint32_t i2c_periph, i2c_flag_enum flag)



功能描述	清除标志位
	-
被调用函数	-
	输入参数{in}
i2c_periph	I2C外设
I2Cx	(x=0,1)
	输入参数{in}
flag	标志位类型
I2C_FLAG_SMBAL	SMBus警报状态
Т	OMPRIS = 1水小心
I2C_FLAG_SMBTO	SMBus模式下超时信号
I2C_FLAG_PECER	接收数据时PEC错误
R	15·15·35/11 EO 旧 庆
I2C_FLAG_OUERR	当禁用SCL拉低功能后,在从机模式下发生了过载或欠载事件
I2C_FLAG_AERR	应答错误
I2C_FLAG_LOSTA	主机模式下仲裁丢失
RB	工机快汽工作成公八
I2C_FLAG_BERR	总线错误
I2C_FLAG_ADDSE	主机模式下地址是否发送/从机模式下地址是否匹配,通过读I2C_STAT0和
ND	I2C_STAT1来清除
I2C_FLAG_TFF	发送帧下降沿标志
I2C_FLAG_TFR	发送帧上升沿标志
I2C_FLAG_RFF	接收帧下降沿标志
I2C_FLAG_RFR	接收帧上升沿标志
	输出参数{out}
-	-
	返回值
-	-

/\* clear a bus error flag\*/

i2c\_flag\_clear (I2C0, I2C\_FLAG\_BERR);

# 函数 i2c\_interrupt\_enable

函数i2c\_interrupt\_enable描述见下表:

### 表 3-216. 函数 i2c\_interrupt\_enable

函数名称	i2c_interrupt_enable
函数原型	void i2c_interrupt_enable(uint32_t i2c_periph, i2c_interrupt_enum interrupt);
功能描述	使能 <b>I2C</b> 中断
先决条件	-
被调用函数	-



	输入参数{in}
i2c_periph	I2C外设
I2Cx	(x=0,1)
	输入参数{in}
interrupt	中断类型
I2C_INT_ERR	错误中断使能
I2C_INT_EV	事件中断使能
I2C_INT_BUF	缓冲区中断使能
I2C_INT_TFF	发送帧下降沿中断使能
I2C_INT_TFR	发送帧上升沿中断使能
I2C_INT_RFF	接收帧下降沿中断使能
I2C_INT_RFR	接收帧上升沿中断使能
	输出参数{out}
-	-
	返回值
-	-

/\* enable I2C0 event interrupt \*/

i2c\_interrupt\_enable (I2C0, I2C\_INT\_EV);

# 函数 i2c\_interrupt\_disable

函数i2c\_interrupt\_disable描述见下表:

表 3-217. 函数 i2c\_interrupt\_disable

W = EJW := 0	农 3-217. 函数 12C_interrupt_disable		
函数名称	i2c_interrupt_disable		
函数原型	void i2c_interrupt_disable(uint32_t i2c_periph, i2c_interrupt_enum interrupt);		
功能描述	禁能I2C中断		
先决条件	-		
被调用函数	-		
	输入参数{in}		
i2c_periph	I2C外设		
I2Cx	(x=0,1)		
	输入参数{in}		
interrupt	中断类型		
I2C_INT_ERR	错误中断使能		
I2C_INT_EV	事件中断使能		
I2C_INT_BUF	缓冲区中断使能		
I2C_INT_TFF	发送帧下降沿中断使能		
I2C_INT_TFR	发送帧上升沿中断使能		
I2C_INT_RFF	接收帧下降沿中断使能		
I2C_INT_RFR	接收帧上升沿中断使能		



	输出参数{out}	
	-	-
	返回值	
Ī	-	

/\* disable I2C0 event interrupt \*/

i2c\_interrupt\_disable (I2C0, I2C\_INT\_EV);

# 函数 i2c\_interrupt\_flag\_get

函数i2c\_interrupt\_flag\_get描述见下表:

#### 表 3-218. 函数 i2c interrupt flag get

<b>秋 5-210. 函数 120_</b>	_interrupt_flag_get
函数名称	i2c_interrupt_flag_get
函数原型	FlagStatus i2c_interrupt_flag_get(uint32_t i2c_periph, i2c_interrupt_flag_enum
	int_flag)
功能描述	获取I2C中断标志位
先决条件	-
被调用函数	-
	输入参数{in}
i2c_periph	I2C外设
I2Cx	(x=0,1)
	输入参数{in}
int_flag	中断标志
I2C_INT_FLAG_SB	主机模式下发送START起始位
SEND	主机模以下及达START起始位
I2C_INT_FLAG_AD	主机模式下成功发送了地址 / 从机模式下接收到了地址并且和自身的地址匹配
DSEND	主机侯以下成为及处了地址 / 从机侯以下按收到了地址开旦和自分的地址匹癿
I2C_INT_FLAG_BT	字节发送结束
С	1 下次芯油水
I2C_INT_FLAG_AD	主机模式下10位地址地址头被发送
D10SEND	工作快入口口区地址地址入区人区
I2C_INT_FLAG_ST	人机模式下监测到STOP结束位
PDET	ALL MANAGEMENT AND
I2C_INT_FLAG_RB	接收期间I2C_DATA非空
NE	XX/3/13/20_2/////
I2C_INT_FLAG_TB	发送期间I2C_DATA为空
Е	ACM 1.22.51111/12.
I2C_INT_FLAG_BE	总线错误
RR	-C-27H-27
I2C_INT_FLAG_LO	主机模式下仲裁丢失
STARB	



I2C_INT_FLAG_AE	<b>☆炒</b> ₩ ′ □
RR	应答错误
I2C_INT_FLAG_OU	火林中CCI 长何 4.845 - 左月 41 楼 4 工 4 4 4 7 7 4 4 3 5 4 章 44
ERR	当禁用SCL拉低功能后,在从机模式下发生了过载或欠载事件
I2C_INT_FLAG_PE	*************************************
CERR	接收数据时PEC错误
I2C_INT_FLAG_SM	CMD.vo描字下却时停息
ВТО	SMBus模式下超时信号
I2C_INT_FLAG_SM	SMBus警报状态
BALT	SIMIDUS音报朳心
I2C_INT_FLAG_TF	发送帧下降沿中断标志位
F	及及楔下阵行中断你心也
I2C_INT_FLAG_TF	发送帧上升沿中断标志位
R	及及製工月石中劇構心性
I2C_INT_FLAG_RF	接收帧下降沿中断标志位
F	<b>按</b> 收侧下降宿中断
I2C_INT_FLAG_RF	接收帧上升沿中断标志位
R	按权 <b>拟</b> 工月
输出参数{out}	
-	-
	返回值
FlagStatus	SET / RESET

 $\slash\hspace{-0.6em}$  /\* check the byte transmission finishes interrupt flag is set or not  $\slash\hspace{-0.6em}$ 

FlagStatus flag\_state = RESET;

flag\_state = i2c\_interrupt\_flag\_get (I2C0, I2C\_INT\_FLAG\_BTC);

#### 函数 i2c\_interrupt\_flag\_clear

函数i2c\_interrupt\_flag\_clear描述见下表:

### 表 3-219. 函数 i2c\_interrupt\_flag\_clear

函数名称	i2c_interrupt_flag_clear	
函数原型	void i2c_interrupt_flag_clear(uint32_t i2c_periph, i2c_interrupt_flag_enum	
	int_flag);	
功能描述	清除I2C中断标志位	
先决条件	-	
被调用函数	-	
	输入参数{in}	
i2c_periph	I2C外设	
I2Cx	(x=0,1)	
输入参数{in}		



int_flag	中断标志
I2C_INT_FLAG_AD DSEND	主机模式下成功发送了地址 / 从机模式下接收到了地址并且和自身的地址匹配
I2C_INT_FLAG_BE RR	总线错误
I2C_INT_FLAG_LO STARB	主机模式下仲裁丢失
I2C_INT_FLAG_AE RR	应答错误
I2C_INT_FLAG_OU ERR	当禁用SCL 拉低功能后,在从机模式下发生了过载或欠载事件
I2C_INT_FLAG_PE CERR	接收数据时PEC错误
I2C_INT_FLAG_SM BTO	SMBus模式下超时信号
I2C_INT_FLAG_SM BALT	SMBus警报状态
I2C_INT_FLAG_TF F	发送帧下降沿中断标志位
I2C_INT_FLAG_TF R	发送帧上升沿中断标志位
I2C_INT_FLAG_RF F	接收帧下降沿中断标志位
I2C_INT_FLAG_RF R	接收帧上升沿中断标志位
	输出参数{out}
-	-
	返回值
-	-

/\* clear the acknowledge error interrupt flag \*/

i2c\_interrupt\_flag\_clear (I2C0, I2C\_INT\_FLAG\_AERR);

# 3.12. MISC

MISC 是对嵌套向量中断控制器 (NVIC) 和系统定时器 (SysTick) 操作的软件包。章节  $\underline{3.12.1}$  描述了 NVIC 和 SysTick 的寄存器列表,章节  $\underline{3.12.2}$  对 MISC 库函数进行说明。



# 3.12.1. 外设寄存器说明

表 3-220. NVIC 寄存器

寄存器名称	寄存器描述
ISER <sup>(1)</sup>	中断使能寄存器
ICER <sup>(1)</sup>	中断禁能寄存器
ISPR <sup>(1)</sup>	中断挂起寄存器
ICPR <sup>(1)</sup>	中断清除寄存器
IABR <sup>(1)</sup>	中断活动状态寄存器
ITNS (1)	中断不安全状态寄存器
IPR <sup>(1)</sup>	中断优先级寄存器
CPUID <sup>(2)</sup>	CPUID寄存器
ICSR <sup>(2)</sup>	中断控制及状态寄存器
VTOR <sup>(2)</sup>	向量表偏移量寄存器
AIRCR <sup>(2)</sup>	应用程序中断及复位控制寄存器
SCR <sup>(2)</sup>	系统控制寄存器
CCR <sup>(2)</sup>	配置与控制寄存器
SHPR <sup>(2)</sup>	系统异常优先级寄存器
SHCSR <sup>(2)</sup>	系统异常控制及状态寄存器

- 1. 参考 core\_cm23.h 文件中定义的结构体类型 NVIC\_Type
- 2. 参考 core\_cm23.h 文件中定义的结构体类型 SCB\_Type

#### 表 3-221. Systick 寄存器

•	
寄存器名称	寄存器描述
CTRL <sup>(1)</sup>	Systick控制和状态寄存器
LOAD <sup>(1)</sup>	Systick重载值寄存器
VAL <sup>(1)</sup>	Systick当前值寄存器
CALIB <sup>(1)</sup>	Systick校准寄存器

1. 参考 core\_cm23.h 文件中定义的结构体类型 SysTick\_Type

# 3.12.2. 外设库函数说明

# 枚举类型 IRQn\_Type

表 3-222. 枚举类型 IRQn\_Type

成员名称	功能描述
WWDGT_IRQn	窗口看门狗中断
LVD_IRQn	连接到 EXTI 线的 LVD 中断
RTC_IRQn	RTC 全局中断
FMC_IRQn	FMC 全局中断
RCU_IRQn	RCU 全局中断
EXTI0_1_IRQn	EXTI 线 0 中断
EXTI2_3_IRQn	EXTI 线 1 中断



EXTI4_15_IRQn	EXTI 线 2 中断
DMA_Channel0_IR	DMAO 通道 O 全局中断
Qn	DIVIAU 過程 U 主用干断
DMA_Channel1_2_I	DMA0 通道 1 全局中断
RQn	DIMAO 超起 I 主向中断
DMA_Channel3_4_I	DMAO 海港 2 人民中枢
RQn	DMA0 通道 2 全局中断
ADC_CMP_IRQn	ADC0 和 ADC1 全局中断
TIMER0_BRK_UP_	TIMER0 中止,更新,触发与通道换相中断
TRG_COM_IRQn	TIMERU 中止,更别,融及与迪坦狭相中例
TIMER0_Channel_I	TIMERO 捕获比较中断
RQn	TIMERO 拥获比较中例
TIMER2_IRQn	TIMER2 全局中断
TIMER5_IRQn	TIMER5 全局中断
TIMER13_IRQn	TIMER13 全局中断
TIMER14_IRQn	TIMER14 全局中断
TIMER15_IRQn	TIMER15 全局中断
TIMER16_IRQn	TIMER16 全局中断
I2C0_EV_IRQn	I2C0 事件中断
I2C1_EV_IRQn	I2C1 事件中断
SPI0_IRQn	SPIO 全局中断
SPI1_IRQn	SPI1 全局中断
USART0_IRQn	USARTO 全局中断
USART1_IRQn	USART1 全局中断
I2C0_ER_IRQn	I2C0 错误中断
I2C1_ER_IRQn	I2C1 错误中断
1	

MISC库函数列表如下表所示:

### 表 3-223. MISC 库函数

库函数名称	库函数描述
nvic_irq_enable	使能NVIC的中断
nvic_irq_disable	禁能NVIC的中断
nvic_system_reset	复位
nvic_vector_table_set	设置向量表地址
system_lowpower_set	设置系统低功耗模式状态
system_lowpower_reset	复位系统低功耗模式状态
systick_clksource_set	设置系统定时器时钟源

# 函数 nvic\_irq\_enable

函数nvic\_irq\_enable描述见下表:



#### 表 3-224. 函数 nvic\_irq\_enable

函数名称	nvic_irq_enable		
函数原形	void nvic_irq_enable(uint8_t nvic_irq, uint8_t nvic_irq _priority);		
功能描述	使能中断,配置中断的优先级		
先决条件	-		
被调用函数	NVIC_SetPriority、NVIC_EnableIRQ		
	输入参数{in}		
nvic_irq	NVIC中断,参考枚举类型 <u>表3-222. <b>枚举类型</b>IRQn_<b>Type</b></u>		
	输入参数{in}		
nvic_irq _priority	优先级(0~3)		
输出参数{out}			
-	-		
	返回值		
-	-		

例如:

/\* enable window watchDog timer interrupt , priority is 1 \*/

nvic\_irq\_enable(WWDGT\_IRQn,1);

### 函数 nvic\_irq\_disable

函数nvic\_irq\_disable描述见下表:

表 3-225. 函数 nvic\_irq\_disable

函数名称	nvic_irq_disable	
函数原形	void nvic_irq_disable (uint8_t nvic_irq);	
功能描述	禁能中断	
先决条件	-	
被调用函数	NVIC_DisableIRQ	
输入参数{in}		
nvic_irq	NVIC中断,参考枚举类型 <u>表3-222. <b>枚举类型</b>IRQn_<b>Type</b></u>	
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\* disable window watchDog timer interrupt \*/

nvic\_irq\_disable(WWDGT\_IRQn);

表 3-226. 函数 nvic\_system\_reset

函数名称	nvic_system_reset
函数原形	<pre>void nvic_system_reset(void);</pre>



功能描述	复位MCU
先决条件	-
被调用函数	NVIC_SystemReset
	输入参数{in}
-	-
输出参数{out}	
-	-
返回值	
-	-

/\* reset the MCU\*/

nvic\_system\_reset();

### 函数 nvic\_vector\_table\_set

函数nvic\_vector\_table\_set描述见下表:

表 3-227. 函数 nvic\_vector\_table\_set

次 · · · · · · · · · · · · · · · · · · ·	<del> </del>		
函数名称	nvic_vector_table_set		
函数原形	<pre>void nvic_vector_table_set(uint32_t nvic_vict_tab, uint32_t offset);</pre>		
功能描述	设置向量表地址		
先决条件	-		
被调用函数	-		
	输入参数{in}		
nvic_vict_tab	RAM 或者 FLASH基地址		
NVIC_VECTTAB_R	DAM # White		
AM	RAM 基地址		
NVIC_VECTTAB_F	FLASH基地址		
LASH	ГІАОП		
输入参数{in}			
offset	向量表偏移量(向量表地址=基地址+偏移量)		
	输出参数{out}		
-	-		
	返回值		
-	-		

例如:

/\* set vector table address = NVIC\_VECTTAB\_FLASH +0x200 \*/

nvic\_vector\_table\_set (NVIC\_VECTTAB\_FLASH,0x200);



### 函数 system\_lowpower\_set

函数system\_lowpower\_set描述见下表:

表 3-228. 函数 system\_lowpower\_set

函数名称	system_lowpower_set	
函数原形	<pre>void system_lowpower_set(uint8_t lowpower_mode);</pre>	
功能描述	系统低功耗模式状态的管理	
先决条件	-	
被调用函数	-	
lowpower_mode	系统低功耗模式的状态	
SCB_LPM_SLEEP_	该位为1时,退出ISR时一直处于低功耗模式	
EXIT_ISR		
SCB_LPM_DEEPSL	该位为1时,系统处于deep sleep模式	
EEP		
SCB_LPM_WAKE_	该位为1时,低功耗模式可以被所有中断唤醒(无论中断是否被使能)	
BY_ALL_INT		
	输出参数{out}	
-	-	
	返回值	
-	-	

#### 例如:

/\* the system always enter low power mode by exiting from ISR \*/

system\_lowpower\_set (SCB\_LPM\_SLEEP\_EXIT\_ISR);

### 函数 system\_lowpower\_reset

函数system\_lowpower\_reset描述见下表:

表 3-229. 函数 system\_lowpower\_reset

函数名称	system_lowpower_reset	
函数原形	void system_lowpower_reset(uint8_t lowpower_mode);	
功能描述	复位系统低功耗模式状态	
先决条件	-	
被调用函数	-	
	输入参数{in}	
lowpower_mode	系统低功耗模式的状态	
SCB_LPM_SLEEP_	系统将通过退出ISR退出低功耗模式	
EXIT_ISR	示机行应及返山ION 返山區为代模式	
SCB_LPM_DEEPSL	系统进)alcon模式	
EEP	系统进入sleep模式	
SCB_LPM_WAKE_	系统只能被使能的中断唤醒	



BY_ALL_INT		
	输出参数{out}	
-	-	
	返回值	
-	-	

/\* the system will exit low power mode by exiting from ISR \*/

system\_lowpower\_reset (SCB\_LPM\_SLEEP\_EXIT\_ISR);

### 函数 systick\_clksource\_set

函数systick\_clksource\_set描述见下表:

表 3-230. 函数 systick\_clksource\_set

次 0 200. 風奴 Systion_Sixton_Set			
函数名称	systick_clksource_set		
函数原形	void systick_clksource_set(uint32_t systick_clksource);		
功能描述	设置SysTick时钟源		
先决条件	-		
被调用函数	-		
	输入参数{in}		
systick_clksource	SysTick时钟源		
SYSTICK_CLKSOU	SysTick时钟源为AHB时钟		
RCE_HCLK	SysTickin 种源/MADIn 种		
SYSTICK_CLKSOU	SysTick时钟源为AHB时钟的8分频		
RCE_HCLK_DIV8	Systicking 程標序/NACIDing 程度的O刀 ///		
输出参数{out}			
-	-		
返回值			
-	-		

#### 例如:

/\* systick clock source is HCLK/8 \*/

systick\_clksource\_set (SYSTICK\_CLKSOURCE\_HCLK\_DIV8);

### 3.13. PMU

电源管理单元提供了三种省电模式,包括睡眠模式,深度睡眠模式和待机模式。章节  $\underline{3.13.1}$  描述了 PMU 的寄存器列表,章节  $\underline{3.13.2}$  对 PMU 库函数进行说明。



# 3.13.1. 外设寄存器说明

PMU 寄存器列表如下表所示:

#### 表 3-231. PMU 寄存器

寄存器名称	寄存器描述
PMU_CTL	PMU控制寄存器
PMU_CS	PMU控制和状态寄存器

# 3.13.2. 外设库函数说明

PMU 库函数列表如下表所示:

#### 表 3-232. PMU 库函数

库函数名称	库函数描述
pmu_deinit	复位外设PMU
pmu_lvd_select	选择低压检测阈值
pmu_ldo_output_select	LDO输出电压选择
pmu_lvd_disable	关闭低压检测器
pmu_to_sleepmode	进入睡眠模式
pmu_to_deepsleepmode	进入深度睡眠模式
pmu_to_standbymode	进入待机模式
pmu_wakeup_pin_enable	WKUP引脚唤醒使能
pmu_wakeup_pin_disable	WKUP引脚唤醒失能
pmu_backup_write_enable	备份域写使能
pmu_backup_write_disable	备份域写失能
pmu_flag_clear	清除标志位
pmu_flag_get	获取标志位

# 函数 pmu\_deinit

函数 pmu\_deinit 描述见下表:

表 3-233. 函数 pmu\_deinit

pmu_deinit		
void pmu_deinit(void);		
复位外设PMU		
-		
rcu_periph_reset_enable / rcu_periph_reset_disable		
输入参数{in}		
-		
输出参数{out}		
-		
返回值		
-		



/\* reset PMU \*/

pmu\_deinit ();

### 函数 pmu\_lvd\_select

函数 pmu\_lvd\_select 描述见下表:

#### 表 3-234. 函数 pmu\_lvd\_select

函数名称	pmu_lvd_select	
函数原型	void pmu_lvd_select(uint32_t lvdt_n);	
功能描述	选择低压检测阈值	
先决条件	-	
被调用函数	•	
	输入参数{in}	
lvdt_n	电压阈值	
PMU_LVDT_0	电压阈值为2.1V	
PMU_LVDT_1	电压阈值为2.3V	
PMU_LVDT_2	电压阈值为2.4V	
PMU_LVDT_3	电压阈值为2.6V	
PMU_LVDT_4	电压阈值为2.7V	
PMU_LVDT_5	电压阈值为2.9V	
PMU_LVDT_6	电压阈值为3.0V	
PMU_LVDT_7	电压阈值为3.1V	
	输出参数{out}	
-	•	
	返回值	
-	-	

例如:

/\* select low voltage detector threshold as 3.1V \*/

pmu\_lvd\_select (PMU\_LVDT\_7);

# 函数 pmu\_ldo\_output\_select

函数 pmu\_ldo\_output\_select 描述见下表:

#### 表 3-235. 函数 pmu\_ldo\_output\_select

函数名称	pmu_ldo_output_select
函数原型	void pmu_ldo_output_select(uint32_t ldo_output);
功能描述	内部电压调节器(LDO)输出电压选择
先决条件	-
被调用函数	-



输入参数{in}		
ldo_output	输出电压模式	
PMU_LDOVS_LOW	输出低电压模式	
PMU_LDOVS_HIG	ᄊᄔᆕᆂᅜᄺᅩ	
Н	输出高电压模式	
输出参数{out}		
-	-	
返回值		
-	-	

/\* select output low voltage mode \*/

pmu\_ldo\_output\_select (PMU\_LDOVS\_LOW);

### 函数 pmu\_lvd\_disable

函数 pmu\_lvd\_disable 描述见下表:

表 3-236. 函数 pmu\_lvd\_disable

M o Tool MW bing Trong and		
函数名称	pmu_lvd_disable	
函数原型	void pmu_lvd_disable (void);	
功能描述	关闭低压检测器	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* disable PMU lvd \*/

pmu\_lvd\_disable ();

# 函数 pmu\_to\_sleepmode

函数 pmu\_to\_sleepmode 描述见下表:

## 表 3-237. 函数 pmu\_to\_sleepmode

函数名称	pmu_to_sleepmode
函数原型	<pre>void pmu_to_sleepmode(uint8_t sleepmodecmd);</pre>
功能描述	进入睡眠模式



先决条件	-	
被调用函数	-	
输入参数{in}		
sleepmodecmd	进入睡眠模式命令	
WFI_CMD	WFI命令	
WFE_CMD	WFE命令	
输出参数{out}		
-	-	
返回值		
-	-	

/\* PMU work at sleep mode \*/

pmu\_to\_sleepmode (WFI\_CMD);

# 函数 pmu\_to\_deepsleepmode

函数 pmu\_to\_deepsleepmode 描述见下表:

表 3-238. 函数 pmu\_to\_deepsleepmode

函数名称	pmu_to_deepsleepmode	
函数原型	void pmu_to_deepsleepmode(uint32_t ldo,uint8_t deepsleepmodecmd);	
功能描述	进入深度睡眠模式	
先决条件	-	
被调用函数	-	
输入参数{in}		
ldo	LDO工作模式	
PMU_LDO_NORMA	当系统进入深度睡眠模式时,LDO仍正常工作	
L	当然坑廷八床及睡眠僕八时,LDO771正书工作	
PMU_LDO_LOWPO	当系统进入深度睡眠模式时,LDO进入低功耗模式	
WER	当系统进八床及睡眠模式时,LDO进八低切耗模式	
输入参数{in}		
deepsleepmodecm	进入深度睡眠模式命令	
d	近八抓反唑吡侯八甲マ	
WFI_CMD	WFI命令	
WFE_CMD	WFE命令	
输出参数{out}		
-	-	
	返回值	
-	-	

例如:

/\* PMU work at deepsleep mode \*/



pmu\_to\_deepsleepmode (PMU\_LDO\_NORMAL, WFI\_CMD);

## 函数 pmu\_to\_standbymode

函数 pmu\_to\_standbymode 描述见下表:

#### 表 3-239. 函数 pmu\_to\_standbymode

函数名称	pmu_to_standbymode	
函数原型	void pmu_to_standbymode(void);	
功能描述	进入待机模式	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* PMU work at standby mode \*/

pmu\_to\_standby ();

### 函数 pmu\_wakeup\_pin\_enable

函数 pmu\_wakeup\_pin\_enable 描述见下表:

#### 表 3-240. 函数 pmu\_wakeup\_pin\_enable

<b>必料</b> 夕秒	nmu wakaun nin anahla		
函数名称	pmu_wakeup_pin_enable		
函数原型	<pre>void pmu_wakeup_pin_enable(uint32_t wakeup_pin);</pre>		
功能描述	WKUP引脚唤醒使能		
先决条件	-		
被调用函数	-		
	输入参数{in}		
wakeup_pin	Wakeup pin		
PMU_WAKEUP_PI	MICHED Bir. O. (DAO)		
NO	WKUP Pin 0 (PA0)		
PMU_WAKEUP_PI	MIZUD Dia 4 (DC42)		
N1	WKUP Pin 1 (PC13)		
PMU_WAKEUP_PI	WILLIA Dia E (DDE)		
N5	WKUP Pin 5 (PB5)		
PMU_WAKEUP_PI	WKUP Pin 6 (PB15)		
N6			
输出参数{out}			



-	-
返回值	
-	-

/\* enable wakeup pin6 \*/

pmu\_wakeup\_pin\_enable (PMU\_WAKEUP\_PIN6);

### 函数 pmu\_wakeup\_pin\_disable

函数 pmu\_wakeup\_pin\_disable 描述见下表:

#### 表 3-241. 函数 pmu\_wakeup\_pin\_disable

农 5-241. 函数 piniu_wakeup_pini_uisable		
函数名称	pmu_wakeup_pin_disable	
函数原型	void pmu_wakeup_pin_disable(uint32_t wakeup_pin);	
功能描述	WKUP引脚唤醒失能	
先决条件	-	
被调用函数	-	
	输入参数{in}	
wakeup_pin	Wakeup pin	
PMU_WAKEUP_PI	WILLID Die O (DAO)	
NO	WKUP Pin 0 (PA0)	
PMU_WAKEUP_PI	MIZUD B:= 4 (DO42)	
N1	WKUP Pin 1 (PC13)	
PMU_WAKEUP_PI	MIZHD Die 5 (DD5)	
N5	WKUP Pin 5 (PB5)	
PMU_WAKEUP_PI	MICUD Dia C (DD45)	
N6	WKUP Pin 6 (PB15)	
输出参数{out}		
返回值		
-	-	

例如:

/\* disable wakeup pin6 \*/

pmu\_wakeup\_pin\_disable (PMU\_WAKEUP\_PIN6);

### 函数 pmu\_backup\_write\_enable

函数 pmu\_backup\_write\_enable 描述见下表:

#### 表 3-242. 函数 pmu\_backup\_write\_enable

函数名称	pmu_backup_write_enable



函数原型	void pmu_backup_write_enable (void);	
功能描述	备份域写使能	
先决条件	-	
被调用函数	-	
	输入参数{in}	
-	-	
	输出参数{out}	
-	-	
返回值		
-	-	

/\* enable backup domain write \*/
pmu\_backup\_write\_enable ();

# 函数 pmu\_backup\_write\_disable

函数 pmu\_backup\_write\_disable 描述见下表:

表 3-243. 函数 pmu\_backup\_write\_disable

函数名称	pmu_backup_write_disable	
函数原型	void pmu_backup_write_disable (void);	
功能描述	备份域写失能	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* disable backup domain write \*/
pmu\_backup\_write\_disable ();

### 函数 pmu\_flag\_clear

函数 pmu\_flag\_clear 描述见下表:

#### 表 3-244. 函数 pmu\_flag\_clear

函数名称	pmu_flag_clear
	void pmu_flag_clear(uint32_t flag_clear);

# GD32E23x 固件库使用指南

功能描述	清除标志位	
先决条件	-	
被调用函数	-	
	输入参数{in}	
flag_ clear	标志位	
PMU_FLAG_RESE	清除唤醒标志	
T_WAKEUP	何以 一种 一种 一种 一种 一种 一种 一种 一种 一种 一种	
PMU_FLAG_RESE	清除待机标志	
T_STANDBY	₹月 Pは 1寸 かしかんご	
	输出参数{out}	
-		
返回值		
-		

例如:

/\* clear flag bit \*/

pmu\_flag\_clear (PMU\_FLAG\_RESET\_WAKEUP);

# 函数 pmu\_flag\_get

函数 pmu\_flag\_get 描述见下表:

表 3-245. 函数 pmu flag get

农 3-243. 函数 pinu_nay_get		
pmu_flag_get		
FlagStatus pmu_flag_get(uint32_t flag);		
获取标志位		
-		
-		
输入参数{in}		
标志位		
n// III		
唤醒标志		
/+ ↓π ↓ <sup></sup> . +-		
待机标志 		
低电压状态标志		
输出参数{out}		
返回值		
SET或RESET		

例如:

/\* get flag state \*/

FlagStatus status;



status = pmu\_flag\_get (PMU\_FLAG\_WAKEUP);

# 3.14. RCU

RCU 是复位和时钟单元,复位控制包括三种控制方式:电源复位、系统复位和备份域复位。时钟控制单元提供了一系列频率的时钟功能。章节 <u>3.14.1</u> 描述了 RCU 的寄存器列表,章节 <u>3.14.2</u> 对 RCU 库函数进行说明。

# 3.14.1. 外设寄存器说明

RCU寄存器列表如下表所示:

表 3-246. RCU 寄存器

寄存器名称	寄存器描述
RCU_CTL0	控制寄存器0
RCU_CFG0	配置寄存器0
RCU_INT	中断寄存器
RCU_APB2RST	APB2复位寄存器
RCU_APB1RST	APB1复位寄存器
RCU_AHBEN	AHB使能寄存器
RCU_APB2EN	APB2使能寄存器
RCU_APB1EN	APB1使能寄存器
RCU_BDCTL	备份域控制寄存器
RCU_RSTSCK	复位源/时钟寄存器
RCU_AHBRST	AHB复位寄存器
RCU_CFG1	配置寄存器1
RCU_CFG2	配置寄存器2
RCU_CTL1	控制寄存器1
RCU_VKEY	电源解锁寄存器
RCU_DSV	深度睡眠模式电压寄存器

### 3.14.2. 外设库函数说明

RCU库函数列表如下表所示:

表 3-247. RCU 库函数

库函数名称	库函数描述
rcu_deinit	复位RCU
rcu_periph_clock_enable	使能外设时钟
rcu_periph_clock_disable	禁能外设时钟
rcu_periph_clock_sleep_enable	在睡眠模式下,使能外设时钟
rcu_periph_clock_sleep_disable	在睡眠模式下,禁能外设时钟



# 医数複数		
rcu_periph_reset_disable rcu_bkp_reset_enable rcu_bkp_reset_disable rcu_bkp_reset_disable rcu_bkp_reset_disable rcu_system_clock_source_config rcu_system_clock_source_get	库函数名称	库函数描述
rcu_bkp_reset_enable rcu_system_clock_source_config rcu_system_clock_source_get rcu_system_clock_source_get rcu_abb_clock_config rcu_apb1_clock_config rcu_apb2_clock_config rcu_apb2_clock_config rcu_acc_clock_config rcu_clock_config rcu_clock_config rcu_system_clock_config rcu_acc_clock_config rcu_abb2_clock_config rcu_abb2_clock_config rcu_acc_clock_config rcu_clock_config rcu_clock_config rcu_clock_config rcu_clock_config rcu_sart_clock_config rcu_tc_clock_config rcu_hxtal_prediv_config rcu_hxtal_prediv_config rcu_lxtal_drive_capability_config rcu_all_reset_flag_clear rcu_interrupt_flag_get rcu_interrupt_flag_get rcu_interrupt_flag_clear rcu_interrupt_flag_clear rcu_interrupt_disable rcu_osci_stab_wait rcu_osci_stab_wait rcu_osci_off rcu_osci_bypass_mode_enable rcu_bxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable	rcu_periph_reset_enable	外设时钟复位使能
rcu_bkp_reset_disable rcu_system_clock_source_config rcu_system_clock_source_get rcu_system_clock_source_get rcu_abb_clock_config rcu_apb1_clock_config rcu_apb1_clock_config rcu_apb2_clock_config rcu_abb_clock_config rcu_abb_clock_config rcu_abb_clock_config rcu_abb_clock_config rcu_abb_clock_config rcu_abc_clock_config rcu_adc_clock_config rcu_adc_clock_config rcu_config rcu_config rcu_config rcu_config rcu_sart_clock_config rcu_ntc_clock_config rcu_tc_clock_config rcu_tc_clock_config rcu_tc_clock_config rcu_txtal_prediv_config rcu_txtal_drive_capability_config rcu_txtal_drive_capability_config rcu_interrupt_flag_get rcu_interrupt_flag_get rcu_interrupt_flag_get rcu_interrupt_flag_dear rcu_interrupt_flag_dear rcu_interrupt_disable rcu_osci_stab_wait rcu_osci_bypass_mode_enable rcu_osci_bypass_mode_elisable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable	rcu_periph_reset_disable	外设时钟复位除能
rcu_system_clock_source_get rcu_system_clock_source_get rcu_apb1_clock_config rcu_apb1_clock_config rcu_apb1_clock_config rcu_apb2_clock_config rcu_apb2_clock_config rcu_apb2_clock_config rcu_abc_clock_config rcu_abc_clock_config rcu_abc_clock_config rcu_abc_clock_config rcu_abc_clock_config rcu_abc_clock_config rcu_abc_clock_config rcu_clock_config rcu_clock_config rcu_clock_config rcu_pll_config rcu_ntc_clock_config rcu_tc_clock_config rcu_txal_prediv_config rcu_txal_drive_capability_config rcu_txal_drive_capability_config rcu_all_reset_flag_clear rcu_interrupt_flag_get rcu_interrupt_flag_get rcu_interrupt_flag_clear rcu_interrupt_flag_clear rcu_interrupt_disable rcu_osci_stab_wait rcu_osci_on rcu_osci_bypass_mode_enable rcu_osci_bypass_mode_disable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable	rcu_bkp_reset_enable	备份域时钟复位使能
rcu_system_clock_source_get rcu_ahb_clock_config rcu_apb1_clock_config rcu_apb1_clock_config rcu_apb2_clock_config rcu_apb2_clock_config rcu_adc_clock_config rcu_adc_clock_config rcu_ckout_config rcu_ckout_config rcu_pll_config rcu_usart_clock_config rcu_usart_clock_config rcu_trc_clock_config rcu_trc_clock_config rcu_txtal_prediv_config rcu_txtal_drive_capability_config rcu_lxtal_drive_capability_config rcu_all_reset_flag_clear rcu_interrupt_flag_get rcu_interrupt_flag_get rcu_interrupt_disable rcu_osci_stab_wait rcu_osci_on rcu_osci_bypass_mode_enable rcu_osci_bypass_mode_disable rcu_ntal_clock_monitor_enable rcu_ntal_clock_monitor_enable rcu_ntal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_exic_stab_mxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxx	rcu_bkp_reset_disable	备份域时钟复位除能
rcu_ahb_clock_config rcu_apb1_clock_config rcu_apb1_clock_config rcu_apb2_clock_config rcu_ade_clock_config rcu_ade_clock_config rcu_ade_clock_config rcu_ade_clock_config rcu_ckout_config rcu_ckout_config rcu_pll_config rcu_pll_config rcu_usart_clock_config rcu_ntcl_clock_config rcu_ntxal_prediv_config rcu_hxtal_prediv_config rcu_flag_get rcu_flag_get rcu_interrupt_flag_clear rcu_interrupt_flag_clear rcu_interrupt_flag_clear rcu_interrupt_disable rcu_osci_stab_wait rcu_osci_off rcu_osci_bypass_mode_enable rcu_osci_bypass_mode_disable rcu_hxtal_clock_config Rcll_APB2DH钟预分频选择 Rcll_APB2DH钟预分频选择 Rcll_APB2DH钟预分频选择 Rcll_APB2DH钟预多路模式 Rcll_APB2DH钟预分频表数 Rcll_APB2DH钟预分频表数 Rcll_APB2DH钟预分频表数 Rcll_APB2DH钟预分频表数 Rcll_APB2DH钟预入频为数数数数数数数数数数数数数数数数数数数数数数数数数数数数数数数数数数数数	rcu_system_clock_source_config	配置选择系统时钟源
rcu_apb1_clock_config rcu_apb2_clock_config rcu_ade_clock_config rcu_adc_clock_config rcu_adc_clock_config rcu_dec_clock_config rcu_ckout_config rcu_ckout_config rcu_usart_clock_config rcu_usart_clock_config rcu_ntc_clock_config rcu_ntc_clock_config rcu_hxtal_prediv_config rcu_hxtal_prediv_config rcu_lxtal_drive_capability_config rcu_flag_get rcu_all_reset_flag_clear rcu_interrupt_flag_get rcu_interrupt_flag_clear rcu_interrupt_disable rcu_osci_stab_wait rcu_osci_off rcu_osci_bypass_mode_enable rcu_ntxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_express_raccccccccccccccccccccccccccccccccccc	rcu_system_clock_source_get	获取系统时钟源选择状态
rcu_apb2_clock_config rcu_adc_clock_config rcu_adc_clock_config rcu_adc_clock_config RTTCDUTH种源选择及分频系数 rcu_pll_config RTTCDUTH种源选择及分频系数 rcu_pll_config RTTCDUTH种 rcu_usart_clock_config RTTCDUTH种 rcu_hxtal_prediv_config RTTCDUTH和 rcu_hxtal_prediv_config RTTCDUTH和 rcu_hxtal_drive_capability_config RTTCDUTH和 rcu_flag_get rcu_all_reset_flag_clear rcu_interrupt_flag_get rcu_interrupt_flag_clear rcu_interrupt_disable rcu_interrupt_disable rcu_osci_stab_wait rcu_osci_off rcu_osci_bypass_mode_enable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_bxtal_clock_monitor_enable rcu_dxify RTTCDUTHATAL RTTCDUTHAT	rcu_ahb_clock_config	配置AHB时钟预分频选择
rcu_adc_clock_config	rcu_apb1_clock_config	配置APB1时钟预分频选择
rcu_ckout_config rcu_pll_config rcu_usart_clock_config rcu_usart_clock_config rcu_rtc_clock_config rcu_hxtal_prediv_config rcu_kxtal_drive_capability_config rcu_all_reset_flag_clear rcu_interrupt_flag_get rcu_interrupt_flag_clear rcu_interrupt_disable rcu_osci_stab_wait rcu_osci_bypass_mode_disable rcu_osci_stab_config rcu_cu_ntcrupt_enable rcu_osci_clock_monitor_enable rcu_ntxtal_drive_capability_config Rmatxtal(prediv	rcu_apb2_clock_config	配置APB2时钟预分频选择
rcu_pll_config rcu_usart_clock_config rcu_rtc_clock_config	rcu_adc_clock_config	配置ADC时钟预分频选择
rcu_usart_clock_config rcu_rtc_clock_config rcu_hxtal_prediv_config rcu_lxtal_drive_capability_config rcu_lxtal_prediv_config rcu_lxtal_prediv_config rcu_lxtal_prediv_config rcu_lxtal_clock_monitor_enable	rcu_ckout_config	配置CKOUT时钟源选择及分频系数
rcu_rtc_clock_config rcu_hxtal_prediv_config rcu_lxtal_drive_capability_config rcu_lxtal_drive_capability_config rcu_flag_get rcu_all_reset_flag_clear rcu_interrupt_flag_get rcu_interrupt_flag_clear rcu_interrupt_enable rcu_interrupt_disable rcu_osci_stab_wait rcu_osci_off rcu_osci_bypass_mode_enable rcu_hxtal_clock_monitor_enable	rcu_pll_config	配置主PLL时钟
rcu_hxtal_prediv_config rcu_lxtal_drive_capability_config rcu_lxtal_drive_capability_config rcu_lflag_get rcu_flag_get rcu_all_reset_flag_clear rcu_interrupt_flag_get rcu_interrupt_flag_clear rcu_interrupt_flag_clear rcu_interrupt_disable rcu_osci_stab_wait rcu_osci_off rcu_osci_bypass_mode_enable rcu_hxtal_clock_monitor_enable rcu_hxtal_clock_monitor_enable rcu_lxtal_clock_monitor_enable rcu_lxtal_clock_monitor_enable rcu_lxtal_clock_monitor_enable rxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxx	rcu_usart_clock_config	配置串口时钟
rcu_lxtal_drive_capability_config rcu_lxtal_drive_capability_config rcu_flag_get rcu_flag_get rcu_all_reset_flag_clear rcu_interrupt_flag_get rcu_interrupt_flag_clear rcu_interrupt_enable rcu_interrupt_disable rcu_osci_stab_wait rcu_osci_off rcu_osci_bypass_mode_enable rcu_hxtal_clock_monitor_enable rcu_flag_clear rcu_flag_clear rcu_flag_clear rcu_interrupt_disable rcu_interrupt_disable rcu_osci_stab_wait rcu_osci_off rcu_osci_off rcu_osci_bypass_mode_enable rcu_osci_bypass_mode_enable rcu_hxtal_clock_monitor_enable rcu_flag_clear rflag_clear rcu_flag_clear rflag_clear	rcu_rtc_clock_config	配置RTC时钟
rcu_flag_get 获取时钟稳定状态和外设复位标志 rcu_all_reset_flag_clear rcu_interrupt_flag_get 获取时钟中断和CKM中断标志 rcu_interrupt_flag_clear rcu_interrupt_enable rcu_interrupt_disable rcu_osci_stab_wait rcu_osci_on rcu_osci_off rcu_osci_bypass_mode_enable rcu_hxtal_clock_monitor_enable  获取时钟中断和CKM中断标志 rcu_前种形态 rcu_interrupt_disable 时钟稳定中断使能 时钟稳定中断除能 等待振荡器稳定标志位置位或振荡器起振超时 rcu_osci_bypass_mode_enable 使能时钟旁路模式 rcu_osci_bypass_mode_disable 使能HXTAL时钟监视器	rcu_hxtal_prediv_config	配置HXTAL作为PLL输入源分频因子
rcu_all_reset_flag_clear rcu_interrupt_flag_get rcu_interrupt_flag_clear rcu_interrupt_flag_clear rcu_interrupt_enable rcu_interrupt_disable rcu_osci_stab_wait rcu_osci_on rcu_osci_off rcu_osci_bypass_mode_enable rcu_osci_bypass_mode_disable rcu_hxtal_clock_monitor_enable rcu_interrupt_disable rcu_interrupt_disable rcu_osci_stab_wait shape	rcu_lxtal_drive_capability_config	配置LXTAL的驱动力
rcu_interrupt_flag_get 获取时钟中断和CKM中断标志 rcu_interrupt_flag_clear 清除中断标志 rcu_interrupt_enable 时钟稳定中断使能 rcu_interrupt_disable 时钟稳定中断除能 rcu_osci_stab_wait 等待振荡器稳定标志位置位或振荡器起振超时 rcu_osci_on 打开振荡器 rcu_osci_off 关闭振荡器 rcu_osci_bypass_mode_enable 使能时钟旁路模式 rcu_osci_bypass_mode_disable 除能时钟旁路模式 rcu_hxtal_clock_monitor_enable 使能HXTAL时钟监视器	rcu_flag_get	获取时钟稳定状态和外设复位标志
rcu_interrupt_flag_clear rcu_interrupt_enable rcu_interrupt_disable rcu_osci_stab_wait rcu_osci_on rcu_osci_off rcu_osci_bypass_mode_enable rcu_osci_bypass_mode_disable rcu_hxtal_clock_monitor_enable rcu_interrupt_enable rcu_osci_stab_wait rcu_osci_on rcu_osci_on rcu_osci_off rcu_osci_off rcu_osci_bypass_mode_enable rcu_osci_bypass_mode_enable rcu_osci_bypass_mode_enable rcu_osci_bypass_mode_disable	rcu_all_reset_flag_clear	清除复位标志
rcu_interrupt_enable rcu_interrupt_disable rcu_osci_stab_wait rcu_osci_on rcu_osci_off rcu_osci_bypass_mode_enable rcu_osci_bypass_mode_disable rcu_hxtal_clock_monitor_enable rcu_interrupt_enable rcu_interrupt_enable rcu_interrupt_enable rdipterpmeth	rcu_interrupt_flag_get	获取时钟中断和CKM中断标志
rcu_interrupt_disable时钟稳定中断除能rcu_osci_stab_wait等待振荡器稳定标志位置位或振荡器起振超时rcu_osci_on打开振荡器rcu_osci_off关闭振荡器rcu_osci_bypass_mode_enable使能时钟旁路模式rcu_osci_bypass_mode_disable除能时钟旁路模式rcu_hxtal_clock_monitor_enable使能HXTAL时钟监视器	rcu_interrupt_flag_clear	清除中断标志
rcu_osci_stab_wait等待振荡器稳定标志位置位或振荡器起振超时rcu_osci_on打开振荡器rcu_osci_off关闭振荡器rcu_osci_bypass_mode_enable使能时钟旁路模式rcu_osci_bypass_mode_disable除能时钟旁路模式rcu_hxtal_clock_monitor_enable使能HXTAL时钟监视器	rcu_interrupt_enable	时钟稳定中断使能
rcu_osci_on 打开振荡器 rcu_osci_off 关闭振荡器 rcu_osci_bypass_mode_enable 使能时钟旁路模式 rcu_osci_bypass_mode_disable 除能时钟旁路模式 rcu_hxtal_clock_monitor_enable 使能HXTAL时钟监视器	rcu_interrupt_disable	时钟稳定中断除能
rcu_osci_off	rcu_osci_stab_wait	等待振荡器稳定标志位置位或振荡器起振超时
rcu_osci_bypass_mode_enable使能时钟旁路模式rcu_osci_bypass_mode_disable除能时钟旁路模式rcu_hxtal_clock_monitor_enable使能HXTAL时钟监视器	rcu_osci_on	打开振荡器
rcu_osci_bypass_mode_disable       除能时钟旁路模式         rcu_hxtal_clock_monitor_enable       使能HXTAL时钟监视器	rcu_osci_off	关闭振荡器
rcu_hxtal_clock_monitor_enable 使能HXTAL时钟监视器	rcu_osci_bypass_mode_enable	使能时钟旁路模式
	rcu_osci_bypass_mode_disable	除能时钟旁路模式
	rcu_hxtal_clock_monitor_enable	使能HXTAL时钟监视器
rcu_hxtal_clock_monitor_disable 禁能HXTAL时钟监视器	rcu_hxtal_clock_monitor_disable	禁能HXTAL时钟监视器
rcu_irc8m_adjust_value_set 设置内部8MHz RC振荡器时钟调整值	rcu_irc8m_adjust_value_set	设置内部8MHz RC振荡器时钟调整值
rcu_irc28m_adjust_value_set 设置内部28MHz RC振荡器时钟调整值	rcu_irc28m_adjust_value_set	设置内部28MHz RC振荡器时钟调整值
rcu_voltage_key_unlock 解锁电压锁定	rcu_voltage_key_unlock	解锁电压锁定
rcu_deepsleep_voltage_set 设置深度睡眠模式内核电压值	rcu_deepsleep_voltage_set	设置深度睡眠模式内核电压值
rcu_clock_freq_get 获取系统、总线或外设时钟频率	rcu_clock_freq_get	获取系统、总线或外设时钟频率

# 枚举类型 rcu\_periph\_enum

# 表 3-248. 枚举类型 rcu\_periph\_enum

成员名称	功能描述
RCU_DMA	DMA时钟
RCU_CRC	CRC时钟
RCU_GPIOA	GPIOA时钟



成员名称	功能描述
RCU_GPIOB	GPIOB时钟
RCU_GPIOC	GPIOC时钟
RCU_GPIOF	GPIOF时钟
RCU_CFGCMP	CFGCMP时钟
RCU_ADC	ADC时钟
RCU_TIMER0	TIMER0时钟
RCU_SPI0	SPI0时钟
RCU_USART0	USART0时钟
RCU_TIMER14	TIMER14时钟
RCU_TIMER15	TIMER15时钟
RCU_TIMER16	TIMER16时钟
RCU_DBGMCU	DBGMCU时钟
RCU_TIMER2	TIMER2时钟
RCU_TIMER5	TIMER5时钟
RCU_TIMER13	TIMER13时钟
RCU_WWDGT	WWDGT时钟
RCU_SPI1	SPI1时钟
RCU_USART1	USART1时钟
RCU_I2C0	I2C0时钟
RCU_I2C1	I2C1时钟
RCU_PMU	PMU时钟
RCU_RTC	RTC时钟

# 枚举类型 rcu\_periph\_sleep\_enum

# 表 3-249. 枚举类型 rcu\_periph\_sleep\_enum

成员名称	功能描述
RCU_SRAM_SLP	SRAM时钟
RCU_FMC_SLP	FMC时钟

# 枚举类型 rcu\_periph\_reset\_enum

# 表 3-250. 枚举类型 rcu\_periph\_reset \_enum

成员名称	功能描述
RCU_GPIOARST	复位GPIOA时钟
RCU_GPIOBRST	复位GPIOB时钟
RCU_GPIOCRST	复位GPIOC时钟
RCU_GPIOFRST	复位GPIOF时钟
RCU_CFGCMPRST	复位CFGCMP时钟
RCU_ADCRST	复位ADC时钟
RCU_TIMER0RST	复位TIMER0时钟
RCU_SPI0RST	复位SPI0时钟



成员名称	功能描述
RCU_USART0RST	复位USART0时钟
RCU_TIMER14RST	复位TIMER14时钟
RCU_TIMER15RST	复位TIMER15时钟
RCU_TIMER16RST	复位TIMER16时钟
RCU_TIMER2RST	复位TIMER2时钟
RCU_TIMER5RST	复位TIMER5时钟
RCU_TIMER13RST	复位TIMER13时钟
RCU_WWDGTRST	复位WWDGT时钟
RCU_SPI1RST	复位SPI1时钟
RCU_USART1RST	复位USART1时钟
RCU_I2C0RST	复位I2C0时钟
RCU_I2C1RST	复位I2C1时钟
RCU_PMURST	复位PMU时钟

# 枚举类型 rcu\_flag\_enum

表 3-251. 枚举类型 rcu\_flag \_enum

成员名称	功能描述
RCU_FLAG_IRC40KSTB	IRC40K稳定标志
RCU_FLAG_LXTALSTB	LXTAL稳定标志
RCU_FLAG_IRC8MSTB	IRC8M稳定标志
RCU_FLAG_HXTALSTB	HXTAL稳定标志
RCU_FLAG_PLLSTB	PLL稳定标志
RCU_FLAG_IRC28MSTB	IRC28M稳定标志
RCU_FLAG_V12RST	V12复位标志
RCU_FLAG_OBLRST	OBL复位标志
RCU_FLAG_EPRST	外部引脚复位标志
RCU_FLAG_PORRST	电源复位标志
RCU_FLAG_SWRST	软件复位标志
RCU_FLAG_FWDGTRST	独立看门狗复位标志
RCU_FLAG_WWDGTRST	窗口看门狗复位标志
RCU_FLAG_LPRST	低功耗复位标志

# 枚举类型 rcu\_int\_flag\_enum

### 表 3-252. 枚举类型 rcu\_int\_flag \_enum

成员名称	功能描述
RCU_INT_FLAG_IRC40KSTB	IRC40K稳定中断标志
RCU_INT_FLAG_LXTALSTB	LXTAL稳定中断标志
RCU_INT_FLAG_IRC8MSTB	IRC8M稳定中断标志
RCU_INT_FLAG_HXTALSTB	HXTAL稳定中断标志
RCU_INT_FLAG_PLLSTB	PLL稳定中断标志



成员名称	功能描述
RCU_INT_FLAG_IRC28MSTB	IRC28M稳定中断标志
RCU_INT_FLAG_CKM	CKM中断标志

# 枚举类型 rcu\_int\_flag\_clear\_enum

### 表 3-253. 枚举类型 rcu\_int\_flag\_clear\_enum

成员名称	功能描述
RCU_INT_FLAG_IRC40KSTB	IRC40K稳定中断清除标志
RCU_INT_FLAG_LXTALSTB	LXTAL稳定中断清除标志
RCU_INT_FLAG_IRC8MSTB	IRC8M稳定中断清除标志
RCU_INT_FLAG_HXTALSTB	HXTAL稳定中断清除标志
RCU_INT_FLAG_PLLSTB	PLL稳定中断清除标志
RCU_INT_FLAG_IRC28MSTB	IRC28M稳定中断清除标志
RCU_INT_FLAG_CKM	CKM中断清除标志

# 枚举类型 rcu\_int\_enum

### 表 3-254. 枚举类型 rcu\_int\_enum

成员名称	功能描述
RCU_INT_IRC40KSTB	IRC40K时钟稳定中断
RCU_INT_LXTALSTB	外部低速晶振时钟稳定中断
RCU_INT_IRC8MSTB	IRC8M时钟稳定中断
RCU_INT_HXTALSTB	外部高速晶振时钟稳定中断
RCU_INT_PLLSTB	PLL时钟稳定中断
RCU_INT_IRC28MSTB	IRC28M时钟稳定中断

# 枚举类型 rcu\_adc\_clock\_enum

#### 表 3-255. 枚举类型 rcu\_adc\_clock\_enum

成员名称	功能描述
RCU_ADCCK_IRC28M_DIV2	ADC时钟选择IRC28M/2
RCU_ADCCK_IRC28M	ADC时钟选择IRC28M
RCU_ADCCK_APB2_DIV2	ADC时钟选择APB2/2
RCU_ADCCK_AHB_DIV3	ADC时钟选择APB2/2
RCU_ADCCK_APB2_DIV4	ADC时钟选择APB2/4
RCU_ADCCK_AHB_DIV5	ADC时钟选择AHB/5
RCU_ADCCK_APB2_DIV6	ADC时钟选择APB2/6
RCU_ADCCK_AHB_DIV7	ADC时钟选择AHB/7
RCU_ADCCK_APB2_DIV8	ADC时钟选择APB2/8
RCU_ADCCK_AHB_DIV9	ADC时钟选择AHB/9



# 枚举类型 rcu\_osci\_type\_enum

### 表 3-256. 枚举类型 rcu\_osci\_type\_enum

成员名称	功能描述
RCU_HXTAL	外部高速振荡器
RCU_LXTAL	外部低速振荡器
RCU_IRC8M	IRC8M振荡器
RCU_IRC28M	IRC48M振荡器
RCU_IRC40K	IRC40K振荡器
RCU_PLL_CK	锁相环时钟

# 枚举类型 rcu\_clock\_freq\_enum

表 3-257. 枚举类型 rcu\_clock\_freq\_enum

***	
功能描述	
系统时钟	
AHB时钟	
APB1时钟	
APB2时钟	
ADC时钟	
USART时钟	

# 函数 rcu\_deinit

函数rcu\_deinit描述见下表:

表 3-258. 函数 rcu\_deinit

-	
函数名称	rcu_deinit
函数原形	void rcu_deinit(void);
功能描述	复位RCU,将RCU所有寄存器的值复位成初始值
先决条件	-
被调用函数	-
输入参数{in}	
-	-
输出参数{out}	
-	-
返回值	
-	-

例如:

/\* deinitialize the RCU \*/

rcu\_deinit();



# 函数 rcu\_periph\_clock\_enable

函数rcu\_periph\_clock\_enable描述见下表:

#### 表 3-259. 函数 rcu\_periph\_clock\_enable

函数名称	rcu_periph_clock_enable
函数原形	void rcu_periph_clock_enable(rcu_periph_enum periph);
功能描述	使能外设时钟
先决条件	-
被调用函数	-
	输入参数{in}
periph	RCU外设,具体参考rcu_periph_enum
RCU_GPIOx	GPIOx时钟(x=A,B,C,F)
RCU_DMA	DMA时钟
RCU_CRC	CRC时钟
RCU_CFGCMP	CFGCMP时钟
RCU_ADC	ADC时钟
RCU_TIMERx	TIMERx时钟(x=0,2,5,13,14,15,16)
RCU_SPIx	SPIx时钟(x=0,1)
RCU_USARTx	USARTx时钟(x=0,1)
RCU_WWDGT	WWDGT时钟
RCU_I2Cx	I2Cx时钟(x=0,1)
RCU_PMU	PMU时钟
RCU_RTC	RTC时钟
RCU_DBGMCU	DBGMCU时钟
输出参数{out}	
-	-
返回值	
-	-

例如:

/\* enable the USART0 clock \*/

rcu\_periph\_clock\_enable(RCU\_USART0);

### 函数 rcu\_periph\_clock\_disable

函数rcu\_periph\_clock\_disable描述见下表:

#### 表 3-260. 函数 rcu\_periph\_clock\_disable

<u> </u>	
函数名称	rcu_periph_clock_disable
函数原形	void rcu_periph_clock_disable(rcu_periph_enum periph);
功能描述	禁能外设时钟
先决条件	-
被调用函数	-



输入参数{in}		
periph	RCU外设,具体参考rcu_periph_enum	
RCU_GPIOx	GPIOx时钟(x=A,B,C,F)	
RCU_DMA	DMA时钟	
RCU_CRC	CRC时钟	
RCU_CFGCMP	CFGCMP时钟	
RCU_ADC	ADC时钟	
RCU_TIMERx	TIMERx时钟(x=0,2,5,13,14,15,16)	
RCU_SPIx	SPIx时钟(x=0,1)	
RCU_USARTx	USARTx时钟(x=0,1)	
RCU_WWDGT	WWDGT时钟	
RCU_l2Cx	I2Cx时钟(x=0,1)	
RCU_PMU	PMU时钟	
RCU_RTC	RTC时钟	
RCU_DBGMCU	DBGMCU时钟	
	输出参数{out}	
-	-	
返回值		
-	-	

/\* disable the USART0 clock \*/

rcu\_periph\_clock\_disable(RCU\_USART0);

# 函数 rcu\_periph\_clock\_sleep\_enable

函数rcu\_periph\_clock\_sleep\_enable描述见下表:

表 3-261. 函数 rcu\_periph\_clock\_sleep\_enable

函数名称	rcu_periph_clock_sleep_enable
函数原形	void rcu_periph_clock_sleep_enable(rcu_periph_sleep_enum periph);
功能描述	在睡眠模式下,使能外设时钟
先决条件	-
被调用函数	-
输入参数{in}	
periph	RCU外设,参考rcu_periph_sleep_enum
RCU_FMC_SLP	FMC时钟
RCU_SRAM_SLP	SRAM时钟
输出参数{out}	
-	-
返回值	
-	-



/\* enable the FMC clock when in sleep mode \*/

rcu\_periph\_clock\_sleep\_enable(RCU\_FMC\_SLP);

### 函数 rcu\_periph\_clock\_sleep\_disable

函数rcu\_periph\_clock\_sleep\_disable描述见下表:

表 3-262. 函数 rcu\_periph\_clock\_sleep\_disable

函数名称	rcu_periph_clock_sleep_disable	
函数原形	void rcu_periph_clock_sleep_disable(rcu_periph_sleep_enum periph);	
功能描述	在睡眠模式下,禁能外设时钟	
先决条件	-	
被调用函数	-	
输入参数{in}		
periph	RCU外设,参考rcu_periph_sleep_enum	
RCU_FMC_SLP	FMC时钟	
RCU_SRAM_SLP	SRAM时钟	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* disable the FMC clock when in sleep mode \*/

rcu\_periph\_clock\_sleep\_disable(RCU\_FMC\_SLP);

#### 函数 rcu\_periph\_reset\_enable

函数rcu\_periph\_reset\_enable描述见下表:

表 3-263. 函数 rcu\_periph\_reset\_enable

函数名称	rcu_periph_reset_enable
函数原形	void rcu_periph_reset_enable(rcu_periph_reset_enum periph_reset);
功能描述	使能外设复位
先决条件	-
被调用函数	-
输入参数{in}	
periph_reset	RCU外设复位,参考rcu_periph_reset_enum
RCU_GPI0xRST	复位GPIOx时钟(x=A,B,C,F)
RCU_CFGCMPRST	复位CFGCMP时钟
RCU_ADCRST	复位ADC时钟
RCU_TIMERxRST	复位TIMERx时钟(x=0,2,5,13,14,15,16)

# GD32E23x 固件库使用指南

复位SPIx时钟(x=0,1)	
复位USARTx时钟(x=0,1)	
复位WWDGT时钟	
复位I2Cx时钟(x=0,1)	
复位PMU时钟	
输出参数{out}	
-	
返回值	
-	

例如:

/\* enable SPI0 reset \*/

rcu\_periph\_reset\_enable(RCU\_SPI0RST);

# 函数 rcu\_periph\_reset\_disable

函数rcu\_periph\_reset\_disable描述见下表:

表 3-264. 函数 rcu\_periph\_reset\_disable

<u>ре с = с п. даж</u> тес.	_poi.pii_1000t_uiousio	
函数名称	rcu_periph_reset_disable	
函数原形	void rcu_periph_reset_disable(rcu_periph_reset_enum periph_reset);	
功能描述	禁能外设复位	
先决条件	-	
被调用函数	-	
	输入参数{in}	
periph_reset	RCU外设复位,参考rcu_periph_reset_enum	
RCU_GPIOxRST	除能复位GPIOx时钟(x=A,B,C,F)	
RCU_CFGCMPRST	除能复位CFGCMP时钟	
RCU_ADCRST	除能复位ADC时钟	
RCU_TIMERxRST	除能复位TIMERx时钟(x=0,2,5,13,14,15,16)	
RCU_SPIxRST	除能复位SPIx时钟(x=0,1)	
RCU_USARTxRST	除能复位USARTx时钟(x=0,1)	
RCU_WWDGTRST	除能复位WWDGT时钟	
RCU_I2CxRST	除能复位I2Cx时钟(x=0,1)	
RCU_PMURST	除能复位PMU时钟	
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\* disable SPI0 reset \*/



rcu\_periph\_reset\_disable(RCU\_SPI0RST);

## 函数 rcu\_bkp\_reset\_enable

函数rcu\_bkp\_reset\_enable描述见下表:

#### 表 3-265. 函数 rcu\_bkp\_reset\_enable

函数名称	rcu_bkp_reset_enable	
函数原形	void rcu_bkp_reset_enable(void);	
功能描述	使能BKP复位	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* reset the BKP domain \*/

rcu\_bkp\_reset\_enable();

### 函数 rcu\_bkp\_reset\_disable

函数rcu\_bkp\_reset\_disable描述见下表:

#### 表 3-266. 函数 rcu\_bkp\_reset\_disable

The second secon	
函数名称	rcu_bkp_reset_disable
函数原形	void rcu_bkp_reset_disable(void);
功能描述	禁能BKP复位
先决条件	-
被调用函数	-
输入参数{in}	
-	-
输出参数{out}	
-	-
返回值	
-	-

例如:

/\* disable the BKP domain reset \*/

rcu\_bkp\_reset\_disable();



## 函数 rcu\_system\_clock\_source\_config

函数rcu\_system\_clock\_source\_config描述见下表:

表 3-267. 函数 rcu\_system\_clock\_source\_config

	-,	
函数名称	rcu_system_clock_source_config	
函数原形	<pre>void rcu_system_clock_source_config(uint32_t ck_sys);</pre>	
功能描述	配置选择系统时钟源	
先决条件	-	
被调用函数	-	
ck_sys	系统时钟源选择	
RCU_CKSYSSRC_I	V4 IV OV ID COMPLET // V OV OVORTET //	
RC8M	选择CK_IRC8M时钟作为CK_SYS时钟源	
RCU_CKSYSSRC_	本校CV HYTAI Http://th. CVCHttp://	
HXTAL	选择CK_HXTAL时钟作为CK_SYS时钟源	
RCU_CKSYSSRC_	生权CK DITH钟作并CK SASH钟展	
PLL	选择CK_PLL时钟作为CK_SYS时钟源	
输出参数{out}		
-	-	
返回值		
-	-	

#### 例如:

/\* configure the CK\_HXTAL as the CK\_SYS source \*/

rcu\_system\_clock\_source\_config(RCU\_CKSYSSRC\_HXTAL);

## 函数 rcu\_system\_clock\_source\_get

函数rcu\_system\_clock\_source\_get描述见下表:

表 3-268. 函数 rcu\_system\_clock\_source\_get

,, , ==== = ==========================		
函数名称	rcu_system_clock_source_get	
函数原形	uint32_t rcu_system_clock_source_get(void);	
功能描述	获取系统时钟源选择状态	
先决条件	-	
被调用函数	-	
-	-	
	输出参数{out}	
-	-	
uint32_t	RCU_SCSS_IRC8M/RCU_SCSS_HXTAL/RCU_SCSS_PLL	



uint32\_t temp\_cksys\_status;

/\* get the CK\_SYS source \*/

temp\_cksys\_status = rcu\_system\_clock\_source\_get();

## 函数 rcu\_ahb\_clock\_config

函数rcu\_ahb\_clock\_config描述见下表:

## 表 3-269. 函数 rcu\_ahb\_clock\_config

函数名称	rcu_ahb_clock_config		
函数原形	void rcu_ahb_clock_config(uint32_t ck_ahb);		
功能描述	配置AHB时钟预分频选择		
先决条件	-		
被调用函数	-		
输入参数{in}			
ck_ahb	AHB预分频选择		
RCU_AHB_CKSYS	选择CK_SYS时钟x分频(x=1, 2, 4, 8, 16, 64, 128, 256, 512)		
_DIVx	选择UN_S1S的 研X分例(X=1, 2, 4, 6, 10, 64, 126, 236, 512)		
输出参数{out}			
-			
返回值			

例如:

/\* configure CK\_SYS/128 \*/

rcu\_ahb\_clock\_config(RCU\_AHB\_CKSYS\_DIV128);

## 函数 rcu\_apb1\_clock\_config

函数rcu\_apb1\_clock\_config描述见下表:

## 表 3-270. 函数 rcu\_apb1\_clock\_config

函数名称	rcu_apb1_clock_config	
函数原形	<pre>void rcu_apb1_clock_config(uint32_t ck_apb1);</pre>	
功能描述	配置APB1时钟预分频选择	
先决条件	-	
被调用函数	-	
输入参数{in}		
ck_apb1	APB1预分频选择	
RCU_APB1_CKAH	选择CK_AHB时钟x分频作为CK_APB1时钟(x=1,2,4,8,16)	
B_DIVx		



输出参数{out}	
-	-
返回值	

/\* configure CK\_AHB/16 as CK\_APB1 \*/

rcu\_apb1\_clock\_config(RCU\_APB1\_CKAHB\_DIV16);

## 函数 rcu\_apb2\_clock\_config

函数rcu\_apb2\_clock\_config描述见下表:

#### 表 3-271. 函数 rcu apb2 clock config

水 O Zi ii 函	次 0 27 1. 函数 10d_upb2_clook_colling	
函数名称	rcu_apb2_clock_config	
函数原形	<pre>void rcu_apb2_clock_config(uint32_t ck_apb2);</pre>	
功能描述	配置APB2时钟预分频选择	
先决条件	-	
被调用函数	-	
输入参数{in}		
ck_apb2	APB2预分频选择	
RCU_APB2_CKAH	生权CV ALIDITE SELECTION APPOINT (v. 4.2.4.9.46.)	
B_DIVx	选择CK_AHB时钟x分频作为CK_APB2时钟(x=1,2,4,8,16)	
输出参数{out}		
-	-	
返回值		
-	-	

## 例如:

/\* configure CK\_AHB/8 as CK\_APB2 \*/

rcu\_apb2\_clock\_config(RCU\_APB2\_CKAHB\_DIV8);

## 函数 rcu\_adc\_clock\_config

函数rcu\_adc\_clock\_config描述见下表:

#### 表 3-272. 函数 rcu\_adc\_clock\_config

函数名称	rcu_adc_clock_config
函数原形	void rcu_adc_clock_config(rcu_adc_clock_enum ck_adc);
功能描述	配置adc时钟预分频选择
先决条件	-
被调用函数	-
输入参数{in}	



ck_adc	ADC预分频选择,具体参考rcu_adc_clock_enum	
RCU_ADCCK_IRC2	A TO COM TO A PORT OF	
8M_DIV2	选择(IRC28M / 2)作为CK_ADC时钟	
RCU_ADCCK_IRC2	选择内部28M RC振荡器时钟作为CK_ADC时钟	
8M		
RCU_ADCCK_AHB	サゼ ALIDRH 5h かい 八 路 佐 土 CV AD CRE 5th (v. 2.5.7.0)	
_DIVx	选择AHB时钟的x分频作为CK_ADC时钟(x=3,5,7,9)	
RCU_ADCCK_APB	选择APB2时钟的x分频作为CK ADC时钟(x=2,4,6,8)	
2_DIVx	选择AFDZ的研究对例F/9CK_ADC的研(X=2,4,0,0)	
输出参数{out}		
-	-	
返回值		
-	-	

/\* configure the ADC prescaler factor \*/

rcu\_adc\_clock\_config(RCU\_ADCCK\_IRC28M);

## 函数 rcu\_ckout\_config

函数rcu\_ckout\_config描述见下表:

## 表 3-273. 函数 rcu\_ckout\_config

	_onout_oomig	
函数名称	rcu_ckout_config	
函数原形	<pre>void rcu_ckout_config(uint32_t ckout_src, uint32_t ckout_div);</pre>	
功能描述	配置CKOUT时钟源选择及分频系数	
先决条件	-	
被调用函数	-	
输入参数{in}		
ckout_src	CKOUT时钟源选择	
RCU_CKOUTSRC_	T. n+ 64 & 111	
NONE	无时钟输出	
RCU_CKOUTSRC_	冰板中型20M DO托车邮件钟	
IRC28M	选择内部28M RC振荡器时钟	
RCU_CKOUTSRC_	选择内部40K RC振荡器时钟	
IRC40K	选择內部40K KO振物益的 拼	
RCU_CKOUTSRC_	外权机如何注目从长安照叶钟(I VTAI)	
LXTAL	选择外部低速晶体振荡器时钟(LXTAL)	
RCU_CKOUTSRC_	连权交统时如CV CVC	
CKSYS	选择系统时钟CK_SYS	
RCU_CKOUTSRC_	华权中如QM DC 框盘 照叶研	
IRC8M	选择内部8M RC振荡器时钟	
RCU_CKOUTSRC_	选择外部高速晶体振荡器时钟(HXTAL)	



选择CK_PLL时钟		
	本权(CV DII / 2)叶钟	
选择(CK_PLL / 2)时钟		
输入参数{in}		
CKOUT分频系数		
将CKOUT所选时钟x分频(x=1,2,4,8,16,32,64,128)		
输出参数{out}		
-		
返回值		
-		

/\* configure the HXTAL as CK\_OUT clock source \*/
rcu\_ckout\_config(RCU\_CKOUTSRC\_HXTAL, RCU\_CKOUT\_DIV1);

## 函数 rcu\_pll\_config

函数rcu\_pll\_config描述见下表:

表 3-274. 函数 rcu\_pll\_config

<b>秋 5-214. 函数 ICu_</b>	_pn_comg	
函数名称	rcu_pll_config	
函数原形	void rcu_pll_config(uint32_t pll_src, uint32_t pll_mul);	
功能描述	配置主PLL时钟	
先决条件	-	
被调用函数	-	
	输入参数{in}	
pll_src	PLL时钟源选择	
RCU_PLLSRC_IRC	(IDCOM / 2)並生权为UI 叶纯的叶纯酒	
8M_DIV2	(IRC8M / 2)被选择为PLL时钟的时钟源	
RCU_PLLSRC_HXT	HXTAL时钟被选择为PLL时钟的时钟源	
AL	TATALIN 针似处纬为FLL的 针的的 针像	
输入参数{in}		
pll_mul	PLL时钟倍频因子	
RCU_PLL_MULx	PLL源时钟 * x (x = 232)	
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\* configure the PLL \*/



rcu\_pll\_config(RCU\_PLLSRC\_HXTAL, RCU\_PLL\_MUL10);

## 函数 rcu\_usart\_clock\_config

函数rcu\_usart\_clock\_config描述见下表:

## 表 3-275. 函数 rcu\_usart\_clock\_config

函数名称	rcu_usart_clock_config		
函数原形	void rcu_usart_clock_config(uint32_t ck_usart);		
功能描述	配置串口时钟		
先决条件	-		
被调用函数	-		
	输入参数{in}		
ck_usart	USART0输入时钟源		
RCU_USART0SRC	₩ ₩ OV ADDOINE SEE WE HOW LICAD TOUN SEE		
_CKAPB2	选择CK_APB2时钟作为CK_USART0时钟		
RCU_USART0SRC	Y TO COURT EN IN THOSE TICK DEPORT EN		
_CKSYS	选择CK_SYS时钟作为CK_USART0时钟		
RCU_USART0SRC	**************************************		
_LXTAL	选择CK_LXTAL时钟作为CK_USART0时钟		
RCU_USART0SRC	** +¥ CK IDCOM#+ 5th /r ** CK IICADTOF+ 5th		
_IRC8M	选择CK_IRC8M时钟作为CK_USART0时钟		
输出参数{out}			
-	-		
返回值			
-	-		

例如:

/\* configure the USART \*/

rcu\_usart\_clock\_config(RCU\_USART0SRC\_CKAPB2);

## 函数 rcu\_rtc\_clock\_config

函数rcu\_rtc\_clock\_config描述见下表:

## 表 3-276. 函数 rcu\_rtc\_clock\_config

函数名称	rcu_rtc_clock_config
函数原形	<pre>void rcu_rtc_clock_config(uint32_t rtc_clock_source);</pre>
功能描述	配置RTC时钟
先决条件	-
被调用函数	-
	输入参数{in}
rtc_clock_source	RTC时钟源选择



RCU_RTCSRC_NO	未选择时钟
NE	VIVE TAND
RCU_RTCSRC_LX	选择CK_LXTAL作为RTC时钟源
TAL	延择OK_LXTALIF ∕3KTO的 积极
RCU_RTCSRC_IRC	选择内部40K RC振荡器时钟作为RTC时钟源
40K	选择內部40K KC振物益的 拼作为KTC的 拼源
RCU_RTCSRC_HX	选择外部高速晶振32分频作为RTC时钟源
TAL_DIV32	选择介品同还明派32分列F/ARTO时程源
	输出参数{out}
-	-
	返回值
-	-

/\* configure the RTC clock source selection \*/

rcu\_rtc\_clock\_config(RCU\_RTCSRC\_IRC40K);

## 函数 rcu\_hxtal\_prediv\_config

函数rcu\_hxtal\_prediv\_config描述见下表:

表 3-277. 函数 rcu hxtal prediv config

农 5-277. 函数 red_inxtal_prediv_comig		
函数名称	rcu_hxtal_prediv_config	
函数原形	<pre>void rcu_hxtal_prediv_config(uint32_t hxtal_prediv);</pre>	
功能描述	配置HXTAL作为PLL输入源分频因子	
先决条件	-	
被调用函数	-	
输入参数{in}		
hxtal_prediv	PLL时钟源分频因子选择	
RCU_PLL_PREDVx	HXTAL的x分频作为PLL时钟(x=116)	
输出参数{out}		
-	-	
	返回值	
-	-	

## 例如:

/\* configure the PLL clock source selection \*/

rcu\_hxtal\_prediv\_config(RCU\_PLL\_PREDIV2);

## 函数 rcu\_lxtal\_drive\_capability\_config

函数rcu\_lxtal\_drive\_capability\_config描述见下表:



## 表 3-278. 函数 rcu\_lxtal\_drive\_capability\_config

函数名称	rcu_lxtal_drive_capability_config	
函数原形	void rcu_lxtal_drive_capability_config(uint32_t lxtal_dricap);	
功能描述	配置LXTAL驱动能力	
先决条件	-	
被调用函数	-	
	输入参数{in}	
lxtal_dricap	LXTAL驱动能力	
RCU_LXTAL_LOW	M JEST T	
DRI	低驱动力	
RCU_LXTAL_MED_	<b>中</b> 化顶型 十	
LOWDRI	中低驱动力	
RCU_LXTAL_MED_	中立呕斗力	
HIGHDRI	中高驱动力	
RCU_LXTAL_HIGH	高驱动力	
DRI	向犯列 <i>刀</i>	
输出参数{out}		
-	-	
	返回值	
-	-	

## 例如:

/\* configure the LXTAL drive capability \*/

rcu\_lxtal\_drive\_capability\_config(RCU\_LAXTAL\_LOWDRI);

## 函数 rcu\_flag\_get

函数rcu\_flag\_get描述见下表:

表 3-279. 函数 rcu\_flag\_get

	0_0
函数名称	rcu_flag_get
函数原形	FlagStatus rcu_flag_get (rcu_flag_enum flag);
功能描述	获取时钟稳定和外设复位标志
先决条件	-
被调用函数	-
	输入参数{in}
flag	时钟稳定和外设复位标志,参考rcu_flag_enum
RCU_FLAG_IRC40	IRC40K稳定标志
KSTB	INO40N怎定你心
RCU_FLAG_LXTAL	LXTAL稳定标志
STB	LATAL信足外心
RCU_FLAG_IRC8M	IRC8M稳定标志
STB	INCOM信息



RCU_FLAG_HXTAL	LIVITAL 142 CYL. +
STB	HXTAL稳定标志
RCU_FLAG_PLLST	
В	PLL时钟稳定标志
RCU_FLAG_IRC28	IDC20M##.c2+C-+
MSTB	IRC28M稳定标志
RCU_FLAG_V12RS	1.2V电压域复位标志
T	1.20 电压或复位协心
RCU_FLAG_OBLR	选项字节复位标志
ST	选
RCU_FLAG_EPRS	外部引脚复位标志
Т	江即 开牌 友 医你心
RCU_FLAG_PORR	电源复位标志
ST	电你友世外心
RCU_FLAG_SWRS	软件复位标志
Τ	<b>状</b>
RCU_FLAG_FWDG	独立看门狗复位标志
TRST	35.241196及世体心
RCU_FLAG_WWD	窗口看门狗复位标志
GTRST	図 口有 1 7 约 及 匹 你 心
RCU_FLAG_LPRST	低电压复位标志
输出参数{out}	
-	-
	返回值
-	SET或RESET

/\* get the clock stabilization flag \*/
if(RESET != rcu\_flag\_get(RCU\_FLAG\_LXTALSTB)){
}

## 函数 rcu\_all\_reset\_flag\_clear

函数rcu\_all\_reset\_flag\_clear描述见下表:

## 表 3-280. 函数 rcu\_all\_reset\_flag\_clear

函数名称	rcu_all_reset_flag_clear
函数原形	void rcu_all_reset_flag_clear(void);
功能描述	清除所有复位标志位
先决条件	-
被调用函数	-
-	-



输出参数{out}		
-	-	

/\* clear all the reset flag \*/

rcu\_all\_reset\_flag\_clear();

## 函数 rcu\_interrupt\_flag\_get

函数rcu\_interrupt\_flag\_get描述见下表:

表 3-281. 函数 rcu\_interrupt\_flag\_get

函数名称	rcu_interrupt_flag_get
函数原形	FlagStatus rcu_interrupt_flag_get(rcu_int_flag_enum int_flag);
功能描述	获取时钟稳定中断和时钟阻塞中断标志
先决条件	-
被调用函数	-
	输入参数{in}
Int_flag	中断以及CKM标志,参考rcu_int_flag_enum
RCU_INT_FLAG_IR	IRC40K稳定中断标志
C40KSTB	INO40N億足中對你心
RCU_INT_FLAG_L	LXTAL稳定中断标志
XTALSTB	LATAL 信足中 例 你心
RCU_INT_FLAG_IR	IRC8M稳定中断标志
C8MSTB	INCOM信化中期协心
RCU_INT_FLAG_H	HXTAL稳定中断标志
XTALSTB	IIATAL 怎是中國的心
RCU_INT_FLAG_P	PLL稳定中断标志
LLSTB	I LL 德足中 则你心
RCU_INT_FLAG_IR	IRC28M稳定中断标志
C28MSTB	INOZOW lle 是中國的心
RCU_INT_FLAG_C	HXTAL时钟阻塞中断标志
KM	HATALII) 扩阻签个例你心
	输出参数{out}
-	-
	返回值
FlagStatus	SET 或 RESET

例如:

/\* get the clock stabilization interrupt flag \*/

if(SET == rcu\_interrupt\_flag\_get(RCU\_INT\_FLAG\_HXTALSTB)){



}

## 函数 rcu\_interrupt\_flag\_clear

函数rcu\_interrupt\_flag\_clear描述见下表:

#### 表 3-282. 函数 rcu\_interrupt\_flag\_clear

	interrupt_nag_crear
函数名称	rcu_interrupt_flag_clear
函数原形	void rcu_interrupt_flag_clear (rcu_int_flag_clear_enum int_flag_clear);
功能描述	清除中断标志和时钟阻塞中断标志
先决条件	-
被调用函数	-
	输入参数{in}
int_flag_clear	时钟稳定和阻塞中断标志清除,参考rcu_int_flag_clear_enum
RCU_INT_FLAG_IR	清除IRC40K稳定中断标志
C40KSTB_CLR	侗体IKO40K 怎是中劇 协心
RCU_INT_FLAG_L	清除LXTAL稳定中断标志
XTALSTB_CLR	相体LATAL 信足于例你心
RCU_INT_FLAG_IR	清除IRC8M稳定中断标志
C8MSTB_CLR	相像INCOM(怎足中的)你心
RCU_INT_FLAG_H	清除HXTAL稳定中断标志
XTALSTB_CLR	· · · · · · · · · · · · · · · · · · ·
RCU_INT_FLAG_P	清除PLL稳定中断标志
LLSTB_CLR	相例 LL信定于可仰心
RCU_INT_FLAG_IR	清除IRC28M稳定中断标志
C28MSTB_CLR	捐物II(OZOW/您定订·助/你心
RCU_INT_FLAG_C	清除HXTAL时钟阻塞中断标志
KM_CLR	何你 <b>几个! AL</b> PJ 扩阻差中例你心
输出参数{out}	
-	•
	返回值
-	•

例如:

/\* clear the interrupt HXTAL stabilization interrupt flag \*/

rcu\_interrupt\_flag\_clear(RCU\_INT\_FLAG\_HXTALSTB\_CLR);

## 函数 rcu\_interrupt\_enable

函数rcu\_interrupt\_enable描述见下表:

## 表 3-283. 函数 rcu\_interrupt\_enable

函数名称	rcu_interrupt_enable
函数原形	void rcu_interrupt_enable (rcu_int_enum stab_int);



功能描述	使能时钟稳定中断
先决条件	-
被调用函数	-
	输入参数{in}
stb_int	时钟稳定中断,具体参考rcu_int_enum
RCU_INT_IRC40KS	使能IRC40K稳定中断
TB	使形KC40K怎定中例
RCU_INT_LXTALS	使能LXTAL稳定中断
TB	使能LATAL 标处中例
RCU_INT_IRC8MS	使能IRC8M稳定中断
TB	文化INCOM  徳足十岁
RCU_INT_HXTALS	使能HXTAL稳定中断
TB	実形  八下
RCU_INT_PLLSTB	使能PLL稳定中断
RCU_INT_IRC28M	使能IRC28M稳定中断
STB	使化ING20M 标准中期
输出参数{out}	
-	-
	返回值
-	-

/\* enable the HXTAL stabilization interrupt \*/

rcu\_interrupt\_enable(RCU\_INT\_HXTALSTB);

## 函数 rcu\_interrupt\_disable

函数rcu\_interrupt\_disable描述见下表:

表 3-284. 函数 rcu\_interrupt\_disable

-	- · · -		
函数名称	rcu_interrupt_disable		
函数原形	void rcu_interrupt_disable (rcu_int_enum stab_int);		
功能描述	除能时钟稳定中断		
先决条件	-		
被调用函数	-		
	输入参数{in}		
stb_int	时钟稳定中断,具体参考rcu_int_enum		
RCU_INT_IRC40KS	於 IDC 40K		
TB	除能IRC40K稳定中断		
RCU_INT_LXTALS	TA ARI VI AI TO A HINT		
TB	除能LXTAL稳定中断		
RCU_INT_IRC8MS	除能IRC8M稳定中断		
ТВ			

## GD32E23x 固件库使用指南

RCU_INT_HXTALS TB	除能HXTAL稳定中断		
RCU_INT_PLLSTB	除能PLL稳定中断		
RCU_INT_IRC28M	除能IRC28M稳定中断		
STB	家化INO20M 怎足中倒		
	输出参数{out}		
-	-		
返回值			
-	-		

例如:

/\* disable the HXTAL stabilization interrupt \*/

rcu\_interrupt\_disable(RCU\_INT\_HXTALSTB);

## 函数 rcu\_osci\_stab\_wait

函数rcu\_osci\_stab\_wait描述见下表:

表 3-285. 函数 rcu\_osci\_stab\_wait

函数名称	rcu_osci_stab_wait	
函数原形	ErrStatus rcu_osci_stab_wait(rcu_osci_type_enum osci);	
功能描述	等待振荡器稳定标志位置位或振荡器起振超时	
先决条件	-	
被调用函数	rcu_flag_get	
	输入参数{in}	
osci	振荡器类型,参考rcu_osci_type_enum	
RCU_HXTAL	高速晶体振荡器	
RCU_LXTAL	低速晶体振荡器	
RCU_IRC8M	内部8M RC振荡器	
RCU_IRC28M	内部28M RC振荡器	
RCU_IRC40K	内部40K RC振荡器	
RCU_PLL_CK	锁相环	
	输出参数{out}	
-	-	
ErrStatus	SUCCESS 或 ERROR	

例如:

```
/* wait for oscillator stabilization flag */
if(SUCCESS == rcu_osci_stab_wait(RCU_HXTAL)){
}
```



## 函数 rcu\_osci\_on

函数rcu\_osci\_on描述见下表:

## 表 3-286. 函数 rcu\_osci\_on

函数名称	rcu_osci_on	
函数原形	void rcu_osci_on(rcu_osci_type_enum osci);	
功能描述	打开振荡器	
先决条件	-	
被调用函数	-	
osci	振荡器类型,参考rcu_osci_type_enum	
RCU_HXTAL	高速晶体振荡器	
RCU_LXTAL	低速晶体振荡器	
RCU_IRC8M	内部8M RC振荡器	
RCU_IRC28M	内部28M RC振荡器	
RCU_IRC40K	内部40K RC振荡器	
RCU_PLL_CK	锁相环	
输出参数{out}		
-	-	
-	-	

## 例如:

/\* turn on the high speed crystal oscillator \*/

 $rcu\_osci\_on(RCU\_HXTAL);$ 

## 函数 rcu\_osci\_off

函数rcu\_osci\_off描述见下表:

表 3-287. 函数 rcu\_osci\_off

	· · · · · · · · · · · · · · · · · · ·	
函数名称	rcu_osci_off	
函数原形	<pre>void rcu_osci_off(rcu_osci_type_enum osci);</pre>	
功能描述	关闭振荡器	
先决条件	-	
被调用函数	-	
输入参数{in}		
osci	振荡器类型,参考rcu_osci_type_enum	
RCU_HXTAL	高速晶体振荡器	
RCU_LXTAL	低速晶体振荡器	
RCU_IRC8M	内部8M RC振荡器	
RCU_IRC28M	内部28M RC振荡器	
RCU_IRC40K	内部40K RC振荡器	



RCU_PLL_CK	锁相环		
	输出参数{out}		
-	-		
返回值			
-	-		

/\* turn off the high speed crystal oscillator \*/

rcu\_osci\_off(RCU\_HXTAL);

## 函数 rcu\_osci\_bypass\_mode\_enable

函数rcu\_osci\_bypass\_mode\_enable描述见下表:

表 3-288. 函数 rcu\_osci\_bypass\_mode\_enable

· · · · · · · · · · · · · · · · · · ·	_000i_bypa00_inida0_onabi0	
函数名称	rcu_osci_bypass_mode_enable	
函数原形	void rcu_osci_bypass_mode_enable(rcu_osci_type_enum osci);	
功能描述	使能振荡器时钟旁路模式	
先决条件	HXTALEN或LXTALEN应在使能振荡器时钟旁路模式前先复位	
被调用函数	-	
输入参数{in}		
osci	振荡器类型,参考rcu_osci_type_enum	
RCU_HXTAL	高速晶体振荡器	
RCU_LXTAL	低速晶体振荡器	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* enable the high speed crystal oscillator bypass mode \*/

rcu\_osci\_bypass\_mode\_enable(RCU\_HXTAL);

## 函数 rcu\_osci\_bypass\_mode\_disable

函数rcu\_osci\_bypass\_mode\_disable描述见下表:

## 表 3-289. 函数 rcu\_osci\_bypass\_mode\_disable

函数名称	rcu_osci_bypass_mode_disable
函数原形	void rcu_osci_bypass_mode_disable(rcu_osci_type_enum osci);
功能描述	除能振荡器时钟旁路模式
先决条件	HXTALEN或LXTALEN应在使能振荡器时钟旁路模式前先复位
被调用函数	-



输入参数{in}		
osci	振荡器类型,参考rcu_osci_type_enum	
RCU_HXTAL	高速晶体振荡器	
RCU_LXTAL	低速晶体振荡器	
输出参数{out}		
-	-	
返回值		
-	-	

/\* disable the HXTAL clock monitor \*/

rcu\_hxtal\_clock\_monitor\_disable();

## 函数 rcu\_hxtal\_clock\_monitor\_enable

函数rcu\_hxtal\_clock\_monitor\_enable描述见下表:

#### 表 3-290. 函数 rcu\_hxtal\_clock\_monitor\_enable

大 0 200. 四次 rou_inkui_olook_inolikoi_oliublo		
函数名称	rcu_hxtal_clock_monitor_enable	
函数原形	<pre>void rcu_hxtal_clock_monitor_enable(void);</pre>	
功能描述	使能HXTAL时钟监视器	
先决条件	-	
被调用函数	-	
-	-	
	输出参数{out}	
-	-	
返回值		
-	-	

#### 例如:

/\* enable the HXTAL clock monitor \*/

rcu\_hxtal\_clock\_monitor\_enable();

## 函数 rcu\_hxtal\_clock\_monitor\_disable

函数rcu\_hxtal\_clock\_monitor\_disable描述见下表:

## 表 3-291. 函数 rcu\_hxtal\_clock\_monitor\_disable

函数名称	rcu_hxtal_clock_monitor_disable
函数原形	void rcu_hxtal_clock_monitor_disable(void);
功能描述	除能HXTAL时钟监视器
先决条件	-



被调用函数	-		
-	-		
输出参数{out}			
-	-		
返回值			
-	-		

/\* disable the HXTAL clock monitor \*/

rcu\_hxtal\_clock\_monitor\_disable();

## 函数 rcu\_irc8m\_adjust\_value\_set

函数rcu\_irc8m\_adjust\_value\_set描述见下表:

表 3-292. 函数 rcu\_irc8m\_adjust\_value\_set

函数名称	rcu_irc8m_adjust_value_set	
函数原形	void rcu_irc8m_adjust_value_set(uint32_t irc8m_adjval);	
功能描述	设置内部8MHz RC振荡器时钟调整值	
先决条件	-	
被调用函数	-	
输入参数{in}		
irc8m_adjval	IRC8M调整值(0到0x1F之间)	
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\* set the IRC8M adjust value \*/

rcu\_irc8m\_adjust\_value\_set(0x10);

## 函数 rcu\_irc28m\_adjust\_value\_set

函数rcu\_irc28m\_adjust\_value\_set描述见下表:

表 3-293. 函数 rcu\_irc28m\_adjust\_value\_set

函数名称	rcu_irc28m_adjust_value_set
函数原形	void rcu_irc28m_adjust_value_set(uint32_t irc28m_adjval);
功能描述	设置内部28MHz RC振荡器时钟调整值
先决条件	-
被调用函数	-



	输入参数{in}	
irc28m_adjval	IRC28M调整值(0到0x1F之间)	
	输出参数{out}	
-	-	
返回值		
-	-	

/\* set the IRC28M adjust value \*/

rcu\_irc28m\_adjust\_value\_set(0x10);

## 函数 rcu\_voltage\_key\_unlock

函数rcu\_voltage\_key\_unlock描述见下表:

表 3-294. 函数 rcu\_voltage\_key\_unlock

函数名称     rcu_voltage_key_unlock       函数原形     void rcu_voltage_key_unlock(void);       功能描述     解锁电压寄存器       先决条件     -       被调用函数     -       输入参数{in}       -     -       物出参数{out}       -     返回值	大 c = c ii 出次 i c i i i j i i i i j i i i i i i i i i			
功能描述     解锁电压寄存器       先决条件     -       被调用函数     -       输入参数{in}     -       输出参数{out}     -       返回值	函数名称	rcu_voltage_key_unlock		
先决条件     -       被调用函数     -       输入参数{in}     -       -     -       输出参数{out}     -       返回值	函数原形	void rcu_voltage_key_unlock(void);		
被调用函数     -       输入参数{in}     -       输出参数{out}     -       返回值	功能描述	解锁电压寄存器		
输入参数{in}	先决条件	-		
- 输出参数{out} - 返回值	被调用函数	-		
输出参数{out}       -     返回值		输入参数{in}		
-     返回值	-	-		
返回值		输出参数{out}		
	-	-		
	返回值			
	-	-		

例如:

/\* unlock the voltage key\*/

rcu\_voltage\_key\_unlock();

## 函数 rcu\_deepsleep\_voltage\_set

函数rcu\_deepsleep\_voltage\_set描述见下表:

表 3-295. 函数 rcu\_deepsleep\_voltage\_set

函数名称	rcu_deepsleep_voltage_set
函数原形	void rcu_deepsleep_voltage_set(uint32_t dsvol);
功能描述	设置深度睡眠模式电压值
先决条件	-
被调用函数	-
输入参数{in}	

# GD32E23x 固件库使用指南

dsvol	深度睡眠模式电压值		
RCU_DEEPSLEEP	在深度睡眠模式下内核电压为1.0V		
_V_1_0	在冰及睡眠模式下內核电压力1.0V		
RCU_DEEPSLEEP	在深度睡眠模式下内核电压为 <b>0.9V</b>		
_V_0_9	在冰及睡眠候八下內核电压 <i>为</i> 0.9V		
RCU_DEEPSLEEP	在深度睡眠模式下内核电压为 <b>0.8V</b>		
_V_0_8	在冰及睡眠候八下內核电压 <i>为</i> 0.0V		
RCU_DEEPSLEEP	在深度睡眠模式下内核电压为1.2V		
_V_1_2	仁沐反睡毗侯八下內核电压为1.2V		
	输出参数{out}		
-	-		
	返回值		
-	-		

例如:

/\* set the deep-sleep mode voltage \*/

rcu\_deepsleep\_voltage\_set(RCU\_DEEPSLEEP\_V\_1\_0);

## 函数 rcu\_clock\_freq\_get

函数rcu\_clock\_freq\_get描述见下表:

表 3-296. 函数 rcu\_clock\_freq\_get

函数名称	rcu_clock_freq_get		
函数原形	uint32_t rcu_clock_freq_get(rcu_clock_freq_enum clock);		
功能描述	获取系统、总线以及外设时钟频率		
先决条件	-		
被调用函数	-		
clock	要获取的时钟频率,具体参考rcu_clock_freq_enum		
CK_SYS	系统时钟频率		
CK_AHB	AHB时钟频率		
CK_APB1	APB1时钟频率		
CK_APB2	APB2时钟频率		
CK_ADC	ADC时钟频率		
CK_USART	USART时钟频率		
	输出参数{out}		
-	-		
uint32_t	系统时钟/AHB时钟/APB1时钟/APB2时钟/ADC时钟/USART时钟频率		

例如:

uint32\_t temp\_freq;



/\* get the system clock frequency \*/

temp\_freq = rcu\_clock\_freq\_get(CK\_SYS);

## 3.15. RTC

实时时钟RTC通常被用作时钟日历。位于备份域中的RTC电路,包含一个32位的累加计数器、一个闹钟、一个预分频器、一个分频器以及RTC时钟配置寄存器。章节<u>3.15.1</u>描述了RTC的寄存器列表,章节<u>3.15.2</u>对RTC库函数进行说明。

## 3.15.1. 外设寄存器描述

RTC寄存器列表如下表所示:

#### 表 3-297. RTC 寄存器

寄存器名称	寄存器描述
RTC_TIME	RTC时间寄存器
RTC_DATE	RTC日期寄存器
RTC_CTL	RTC控制寄存器
RTC_STAT	RTC状态寄存器
RTC_PSC	RTC预分频寄存器
RTC_ALRM0TD	RTC闹钟0时间日期寄存器
RTC_WPK	RTC写保护钥匙寄存器
RTC_SS	RTC亚秒寄存器
RTC_SHIFTCTL	RTC移位控制寄存器
RTC_TTS	RTC时间戳时间寄存器
RTC_DTS	RTC时间戳日期寄存器
RTC_SSTS	RTC时间戳亚秒寄存器
RTC_HRFC	RTC高精度频率补偿寄存器
RTC_TAMP	RTC侵入寄存器
RTC_ALRM0SS	RTC闹钟0亚秒寄存器
RTC_BKP0	RTC备份域寄存器0
RTC_BKP1	RTC备份域寄存器1
RTC_BKP2	RTC备份域寄存器2
RTC_BKP3	RTC备份域寄存器3
RTC_BKP4	

## 3.15.2. 外设库函数描述

RTC库函数列表如下表所示:



#### 表 3-298. RTC 库函数

库函数名称	库函数描述
rtc_deinit	复位大多数RTC寄存器
rtc_init	初始化RTC寄存器
rtc_init_mode_enter	进入RTC初始化模式
rtc_init_mode_exit	退出RTC初始化模式
mto monitore over visit	等待直到RTC_TIME和RTC_DATE寄存器与APB时钟同步,并
rtc_register_sync_wait	且阴影寄存器被更新
rtc_current_time_get	获取当前的时间和日期
rtc_subsecond_get	获取当前的亚秒值
rtc_alarm_config	配置RTC闹钟
rtc_alarm_subsecond_config	配置RTC闹钟的亚秒值
rtc_alarm_get	获取RTC闹钟
rtc_alarm_subsecond_get	获取RTC闹钟亚秒值
rtc_alarm_enable	使能RTC 闹钟
rtc_alarm_disable	失能RTC 闹钟
rtc_timestamp_enable	使能RTC 时间戳
rtc_timestamp_disable	失能RTC时间戳
rtc_timestamp_get	获取RTC时间戳时间和日期
rtc_timestamp_subsecond_get	获取RTC时间戳亚秒值
rtc_tamper_enable	使能RTC侵入检测
rtc_tamper_disable	失能RTC侵入检测
rtc_interrupt_enable	使能RTC指定的中断
rtc_interrupt_disable	失能RTC指定中断
rtc_flag_get	获取指定中断标志位
rtc_flag_clear	清除指定中断标志位
rtc_alter_output_config	配置RTC备用输出源
rtc_calibration_config	配置RTC校准寄存器
mto boun adiust	通过在当前时间上增加或者减少一个小时来适应夏令时和冬令
rtc_hour_adjust	时
rtc_second_adjust	调整RTC当前时间的秒或亚秒值
rtc_bypass_shadow_enable	使能RTC影子寄存器
rtc_bypass_shadow_disable	失能RTC影子寄存器
rtc_refclock_detection_enable	使能RTC参考时钟检测功能
rtc_refclock_detection_disable	失能RTC参考时钟检测功能

## 结构体 rtc\_parameter\_struct

## 表 3-299. 结构体 rtc\_parameter\_struct

Member name	Function description
rtc_year	RTC年份值: 0x0 - 0x99(BCD 格式)
rtc_month	RTC月份值(BCD 格式)



rtc_date	RTC日期值: 0x1 - 0x31(BCD 格式)
rtc_day_of_week	RTC星期值(BCD 格式)
rtc_hour	RTC 小时值: 0x1 - 0x12(BCD 格式) or 0x0 - 0x23(BCD 格式)
rtc_minute	RTC分钟值: 0x0 - 0x59(BCD 格式)
rtc_second	RTC秒值: 0x0 - 0x59(BCD 格式)
rtc_factor_asyn	RTC一步分频值: 0x0 - 0x7F
rtc_factor_syn	RTC同步分频值: 0x0 - 0x7FFF
rtc_am_pm	RTC AM/PM 值
rtc_display_format	RTC时间格式

## 结构体 rtc\_alarm\_struct

## 表 3-300. 结构体 rtc\_alarm\_struct

Ke eee. Militario Taranii Terraer	
Member name	Function description
rtc_alarm_mask	RTC闹钟屏蔽
rtc_weekday_or_dat	长宁DTC 阁处 自口期还 自自期口
е	指定RTC闹钟是日期还是星期几
rtc_alarm_day	RTC闹钟日期或者星期几的值(BCD 格式)
rtc_alarm_hour	RTC闹钟小时值: 0x1 - 0x12(BCD 格式) or 0x0 - 0x23(BCD 格式)
rtc_alarm_minute	RTC闹钟分钟值: 0x0 - 0x59(BCD 格式)
rtc_alarm_second	RTC闹钟秒数值: 0x0 - 0x59(BCD 格式)
rtc_am_pm	RTC闹钟AM/PM数值

## 结构体 rtc\_timestamp\_struct

## 表 3-301. 结构体 rtc\_timestamp\_struct

Member name	Function description
rtc_timestamp_mont	RTC时间戳月份值
h	KTO町 四個人力 切 国
rtc_timestamp_date	RTC 时间戳日期值: 0x1 - 0x31(BCD 格式)
rtc_timestamp_day	RTC时间戳星期值(BCD 格式)
rtc_timestamp_hour	RTC 时间戳小时值: 0x1 - 0x12(BCD 格式) or 0x0 - 0x23(BCD 格式)
rtc_timestamp_minu	
te	RTC时间戳分钟值: 0x0 - 0x59(BCD 格式)
rtc_timestamp_seco	RTC时间戳秒数值: 0x0 - 0x59(BCD 格式)
nd	
rtc_am_pm	RTC时间戳AM/PM数值

## 结构体 rtc\_tamper\_struct

## 表 3-302. 结构体 rtc\_tamper\_struct

Member name Function description	
----------------------------------	--

# GD32E23x 固件库使用指南

rtc_tamper_source	RTC侵入检测源
rtc_tamper_trigger	RTC侵入事件检测触发沿
rtc_tamper_filter	RTC 侵入事件检测在电平检测期间需要的连续采样次数
rtc_tamper_sample_ frequency	RTC侵入事件电平模式检测的采样频率
rtc_tamper_prechar ge_enable	RTC在电压电平检测期间的预充电功能
rtc_tamper_prechar ge_time	RTC侵入事件电平检测采样预充电时间,如果预充电功能使能
rtc_tamper_with_tim	RTC侵入事件触发时间戳

## 函数 rtc\_deinit

函数rtc\_deinit描述见下表:

表 3-303. 函数 rtc\_deinit

<u> </u>		
函数名称	rtc_deinit	
函数原型	ErrStatus rtc_deinit(void);	
功能描述	复位大多数RTC寄存器	
先决条件	-	
被调用函数	rcu_periph_reset_enable/ rcu_periph_reset_disable	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
返回值		
ErrStatus	ERROR或SUCCESS	

例如:

/\* reset most of the RTC registers\*/

ErrStatus error\_status = rtc\_deinit();

## 函数 rtc\_init

函数rtc\_init描述见下表:

表 3-304. 函数 rtc\_init

函数名称	rtc_init
函数原型	ErrStatus rtc_init(rtc_parameter_struct* rtc_initpara_struct);
功能描述	初始化RTC寄存器
先决条件	-
被调用函数	-



输入参数{in}		
rtc_initpara_struct	初始化结构体,结构体成员参考 <u>表3-299. 结构体rtc_parameter_struct</u>	
输出参数{out}		
-	-	
返回值		
ErrStatus	ERROR或SUCCESS	

/\* reset most of the RTC registers\*/

ErrStatus error\_status = rtc\_init ();

## 函数 rtc\_init\_mode\_enter

函数rtc\_init\_mode\_enter描述见下表:

#### 表 3-305. 函数 rtc init mode enter

农 5-500. 函数 rtc_mm_mode_enter		
函数名称	rtc_init_mode_enter	
函数原型	ErrStatus rtc_init_mode_enter(void);	
功能描述	进入RTC初始化模式	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
	返回值	
ErrStatus	ERROR或 SUCCESS	

例如:

/\*enter RTC init mode\*/

ErrStatus error\_status = rtc\_init\_mode\_enter ();

## 函数 rtc\_init\_mode\_exit

函数rtc\_init\_mode\_exit描述见下表:

## 表 3-306. 函数 rtc\_init\_mode\_exit

函数名称	rtc_init_mode_exit
函数原型	void rtc_init_mode_exit(void);
功能描述	退出RTC初始化模式
先决条件	-
被调用函数	-



输入参数{in}		
-	-	
输出参数{out}		
-	-	
返回值		
-	-	

/\*exit RTC init mode\*/

rtc\_init\_mode\_exit ();

## 函数 rtc\_register\_sync\_wait

函数rtc\_register\_sync\_wait描述见下表:

表 3-307. 函数 rtc\_register\_sync\_wait

函数名称	rtc_register_sync_wait		
函数原型	ErrStatus rtc_register_sync_wait(void);		
功能描述	等待直到RTC_TIME和RTC_DATE寄存器与APB时钟同步,并且阴影寄存器		
功能抽处	被更新		
先决条件	-		
被调用函数	-		
	输入参数{in}		
-	-		
	输入参数{in}		
-	-		
返回值			
ErrStatus	ERROR或SUCCESS		

例如:

/\*wait until RTC\_TIME and RTC\_DATE registers are synchronized with APB clock, and the shadow registers are updated\*/

ErrStatus error\_status = rtc\_register\_sync\_wait ();

## 函数 rtc\_current\_time\_get

函数rtc\_current\_time\_get描述见下表:

表 3-308. 函数 rtc\_current\_time\_get

函数名称	rtc_current_time_get
函数原型	void rtc_current_time_get(rtc_parameter_struct* rtc_initpara_struct);
功能描述	获取当前的时间和日期



先决条件	-		
被调用函数	-		
输入参数{in}			
-	-		
	输出参数{out}		
rtc_initpara_struct	初始化结构体,结构体成员参考 <u>表3-299. 结构体rtc_parameter_struct</u>		
返回值			
-	-		

/\*get current time and date\*/

rtc\_parameter\_struct rtc\_initpara\_struct;

rtc\_current\_time\_get (&rtc\_initpara\_struct);

## 函数 rtc\_subsecond\_get

函数rtc\_subsecond\_get描述见下表:

表 3-309. 函数 rtc\_subsecond\_get

<del>_</del>	=0
函数名称	rtc_subsecond_get
函数原型	uint32_t rtc_subsecond_get(void);
功能描述	获取当前的亚秒值
先决条件	•
被调用函数	-
输入参数{in}	
-	-
输出参数{out}	
-	-
返回值	
uint32_t	当前的亚秒值(0x00-0xFFFF)

例如:

/\*get current subsecond value\*/

uint32\_t sub\_second = rtc\_subsecond\_get();

## 函数 rtc\_alarm\_config

函数rtc\_alarm\_config描述见下表:

## 表 3-310. 函数 rtc\_alarm\_config

函数名称	rtc_alarm_config
函数原型	<pre>void rtc_alarm_config(rtc_alarm_struct* rtc_alarm_time);</pre>



功能描述	配置RTC闹钟
先决条件	-
被调用函数	-
输入参数{in}	
rtc_alarm_time	闹钟结构体,结构体成员参考 <u>表3-300. 结构体rtc_alarm_<b>struct</b></u>
输出参数{out}	
-	-
返回值	
-	-

/\*rtc\_alarm\_config\*/

rtc\_alarm\_struct rtc\_alarm\_time;

rtc\_alarm\_config (&rtc\_alarm\_time);

## 函数 rtc\_alarm\_subsecond\_config

函数rtc\_alarm\_subsecond\_config描述见下表:

表 3-311. 函数 rtc\_alarm\_subsecond\_config

_	m_subsecond_comg
函数名称	rtc_alarm_subsecond_config
函数原型	void rtc_alarm_subsecond_config(uint32_t mask_subsecond, uint32_t
	subsecond);
功能描述	配置RTC闹钟的亚秒值
先决条件	-
被调用函数	-
	输入参数{in}
mask_subsecond	闹钟亚秒屏蔽位
RTC_MASKSSC_0_14	屏蔽闹钟亚秒设置
RTC_MASKSSC_1_14	屏蔽RTC_ALRM0SS_SSC[14:1], SSC[0]位用于时间匹配
RTC_MASKSSC_2_14	屏蔽RTC_ALRM0SS_SSC[14:2],SSC[1:0]位用于时间匹配
RTC_MASKSSC_3_14	屏蔽RTC_ALRM0SS_SSC[14:3],SSC[2:0]位用于时间匹配
RTC_MASKSSC_4_14	屏蔽RTC_ALRM0SS_SSC[14:4],SSC[3:0]位用于时间匹配
RTC_MASKSSC_5_14	屏蔽RTC_ALRM0SS_SSC[14:5],SSC[4:0]位用于时间匹配
RTC_MASKSSC_6_14	屏蔽RTC_ALRM0SS_SSC[14:6],SSC[5:0]位用于时间匹配
RTC_MASKSSC_7_14	屏蔽RTC_ALRM0SS_SSC[14:7],SSC[6:0]位用于时间匹配
RTC_MASKSSC_8_14	屏蔽RTC_ALRM0SS_SSC[14:8],SSC[7:0]位用于时间匹配
RTC_MASKSSC_9_14	屏蔽RTC_ALRM0SS_SSC[14:9],SSC[8:0]位用于时间匹配
RTC_MASKSSC_10_1	屏蔽RTC_ALRM0SS_SSC[14:10],SSC[9:0]位用于时间匹配
4	/# MX N TO_ALKINIO3S_33C[14.TO],33C[9.U]亚州丁时间匹配
RTC_MASKSSC_11_1	屏蔽RTC_ALRM0SS_SSC[14:11],SSC[10:0]位用于时间匹配
4	/开版NTC_ALKINU33_336[14.11],336[10.0]並用于时间控制

# GD32E23x 固件库使用指南

RTC_MASKSSC_12_1 4	屏蔽RTC_ALRM0SS_SSC[14:12],SSC[11:0]位用于时间匹配	
RTC_MASKSSC_13_1 4	屏蔽RTC_ALRM0SS_SSC[14:13],SSC[12:0]位用于时间匹配	
RTC_MASKSSC_14	屏蔽RTC_ALRM0SS_SSC[14],SSC[13:0]位用于时间匹配	
RTC_MASKSSC_NON E	无屏蔽,SSC[14:0]位用于时间匹配	
输入参数{in}		
subsecond	闹钟亚秒值(0x000 - 0x7FFF)	
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\*configure subsecond of RTC alarm\*/

rtc\_subsecond\_config(RTC\_MASKSSC\_9\_14, 0x7FFF);

## 函数 rtc\_alarm\_enable

函数rtc\_alarm\_enable描述见下表:

表 3-312. 函数 rtc alarm enable

N O O 121 EL M 100 LINE INC.		
函数名称	rtc_alarm_enable	
函数原型	void rtc_alarm_enable(void);	
功能描述	使能RTC闹钟	
先决条件	-	
被调用函数	-	
· 输入参数{in}		
-	-	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\*enable RTC alarm\*/

rtc\_alarm\_enable();

## 函数 rtc\_alarm\_disable

函数rtc\_alarm\_disable描述见下表:



## 表 3-313. 函数 rtc\_alarm\_disable

	<del>-</del>	
函数名称	rtc_alarm_disable	
函数原型	ErrStatus rtc_alarm_disable(void);	
功能描述	失能RTC闹钟	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
返回值		
ErrStatus	ERROR或SUCCESS	

例如:

/\*disable RTC alarm\*/

ErrStatus error\_status = rtc\_alarm\_disable();

## 函数 rtc\_alarm\_get

函数rtc\_alarm\_get描述见下表:

表 3-314. 函数 rtc\_alarm\_get

rtc_alarm_get	
void rtc_alarm_get(rtc_alarm_struct* rtc_alarm_time);	
获取RTC闹钟	
-	
-	
输入参数{in}	
-	
输出参数{out}	
闹钟结构体,结构体成员参考 <u>表3-300. 结构体rtc_alarm_<b>struct</b></u>	
返回值	
-	

例如:

/\*disable RTC alarm\*/

rtc\_alarm\_struct rtc\_alarm\_time;

rtc\_alarm\_get (&rtc\_alarm\_time);



## 函数 rtc\_alarm\_subsecond\_get

函数rtc\_alarm\_subsecond\_get描述见下表:

表 3-315. 函数 rtc\_alarm\_subsecond\_get

函数名称	rtc_alarm_subsecond_get
函数原型	uint32_t rtc_alarm_subsecond_get(void);
功能描述	获取RTC闹钟亚秒值
先决条件	-
被调用函数	-
输入参数{in}	
-	-
输出参数{out}	
-	-
返回值	
uint32_t	RTC 闹钟亚秒值(0x0-0x3FFF)

例如:

/\*get RTC alarm subsecond\*/

uint32\_t subsecond = rtc\_alarm\_subsecond\_get();

## 函数 rtc\_timestamp\_enable

函数can\_init描述见下表:

表 3-316. 函数 rtc\_timestamp\_enable

函数名称	rtc_timestamp_enable
	rtc_timestamp_enable
函数原型	void rtc_timestamp_enable(uint32_t edge);
功能描述	使能RTC时间戳
先决条件	-
被调用函数	-
输入参数{in}	
edge	选定哪种边沿触发时间戳检测
RTC_TIMESTAMP_RIS	L 전 VII 모르나카파이 국 시 국 W IV III
ING_EDGE	上升沿是时间戳事件有效检测沿
RTC_TIMESTAMP_FA	THOU FIRE COMPANIES AL - CAMPINA
LLING_EDGE	下降沿是时间戳事件有效检测沿
输出参数{out}	
-	-
返回值	
-	-

例如:



/\*enable RTC time-stamp\*/

rtc\_timestamp\_enable (RTC\_TIMESTAMP\_RISING\_EDGE);

## 函数 rtc\_timestamp\_disable

函数rtc\_timestamp\_disable描述见下表:

表 3-317. 函数 rtc\_timestamp\_disable

<del>-</del>	· <del>-</del>
函数名称	rtc_timestamp_disable
函数原型	void rtc_timestamp_disable(void);
功能描述	失能RTC时间戳
先决条件	-
被调用函数	-
输入参数{in}	
-	-
输出参数{out}	
-	-
返回值	
-	-

例如:

/\*disable RTC time-stamp\*/

rtc\_timestamp\_disable ();

## 函数 rtc\_timestamp\_get

函数rtc\_timestamp\_get描述见下表:

表 3-318. 函数 rtc\_timestamp\_get

函数名称	rtc_timestamp_get
函数原型	void rtc_timestamp_get(rtc_timestamp_struct* rtc_timestamp);
功能描述	获取RTC时间戳时间和日期
先决条件	-
被调用函数	-
输入参数{in}	
-	-
输出参数{out}	
rtc_timestamp	时间戳结构体,结构体成员参考 <u>表3-301. 结构体 rtc_timestamp_struct</u>
返回值	
-	-

例如:



/\* get RTC timestamp time and date \*/

rtc\_timestamp\_struct rtc\_timestamp;

rtc\_timestamp\_get(& rtc\_timestamp);

## 函数 rtc\_timestamp\_subsecond\_get

函数rtc\_timestamp\_subsecond\_get描述见下表:

表 3-319. 函数 rtc\_timestamp\_subsecond\_get

rtc_timestamp_subsecond_get	
uint32_t rtc_timestamp_subsecond_get(void);	
获取RTC时间戳亚秒值	
-	
-	
输入参数{in}	
-	
输出参数{out}	
-	
返回值	
RTC时间戳亚秒值	

例如:

/\* get RTC time-stamp subsecond \*/

uint32\_t subsecond = rtc\_timestamp\_subsecond\_get();

## 函数 rtc\_tamper\_enable

函数rtc\_tamper\_enable描述见下表:

表 3-320. 函数 rtc\_timestamp\_enable

函数名称	rtc_tamper_enable
函数原型	void rtc_tamper_enable(rtc_tamper_struct* rtc_tamper);
功能描述	使能RTC侵入检测
先决条件	-
被调用函数	-
输入参数{in}	
rtc_tamper	tamper化结构体,结构体成员参考 <u>表3-302. 结构体rtc_tamper_struct</u>
输出参数{out}	
-	-
返回值	
-	-



/\* enable RTC tamper \*/

rtc\_tamper\_struct rtc\_tamper

rtc\_tamper\_enable(& rtc\_tamper);

## 函数 rtc\_tamper\_disable

函数rtc\_tamper\_disable描述见下表:

### 表 3-321. 函数 rtc\_tamper\_disable

次 0 021. 国		
函数名称	rtc_tamper_disable	
函数原型	void rtc_tamper_disable(uint32_t source);	
功能描述	失能RTC侵入检测	
先决条件	-	
被调用函数	-	
输入参数{in}		
source	选定被失能的侵入检测来源	
RTC_TAMPER0	RTC tamper0	
RTC_TAMPER1	RTC tamper1	
输出参数{out}		
-	-	
-	-	

例如:

/\* disable RTC tamper \*/

rtc\_tamper\_disable(RTC\_TAMPER0);

## 函数 rtc\_interrupt\_enable

函数rtc\_interrupt\_enable描述见下表:

#### 表 3-322. 函数 rtc\_interrupt\_enable

函数名称	rtc_interrupt_enable
函数原型	void rtc_interrupt_enable(uint32_t interrupt);
功能描述	使能RTC指定的中断
先决条件	-
被调用函数	-
· 输入参数{in}	
interrupt	选定被使能的中断源
RTC_INT_TIMESTAMP	时间戳中断



## GD32E23x 固件库使用指南

RTC_INT_ALARM	闹钟中断
RTC_INT_TAMP	侵入检测中断
输出参数{out}	
-	-
返回值	
-	-

例如:

/\* enable specified RTC interrupt\*/

 $rtc\_interrupt\_enable(RTC\_INT\_TAMP);$ 

## 函数 rtc\_interrupt\_disable

函数rtc\_interrupt\_disable描述见下表:

#### 表 3-323. 函数 rtc\_interrupt\_disable

函数名称 rtc_interrupt_disable  函数原型 void rtc_interrupt_disable(uint32_t interrupt);  功能描述 失能RTC指定中断  先决条件 -  被调用函数 -  输入参数{in}	
功能描述       失能RTC指定中断         先决条件       -         被调用函数       -	
先决条件     -       被调用函数     -	
被调用函数 -	
输入参数{in}	
interrupt 选定被失能的RTC中断	
RTC_INT_TIMESTAMP 时间戳中断	
RTC_INT_ALARM 闹钟中断	
RTC_INT_TAMP 侵入检测中断	
输出参数{out}	
返回值	

例如:

/\* disble RTC ALARM interrupt \*/

rtc\_interrupt\_disable(RTC\_INT\_TAMP);

## 函数 rtc\_flag\_get

函数rtc\_flag\_get描述见下表:

## 表 3-324. 函数 rtc\_flag\_get

函数名称	rtc_flag_get
函数原型	FlagStatus rtc_flag_get(uint32_t flag);



功能描述	获取指定中断标志位
先决条件	-
被调用函数	-
	输入参数{in}
flag	选定被获取的中断标志
RTC_FLAG_RECALI_B	平滑校准挂起标志
RATION	1 相权性生化的心
RTC_FLAG_TAMP1	tamper 1事件标志
RTC_FLAG_TAMP0	tamper 0事件标志
RTC_FLAG_TIMESTA	时间戳事件溢出标志
MP_OVERFLOW	的问题等什么正确心
RTC_FLAG_TIMESTA	时间戳事件标志
MP	#5   円 (K) 寺   丁 (小) 心
RTC_FLAG_ALARM0	Alarm0发生标志
RTC_FLAG_INIT	进入初始化模式
RTC_FLAG_RSYN	寄存器同步标志
RTC_FLAG_YCM	年份配置标志
RTC_FLAG_SHIFT	移位功能操作挂起标志
RTC_FLAG_ALARM0_	Alarm0配置可写标志
WRITTEN	Alaimofili直用与你心
输出参数{out}	
-	-
	返回值
FlagStatus	SET 或 RESET

/\* check time-stamp event flag \*/

FlagStatus = rtc\_flag\_get(RTC\_FLAG\_TIMESTAMP)

## 函数 rtc\_flag\_clear

函数rtc\_flag\_clear描述见下表:

## 表 3-325. 函数 rtc\_flag\_clear

函数名称	rtc_flag_clear
函数原型	void rtc_flag_clear(uint32_t flag);
功能描述	清除指定中断标志位
先决条件	-
被调用函数	-
输入参数{in}	
flag	要清除的中断标志位
RTC_FLAG_TAMP1	tamper 1事件标志



RTC_FLAG_TAMP0	tamper 0事件标志
RTC_FLAG_TIMESTA	叶饲熟事件送山坛士
MP_OVERFLOW	时间戳事件溢出标志
RTC_FLAG_TIMESTA	时间戳事件标志
MP	叫用我争作物心
RTC_FLAG_ALARM0	Alarm0发生标志
RTC_FLAG_RSYN	寄存器同步标志
输出参数{out}	
-	-
返回值	
-	-

/\* cleartime-stamp event flag \*/

rtc\_flag\_clear (RTC\_FLAG\_TIMESTAMP);

## 函数 rtc\_alter\_output\_config

函数rtc\_alter\_output\_config描述见下表:

表 3-326. 函数 rtc\_alter\_output\_config

衣 3-326. 函数 ItC_alle	er_output_comig	
函数名称	rtc_alter_output_config	
函数原型	<pre>void rtc_alter_output_config(uint32_t source, uint32_t mode);</pre>	
功能描述	配置RTC备用输出源	
先决条件	-	
被调用函数	-	
	输入参数{in}	
source	指定输出信号	
RTC_CALIBRATION_5	当LSE时钟频率为32768Hz并且RTC_PSC	
12HZ	为默认值,输出512Hz 信号	
RTC_CALIBRATION_1	当LSE时钟频率为32768Hz并且RTC_PSC	
HZ	为默认值,输出1Hz 信号	
RTC_ALARM_HIGH	当设置了闹钟标志置位,输出引脚为高电平	
RTC_ALARM_LOW	当设置了闹钟标志置位,输出引脚为低电平	
输入参数{in}		
mode	当输出闹钟信号时指定输出引脚(PC13)的模式	
RTC_ALARM_OUTPU	工足松山	
T_OD	开漏输出	
RTC_ALARM_OUTPU	+0-+4-+4-11	
T_PP	推挽输出	
输出参数{out}		
-	-	



返回值	
-	-

/\* configure rtc alternate output source \*/

rtc\_alter\_output\_config(RTC\_ALARM\_LOW, RTC\_ALARM\_OUTPUT\_PP);

# 函数 rtc\_calibration\_config

函数rtc\_calibration\_config描述见下表:

#### 表 3-327. 函数 rtc\_calibration\_config

次 0 027. 因次 100_0uilbrution_00ining		
Function name	rtc_calibration_config	
Eunation proteture	ErrStatus rtc_calibration_config(uint32_t window, uint32_t plus, uint32_t	
Function prototype	minus);	
Function descriptions	配置RTC校准寄存器	
Precondition	-	
The called functions	-	
	输入参数{in}	
window	选择校准窗口	
RTC_CALIBRATION_	如果RTCCLK = 32768 Hz在32秒校准窗增加2exp20 RTCCLK 周期	
WINDOW_32S	如未RTCCLK = 32700 FIZ在32秒仪在图增加ZeXp20 RTCCLK 同期	
RTC_CALIBRATION_	## 用 D T C C L V 207 C 0 L L - 左 4 C 孙 校 好 空 検 †# C 2 v 2 4 0 D T C C L V 用 押	
WINDOW_16S	如果RTCCLK = 32768 Hz在16秒校准窗增加2exp19 RTCCLK周期	
RTC_CALIBRATION_	如果RTCCLK = 32768 Hz在8秒校准窗增加2exp18 RTCCLK周期	
WINDOW_8S	如未RTCCLR = 32100 FIZ在6少校在图增加ZexpT6 RTCCLR/向舟	
	输入参数{in}	
plus	增加或者不增加RTC脉冲	
RTC_CALIBRATION_P	每2048个RTC脉冲增加一个RTC脉冲	
LUS_SET	母2046年代16旅行增加 年代16旅行	
RTC_CALIBRATION_P	无影响	
LUS_RESET	<b>江泉</b> 》門	
输入参数{in}		
minus	在校准窗口期间RTC减少的时钟(0x0 - 0x1FF)	
Output parameter{out}		
-	-	
	Return value	
ErrStatus	ERROR或SUCCESS	

例如:

/\* configure RTC calibration register\*/

ErrStatus error\_status = rtc\_calibration\_config(RTC\_CALIBRATION\_WINDOW\_32S,



RTC\_CALIBRATION\_PLUS\_SET, 0x1FF);

# 函数 rtc\_hour\_adjust

函数rtc\_hour\_adjust描述见下表:

#### 表 3-328. 函数 rtc\_hour\_adjust

<del>-</del>	<del></del>	
函数名称	rtc_hour_adjust	
函数原型	void rtc_hour_adjust(uint32_t operation);	
功能描述	通过在当前时间上增加或者减少一个小时来适应夏令时和冬令时	
先决条件	-	
被调用函数	-	
	输入参数{in}	
operation	小时调整操作	
RTC_CTL_A1H	增加一个小时	
RTC_CTL_S1H	减少一个小时	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

 $/^{\!\star}$  adjust the daylight saving time by adding one hour from the current time  $^{\!\star}/$ 

rtc\_hour\_adjust(RTC\_CTL\_A1H);

# 函数 rtc\_second\_adjust

函数rtc\_second\_adjust描述见下表:

表 3-329. 函数 rtc\_second\_adjust

<b>秋 0 020</b> . 函数 110_00	<b></b>
函数名称	rtc_second_adjust
函数原型	ErrStatus rtc_second_adjust(uint32_t add, uint32_t minus);
功能描述	调整RTC当前时间的秒或亚秒值
先决条件	-
被调用函数	-
	输入参数{in}
add	在当前时间上增加1S或者不增加
RTC_SHIFT_ADD1S_R	无影响
ESET	儿彩啊
RTC_SHIFT_ADD1S_S	在当前时间增加1秒
ET	在当即时间增加1秒
	输入参数{in}
minus	在当前是时间上减少的亚秒值(0x0 - 0x7FFF)



输出参数{out}	
-	-
返回值	
-	

/\* adjust RTC second or subsecond value of current time \*/

ErrStatus error\_status = rtc\_second\_adjust(RTC\_SHIFT\_ADD1S\_SET, 0);

# 函数 rtc\_bypass\_shadow\_enable

函数rtc\_bypass\_shadow\_enable描述见下表:

#### 表 3-330. 函数 rtc\_bypass\_shadow\_enable

*** ***	
rtc_bypass_shadow_enable	
void rtc_bypass_shadow_enable(void);	
使能RTC影子寄存器	
-	
-	
输入参数{in}	
-	
输出参数{out}	
-	
返回值	
-	

例如:

/\* enable RTC bypass shadow registers function\*/

rtc\_bypass\_shadow\_enable();

#### 函数 rtc\_bypass\_shadow\_disable

函数rtc\_bypass\_shadow\_disable描述见下表:

# 表 3-331. 函数 rtc\_bypass\_shadow\_disable

函数名称	rtc_bypass_shadow_disable	
函数原型	void rtc_bypass_shadow_disable (void);	
功能描述	失能RTC影子寄存器	
先决条件	-	
被调用函数	-	
	输入参数{in}	
-	-	
输出参数{out}		



-	-
返回值	

/\* disable RTC bypass shadow registers function\*/

rtc\_bypass\_shadow\_disable ();

# 函数 rtc\_refclock\_detection\_enable

函数rtc\_refclock\_detection\_enable描述见下表:

表 3-332. 函数 rtc\_refclock\_detection\_enable

函数名称	rtc_refclock_detection_enable	
函数原型	ErrStatus rtc_refclock_detection_enable(void);	
功能描述	使能RTC参考时钟检测功能	
先决条件	-	
被调用函数	rtc_init_mode_enter/rtc_init_mode_exit	
-	-	
	输出参数{out}	
-	-	
	返回值	
ErrStatus	ERROR 或 SUCCESS	

例如:

/\* enable RTC reference clock detection function\*/

ErrStatus error\_status = rtc\_refclock\_detection\_enable();

# 函数 rtc\_refclock\_detection\_disable

函数rtc\_refclock\_detection\_disable描述见下表:

表 3-333. 函数 rtc\_refclock\_detection\_disable

V 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	
函数名称	rtc_refclock_detection_disable
函数原型	ErrStatus rtc_refclock_detection_disable(void);
功能描述	失能RTC参考时钟检测功能
先决条件	-
被调用函数	rtc_init_mode_enter/rtc_init_mode_exit
输入参数{in}	
-	-
输出参数{out}	
-	-



返回值	
ErrStatus	ERROR or SUCCESS

/\* disableRTC reference clock detection function\*/

ErrStatus error\_status = rtc\_refclock\_detection\_disable ();

# 3.16. SPI

SPI/I2S模块可以通过SPI协议或I2S音频协议与外部设备进行通信。章节<u>3.16.1</u>描述了SPI/I2S的寄存器列表,章节<u>3.16.2</u>对SPI/I2S库函数进行说明。

# 3.16.1. 外设寄存器说明

SPI/I2S寄存器列表如下表所示:

表 3-334. SPI/I2S 寄存器

寄存器名称	寄存器描述
SPI_CTL0	控制寄存器0
SPI_CTL1	控制寄存器1
SPI_STAT	状态寄存器
SPI_DATA	数据寄存器
SPI_CRCPOLY	CRC多项式寄存器
SPI_RCRC	接收CRC寄存器
SPI_TCRC	发送CRC寄存器
SPI_I2SCTL	I2S控制寄存器
SPI_I2SPSC	I2S时钟分频寄存器
SPI_QCTL	四路SPI控制寄存器

# 3.16.2. 外设库函数说明

SPI/I2S库函数列表如下表所示:

表 3-335. SPI/I2S 库函数

库函数名称	库函数描述
spi_i2s_deinit	复位SPI/I2S
spi_struct_para_init 将SPI结构体中所有参数初始化为默认值	
spi_init	初始化SPI
spi_enable	使能SPI
spi_disable	禁能SPI
i2s_init	初始化I2S
i2s_psc_config	配置I2S预分频器



# GD32E23x 固件库使用指南

库函数名称	库函数描述
i2s_enable	使能I2S
i2s_disable	禁能I2S
spi_nss_output_enable	使能PI NSS输出
spi_nss_output_disable	禁能SPI NSS输出
spi_nss_internal_high	NSS软件模式下NSS引脚拉高
spi_nss_internal_low	NSS软件模式下NSS引脚拉低
spi_dma_enable	使能SPI DMA功能
spi_dma_disable	禁能SPI DMA功能
spi_transmit_odd_config	配置SPI通过DMA发送的数据总数是否是奇数
spi_receive_odd_config	配置SPI通过DMA接收到的数据总数是否是奇数
spi_i2s_data_frame_format_config	配置SPI数据帧格式
spi_fifo_access_size_config	配置SPI FIFO访问大小
spi_bidirectional_transfer_config	配置SPI的数据传输方向
spi_i2s_data_transmit	发送数据
spi_i2s_data_receive	接收数据
spi_crc_polynomial_set	设置SPI的CRC多项式值
spi_crc_polynomial_get	获取SPI的CRC多项式值
spi_crc_length_set	设置SPI CRC长度
spi_crc_on	打开SPI的CRC功能
spi_crc_off	关闭SPI的CRC功能
spi_crc_next	设置SPI下一次传输数据为CRC值
spi_crc_get	SPI获取CRC值
spi_ti_mode_enable	使能SPI TI模式
spi_ti_mode_disable	禁能SPI TI模式
spi_nssp_mode_enable	使能SPI NSS脉冲模式
spi_nssp_mode_disable	禁能SPI NSS脉冲模式
qspi_enable	使能四线SPI模式
qspi_disable	禁能四线SPI模式
qspi_write_enable	使能四线SPI写
qspi_read_enable	使能四线SPI读
qspi_io23_output_enable	使能SPI_IO2和SPI_IO3输出
qspi_io23_output_disable	禁能SPI_IO2和SPI_IO3输出
spi_i2s_flag_get	获取SPI/I2S标志状态
spi_i2s_interrupt_enable	使能SPI/I2S中断
spi_i2s_interrupt_disable	禁能SPI/I2S中断
spi_i2s_interrupt_flag_get	获取SPI/I2S中断状态
spi_crc_error_clear	清除SPI CRC错误标志状态



# 结构体 spi\_parameter\_struct

# 表 3-336. 结构体 spi\_parameter\_struct

成员名称	功能描述
device_mode	主机或设备模式配置
	(SPI_MASTER, SPI_SLAVE)
	传输模式
trans_mode	(SPI_TRANSMODE_FULLDUPLEX, SPI_TRANSMODE_RECEIVEONLY,
	SPI_TRANSMODE_BDRECEIVE, SPI_TRANSMODE_BDTRANSMIT)
fromo oizo	数据帧格式配置
frame_size	(SPI_FRAMESIZE_xBIT, x=4,5,16)
200	NSS由软件或硬件控制配置
nss	(SPI_NSS_SOFT, SPI_NSS_HARD)
endian	大端或小端模式配置
	(SPI_ENDIAN_MSB, SPI_ENDIAN_LSB)
clock_polarity_phas	相位和极性配置
	(SPI_CK_PL_LOW_PH_1EDGE, SPI_CK_PL_HIGH_PH_1EDGE,
	SPI_CK_PL_LOW_PH_2EDGE, SPI_CK_PL_HIGH_PH_2EDGE)
prescale	预分频器配置
	(SPI_PSC_n (n=2,4,8,16,32,64,128,256))

# 函数 spi\_i2s\_deinit

函数spi\_i2s\_deinit描述见下表:

表 3-337. 函数 spi i2s deinit

秋 0-007. 函数 3PI_	次 3-337. 函数 Spi_izs_definit	
函数名称	spi_i2s_deinit	
函数原形	void spi_i2s_deinit(uint32_t spi_periph);	
功能描述	复位SPI/I2S	
先决条件	-	
被调用函数	rcu_periph_reset_enable / rcu_periph_reset_disable	
输入参数{in}		
spi_periph	外设SPIx	
SPIx	x=0,1	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* reset SPI0 \*/

spi\_i2s\_deinit(SPI0);



# 函数 spi\_struct\_para\_init

函数spi\_struct\_para\_init描述见下表:

#### 表 3-338. 函数 spi\_struct\_para\_init

函数名称	spi_struct_para_init
函数原形	void spi_struct_para_init(spi_parameter_struct* spi_struct);
功能描述	将SPI结构体参数初始化为默认值
—————————————————————————————————————	-
被调用函数	-
输入参数{in}	
-	-
输出参数{out}	
spi_struct	SPI初始化结构体,结构体成员参考 <u>表3-336. 结构体spi parameter struct</u>
返回值	
-	-

例如:

/\* initialize the parameters of SPI \*/

spi\_parameter\_struct spi\_init\_struct;

spi\_struct\_para\_init(&spi\_init\_struct);

# 函数 spi\_init

函数spi\_init描述见下表:

#### 表 3-339. 函数 spi\_init

<u> 水 o ooo. 田                             </u>		
函数名称	spi_init	
函数原形	ErrStatus spi_init(uint32_t spi_periph, spi_parameter_struct* spi_struct);	
功能描述	初始化SPI	
先决条件	-	
被调用函数	-	
输入参数{in}		
spi_periph	外设SPIx	
SPIx	x=0,1	
输入参数{in}		
spi_struct	初始化结构体,结构体成员参考 <u>表<b>3-336</b>. <i>结构体</i>spi_parameter_struct</u>	
输出参数{out}		
-	-	
	返回值	
ErrStatus	ERROR或者SUCCESS	

例如:



/\* initialize SPI0 \*/

spi\_parameter\_struct spi\_init\_struct;

ErrStatus errstatus = ERROR;

spi\_init\_struct.trans\_mode = SPI\_TRANSMODE\_BDTRANSMIT;

spi\_init\_struct.frame\_size = SPI\_FRAMESIZE\_8BIT;

spi\_init\_struct.clock\_polarity\_phase = SPI\_CK\_PL\_HIGH\_PH\_2EDGE;

spi\_init\_struct.nss = SPI\_NSS\_SOFT;

spi\_init\_struct.prescale = SPI\_PSC\_8;

spi\_init\_struct.endian = SPI\_ENDIAN\_MSB;

errorstatus = spi\_init(SPI0, &spi\_init\_struct);

#### 函数 spi\_enable

函数spi\_enable描述见下表:

#### 表 3-340. 函数 spi\_enable

<del>-</del>	
spi_enable	
void spi_enable(uint32_t spi_periph);	
使能SPI	
-	
-	
输入参数{in}	
外设SPIx	
x=0,1	
输出参数{out}	
-	
返回值	
-	

例如:

/\* enable SPI0 \*/

spi\_enable(SPI0);

#### 函数 spi\_disable

函数spi\_disable描述见下表:



#### 表 3-341. 函数 spi\_disable

函数名称	spi_disable	
函数原形	void spi_disable(uint32_t spi_periph);	
功能描述	禁能SPI	
先决条件	-	
被调用函数	-	
	输入参数{in}	
spi_periph	外设SPIx	
SPIx	x=0,1	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* disable SPI0 \*/

spi\_disable(SPI0);

# 函数 i2s\_init

函数i2s\_init描述见下表:

# 表 3-342. 函数 i2s\_init

ion init		
i2s_init		
void i2s_init(uint32_t spi_periph,uint32_t mode, uint32_t standard, uint32_t		
ckpl);		
初始化I2S		
-		
-		
输入参数{in}		
外设SPIx		
x=0		
输入参数{in}		
I2S运行模式		
128从机发送模式		
123 州机及及侯式		
126日和接收模式		
I2S从机接收模式		
I2S主机发送模式		
	I2S主机接收模式	
120 工机按收换人		
输入参数{in}		

# GD32E23x 固件库使用指南

standard	I2S标准选择		
I2S_STD_PHILIPS	I2S飞利浦标准		
I2S_STD_MSB	I2S MSB对齐标准		
I2S_STD_LSB	I2S LSB对齐标准		
I2S_STD_PCMSHO	I2S PCM短帧标准		
RT			
I2S_STD_PCMLON	IOC DOM V #F+= VP		
G	I2S PCM长帧标准		
	输入参数{in}		
ckpl	I2S空闲状态时钟极性		
I2S_CKPL_LOW	I2S_CK空闲状态为低电平		
I2S_CKPL_HIGH	I2S_CK空闲状态为高电平		
输出参数{out}			
-	-		
返回值			
-	-		

例如:

/\* initialize I2S0 \*/

 $i2s\_init(SPI0, I2S\_MODE\_MASTERTX, I2S\_STD\_PHILIPS, I2S\_CKPL\_LOW);\\$ 

# 函数 i2s\_psc\_config

函数i2s\_psc\_config描述见下表:

表 3-343. 函数 i2s\_psc\_config

函数名称	i2s_psc_config		
函数原形	void i2s_psc_config(uint32_t spi_periph, uint32_t audiosample, uint32_t		
	frameformat, uint32_t mckout);		
功能描述	配置I2S预分频器		
先决条件	-		
被调用函数	rcu_clock_freq_get		
输入参数{in}			
spi_periph	外设SPIx		
SPIx	x=0		
	输入参数{in}		
audiosample	I2S音频采样频率		
I2S_AUDIOSAMPL	音频采样频率为8KHz		
E_8K	自然本件频华·/YONDZ		
I2S_AUDIOSAMPL	李韬立扶檀率升11V□-		
E_11K	音频采样频率为11KHz		
I2S_AUDIOSAMPL	音频采样频率为16KHz		
E_16K			



# GD32E23x 固件库使用指南

I2S_AUDIOSAMPL E_22K	音频采样频率为22KHz	
I2S_AUDIOSAMPL E_32K	音频采样频率为32KHz	
I2S_AUDIOSAMPL		
E 44K	音频采样频率为44KHz	
I2S_AUDIOSAMPL		
_ E_48K	音频采样频率为48KHz	
I2S_AUDIOSAMPL	the depth of the state of the s	
E_96K	音频采样频率为96KHz	
I2S_AUDIOSAMPL	4 尼立 th 尼亞 7 100 N I -	
E_192K	音频采样频率为192KHz	
	输入参数{in}	
frameformat	I2S数据长度和通道长度	
I2S_FRAMEFORMA		
T_DT16B_CH16B	l2S数据长度为16位,通道长度为16位	
I2S_FRAMEFORMA	I2S数据长度为16位,通道长度为32位	
T_DT16B_CH32B	123 数船 区度 // 10 恒, 超起 区度 // 32 恒	
I2S_FRAMEFORMA	I2S数据长度为24位,通道长度为32位	
T_DT24B_CH32B	120数船区及为24世,通过区及为32世	
I2S_FRAMEFORMA	I2S数据长度为32位,通道长度为32位	
T_DT32B_CH32B	120数据区及为32位, 通过区及为32位	
	输入参数{in}	
mckout	I2S_MCK输出使能	
I2S_MCKOUT_ENA	I2S_MCK输出使能	
BLE	IZS_MOK 扣 近 使 胞	
I2S_MCKOUT_DIS	I2S_MCK输出禁止	
ABLE	IZ3_IVIUN和出崇止	
输出参数{out}		
-	-	
	返回值	
-	<del>-</del>	

# 例如:

/\* configure I2S0 prescaler \*/

 $i2s\_psc\_config(SPI0, \quad I2S\_AUDIOSAMPLE\_44K, \quad I2S\_FRAMEFORMAT\_DT16B\_CH16B, \\ I2S\_MCKOUT\_DISABLE);$ 

# 函数 i2s\_enable

函数i2s\_enable描述见下表:



#### 表 3-344. 函数 i2s\_enable

函数名称	i2s_enable	
函数原形	void i2s_enable(uint32_t spi_periph);	
功能描述	使能I2S	
先决条件	-	
被调用函数	-	
输入参数{in}		
spi_periph	外设SPIx	
SPIx	x=0	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* enable I2S0 \*/

i2s\_enable(SPI0);

# 函数 i2s\_disable

函数i2s\_disable描述见下表:

#### 表 3-345. 函数 i2s\_disable

	大 o io. 因从 i=o_uioubio	
函数名称	i2s_disable	
函数原形	void i2s_disable(uint32_t spi_periph);	
功能描述	禁能I2S	
先决条件	-	
被调用函数	-	
输入参数{in}		
spi_periph	外设SPIx	
SPIx	x=0	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* disable I2S0 \*/

i2s\_disable(SPI0);

# 函数 spi\_nss\_output\_enable

函数spi\_nss\_output\_enable描述见下表:



#### 表 3-346. 函数 spi\_nss\_output\_enable

函数名称	spi_nss_output_enable	
函数原形	void spi_nss_output_enable(uint32_t spi_periph);	
功能描述	使能SPI NSS输出	
先决条件	-	
被调用函数	-	
输入参数{in}		
spi_periph	外设SPIx	
SPIx	x=0,1	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* enable SPI0 NSS output \*/

spi\_nss\_output\_enable(SPI0);

# 函数 spi\_nss\_output\_disable

函数spi\_nss\_output\_disable描述见下表:

表 3-347. 函数 spi\_nss\_output\_disable

7 · · · · · · · · · · · · · · · · · · ·	
函数名称	spi_nss_output_disable
函数原形	void spi_nss_output_disable(uint32_t spi_periph);
功能描述	禁能SPI NSS输出
先决条件	-
被调用函数	-
输入参数{in}	
spi_periph	外设SPIx
SPIx	x=0,1
	输出参数{out}
-	-
返回值	
-	-

例如:

/\* disable SPI0 NSS output \*/

spi\_nss\_output\_disable(SPI0);

# 函数 spi\_nss\_internal\_high

函数spi\_nss\_internal\_high描述见下表:



#### 表 3-348. 函数 spi\_nss\_internal\_high

函数名称	spi_nss_internal_high	
函数原形	void spi_nss_internal_high(uint32_t spi_periph);	
功能描述	NSS软件模式下NSS引脚拉高	
先决条件	-	
被调用函数	-	
输入参数{in}		
spi_periph	外设SPIx	
SPIx	x=0,1	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* SPI0 NSS pin is pulled high level in software mode \*/

spi\_nss\_internal\_high(SPI0);

# 函数 spi\_nss\_internal\_low

函数spi\_nss\_internal\_low描述见下表:

表 3-349. 函数 spi\_nss\_internal\_low

水 · · · · · · · · · · · · · · · · · ·	
函数名称	spi_nss_internal_low
函数原形	void spi_nss_internal_low(uint32_t spi_periph);
功能描述	NSS软件模式下NSS引脚拉低
先决条件	-
被调用函数	-
输入参数{in}	
spi_periph	外设SPIx
SPIx	x=0,1
	输出参数{out}
-	-
返回值	
-	-

例如:

/\* SPI0 NSS pin is pulled low level in software mode \*/

spi\_nss\_internal\_low(SPI0);

# 函数 spi\_dma\_enable

函数spi\_dma\_enable描述见下表:



#### 表 3-350. 函数 spi\_dma\_enable

函数名称	spi_dma_enable
函数原形	void spi_dma_enable(uint32_t spi_periph, uint8_t dma);
功能描述	使能SPI DMA功能
先决条件	-
被调用函数	-
输入参数{in}	
spi_periph	外设SPIx
SPIx	x=0,1
输入参数{in}	
dma	SPI DMA模式
SPI_DMA_TRANSM IT	SPI发送缓冲区DMA使能
SPI_DMA_RECEIV E	SPI接收缓冲区DMA使能
输出参数{out}	
-	-
返回值	
-	-

# 例如:

/\* enable SPI0 transmit data DMA function \*/

 $spi\_dma\_enable(SPI0, SPI\_DMA\_TRANSMIT);\\$ 

# 函数 spi\_dma\_disable

函数spi\_dma\_disable描述见下表:

表 3-351. 函数 spi\_dma\_disable

函数名称	spi_dma_disable	
函数原形	void spi_dma_disable(uint32_t spi_periph, uint8_t dma);	
功能描述	禁能SPI DMA功能	
先决条件	-	
被调用函数	-	
输入参数{in}		
spi_periph	外设SPIx	
SPIx	x=0,1	
	输入参数{in}	
dma	SPI DMA模式	
SPI_DMA_TRANSM	SPI发送缓冲区DMA使能	
IT		
SPI_DMA_RECEIV	SPI接收缓冲区DMA使能	
E		



输出参数{out}	
-	-
返回值	
-	-

/\* disable SPI0 transmit data DMA function \*/

spi\_dma\_disable(SPI0, SPI\_DMA\_TRANSMIT);

### 函数 spi\_transmit\_odd\_config

函数spi\_transmit\_odd\_config描述见下表:

#### 表 3-352. 函数 spi\_transmit\_odd\_config

g	
spi_transmit_odd_config	
<pre>void spi_ transmit_odd _config(uint32_t spi_periph, uint16_t odd);</pre>	
配置SPI通过DMA发送的数据总数是否为奇数	
-	
-	
输入参数{in}	
外设SPIx	
x=1	
输入参数{in}	
DMA通道发送的字节数是奇数还是偶数	
DMA发送的字节数是偶数	
DMA发送的字节数是奇数	
输出参数{out}	
-	
返回值	
-	

#### 例如:

/\* configure SPI1 total number of data to transmit by DMA is odd \*/

spi\_transmit\_odd \_config(SPI1, SPI\_TXDMA\_ODD);

#### 函数 spi\_receive\_odd\_config

函数spi\_receive\_odd\_config描述见下表:

# 表 3-353. 函数 spi\_receive\_odd\_config

函数名称	spi_receive_odd_config
函数原形	void spi_ receive_odd _config(uint32_t spi_periph, uint16_t odd);
功能描述	配置SPI通过DMA接收到的数据总数是否为奇数



-		
-		
输入参数{in}		
外设SPIx		
x=1		
输入参数{in}		
DMA通道接收的字节数时奇数还是偶数		
DMA接收的字节数是偶数		
DMA接收的字节数是奇数		
输出参数{out}		
-		
返回值		
-		

/\* configure SPI1 total number of data to receive by DMA is odd \*/

spi\_receive\_odd \_config(SPI1, SPI\_RXDMA\_ODD);

#### 函数 spi\_i2s\_data\_frame\_format\_config

函数spi\_i2s\_data\_frame\_format\_config描述见下表:

表 3-354. 函数 spi\_i2s\_data\_frame\_format\_config

大 0-004. 函数 3pi_iz3_data_name_format_coming		
函数名称	spi_i2s_data_frame_format_config	
	ErrStatus spi_i2s_data_frame_format_config(uint32_t spi_periph, uint16_t	
函数原形	frame_format);	
功能描述	配置SPI数据帧格式	
先决条件	-	
被调用函数	-	
	输入参数{in}	
spi_periph	外设SPIx	
SPIx	x=0,1	
	输入参数{in}	
frame_format	SPI帧大小	
SPI_FRAMESIZE_x	CDI 1. 台灣相談技 子 1. 4.5 4.6	
BIT	SPI x位数据帧格式,x=4,5,16	
输出参数{out}		
-	-	
	返回值	
ErrStatus	ERROR或者SUCCESS-	

例如:

/\* configure SPI0/I2S0 data frame format size is 16 bits \*/



spi\_i2s\_data\_frame\_format\_config(SPI1, SPI\_FRAMESIZE\_16BIT);

# 函数 spi\_fifo\_access\_size\_config

函数spi\_fifo\_access\_size\_config描述见下表:

#### 表 3-355. 函数 spi\_fifo\_access\_size\_config

函数名称	spi_fifo_access_size_config	
→ W.   <del>-                                   </del>	void spi_fifo_access_size_config (uint32_t spi_periph, uint16_t	
函数原形	fifo_access_size);	
功能描述	配置SPI的FIFO访问大小	
先决条件	-	
被调用函数	-	
	输入参数{in}	
spi_periph	外设SPIx	
SPIx	x=1	
输入参数{in}		
fifo_access_size	FIFO访问大小	
SPI_HALFWORD_A	半字访问	
CCESS	十于奶門	
SPI_BYTE_ACCES	字节访问	
S	구 10 에	
	输出参数{out}	
-	-	
返回值		
-	-	

#### 例如:

/\* configure SPI1 access size half word \*/

spi\_fifo\_access\_size\_config(SPI1, SPI\_HALFWORD\_ACCESS);

# 函数 spi\_bidirectional\_transfer\_config

函数spi\_bidirectional\_transfer\_config描述见下表:

#### 表 3-356. 函数 spi\_bidirectional\_transfer\_config

函数名称	spi_bidirectional_transfer_config
<b>☆粉</b> ► ▼	void spi_bidirectional_transfer_config(uint32_t spi_periph, uint32_t
函数原形	transfer_direction);
功能描述	配置SPI的数据传输方向
先决条件	-
被调用函数	-
输入参数{in}	
spi_periph	外设SPIx



SPIx	x=0,1
	输入参数{in}
transfer_direction	SPI双向传输输出使能
SPI_BIDIRECTION	SPI工作在只发送模式
AL_TRANSMIT	SPI工作任景及达快式
SPI_BIDIRECTION	SPI工作在只接收模式
AL_RECEIVE	SPI工作任对按收快式
	输出参数{out}
-	•
	返回值
-	-

/\* SPI0 works in transmit-only mode \*/

spi\_bidirectional\_transfer\_config(SPI0, SPI\_BIDIRECTIONAL\_TRANSMIT);

# 函数 spi\_i2s\_data\_transmit

函数spi\_i2s\_data\_transmit描述见下表:

表 3-357. 函数 spi\_i2s\_data\_transmit

函数名称	spi_i2s_data_transmit
函数原形	void spi_i2s_data_transmit(uint32_t spi_periph, uint16_t data);
功能描述	发送数据
先决条件	-
被调用函数	-
	输入参数{in}
spi_periph	外设SPIx
SPIx	x=0,1
	输入参数{in}
data	16位数据
	输出参数{out}
-	-
	返回值
-	-

例如:

/\* SPI0 transmit data \*/

spi\_i2s\_data\_transmit(SPI0, spi0\_send\_array[send\_n]);

# 函数 spi\_i2s\_data\_receive

函数spi\_i2s\_data\_receive描述见下表:



#### 表 3-358. 函数 spi\_i2s\_data\_receive

函数名称	spi_i2s_data_receive		
函数原形	uint16_t spi_i2s_data_receive(uint32_t spi_periph);		
功能描述	接收数据		
先决条件	-		
被调用函数	-		
	·····································		
spi_periph	外设SPIx		
SPIx	x=0,1		
	输出参数{out}		
-	-		
	返回值		
uint16_t	16位数据		

例如:

/\* SPI0 receive data \*/

spi0\_receive\_array[receive\_n] = spi\_i2s\_data\_receive(SPI0);

# 函数 spi\_crc\_polynomial\_set

函数spi\_crc\_polynomial\_set描述见下表:

表 3-359. 函数 spi\_crc\_polynomial\_set

	We have a way to be a supplied to the supplied		
函数名称	spi_crc_polynomial_set		
函数原形	void spi_crc_polynomial_set(uint32_t spi_periph, uint16_t crc_poly);		
功能描述	设置SPI的CRC多项式值		
先决条件	-		
被调用函数	-		
	输入参数{in}		
spi_periph	外设SPIx		
SPIx	x=0,1		
	输入参数{in}		
crc_poly	CRC多项式值		
	输出参数{out}		
-	-		
	返回值		
-	-		

例如:

/\* set SPI0 CRC polynomial \*/

spi\_crc\_polynomial\_set(SPI0,CRC\_VALUE);



# 函数 spi\_crc\_polynomial\_get

函数spi\_crc\_polynomial\_get描述见下表:

# 表 3-360. 函数 spi\_crc\_polynomial\_get

	<del> </del>
函数名称	spi_crc_polynomial_get
函数原形	uint16_t spi_crc_polynomial_get(uint32_t spi_periph);
功能描述	获取SPI的CRC多项式值
先决条件	-
被调用函数	-
	输入参数{in}
spi_periph	外设SPIx
SPIx	x=0,1
	输出参数{out}
-	-
	返回值
uint16_t	16位CRC多项式值(0-0xFFFF)

例如:

/\* get SPI0 CRC polynomial \*/

uint16\_t crc\_val;

crc\_val = spi\_crc\_polynomial\_get(SPI0);

# 函数 spi\_crc\_length\_set

函数spi\_crc\_length\_set描述见下表:

# 表 3-361. 函数 spi\_crc\_length\_set

<u> </u>	大 o oo i. 四		
函数名称	spi_crc_length_set		
函数原形	void spi_crc_length_set(uint32_t spi_periph, uint16_t crc_length);		
功能描述	设置CRC长度		
先决条件	-		
被调用函数	-		
	输入参数{in}		
spi_periph	外设SPIx		
SPIx	x=1		
	· 输入参数{in}		
crc_length	CRC长度		
SPI_CRC_8BIT	CRC长度为8位数据		
SPI_CRC_16BIT	CRC长度为16位数据		
	输出参数{out}		
-	-		
返回值			



-

例如:

/\*set SPI1 CRC length 16 bits \*/

spi\_crc\_length\_set(SPI1,SPI\_CRC\_16BIT);

# 函数 spi\_crc\_on

函数spi\_crc\_on描述见下表:

# 表 3-362. 函数 spi\_crc\_on

函数名称	spi_crc_on
函数原形	void spi_crc_on(uint32_t spi_periph);
功能描述	打开SPI的CRC功能
先决条件	-
被调用函数	-
	输入参数{in}
spi_periph	外设SPIx
SPIx	x=0,1
	输出参数{out}
-	-
	返回值
-	-

例如:

/\* turn on SPI0 CRC function \*/

spi\_crc\_on(SPI0);

# 函数 spi\_crc\_off

函数spi\_crc\_off描述见下表:

# 表 3-363. 函数 spi\_crc\_off

函数名称	spi_crc_off
函数原形	void spi_crc_off(uint32_t spi_periph);
功能描述	关闭SPI的CRC功能
先决条件	-
被调用函数	-
	输入参数{in}
spi_periph	外设SPIx
SPIx	x=0,1
输出参数{out}	
-	-



	返回值
-	-

/\* turn off SPI0 CRC function \*/

spi\_crc\_off(SPI0);

# 函数 spi\_crc\_next

函数spi\_crc\_next描述见下表:

# 表 3-364. 函数 spi\_crc\_next

函数名称	spi_crc_next
	·
函数原形	<pre>void spi_crc_next(uint32_t spi_periph);</pre>
功能描述	设置SPI下一次传输数据为CRC值
先决条件	•
被调用函数	•
	输入参数{in}
spi_periph	外设SPIx
SPIx	x=0,1
	输出参数{out}
-	-
	返回值
-	-

例如:

/\* SPI0 next data is CRC value \*/

spi\_crc\_next(SPI0);

# 函数 spi\_crc\_get

函数spi\_crc\_get描述见下表:

#### 表 3-365. 函数 spi crc get

M o coo. 日次 ob e c _ e c	
函数名称	spi_crc_get
函数原形	uint16_t spi_crc_get(uint32_t spi_periph, uint8_t crc);
功能描述	SPI获取CRC值
先决条件	-
被调用函数	-
输入参数{in}	
spi_periph	外设SPIx
SPIx	x=0,1
	·····································

# GD32E23x 固件库使用指南

crc	SPI CRC值	
SPI_CRC_TX	获取发送CRC寄存器值	
SPI_CRC_RX	获取接收CRC寄存器值	
	输出参数{out}	
-	-	
	返回值	
uint16_t	16位CRC值(0-0xFFFF)	

例如:

/\* get SPI0 CRC send value \*/

uint16\_t crc\_val;

crc\_val = spi\_crc\_get(SPI0, SPI\_CRC\_TX);

# 函数 spi\_ti\_mode\_enable

函数spi\_ti\_mode\_enable描述见下表:

# 表 3-366. 函数 spi\_ti\_mode\_enable

函数名称	spi_ti_mode_enable	
函数原形	void spi_ti_mode_enable(uint32_t spi_periph);	
功能描述	使能SPI TI模式	
先决条件	-	
被调用函数	-	
spi_periph	外设SPIx	
SPIx	x=0,1	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* enable SPI0 TI mode \*/

spi\_ti\_mode\_enable(SPI0);

# 函数 spi\_ti\_mode\_disable

函数spi\_ti\_mode\_disable描述见下表:

#### 表 3-367. 函数 spi\_ti\_mode\_disable

函数名称	spi_ti_mode_disable
函数原形	void spi_ti_mode_disable(uint32_t spi_periph);
功能描述	禁能SPI TI模式



先决条件	-
被调用函数	-
	输入参数{in}
spi_periph	外设SPIx
SPIx	x=0,1
	输出参数{out}
-	-
	返回值
-	-

/\* disable SPI0 TI mode \*/

spi\_ti\_mode\_disable(SPI0);

# 函数 spi\_nssp\_mode\_enable

函数spi\_nssp\_mode\_enable描述见下表:

#### 表 3-368. 函数 spi\_nssp\_mode\_enable

函数名称	spi_nssp_mode_enable
函数原形	void spi_nssp_mode_enable(uint32_t spi_periph);
功能描述	使能SPI NSS脉冲模式
先决条件	-
被调用函数	-
	输入参数{in}
spi_periph	外设SPIx
SPIx	x=0,1
	输出参数{out}
-	-
	返回值
-	-
•	·

例如:

/\* enable SPI0 NSS pulse mode \*/

spi\_nssp\_mode\_enable(SPI0);

# 函数 spi\_nssp\_mode\_disable

函数spi\_nssp\_mode\_disable描述见下表:

#### 表 3-369. 函数 spi\_nssp\_mode\_disable

函数名称	spi_nssp_mode_disable
函数原形	void spi_nssp_mode_disable(uint32_t spi_periph);



功能描述	禁能SPI NSS脉冲模式
先决条件	-
被调用函数	-
	输入参数{in}
spi_periph	外设SPIx
SPIx	x=0,1
	输出参数{out}
-	-
	返回值
-	-

/\* disable SPI0 NSS pulse mode \*/

spi\_nssp\_mode\_disable(SPI0);

# 函数 qspi\_enable

函数qspi\_enable描述见下表:

# 表 3-370. 函数 qspi\_enable

函数名称	qspi_enable
函数原形	<pre>void qspi_enable(uint32_t spi_periph);</pre>
功能描述	使能四线SPI模式
先决条件	-
被调用函数	-
	输入参数{in}
spi_periph	外设SPIx
SPIx	x=1
	输出参数{out}
-	-
	返回值
-	-

例如:

/\* enable SPI1 quad wire mode \*/

qspi\_enable(SPI1);

#### 函数 qspi\_disable

函数qspi\_disable描述见下表:

# 表 3-371. 函数 qspi\_disable

函数名称	qspi_disable
------	--------------



<pre>void qspi_disable(uint32_t spi_periph);</pre>
禁能四线SPI模式
-
-
输入参数{in}
外设SPIx
x=1
输出参数{out}
-
返回值
-

/\* disable SPI1 quad wire mode \*/

qspi\_disable(SPI1);

# 函数 qspi\_write\_enable

函数qspi\_write\_enable描述见下表:

表 3-372. 函数 qspi\_write\_enable

Man ar = 1 Hall Walnut	
函数名称	qspi_write_enable
函数原形	void qspi_write_enable(uint32_t spi_periph);
功能描述	使能四线SPI写
先决条件	-
被调用函数	-
输入参数{in}	
spi_periph	外设SPIx
SPIx	x=1
	输出参数{out}
-	-
	返回值
-	-

例如:

/\* enable SPI1 quad wire write \*/

qspi\_write\_enable(SPI1);

# 函数 qspi\_read\_enable

函数qspi\_read\_enable描述见下表:



### 表 3-373. 函数 qspi\_read\_enable

函数名称	qspi_read_enable	
函数原形	void qspi_read_enable(uint32_t spi_periph);	
功能描述	使能四线SPI读	
先决条件	-	
被调用函数	-	
	输入参数{in}	
spi_periph	外设SPIx	
SPIx	x=1	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* enable SPI1 quad wire read \*/

qspi\_read\_enable(SPI1);

# 函数 qspi\_io23\_output\_enable

函数qspi\_io23\_output\_enable描述见下表:

表 3-374. 函数 qspi\_io23\_output\_enable

<u> </u>	: _
函数名称	qspi_io23_output_enable
函数原形	void qspi_io23_output_enable(uint32_t spi_periph);
功能描述	使能SPI_IO2和SPI_IO3输出
先决条件	-
被调用函数	-
输入参数{in}	
spi_periph	外设SPIx
SPIx	x=1
	输出参数{out}
	返回值
-	-

例如:

/\* enable SPI1 SPI\_IO2 and SPI\_IO3 pin output \*/

qspi\_io23\_output\_enable(SPI1);

# 函数 qspi\_io23\_output\_disable

函数qspi\_io23\_output\_disable描述见下表:



# 表 3-375. 函数 qspi\_io23\_output\_disable

函数名称	qspi_io23_output_disable	
函数原形	void qspi_io23_output_disable(uint32_t spi_periph);	
功能描述	禁能SPI_IO2和SPI_IO3输出	
先决条件	-	
被调用函数	-	
	输入参数{in}	
spi_periph	外设SPIx	
SPIx	x=1	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* disable SPI1 SPI\_IO2 and SPI\_IO3 pin output \*/

qspi\_io23\_output\_disable(SPI1);

# 函数 spi\_i2s\_flag\_get

函数spi\_i2s\_flag\_get描述见下表:

#### 表 3-376. 函数 spi i2s flag get

次 3-376. 函数 Spi_	_i
函数名称	spi_i2s_flag_get
函数原形	FlagStatus spi_i2s_flag_get(uint32_t spi_periph, uint32_t flag);
功能描述	获取SPI/I2S标志状态
先决条件	-
被调用函数	-
	输入参数{in}
spi_periph	外设SPIx
SPIx	x=0,1
	输入参数{in}
flag	SPI/I2S标志状态
SPI_FLAG_TBE	SPI发送缓冲区空标志
SPI_FLAG_RBNE	SPI接收缓冲区非空标志
SPI_FLAG_TRANS	SPI通信进行中标志
SPI_FLAG_RXORE RR	SPI接收过载错误标志
SPI_FLAG_CONFE RR	SPI配置错误标志
SPI_FLAG_CRCER R	SPI CRC错误标志
SPI_FLAG_FERR	SPI格式错误标志





I2S_FLAG_RBNE   I2S接收缓冲区非空标志     I2S_FLAG_TRANS   I2S通信进行中标志     I2S_FLAG_RXORE   RR   I2S按收过载错误标志     I2S_FLAG_TXURE   RR   I2S_FLAG_CH     I2S_FLAG_CH   I2S通道标志     I2S_FLAG_FERR   I2S格式错误标志     I2S_FLAG_CH   I2S_FLAG_FERR     I2S_FLAG_CH   I2S_FLAG_FERR     I2S_FLAG_CH   I2S_FLAG_FER     I2S_FLAG_CH   I2S_FLA	I2S_FLAG_TBE	I2S发送缓冲区空标志
I2SFLAG_RXORE   RR	I2S_FLAG_RBNE	I2S接收缓冲区非空标志
RR  I2S_FLAG_TXURE RR  I2S_FLAG_CH I2S_ELAG_CH I2S_ELAG_FERR I2S格式错误标志 以下参数只适用于SPI1  SPI_TXLVL_EMPT Y SPI_TXLVL_QUAR TER_FULL SPI_TXLVL_HAIF_F ULL SPI_TXLVL_FULL SPI_TXLVL_EMPT Y SPI_TXLVL_FULL SPI_TXLVL_EMPT SPI_TXLVL_FULL SPI_RXLVL_EMPT Y SPI_RXFIFO空 SPI_RXLVL_EMPT Y SPI_RXLVL_EMPT Y SPI_RXLVL_BMPT Y SPI_RXLVL_QUAR TER_FULL SPI_RXLVL_AIF_F FULL SPI_RXLVL_HAIF_F FULL SPI_RXLVL_FULL RXFIFO空  **SPI_RXLVL_FULL **SPI_RXLVL_FULL RXFIFO全满 **SPI_RXLVL_FULL **RXFIFO全满 **SPI_RXLVL_FULL RXFIFO全满 **M出参数{out}	I2S_FLAG_TRANS	I2S通信进行中标志
RR  I2S_FLAG_TXURE RR  I2S_FLAG_CH I2S通道标志 I2S格式错误标志  UT 参数只适用于SPI1  SPI_TXLVL_EMPT Y  SPI_TXLVL_QUAR TER_FULL  SPI_TXLVL_HAIF_F ULL  SPI_TXLVL_FULL  SPI_TXLVL_EMPT Y  SPI_TXFIFO空  SPI_TXLVL_HAIF_F ULL  SPI_TXLVL_FULL  SPI_RXLVL_EMPT Y  SPI_RXFIFO空  SPI_RXLVL_EMPT Y  SPI_RXLVL_EMPT Y  SPI_RXLVL_GUAR TER_FULL  SPI_RXLVL_QUAR TER_FULL  SPI_RXLVL_HAIF_F FULL  SPI_RXLVL_HAIF_F FULL  SPI_RXLVL_HAIF_F FULL  SPI_RXLVL_FULL  RXFIFO空  ***BIRXFIFO型分之一满**  SPI_RXLVL_FULL  RXFIFO全满  ***BIRXFIFO型分之一满**  SPI_RXLVL_FULL  RXFIFO全满  ***BIRXFIFO全满  ***BIRXFIFOLD  **BIRXFIFOLD  ***BIRXFIFOLD  ***BIRXF	I2S_FLAG_RXORE	I2S接收过载错误标志
RR  I2S_FLAG_CH  I2S通道标志  I2S_FLAG_FERR  I2S格式错误标志  以下参数只适用于SPI1  SPI_TXLVL_EMPT Y  SPI_TXLVL_QUAR TER_FULL  SPI_TXLVL_HAIF_F ULL  SPI_TXLVL_FULL  SPI_RXLVL_EMPT Y  SPI_RXLVL_EMPT Y  SPI_RXLVL_EMPT Y  SPI_RXLVL_EMPT Y  SPI_RXLVL_GUAR TER_FULL  SPI_RXLVL_GUAR TER_FULL  SPI_RXLVL_FULL  SPI_RXLVL_GUAR TER_FULL  SPI_RXLVL_HAIF_ FULL  SPI_RXLVL_HAIF_ FULL  SPI_RXLVL_HAIF_ FULL  SPI_RXLVL_FULL  RXFIFO全满  **authorized and the properties of the p	RR	1200 Manual Manual
RR   I2S_FLAG_CH   I2S通道标志   I2S_FLAG_FERR   I2S_M工错误标志   I2S_M工错误标志   I2S_M工错误标志   I2S_M工错误标志   I2S_M工错误标志   I2S_M工错误标志   I2S_M工错误标志   I2S_M工错误标志   I2S_M工错误标志   I2S_M工程误标志   I2S_M工程误标本   I2S_M工程误标本   I2S_M工程误存证   I2S_M工程设计记述   I2S_M工程记述   I2S_M工	I2S_FLAG_TXURE	129发送欠裁结误标志
I2S_FLAG_FERR   I2S格式错误标志   以下参数只适用于SPI1     SPI_TXLVL_EMPT	RR	120次及八载旧庆你心
以下参数只适用于SPI1  SPI_TXLVL_EMPT Y SPI_TXLVL_QUAR TER_FULL SPI_TXLVL_HAIF_F ULL SPI_TXLVL_FULL SPI_TXLVL_FULL SPI_RXLVL_EMPT Y SPI_RXLVL_QUAR TER_FULL SPI_RXLVL_HAIF_FULL SPI_RXLVL_HAIF_FULL SPI_RXLVL_HAIF_FULL SPI_RXLVL_HAIF_FULL SPI_RXLVL_FULL SPI_RXLVL_FULL RXFIFO全満  SPI_RXFIFO型分之一満 SPI_RXFIFO型分之一満 SPI_RXFIFO型分之一満 SPI_RXFIFO型分之一満 SPI_RXLVL_FULL RXFIFO全満	I2S_FLAG_CH	I2S通道标志
SPI_TXLVL_EMPT YSPI TXFIFO空SPI_TXLVL_QUAR TER_FULLSPI TXFIFO四分之一满SPI_TXLVL_HAIF_F ULLSPI TXFIFO争满SPI_TXLVL_FULLTXFIFO全满SPI_RXLVL_EMPT YSPI RXFIFO空SPI_RXLVL_QUAR TER_FULLSPI RXFIFO四分之一满SPI_RXLVL_HAIF_ FULLSPI RXFIFO争满SPI_RXLVL_FULLRXFIFO争满SPI_RXLVL_FULLRXFIFO争满	I2S_FLAG_FERR	I2S格式错误标志
SPI TXFIFO空  SPI_TXLVL_QUAR TER_FULL  SPI_TXLVL_HAIF_F ULL  SPI_TXLVL_FULL  SPI_TXLVL_FULL  SPI_RXLVL_EMPT Y  SPI_RXLVL_QUAR TER_FULL  SPI_RXLVL_HAIF_ FULL  SPI_RXLVL_HAIF_ FULL  SPI_RXLVL_FULL  RXFIFO全満  SPI_RXFIFO迎分之一満  SPI_RXFIFO迎分之一満  SPI_RXLVL_HAIF_ FULL  SPI_RXLVL_FULL  RXFIFO全満  输出参数{out}		以下参数只适用于SPI1
SPI_TXLVL_QUAR TER_FULL SPI_TXLVL_HAIF_F ULL SPI_TXLVL_FULL TXFIFO全満 SPI_RXLVL_EMPT SPI_RXFIFO空 Y SPI_RXLVL_QUAR TER_FULL SPI_RXLVL_HAIF_ FULL SPI_RXLVL_HAIF_ FULL SPI_RXLVL_HAIF_ FULL SPI_RXLVL_FULL SPI_RXLVL_FULL SPI_RXLVL_FULL RXFIFO全満  ***	SPI_TXLVL_EMPT	QDI TYFIFO☆
TER_FULL SPI_TXLVL_HAIF_F ULL SPI_TXLVL_FULL SPI_RXLVL_EMPT Y SPI_RXLVL_QUAR TER_FULL SPI_RXLVL_HAIF_ FULL SPI_RXLVL_HAIF_ FULL SPI_RXLVL_FULL RXFIFO全満  SPI_RXFIFO当満 RXFIFO争満  RXFIFO争満  ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・	Υ	SELLY III OT
TER_FULL  SPI_TXLVL_HAIF_F ULL  SPI_TXLVL_FULL  SPI_RXLVL_EMPT Y  SPI_RXLVL_QUAR TER_FULL  SPI_RXLVL_HAIF_ FULL  SPI_RXLVL_HAIF_ FULL  SPI_RXLVL_FULL  RXFIFO全満  SPI_RXFIFO四分之一満  SPI_RXFIFO四分之一満  SPI_RXFIFO半満  SPI_RXLVL_HAIF_ FULL  SPI_RXLVL_FULL  RXFIFO全満  输出参数{out}	SPI_TXLVL_QUAR	SDI TYFIFOⅢ分之一准
ULLSPI TXFIFO半满SPI_TXLVL_FULLTXFIFO全满SPI_RXLVL_EMPT YSPI RXFIFO空SPI_RXLVL_QUAR TER_FULLSPI RXFIFO四分之一满SPI_RXLVL_HAIF_ FULLSPI RXFIFO半满SPI_RXLVL_FULLRXFIFO全满*** *** *** *** *** *** *** *** *** **	TER_FULL	SITIATII OED D C 1M
ULL       SPI_TXLVL_FULL     TXFIFO全满       SPI_RXLVL_EMPT     SPI RXFIFO空       Y     SPI_RXLVL_QUAR       TER_FULL     SPI_RXFIFO四分之一满       SPI_RXLVL_HAIF_     SPI_RXFIFO半满       FULL     RXFIFO全满       SPI_RXLVL_FULL     RXFIFO全满       *     *	SPI_TXLVL_HAIF_F	SPI TXFIFO光谱
SPI_RXLVL_EMPT Y SPI_RXLVL_QUAR TER_FULL SPI_RXLVL_HAIF_ FULL SPI_RXLVL_FULL RXFIFO全满  \$\frac{\hat{\text{NUL}}{\text{BUL}}}{\text{BUL}}\$ \$\frac{\hat{\text{SPI}}{\text{RXFIFO}}\text{PXFIFO}{\text{PX}}}{\text{BUL}}\$ \$\frac{\hat{\text{RXFIFO}}{\text{PX}}}{\text{BUL}}\$ \$-	ULL	
Y     SPI RXFIFO空       SPI_RXLVL_QUAR TER_FULL     SPI RXFIFO四分之一满       SPI_RXLVL_HAIF_FULL     SPI RXFIFO半满       SPI_RXLVL_FULL     RXFIFO全满       *** ** ** ** ** ** ** ** ** ** ** ** **	SPI_TXLVL_FULL	TXFIFO全满
Y   SPI_RXLVL_QUAR TER_FULL SPI RXFIFO四分之一满   SPI_RXLVL_HAIF_FULL SPI RXFIFO半满   FULL RXFIFO全满   **** *** *** *** *** *** *** *** *** *	SPI_RXLVL_EMPT	QDI DYEIEO☆
TER_FULL SPI RXFIFO四分之一满   SPI_RXLVL_HAIF_FULL SPI RXFIFO半满   SPI_RXLVL_FULL RXFIFO全满	Υ	SFI KAFIFO±
TER_FULL  SPI_RXLVL_HAIF_ FULL  SPI_RXLVL_FULL  RXFIFO全满  输出参数{out}	SPI_RXLVL_QUAR	CDI DVEIEO⊞ (\ → , \#
FULL SPI RXFIFO半满   SPI_RXLVL_FULL RXFIFO全满   输出参数{out} -	TER_FULL	SFIRAFIFO四分之一俩
FULL     SPI_RXLVL_FULL   RXFIFO全满     输出参数{out}   -	SPI_RXLVL_HAIF_	CDI DVEIEO 坐襟
输出参数{out} -	FULL	SFI KAFIFO士俩
	SPI_RXLVL_FULL	RXFIFO全满
		输出参数{out}
·····································	-	-
CHE		返回值
FlagStatus SET 或 RESET	FlagStatus	SET 或 RESET

 $\slash ^*$  get SPI0 transmit buffer empty flag status \*/  $\slash$ 

while(RESET == spi\_i2s\_flag\_get(SPI0, SPI\_FLAG\_TBE));

spi\_i2s\_data\_transmit(SPI0, spi0\_send\_array[send\_n++]);

# 函数 spi\_i2s\_interrupt\_enable

函数spi\_i2s\_interrupt\_enable描述见下表:

#### 表 3-377. 函数 spi\_i2s\_interrupt\_enable

	<del> </del>
函数名称	spi_i2s_interrupt_enable
函数原形	void spi_i2s_interrupt_enable(uint32_t spi_periph, uint8_t interrupt);
功能描述	使能SPI/I2S中断



先决条件	-
被调用函数	-
	输入参数{in}
spi_periph	外设SPIx
SPIx	x=0,1
	输入参数{in}
interrupt	SPI/I2S中断
SPI_I2S_INT_TBE	发送缓冲区空中断使能
SPI_I2S_INT_RBNE	接收缓冲区非空中断使能
SPI_I2S_INT_ERR	错误中断使能
	输出参数{out}
-	-
	返回值
-	-

/\* enable SPI0 transmit buffer empty interrupt \*/

spi\_i2s\_interrupt\_enable(SPI0, SPI\_I2S\_INT\_TBE);

# 函数 spi\_i2s\_interrupt\_disable

函数spi\_i2s\_interrupt\_disable描述见下表:

表 3-378. 函数 spi\_i2s\_interrupt\_disable

函数名称	spi_i2s_interrupt_disable
函数原形	void spi_i2s_interrupt_disable(uint32_t spi_periph, uint8_t interrupt);
功能描述	禁能SPI/I2S中断
先决条件	-
被调用函数	-
	输入参数{in}
spi_periph	外设SPIx
SPIx	x=0,1
输入参数{in}	
interrupt	SPI/I2S中断
SPI_I2S_INT_TBE	发送缓冲区空中断使能
SPI_I2S_INT_RBNE	接收缓冲区非空中断使能
SPI_I2S_INT_ERR	错误中断使能
	输出参数{out}
返回值	
-	-

例如:



/\* disable SPI0 transmit buffer empty interrupt \*/

spi\_i2s\_interrupt\_disable(SPI0, SPI\_I2S\_INT\_TBE);

# 函数 spi\_i2s\_interrupt\_flag\_get

函数spi\_i2s\_interrupt\_flag\_get描述见下表:

表 3-379. 函数 spi\_i2s\_interrupt\_flag\_get

大 C C: C: 因次 cp:_	125_IIIteITupt_IIag_get
函数名称	spi_i2s_interrupt_flag_get
函数原形	FlagStatus spi_i2s_interrupt_flag_get(uint32_t spi_periph, uint8_t interrupt);
功能描述	获取SPI/I2S中断状态
先决条件	- -
被调用函数	- -
	输入参数{in}
spi_periph	外设SPIx
SPIx	x=0,1
	输入参数{in}
interrupt	SPI/I2S中断状态
SPI_I2S_INT_FLAG	发送缓冲区空中断
_TBE	及
SPI_I2S_INT_FLAG	按收经冲区非穷中枢
_RBNE	接收缓冲区非空中断
SPI_I2S_INT_FLAG	接收过载错误中断
_RXORERR	
SPI_INT_FLAG_CO	配置错误中断
NFERR	配直用 医下动
SPI_INT_FLAG_CR	CRC错误中断
CERR	して 日 次 中 朗
I2S_INT_FLAG_TX	发送欠载错误中断
URERR	Даладия Гу
SPI_I2S_INT_FLAG	格式错误中断
_FERR	пили М Г ФГ
	输出参数{out}
-	-
	返回值
FlagStatus	SET 或 RESET

例如:

```
/* get SPI0 transmit buffer empty interrupt status */
if(RESET != spi_i2s_interrupt_flag_get(SPI0, SPI_I2S_INT_FLAG_TBE)){
    while(RESET == spi_i2s_flag_get(SPI0, SPI_FLAG_TBE));
    spi_i2s_data_transmit(SPI0, spi0_send_array[send_n++]);
```



}

# 函数 spi\_crc\_error\_clear

函数spi\_crc\_error\_clear描述见下表:

表 3-380. 函数 spi\_crc\_error\_clear

函数名称	spi_crc_error_clear	
函数原形	void spi_crc_error_clear(uint32_t spi_periph);	
功能描述	清除SPI CRC错误标志状态	
先决条件	-	
被调用函数	-	
	输入参数{in}	
spi_periph	外设SPIx	
SPIx	x=0,1	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* clear SPI0 CRC error flag status \*/

spi\_crc\_error\_clear(SPI0);

# 3.17. **SYSCFG**

章节<u>3.17.1</u>描述了SYSCFG的寄存器列表,章节<u>3.17.2</u>对SYSCFG库函数进行说明。

# 3.17.1. 外设寄存器说明

SYSCFG寄存器列表如下表所示:

#### 表 3-381. SYSCFG 寄存器

寄存器名称	寄存器描述
SYSCFG_CFG0	配置寄存器0
SYSCFG_EXTISS0	EXTI源选择寄存器0
SYSCFG_EXTISS1	EXTI源选择寄存器1
SYSCFG_EXTISS2	EXTI源选择寄存器2
SYSCFG_EXTISS3	EXTI源选择寄存器3
SYSCFG_CFG2	系统配置寄存器2
SYSCFG_CPU_IRQ	IRQ延迟寄存器
_LAT	INQ些心可什倫



# 3.17.2. 外设库函数说明

SYSCFG库函数列表如下表所示:

#### 表 3-382. SYSCFG 库函数

库函数名称	库函数描述
syscfg_deinit	复位SYSCFG寄存器
syscfg_dma_remap_enable	使能DMA通道重映射
syscfg_dma_remap_disable	失能DMA通道重映射
syscfg_high_current_enable	使能PB9引脚大电流能力
syscfg_high_current_disable	失能PB9引脚大电流能力
syscfg_exti_line_config	配置GPIO引脚作为EXTI
syscfg_lock_config	将timer0/14/15/16中断输入连接到所选参数
irq_latency_set	设置延迟值
syscfg_flag_get	得到SYSCFG_CFG2的标志位
syscfg_flag_clear	清除SYSCFG_CFG2的标志位

# 函数 syscfg\_deinit

函数syscfg\_deinit描述见下表:

#### 表 3-383. 函数 syscfg\_deinit

<b>本 0 000.</b> 函数 393.	- <b>3_</b>
函数名称	syscfg_deinit
函数原形	<pre>void syscfg_deinit(void);</pre>
功能描述	复位SYSCFG寄存器
先决条件	-
被调用函数	-
-	-
输出参数{out}	
-	-
返回值	
-	-

例如:

/\* reset SYSCFG registers \*/

syscfg\_deinit();

# 函数 syscfg\_dma\_remap\_enable

函数syscfg\_dma\_remap\_enable描述见下表:

# 表 3-384. 函数 syscfg\_dma\_remap\_enable

函数名称 syscfg_dma_remap_enable	
------------------------------	--



函数原形	void syscfg_dma_remap_enable(uint32_t syscfg_dma_remap);	
功能描述	使能DMA通道重映射	
先决条件	-	
被调用函数	-	
输入参数{in}		
syscfg_dma_rema	指定要重新映射的DMA通道	
р	旧足安里初队刘山 <b>DIVIA</b> 边边	
SYSCFG_DMA_RE	重新映射Time16通道0和向通道1发送DMA请求	
MAP_TIMER16	至别队为TIMETO通道O和问通道T及达DIMA值水	
SYSCFG_DMA_RE	重新映射Time15通道5和向通道3发送DMA请求	
MAP_TIMER15	至别队为TIMETO通过5种问通过5次达DWIA相外	
SYSCFG_DMA_RE	将AUARTARO RX DMA请求重新映射到通道4	
MAP_USART0RX	行AUAICTAINU ICA DIMA病水重剂吸剂到過過+	
SYSCFG_DMA_RE	将AUARTAR0 TX DMA请求重新映射到通道3	
MAP_USART0TX	行AOANTANOTA DIMA用水里剂吹剂到远超3	
SYSCFG_DMA_RE	从通道0重新映射ADC DMA请求到通道1	
MAP_ADC	// 通过0至初吹剂ADC DIMA用水到通道 I	
SYSCFG_PA11_RE	PA11和PA12重新映射位	
MAP_PA12	FATT和FATZ重制研制位	
输出参数{out}		
-	-	
返回值		
-	-	

/\* enable DMA channel remap\*/

 $syscfg\_dma\_remap\_enable (SYSCFG\_DMA\_REMAP\_TIMER16);$ 

# 函数 syscfg\_dma\_remap\_disable

函数syscfg\_dma\_remap\_disable描述见下表:

表 3-385. 函数 syscfg\_dma\_remap\_disable

	0= = 1=	
函数名称	syscfg_dma_remap_disable	
函数原形	void syscfg_dma_remap_disable(uint32_t syscfg_dma_remap);	
功能描述	失能DMA通道重映射	
先决条件	-	
被调用函数	-	
输入参数{in}		
syscfg_dma_rema	化宁西孟栾叻 卧的DMA 通谱	
р	指定要重新映射的DMA通道	
SYSCFG_DMA_RE	重新映射Time16通道0和向通道1发送DMA请求	
MAP_TIMER16	里利欧为 TIME TO 地 但 U 中 I 地 但 I 及 区 D M A l l l l	

# GD32E23x 固件库使用指南

SYSCFG_DMA_RE	重卖咖啡Timo15通送5和台通送24次DMV运费	
MAP_TIMER15	重新映射Time15通道5和向通道3发送DMA请求	
SYSCFG_DMA_RE	将AUARTARO RX DMA请求重新映射到通道4	
MAP_USART0RX	行AOANTANO NA DIMA用水里剔吹剂到应坦4	
SYSCFG_DMA_RE	将AUARTAR0 TX DMA请求重新映射到通道3	
MAP_USART0TX	行AOAKTARUTA DIMA 捐水 里利 吠剂 到 旭 坦 3	
SYSCFG_DMA_RE	从通道0重新映射ADC DMA请求到通道1	
MAP_ADC	<u> </u>	
SYSCFG_PA11_RE	PA11和PA12重新映射位	
MAP_PA12	FAIT和FAIZ里利·吠剂位	
输出参数{out}		
	返回值	

例如:

/\* disable DMA channel remap\*/

syscfg\_dma\_remap\_disable(SYSCFG\_DMA\_REMAP\_TIMER16);

## 函数 syscfg\_high\_current\_enable

函数syscfg\_high\_current\_enable描述见下表:

表 3-386. 函数 syscfg\_high\_current\_enable

syscfg_high_current_enable		
void syscfg_high_current_enable(void);		
使能PB9引脚大电流能力		
-		
-		
输入参数{in}		
输出参数{out}		
返回值		
-		

例如:

/\* enable PB9 high current capability \*/

syscfg\_high\_current\_enable();

#### 函数 syscfg\_high\_current\_disable

函数syscfg\_high\_current\_disable描述见下表:



## 表 3-387. 函数 syscfg\_high\_current\_disable

函数名称	syscfg_high_current_disable		
函数原形 void syscfg_high_current_disable(void);			
功能描述	失能PB9引脚大电流能力		
先决条件	-		
被调用函数	-		
输入参数{in}			
-			
输出参数{out}			
返回值			
-	-		

例如:

/\* disable PB9 high current capability \*/

syscfg\_high\_current\_disable();

## 函数 syscfg\_exti\_line\_config

函数syscfg\_exti\_line\_config描述见下表:

表 3-388. 函数 syscfg\_exti\_line\_config

大 o ooo: 因从 o j o o i g _ o x i _ m o _ o o m g				
函数名称	syscfg_exti_line_config			
函数原形	<pre>void syscfg_exti_line_config(uint8_t exti_port, uint8_t exti_pin);</pre>			
功能描述	配置GPIO引脚作为EXTI			
先决条件	-			
被调用函数	-			
	输入参数{in}			
exti_port	指定EXTI使用的GPIO端口			
EXTI_SOURCE_GP	×			
IOx	x=A,B,C,F			
	输入参数{in}			
exti_pin	EXTI引脚			
EXTI_SOURCE_PI	v 0.45/CDIOA CDIOD) v 42.45/CDIOC) v 0.4.6.7/CDIOE)			
Nx	x=015(GPIOA, GPIOB), x=1315(GPIOC), x = 0.1.6.7 (GPIOF)			
输出参数{out}				
-	- -			
	返回值			
-	-			

例如:

/\* configure the GPIO pin as EXTI Line \*/

 $syscfg\_exti\_line\_config(EXTI\_SOURCE\_GPIOA,\ EXTI\_SOURCE\_PIN0);$ 



# 函数 syscfg\_lock\_config

函数syscfg\_lock\_config描述见下表:

## 表 3-389. 函数 syscfg\_lock\_config

函数名称	syscfg_lock_config  void syscfg_lock_config(uint32_t syscfg_lock);		
函数原形			
功能描述	将timer0/14/15/16中断输入连接到所选参数		
先决条件	-		
被调用函数	-		
	输入参数{in}		
exti_port	指定EXTI使用的GPIO端口		
SYSCFG_LOCK_L	Cortex-M23锁定输出连接到断开输入		
OCKUP	COITEX-IW25 锁定制		
SYSCFG_LOCK_S			
RAM_PARITY_ERR	SRAM_PARITY校验错误连接到断开输入		
OR			
SYSCFG_LOCK_LV	LVD中断连接到断开输入		
D			
输出参数{out}			
-			
	返回值		
-	-		

## 例如:

/\* configure syscfg lock\*/

 $syscfg\_lock\_config(SYSCFG\_LOCK\_LOCKUP);$ 

## 函数 irq\_latency\_set

函数irq\_latency\_set描述见下表:

## 表 3-390. 函数 irq\_latency\_set

· · · · · · · · · · · · · · · · · · ·		
函数名称	irq_latency_set	
函数原形	void irq_latency_set(uint8_t irq_latency);	
功能描述	设置延迟时间值	
先决条件	-	
被调用函数	-	
输入参数{in}		
irq_latency	延迟时间值	
0x00-0xFF	延迟时间值	
输出参数{out}		
-	-	
返回值		



-

例如:

/\* set the wait state counter value \*/

Irq\_latency\_set (0xFF);

# 函数 syscfg\_flag\_get

函数syscfg\_flag\_get描述见下表:

## 表 3-391. 函数 syscfg\_flag\_get

函数名称	syscfg_flag_get	
函数原形	FlagStatus syscfg_flag_get(uint32_t syscfg_flag);	
功能描述	校验SYSCFG_CFG2寄存器中指定的标志位是否置位	
先决条件	-	
被调用函数	-	
输入参数{in}		
syscfg_flag	中断标志	
SYSCFG_SRAM_P	CDAM本.但於於無温标士	
CEF	SRAM奇偶校验错误标志	
输出参数{out}		
-		
	返回值	
FlagStatus	SET或者RESET	

例如:

/\* get syscfg flag \*/

FlagStatus status;

status = syscfg\_flag\_get(SYSCFG\_SRAM\_PCEF);

# 函数 syscfg\_flag\_clear

函数syscfg\_flag\_cleart描述见下表:

#### 表 3-392. 函数 syscfg\_flag\_clear

函数名称	syscfg_flag_gclear	
函数原形	<pre>void syscfg_flag_clear(uint32_t syscfg_flag);</pre>	
功能描述	清除SYSCFG_CFG2的标志位	
先决条件	-	
被调用函数	-	
输入参数{in}		
syscfg_flag	中断标志	
SYSCFG_SRAM_P	SRAM奇偶校验错误标志	



	CEF	
	输出参数{out}	
	-	-
返回值		返回值
	-	-

/\* clear syscfg flag \*/

syscfg\_flag\_clear(SYSCFG\_SRAM\_PCEF);

# 3.18. TIMER

定时器含有可编程的一个无符号计数器,支持输入捕获和输出比较,分为五种类型:高级定时器(TIMER0),通用定时器L0(TIMER2),通用定时器L2(TIMER13),通用定时器L3(TIMER14),通用定时器L4(TIMERx, x=15, 16),基本定时器(TIMER5),不同类型的定时器具体功能有所差别。章节<u>3.18.1</u>描述了TIMER的寄存器列表,章节<u>3.18.2</u>对TIMER库函数进行说明。

## 3.18.1. 外设寄存器说明

TIMER寄存器列表如下表所示:

表 3-393. TIMER 寄存器

寄存器名称	寄存器描述
TIMER_CTL0(timerx, x=0, 2, 5, 13, 14, 15, 16)	控制寄存器0
TIMERx_CTL1(timerx, x=0, 2, 5, 13, 14, 15, 16)	控制寄存器1
TIMERx_SMCFG(timerx, x=0, 2, 14)	从模式配置寄存器
TIMERx_DMAINTEN(timerx, x=0, 2, 5, 13, 14, 15, 16)	DMA和中断使能寄存器
TIMERx_INTF(timerx, x=0, 2, 5, 13, 14, 15, 16)	中断标志寄存器
TIMERx_SWEVG(timerx, x=0, 2, 5, 13, 14, 15, 16)	软件事件产生寄存器
TIMERx_CHCTL0(timerx, x=0, 2, 13, 14, 15, 16)	通道控制寄存器0
TIMERx_CHCTL1(timerx, x=0, 2)	通道控制寄存器1
TIMERx_CHCTL2(timerx, x=0, 2, 13, 14, 15, 16)	通道控制寄存器2
TIMERx_CNT(timerx, x=0, 2, 5, 13, 14, 15, 16)	计数器寄存器
TIMERx_PSC(timerx, x=0, 2, 5, 13, 14, 15, 16)	预分频寄存器
TIMERx_CAR(timerx, x=0, 2, 5, 13, 14, 15, 16)	计数器自动重载寄存器
TIMERx_CREP(timerx, x=0, 5, 14, 15, 16)	重复计数寄存器
TIMERx_CH0CV(timerx, x=0, 2, 13, 14, 15, 16)	通道0捕获/比较寄存器



寄存器名称	寄存器描述
TIMERx_CH1CV(timerx, x=0, 2, 14)	通道1捕获/比较寄存器
TIMERx_CH2CV(timerx, x=0 ,2)	通道2捕获/比较寄存器
TIMERx_CH3CV(timerx, x=0, 2)	通道3捕获/比较寄存器
TIMERx_IRMP(timerx, x=13)	通道输入重映射寄存器
TIMERx_CCHP(timerx, x=0, 2, 14, 15, 16)	互补通道保护寄存器
TIMERx_DMACFG(timerx, x=0, 2, 14, 15, 16)	DMA配置寄存器
TIMERx_DMATB(timerx, x=0, 2, 14, 15, 16)	DMA发送缓冲区寄存器
TIMERx_CFG(timerx, x=0, 2, 13, 14, 15, 16)	配置寄存器

# 3.18.2. 外设库函数说明

TIMER库函数列表如下表所示:

## 表 3-394. TIMER 库函数

库函数名称	库函数描述
timer_deinit	复位外设TIMERx
timer_struct_para_init	将TIMER初始化结构体中所有参数初始化为默认值
timer_init	初始化外设TIMERx
timer_enable	使能外设TIMERx
timer_disable	禁能外设TIMERx
timer_auto_reload_shadow_enable	TIMERx自动重载影子使能
timer_auto_reload_shadow_disable	TIMERx自动重载影子禁能
timer_update_event_enable	TIMERx更新事件使能
timer_update_event_disable	TIMERx更新事件禁能
timer_counter_alignment	设置外设TIMERx的对齐模式
timer_counter_up_direction	设置外设TIMERx向上计数
timer_counter_down_direction	设置外设TIMERx向下计数
timer_prescaler_config	配置外设TIMERx预分频器
timer_repetition_value_config	配置外设TIMERx的重复计数器
timer_autoreload_value_config	配置外设TIMERx的自动重载寄存器
timer_counter_value_config	配置外设TIMERx的计数器值
timer_counter_read	读取外设TIMERx的计数器值
timer_prescaler_read	读取外设TIMERx的预分频器值
timer_single_pulse_mode_config	配置外设TIMERx的单脉冲模式
timer_update_source_config	配置外设TIMERx的更新源
timer_ocpre_clear_source_config	配置TIMERx的OCPRE清除源选择
timer_interrupt_enable	外设TIMERx的中断使能
timer_interrupt_disable	外设TIMERx的中断禁能
timer_interrupt_flag_get	外设TIMERx中断标志获取
timer_interrupt_flag_clear	外设TIMERx中断标志清除
timer_flag_get	外设TIMERx标志位获取
timer_flag_clear	外设TIMERx标志位清除



# GD32E23x 固件库使用指南

GD32L23X 四十年文用1日		
库函数名称	库函数描述	
timer_dma_enable	使能TIMERx的DMA功能	
timer_dma_disable	禁能TIMERx的DMA功能	
timer_channel_dma_request_sourc	从设TIMED、的通道DMA法式海连区	
e_select	外设TIMERx的通道DMA请求源选择	
timer_dma_transfer_config	配置外设TIMERx的DMA模式	
timer_event_software_generate	软件产生事件	
timer_break_struct_para_init	将TIMER中止功能参数结构体中所有参数初始化为默认值	
timer_break_config	配置中止功能	
timer_break_enable	使能TIMERx的中止功能	
timer_break_disable	禁能TIMERx的中止功能	
timer_automatic_output_enable	自动输出使能	
timer_automatic_output_disable	自动输出禁能	
timer_primary_output_config	所有的通道输出使能	
timer_channel_control_shadow_	通道换相控制影子寄存器配置	
config		
timer_channel_control_shadow_	通道换相控制影子寄存器更新控制	
update_config		
timer_channel_output_struct_para_i	将TIMER通道输出参数结构体中所有参数初始化为默认值	
nit		
timer_channel_output_config	外设TIMERx的通道输出配置	
timer_channel_output_mode_config	配置外设TIMERx通道输出比较模式	
timer_channel_output_pulse_value_	配置外设TIMERx的通道输出比较值	
config	和直升及TIMEIXID 起槽山色状面	
timer_channel_output_shadow	   配置TIMERx通道输出比较影子寄存器功能	
_config	品直.11W上1000/2011 田70 11 田70 1	
timer_channel_output_fast_config	配置TIMERx通道输出比较快速功能	
timer_channel_output_clear_config	配置TIMERx的通道输出比较清0功能	
timer_channel_output_polarity_confi	通道输出极性配置	
g	ACIDAL MARIE	
timer_channel_complementary_out	   互补通道输出极性配置	
put_polarity_config		
timer_channel_output_state_config	配置通道状态	
timer_channel_complementary_out	配置互补通道输出状态	
put_state_config		
timer_channel_input_struct	   将TIMER通道输入参数结构体中所有参数初始化为默认值	
_para_init		
timer_input_capture_config	配置TIMERx输入捕获参数	
timer_channel_input_capture_	配置TIMERx通道输入捕获预分频值	
prescaler_config		
timer_channel_capture_value_	读取通道输入捕获值	
register_read		



库函数名称	库函数描述
timer_input_pwm_capture_config	配置TIMERx捕获PWM输入参数
timer_hall_mode_config	配置TIMERx的HALL接口功能
timer_input_trigger_source_select	TIMERx的输入触发源选择
timer_master_output_trigger_source _select	选择TIMERx主模式输出触发源
timer_slave_mode_select	TIMERx从模式配置
timer_master_slave_mode_config	TIMERx主从模式配置
timer_external_trigger_config	配置TIMERx外部触发输入
timer_quadrature_decoder_mode_c onfig	TIMERx配置为正交译码器模式
timer_internal_clock_config	TIMERx配置为内部时钟模式
timer_internal_trigger_as_external_ clock_config	配置TIMERx的内部触发为时钟源
timer_external_trigger_as_external_clock_config	配置TIMERx的外部触发作为时钟源
timer_external_clock_mode0_config	配置TIMERx外部时钟模式0,ETI作为时钟源
timer_external_clock_mode1_config	配置TIMERx外部时钟模式1
timer_external_clock_mode1_disabl	禁能TIMERx外部时钟模式1
е	
timer_channel_remap_config	配置TIMERx通道重映射功能
timer_write_chxval_register_config	配置TIMERx写CHxVAL选择位
timer_output_value_selection_confi	配置定时器输出值选择
g	

# 结构体 timer\_parameter\_struct

#### 表 3-395. 结构体 timer\_parameter\_struct

成员名称	功能描述
prescaler	预分频值(0~65535)
alignodmodo	对齐模式(TIMER_COUNTER_EDGE, TIMER_COUNTER_CENTER_DOWN,
alignedmode	TIMER_COUNTER_CENTER_UP, TIMER_COUNTER_CENTER_BOTH)
counterdirection	计数方向(TIMER_COUNTER_UP, TIMER_COUNTER_DOWN)
period	周期(0~65535)
alaakdiviaian	时钟分频因子(TIMER_CKDIV_DIV1, TIMER_CKDIV_DIV2,
clockdivision	TIMER_CKDIV_DIV4)
repetitioncounter	重复计数器值(0~255)

# 结构体 timer\_break\_parameter\_struct

# 表 3-396. 结构体 timer\_break\_parameter\_struct

成员名称	功能描述
runoffstate	运行模式下"关闭状态"配置 (TIMER_ROS_STATE_ENABLE,



成员名称	功能描述
	TIMER_ROS_STATE_DISABLE)
ideloffstate	空闲模式下"关闭状态"配置(TIMER_IOS_STATE_ENABLE,
ideionstate	TIMER_IOS_STATE_DISABLE)
deadtime	死区时间(0~255)
brookpolority	中止信号极性(TIMER_BREAK_POLARITY_LOW,
breakpolarity	TIMER_BREAK_POLARITY_HIGH)
outputoutostata	自动输出使能 (TIMER_OUTAUTO_ENABLE,
outputautostate	TIMER_OUTAUTO_DISABLE)
protostmodo	互补寄存器保护控制(TIMER_CCHP_PROT_OFF, TIMER_CCHP_PROT_0,
protectmode	TIMER_CCHP_PROT_1, TIMER_CCHP_PROT_2)
breakstate	中止使能(TIMER_BREAK_ENABLE, TIMER_BREAK_DISABLE)

# 结构体 timer\_oc\_parameter\_struct

## 表 3-397. 结构体 timer\_oc\_parameter\_struct

成员名称	功能描述
outputstate	通道输出状态(TIMER_CCX_ENABLE, TIMER_CCX_DISABLE)
outputnstate	互补通道输出状态(TIMER_CCXN_ENABLE, TIMER_CCXN_DISABLE)
a am a la vite :	通道输出极性(TIMER_OC_POLARITY_HIGH,
ocpolarity	TIMER_OC_POLARITY_LOW)
a ann ala vitu	互补通道输出极性(TIMER_OCN_POLARITY_HIGH,
ocnpolarity	TIMER_OCN_POLARITY_LOW)
a cidla atata	空闲状态下通道输出(TIMER_OC_IDLE_STATE_LOW,
ocidlestate	TIMER_OC_IDLE_STATE_HIGH)
ocnidlestate	空闲状态下互补通道输出(TIMER_OCN_IDLE_STATE_LOW,
ochidestate	TIMER_OCN_IDLE_STATE_HIGH)

## 结构体 timer\_ic\_parameter\_struct

## 表 3-398. 结构体 timer\_ic\_parameter\_struct

成员名称	功能描述
ionolority	通道输入极性(TIMER_IC_POLARITY_RISING,
icpolarity	TIMER_IC_POLARITY_FALLING, TIMER_IC_POLARITY_BOTH_EDGE)
icselection	通道输入模式选择(TIMER_IC_SELECTION_DIRECTTI,
icselection	TIMER_IC_SELECTION_INDIRECTTI, TIMER_IC_SELECTION_ITS)
ionropolor	通道输入捕获预分频(TIMER_IC_PSC_DIV1, TIMER_IC_PSC_DIV2,
icprescaler	TIMER_IC_PSC_DIV4, TIMER_IC_PSC_DIV8)
icfilter	通道输入捕获滤波(0~15)

## 函数 timer\_deinit

函数timer\_deinit描述见下表:



#### 表 3-399. 函数 timer\_deinit

函数名称	timer_deinit	
函数原型	void timer_deinit(uint32_t timer_periph);	
功能描述	复位外设TIMERx	
先决条件	-	
被调用函数	rcu_periph_reset_enable / rcu_periph_reset_disable	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx(x=0, 2, 5,	TIMER外设选择	
1316)	TIMER外收选件	
	输出参数{out}	
-	-	
-	-	

例如:

/\* reset TIMER0 \*/

timer\_deinit (TIMER0);

## 函数 timer\_struct\_para\_init

函数timer\_struct\_para\_init描述见下表:

表 3-400. 函数 timer\_struct\_para\_init

函数名称	timer_struct_para_init		
函数原型	void timer_struct_para_init(timer_parameter_struct* initpara);		
功能描述	将TIMER初始化参数结构体中所有参数初始化为默认值		
先决条件	-		
被调用函数	-		
	输入参数{in}		
	TIMER初始化结构体,结构体成员参考 <u><b>表3-395</b>. <i>结构体</i></u>		
initpara	<u>timer_parameter_struct</u>		
输出参数{out}			
-	-		
	返回值		
-	-		

例如:

/\* initialize TIMER init parameter struct with a default value \*/

timer\_parameter\_struct timer\_initpara;

timer\_struct\_para\_init(timer\_initpara);



#### 函数 timer\_init

函数timer\_init描述见下表:

#### 表 3-401. 函数 timer\_init

函数名称	timer_init
函数原型	void timer_init(uint32_t timer_periph, timer_parameter_struct* initpara);
功能描述	初始化外设TIMERx
先决条件	-
被调用函数	-
	输入参数{in}
timer_periph	TIMER外设
TIMERx(x=0, 2, 5,	TIMER外设选择
1316)	TIMER外校选择
	输入参数{in}
initnoro	TIMER初始化结构体,结构体成员参考 <u>表<b>3-395</b>. 结构体</u>
initpara	timer_parameter_struct
	输出参数{out}
-	•
	返回值
-	-

#### 例如:

/\* initialize TIMER0 \*/

timer\_parameter\_struct timer\_initpara;

timer\_initpara.prescaler = 107;

timer\_initpara.alignedmode = TIMER\_COUNTER\_EDGE;

timer\_initpara.counterdirection = TIMER\_COUNTER\_UP;

timer\_initpara.period = 999;

timer\_initpara.clockdivision = TIMER\_CKDIV\_DIV1;

timer\_initpara.repetitioncounter = 1;

timer\_init(TIMER0, &timer\_initpara);

### 函数 timer\_enable

函数timer\_enable描述见下表:

#### 表 3-402. 函数 timer\_enable

函数名称	timer_enable
函数原型	void timer_enable(uint32_t timer_periph);



功能描述	使能外设TIMERx
先决条件	-
被调用函数	-
	输入参数{in}
timer_periph	TIMER外设
TIMERx(x=0, 2, 5,	TIMER外设选择
1316)	TIWIER外以选择
	输出参数{out}
-	-
	返回值
-	-

/\* enable TIMER0 \*/

timer\_enable (TIMER0);

## 函数 timer\_disable

函数timer\_disable描述见下表:

表 3-403. 函数 timer\_disable

大 0 +00. 图文 timer_disuble	
函数名称	timer_disable
函数原型	void timer_disable(uint32_t timer_periph);
功能描述	禁能外设TIMERx
先决条件	-
被调用函数	-
输入参数{in}	
timer_periph	TIMER外设
TIMERx(x=0, 2, 5,	TIMER外设选择
1316)	TIWER介以选择
输出参数{out}	
-	-
返回值	
-	-

例如:

/\* disable TIMER0 \*/

timer\_disable (TIMER0);

# 函数 timer\_auto\_reload\_shadow\_enable

函数timer\_auto\_reload\_shadow\_enable描述见下表:



### 表 3-404. 函数 timer\_auto\_reload\_shadow\_enable

函数名称	timer_auto_reload_shadow_enable	
函数原型	void timer_auto_reload_shadow_enable(uint32_t timer_periph);	
功能描述	TIMERx自动重载影子使能	
先决条件	-	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx(x=0, 2, 5,	TIMER外设选择	
1316)	TIWIER外以选择	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* enable the TIMER0 auto reload shadow function \*/

timer\_auto\_reload\_shadow\_enable (TIMER0);

## 函数 timer\_auto\_reload\_shadow\_disable

函数timer\_auto\_reload\_shadow\_disable描述见下表:

表 3-405. 函数 timer\_auto\_reload\_shadow\_disable

• • • • • • • • • • • • • • • • • • • •		
函数名称	timer_auto_reload_shadow_ disable	
函数原型	void timer_auto_reload_shadow_ disable (uint32_t timer_periph);	
功能描述	TIMERx自动重载影子禁能	
先决条件	-	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx(x=0, 2, 5,	TIMER外设选择	
1316)	TIMER外收处件	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* disable the TIMER0 auto reload shadow function \*/

timer\_auto\_reload\_shadow\_disable (TIMER0);



## 函数 timer\_update\_event\_enable

函数timer\_update\_event\_enable描述见下表:

#### 表 3-406. 函数 timer\_update\_event\_enable

函数名称	timer_update_event_enable	
函数原型	void timer_update_event_enable(uint32_t timer_periph);	
功能描述	TIMERx更新事件使能	
先决条件	-	
被调用函数	-	
timer_periph	TIMER外设	
TIMERx(x=0, 2, 5,	TIMEDAL识地权	
1316)	TIMER外设选择	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* enable TIMER0 the update event \*/

timer\_update\_event\_enable (TIMER0);

## 函数 timer\_update\_event\_disable

函数timer\_update\_event\_disable描述见下表:

表 3-407. 函数 timer\_update\_event\_disable

函数名称	timer_update_event_ disable	
函数原型	<pre>void timer_update_event_ disable (uint32_t timer_periph);</pre>	
功能描述	TIMERx更新事件禁能	
先决条件	-	
被调用函数	-	
timer_periph	TIMER外设	
TIMERx(x=0, 2, 5,	TIMER外设选择	
1316)	TIWIER外以选择	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* disable TIMER0 the update event \*/



timer\_update\_event\_disable (TIMER0);

## 函数 timer\_counter\_alignment

函数timer\_counter\_alignment描述见下表:

#### 表 3-408. 函数 timer\_counter\_alignment

函数名称	timer_counter_alignment
函数原型	void timer_counter_alignment(uint32_t timer_periph, uint16_t aligned);
功能描述	设置外设TIMERx的对齐模式
先决条件	-
被调用函数	-
	输入参数{in}
timer_periph	TIMER外设
TIMERx(x=0, 2)	TIMER外设选择
	输入参数{in}
aligned	对齐模式
TIMER_COUNTER EDGE	无中央对齐计数模式(边沿对齐模式),DIR位指定了计数方向
TIMER_COUNTER _CENTER_DOWN	中央对齐向下计数置1模式。计数器在中央计数模式计数,通道被配置在输出模式(TIMERx_CHCTL0寄存器中CHxMS=00),只有在向下计数时,通道的比较中断标志置1
TIMER_COUNTER _CENTER_UP	中央对齐向上计数置1模式。计数器在中央计数模式计数,通道被配置在输出模式(TIMERx_CHCTL0寄存器中CHxMS=00),只有在向上计数时,通道的比较中断标志置1
TIMER_COUNTER _CENTER_BOTH	中央对齐上下计数置1模式。计数器在中央计数模式计数,通道被配置在输出模式(TIMERx_CHCTL0寄存器中CHxMS=00),在向上和向下计数时,通道的比较中断标志都会置1
	输出参数{out}
-	-
	返回值
-	-

例如:

/\* set TIMER0 counter center-aligned and counting up assert mode \*/

timer\_counter\_alignment (TIMER0, TIMER\_COUNTER\_CENTER\_UP);

#### 函数 timer\_counter\_up\_direction

函数timer\_counter\_up\_direction描述见下表:

# 表 3-409. 函数 timer\_counter\_up\_direction

函数名称	timer_counter_up_direction
函数原型	<pre>void timer_counter_up_direction(uint32_t timer_periph);</pre>



# GD32E23x 固件库使用指南

功能描述	设置外设TIMERx向上计数	
初肥油处	以且为 以 TIWILIX 内 工	
先决条件	计数器设置为无中央对齐计数模式(边沿对齐模式)	
被调用函数	•	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx(x=0, 2)	TIMER外设选择	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* set TIMER0 counter up direction \*/

timer\_counter\_up\_direction (TIMER0);

## 函数 timer\_counter\_down\_direction

函数timer\_counter\_down\_direction描述见下表:

#### 表 3-410. 函数 timer\_counter\_down\_direction

,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	000antoi_a0wn_am0otion
函数名称	timer_counter_ down _direction
函数原型	void timer_counter_ down _direction(uint32_t timer_periph);
功能描述	设置外设TIMERx向下计数
先决条件	计数器设置为无中央对齐计数模式(边沿对齐模式)
被调用函数	-
输入参数{in}	
timer_periph	TIMER外设
TIMERx(x=0, 2)	TIMER外设选择
输出参数{out}	
-	-
返回值	
-	-

例如:

/\* set TIMER0 counter down direction \*/

timer\_counter\_down\_direction (TIMER0);

#### 函数 timer\_prescaler\_config

函数timer\_prescaler\_config描述见下表:

#### 表 3-411. 函数 timer\_prescaler\_config

函数名称	timer_prescaler_config
------	------------------------



函数原型	void timer_prescaler_config(uint32_t timer_periph, uint16_t prescaler, uint8_t	
цжи.	pscreload);	
功能描述	配置外设TIMERx预分频器	
先决条件	-	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx(x=0, 2, 5,	TIMEDAL识处权	
1316)	TIMER外设选择	
	输入参数{in}	
prescaler	预分频值,0~65535	
	输入参数{in}	
pscreload	预分频值加载模式	
TIMER_PSC_RELO	预分频值立即加载	
AD_NOW	1灰力 然且立中加致	
TIMER_PSC_RELO	预分频值在下次更新事件发生时加载	
AD_UPDATE	10.7 9/10 11 11 11 11 11 11 11 11 11 11 11 11 1	
输出参数{out}		
-	-	
	返回值	
-	-	

/\* configure TIMER0 prescaler \*/

timer\_prescaler\_config (TIMER0, 3000, TIMER\_PSC\_RELOAD\_NOW);

## 函数 timer\_repetition\_value\_config

函数timer\_repetition\_value\_config描述见下表:

表 3-412. 函数 timer\_repetition\_value\_config

函数名称	timer_repetition_value_config	
函数原型	void timer_repetition_value_config(uint32_t timer_periph, uint16_t repetition);	
功能描述	配置外设TIMERx的重复计数器	
先决条件	-	
被调用函数	-	
输入参数{in}		
timer_periph	TIMER外设	
TIMERx(x=0,15,16)	TIMER外设选择	
	输入参数{in}	
repetition	重复计数器值,取值范围0~255	
	输出参数{out}	
-	-	



返回值					
-	-				

/\* configure TIMER0 repetition register value \*/

timer\_repetition\_value\_config (TIMER0, 98);

### 函数 timer\_autoreload\_value\_config

函数timer\_autoreload\_value\_config描述见下表:

#### 表 3-413. 函数 timer\_autoreload\_value\_config

函数名称	timer_autoreload_value_config				
函数原型	void timer_autoreload_value_config(uint32_t timer_periph, uint16_t autoreload)				
功能描述	配置外设TIMERx的自动重载寄存器				
先决条件	-				
被调用函数	-				
	输入参数{in}				
timer_periph	TIMER外设				
TIMERx(x=0, 2, 5,	工MACDが次生文				
1316)	TIMER外设选择				
	输入参数{in}				
autoreload	计数器自动重载值(0-65535)				
	输出参数{out}				
-	-				
返回值					
-	-				

例如:

/\* configure TIMER autoreload register value \*/

timer\_autoreload\_value\_config (TIMER0, 3000);

#### 函数 timer\_counter\_value\_config

函数timer\_counter\_value\_config描述见下表:

#### 表 3-414. 函数 timer\_counter\_value\_config

函数名称	timer_counter_value_config				
函数原型	void timer_counter_value_config(uint32_t timer_periph, uint16_t counter);				
功能描述	配置外设TIMERx的计数器值				
先决条件	-				
被调用函数	-				
输入参数{in}					

# GD32E23x 固件库使用指南

timer_periph	TIMER外设				
TIMERx(x=0, 2, 5,	TIMER外设选择				
1316)	TIMEK外区选择				
	输入参数{in}				
counter	计数器值(0-65535)				
	输出参数{out}				
-					
返回值					
-	-				

#### 例如:

/\* configure TIMER0 counter register value \*/

timer\_counter\_value\_config (TIMER0, 3000);

## 函数 timer\_counter\_read

函数timer\_counter\_read描述见下表:

## 表 3-415. 函数 timer\_counter\_read

函数名称	timer_counter_read					
函数原型	uint32_t timer_counter_read(uint32_t timer_periph);					
功能描述	读取外设TIMERx的计数器值 -					
先决条件						
被调用函数	-					
	输入参数{in}					
timer_periph	TIMER外设					
TIMERx(x=0, 2, 5,	TIMED从设体区					
1316)	TIMER外设选择					
	输出参数{out}					
	返回值					
<b>uint32_t</b> 外设TIMERx的计数器值(0~65535)						

#### 例如:

/\* read TIMER0 counter value \*/

 $uint32_t i = 0;$ 

i = timer\_counter\_read (TIMER0);

#### 函数 timer\_prescaler\_read

函数timer\_prescaler\_read描述见下表:



#### 表 3-416. 函数 timer\_prescaler\_read

函数名称	timer_prescaler_read uint16_t timer_prescaler_read(uint32_t timer_periph);					
函数原型						
功能描述	读取外设TIMERx的预分频器值					
先决条件	-					
被调用函数	-					
	输入参数{in}					
timer_periph	TIMER外设					
TIMERx(x=0, 2, 5,	TIMER外设选择					
1316)	TIMEK介收选择					
-	-					
	返回值					
<b>uint16_t</b> 外设TIMERx的预分频器值(0~65535)						

例如:

/\* read TIMER0 prescaler value \*/

uint16\_t i = 0;

i = timer\_prescaler\_read (TIMER0);

# 函数 timer\_single\_pulse\_mode\_config

函数timer\_single\_pulse\_mode\_config描述见下表:

#### 表 3-417. 函数 timer\_single\_pulse\_mode\_config

7C - 1111 EL 3X - 11111	si_single_pulse_mode_comig					
函数名称	timer_single_pulse_mode_config					
函数原型	void timer_single_pulse_mode_config(uint32_t timer_periph, uint8_t spmo					
<b>功能描述</b> 配置外设TIMERx的单脉冲模式						
先决条件	-					
被调用函数						
	输入参数{in}					
timer_periph	TIMER外设					
TIMERx(x=0, 2, 5,	TIMEDAULA					
1416)	TIMER外设选择					
	输入参数{in}					
spmode	脉冲模式					
TIMER_SP_MODE	单脉冲模式计数					
_SINGLE	平脉件铁八月 奴					
TIMER_SP_MODE_	重复模式计数					
REPETITIVE	里友医八川奴					
输出参数{out}						
-	-					



返回值					
	-	-			

/\* configure TIMER0 single pulse mode \*/

timer\_single\_pulse\_mode\_config (TIMER0, TIMER\_SP\_MODE\_SINGLE);

### 函数 timer\_update\_source\_config

函数timer\_update\_source\_config描述见下表:

## 表 3-418. 函数 timer\_update\_source\_config

777	7upuato_oanoo_oomig					
函数名称	timer_update_source_config					
函数原型	void timer_update_source_config(uint32_t timer_periph, uint32_t update);					
功能描述	配置外设TIMERx的更新源					
先决条件	-					
被调用函数 -						
	输入参数{in}					
timer_periph	TIMER外设					
TIMERx(x=0, 2, 5,	TIMER外设选择					
1316)	TIMER外收处件					
	输入参数{in}					
update	更新源					
	下述任一事件产生更新中断或DMA请求:					
TIMER_UPDATE_S	– UPG位被置1					
RC_GLOBAL	- 计数器溢出/下溢					
	- 从模式控制器产生的更新					
TIMER_UPDATE_S	口有让粉帮送山/工送子女件更实中枢书DMA 连书					
RC_REGULAR	只有计数器溢出/下溢才产生更新中断或DMA请求					
输出参数{out}						
-	-					
	返回值					
-	-					

例如:

/\* configure TIMER update only by counter overflow/underflow \*/

timer\_update\_source\_config (TIMER0, TIMER\_UPDATE\_SRC\_REGULAR);

#### 函数 timer\_ocpre\_clear\_source\_config

函数timer\_ocpre\_clear\_source\_config描述见下表:

## 表 3-419. 函数 t timer\_ocpre\_clear\_source\_config

函数名称		time	r_ocpre	_clear_source_config



函数原型	void timer_ocpre_clear_source_config (uint32_t timer_periph, uint8_t							
四奴原生	ocpreclear);							
功能描述	配置外设TIMERx的OCPRE清除源选择							
先决条件	-							
被调用函数	-							
	输入参数{in}							
timer_periph	TIMER外设							
TIMERx(x=0, 2) TIMER外设选择								
	输入参数{in}							
ocpreclear	清除源							
TIMER_OCPRE_CL								
EAR_SOURCE_CL	OCPRE_CLR_INT连接到OCPRE_CLR输入							
R								
TIMER_OCPRE_CL								
EAR_SOURCE_ETI	OCPRE_CLR_INT连接到ETIF							
F								
输出参数{out}								
-	-							
返回值								
-	-							

/\* configure TIMER0 OCPRE\_CLR\_INT is connected to the OCPRE\_CLR input \*/
timer\_ocpre\_clear\_source\_config(TIMER0, TIMER\_OCPRE\_CLEAR\_SOURCE\_CLR);

# 函数 timer\_interrupt\_enable

函数timer\_interrupt\_enable描述见下表:

表 3-420. 函数 timer\_interrupt\_enable

	<del>- · · -</del>
函数名称	timer_interrupt_enable
函数原型	void timer_interrupt_enable(uint32_t timer_periph, uint32_t interrupt);
功能描述	外设TIMERx中断使能
先决条件	-
被调用函数	-
	输入参数{in}
timer_periph	TIMER外设
TIMERx	参考具体参数
	输入参数{in}
interrupt	中断源
TIMER_INT_UP	更新中断,TIMERx (x=0, 2, 5, 1316)
TIMER_INT_CH0	通道0比较/捕获中断,TIMERx(x=0, 2, 1316)
TIMER_INT_CH1	通道1比较/捕获中断,TIMERx(x=0, 2, 14)

# GD32E23x 固件库使用指南

TIMER_INT_CH2	通道2比较/捕获中断,TIMERx(x=0, 2)	
TIMER_INT_CH3	通道3比较/捕获中断,TIMERx(x=0, 2)	
TIMER_INT_CMT	换相更新中断,TIMERx (x=0, 1416)	
TIMER_INT_TRG	触发中断,TIMERx(x=0, 2, 14)	
TIMER_INT_BRK	中止中断,TIMERx(x=0, 1416)	
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\* enable the TIMER0 update interrupt \*/

timer\_interrupt\_enable (TIMER0, TIMER\_INT\_UP);

## 函数 timer\_interrupt\_disable

函数timer\_interrupt\_disable描述见下表:

表 3-421. 函数 timer\_interrupt\_disable

函数名称	timer_interrupt_ disable
函数原型	void timer_interrupt_ disable (uint32_t timer_periph, uint32_t interrupt);
功能描述	外设TIMERx中断禁能
先决条件	-
被调用函数	-
	输入参数{in}
timer_periph	TIMER外设
TIMERx	参考具体参数
输入参数{in}	
interrupt	中断源
TIMER_INT_UP	更新中断,TIMERx (x=0, 2, 5, 1316)
TIMER_INT_CH0	通道0比较/捕获中断,TIMERx(x=0, 2, 1316)
TIMER_INT_CH1	通道1比较/捕获中断,TIMERx(x=0, 2, 14)
TIMER_INT_CH2	通道2比较/捕获中断,TIMERx(x=0, 2)
TIMER_INT_CH3	通道3比较/捕获中断,TIMERx(x=0, 2)
TIMER_INT_CMT	换相更新中断,TIMERx (x=0, 1416)
TIMER_INT_TRG	触发中断,TIMERx(x=0, 2, 14)
TIMER_INT_BRK	中止中断,TIMERx(x=0, 1416)
输出参数{out}	
-	- -
返回值	
-	-

例如:



/\* disable the TIMER0 update interrupt \*/

timer\_interrupt\_disable (TIMER0, TIMER\_INT\_UP);

## 函数 timer\_interrupt\_flag\_get

函数timer\_interrupt\_flag\_get描述见下表:

表 3-422. 函数 timer\_interrupt\_flag\_get

函数名称	timer_interrupt_flag_get
函数原型	FlagStatus timer_interrupt_flag_get(uint32_t timer_periph, uint32_t interrupt);
功能描述	获取外设TIMERx中断标志
先决条件	-
被调用函数	-
	输入参数{in}
timer_periph	TIMER外设
TIMERx	参考具体参数
	输入参数{in}
interrupt	中断源
TIMER_INT_FLAG_	更新中断,TIMERx (x=0, 2, 5, 1316)
UP	文·亦下·切, TIWILITA (A=0, 2, 3, 1310)
TIMER_INT_FLAG	通道0比较/捕获中断,TIMERx(x=0, 2, 1316)
_CH0	<b>過程の出表/語が上間,TimETM(A=0, 2, 1010)</b>
TIMER_INT_FLAG	通道1比较/捕获中断,TIMERx(x=0, 2, 14)
_CH1	22 (VIII)
TIMER_INT_FLAG	通道2比较/捕获中断,TIMERx(x=0, 2)
_CH2	22220 X 111 X 1 1 1 1 1 1 1 (X - 0, 2)
TIMER_INT_FLAG	通道3比较/捕获中断,TIMERx(x=0, 2)
_СН3	ACCOUNTY IN THE TAXANTON E
TIMER_INT_FLAG	换相更新中断,TIMERx (x=0, 1416)
_CMT	3,741 £ 697 F 11 11 11 (X (X = 0, F 1 10)
TIMER_INT_FLAG	触发中断,TIMERx(x=0, 2, 14)
_TRG	/应人 [ 四],
TIMER_INT_FLAG	中止中断,TIMERx(x=0, 1416)
_BRK	H.   B/19   THVILITA(A=0, 1710)
输出参数{out}	
-	<del>-</del>
	返回值
FlagStatus	SET或者RESET

例如:

/\* get TIMER0 update interrupt flag \*/

FlagStatus Flag\_ interrupt = RESET;



Flag\_interrupt = timer\_interrupt\_flag\_get (TIMER0, TIMER\_INT\_FLAG\_UP);

# 函数 timer\_interrupt\_flag\_clear

函数timer\_interrupt\_flag\_clear描述见下表:

#### 表 3-423. 函数 timer\_interrupt\_flag\_clear

函数名称	timer_interrupt_flag_clear	
函数原型	void timer_interrupt_flag_clear(uint32_t timer_periph, uint32_t interrupt);	
功能描述	清除外设TIMERx的中断标志	
先决条件	-	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx	参考具体参数	
	输入参数{in}	
interrupt	中断源	
TIMER_INT_FLAG_ UP	更新中断,TIMERx (x=0, 2, 5, 1316)	
TIMER_INT_FLAG _CH0	通道0比较/捕获中断,TIMERx(x=0, 2, 1316)	
TIMER_INT_FLAG _CH1	通道1比较/捕获中断,TIMERx(x=0, 2, 14)	
TIMER_INT_FLAG _CH2	通道2比较/捕获中断,TIMERx(x=0, 2)	
TIMER_INT_FLAG _CH3	通道3比较/捕获中断,TIMERx(x=0, 2)	
TIMER_INT_FLAG _CMT	换相更新中断,TIMERx (x=0, 1416)	
TIMER_INT_FLAG _TRG	触发中断,TIMERx(x=0, 2, 14)	
TIMER_INT_FLAG _BRK	中止中断,TIMERx(x=0, 1416)	
输出参数{out}		
-	-	
	返回值	
-	-	

例如:

/\* clear TIMER0 update interrupt flag \*/

timer\_interrupt\_flag\_clear (TIMER0, TIMER\_INT\_FLAG\_UP);



# 函数 timer\_flag\_get

函数timer\_flag\_get描述见下表:

#### 表 3-424. 函数 timer\_flag\_get

衣 3-424. 函剱 time		
函数名称	timer_flag_get	
函数原型	FlagStatus timer_flag_get(uint32_t timer_periph, uint32_t flag);	
功能描述	获取外设TIMERx的状态标志	
先决条件	•	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx	参考具体参数	
	输入参数{in}	
flag	状态标志	
TIMER_FLAG_UP	更新标志,TIMERx(x=0, 2, 5, 1316)	
TIMER_FLAG_CH0	通道0比较/捕获标志,TIMERx(x=0, 2, 1316)	
TIMER_FLAG_CH1	通道1比较/捕获标志,TIMERx(x=0, 2, 14)	
TIMER_FLAG_CH2	通道2比较/捕获标志,TIMERx(x=0, 2)	
TIMER_FLAG_CH3	通道3比较/捕获标志,TIMERx(x=0, 2)	
TIMER_FLAG_CMT	通道换相更新标志,TIMERx(x=0, 1416)	
TIMER_FLAG_TRG	触发标志,TIMERx(x=0, 2, 14)	
TIMER_FLAG_BRK	中止标志位,TIMERx(x=0, 1416)	
TIMER_FLAG_CH0		
0	通道0捕获溢出标志,TIMERx(x=0, 2, 316)	
TIMER_FLAG_CH1	医光4.P.H.光·山仁十、TIMED.//、0.0.44)	
0	通道1捕获溢出标志,TIMERx(x=0, 2, 14)	
TIMER_FLAG_CH2	还没件并没用七十 TIMED.((, 0, 0)	
О	通道2捕获溢出标志,TIMERx(x=0, 2)	
TIMER_FLAG_CH3	深深Oth # 没山仁十 TIMED. (c. O. O.)	
О	通道3捕获溢出标志,TIMERx(x=0, 2)	
输出参数{out}		
-	-	
	返回值	
FlagStatus	SET或者RESET	
-		

例如:

/\* get TIMER0 update flags \*/

FlagStatus Flag\_status = RESET;

Flag\_status = timer\_flag\_get (TIMER0, TIMER\_FLAG\_UP);



# 函数 timer\_flag\_clear

函数timer\_flag\_clear描述见下表:

#### 表 3-425. 函数 timer\_flag\_clear

衣 3-425. 函剱 time	<del></del>	
函数名称	timer_flag_clear	
函数原型	void timer_flag_clear(uint32_t timer_periph, uint32_t flag);	
功能描述	清除外设TIMERx状态标志	
<b>先决条件</b>	-	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx	参考具体参数	
	输入参数{in}	
flag	状态标志	
TIMER_FLAG_UP	更新标志,TIMERx(x=0, 2, 5, 1316)	
TIMER_FLAG_CH0	通道0比较/捕获标志,TIMERx(x=0, 2, 1316)	
TIMER_FLAG_CH1	通道1比较/捕获标志,TIMERx(x=0, 2, 14)	
TIMER_FLAG_CH2	通道2比较/捕获标志,TIMERx(x=0, 2)	
TIMER_FLAG_CH3	通道3比较/捕获标志,TIMERx(x=0, 2)	
TIMER_FLAG_CMT	通道换相更新标志,TIMERx(x=0, 1416)	
TIMER_FLAG_TRG	触发标志,TIMERx(x=0, 2, 14)	
TIMER_FLAG_BRK	中止标志位,TIMERx(x=0, 1416)	
TIMER_FLAG_CH0	'圣'*A+++********************************	
0	通道0捕获溢出标志,TIMERx(x=0, 2, 1316)	
TIMER_FLAG_CH1	72.W444.W.1.L.+ TIMED ( 0.0.44)	
О	通道1捕获溢出标志,TIMERx(x=0, 2, 14)	
TIMER_FLAG_CH2	还没是非常山仁士 TIMED.(v. 0. 0)	
О	通道2捕获溢出标志,TIMERx(x=0, 2)	
TIMER_FLAG_CH3	还没有特种类山村十一TB4FD://: 0.0\	
О	通道3捕获溢出标志,TIMERx(x=0, 2)	
输出参数{out}		
-	-	
	返回值	
-	-	

## 例如:

/\* clear TIMER0 update flags \*/

timer\_flag\_clear (TIMER0, TIMER\_FLAG\_UP);

#### 函数 timer\_dma\_enable

函数timer\_dma\_enable描述见下表:



#### 表 3-426. 函数 timer\_dma\_enable

函数名称	timer_dma_enable	
函数原型	void timer_dma_enable(uint32_t timer_periph, uint16_t dma);	
功能描述	外设TIMERx的DMA使能	
先决条件	-	
被调用函数		
12. 44/14 EE 35.	输入参数{in}	
timer_periph	TIMER外设	
TIMERx	参考具体参数	
	输入参数{in}	
dma	DMA源	
TIMER_DMA_UPD	更新DMA请求,TIMERx(x=0, 2, 5, 1416)	
TIMER_DMA_CH0		
D	通道0比较/捕获 DMA请求,TIMERx(x=0, 2, 1416)	
TIMER_DMA_CH1		
D	通道1比较/捕获 DMA请求,TIMERx(x=02, 4)	
TIMER_DMA_CH2	A Mail that be a set by the second of the se	
D	通道2比较/捕获 DMA请求,TIMERx(x=0, 2)	
TIMER_DMA_CH3	72.14011454454 DAMA' #	
D	通道3比较/捕获 DMA请求,TIMERx(x=0, 2)	
TIMER_DMA_CMT	校和DMA 更新注中 TIMED.(v. O. 4.4)	
D	换相DMA更新请求,TIMERx(x=0, 14)	
TIMER_DMA_TRG	触发DMA请求使能,TIMERx(x=02, 14)	
D	應及DIMA頃豕食肥, I IIVIERX(X=∪2, 14)	
输出参数{out}		
-	•	
	返回值	
-	-	

例如:

/\* enable the TIMER0 update DMA \*/

timer\_dma\_enable (TIMER0, TIMER\_DMA\_UPD);

# 函数 timer\_dma\_disable

函数timer\_dma\_disable描述见下表:

## 表 3-427. 函数 timer\_dma\_disable

函数名称	timer_dma_disable
函数原型	void timer_dma_disable (uint32_t timer_periph, uint16_t dma);
功能描述	外设TIMERx的DMA禁能
先决条件	-
被调用函数	-



	·····································	
timer_periph	TIMER外设	
TIMERx	参考具体参数	
	输入参数{in}	
dma	DMA源	
TIMER_DMA_UPD	更新DMA请求,TIMERx(x=0, 2, 5, 1416)	
TIMER_DMA_CH0 D	通道0比较/捕获 DMA请求,TIMERx(x=0, 2, 1416)	
TIMER_DMA_CH1 D	通道1比较/捕获 DMA请求,TIMERx(x=02, 14)	
TIMER_DMA_CH2 D	通道2比较/捕获 DMA请求,TIMERx(x=0, 2)	
TIMER_DMA_CH3 D	通道3比较/捕获 DMA请求,TIMERx(x=0, 2)	
TIMER_DMA_CMT D	换相DMA更新请求,TIMERx(x=0, 14)	
TIMER_DMA_TRG D	触发DMA请求使能,TIMERx(x=02, 14)	
输出参数{out}		
-	-	
	返回值	
-	-	

/\* disablethe TIMER0 update DMA \*/

timer\_dma\_disable (TIMER0, TIMER\_DMA\_UPD);

## 函数 timer\_channel\_dma\_request\_source\_select

函数timer\_channel\_dma\_request\_source\_select描述见下表:

表 3-428. 函数 timer\_channel\_dma\_request\_source\_select

函数名称	timer_channel_dma_request_source_select		
函数原型	void timer_channel_dma_request_source_select(uint32_t timer_periph,		
	uint32_t dma_request);		
功能描述	外设TIMERx的通道DMA请求源选择		
先决条件	-		
被调用函数	-		
	输入参数{in}		
timer_periph	TIMER外设		
TIMERx(x=0, 2,	TIMER外设选择		
14,16)			
输入参数{in}			



dma_request	通道的DMA请求源选择	
TIMER_DMAREQU		
EST_CHANNELEV	当通道捕获/比较事件发生时,发送通道n的DMA请求	
ENT		
TIMER_DMAREQU		
EST_UPDATEEVE	当更新事件发生,发送通道n的DMA请求	
NT		
输出参数{out}		
-	-	
返回值		
-	-	

/\* TIMER0 channel DMA request of channel n is sent when channel y event occurs \*/

timer\_channel\_dma\_request\_source\_select (TIMER0, TIMER\_DMAREQUEST\_CHANNELEVENT);

## 函数 timer\_dma\_transfer\_config

函数timer\_dma\_transfer\_config描述见下表:

## 表 3-429. 函数 timer\_dma\_transfer\_config

	oaaaooog		
函数名称	timer_dma_transfer_config		
函数原型	void timer_dma_transfer_config(uint32_t timer_periph, uint32_t dma_baseaddr,		
	uint32_t dma_lenth);		
功能描述	配置外设TIMERx的DMA模式		
先决条件	-		
被调用函数	-		
	输入参数{in}		
timer_periph	TIMER外设		
TIMERx(x=0, 2,	定时器外设选择		
14,16)	<b>定</b> 凹 奋介 以処件		
	输入参数{in}		
dma_baseaddr	DMA传输起始地址		
TIMER_DMACFG_	DMA传输起始地址: TIMER_DMACFG_DMATA_CTL0,TIMERx(x=0, 2,		
DMATA_CTL0	1416)		
TIMER_DMACFG_	DMA传输起始地址: TIMER_DMACFG_DMATA_CTL1,TIMERx(x=0, 2,		
DMATA_CTL1	1416)		
TIMER_DMACFG_	  DMA传输起始地址: TIMER_DMACFG_DMATA_SMCFG, TIMERx(x=0, 2, 14)		
DMATA_SMCFG	DIMATA_SINGEG, TIMEK(X=0, 2, 14)		
TIMER_DMACFG_	DMA传输起始地址: TIMER_DMACFG_DMATA_DMAINTEN,TIMERx(x=0, 2,		
DMATA_DMAINTE	DIMA代制起始起: TIMEK_DIMACFG_DIMATA_DIMAINTEN, TIMEKX(X=0, 2, 1416)		
N	1410)		



# GD32E23x 固件库使用指南

	<b>0002020</b>
TIMER_DMACFG_	DMA传输起始地址: TIMER_DMACFG_DMATA_INTF, TIMERx(x=0, 2,
DMATA_INTF	1416)
TIMER_DMACFG_	DMA传输起始地址: TIMER_DMACFG_DMATA_SWEVG, TIMERx(x=0, 2,
DMATA_SWEVG	1416)
TIMER_DMACFG_	DMA传输起始地址: TIMER_DMACFG_DMATA_CHCTL0,TIMERx(x=0, 2,
DMATA_CHCTL0	1416)
TIMER_DMACFG_	DMA传输起始地址: TIMER_DMACFG_DMATA_CHCTL1, TIMERx(x=0, 2)
DMATA_CHCTL1	DIVITION OF G_DIVITION OF G_D_DIVITION OF G_DIVITION OF G_DIVITION OF G_DIVITION OF G
TIMER_DMACFG_	DMA传输起始地址: TIMER_DMACFG_DMATA_CHCTL2, TIMERx (x=0, 2,
DMATA_CHCTL2	1416)
TIMER_DMACFG_	DMA传输起始地址: TIMER_DMACFG_DMATA_CNT,TIMERx (x=0, 2,
DMATA_CNT	1416)
TIMER_DMACFG_	DMA传输起始地址: TIMER_DMACFG_DMATA_PSC, TIMERx (x=0, 2,
DMATA_PSC	1416)
TIMER_DMACFG_	DMA传输起始地址: TIMER_DMACFG_DMATA_CAR, TIMERx (x=0, 2,
DMATA_CAR	1416)
TIMER_DMACFG_	DAMA (+ tA-+14/) III-III DAMA OFO DAMA TA ODED TIMED: (+ 0 44 40)
DMATA_CREP	DMA传输起始地址: TIMER_DMACFG_DMATA_CREP, TIMERx (x=0, 1416)
TIMER_DMACFG_	DMA传输起始地址: TIMER_DMACFG_DMATA_CH0CV, TIMERx (x=0, 2,
DMATA_CH0CV	1416)
TIMER_DMACFG_	DAMA (+ t/A +1 +/-)
DMATA_CH1CV	DMA传输起始地址: TIMER_DMACFG_DMATA_CH1CV, TIMERx(x=0, 2, 14)
TIMER_DMACFG_	DMA / L + A + 1 L A   L   L   L   L   L   L   L   L   L
DMATA_CH2CV	DMA传输起始地址: TIMER_DMACFG_DMATA_CH2CV, TIMERx(x=0, 2)
TIMER_DMACFG_	DMA/4+A+14AUH II TIMED DMAGEO DMATA QUIGOV TIMED ( 0.0)
DMATA_CH3CV	DMA传输起始地址: TIMER_DMACFG_DMATA_CH3CV, TIMERx(x=0, 2)
TIMER_DMACFG_	DATA (A-t-A-t-A-t-A-t-A-t-A-t-A-t-A-t-A-t-A-t
DMATA_CCHP	DMA传输起始地址: TIMER_DMACFG_DMATA_CCHP, TIMERx (x=0, 1416)
TIMER_DMACFG_	DMA传输起始地址: TIMER_DMACFG_DMATA_DMACFG,TIMERx (x=0, 2,
DMATA_DMACFG	1416)
	输入参数{in}
dma_lenth	DMA传输长度
TIMER_DMACFG_	
DMATC_xTRANSF	x=118,DMA传输 x 次
ER	
	输出参数{out}
-	-
	返回值
-	-
L	

例如:

/\* configure the TIMER0 DMA transfer \*/



timer\_dma\_transfer\_config (TIMER0, TIMER\_DMACFG\_DMATA\_CTL0, TIMER\_DMACFG\_DMATC\_5TRANSFER);

#### 函数 timer\_event\_software\_generate

函数timer\_event\_software\_generate描述见下表:

#### 表 3-430. 函数 timer\_event\_software\_generate

函数名称	er_event_software_generate
	timer_event_software_generate
函数原型	void timer_event_software_generate(uint32_t timer_periph, uint16_t event);
功能描述	软件产生事件
先决条件	·
被调用函数	-
	输入参数{in}
timer_periph	TIMER外设
TIMERx	参考具体参数
	输入参数{in}
event	事件源
TIMER_EVENT_SR	更新事件产生,TIMERx(x=0, 2, 5, 1316)
C_UPG	史刺事什广生, IIWIERX(X=U, 2, 5, 1316)
TIMER_EVENT_SR	医学044年中15位有44年,TIMED.4、0.0.40.40
C_CH0G	通道0捕获或比较事件发生,TIMERx(x=0, 2, 1316)
TIMER_EVENT_SR	通送4块本式以较重换45件,TIMEDy(v, 0, 2, 4.4)
C_CH1G	通道1捕获或比较事件发生,TIMERx(x=0, 2, 14)
TIMER_EVENT_SR	海送9代本式比较声性华什 TIMED./// 0.0)
C_CH2G	通道2捕获或比较事件发生,TIMERx(x=0, 2)
TIMER_EVENT_SR	医学0代生产比较支撑40代, TBAED(1, 0, 0)
C_CH3G	通道3捕获或比较事件发生,TIMERx(x=0, 2)
TIMER_EVENT_SR	这条权和互动革体协作 IMED.(** 0 44 40)
C_CMTG	通道换相更新事件发生,TIMERx(x=0, 1416)
TIMER_EVENT_SR	M·P·古·B·文·P· TIMED.//· O. O. AA)
C_TRGG	触发事件产生,TIMERx(x=0, 2, 14)
TIMER_EVENT_SR	文件中上声供 TB455 / 0 44 40
C_BRKG	产生中止事件,TIMERx(x=0, 1416)
	输出参数{out}
-	-
	返回值
-	-

#### 例如:

/\* software generate update event\*/

timer\_event\_software\_generate (TIMER0, TIMER\_EVENT\_SRC\_UPG);



## 函数 timer\_break\_struct\_para\_init

函数timer\_break\_struct\_para\_init描述见下表:

#### 表 3-431. 函数 timer\_break\_struct\_para\_init

函数名称	timer_break_struct_para_init	
函数原型	void timer_break_struct_para_init(timer_break_parameter_struct* breakpara);	
功能描述	将TIMER中止功能参数结构体中所有参数初始化为默认值	
先决条件	-	
被调用函数	-	
	输入参数{in}	
brooknoro	中止功能配置结构体,详见 <u>表<b>3-396</b>. 结构体</u>	
breakpara	timer_break_parameter_struct	
	输出参数{out}	
-	-	
	返回值	
-	-	

#### 例如:

/\* initialize TIMER break parameter struct with a default value \*/

timer\_break\_parameter\_struct timer\_breakpara;

timer\_break\_struct\_para\_init(timer\_breakpara);

## 函数 timer\_break\_config

函数timer\_break\_config描述见下表:

#### 表 3-432. 函数 timer break config

农 5-452. 函数 timer_break_coming	
函数名称	timer_break_config
云 <b>米</b> 压 到	void timer_break_config(uint32_t timer_periph, timer_break_parameter_struct*
M 函数原型	breakpara);
功能描述	配置中止功能
先决条件	-
被调用函数	-
输入参数{in}	
timer_periph	TIMER外设
TIMERx(x=0,	TIMER外设选择
1416)	
输入参数{in}	
breakpara	中止功能配置结构体,详见 <i>表3-396. 结构体</i>
	timer_break_parameter_struct
输出参数{out}	
-	-



返回值	
-	-

/\* configure TIMER0 break function \*/

timer\_break\_parameter\_struct timer\_breakpara;

timer\_breakpara.runoffstate = TIMER\_ROS\_STATE\_DISABLE;

timer\_breakpara.ideloffstate = TIMER\_IOS\_STATE\_DISABLE;

timer\_breakpara.deadtime = 255;

timer\_breakpara.breakpolarity = TIMER\_BREAK\_POLARITY\_LOW;

timer\_breakpara.outputautostate = TIMER\_OUTAUTO\_ENABLE;

timer\_breakpara.protectmode = TIMER\_CCHP\_PROT\_0;

timer\_breakpara.breakstate = TIMER\_BREAK\_ENABLE;

timer\_break\_config(TIMER0,&timer\_breakpara);

### 函数 timer\_break\_enable

函数timer\_break\_enable描述见下表:

表 3-433. 函数 timer\_break\_enable

秋 0 400. 图象 timor_broak_onablo	
函数名称	timer_break_enable
函数原型	void timer_break_enable(uint32_t timer_periph);
功能描述	使能TIMERx的中止功能
先决条件	只有在TIMERx_CCHP寄存器的PROT [1:0] =00 时,才可修改
被调用函数	-
输入参数{in}	
timer_periph	TIMER外设
TIMERx(x=0,	TIMED从设许区
1416)	TIMER外设选择
输出参数{out}	
-	-
返回值	
-	-

例如:

/\* enable TIMER0 break function\*/

timer\_break\_enable (TIMER0);



### 函数 timer\_break\_disable

函数timer\_break\_disable描述见下表:

#### 表 3-434. 函数 timer\_break\_disable

函数名称	timer_break_disable	
函数原型	void timer_break_disable (uint32_t timer_periph);	
功能描述	禁能TIMERx的中止功能	
先决条件	只有在TIMERx_CCHP寄存器的PROT [1:0] =00 时,才可修改	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx(x=0,	TIMEDA设体权	
1416)	TIMER外设选择	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* disable TIMER0 break function\*/

timer\_break\_ disable (TIMER0);

## 函数 timer\_automatic\_output\_enable

函数timer\_automatic\_output\_enable描述见下表:

表 3-435. 函数 timer\_automatic\_output\_enable

timer_automatic_output_enable	
void timer_automatic_output_enable(uint32_t timer_periph);	
自动输出使能	
只有在TIMERx_CCHP寄存器的PROT [1:0] =00 时,才可修改	
-	
输入参数{in}	
TIMER外设	
TIMEDA认识集权	
TIMER外设选择	
输出参数{out}	
-	
返回值	
-	

例如:

/\* enable TIMER0 output automatic function \*/



timer\_automatic\_output\_enable (TIMER0);

## 函数 timer\_automatic\_output\_disable

函数timer\_automatic\_output\_disable描述见下表:

#### 表 3-436. 函数 timer\_automatic\_output\_disable

<b>大 6 1001 因                               </b>		
函数名称	timer_automatic_output_ disable	
函数原型	<pre>void timer_automatic_output_ disable (uint32_t timer_periph);</pre>	
功能描述	自动输出禁能	
先决条件	只有在TIMERx_CCHP寄存器的PROT [1:0] = 00时,才可修改	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx(x=0,	TIMEDA、设建权	
1416)	TIMER外设选择	
	输出参数{out}	
-	-	
返回值		
-	-	

#### 例如:

/\* disable TIMER0 output automatic function \*/

timer\_automatic\_output\_disable (TIMER0);

## 函数 timer\_primary\_output\_config

函数timer\_primary\_output\_config描述见下表:

表 3-437. 函数 timer\_primary\_output\_config

函数名称	timer_primary_output_config	
函数原型	void timer_primary_output_config(uint32_t timer_periph, ControlStatus	
	newvalue);	
功能描述	所有的通道输出使能	
先决条件	-	
被调用函数	-	
输入参数{in}		
timer_periph	TIMER外设	
TIMERx(x=0,1416)	TIMER外设选择	
输入参数{in}		
newvalue	控制状态	
ENABLE	使能	
DISABLE	禁能	
输出参数{out}		



-	-
返回值	
-	-

/\* enable TIMER0 primary output function \*/

timer\_primary\_output\_config (TIMER0, ENABLE);

## 函数 timer\_channel\_control\_shadow\_config

函数timer\_channel\_control\_shadow\_config描述见下表:

### 表 3-438. 函数 timer\_channel\_control\_shadow\_config

K o 400. By this join of control control control control		
函数名称	timer_channel_control_shadow_config	
高数盾刑 	void timer_channel_control_shadow_config(uint32_t timer_periph,	
函数原型	ControlStatus newvalue);	
功能描述	通道换相控制影子配置	
先决条件	-	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx(x=0,	TIMEDALULE	
1416)	TIMER外设选择	
输入参数{in}		
newvalue	控制状态	
ENABLE	使能	
DISABLE	禁能	
	输出参数{out}	
-	-	
	返回值	
-	-	

### 例如:

/\* channel capture/compare control shadow register enable \*/

timer\_channel\_control\_shadow\_config (TIMER0, ENABLE);

### 函数 timer\_channel\_control\_shadow\_update\_config

函数timer\_channel\_control\_shadow\_update\_config描述见下表:

### 表 3-439. 函数 timer\_channel\_control\_shadow\_update\_config

函数名称	timer_channel_control_shadow_update_config
函数原型	void timer_channel_control_shadow_update_config(uint32_t timer_periph,



	uint8_t ccuctl);	
功能描述	通道换相控制影子寄存器更新控制	
先决条件	-	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx(x=0,	TIMER外设选择	
1416)	TIMEN外收选择	
	输入参数{in}	
ccuctl	通道换相控制影子寄存器更新控制	
TIMER_UPDATECT	CMTG位被置1时更新影子寄存器	
L_CCU	CMIG位恢直的支제於了可行船	
TIMER_UPDATECT	当CMTG位被置1或检测到TRIGI上升沿时,影子寄存器更新	
L_CCUTRI	当GWIIG应数直1块位例为INGI工/打印的,於1可存储定例	
	输出参数{out}	
-	-	
	返回值	
-	-	

/\* configure TIMER0 channel control shadow register update when CMTG bit is set \*/
timer\_channel\_control\_shadow\_update\_config (TIMER0, TIMER\_UPDATECTL\_CCU);

# 函数 timer\_channel\_output\_struct\_para\_init

函数timer\_channel\_output\_struct\_para\_init描述见下表:

表 3-440. 函数 timer\_channel\_output\_struct\_para\_init

函数名称	timer_channel_output_struct_para_init	
函数原型	void timer_channel_output_struct_para_init(timer_oc_parameter_struct*	
函数原空	ocpara);	
功能描述	将TIMER通道输出参数结构体中所有参数初始化为默认值	
先决条件	-	
被调用函数	-	
	输入参数{in}	
ocpara	输出通道结构体,详见 <u>表<b>3-397.</b> 结构体timer_oc_parameter_struct</u> .	
	输出参数{out}	
-	-	
	返回值	
-	-	

## 例如:

 $^{\prime \star}$  initialize TIMER channel output parameter struct with a default value  $^{\star \prime}$ 



timer\_oc\_parameter\_struct timer\_ocinitpara;

timer\_channel\_output\_struct\_para\_init(timer\_ocinitpara);

### 函数 timer\_channel\_output\_config

函数timer\_channel\_output\_config描述见下表:

表 3-441. 函数 timer\_channel\_output\_config

函数名称	timer_channel_output_config
函数原型	void timer_channel_output_config(uint32_t timer_periph, uint16_t channel,
函数原型	timer_oc_parameter_struct* ocpara);
功能描述	外设TIMERx的通道输出配置
先决条件	-
被调用函数	-
	输入参数{in}
timer_periph	TIMER外设
TIMERx	参考具体参数
	输入参数{in}
channel	待配置通道
TIMER_CH_0	通道0,TIMERx(x=0, 2, 1316)
TIMER_CH_1	通道1,TIMERx(x=0, 2, 14)
TIMER_CH_2	通道2,TIMERx(x=0, 2)
TIMER_CH_3	通道3,TIMERx(x=0, 2)
	输入参数{in}
ocpara	输出通道结构体,详见 <u><b>表3-397. 结构体timer_oc_parameter_struct</b></u>
	输出参数{out}
-	-
	返回值
-	-

### 例如:

/\* configure TIMER0 channel 0 output function \*/

timer\_oc\_parameter\_struct timer\_ocintpara;

timer\_ocintpara.outputstate = TIMER\_CCX\_ENABLE;

timer\_ocintpara.outputnstate = TIMER\_CCXN\_ENABLE;

timer\_ocintpara.ocpolarity = TIMER\_OC\_POLARITY\_HIGH;

timer\_ocintpara.ocnpolarity = TIMER\_OCN\_POLARITY\_HIGH;

timer\_ocintpara.ocidlestate = TIMER\_OC\_IDLE\_STATE\_HIGH;

timer\_ocintpara.ocnidlestate = TIMER\_OCN\_IDLE\_STATE\_LOW;



timer\_channel\_output\_config(TIMER0, TIMER\_CH\_0, &timer\_ocintpara);

# 函数 timer\_channel\_output\_mode\_config

函数timer\_channel\_output\_mode\_config描述见下表:

## 表 3-442. 函数 timer\_channel\_output\_mode\_config

函数名称	timer_channel_output_mode_config
图象名称	
函数原型	void timer_channel_output_mode_config(uint32_t timer_periph, uint16_t
ال (عليا ملك اس	channel, uint16_t ocmode);
功能描述	配置外设TIMERx通道输出比较模式
先决条件	<u> </u>
被调用函数	-
T	输入参数{in}
timer_periph	TIMER外设
TIMERx	参考具体参数 
	输入参数{in}
channel	待配置通道
TIMER_CH_0	通道0,TIMERx (x=0, 2, 1316)
TIMER_CH_1	通道1,TIMERx (x=0, 2, 14)
TIMER_CH_2	通道2,TIMERx (x=0, 2)
TIMER_CH_3	通道3,TIMERx (x=0, 2)
	输入参数{in}
ocmode	通道输出比较模式
TIMER_OC_MODE	/ <del>/</del> / <del>/ / / / / / / / / / / / / / / / </del>
_TIMING	冻结模式
TIMER_OC_MODE	m 和小江盟 4. 古
_ACTIVE	匹配时设置为高
TIMER_OC_MODE	1111 111 111 111 111 111 111 111 111 1
_INACTIVE	匹配时设置为低
TIMER_OC_MODE	ΠΤ #i r.+ ≆ii f.+.
_TOGGLE	匹配时翻转
TIMER_OC_MODE	과 4대 각 1대
_LOW	强制为低
TIMER_OC_MODE	고모·소니 스스
_HIGH	强制为高
TIMER_OC_MODE	DIAMA## -P.O.
_PWM0	PWM模式0
TIMER_OC_MODE	DIAMA## -P-4
_PWM1	PWM模式1
,	输出参数{out}
-	-
	返回值



-

例如:

/\* configure TIMER0 channel PWM 0 mode \*/

timer\_channel\_output\_mode\_config(TIMER0, TIMER\_CH\_0, TIMER\_OC\_MODE\_PWM0);

## 函数 timer\_channel\_output\_pulse\_value\_config

函数timer\_channel\_output\_pulse\_value\_config描述见下表:

### 表 3-443. 函数 timer\_channel\_output\_pulse\_value\_config

X 0 440. BX times_channel_catput_pulse_value_coming		
函数名称	timer_channel_output_pulse_value_config	
函数原型	void timer_channel_output_pulse_value_config(uint32_t timer_periph, uint16_t	
	channel, uint32_t pulse);	
功能描述	配置外设TIMERx的通道输出比较值	
先决条件	-	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx	参考具体参数	
输入参数{in}		
channel	待配置通道	
TIMER_CH_0	通道0,TIMERx (x=0, 2, 1316)	
TIMER_CH_1	通道1,TIMERx TIMERx(x=0, 2, 14)	
TIMER_CH_2	通道2,TIMERx (x=0, 2)	
TIMER_CH_3	通道3,TIMERx (x=0, 2)	
	输入参数{in}	
pulse	通道输出比较值(0~65535)	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* configure TIMER0 channel 0 output pulse value \*/

timer\_channel\_output\_pulse\_value\_config(TIMER0, TIMER\_CH\_0, 399);

## 函数 timer\_channel\_output\_shadow\_config

函数timer\_channel\_output\_shadow\_config描述见下表:

### 表 3-444. 函数 timer\_channel\_output\_shadow\_config

函数名称	timer_channel_output_shadow_config
------	------------------------------------



函数原型	void timer_channel_output_shadow_config(uint32_t timer_periph, uint16_t
	channel, uint16_t ocshadow);
功能描述	配置TIMERx通道输出比较影子寄存器功能
先决条件	-
被调用函数	-
	输入参数{in}
timer_periph	TIMER外设
TIMERx	参考具体参数
	输入参数{in}
channel	待配置通道
TIMER_CH_0	通道0,TIMERx (x=0, 2, 1316)
TIMER_CH_1	通道1,TIMERx (x=0, 2, 14)
TIMER_CH_2	通道2,TIMERx (x=0, 2)
TIMER_CH_3	通道3,TIMERx (x=0, 2)
	输入参数{in}
ocshadow	输出比较影子寄存器功能状态
TIMER_OC_SHAD	在死处山地拉思了安方里
OW_ENABLE	使能输出比较影子寄存器
TIMER_OC_SHAD	ᆥᄊᄽᆈᆔᆉᅕᄝᅩᄀᄝᅔᄜ
OW_DISABLE	禁能输出比较影子寄存器
输出参数{out}	
-	-
	返回值
-	-

/\*configure TIMER0 channel 0 output shadow function \*/

timer\_channel\_output\_shadow\_config (TIMER0, TIMER\_CH\_0, TIMER\_OC\_SHADOW\_ENABLE);

# 函数 timer\_channel\_output\_fast\_config

函数timer\_channel\_output\_fast\_config描述见下表:

## 表 3-445. 函数 timer\_channel\_output\_fast\_config

函数名称	timer_channel_output_fast_config
函数原型	void timer_channel_output_fast_config(uint32_t timer_periph, uint16_t channel,
函数原空	uint16_t ocfast);
功能描述	配置TIMERx通道输出比较快速功能
先决条件	-
被调用函数	-
timer_periph	TIMER外设



TIMERx	参考具体参数	
	输入参数{in}	
channel	待配置通道	
TIMER_CH_0	通道0,TIMERx (x=0, 2, 1316)	
TIMER_CH_1	通道1,TIMERx (x=0, 2, 14)	
TIMER_CH_2	通道2,TIMERx (x=0, 2)	
TIMER_CH_3	通道3,TIMERx (x=0, 2)	
	输入参数{in}	
ocfast	通道输出比较快速功能状态	
TIMER_OC_FAST_	通道输出比较快速功能使能	
ENABLE	<b>应</b> 担制山 <b>七</b> 权	
TIMER_OC_FAST_	通道输出比较快速功能禁能	
DISABLE	<b>应</b> 担制山 <b>七</b> 权	
输出参数{out}		
-	-	
	返回值	
-	-	

/\* configure TIMER0 channel 0 output fast function \*/

timer\_channel\_output\_fast\_config (TIMER0, TIMER\_CH\_0, TIMER\_OC\_FAST\_ENABLE);

# 函数 timer\_channel\_output\_clear\_config

函数timer\_channel\_output\_clear\_config描述见下表:

#### 表 3-446. 函数 timer channel output clear config

STATE CH_0  TIMER_CH_0  通道2, TIMER_X (x=0, 2)	文 3-440. 函数 timer_chamer_output_clear_comig		
manula channel, uint16_t occlear);  功能描述 配置TIMERx的通道输出比较清0功能  先决条件 - 被调用函数 - 輸入参数{in}  timer_periph TIMERx 参考具体参数 輸入参数{in}  channel 特配置通道  TIMER_CH_0 通道0,TIMERx (x=0, 2)  TIMER_CH_1 通道1,TIMERx (x=0, 2)  TIMER_CH_2 通道2,TIMERx (x=0, 2)	函数名称	timer_channel_output_clear_config	
channel, uint16_t occlear);  对能描述 配置TIMERx的通道输出比较清0功能  先决条件 - 被调用函数 - 输入参数{in}  timer_periph TIMER外设 参考具体参数  输入参数{in}  channel 特配置通道  TIMER_CH_0 通道0,TIMERx (x=0, 2)  TIMER_CH_1 通道2,TIMERx (x=0, 2)	田田孝弘	void timer_channel_output_clear_config(uint32_t timer_periph, uint16_t	
先决条件       -         被调用函数       -         输入参数{in}       TIMER外设         扩MERx       参考具体参数         输入参数{in}       中配置通道         TIMER_CH_0       通道0, TIMERx (x=0, 2)         TIMER_CH_1       通道1, TIMERx (x=0, 2)         TIMER_CH_2       通道2, TIMERx (x=0, 2)	函数原空	channel, uint16_t occlear);	
被调用函数       -         输入参数{in}       TIMER外设         扩MERx       参考具体参数         输入参数{in}       特配置通道         TIMER_CH_0       通道0,TIMERx (x=0, 2)         TIMER_CH_1       通道1,TIMERx (x=0, 2)         TIMER_CH_2       通道2,TIMERx (x=0, 2)	功能描述	配置TIMERx的通道输出比较清0功能	
輸入参数{in}         timer_periph       TIMER外设         TIMERx       参考具体参数         輸入参数{in}       特配置通道         TIMER_CH_0       通道0, TIMERx (x=0, 2)         TIMER_CH_1       通道1, TIMERx (x=0, 2)         TIMER_CH_2       通道2, TIMERx (x=0, 2)	先决条件	-	
timer_periph       TIMER外设         TIMERx       参考具体参数         输入参数{in}         channel       待配置通道         TIMER_CH_0       通道0, TIMERx (x=0, 2)         TIMER_CH_1       通道1, TIMERx (x=0, 2)         TIMER_CH_2       通道2, TIMERx (x=0, 2)	被调用函数	-	
TIMERx       参考具体参数         输入参数{in}       特配置通道         Channel       持配置通道         TIMER_CH_0       通道0, TIMERx (x=0, 2)         TIMER_CH_1       通道1, TIMERx (x=0, 2)         TIMER_CH_2       通道2, TIMERx (x=0, 2)			
输入参数{in}       channel     待配置通道       TIMER_CH_0     通道0, TIMERx (x=0, 2)       TIMER_CH_1     通道1, TIMERx (x=0, 2)       TIMER_CH_2     通道2, TIMERx (x=0, 2)	timer_periph	TIMER外设	
channel特配置通道TIMER_CH_0通道0, TIMERx (x=0, 2)TIMER_CH_1通道1, TIMERx (x=0, 2)TIMER_CH_2通道2, TIMERx (x=0, 2)	TIMERx	参考具体参数	
TIMER_CH_0通道0, TIMERx (x=0, 2)TIMER_CH_1通道1, TIMERx (x=0, 2)TIMER_CH_2通道2, TIMERx (x=0, 2)	输入参数{in}		
TIMER_CH_1 通道1,TIMERx (x=0, 2) TIMER_CH_2 通道2,TIMERx (x=0, 2)	channel	待配置通道	
TIMER_CH_2 通道2,TIMERx (x=0, 2)	TIMER_CH_0	通道0,TIMERx (x=0, 2)	
	TIMER_CH_1	通道1,TIMERx (x=0, 2)	
TIMER CH 3 通道3 TIMERy (v=0.2)	TIMER_CH_2	通道2,TIMERx (x=0, 2)	
TIMEN_ON_O	TIMER_CH_3	通道3,TIMERx (x=0, 2)	
输入参数{in}			



通道比较输出清0功能状态		
通道比较输出清0功能使能		
超起比较制出有 <b>0</b> 功能使能		
(A) 是 [1		
通道比较输出清0功能禁能		
输出参数{out}		
-		
返回值		
-		

/\* configure TIMER0 channel 0 output clear function \*/

timer\_channel\_output\_clear\_config (TIMER0, TIMER\_CH\_0, TIMER\_OC\_CLEAR\_ENABLE);

# 函数 timer\_channel\_output\_polarity\_config

函数timer\_channel\_output\_polarity\_config描述见下表:

表 3-447. 函数 timer\_channel\_output\_polarity\_config

函数名称	timer_channel_output_polarity_config
函数原型	void timer_channel_output_polarity_config(uint32_t timer_periph, uint16_t
	channel, uint16_t ocpolarity);
功能描述	通道输出极性配置
先决条件	-
被调用函数	-
	输入参数{in}
timer_periph	TIMER外设
TIMERx	参考具体参数
	输入参数{in}
channel	待配置通道
TIMER_CH_0	通道0,TIMERx (x=0, 2, 1316)
TIMER_CH_1	通道1,TIMERx (x=0, 2, 14)
TIMER_CH_2	通道2,TIMERx(x=0, 2)
TIMER_CH_3	通道3,TIMERx (x=0, 2)
	输入参数{in}
ocpolarity	通道输出极性
TIMER_OC_POLAR	通道输出极性高电平有效
ITY_HIGH	
TIMER_OC_POLAR	通道输出极性低电平有效
ITY_LOW	<b>起起側山饮</b> [[版]] [ 有
	输出参数{out}
-	-



返回值	
-	-

/\* configure TIMER0 channel 0 output polarity \*/

timer\_channel\_output\_polarity\_config (TIMER0, TIMER\_CH\_0, TIMER\_OC\_POLARITY\_HIGH);

# 函数 timer\_channel\_complementary\_output\_polarity\_config

函数timer\_channel\_complementary\_output\_polarity\_config描述见下表:

表 3-448. 函数 timer\_channel\_complementary\_output\_polarity\_config

函数名称	timer_channel_complementary_output_polarity_config	
- Not be well	void timer_channel_complementary_output_polarity_config(uint32_t	
函数原型	timer_periph, uint16_t channel, uint16_t ocnpolarity);	
	互补通道输出极性配置	
先决条件	-	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx	参考具体参数	
	输入参数{in}	
channel	待配置通道	
TIMER_CH_0	通道0,TIMERx (x=0, 2, 1316)	
TIMER_CH_1	通道1,TIMERx (x=0, 2, 14)	
TIMER_CH_2	通道2,TIMERx (x=0, 2)	
TIMER_CH_3	通道2,TIMERx (x=0, 2)	
	输入参数{in}	
ocpolarity	互补通道输出极性	
TIMER_OCN_POLA	TIMER_OCN_POLA	
RITY_HIGH	互补通道输出极性高电平有效	
TIMER_OCN_POLA	互补通道输出极性低电平有效	
RITY_LOW	五件過過側山板は陸电子行放	
	输出参数{out}	
-	-	
	返回值	
-	<u>-</u>	

例如:

/\* configure TIMER0 channel 0 complementary output polarity \*/

timer\_channel\_complementary\_output\_polarity\_config (TIMER0, TIMER\_CH\_0, TIMER\_OCN\_POLARITY\_HIGH);



# 函数 timer\_channel\_output\_state\_config

函数timer\_channel\_output\_state\_config描述见下表:

### 表 3-449. 函数 timer\_channel\_output\_state\_config

次 3-445. 函数 timer_channer_output_state_comig		
函数名称	timer_channel_output_state_config	
函数原型	void timer_channel_output_state_config(uint32_t timer_periph, uint16_t	
四奴瓜至	channel, uint32_t state);	
功能描述	配置通道状态	
先决条件	-	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx	参考具体参数	
	输入参数{in}	
channel	待配置通道	
TIMER_CH_0	通道0,TIMERx (x=0, 2, 1316)	
TIMER_CH_1	通道1,TIMERx (x=0, 2, 14)	
TIMER_CH_2	通道2,TIMERx (x=0, 2)	
TIMER_CH_3	通道3,TIMERx (x=0, 2)	
	输入参数{in}	
state	通道状态	
TIMER_CCX_ENAB	还法住外	
LE	通道使能	
TIMER_CCX_DISA	通道禁能	
BLE	世 <b>旦</b>	
	输出参数{out}	
-	-	
	返回值	
-	-	
•		

### 例如:

/\* configure TIMER0 channel 0 enable state \*/

timer\_channel\_output\_state\_config (TIMER0, TIMER\_CH\_0, TIMER\_CCX\_ENABLE);

## 函数 timer\_channel\_complementary\_output\_state\_config

函数timer\_channel\_complementary\_output\_state\_config描述见下表:

## 表 3-450. 函数 timer\_channel\_complementary\_output\_state\_config

	函数名称	timer_channel_complementary_output_state_config
函数原型	void timer_channel_complementary_output_state_config(uint32_t timer_periph,	
	uint16_t channel, uint16_t ocnstate);	
	功能描述	配置互补通道输出状态



先决条件	-
被调用函数	-
输入参数{in}	
timer_periph	TIMER外设
TIMERx	参考具体参数
	输入参数{in}
channel	待配置通道
TIMER_CH_0	通道0, <i>TIMERx (x=0, 1416)</i>
TIMER_CH_1	通道1, <i>TIMERx (x=0)</i>
TIMER_CH_2	通道2, <i>TIMERx (x=0)</i>
输入参数{in}	
state	互补通道状态
TIMER_CCXN_ENA	互补通道使能
BLE	生. 行. 地 起
TIMER_CCXN_DIS	互补通道禁能
ABLE	<b>五</b>
输出参数{out}	
-	-
返回值	
-	-

/\* configure TIMER0 channel 0 complementary output enable state \*/

timer\_channel\_complementary\_output\_state\_config (TIMER0, TIMER\_CH\_0, TIMER\_CCXN\_ENABLE);

## 函数 timer\_channel\_input\_struct\_para\_init

函数timer\_channel\_input\_struct\_para\_init描述见下表:

表 3-451. 函数 timer\_channel\_input\_struct\_para\_init

函数名称	timer_channel_input_struct_para_init	
函数原型 void timer_channel_input_struct_para_init(timer_ic_parameter_struct* icpara);		
功能描述	将TIMER通道输入参数结构体中所有参数初始化为默认值	
先决条件	-	
被调用函数	-	
输入参数{in}		
icpara	通道输入结构体,详见 <u>表<b>3-398</b>. 结构体timer_ic_parameter_struct</u> 。	
	输出参数{out}	
返回值		
-	-	



/\* initialize TIMER channel input parameter struct with a default value \*/

timer\_ic\_parameter\_struct timer\_icinitpara;

timer\_channel\_input\_struct\_para\_init(&timer\_icinitpara);

### 函数 timer\_input\_capture\_config

函数timer\_input\_capture\_config描述见下表:

### 表 3-452. 函数 timer\_input\_capture\_config

void timer_input_capture_config(uint timer_ic_paramet	capture_config t32_t timer_periph, uint16_t channel, er_struct* icpara); 输入捕获参数	
函数原型 timer_ic_paramet	er_struct* icpara);	
timer_ic_paramet		
功能描述 配置TIMERx	输入捕获参数	
先决条件	-	
被调用函数 timer_channel_input_ca	apture_prescaler_config	
输入参数{in}		
timer_periph TIME	TIMER外设	
TIMERx 参考具	体参数	
输入参数{in}		
channel 待配量	置通道	
TIMER_CH_0 通道0,TIMERx	x (x=0, 2, 1316)	
TIMER_CH_1 通道1,TIMER	Rx (x=0, 2, 14)	
TIMER_CH_2 通道2,TIM	ERx (x=0, 2)	
TIMER_CH_3 通道3,TIM	ERx (x=0, 2)	
输入参数{in}		
icpara 输入捕获结构体,详见 <u>表<b>3-398</b>. 结构</u>	<b>匈体timer_ic_parameter_struct</b> 。	
输出参数{out}		
-	-	
返回值		
-	-	

#### 例如:

/\* configure TIMER0 input capture parameter \*/

timer\_ic\_parameter\_struct timer\_icinitpara;

timer\_icinitpara.icpolarity = TIMER\_IC\_POLARITY\_RISING;

timer\_icinitpara.icselection = TIMER\_IC\_SELECTION\_DIRECTTI;

timer\_icinitpara.icprescaler = TIMER\_IC\_PSC\_DIV1;

timer\_icinitpara.icfilter = 0x0;



timer\_input\_capture\_config(TIMER0, TIMER\_CH\_0, &timer\_icinitpara);

# 函数 timer\_channel\_input\_capture\_prescaler\_config

函数timer\_channel\_input\_capture\_prescaler\_config描述见下表:

### 表 3-453. 函数 timer\_channel\_input\_capture\_prescaler\_config

表 3-453. 函数 timer_channel_input_capture_prescaler_config		
函数名称	timer_channel_input_capture_prescaler_config	
<b>蒸粉</b> 盾刑	void timer_channel_input_capture_prescaler_config(uint32_t timer_periph,	
函数原型	uint16_t channel, uint16_t prescaler);	
功能描述	配置TIMERx通道输入捕获预分频值	
先决条件	-	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx	参考具体参数	
	输入参数{in}	
channel	待配置通道	
TIMER_CH_0	通道0,TIMERx (x=0, 2, 1316)	
TIMER_CH_1	通道1,TIMERx (x=0, 2, 14)	
TIMER_CH_2	通道2,TIMERx (x=0, 2)	
TIMER_CH_3	通道3,TIMERx (x=0, 2)	
输入参数{in}		
prescaler	通道输入捕获预分频值	
TIMER_IC_PSC_DI	不分频	
V1		
TIMER_IC_PSC_DI	2分频	
V2		
TIMER_IC_PSC_DI	<b>4</b> 分频	
V4		
TIMER_IC_PSC_DI	8分频	
V8		
输出参数{out}		
-	- )r* == 644	
	返回值	
-	•	

## 例如:

/\* configure TIMER0 channel 0 input capture prescaler value \*/

timer\_channel\_input\_capture\_prescaler\_config (TIMER0, TIMER\_CH\_0, TIMER\_IC\_PSC\_DIV2);



## 函数 timer\_channel\_capture\_value\_register\_read

函数timer\_channel\_capture\_value\_register\_read描述见下表:

## 表 3-454. 函数 timer\_channel\_capture\_value\_register\_read

timer_channel_capture_value_register_read	
uint32_t timer_channel_capture_value_register_read(uint32_t timer_periph,	
uint16_t channel);	
读取通道捕获值	
-	
-	
输入参数{in}	
TIMER外设	
参考具体参数	
输入参数{in}	
待配置通道	
通道0,TIMERx (x=0, 2, 1316)	
通道1,TIMERx (x=0, 2, 14)	
通道2,TIMERx (x=0, 2)	
通道3,TIMERx (x=0, 2)	
输出参数{out}	
返回值	
通道输入捕获值,(0~65535)	

例如:

/\* read TIMER0 channel 0 capture compare register value \*/

uint32\_t ch0\_value = 0;

ch0\_value = timer\_channel\_capture\_value\_register\_read (TIMER0, TIMER\_CH\_0);

## 函数 timer\_input\_pwm\_capture\_config

函数timer\_input\_pwm\_capture\_config描述见下表:

# 表 3-455. 函数 timer\_input\_pwm\_capture\_config

函数名称	timer_input_pwm_capture_config
函数原型	void timer_input_pwm_capture_config(uint32_t timer_periph, uint16_t channel,
凶蚁原空	timer_ic_parameter_struct* icpwm);
功能描述	配置TIMERx捕获PWM输入参数
先决条件	-
被调用函数	timer_channel_input_capture_prescaler_config
输入参数{in}	
timer_periph	TIMER外设



TIMERx(x=0, 2, 14)	TIMER外设选择
	输入参数{in}
channel	待配置通道
TIMER_CH_0	通道0
TIMER_CH_1	通道1
	输入参数{in}
icpwm	输入捕获结构体,详见 <u>表<b>3-398.</b> 结构体timer_ic_parameter_struct</u>
	输出参数{out}
-	-
	返回值
-	-

/\* configure TIMER0 input pwm capture parameter \*/

timer\_ic\_parameter\_struct timer\_icinitpara;

timer\_icinitpara.icpolarity = TIMER\_IC\_POLARITY\_RISING;

timer\_icinitpara.icselection = TIMER\_IC\_SELECTION\_DIRECTTI;

timer\_icinitpara.icprescaler = TIMER\_IC\_PSC\_DIV1;

timer\_icinitpara.icfilter = 0x0;

timer\_input\_pwm\_capture\_config (TIMER0, TIMER\_CH\_0, &timer\_icinitpara);

# 函数 timer\_hall\_mode\_config

函数timer\_hall\_mode\_config描述见下表:

## 表 3-456. 函数 timer\_hall\_mode\_config

函数名称	timer_hall_mode_config
函数原型	void timer_hall_mode_config(uint32_t timer_periph, uint8_t hallmode);
功能描述	配置TIMERx的HALL接口功能
先决条件	-
被调用函数	-
	输入参数{in}
timer_periph	TIMER外设
TIMERx(x=0, 2)	TIMER外设选择
	输入参数{in}
hallmode	HALL接口功能状态
TIMER_HALLINTE	山山本口在公
RFACE_ENABLE	HALL接口使能
TIMER_HALLINTE	山山 拉口林纶
RFACE_DISABLE	HALL接口禁能



输出参数{out}	
-	-
返回值	
-	-

/\* configure TIMER0 hall sensor mode \*/

timer\_hall\_mode\_config (TIMER0, TIMER\_HALLINTERFACE\_ENABLE);

# 函数 timer\_input\_trigger\_source\_select

函数timer\_input\_trigger\_source\_select描述见下表:

表 3-457. 函数 timer input trigger source select

函数名称	timer_input_trigger_source_select
云樂店到	void timer_input_trigger_source_select(uint32_t timer_periph, uint32_t
函数原型	intrigger);
功能描述	TIMERx的输入触发源选择
先决条件	SMC[2:0] = 000
被调用函数	-
	输入参数{in}
timer_periph	TIMER外设
TIMERx(x=0, 2, 14)	TIMER外设选择
	输入参数{in}
intrigger	<b>传选择的触发源</b>
TIMER_SMCFG_T	中如种华於)OUTIO TIMEDULU O 2 4 4V
RGSEL_ITI0	内部触发输入0(ITI0,TIMERx(x=0, 2, 14))
TIMER_SMCFG_T	中如44542 (41714 - 71845 D./// 0.2.44))
RGSEL_ITI1	内部触发输入1(ITI1,TIMERx(x=0, 2, 14))
TIMER_SMCFG_T	内部触发输入2(ITI2, TIMERx(x=0, 2))
RGSEL_ITI2	內 ip) 無 久 相 八 2(1112, 1 iivi E x x (x = 0, 2))
TIMER_SMCFG_T	内部触发输入3(ITI3,TIMERx(x=0, 2, 14))
RGSEL_ITI3	四 印度交相//S(ITI3,TIVIERX(X=0, 2, 14))
TIMER_SMCFG_T	CIO的边沿标志位 (CIOF_ED, TIMERx(x=0, 2, 14))
RGSEL_CI0F_ED	GIOH3及4日4かか世 (GIOI _ED, ITMLT(A=0, 2, 14))
TIMER_SMCFG_T	滤波后的通道0输入 (CI0FE0, TIMERx(x=0, 2, 14))
RGSEL_CI0FE0	MDRX/日間が見せる相がく (OIOI EO, THVIETX(X=0, 2, 14))
TIMER_SMCFG_T	滤波后的通道1输入(Cl1FE1, TIMERx(x=0, 2, 14))
RGSEL_CI1FE1	160以/日日300と14間/八〇日日 E 1, 11WETA(A-U, Z, 14))
TIMER_SMCFG_T	滤波后的外部触发输入(ETIFP, TIMERx(x=0, 2))
RGSEL_ETIFP	рамил н н л л н н л н н н н н н н н н н н н
_	输出参数{out}
-	-



返回值		
	-	-

/\* select TIMER0 input trigger source \*/

timer\_input\_trigger\_source\_select (TIMER0, TIMER\_SMCFG\_TRGSEL\_ITI0);

# 函数 timer\_master\_output\_trigger\_source\_select

函数timer\_master\_output\_trigger\_source\_select描述见下表:

表 3-458. 函数 timer master output trigger source select

函数名称	timer_master_output_trigger_source_select
函数原型	void timer_master_output_trigger_source_select(uint32_t timer_periph, uint32_t
凶纵尽空	outrigger);
功能描述	选择TIMERx主模式输出触发
先决条件	-
被调用函数	-
	· 输入参数{in}
timer_periph	TIMER外设
TIMERx(x=0, 2, 5,	TIMEDAL识进权
14)	TIMER外设选择
	· 输入参数{in}
outrigger	主模式输出触发
TIMER_TRI_OUT_	复位。TIMERx_SWEVG寄存器的UPG位被置1或从模式控制器产生复位触发一
SRC_RESET	次TRGO脉冲,后一种情况下,TRGO上的信号相对实际的复位会有一个延迟。
	使能。此模式可用于同时启动多个定时器或控制在一段时间内使能从定时器。主
TWEE TO 0.17	模式控制器选择计数器使能信号作为触发输出TRGO。当CEN控制位被置1或者
TIMER_TRI_OUT_	暂停模式下触发输入为高电平时,计数器使能信号被置1。在暂停模式下,计数
SRC_ENABLE	器使能信号受控于触发输入,在触发输入和TRGO上会有一个延迟,除非选择了
	主/ 从模式。
TIMER_TRI_OUT_	五水
SRC_UPDATE	更新。主模式控制器选择更新事件作为TRGO。
TIMER_TRI_OUT_	捕获/比较脉冲.通道0在发生一次捕获或一次比较成功时,主模式控制器产生一个
SRC_CH0	TRGO脉冲
TIMER_TRI_OUT_	D 拉
SRC_00CPRE	比较。在这种模式下主模式控制器选择O0CPRE信号被用于作为触发输出TRGO
TIMER_TRI_OUT_	[[ 校    大学科楼-P工艺楼-P校师明-W-MO1000000000000000000000000000000000000
SRC_01CPRE	比较。在这种模式下主模式控制器选择O1CPRE信号被用于作为触发输出TRGO
TIMER_TRI_OUT_	ル 療
SRC_02CPRE	比较。在这种模式下主模式控制器选择O2CPRE信号被用于作为触发输出TRGO
TIMER_TRI_OUT_	比拉 方分种槽子工子槽子按断现选择O2CDDE停口进用工作生体华拉山TDOC
SRC_03CPRE	比较。在这种模式下主模式控制器选择O3CPRE信号被用于作为触发输出TRGO



输出参数{out}	
-	-
返回值	
-	-

/\* select TIMER0 master mode output trigger source \*/

timer\_master\_output\_trigger\_source\_select (TIMER0, TIMER\_TRI\_OUT\_SRC\_RESET);

# 函数 timer\_slave\_mode\_select

函数timer\_slave\_mode\_select描述见下表:

表 3-459. 函数 timer\_slave\_mode\_select

人 0 400. 函数 time	er_stave_inloue_select
函数名称	timer_slave_mode_select
函数原型	void timer_slave_mode_select(uint32_t timer_periph, uint32_t slavemode);
功能描述	TIMERx从模式配置
先决条件	-
被调用函数	-
	输入参数{in}
timer_periph	TIMER外设
TIMERx(x=0, 2, 14)	TIMER外设选择
	输入参数{in}
slavemode	从模式
TIMER_SLAVE_MO	关闭从模式,TIMERx(x=0, 2, 14)
DE_DISABLE	大例外模式, TIWIERX(X=0, 2, 14)
TIMER_QUAD_DE	正交译码器模式0, TIMERx(x=0, 2)
CODER_MODE0	正文叶时储快八U, TIIVILINA(A-U, Z)
TIMER_QUAD_DE	正交译码器模式1, TIMERx(x=0, 2)
CODER_MODE1	正人叶时邮供八1, TIWLTIA(A=0, 2)
TIMER_QUAD_DE	正交译码器模式2, TIMERx(x=0, 2)
CODER_MODE2	正人件內证供入之, TIMET(A(A=0, 2)
TIMER_SLAVE_MO	复位模式, TIMERx(x=0, 2, 14)
DE_RESTART	炎应保炎(, 11ME1M(N=0, 2, 14)
TIMER_SLAVE_MO	暂停模式, TIMERx(x=0, 2, 14)
DE_PAUSE	日日 <del>次次</del> , TIMETA(A=0, 2, 17)
TIMER_SLAVE_MO	事件模式, TIMERx(x=0, 2, 14)
DE_EVENT	サロ 広とり 「IMILIM(A=0, 2, 17)
TIMER_SLAVE_MO	外部时钟模式0, TIMERx(x=0, 2, 14)
DE_EXTERNAL0	/т нриз итжело» — тичетом(х—о, 2, тт)
,	输出参数{out}
-	-
	返回值



-

例如:

/\* select TIMER0 slave mode \*/

timer\_slave\_mode\_select (TIMER0, TIMER\_QUAD\_DECODER\_MODE0);

## 函数 timer\_master\_slave\_mode\_config

函数timer\_master\_slave\_mode\_config描述见下表:

#### 表 3-460. 函数 timer\_master\_slave\_mode\_config

表 5-400. 函数 times_master_stave_mode_coming		
函数名称	timer_master_slave_mode_config	
函数原型	void timer_master_slave_mode_config(uint32_t timer_periph, uint8_t	
	masterslave);	
功能描述	TIMERx主从模式配置	
先决条件	-	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx(x=0, 2, 14)	TIMER外设选择	
输入参数{in}		
masterslave	主从模式使能状态	
TIMER_MASTER_S		
LAVE_MODE_ENA	主从模式使能	
BLE		
TIMER_MASTER_S		
LAVE_MODE_DISA	主从模式禁能	
BLE		
输出参数{out}		
-		
返回值		
-	•	

例如:

/\* configure TIMER0 master slave mode \*/

timer\_master\_slave\_mode\_config (TIMER0, TIMER\_MASTER\_SLAVE\_MODE\_ENABLE);

## 函数 timer\_external\_trigger\_config

函数timer\_external\_trigger\_config描述见下表:

## 表 3-461. 函数 timer\_external\_trigger\_config

函数名称	timer_external_trigger_config
函数原型	void timer_external_trigger_config(uint32_t timer_periph, uint32_t extprescaler,



	uint32_t expolarity, uint32_t extfilter);
功能描述	配置TIMERx外部触发输入
先决条件	-
被调用函数	-
	输入参数{in}
timer_periph	TIMER外设
TIMERx(x=0, 2)	TIMER外设选择
	输入参数{in}
extprescaler	外部触发预分频
TIMER_EXT_TRI_P	不分頻
SC_OFF	个为 频
TIMER_EXT_TRI_P	2分频
SC_DIV2	<b>2</b> 刀 <i>炯</i>
TIMER_EXT_TRI_P	<b>4</b> 分频
SC_DIV4	<b>サ</b> 刀 <i>物</i> 以
TIMER_EXT_TRI_P	8分频
SC_DIV8	<b>3</b> 77 998
	输入参数{in}
expolarity	外部触发输入极性
TIMER_ETP_FALLI	低电平或者下降沿有效
NG	INCL AT LITTIN
TIMER_ETP_RISIN	高电平或者上升沿有效
G	и <del>с</del> т жатлинж
	输入参数{in}
extfilter	外部触发滤波控制(0~15)
	输出参数{out}
-	-
	返回值
-	-

/\* configure TIMER0 external trigger input \*/

timer\_external\_trigger\_config (TIMER0, TIMER\_EXT\_TRI\_PSC\_DIV2, TIMER\_ETP\_FALLING, 10);

# 函数 timer\_quadrature\_decoder\_mode\_config

函数timer\_quadrature\_decoder\_mode\_config描述见下表:

# 表 3-462. 函数 timer\_quadrature\_decoder\_mode\_config

	函数名称	timer_quadrature_decoder_mode_config	
	函数原型	void timer_quadrature_decoder_mode_config(uint32_t timer_periph, uint32_t	
		decomode,uint16_t ic0polarity, uint16_t ic1polarity);	



功能描述	TIMERx配置为正交译码器模式
先决条件	-
被调用函数	-
	输入参数{in}
timer_periph	TIMER外设
TIMERx(x=0, 2)	TIMER外设选择
	输入参数{in}
decomode	正交译码器模式
TIMER_QUAD_DE CODER_MODE0	根据CloFE0的电平,计数器在Cl1FE1的边沿向上/下计数
TIMER_QUAD_DE CODER_MODE1	根据Cl1FE1的电平,计数器在Cl0FE0的边沿向上/下计数
TIMER_QUAD_DE	根据另一个信号的输入电平,计数器在Cl0FE0和Cl1FE1的
CODER_MODE2	边沿向上/ 下计数
	输入参数{in}
ic0polarity	IC0极性
TIMER_IC_POLARI  TY_RISING	捕获上升边沿
TIMER_IC_POLARI  TY_FALLING	捕获下降边沿
	输入参数{in}
ic1polarity	IC1极性
TIMER_IC_POLARI  TY_RISING	捕获上升边沿
TIMER_IC_POLARI  TY_FALLING	捕获下降边沿
	输出参数{out}
-	-
	返回值
-	<del>-</del>

/\* configure TIMER0 quadrature decoder mode \*/

timer\_quadrature\_decoder\_mode\_config (TIMER0, TIMER\_QUAD\_DECODER\_MODE0, TIMER\_IC\_POLARITY\_RISING, TIMER\_IC\_POLARITY\_RISING);

# 函数 timer\_internal\_clock\_config

函数timer\_internal\_clock\_config描述见下表:

## 表 3-463. 函数 timer\_internal\_clock\_config

函數	<b>枚名称</b>	timer_internal_clock_config
函數	<b></b>	void timer_internal_clock_config(uint32_t timer_periph);



功能描述	TIMERx配置为内部时钟模式	
先决条件	-	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx(x=0, 2, 14)	TIMER外设选择	
	输出参数{out}	
-	-	
	返回值	
-	-	

/\* configure TIMER0 internal clock mode \*/

timer\_internal\_clock\_config (TIMER0);

# 函数 timer\_internal\_trigger\_as\_external\_clock\_config

函数timer\_internal\_trigger\_as\_external\_clock\_config描述见下表:

表 3-464. 函数 timer\_internal\_trigger\_as\_external\_clock\_config

表 0-404. 函数 time:_internal_trigger_as_external_clock_coming			
函数名称	timer_internal_trigger_as_external_clock_config		
<b>高粉眉刑</b>	void timer_internal_trigger_as_external_clock_config(uint32_t timer_periph,		
函数原型	uint32_t intrigger);		
功能描述	配置TIMERx的内部触发为时钟源		
先决条件	-		
被调用函数	timer_input_trigger_source_select		
	输入参数{in}		
timer_periph	TIMER外设		
TIMERx(x=0, 2, 14)	TIMER外设选择		
	输入参数{in}		
intrigger	被选择的内部触发源		
TIMER_SMCFG_T	选择内部触发0 (ITI0)为时钟源,TIMERx(x=0, 2, 14)		
RGSEL_ITI0	远拜内印雕及U (ITIU)/外的针派,TIMERX(X=U, 2, 14)		
TIMER_SMCFG_T	选择内部触发1 (ITI1)为时钟源,TIMERx(x=0, 2, 14)		
RGSEL_ITI1	远拜内印敝及 I (IIII <i>) /</i> 5 时 <del>/</del> 6 , IIIVIE (X (X=0, 2, 14)		
TIMER_SMCFG_T	选择内部触发2 (ITI2)为时钟源, TIMERx(x=0, 2)		
RGSEL_ITI2	是3年产的中心的人之(TTIZ)/为中,产业的人,THVILITA(A—U,Z)		
输出参数{out}			
-	-		
	返回值		
-	-		

例如:



/\* configure TIMER0 the internal trigger ITI0 as external clock input \*/

timer\_internal\_trigger\_as\_external\_clock\_config (TIMER0, TIMER\_SMCFG\_TRGSEL\_ITI0);

# 函数 timer\_external\_trigger\_as\_external\_clock\_config

函数timer\_external\_trigger\_as\_external\_clock\_config描述见下表:

表 3-465. 函数 timer\_external\_trigger\_as\_external\_clock\_config

	er_external_trigger_as_external_clock_coming
函数名称	timer_external_trigger_as_external_clock_config
函数原型	void timer_external_trigger_as_external_clock_config(uint32_t timer_periph,
	uint32_t extrigger, uint16_t expolarity, uint32_t extfilter);
功能描述	配置TIMERx的外部触发作为时钟源
先决条件	-
被调用函数	timer_input_trigger_source_select
	输入参数{in}
timer_periph	TIMER外设
TIMERx(x=0, 2, 14)	TIMER外设选择
	输入参数{in}
extrigger	外部触发源
TIMER_SMCFG_T	CI0的边沿标志(CI0F_ED)
RGSEL_CI0F_ED	Clon没有你怎(Clor_ED)
TIMER_SMCFG_T	速速巨的通道O於》(CIOEEO)
RGSEL_CI0FE0	滤波后的通道0输入(Cl0FE0)
TIMER_SMCFG_T	滤波后的通道1输入(Cl1FE1)
RGSEL_CI1FE1	心极归的通过1抽八(CIIFEI)
输入参数{in}	
expolarity	外部触发源极性
TIMER_IC_POLARI	外部触发源高电平或者上升沿有效
TY_RISING	<b>开印版及协同电干级有工开拓有双</b>
TIMER_IC_POLARI	外部触发源低电平或者下降沿有效
TY_FALLING	
TIMER_IC_POLARI	下降沿或者上升沿有效
TY_BOTH_EDGE	口性用效在上月11日77.00
	输入参数{in}
extfilter	滤波参数(0~15)
	输出参数{out}
-	<u> </u>
	返回值
-	<del>-</del>

### 例如:

/\* configure TIMER0 the external trigger CI0FE0 as external clock input \*/
timer\_external\_trigger\_as\_external\_clock\_config (TIMER0,



TIMER\_SMCFG\_TRGSEL\_CI0FE0, TIMER\_IC\_POLARITY\_RISING, 0);

# 函数 timer\_external\_clock\_mode0\_config

函数timer\_external\_clock\_mode0\_config描述见下表:

## 表 3-466. 函数 timer\_external\_clock\_mode0\_config

函数名称	timer_external_clock_mode0_config
→ Net. Inches	void timer_external_clock_mode0_config(uint32_t timer_periph, uint32_t
函数原型	extprescaler, uint32_t expolarity, uint32_t extfilter);
功能描述	配置TIMERx外部时钟模式0,ETI作为时钟源
先决条件	-
被调用函数	timer_external_trigger_config
	输入参数{in}
timer_periph	TIMER外设
TIMERx(x=0, 2)	TIMER外设选择
	输入参数{in}
extprescaler	ETI触发源预分频值
TIMER_EXT_TRI_P	不分频
SC_OFF	ብ ን
TIMER_EXT_TRI_P	2分频
SC_DIV2	Z /J 99K
TIMER_EXT_TRI_P	<b>4</b> 分频
SC_DIV4	<b>→</b> <i>J</i> 1 990
TIMER_EXT_TRI_P	8分频
SC_DIV8	<b>3</b>
	输入参数{in}
expolarity	ETI触发源极性
TIMER_ETP_FALLI	下降沿或者低电平有效
NG	LITTH-ACTION L. I. I. I.A.
TIMER_ETP_RISIN	上升沿或者高电平有效
G	11 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1
	输入参数{in}
extfilter	ETI触发源滤波参数(0~15)
	输出参数{out}
-	-
,	返回值
-	<u>-</u>

### 例如:

/\* configure TIMER0 the external clock mode0 \*/

timer\_external\_clock\_mode0\_config (TIMER0, TIMER\_EXT\_TRI\_PSC\_DIV2, TIMER\_ETP\_FALLING, 0);



# 函数 timer\_external\_clock\_mode1\_config

函数timer\_external\_clock\_mode1\_config描述见下表:

## 表 3-467. 函数 timer\_external\_clock\_mode1\_config

	s_external_clock_moder_comig
函数名称	timer_external_clock_mode1_config
函数原型	void timer_external_clock_mode1_config(uint32_t timer_periph, uint32_t
四双小王	extprescaler, uint32_t expolarity, uint32_t extfilter);
功能描述	配置TIMERx外部时钟模式1
先决条件	-
被调用函数	timer_external_trigger_config
	输入参数{in}
timer_periph	TIMER外设
TIMERx(x=0, 2)	TIMER外设选择
	输入参数{in}
extprescaler	ETI触发源预分频值
TIMER_EXT_TRI_P	不分频
SC_OFF	个分 频
TIMER_EXT_TRI_P	2分频
SC_DIV2	2 万 妙
TIMER_EXT_TRI_P	4分频
SC_DIV4	<b>4</b> 刀 <i>炒</i> 尺
TIMER_EXT_TRI_P	8分频
SC_DIV8	<b>O</b> 力 例
	输入参数{in}
expolarity	ETI触发源极性
TIMER_ETP_FALLI	下降沿或者低电平有效
NG	下阵石 <b>以</b> 有瓜巴   有双
TIMER_ETP_RISIN	上升沿或者高电平有效
G	上开行 <b>以</b> 有尚电干有效
	输入参数{in}
extfilter	ETI触发源滤波参数(0~15)
	输出参数{out}
-	-
	返回值
-	-

## 例如:

/\* configure TIMER0 the external clock mode1 \*/

 $timer\_external\_clock\_mode1\_config \ (TIMER0, TIMER\_EXT\_TRI\_PSC\_DIV2, \\ TIMER\_ETP\_FALLING, 0);$ 



## 函数 timer\_external\_clock\_mode1\_disable

函数timer\_external\_clock\_mode1\_disable描述见下表:

## 表 3-468. 函数 timer\_external\_clock\_mode1\_disable

函数名称	timer_external_clock_mode1_disable
函数原型	void timer_external_clock_mode1_disable(uint32_t timer_periph);
功能描述	TIMERx外部时钟模式1禁能
先决条件	-
被调用函数	-
	输入参数{in}
timer_periph	TIMER外设
TIMERx(x=0, 2)	TIMER外设选择
	输出参数{out}
-	-
	返回值
-	-

## 例如:

/\* disable TIMER0 the external clock mode1 \*/

timer\_external\_clock\_mode1\_disable (TIMER0);

## 函数 timer\_channel\_remap\_config

函数timer\_channel\_remap\_config描述见下表:

### 表 3-469. 函数 timer\_channel\_remap\_config

	м о 1001		
函数名称	timer_channel_remap_config		
函数原型	void timer_channel_remap_config (uint32_t timer_periph, uint32_t remap);		
功能描述	配置TIMERxt通道重映射功能		
先决条件	-		
被调用函数	-		
	输入参数{in}		
timer_periph	TIMER外设		
TIMERx(x=13)	TIMER外设选择		
输入参数{in}			
remap	重映射功能选择		
TIMER13_CI0_RMP	通道0连接到GPIO		
_GPIO	通担 <b>U</b> E按到 <b>GFIU</b>		
TIMER13_CI0_RMP	通道0连接到RTCCLK		
_RTCCLK	超担0定按判RTCCLR		
TIMER13_CI0_RMP	通道0连接到HXTAL/32		
_HXTAL_DIV32	. 世 U U E Y 対 Π Λ Ι Α L 3 Z		
TIMER13_CI0_RMP	通道0连接到CKOUTSEL		



_CKOUTSEL	_CKOUTSEL	
输出参数{out}		
-	-	
返回值		
-		

/\* configure TIMER13 channel 0 input is connected to GPIO \*/

timer\_channel\_remap\_config (TIMER13, TIMER13\_CI0\_RMP\_GPIO);

# 函数 timer\_write\_chxval\_register\_config

函数timer\_write\_chxval\_register\_config描述见下表:

### 表 3-470. 函数 timer\_write\_chxval\_register\_config

	5g	
函数名称	timer_write_chxval_register_config	
函数原型	void timer_write_chxval_register_config(uint32_t timer_periph, uint16_t ccsel);	
功能描述	配置TIMERx写CHxVAL选择位	
先决条件	-	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx(x=0, 2,	TIMER外设选择	
1316)	TIWIER介权选择	
	输入参数{in}	
ccsel	写CHxVAL寄存器选择位	
TIMER_CHVSEL_D	无影响	
ISABLE	<b>人</b> 自 旅乡 刊刊	
TIMER_CHVSEL_E	当写入捕获比较寄存器的值与寄存器当前值相等时,写入操作无效。	
NABLE	当为八洲纵比权可行奋的 医马可行奋 当的 医伯奇时, 为八体作无效。	
	输出参数{out}	
-	-	
返回值		
-	-	

## 例如:

/\* configure TIMER0 write CHxVAL register selection \*/

timer\_write\_chxval\_register\_config(TIMER0, TIMER\_CHVSEL\_ENABLE);

## 函数 timer\_output\_value\_selection\_config

函数timer\_output\_value\_selection\_config描述见下表:



表 3-471. 函数 timer\_output\_value\_selection\_config

	_ :	
函数名称	timer_output_value_selection_config	
函数原型	void timer_output_value_selection_config(uint32_t timer_periph, uint16_t	
	outsel);	
功能描述	配置TIMER输出值选择位	
先决条件	-	
被调用函数	-	
	输入参数{in}	
timer_periph	TIMER外设	
TIMERx(x=0,	TIMER外设选择	
1416)	TIMEK外议选择	
	输入参数{in}	
ccsel	输出值选择位	
TIMER_OUTSEL_D	无影响	
ISABLE	力以於四門	
TIMER_OUTSEL_E	如果POEN位与IOS位均为0,则输出无效。	
NABLE	如木I OLIN区与IOO区均为50,对相田元众。	
输出参数{out}		
-	-	
返回值		
-	-	

/\* configure TIMER output value selection \*/

timer\_output\_value\_selection\_config(TIMER0, TIMER\_OUTSEL\_ENABLE);

## 3.19. **USART**

通用同步异步收发器(USART)提供了一个灵活方便的串行数据交换接口,章节<u>3.19.1</u>描述了USART的寄存器列表,章节<u>3.19.2</u>对USART库函数进行说明。

# 3.19.1. 外设寄存器说明

USART寄存器列表如下表所示:

### 表 3-472. USART 寄存器

寄存器名称	寄存器描述
USART_CTL0	控制寄存器0
USART_CTL1	控制寄存器1
USART_CTL2	控制寄存器2
USART_BAUD	波特率寄存器
USART_GP	保护时间和预分频器寄存器



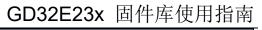
寄存器名称	寄存器描述
USART_RT	接收超时寄存器
USART_CMD	请求寄存器
USART_STAT	状态寄存器
USART_INTC	中断标志清除寄存器
USART_RDATA	数据接收寄存器
USART_TDATA	数据发送寄存器
USART_CHC	兼容性控制寄存器
USART_RFCS	接收FIFO控制和状态寄存器

# 3.19.2. 外设库函数说明

USART库函数列表如下表所示:

## 表 3-473. USART 库函数

库函数名称	库函数描述	
usart_deinit	复位外设USART	
usart_baudrate_set	配置USART波特率	
usart_parity_config	配置USART奇偶校验	
usart_word_length_set	配置USART字长	
usart_stop_bit_set	配置USART停止位	
usart_enable	使能USART	
usart_disable	失能USART	
usart_transmit_config	USART发送配置	
usart_receive_config	USART接收配置	
usart_data_first_config	配置数据传输时低位在前或高位在前	
usart_invert_config	配置USART反转功能	
usart_overrun_enable	使能USART溢出禁止功能	
usart_overrun_disable	失能USART溢出禁止功能	
usart_oversample_config	配置USART过采样模式	
usart_sample_bit_config	配置USART单次采样方式	
usart_receiver_timeout_enable	使能 <b>USART</b> 接收超时	
usart_receiver_timeout_disable	失能 <b>USART</b> 接收超时	
usart_receiver_timeout_threshold_con fig	设置USART接收超时阈值	
usart_data_transmit	USART发送数据功能	
usart_data_receive	USART接收数据功能	
usart_address_config	在地址掩码唤醒模式下配置USART地址	
usart_address_detection_mode_confi		
g	配置USART地址检测模式	
usart_mute_mode_enable	使能USART静默模式	
usart_mute_mode_disable	失能USART静默模式	
usart_mute_mode_wakeup_config	配置USART静默模式唤醒方式	





	ODUZEZUX 国门/平区/11711年
库函数名称	库函数描述
usart_lin_mode_enable	使能USART LIN模式
usart_lin_mode_disable	失能USART LIN模式
usart_lin_break_detection_length_con	配置USART LIN模式中断帧长度
fig	间直USAKT LIN模以中坳侧以及
usart_halfduplex_enable	使能USART半双工模式
usart_halfduplex_disable	失能USART半双工模式
usart_clock_enable	使能USART CK引脚
usart_clock_disable	失能USART CK引脚
usart_synchronous_clock_config	配置USART同步通讯模式参数
usart_guard_time_config	在USART智能卡模式下配置保护时间值
usart_smartcard_mode_enable	使能USART智能卡模式
usart_smartcard_mode_disable	失能USART智能卡模式
usart_smartcard_mode_nack_enable	在USART智能卡模式下使能NACK
usart_smartcard_mode_nack_disable	在USART智能卡模式下失能NACK
usart_smartcard_mode_early_nack_e nable	使能USART智能卡模式提前NACK
usart_smartcard_mode_early_nack_di sable	失能USART智能卡模式提前NACK
usart_smartcard_autoretry_config	配置智能卡自动重试次数
usart_block_length_config	配置智能卡T=1的接收时块的长度
usart_irda_mode_enable	使能USART串行红外编解码功能模块
usart_irda_mode_disable	失能USART串行红外编解码功能模块
usart_prescaler_config	在USART IrDA低功耗模式下配置外设时钟分频系数
usart_irda_lowpower_config	配置USART IrDA低功耗模式
usart_hardware_flow_rts_config	配置USART RTS硬件控制流
usart_hardware_flow_cts_config	配置USART CTS硬件控制流
usart_hardware_flow_coherence_conf ig	配置硬件流控兼容模式
usart_rs485_driver_enable	使能USART rs485驱动
usart_rs485_driver_disable	失能USART rs485驱动
usart_driver_assertime_config	配置USART驱动使能置位时间
usart_driver_deassertime_config	配置USART驱动使能置低时间
usart_depolarity_config	配置USART驱动使能极性模式
usart_dma_receive_config	配置USART DMA接收
usart_dma_transmit_config	配置USART DMA发送
usart_reception_error_dma_disable	USART接收错误时禁能DMA
usart_reception_error_dma_enable	USART接收错误时使能DMA
usart_wakeup_enable	使能USART唤醒
usart_wakeup_disable	失能USART唤醒
usart_wakeup_mode_config	配置USART唤醒模式
usart_receive_fifo_enable	使能接收FIFO





库函数名称	库函数描述
usart_receive_fifo_disable	失能接收FIFO
usart_receive_fifo_counter_number	读取接收FIFO计数器的值
usart_flag_get	得到STAT/RFCS寄存器中的标志
usart_flag_clear	清除USART状态
usart_interrupt_enable	使能USART中断
usart_interrupt_disable	失能USART中断
usart_command_enable	使能USART请求
usart_interrupt_flag_get	得到USART中断和标志状态
usart_interrupt_flag_clear	清除USART中断标志位

# 枚举类型 usart\_flag\_enum

# 表 3-474. 枚举类型 usart\_flag\_enum

成员名称	功能描述
USART_FLAG_REA	接收使能通知标志
USART_FLAG_TEA	发送使能通知标志
USART_FLAG_WU	从深度睡眠模式唤醒标志
USART_FLAG_RWU	接收器从静默模式唤醒
USART_FLAG_SB	断开信号发送标志
USART_FLAG_AM	地址匹配标志
USART_FLAG_BSY	忙标志
USART_FLAG_EB	块结束标志
USART_FLAG_RT	接收超时标志
USART_FLAG_CTS	CTS电平
USART_FLAG_CTSF	CTS变化标志
USART_FLAG_LBD	LIN断开检测标志
USART_FLAG_TBE	发送数据寄存器空
USART_FLAG_TC	发送完成
USART_FLAG_RBNE	读数据缓冲区非空
USART_FLAG_IDLE	空闲线检测标志
USART_FLAG_ORERR	溢出错误
USART_FLAG_NERR	噪声错误标志
USART_FLAG_FERR	帧错误
USART_FLAG_PERR	校验错误
USART_FLAG_EPERR	校验错误超前检测标志
USART_FLAG_RFFINT	接收FIFO满中断标志
USART_FLAG_RFF	接收FIFO满标志
USART_FLAG_RFE	接收FIFO空标志



# 枚举类型 usart\_interrupt\_flag\_enum

# 表 3-475. 枚举类型 usart\_interrupt\_flag\_enum

成员名称	功能描述	
USART_INT_FLAG_EB	块结束中断标志	
USART_INT_FLAG_RT	接收超时中断标志	
USART_INT_FLAG_AM	地址匹配中断标志	
USART_INT_FLAG_PERR	奇偶校验错误中断标志	
USART_INT_FLAG_TBE	发送寄存器空中断标志	
USART_INT_FLAG_TC	发送完成中断标志	
USART_INT_FLAG_RBNE	读缓冲区非空中断标志	
USART_INT_FLAG_RBNE_ORE	<b>法</b> 逐项反北京和兴山市联长十	
RR	读缓冲区非空和溢出中断标志	
USART_INT_FLAG_IDLE	空闲线检测中断标志	
USART_INT_FLAG_LBD	LIN断开检测中断标志	
USART_INT_FLAG_WU	从深度睡眠模式唤醒中断标志	
USART_INT_FLAG_CTS	CTS中断标志	
USART_INT_FLAG_ERR_NERR	噪声错误中断标志	
USART_INT_FLAG_ERR_ORER	※ 11 t# 72 ch WC +二十	
R	溢出错误中断标志	
USART_INT_FLAG_ERR_FERR	帧错误中断标志	
USART_INT_FLAG_RFF	接收FIFO满中断标志	

# 枚举类型 usart\_interrupt\_enum

# 表 3-476. 枚举类型 usart\_interrupt\_enum

成员名称	功能描述
USART_INT_EB	块结束中断使能
USART_INT_RT	接收超时中断使能
USART_INT_AM	地址匹配中断使能
USART_INT_PERR	奇偶校验错误中断使能
USART_INT_TBE	发送寄存器空中断使能
USART_INT_TC	发送完成中断使能
USART_INT_RBNE	读缓冲区非空中断和溢出错误中断使能
USART_INT_IDLE	空闲线检测中断使能
USART_INT_LBD	LIN断开检测中断使能
USART_INT_WU	从深度睡眠模式唤醒中断使能
USART_INT_CTS	CTS中断使能
USART_INT_ERR	错误中断使能
USART_INT_RFF	接收FIFO满中断使能



# 枚举类型 usart\_invert\_enum

# 表 3-477. 枚举类型 usart\_invert\_enum

成员名称	功能描述
USART_DINV_ENABLE	数据位反转
USART_DINV_DISABLE	数据位不反转
USART_TXPIN_ENABLE	TX管脚电平反转
USART_TXPIN_DISABLE	TX管脚电平不反转
USART_RXPIN_ENABLE	RX管脚电平反转
USART_RXPIN_DISABLE	RX管脚电平不反转
USART_SWAP_ENABLE	交换TX/RX管脚
USART_SWAP_DISABLE	不交换TX/RX管脚

# 函数 usart\_deinit

函数usart\_deinit描述见下表:

## 表 3-478. 函数 usart\_deinit

函数名称	usart_deinit	
函数原型	void usart_deinit(uint32_t usart_periph);	
功能描述	复位外设USARTx	
先决条件	-	
被调用函数	rcu_periph_reset_enable / rcu_periph_reset_disable	
usart_periph	外设USARTx	
USARTx	x=0,1	
输出参数{out}		
-	-	
-	-	

例如:

/\* reset USART0 \*/

usart\_deinit(USART0);

# 函数 usart\_baudrate\_set

函数usart\_baudrate\_set描述见下表:

表 3-479. 函数 usart\_baudrate\_set

函数名称	usart_baudrate_set
函数原型	void usart_baudrate_set(uint32_t usart_periph, uint32_t baudval);
功能描述	配置USART波特率
 先决条件	-



被调用函数	rcu_clock_freq_get		
	输入参数{in}		
usart_periph	外设USARTx		
USARTx	x=0,1		
输入参数{in}			
baudval	波特率值		
	输出参数{out}		
-	-		
	返回值		
-	-		

/\* configure USART0 baud rate value \*/

usart\_baudrate\_set(USART0, 115200);

# 函数 usart\_parity\_config

函数usart\_parity\_config描述见下表:

表 3-480. 函数 usart\_parity\_config

	<u> </u>	
函数名称	usart_parity_config	
函数原型	void usart_parity_config(uint32_t usart_periph, uint32_t paritycfg);	
功能描述	配置USART奇偶校验	
先决条件	-	
被调用函数	-	
输入参数{in}		
usart_periph	外设USARTx	
USARTx	x=0,1	
输入参数{in}		
paritycfg	配置USART奇偶校验	
USART_PM_NONE	无校验	
USART_PM_ODD	奇校验	
USART_PM_EVEN	偶校验	
输出参数{out}		
-	•	
返回值		
-	-	

例如:

/\* configure USART0 parity \*/

usart\_parity\_config(USART0, USART\_PM\_EVEN);



# 函数 usart\_word\_length\_set

函数usart\_word\_length\_set描述见下表:

表 3-481. 函数 usart\_word\_length\_set

函数名称	usart_word_length_set		
函数原型	void usart_word_length_set(uint32_t usart_periph, uint32_t wlen);		
功能描述	配置USART字长		
先决条件	-		
被调用函数	-		
	输入参数{in}		
usart_periph	外设USARTx		
USARTx	x=0,1		
输入参数{in}			
wlen	配置USART字长		
USART_WL_8BIT	8 bits		
USART_WL_9BIT	9 bits		
输出参数{out}			
-	-		
	返回值		
-	-		

例如:

/\* configure USART0 word length \*/

usart\_word\_length\_set(USART0, USART\_WL\_9BIT);

## 函数 usart\_stop\_bit\_set

函数usart\_stop\_bit\_set描述见下表:

表 3-482. 函数 usart\_stop\_bit\_set

函数名称	usart_stop_bit_set
函数原型	void usart_stop_bit_set(uint32_t usart_periph, uint32_t stblen);
功能描述	配置USART停止位
先决条件	-
被调用函数	-
	输入参数{in}
usart_periph	外设USARTx
USARTx	x=0,1
	输入参数{in}
stblen	配置USART停止位
USART_STB_1BIT	1 bit
USART_STB_0_5BI	0.5 bit
T	



USART_STB_2BIT	2 bit	
USART_STB_1_5BI	1.5 bit	
Τ	1.0 bit	
输出参数{out}		
-	-	
返回值		
-	-	

/\* configure USART0 stop bit length \*/

usart\_stop\_bit\_set(USART0, USART\_STB\_1\_5BIT);

# 函数 usart\_enable

函数usart\_enable描述见下表:

表 3-483. 函数 usart enable

<b>水 0 100. 因                               </b>	农 5-405. 函数 usart_eriable	
函数名称	usart_enable	
函数原型	void usart_enable(uint32_t usart_periph);	
功能描述	使能USART	
先决条件	-	
被调用函数	-	
输入参数{in}		
usart_periph	外设USARTx	
USARTx	x=0,1	
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\* enable USART0 \*/

usart\_enable(USART0);

# 函数 usart\_disable

函数usart\_disable描述见下表:

# 表 3-484. 函数 usart\_disable

函数名称	usart_disable
函数原型	void usart_disable(uint32_t usart_periph);
功能描述	失能USART
先决条件	-



被调用函数	-		
usart_periph	外设USARTx		
USARTx	x=0,1		
输出参数{out}			
-	-		
返回值			
-	-		

/\* disable USART0 \*/

usart\_disable(USART0);

# 函数 usart\_transmit\_config

函数usart\_transmit\_config描述见下表:

#### 表 3-485. 函数 usart\_transmit\_config

r_tansiiit_comg	
usart_transmit_config	
void usart_transmit_config(uint32_t usart_periph, uint32_t txconfig);	
USART发送器配置	
-	
-	
输入参数{in}	
外设USARTx	
x=0,1	
输入参数{in}	
使能/失能USART发送器	
使能USART发送	
文化USANT 及达	
失能USART发送	
大能USAKT反达	
输出参数{out}	
-	
返回值	
-	

例如:

/\* configure USART0 transmitter \*/

usart\_transmit\_config(USART0,USART\_TRANSMIT\_ENABLE);



## 函数 usart\_receive\_config

函数usart\_receive\_config描述见下表:

### 表 3-486. 函数 usart\_receive\_config

函数名称	usart_receive_config
函数原型	void usart_receive_config(uint32_t usart_periph, uint32_t rxconfig);
功能描述	USART接收器配置
先决条件	-
被调用函数	-
输入参数{in}	
usart_periph	外设USARTx
USARTx	x=0,1
输入参数{in}	
rxconfig	使能/失能USART接收器
USART_RECEIVE_	使能USART接收
ENABLE	使能USAKI接收
USART_RECEIVE_	生於 <b>IIQADT</b> 控帖
DISABLE	失能USART接收
输出参数{out}	
-	-
返回值	
-	-

### 例如:

/\* configure USART0 receiver \*/

usart\_receive\_config(USART0, USART\_RECEIVE\_ENABLE);

## 函数 usart\_data\_first\_config

函数usart\_data\_first\_config描述见下表:

### 表 3-487. 函数 usart\_data\_first\_config

· · · · · · · · · · · · · · · · · · ·	
函数名称	usart_data_first_config
函数原型	void usart_data_first_config(uint32_t usart_periph, uint32_t msbf);
功能描述	配置数据传输时低位在前或高位在前
先决条件	-
被调用函数	-
输入参数{in}	
usart_periph	外设USARTx
USARTx	x=0,1
输入参数{in}	
msbf	数据传输时低位在前/高位在前
USART_MSBF_LS	数据传输时低位在前



В	
USART_MSBF_MS	数据传输时高位在前
В	<b>数据</b> 传制的 高位任用
输出参数{out}	
-	-
返回值	
-	-

/\* configure LSB of data first \*/

usart\_data\_first\_config(USART0, USART\_MSBF\_LSB);

# 函数 usart\_invert\_config

函数usart\_invert\_config描述见下表:

表 3-488. 函数 usart\_invert\_config

yeart invert config
usart_invert_config
void usart_invert_config(uint32_t usart_periph, usart_invert_enum invertpara);
配置USART反转功能
-
-
输入参数{in}
外设USARTx
x=0,1
输入参数{in}
参考 <u>表3-477. 枚举类型usart_invert_enum</u>
***************************************
数据位电平反转
W. E. D. L. 55 7" F. 44
数据位电平不反转
TVII IIII + TV F ++
TX引脚电平反转
TX引脚电平不反转
DVII IIII 1 TE C 14
RX引脚电平反转
ロバコ 間中 サブビナナ
RX引脚电平不反转
TX和RX管脚功能被交换
TX和RX管脚功能不被交换



输出参数{out}	
-	-
返回值	
-	-

/\* configure USART0 inversion \*/

usart\_invert\_config(USART0, USART\_DINV\_ENABLE);

### 函数 usart\_overrun\_enable

函数usart\_overrun\_enable描述见下表:

#### 表 3-489. 函数 usart\_ overrun\_enable

-		
函数名称	usart_overrun_enable	
函数原型	<pre>void usart_overrun_enable (uint32_t usart_periph);</pre>	
功能描述	使能USART溢出禁止功能	
先决条件	-	
被调用函数	-	
输入参数{in}		
usart_periph	外设USARTx	
USARTx	x=0,1	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* enable USART0 overrun \*/

usart\_overrun\_enable (USART0);

### 函数 usart\_overrun\_disable

函数usart\_overrun\_disable描述见下表:

### 表 3-490. 函数 usart\_ overrun\_disable

函数名称	usart_overrun_disable
函数原型	void usart_overrun_disable (uint32_t usart_periph);
功能描述	失能USART溢出禁止功能
先决条件	-
被调用函数	-
usart_periph	外设USARTx



USARTx	x=0,1
输出参数{out}	
-	-
返回值	
-	-

/\* disable USART0 overrun \*/

usart\_overrun\_disable (USART0);

## 函数 usart\_oversample\_config

函数usart\_oversample\_config描述见下表:

表 3-491. 函数 usart\_oversample\_config

7	
usart_oversample_config	
void usart_oversample_config(uint32_t usart_periph,uint32_t oversamp);	
配置USART过采样模式	
-	
-	
外设USARTx	
x=0,1	
输入参数{in}	
过采样值	
8倍过采样	
O同是本件	
16倍过采样	
	输出参数{out}
-	
返回值	
-	

例如:

/\* config USART0 oversampling by 8 \*/

usart\_oversample\_config(USART0,USART\_OVSMOD\_8);

## 函数 usart\_sample\_bit\_config

函数usart\_sample\_bit\_config描述见下表:



### 表 3-492. 函数 usart\_sample\_bit\_config

函数名称	usart_sample_bit_config	
函数原型	void usart_sample_bit_config(uint32_t usart_periph,uint32_t osb);	
功能描述	配置USART单次采样方式	
先决条件	-	
被调用函数	-	
输入参数{in}		
usart_periph	外设USARTx	
USARTx	x=0,1	
	输入参数{in}	
osb	单次采样方式	
USART_OSB_1BIT	1次采样方法	
USART_OSB_3BIT	3次采样方法	
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\* config USART0 1 bit sample mode \*/

usart\_sample\_bit\_config(USART0,USART\_OSB\_1BIT);

# 函数 usart\_receiver\_timeout\_enable

函数usart\_receiver\_timeout\_enable描述见下表:

表 3-493. 函数 usart\_receiver\_timeout\_enable

М с 100. М/Ж сто.		
函数名称	usart_receiver_timeout_enable	
函数原型	void usart_receiver_timeout_enable(uint32_t usart_periph);	
功能描述	使能USART接收超时	
先决条件	-	
被调用函数	-	
输入参数{in}		
usart_periph	外设USARTx	
USARTx	x=0	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* enable USART0 receiver timeout \*/



usart\_receiver\_timeout\_enable(USART0);

## 函数 usart\_receiver\_timeout\_disable

函数usart\_receiver\_timeout\_disable描述见下表:

### 表 3-494. 函数 usart\_receiver\_timeout\_disable

函数名称	usart_receiver_timeout_disable	
函数原型	void usart_receiver_timeout_disable(uint32_t usart_periph);	
功能描述	失能USART接收超时	
先决条件	-	
被调用函数	-	
输入参数{in}		
usart_periph	外设USARTx	
USARTx	x=0	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* disable USART0 receiver timeout \*/

usart\_receiver\_timeout\_disable(USART0);

### 函数 usart\_receiver\_timeout\_threshold\_config

函数usart\_receiver\_timeout\_threshold\_config描述见下表:

### 表 3-495. 函数 usart\_receiver\_timeout\_threshold\_config

pro ioo: El & uoui - ioooiroi - uiiiooui - uiiiooiii - uiiioo			
函数名称	usart_receiver_timeout_threshold_config		
录数压抑	void usart_receiver_timeout_threshold_config(uint32_t usart_periph, uint32_t		
函数原型	rtimeout);		
功能描述	设置USART接收超时阈值		
先决条件	-		
被调用函数	-		
	输入参数{in}		
usart_periph	外设USARTx		
USARTx	x=0		
	输入参数{in}		
rtimeout	超时时间( <i>0x0000000-0x00FFFFF</i> )		
	输出参数{out}		
-	-		



-

例如:

/\* set the receiver timeout threshold of USART0\*/

usart\_receiver\_timeout\_threshold\_config(USART0,115200\*3);

### 函数 usart\_data\_transmit

函数usart\_data\_transmit描述见下表:

### 表 3-496. 函数 usart\_data\_transmit

函数名称	usart_data_transmit	
函数原型	void usart_data_transmit(uint32_t usart_periph, uint32_t data);	
功能描述	USART发送数据功能	
先决条件	-	
被调用函数	-	
	输入参数{in}	
usart_periph	外设USARTx	
USARTx	x=0,1	
	输入参数{in}	
data	发送的数据( <b>0-0x1FF</b> )	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* USART0 transmit data \*/

usart\_data\_transmit(USART0, 0xAA);

## 函数 usart\_data\_receive

函数usart\_data\_receive描述见下表:

### 表 3-497. 函数 usart\_data\_receive

函数名称	usart_data_receive	
函数原型	void usart_data_receive(uint32_t usart_periph);	
功能描述	USART接收数据功能	
先决条件	-	
被调用函数	-	
usart_periph	外设USARTx	
USARTx	x=0,1	



输出参数{out}		
-	-	
	返回值	
uint32_t	接收到的数据(0-0x1FF)	

/\* USART0 receive data \*/

uin16\_t temp;

temp = usart\_data\_receive(USART0);

## 函数 usart\_address\_config

函数usart\_address\_config描述见下表:

#### 表 3-498. 函数 usart address config

<b>火 0 →00.</b> 函数 u5u		
函数名称	usart_address_config	
函数原型	void usart_address_config(uint32_t usart_periph, uint8_t addr);	
功能描述	在地址掩码唤醒模式下配置USART地址	
先决条件	-	
被调用函数	-	
	输入参数{in}	
usart_periph	外设USARTx	
USARTx	x=0,1	
输入参数{in}		
addr	USART地址( <i>0-0xFF</i> )	
	输出参数{out}	
-	-	
	返回值	
-	-	
addr - -	输出参数{out} -	

例如:

/\* configure address of the USART0 \*/

usart\_address\_config(USART0, 0x00);

## 函数 usart\_address\_detection\_mode\_config

函数usart\_address\_detection\_mode\_config描述见下表:

### 表 3-499. 函数 usart\_address\_detection\_mode\_config

函数名称	usart_address_detection_mode_config
函数原型	void usart_address_detection_mode_config(uint32_t usart_periph, uint32_t
	addmod);
功能描述	配置USART地址检测模式



先决条件	-		
被调用函数	-		
	输入参数{in}		
usart_periph	外设USARTx		
USARTx	x=0,1		
	输入参数{in}		
addmod	地址检测模式		
USART_ADDM_4BI	4位地址检测		
Т	47区上巴耳仁 (公)		
USART_ADDM_FU	全位地址检测		
LLBIT	主世地址检测		
	输出参数{out}		
-	-		
	返回值		
-	-		

/\*configure address detection mode \*/

usart\_address\_config(USART0, USART\_ADDM\_4BIT);

# 函数 usart\_mute\_mode\_enable

函数usart\_mute\_mode\_enable描述见下表:

表 3-500. 函数 usart\_mute\_mode\_enable

函数名称	usart_mute_mode_enable		
函数原型	void usart_mute_mode_enable(uint32_t usart_periph);		
功能描述	使能USART静默模式		
先决条件	-		
被调用函数	-		
	输入参数{in}		
usart_periph	外设USARTx		
USARTx	x=0,1		
	输出参数{out}		
-	-		
	返回值		
-	-		

#### 例如:

/\* enable USART0 receiver in mute mode \*/

usart\_mute\_mode\_enable(USART0);



## 函数 usart\_mute\_mode\_disable

函数usart\_mute\_mode\_disable描述见下表:

### 表 3-501. 函数 usart\_mute\_mode\_disable

函数名称	usart_mute_mode_disable	
函数原型	void usart_mute_mode_disable(uint32_t usart_periph);	
功能描述	失能USART静默模式	
先决条件	-	
被调用函数	-	
输入参数{in}		
usart_periph	外设USARTx	
USARTx	x=0,1	
-	-	
返回值		
-	-	

例如:

/\* disable USART0 receiver in mute mode \*/
usart\_mute\_mode\_disable(USART0);

# 函数 usart\_mute\_mode\_wakeup\_config

函数usart\_mute\_mode\_wakeup\_config描述见下表:

### 表 3-502. 函数 usart\_mute\_mode\_wakeup\_config

函数名称	usart_mute_mode_wakeup_config		
函数原型	void usart_mute_mode_wakeup_config(uint32_t usart_periph, uint32_t		
	wmethod);		
功能描述	配置USART静默模式唤醒方式		
先决条件	-		
被调用函数	-		
	输入参数{in}		
usart_periph	外设USARTx		
USARTx	x=0,1		
输入参数{in}			
wmethod	两种方法用于进入或退出静默模式		
USART_WM_IDLE	空闲线唤醒		
USART_WM_ADDR	地址掩码唤醒		
输出参数{out}			
-	-		
返回值			
-	-		



/\* configure USART0 wakeup method in mute mode \*/
usart\_mute\_mode\_wakeup\_config(USART0, USART\_WM\_IDLE);

# 函数 usart\_lin\_mode\_enable

函数usart\_lin\_mode\_enable描述见下表:

### 表 3-503. 函数 usart\_lin\_mode\_enable

函数名称	usart_lin_mode_enable		
函数原型	void usart_lin_mode_enable(uint32_t usart_periph);		
功能描述	使能USART LIN模式		
先决条件	-		
被调用函数	-		
	输入参数{in}		
usart_periph	外设USARTx		
USARTx	x=0		
	输出参数{out}		
-	-		
	返回值		
-	-		

例如:

/\* USART0 LIN mode enable \*/

usart\_lin\_mode\_enable(USART0);

## 函数 usart\_lin\_mode\_disable

函数usart\_lin\_mode\_disable描述见下表:

#### 表 3-504. 函数 usart\_lin\_mode\_disable

水 0 00年. 西東 usurt_iiii_iiiouo_uisubio			
函数名称	usart_lin_mode_disable		
函数原型	<pre>void usart_lin_mode_disable(uint32_t usart_periph);</pre>		
功能描述	失能 <b>USART LIN</b> 模式		
先决条件	-		
被调用函数	-		
	输入参数{in}		
usart_periph	外设USARTx		
USARTx	x=0		
	输出参数{out}		
-	-		
	返回值		
-	-		



/\* USART0 LIN mode disable \*/

usart\_lin\_mode\_disable(USART0);

## 函数 usart\_lin\_break\_dection\_length\_config

函数usart\_lin\_break\_dection\_length\_config描述见下表:

### 表 3-505. 函数 usart\_lin\_break\_dection\_length\_config

Ke age HW non-Tunion-Tunion-Tunidan-Tage		
函数名称	usart_lin_break_dection_length_config	
函数原型	void usart_lin_break_dection_length_config(uint32_t usart_periph, uint32_t	
四数床空	lblen);	
功能描述	配置USART LIN模式中断帧长度	
先决条件	-	
被调用函数	-	
	输入参数{in}	
usart_periph	外设USARTx	
USARTx	x=0	
	输入参数{in}	
Iblen	LIN模式中断帧长度	
USART_LBLEN_10	断开帧长度为10 bits	
В	咧月恢以及为TU DIIS	
USART_LBLEN_11	断开帧长度为11 bits	
В	咧开帆 K 及为 I I DitS	
输出参数{out}		
-	-	
返回值		
-	-	

例如:

/\* configure LIN break frame length \*/

usart\_lin\_break\_dection\_length\_config(USART0, USART\_LBLEN\_10B);

## 函数 usart\_halfduplex\_enable

函数usart\_halfduplex\_enable描述见下表:

### 表 3-506. 函数 usart\_halfduplex\_enable

函数名称	usart_halfduplex_enable
函数原型	<pre>void usart_halfduplex_enable(uint32_t usart_periph);</pre>
功能描述	使能USART半双工模式
先决条件	-
被调用函数	-



输入参数{in}		
usart_periph	外设USARTx	
USARTx	x=0,1	
输出参数{out}		
-	-	
	返回值	
-	-	

/\* enable USART0 half duplex mode\*/

usart\_halfduplex\_enable(USART0);

# 函数 usart\_halfduplex\_disable

函数usart\_halfduplex\_disable描述见下表:

表 3-507. 函数 usart\_halfduplex\_disable

usart_halfduplex_disable		
void usart_halfduplex_disable(uint32_t usart_periph);		
失能USART半双工模式		
-		
-		
· 输入参数{in}		
外设USARTx		
x=0,1		
输出参数{out}		
-		
返回值		
-		

例如:

/\* disable USART0 half duplex mode\*/

usart\_halfduplex\_disable(USART0);

## 函数 usart\_clock\_enable

函数usart\_clock\_enable描述见下表:

### 表 3-508. 函数 usart\_clock\_enable

函数名称	usart _clock_enable
函数原型	void usart _clock_enable(uint32_t usart_periph);
功能描述	使能USART CK引脚
先决条件	-



被调用函数	-
输入参数{in}	
usart_periph	外设USARTx
USARTx	x=0, 1
输出参数{out}	
-	-
返回值	
-	-

/\* enable USART0 CK pin \*/

usart\_synchronous\_clock\_enable(USART0);

### 函数 usart\_clock\_disable

函数usart\_clock\_disable描述见下表:

#### 表 3-509. 函数 usart\_clock\_disable

函数名称	usart_clock_disable		
函数原型	void usart_clock_disable(uint32_t usart_periph);		
功能描述	失能USART CK引脚		
先决条件	-		
被调用函数	-		
usart_periph	外设USARTx		
USARTx	x=0, 1		
	输出参数{out}		
-	-		
	返回值		
-	-		

例如:

/\* disable USART0 CK pin \*/

usart\_clock\_disable(USART0);

## 函数 usart\_synchronous\_clock\_config

函数usart\_synchronous\_clock\_config描述见下表:

### 表 3-510. 函数 usart\_synchronous\_clock\_config

函数名称	usart_synchronous_clock_config
函数原型	void usart_synchronous_clock_config(uint32_t usart_periph, uint32_t clen,
	uint32_t cph, uint32_t cpl);



功能描述	配置USART同步通讯模式参数
先决条件	-
被调用函数	-
	输入参数{in}
usart_periph	外设USARTx
USARTx	x=0,1
	输入参数{in}
clen	CK信号长度
USART_CLEN_NO NE	8位数据帧中有7个CK脉冲,9位数据帧中有8个CK脉冲
USART_CLEN_EN	8位数据帧中有8个CK脉冲,9位数据帧中有9个CK脉冲
	输入参数{in}
cph	时钟相位
USART_CPH_1CK	在首个时钟边沿采样第一个数据
USART_CPH_2CK	在第二个时钟边沿采样第一个数据
	输入参数{in}
срІ	时钟极性
USART_CPL_LOW	CK引脚不对外发送时保持为低电平
USART_CPL_HIGH	CK引脚不对外发送时保持为高电平
	输出参数{out}
-	-
	返回值
-	-

/\* configure USART0 synchronous mode parameters \*/

 $usart\_synchronous\_clock\_config(USART0, USART\_CLEN\_EN, USART\_CPH\_2CK, USART\_CPL\_HIGH);$ 

# 函数 usart\_guard\_time\_config

函数usart\_guard\_time\_config描述见下表:

### 表 3-511. 函数 usart\_guard\_time\_config

****	· · · · · · · · · · · · · · · · · · ·	
函数名称	usart_guard_time_config	
函数原型	void usart_guard_time_config(uint32_t usart_periph,uint32_t guat);	
功能描述	在USART智能卡模式下配置保护时间值	
先决条件	-	
被调用函数	-	
输入参数{in}		
usart_periph	外设USARTx	
USARTx	x=0	
	·····································	



guat	保护时间值( <i>0-0x000000FF</i> )
输出参数{out}	
-	-
返回值	
-	-

/\* configure USART0 guard time value in smartcard mode \*/
usart\_guard\_time\_config(USART0, 0x0000 0055);

## 函数 usart\_smartcard\_mode\_enable

函数usart\_smartcard\_mode\_enable描述见下表:

表 3-512. 函数 usart\_smartcard\_mode\_enable

	<u>,                                    </u>	
函数名称	usart_smartcard_mode_enable	
函数原型	void usart_smartcard_mode_enable(uint32_t usart_periph);	
功能描述	使能USART智能卡模式	
先决条件	-	
被调用函数	-	
	输入参数{in}	
usart_periph	外设USARTx	
USARTx	x=0	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* USART0 smartcard mode enable \*/

usart\_smartcard\_mode\_enable(USART0);

### 函数 usart\_smartcard\_mode\_disable

函数usart\_smartcard\_mode\_disable描述见下表:

表 3-513. 函数 usart\_smartcard\_mode\_disable

函数名称	usart_smartcard_mode_disable
函数原型	void usart_smartcard_mode_disable(uint32_t usart_periph);
功能描述	失能USART智能卡模式
先决条件	-
被调用函数	-
输入参数{in}	



usart_periph	外设USARTx
USARTx	x=0
输出参数{out}	
-	-
返回值	
-	-

/\* USART0 smartcard mode disable \*/

usart\_smartcard\_mode\_disable(USART0);

### 函数 usart\_smartcard\_mode\_nack\_enable

函数usart\_smartcard\_mode\_nack\_enable描述见下表:

表 3-514. 函数 usart\_smartcard\_mode\_nack\_enable

函数名称	usart_smartcard_mode_nack_enable	
函数原型	void usart_smartcard_mode_nack_enable(uint32_t usart_periph);	
功能描述	在USART智能卡模式下使能NACK	
先决条件	-	
被调用函数	-	
usart_periph	外设USARTx	
USARTx	x=0	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* enable USART0 NACK in smartcard mode \*/

usart\_smartcard\_mode\_nack\_enable(USART0);

### 函数 usart\_smartcard\_mode\_nack\_disable

函数usart\_smartcard\_mode\_nack\_disable描述见下表:

表 3-515. 函数 usart\_smartcard\_mode\_nack\_disable

函数名称	usart_smartcard_mode_nack_disable
函数原型	void usart_smartcard_mode_nack_disable(uint32_t usart_periph);
功能描述	在USART智能卡模式下失能NACK
先决条件	-
被调用函数	-



输入参数{in}	
usart_periph	外设USARTx
USARTx	x=0
输出参数{out}	
-	-
返回值	
-	-

/\* disable USART0 NACK in smartcard mode \*/

usart\_smartcard\_mode\_nack\_disable(USART0);

## 函数 usart\_smartcard\_mode\_early\_nack\_enable

函数usart\_smartcard\_mode\_early\_nack\_enable描述见下表:

表 3-516. 函数 usart\_smartcard\_mode\_early\_nack\_enable

usart_smartcard_mode_early_nack_enable	
void usart_smartcard_mode_early_nack_enable (uint32_t usart_periph);	
使能USART智能卡模式提前NACK	
-	
-	
输入参数{in}	
外设USARTx	
x=0	
输出参数{out}	
-	
返回值	
-	

例如:

/\* enable USART0 early NACK in smartcard mode \*/

usart\_smartcard\_mode\_early\_nack\_enable (USART0);

### 函数 usart\_smartcard\_mode\_early\_nack\_disable

函数usart\_smartcard\_mode\_early\_nack\_disable描述见下表:

## 表 3-517. 函数 usart\_smartcard\_mode\_early\_nack\_disable

函数名称	usart_smartcard_mode_early_nack_disable
函数原型	void usart_smartcard_mode_early_nack_disable (uint32_t usart_periph);
功能描述	失能USART智能卡模式提前NACK
先决条件	-



被调用函数	-	
	输入参数{in}	
usart_periph	外设USARTx	
USARTx	x=0	
	输出参数{out}	
-	-	
返回值		
-	-	

/\* disable USART0 early NACK in smartcard mode \*/
usart\_smartcard\_mode\_early\_nack\_disable(USART0);

## 函数 usart\_smartcard\_autoretry\_config

函数usart\_smartcard\_autoretry\_config描述见下表:

表 3-518. 函数 usart\_smartcard\_autoretry\_config

函数名称	usart_smartcard_autoretry_config	
□ <b>※</b> 图 和	void usart_smartcard_autoretry_config(uint32_t usart_periph, uint32_t	
函数原型	scrtnum);	
功能描述	配置智能卡自动重试次数	
先决条件	-	
被调用函数	-	
usart_periph	外设USARTx	
USARTx	x=0	
	输入参数{in}	
scrtnum	智能卡自动重试次数(0-0x00000007)	
	输出参数{out}	
-	-	
返回值		
-	-	

#### 例如:

/\* configure smartcard auto-retry number \*/
usart\_smartcard\_autoretry\_config (USART0, 0x00000007);

## 函数 usart\_block\_length\_config

函数usart\_block\_length\_config描述见下表:



### 表 3-519. 函数 usart\_block\_length\_config

usart_block_length_config	
void usart_block_length_config(uint32_t usart_periph, uint32_t bl);	
配置智能卡T=1的接收时块的长度	
-	
-	
·····································	
外设USARTx	
x=0	
输入参数{in}	
块长度( <i>0-0x000000FF</i> )	
输出参数{out}	
-	
返回值	

### 例如:

/\* configure block length in Smartcard T=1 reception \*/
usart\_block\_length\_config(USART0, 0x000000FF);

## 函数 usart\_irda\_mode\_enable

函数usart\_irda\_mode\_enable描述见下表:

表 3-520. 函数 usart\_irda\_mode\_enable

函数名称	usart_irda_mode_enable
函数原型	void usart_irda_mode_enable(uint32_t usart_periph);
功能描述	使能USART串行红外编解码功能模块
先决条件	-
被调用函数	-
输入参数{in}	
usart_periph	外设USARTx
USARTx	x=0
USARTx	x=0 输出参数{out}
USARTx -	
USARTx -	
USARTx -	输出参数{out} -

#### 例如:

/\* enable USART0 IrDA mode \*/
usart\_irda\_mode\_enable(USART0);



### 函数 usart\_irda\_mode\_disable

函数usart\_irda\_mode\_disable描述见下表:

### 表 3-521. 函数 usart\_irda\_mode\_disable

函数名称	usart_irda_mode_disable
函数原型	void usart_irda_mode_disable(uint32_t usart_periph);
功能描述	失能USART串行红外编解码功能模块
先决条件	-
被调用函数	-
	输入参数{in}
usart_periph	外设USARTx
USARTx	x=0
	输出参数{out}
-	-
	返回值
-	-

例如:

/\* disable USART0 IrDA mode \*/

usart\_irda\_mode\_disable(USART0);

### 函数 usart\_prescaler\_config

函数usart\_prescaler\_config描述见下表:

表 3-522. 函数 usart\_prescaler\_config

函数名称	usart_prescaler_config
函数原型	void usart_prescaler_config(uint32_t usart_periph, uint32_t psc);
功能描述	在USART IrDA低功耗模式下配置外设时钟分频系数
先决条件	-
被调用函数	-
	输入参数{in}
usart_periph	外设USARTx
USARTx	x=0
	输入参数{in}
psc	时钟分频系数( <b>0x00-0xFF</b> )
	输出参数{out}
-	-
	返回值
-	-

例如:

/\* configure the USART0 peripheral clock prescaler in USART IrDA low-power mode \*/



usart\_prescaler\_config(USART0, 0x00);

## 函数 usart\_irda\_lowpower\_config

函数usart\_irda\_lowpower\_config描述见下表:

### 表 3-523. 函数 usart\_irda\_lowpower\_config

	tddemperior_coming
函数名称	usart_irda_lowpower_config
函数原型	void usart_irda_lowpower_config(uint32_t usart_periph, uint32_t irlp);
功能描述	配置USART IrDA低功耗模式
先决条件	-
被调用函数	-
	输入参数{in}
usart_periph	外设USARTx
USARTx	x=0
	输入参数{in}
irlp	IrDA低功耗模式或正常模式
USART_IRLP_LOW	低功耗模式
USART_IRLP_NOR MAL	正常模式
	输出参数{out}
-	-
	返回值
-	-

### 例如:

/\* configure USART0 IrDA low-power \*/

usart\_irda\_lowpower\_config(USART0, USART\_IRLP\_LOW);

## 函数 usart\_hardware\_flow\_rts\_config

函数usart\_hardware\_flow\_rts\_config描述见下表:

### 表 3-524. 函数 usart\_hardware\_flow\_rts\_config

函数名称	usart_hardware_flow_rts_config
函数原型	void usart_hardware_flow_rts_config(uint32_t usart_periph, uint32_t rtsconfig);



功能描述	配置USART RTS硬件控制流
先决条件	-
被调用函数	-
	输入参数{in}
usart_periph	外设USARTx
USARTx	x=0,1
	输入参数{in}
rtsconfig	使能/失能RTS
USART_RTS_ENA	使能RTS
BLE	使能でも
USART_RTS_DISA	失能RTS
BLE	大能KTS
	输出参数{out}
-	-
	返回值
-	-

/\* configure USART0 hardware flow control RTS \*/

usart\_hardware\_flow\_rts\_config(USART0, USART\_RTS\_ENABLE);

# 函数 usart\_hardware\_flow\_cts\_config

函数usart\_hardware\_flow\_cts\_config描述见下表:

表 3-525. 函数 usart\_hardware\_flow\_cts\_config

函数名称	usart_hardware_flow_cts_config
函数原型	void usart_hardware_flow_cts_config(uint32_t usart_periph, uint32_t ctsconfig);
功能描述	配置USART CTS硬件控制流
先决条件	-
被调用函数	-
	输入参数{in}
usart_periph	外设USARTx
USARTx	x=0,1
	输入参数{in}
ctsconfig	使能/失能CTS
USART_CTS_ENA	使能CTS
BLE	
USART_CTS_DISA	H-44.0T0
BLE	失能CTS
	输出参数{out}
-	-
	返回值



-

例如:

/\* configure USART0 hardware flow control CTS \*/

usart\_hardware\_flow\_cts\_config(USART0, USART\_CTS\_ENABLE);

## 函数 usart\_hardware\_flow\_coherence\_config

函数usart\_hardware\_flow\_coherence\_config描述见下表:

#### 表 3-526. 函数 usart\_hardware\_flow\_coherence\_config

函数名称	usart_hardware_flow_coherence_config	
函数原型	void usart_hardware_flow_coherence_config(uint32_t usart_periph, uint32_t	
四数原空	hcm);	
功能描述	配置硬件流控兼容模式	
先决条件	-	
被调用函数	-	
	输入参数{in}	
usart_periph	外设USARTx	
USARTx	x=0,1	
	输入参数{in}	
hcm	硬件流控制兼容模式	
USART_HCM_NON	*DTC信見たUCADT CTATO家友現中DDMC位相同	
E	nRTS信号与USART_STAT0寄存器中RBNE位相同	
USART_HCM_EN	nRTS信号在最后一个数据位被采样后被置位	
	输出参数{out}	
-	-	
	返回值	
-		

#### 例如:

/\* configure hardware flow control coherence mode \*/

usart\_hardware\_flow\_coherence\_config(USART0, USART\_HCM\_NONE);

### 函数 usart\_rs485\_driver\_enable

函数usart\_rs485\_driver\_enable描述见下表:

### 表 3-527. 函数 usart\_rs485\_driver\_enable

函数名称	usart_rs485_driver_enable
函数原型	void usart_rs485_driver_enable (uint32_t usart_periph);
功能描述	使能USART rs485驱动
先决条件	-



被调用函数	-
输入参数{in}	
usart_periph	外设USARTx
USARTx	x=0,1
	输出参数{out}
-	-
	返回值
-	-

/\* enable USART0 RS485 driver \*/

usart\_rs485\_driver\_enable(USART0);

### 函数 usart\_rs485\_driver\_disable

函数usart\_rs485\_driver\_disable描述见下表:

#### 表 3-528. 函数 usart\_rs485\_driver\_disable

函数名称	usart_rs485_driver_disable
函数原型	void usart_rs485_driver_disable(uint32_t usart_periph);
功能描述	失能USART rs485驱动
先决条件	-
被调用函数	-
	输入参数{in}
usart_periph	外设USARTx
USARTx	x=0,1
	输出参数{out}
-	-
	返回值
-	-

#### 例如:

/\* disable USART0 RS485 driver \*/

usart\_rs485\_driver\_disable(USART0);

### 函数 usart\_driver\_assertime\_config

函数usart\_driver\_assertime\_config描述见下表:

### 表 3-529. 函数 usart\_driver\_assertime\_config

函数名称	usart_driver_assertime_config
函数原型	void usart_driver_assertime_config(uint32_t usart_periph, uint32_t deatime);
功能描述	配置USART驱动使能置位时间



先决条件	-
被调用函数	-
	输入参数{in}
usart_periph	外设USARTx
USARTx	x=0,1
	输入参数{in}
deatime	驱动使能置位时间( <i>0-0x0000001F</i> )
	输出参数{out}
-	-
	返回值
-	-

/\* set USART0 driver assertime \*/

usart\_driver\_assertime\_config(USART0,0x0000001F);

### 函数 usart\_driver\_deassertime\_config

函数usart\_driver\_deassertime\_config描述见下表:

表 3-530. 函数 usart\_driver\_deassertime\_config

• • • • • • • • • • • • • • • • • • • •	g	
函数名称	usart_driver_deassertime_config	
函数原型	void usart_driver_deassertime_config(uint32_t usart_periph, uint32_t dedtime);	
功能描述	配置USART驱动使能置低时间	
先决条件	-	
被调用函数	-	
	输入参数{in}	
usart_periph	外设USARTx	
USARTx	x=0,1	
	输入参数{in}	
dedtime	驱动使能置低时间( <i>0-0x000001F</i> )	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* set USART0 driver deassertime \*/

usart\_driver\_deassertime\_config(USART0,0x0000001F);

### 函数 usart\_depolarity\_config

函数usart\_depolarity\_config描述见下表:



### 表 3-531. 函数 usart\_depolarity\_config

函数名称	usart_depolarity_config	
函数原型	void usart_depolarity_config(uint32_t usart_periph, uint32_t dep);	
功能描述	配置USART驱动使能极性模式	
先决条件	-	
被调用函数	-	
	输入参数{in}	
usart_periph	外设USARTx	
USARTx	x=0,1	
	输入参数{in}	
dep	驱动使能的极性选择模式	
USART_DEP_HIGH	DE信号高有效	
USART_DEP_LOW	DE信号低有效	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* configure driver enable polarity mode \*/

usart\_driver\_depolarity\_config(USART0, USART\_DEP\_HIGH);

# 函数 usart\_dma\_receive\_config

函数usart\_dma\_receive\_config描述见下表:

#### 表 3-532. 函数 usart\_dma\_receive\_config

т, т, т,	. t_uuooo.vo_oog
函数名称	usart_dma_receive_config
函数原型	void usart_dma_receive_config(uint32_t usart_periph, uint32_t dmacmd);
功能描述	配置USART DMA接收功能
先决条件	-
被调用函数	-
	输入参数{in}
usart_periph	外设USARTx
USARTx	x=0,1
	输入参数{in}
dmacmd	DMA使能/失能DMA接收功能
USART_DENR_EN ABLE	使能DMA接收功能
USART_DENR_DIS ABLE	失能DMA接收功能
	输出参数{out}
-	•



	返回值
-	-

/\* USART0 DMA enable for reception \*/

usart\_dma\_receive\_config(USART0, USART\_DENR\_ENABLE);

### 函数 usart\_dma\_transmit\_config

函数usart\_dma\_transmit\_config描述见下表:

### 表 3-533. 函数 usart\_dma\_transmit\_config

函数名称	usart_dma_transmit_config	
函数原型	void usart_dma_transmit_config(uint32_t usart_periph, uint32_t dmacmd);	
功能描述	配置 USART DMA发送功能	
先决条件	-	
被调用函数	-	
	输入参数{in}	
usart_periph	外设USARTx	
USARTx	x=0,1	
	输入参数{in}	
dmacmd	使能/失能DMA发送功能	
USART_DENT_EN	使能DMA发送功能	
ABLE	使能 <b>DNIA</b> 及达功能	
USART_DENT_DIS	失能DMA发送功能	
ABLE	人能 <b>DNIA</b> 及这列能	
	输出参数{out}	
-	-	
	返回值	
-	-	

例如:

/\* USART0 DMA enable for transmission \*/

usart\_dma\_transmit\_config(USART0, USART\_DENT\_ENABLE);

### 函数 usart\_reception\_error\_dma\_disable

函数usart\_reception\_error\_dma\_disable描述见下表:

### 表 3-534. 函数 usart\_reception\_error\_dma\_disable

函数名称	usart_reception_error_dma_disable
函数原型	void usart_reception_error_dma_disable (uint32_t usart_periph);
功能描述	USART接收错误时失能DMA



先决条件	-	
被调用函数	-	
	输入参数{in}	
usart_periph	外设USARTx	
USARTx	x=0,1	
	输出参数{out}	
-	-	
	返回值	
-	-	

/\* disable DMA on reception error \*/

usart\_reception\_error\_dma\_disable (USART0);

### 函数 usart\_reception\_error\_dma\_enable

函数usart\_reception\_error\_dma\_enable描述见下表:

表 3-535. 函数 usart\_reception\_error\_dma\_enable

函数名称	usart_reception_error_dma_enable
函数原型	void usart_reception_error_dma_enable(uint32_t usart_periph);
功能描述	USART接收错误时使能DMA
先决条件	-
被调用函数	-
	输入参数{in}
usart_periph	外设USARTx
USARTx	x=0,1
	x=0,1
	x=0,1
	x=0,1 输出参数{out} -

例如:

/\* enable DMA on reception error \*/

usart\_reception\_error\_dma\_enable(USART0);

## 函数 usart\_wakeup\_enable

函数usart\_reception\_wakeup\_enable描述见下表:

### 表 3-536. 函数 usart\_wakeup\_enable

函数名称	usart_wakeup_enable
函数原型	void usart_wakeup_enable(uint32_t usart_periph);



功能描述	使能USART唤醒	
先决条件	-	
被调用函数	-	
	输入参数{in}	
usart_periph	外设USARTx	
USARTx	x=0	
	输出参数{out}	
-	-	
	返回值	
-	-	

/\* USART0 wake up enable \*/

usart\_wakeup\_enable(USART0);

### 函数 usart\_wakeup\_disable

函数usart\_reception\_wakeup\_disable描述见下表:

### 表 3-537. 函数 usart\_wakeup\_disable

函数名称	usart_wakeup_disable
函数原型	void usart_wakeup_disable(uint32_t usart_periph);
功能描述	失能USART唤醒
先决条件	-
被调用函数	-
	输入参数{in}
usart_periph	外设USARTx
USARTx	x=0
	输出参数{out}
-	-
	返回值
-	-

例如:

/\* USART0 wake up disable \*/

usart\_wakeup\_disable(USART0);

### 函数 usart\_wakeup\_mode\_config

函数usart\_reception\_mode\_config描述见下表:

### 表 3-538. 函数 usart\_wakeup\_mode\_config

函数名称	usart_wakeup_mode_config
------	--------------------------



函数原型	void usart_wakeup_mode_config(uint32_t usart_periph, uint32_t wum);	
功能描述	配置USART唤醒模式	
先决条件	-	
被调用函数	-	
输入参数{in}		
usart_periph	外设USARTx	
USARTx	x=0	
	输入参数{in}	
wum	唤醒模式	
USART_WUM_ADD	ᄿᄱᄩᄼᆈᆈᄪᇒᆎᄝᄼ	
R	WUF在地址匹配时置位	
USART_WUM_STA	ᄱᄱᅜᄼᄿᄳᄭᅿᆋᅛᄼᆎᄝᄼ	
RTB	WUF在检测到起始位时置位	
USART_WUM_RBN	MUE左於剛到DDNE时累份	
E	WUF在检测到RBNE时置位	
输出参数{out}		
-	-	
返回值		
-	-	

/\* configure USART0 wake up mode \*/

 $usart\_wakeup\_mode\_config(USART0,\,USART\_WUM\_ADDR);$ 

# 函数 usart\_receive\_fifo\_enable

函数usart\_receive\_fifo\_enable描述见下表:

表 3-539. 函数 usart\_receive\_fifo\_enable

函数名称	usart_ receive_fifo_enable	
函数原型	void usart_receive_fifo_enable(uint32_t usart_periph);	
功能描述	使能接收FIFO	
先决条件	-	
被调用函数	-	
输入参数{in}		
usart_periph	外设USARTx	
USARTx	x=0,1	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:



/\* enable receive FIFO \*/

usart\_receive\_fifo\_enable (USART0);

## 函数 usart\_receive\_fifo\_disable

函数usart\_receive\_fifo\_disable描述见下表:

表 3-540. 函数 usart\_receive\_fifo\_disable

函数名称	usart_receive_fifo_disable	
函数原型	void usart_receive_fifo_disable(uint32_t usart_periph);	
功能描述	失能接收FIFO	
先决条件	-	
被调用函数	-	
输入参数{in}		
usart_periph	外设USARTx	
USARTx	x=0,1	
	输出参数{out}	
-	-	
返回值		
-	-	

例如:

/\* disable receive FIFO \*/

usart\_receive\_fifo\_disable(USART0);

## 函数 usart\_receive\_fifo\_counter\_number

函数usart\_receive\_fifo\_counter\_number描述见下表:

表 3-541. 函数 usart\_receive\_fifo\_counter\_number

函数名称	usart_receive_fifo_counter_number
函数原型	uint8_t usart_receive_fifo_counter_number(uint32_t usart_periph);
功能描述	读取接收FIFO计数器的值
先决条件	-
被调用函数	-
输入参数{in}	
usart_periph	外设USARTx
USARTx	x=0,1
输出参数{out}	
-	-
返回值	
uint8_t	接收FIFO计数器的值

例如:



/\* read receive FIFO counter number \*/

uint8\_t temp;

temp = usart\_receive\_fifo\_counter\_number(USART0);

# 函数 usart\_flag\_get

函数usart\_flag\_get描述见下表:

# 表 3-542. 函数 usart\_flag\_get

	···	
函数名称	usart_flag_get	
函数原型	FlagStatus usart_flag_get(uint32_t usart_periph, usart_flag_enum flag);	
功能描述	获取USART STAT/CHC/RFCS寄存器标志位	
先决条件	-	
被调用函数	-	
输入参数{in}		
usart_periph	外设USARTx	
USARTx	x=0,1	
	输入参数{in}	
£1 =	USART标志位,参考 <u><b>表3-474. 枚举类型</b>usart flag enum</u>	
flag	只能选择一个参数	
USART_FLAG_PE	+× 1/1 Ett. 1-1 + +-	
RR	校验错误标志	
USART_FLAG_FER	#P P# 75 45 - 4-	
R	帧错误标志	
USART_FLAG_NE	·····································	
RR	噪声错误标志	
USART_FLAG_OR	溢出错误标志	
ERR	<b>溢</b> 田钼	
USART_FLAG_IDL	空闲线检测标志	
E	工內线位侧你心	
USART_FLAG_RB	读数据缓冲区非空标志	
NE	<b>医</b>	
USART_FLAG_TC	发送完成标志	
USART_FLAG_TBE	发送数据缓冲区空标志	
USART_FLAG_LBD	LIN断开检测标志	
USART_FLAG_CTS	CTS变化标志	
F	OTO文化你心	
USART_FLAG_CTS	CTS电平	
USART_FLAG_RT	接收超时标志	
USART_FLAG_EB	块结束标志	
USART_FLAG_BSY	忙状态标志	
USART_FLAG_AM	ADDR匹配标志	



USART_FLAG_SB	断开信号发送标识
USART_FLAG_RW	接收器从静默模式唤醒
U	
USART_FLAG_WU	从深度睡眠模式唤醒标志
USART_FLAG_TEA	发送使能通知标志
USART_FLAG_RE	接收使能通知标志
Α	
USART_FLAG_EPE	校验错误超前检测标志
RR	化交通 钼 妖炮 削 型 例 小心
USART_FLAG_RFE	接收FIFO空标志
USART_FLAG_RFF	接收FIFO满标志
USART_FLAG_RFF	接收FIFO满中断标志
INT	
输出参数{out}	
-	-
	返回值
FlagStatus	SET或RESET

/\* get flag USART0 state \*/

FlagStatus status;

status = usart\_flag\_get(USART0,USART\_FLAG\_TBE);

# 函数 usart\_flag\_clear

函数usart\_flag\_clear描述见下表:

表 3-543. 函数 usart\_flag\_clear

	_ 0_	
函数名称	usart_flag_clear	
函数原型	void usart_flag_clear(uint32_t usart_periph, usart_flag_enum flag);	
功能描述	清除USART状态寄存器标志位	
先决条件	-	
被调用函数	-	
	输入参数{in}	
usart_periph	外设USARTx	
USARTx	x=0,1	
	输入参数{in}	
flag	USART标志位,参考 <u><b>表3-474. 枚举类型</b>usart_flag_enum</u>	
	只能选择一个参数	
USART_FLAG_PE	<b>校</b> 心無混石士	
RR	校验错误标志	
USART_FLAG_FER	帧错误标志	



R	
USART_FLAG_NE	噪声错误标志
RR	***
USART_FLAG_OR	溢出错误标志
ERR	<b>溢出</b> 指
USART_FLAG_IDL	空闲线检测标志
E	工内线位侧怀心
USART_FLAG_TC	发送完成标志
USART_FLAG_LBD	LIN断开检测标志
USART_FLAG_CTS	CTS亦化坛士
F	CTS变化标志
USART_FLAG_RT	接收超时标志
USART_FLAG_EB	块结束标志
USART_FLAG_AM	ADDR匹配标志
USART_FLAG_WU	从深度睡眠模式唤醒标志
USART_FLAG_EPE	校验错误超前检测标志
RR	1文 9型 4日 1大尺旦 FD 1型 代则 1个小心
输出参数{out}	
-	-
返回值	
-	-

/\* clear USART0 flag \*/

usart\_flag\_clear(USART0,USART\_FLAG\_TC);

# 函数 usart\_interrupt\_enable

函数usart\_interrupt\_enable描述见下表:

表 3-544. 函数 usart\_interrupt\_enable

函数名称	usart_interrupt_enable	
函数原型	void usart_interrupt_enable(uint32_t usart_periph, usart_interrupt_enum	
	interrupt);	
功能描述	使能USART中断	
先决条件	-	
被调用函数	-	
	输入参数{in}	
usart_periph	外设USARTx	
USARTx	x=0,1	
输入参数{in}		
interrupt	USART中断USART标志位,参考 <u>表<b>3-476.</b> 枚举类型usart_interrupt_enum</u>	
	只能选择一个参数	



USART_INT_IDLE	IDLE线检测中断	
USART_INT_RBNE	读数据缓冲区非空中断和过载错误中断	
USART_INT_TC	发送完成中断	
USART_INT_TBE	发送缓冲区空中断	
USART_INT_PERR	校验错误中断	
USART_INT_AM	ADDR匹配中断	
USART_INT_RT	接收超时事件中断	
USART_INT_EB	块结束事件中断	
USART_INT_LBD	LIN断开信号检测中断	
USART_INT_ERR	错误中断	
USART_INT_CTS	CTS中断	
USART_INT_WU	从深度睡眠模式唤醒中断	
USART_INT_RFF	接收FIFO满中断	
	输出参数{out}	
-	-	
	返回值	
-	-	

/\* enable USART0 TBE interrupt \*/

usart\_interrupt\_enable(USART0, USART\_INT\_TBE);

## 函数 usart\_interrupt\_disable

函数usart\_interrupt\_disable描述见下表:

#### 表 3-545. 函数 usart interrupt disable

农 5-545. 函数 usart_interrupt_uisable		
函数名称	usart_interrupt_disable	
ज्ये श्रीकृतिक वर्षा	void usart_interrupt_disable(uint32_t usart_periph, usart_interrupt_enum	
函数原型	interrupt);	
功能描述	失能USART中断	
先决条件	-	
被调用函数	-	
	输入参数{in}	
usart_periph	外设USARTx	
USARTx	x=0,1	
	输入参数{in}	
interrupt	USART中断USART标志位,参考 <u><b>表3-476. 枚举类型usart_interrupt_enum</b></u>	
	只能选择一个参数	
USART_INT_IDLE	IDLE线检测中断	
USART_INT_RBNE	读数据缓冲区非空中断和过载错误中断	
USART_INT_TC	发送完成中断	
USART_INT_TBE	发送缓冲区空中断	

## GD32E23x 固件库使用指南

USART_INT_PERR校验错误中断USART_INT_AMADDR匹配中断USART_INT_RT接收超时事件中断USART_INT_EB块结束事件中断USART_INT_LBDLIN断开信号检测中断USART_INT_ERR错误中断USART_INT_CTSCTS中断USART_INT_WU从深度睡眠模式唤醒中断USART_INT_RFF接收FIFO满中断输出参数{out}返回值		
USART_INT_RT接收超时事件中断USART_INT_EB块结束事件中断USART_INT_LBDLIN断开信号检测中断USART_INT_ERR错误中断USART_INT_CTSCTS中断USART_INT_WU从深度睡眠模式唤醒中断USART_INT_RFF接收FIFO满中断输出参数{out}-	USART_INT_PERR	校验错误中断
USART_INT_EB	USART_INT_AM	ADDR匹配中断
USART_INT_LBD LIN断开信号检测中断 USART_INT_ERR 错误中断 USART_INT_CTS CTS中断 USART_INT_WU 从深度睡眠模式唤醒中断 USART_INT_RFF 接收FIFO满中断 输出参数{out} -	USART_INT_RT	接收超时事件中断
USART_INT_ERR错误中断USART_INT_CTSCTS中断USART_INT_WU从深度睡眠模式唤醒中断USART_INT_RFF接收FIFO满中断输出参数{out}-	USART_INT_EB	块结束事件中断
USART_INT_CTS USART_INT_WU 从深度睡眠模式唤醒中断 USART_INT_RFF 接收FIFO满中断 输出参数{out} -	USART_INT_LBD	LIN断开信号检测中断
USART_INT_WU 从深度睡眠模式唤醒中断   USART_INT_RFF 接收FIFO满中断   输出参数{out} -	USART_INT_ERR	错误中断
USART_INT_RFF 接收FIFO满中断   输出参数{out} -	USART_INT_CTS	CTS中断
输出参数{out} 	USART_INT_WU	从深度睡眠模式唤醒中断
-	USART_INT_RFF	接收FIFO满中断
-     返回值       -     -	输出参数{out}	
返回值 	-	-
		返回值
	-	-

例如:

/\* disable USART0 TBE interrupt \*/

usart\_interrupt\_disable(USART0, USART\_INT\_TBE);

### 函数 usart\_command\_enable

函数usart\_command\_enable描述见下表:

#### 表 3-546. 函数 usart\_command\_enable

农 3-346. 函数 usart_command_enable			
函数名称	usart_command_enable		
函数原型	void usart_command_enable(uint32_t usart_periph, uint32_t cmdtype);		
功能描述	使能USART请求		
先决条件	-		
被调用函数	-		
	输入参数{in}		
usart_periph	外设USARTx		
USARTx	x=0,1		
cmdtype	请求类型		
USART_CMD_SBK	发送断开帧请求		
CMD			
USART_CMD_MM	静模式请求		
CMD	时保入情况		
USART_CMD_RXF	接收数据清空请求		
CMD	<b>按收</b> 数始刊工明小		
USART_CMD_TXF	发送数据清空请求		
CMD	<u> </u>		
输出参数{out}			
-	-		



返回值	
-	-

/\* enable USART0 command \*/

usart\_command\_enable(USART0, USART\_CMD\_SBKCMD);

## 函数 usart\_interrupt\_flag\_get

函数usart\_interrupt\_flag\_get描述见下表:

### 表 3-547. 函数 usart\_interrupt\_flag\_get

表 3-547. 函数 usart_interrupt_flag_get		
函数名称	usart_interrupt_flag_get	
函数原型	FlagStatus usart_interrupt_flag_get(uint32_t usart_periph,	
	usart_interrupt_flag_enum int_flag);	
功能描述	获取USART中断标志位状态	
先决条件	-	
被调用函数	-	
	输入参数{in}	
usart_periph	外设USARTx	
USARTx	x=0,1	
	输入参数{in}	
int flor	USART中断标志,参考 <u>表3-475. 枚举类型usart_interrupt_flag_enum</u>	
int_flag	只能选择一个参数	
USART_INT_FLAG	14 /d	
_EB	块结束事件中断标志	
USART_INT_FLAG	超时事件中断标志	
_RT		
USART_INT_FLAG		
_AM	ADDR匹配中断标志	
USART_INT_FLAG	松水灶口山岷上十	
_PERR	校验错误中断标志	
USART_INT_FLAG	发送缓冲区空中断标志	
_TBE	及处场评位工中则你心	
USART_INT_FLAG	安详字成山縣長士	
_TC	发送完成中断标志	
USART_INT_FLAG	读数据缓冲区非空中断标志	
_RBNE		
USART_INT_FLAG	读数据缓冲区非空中断和溢出错误中断标志	
_RBNE_ORERR		
USART_INT_FLAG	IDLE线检测中断标志	
_IDLE		
USART_INT_FLAG	LIN断开检测中断标志	



_LBD			
USART_INT_FLAG	1. 沒在睡眠措予晚顧中帐栏主		
_WU	从深度睡眠模式唤醒中断标志		
USART_INT_FLAG	CTS中断标志		
_CTS	013中間 (水心		
USART_INT_FLAG	<b>隔声供得由新标志</b>		
_ERR_NERR	噪声错误中断标志		
USART_INT_FLAG	过载错误中断标志		
_ERR_ORERR	之		
USART_INT_FLAG	帧错误中断标志		
_ERR_FERR			
USART_INT_FLAG	接收FIFO满中断标志		
_RFF	按以FIFO個中的协心		
输出参数{out}			
-	-		
	返回值		
FlagStatus	SET或RESET		

/\* get the USART0 interrupt flag status \*/

FlagStatus status;

status = usart\_interrupt\_flag\_get(USART0, USART\_INT\_FLAG\_RBNE);

#### 函数 usart\_interrupt\_flag\_clear

函数usart\_interrupt\_flag\_clear描述见下表:

#### 表 3-548. 函数 usart\_interrupt\_flag\_clear

×			
函数名称	usart_interrupt_flag_clear		
<b>录                                    </b>	void usart_interrupt_flag_clear(uint32_t usart_periph,		
函数原型	usart_interrupt_flag_enum flag);		
功能描述	清除USART中断标志位状态		
先决条件	-		
被调用函数	-		
输入参数{in}			
usart_periph	外设USARTx		
USARTx	x=0,1		
输入参数{in}			
flog	USART中断标志,参考 <u>表3-475. <i>枚举类型</i>usart_interrupt_flag_enum</u>		
flag	只能选择一个参数		
USART_INT_FLAG	校验错误中断标志		
_PERR			
USART_INT_FLAG	帧错误中断标志		



_ERR_FERR	
LICADT INT ELAC	
USART_INT_FLAG	噪声错误中断标志
_ERR_NERR	(水) 居以 L 以下
USART_INT_FLAG	读数据缓冲区非空中断和溢出错误中断标志
_RBNE_ORERR	医
USART_INT_FLAG	过载错误中断标志
_ERR_ORERR	2
USART_INT_FLAG	DI E处长测力驱与十
_IDLE	IDLE线检测中断标志
USART_INT_FLAG	47.34.54.44.44.44.44.44.44.44.44.44.44.44.44
_TC	发送完成中断标志
USART_INT_FLAG	LIN断开检测中断标志
_LBD	上川(約17) 位 初 宁 均147小心
USART_INT_FLAG	CTS变化中断标志
_CTS	013文化中例 你心
USART_INT_FLAG	接收超时事件中断标志
_RT	按权超时 事件中断
USART_INT_FLAG	块结束事件中断标志
_EB	<b>次</b>
USART_INT_FLAG	ADDDITIET中联拉士
_AM	ADDR匹配中断标志
USART_INT_FLAG	1. 次度睡眠措予晚起中帐坛主
_WU	从深度睡眠模式唤醒中断标志
USART_INT_FLAG	拉斯·斯克特·斯斯·斯特·斯特·斯特·斯特·斯特·斯特·斯特·斯特·斯特·斯特·斯特·斯特
_RFF	接收FIFO满中断标志
	输出参数{out}
-	-
	返回值
-	-

/\* clear the USART0 interrupt flag \*/

usart\_interrupt\_flag\_clear(USART0, USART\_INT\_FLAG\_TC);

## 3.20. WWDGT

窗口看门狗定时器(WWDGT)用来监测由软件故障导致的系统故障。章节<u>3.20.1</u>描述了WWDGT的寄存器列表,章节<u>3.20.2</u>对WWDGT库函数进行说明。

#### 3.20.1. 外设寄存器说明

WWDGT寄存器列表如下表所示:



#### 表 3-549. WWDGT 寄存器

寄存器名称	寄存器描述
WWDGT_CTL	控制寄存器
WWDGT_CFG	配置寄存器
WWDGT_STAT	状态寄存器

## 3.20.2. 外设库函数说明

WWDGT库函数列表如下表所示:

#### 表 3-550. WWDGT 库函数

库函数名称	库函数说明
wwdgt_deinit	将WWDGT寄存器重设为缺省值
wwdgt_enable	使能WWDGT
wwdgt_counter_update	设置WWDGT计数器更新值
wwdgt_config	设置WWDGT计数器值、窗口值和预分频值
wwdgt_interrupt_enable	使能WWDGT提前唤醒中断
wwdgt_flag_get	检查WWDGT提前唤醒中断标志位是否置位
wwdgt_flag_clear	清除WWDGT提前唤醒中断标志位状态

## 函数 wwdgt\_deinit

函数wwdgt\_deinit描述见下表:

表 3-551. 函数 wwdat deinit

衣 3-331. 函数 wwagt_definit		
函数名称	wwdgt_deinit	
函数原型	void wwdgt_deinit(void);	
功能描述	将WWDGT寄存器重设为缺省值	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-		
	返回值	
-	-	

例如:

/\* reset the WWDGT configuration \*/

wwdgt\_deinit ();

#### 函数 wwdgt\_enable

函数wwdgt\_enable描述见下表:



#### 表 3-552. 函数 wwdgt\_enable

	<del></del>
函数名称	wwdgt_enable
函数原型	void wwdgt_enable (void);
功能描述	使能WWDGT
先决条件	-
被调用函数	-
输入参数{in}	
-	-
输出参数{out}	
-	-
	返回值
-	-

例如:

/\* start the WWDGT counter \*/

wwdgt\_enable ();

#### 函数 wwdgt\_counter\_update

函数wwdgt\_counter\_update描述见下表:

表 3-553. 函数 wwdgt\_counter\_update

函数名称	wwdgt_counter_update	
函数原型	函数原型 void wwdgt_counter_update(uint16_t counter_value);	
功能描述	<b>功能描述</b> 设置WWDGT计数器更新值	
先决条件	先决条件 -	
被调用函数	被调用函数 -	
输入参数{in}		
counter_value	计数器值,数值范围为0x00000000 - 0x0000007F	
输出参数{out}		
-		
返回值		
-	-	

例如:

/\* update WWDGT counter to 0x7F \*/

wwdgt\_counter\_update(127);

#### 函数 wwdgt\_config

函数wwdgt\_config描述见下表:



#### 表 3-554. 函数 wwdgt\_config

函数名称	wwdgt_config		
函数原型	void wwdgt_config(uint16_t counter, uint16_t window, uint32_t prescaler);		
功能描述	设置WWDGT计数器值、窗口值和预分频值		
先决条件	-		
被调用函数	-		
	输入参数{in}		
counter	定时器计数值,数值范围0x00000000 - 0x0000007F		
	输入参数{in}		
window	窗口值,数值范围0x00000000 - 0x0000007F		
	输入参数{in}		
prescaler	WWDGT预分频值		
WWDGT_CFG_PSC	WWDGT计数器时钟为(PCLK/4096)/1		
_DIV1	WWDGT II 3X HEPT II / 3 (T GETO + G30) / T		
WWDGT_CFG_PSC	WWDGT计数器时钟为(PCLK/4096)/2		
_DIV2	WWDGT // 致福用 // // CERV+030 / /2		
WWDGT_CFG_PSC	WWDGT计数器时钟为(PCLK/4096)/4		
_DIV4	WWWDOTN SCHOOL NOT THE		
WWDGT_CFG_PSC	CONTRACT CO		
_DIV8			
输出参数{out}			
-	-		
	Return value		
-	-		

例如:

/\* confiure WWDGT counter value to 0x7F, window value to 0x50, prescaler divider value to 8  $^{\star}$ /

wwdgt\_config(127, 80, WWDGT\_CFG\_PSC\_DIV8);

#### 函数 wwdgt\_interrupt\_enable

函数wwdgt\_interrupt\_enable描述见下表:

表 3-555. 函数 wwdgt\_interrupt\_enable

	<u> </u>	
函数名称	wwdgt_interrupt_enable	
函数原型	void wwdgt_interrupt_enable(void);	
功能描述	使能WWDGT提前唤醒中断	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
输出参数{out}		



返回值	
-	

/\* enable early wakeup interrupt of WWDGT \*/

wwdgt\_interrupt\_enable ();

#### 函数 wwdgt\_flag\_get

函数wwdgt\_flag\_get描述见下表:

#### 表 3-556. 函数 wwdgt\_flag\_get

	5-2 · 5-2 · ·	
函数名称	wwdgt_flag_get	
函数原型	FlagStatus wwdgt_flag_get(void);	
功能描述	检查WWDGT提前唤醒中断标志位是否置位	
先决条件	-	
被调用函数	-	
输入参数{in}		
-	-	
	输出参数{out}	
-	-	
返回值		
FlagStatus	SET or RESET	
riagolalus	SET ULKESET	

例如:

/\* test if the counter value update has reached the 0x40 \*/

FlagStatus status;

status = wwdgt\_flag\_get ( );

if(status == RESET)

#### 函数 wwdgt\_flag\_clear

函数wwdgt\_flag\_clear描述见下表:

#### 表 3-557. 函数 wwdgt\_flag\_clear

函数名称	wwdgt_flag_clear	
函数原型	void wwdgt_flag_clear(void);	
功能描述	清除WWDGT提前唤醒中断标志位状态	
先决条件	-	
被调用函数	-	
输入参数{in}		



## GD32E23x 固件库使用指南

	-	-
输出参数{out}		输出参数{out}
	-	-
	返回值	
ĺ	-	-

例如:

/\* clear early wakeup interrupt state of WWDGT \*/
wwdgt\_flag\_clear( );



# 4. 版本历史

表 4-1. 版本历史

版本号.	说明	日期
1.0	初稿发布	2020年12月7日
	1. <u>SPI</u> 章节一致性更新;	
1.1	2. <u>//2C</u> 章节一致性更新;	2022年6月8日
	3. <b>RCU</b> 章节一致性更新。	
1.2	1. <b>FMC</b> 章节更新 ob_write_protection_enable 函数	2023年7月13日
1.3	1. <u>SPI</u> 章节单词拼写修改	2024年7月30日
1.4	1. <u>//2C</u> 章节新增 i2c_rbne_clear_config 函数	2025年2月11日



#### **Important Notice**

This document is the property of GigaDevice Semiconductor Inc. and its subsidiaries (the "Company"). This document, including any product of the Company described in this document (the "Product"), is owned by the Company under the intellectual property laws and treaties of the People's Republic of China and other jurisdictions worldwide. The Company reserves all rights under such laws and treaties and does not grant any license under its patents, copyrights, trademarks, or other intellectual property rights. The names and brands of third party referred thereto (if any) are the property of their respective owner and referred to for identification purposes only.

The Company makes no warranty of any kind, express or implied, with regard to this document or any Product, including, but not limited to, the implied warranties of merchantability and fitness for a particular purpose. The Company does not assume any liability arising out of the application or use of any Product described in this document. Any information provided in this document is provided only for reference purposes. It is the responsibility of the user of this document to properly design, program, and test the functionality and safety of any application made of this information and any resulting product. Except for customized products which has been expressly identified in the applicable agreement, the Products are designed, developed, and/or manufactured for ordinary business, industrial, personal, and/or household applications only. The Products are not designed, intended, or authorized for use as components in systems designed or intended for the operation of weapons, weapons systems, nuclear installations, atomic energy control instruments, combustion control instruments, airplane or spaceship instruments, transportation instruments, traffic signal instruments, life-support devices or systems, other medical devices or systems (including resuscitation equipment and surgical implants), pollution control or hazardous substances management, or other uses where the failure of the device or Product could cause personal injury, death, property or environmental damage ("Unintended Uses"). Customers shall take any and all actions to ensure using and selling the Products in accordance with the applicable laws and regulations. The Company is not liable, in whole or in part, and customers shall and hereby do release the Company as well as it's suppliers and/or distributors from any claim, damage, or other liability arising from or related to all Unintended Uses of the Products. Customers shall indemnify and hold the Company as well as it's suppliers and/or distributors harmless from and against all claims, costs, damages, and other liabilities, including claims for personal injury or death, arising from or related to any Unintended Uses of the Products.

Information in this document is provided solely in connection with the Products. The Company reserves the right to make changes, corrections, modifications or improvements to this document and Products and services described herein at any time, without notice.