

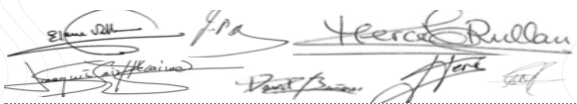
Mar 27, 2020

# Sashank Rijal

has successfully completed

## Digital Systems: From Logic Gates to Processors

an online non-credit course authorized by Universitat Autònoma de Barcelona and  
offered through Coursera



Profesor Elena Valderrama, Escuela de Ingeniería (UAB); Profesor Jean Pierre Deschamps, Profesor Emérito en la  
Universitat Rovira i Virgili; Dr. Lluís Terés, Institut de Microelectrònica de Barcelona (CSIC); Mercè Rullán, Dept. de  
Microelectrònica y Sistemas Electrónicos (UAB); Joaquín Saiz Alcaine, Ingeniero Informático (UAB); David Bañeres,  
Estudios de Informática, Multimedia y Telecomunicación (UOC); Juan Antonio Martínez, Responsable de la Unidad de  
Planificación (APSI)

## COURSE CERTIFICATE



Verify at:  
[coursera.org/verify/88YJSPDD37AY](https://coursera.org/verify/88YJSPDD37AY)

Coursera has confirmed the identity of this individual and their  
participation in the course.

Este curso requiere una dedicación de 40 horas.