

开发板使用说明

注意事项：

1. 严禁带电插拔下载线，IO口连线也请断电后操作
2. 调试过程中，尽量使用JTAG口下载，选择sof文件；开发完成后，再选择AS下载，选择pof文件

模块	FPGA引脚		
输入时钟50M	17	UART	TXD : 90 RXD : 59
8位共阳LED (低电平亮)	D1 : 141	VGA	行同步 : 92
	D2 : 142		场同步 : 87
	D3 : 143		红基色 : 112 (240R)
	D4 : 144		104 (470R)
	D5 : 3		103 (1K)
	D6 : 4		绿基色 : 101 (240R)
	D7 : 9		100 (470R)
	D8 : 8		99 (1K)
8位共阳数码管 (位选低电平选中，段选低电平亮)	段选 : A : 136	I2C	蓝基色 : 97 (240R)
	B : 122		96 (470R)
	C : 129		94 (1K)
	D : 135		SDA : 26
	E : 137	LCD	SCL : 24
	F : 134		RS : 65
	G : 125		R/W:63
	DP : 133		E/CLK:57
	位选 : LED1 : 139		D0:53
	LED2 : 132		D1:43
	LED3 : 126		D2:42
	LED4 : 121		D3:41
	LED5 : 120		D4:40
	LED6 : 119		D5:32
	LED7 : 118		D6:31
	LED8 : 115		D7:30
KEY (按下输出低电平)	K1 : 64	AD	PSB:28
	K2 : 67		CLK:55
	K3 : 70		D0:58
	K4 : 72		CS:60
	K5: 74	DA	DIN:51
蜂鸣器	44		SCLK:52
PS2	DATA : 113		CS:48
	CLK : 114		DOUT:47