



HUB+UART DEBUG

studyboy_3w@163.com

2012-05-11



HUB+DEBUG V2.0

这是一个 50*50mm 双层板子。主要面对工程师开发人员而设计的。

主要功能有：

1. 可扩展 2 个 USB Port。可接 DC，连接大功耗 USB 设备。

为工程师们扩展 USB 口，可连接其他设备，提高效率。

2. USB TTL 串口，J3 可支持 1.8V，3.3V IO。需要 PL2303HX 驱动。

3. 可以连接调试 MINI USB 10pin 的接口。连接到开发板上功能可以有：

1) J7，开发板上 USB 是否连接到 PC 上，还是连接到扩展 MINI USB 5pin 中去。

连接到 PC 中，可以烧录软件，可以拷贝文件等功能啦。

连接 MINI USB 5pin 中，主要为了测试板子 OTG（ID=0）的功能，同时 RX, TX 又有 debug 信息出来到 PC 中供开发人员调试。

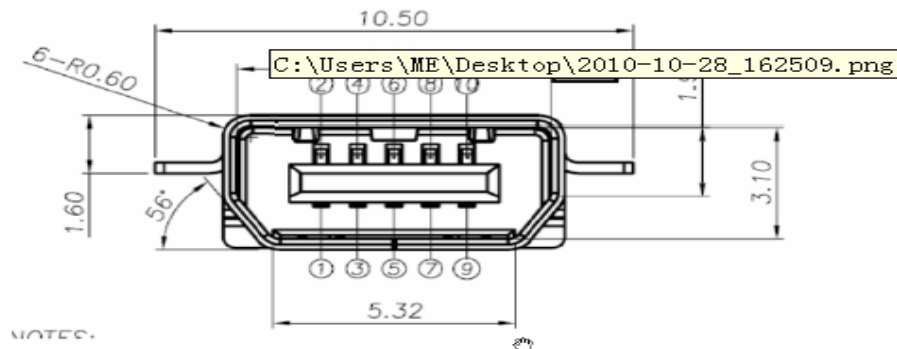
2) J10，切换 RX, TX 接法顺序。

3) J11，开发板是否需要进入烧录模式。

4) SW6, SW7，自定义按键。

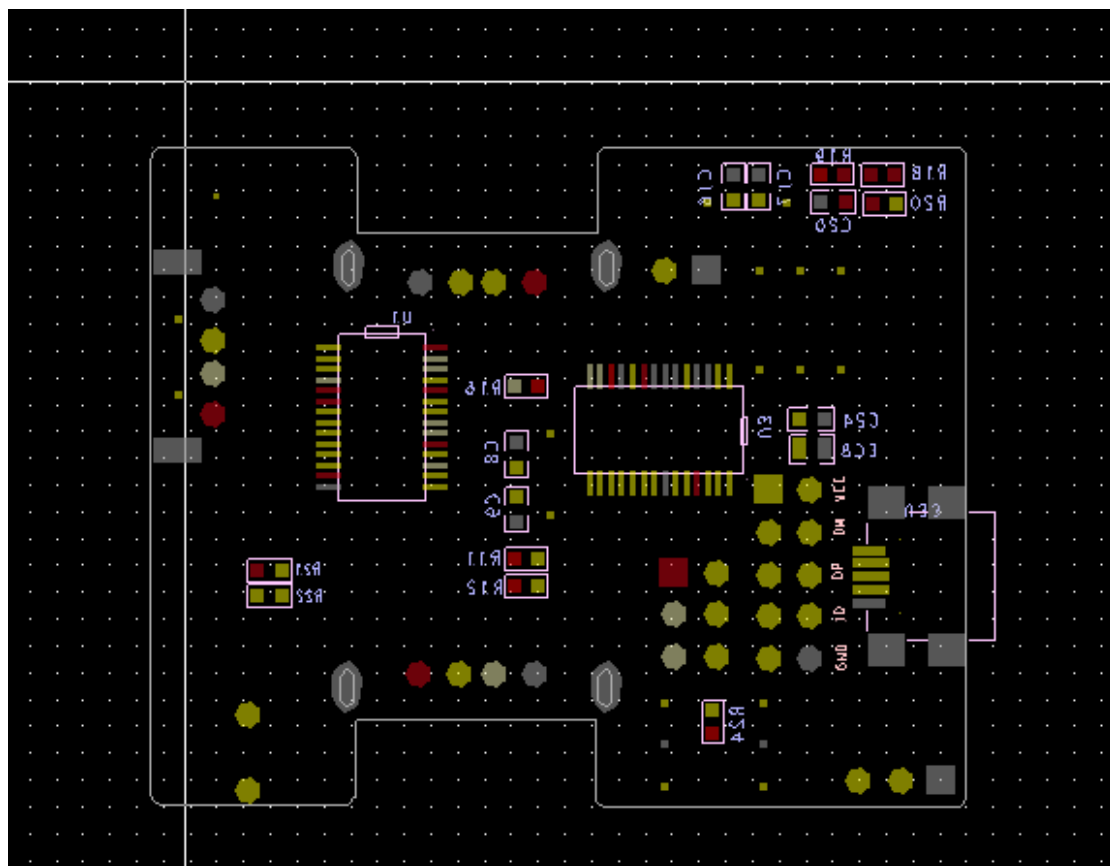
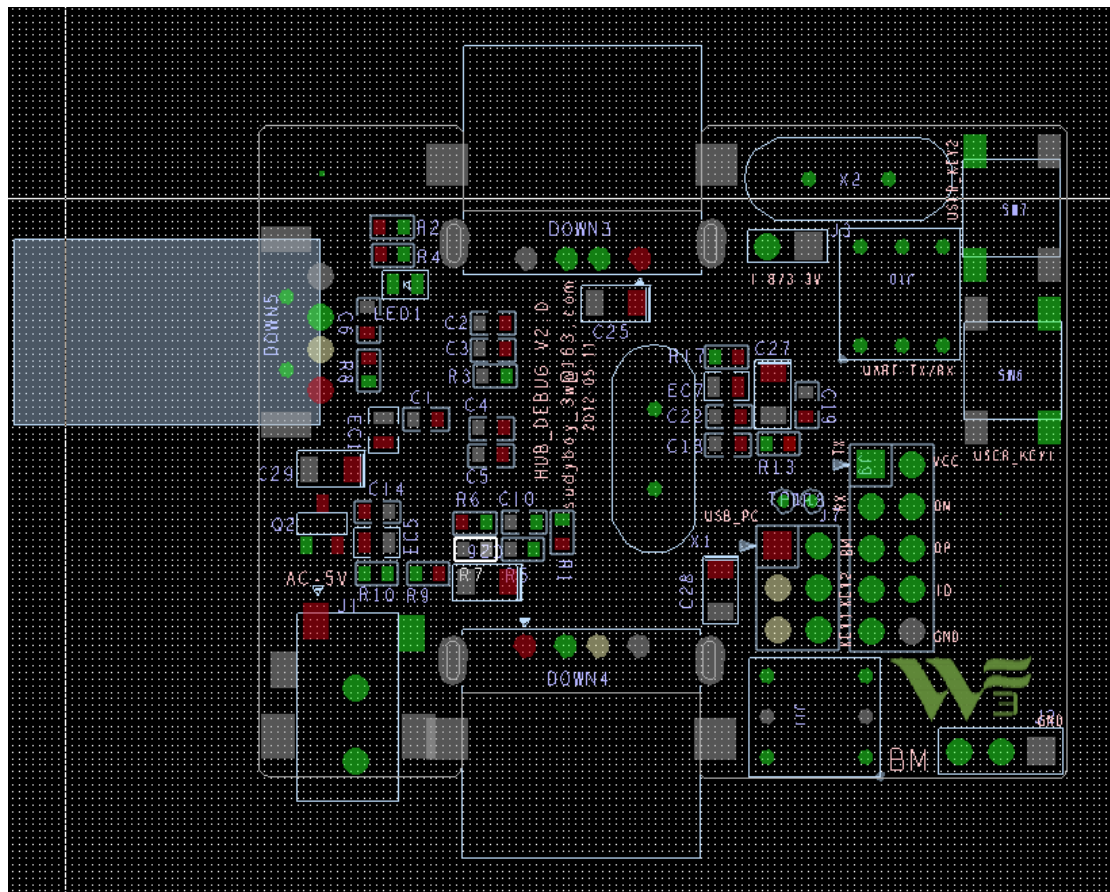
Mini USB 10Pin 引脚定义

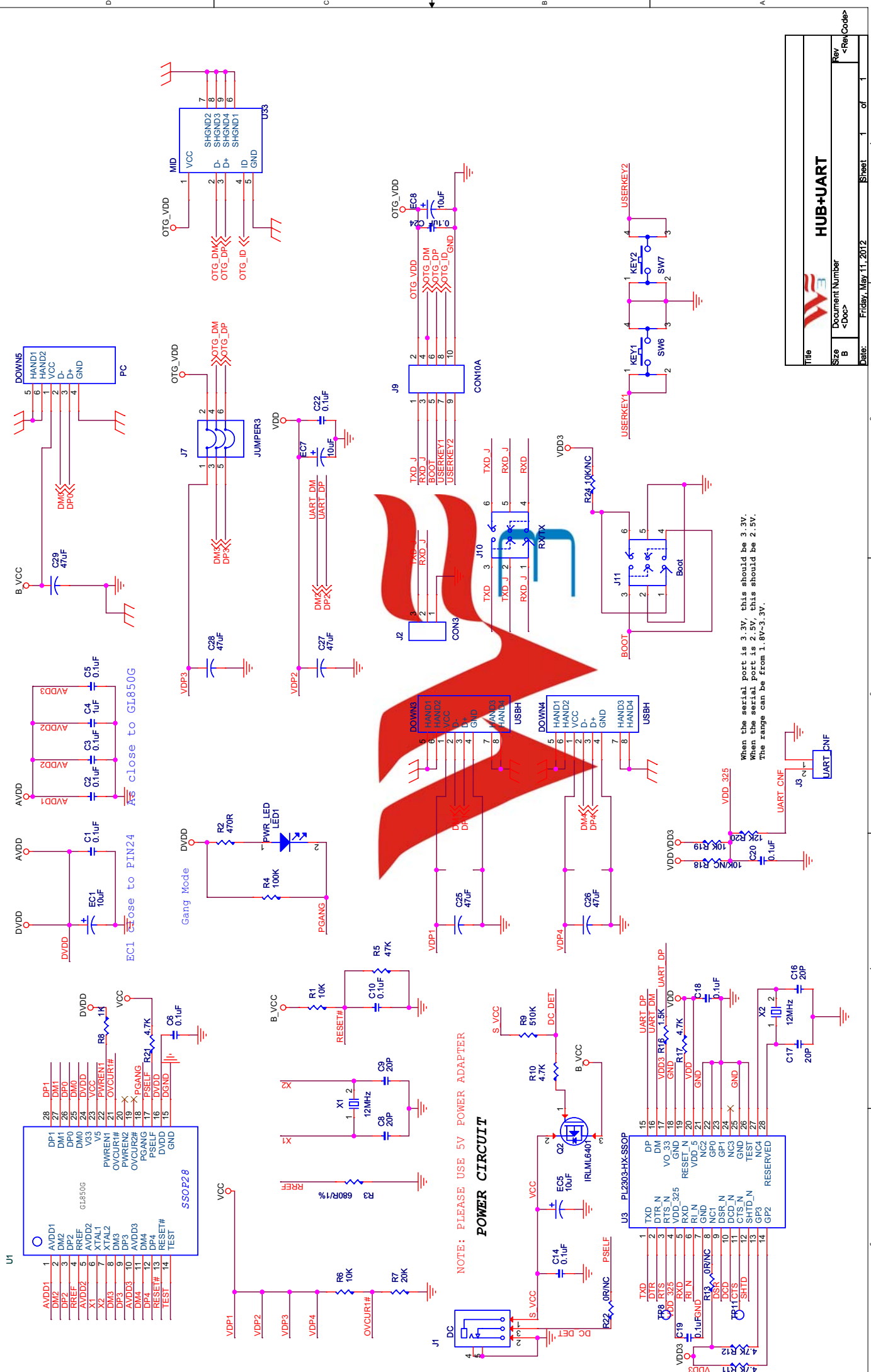
这是母头的定义，公头对应即可！不再累赘！



部件	下5Pin（标准USB）					上5Pin（扩展功能）				
	PIN 2	PIN 4	PIN 6	PIN 8	PIN 10	PIN1	PIN3	PIN5	PIN 7	PIN 9
I/O	VBUS	D-	D+	FM	GND	RX	TX	MIC	R	L
充电器	VCHG	空	空	空	GND	/	/	/	/	/
USB	VBUS	D-	D+	空	GND	/	/	/	/	/
MTK Download					GND	RX	TX	/	/	/
耳机	空	空	空	FM	GND			MIC	左声道	右声道
VIA Download	VBUS	TX	RX		GND	/	/			
MyUSB	VBUS	D-	D+	ID	GND	RX	TX	BOOT	KEY1	KEY2

充电器 USB时
下载线和AGS
机和AG32一4





Title		HUB+UART	
Size	Document Number	Rev	<RevCode>
B	<Doc>		
Date:	Friday, May 11, 2012	Sheet	1 of 1