



G1

G1

JP1		
VF1IN	a1 b1	VF1XS
VF2IN	a2 b2	VF2XS
VF3OUT	a3 b3	VF3XS
VF4OUT	a4 b4	VF4XS
AG1ND	a5 b5	AG1ND
-1V1	a6 b6	-1V1
-1V2	a7 b7	-1V2
AG2ND	a8 b8	AG2ND
AG3ND	a9 b9	AG3ND
-1V3	a10 b10	-1V3
-1V4	a11 b11	-1V4
AG4ND	a12 b12	AG4ND
AG5ND	a13 b13	AG5ND
AG6ND	a14 b14	AG6ND
-1V5	a15 b15	-1V5
-1V6	a16 b16	-1V6

[illegible]