Rechnerarchitektur

1. Mit welchem Assembler-Befehl kann man einen Lesen-Ändern-Schreiben-Zyklus, der nicht unterbrechbar ist, ausführen?
2. Warum kann eine .exe(Windows)/.elf(Linux) Datei mit einer CISC-Architektur kleiner sein, als mit einer RISC-Architektur
3. Warum gibt es bei einer Transformation von Little Endian zu Big Endian kein Problem bei Strings?
4. Beispiel aus dem Skript (S. 17 Processor 2): ***MOVE.B (A1)+, (A2)+***

In A1 steht der Wert **0x20000032**.

Welcher Wert steht in A1 nach Ausführung des Befehls?