

TALLER 1. Investigación de Operaciones

Presentado por:

Ashly Andrea Osorio Márquez 202315293

David Stiventh Galvis Vergara 202222763

David Felipe Nuncira Vargas 202022695

Edwart Stevens González Rios 202010080

Cesar Nicolas Laverde Fonseca 201910647

Julian Diaz Ramires 202010977

Johan Sebastian Vega Ruiz 201911913

Presentado a:

Jose Vidal Contreras Cuervo

Universidad Pedagógica y Tecnológica de Colombia
Ingeniería de Sistemas y Computación Seccional
Sogamoso



Punto 1:

Tiempo 0:

• SO asignado: 8 MB.

• Memoria libre: 56 MB (64 - 8).

Tiempo 1:

• Llega p1: 4 MB.

• Memoria asignada: 8 MB (SO) + 4 MB (p1) = 12 MB.

• Memoria libre: 52 MB.

• Fragmentación externa: 0 MB (solo hay un bloque libre grande de 52 MB).

Tiempo 2:

• Llega p2: 16 MB.

• Memoria asignada: 12 MB + 16 MB = 28 MB.

• Memoria libre: 36 MB.

• Fragmentación externa: 0 MB.

Tiempo 3:

• Llega p3: 32 MB.

• Memoria asignada: 28 MB + 32 MB = 60 MB.

• Memoria libre: 4 MB.

• Fragmentación externa: 0 MB (solo queda un bloque libre de 4 MB).

Tiempo 4:

• Llega p4: 4 MB.

• Memoria asignada: 60 MB + 4 MB = 64 MB (memoria llena).

• Memoria libre: 0 MB.

• Fragmentación externa: 0 MB (no hay fragmentación, ya que la memoria está completamente ocupada).

Tiempo 5:

• p2 sale: Se libera un bloque de 16 MB.

• Memoria libre: 16 MB (espacio liberado).

• Fragmentación externa: 0 MB (solo un bloque libre grande de 16 MB).

Tiempo 6:



• Llega p5: 10 MB.

• Memoria asignada: 64 MB - 16 MB + 10 MB = 58 MB.

• Memoria libre: 6 MB.

• Fragmentación externa: 6 MB (bloque de 6 MB que no puede ser utilizado por procesos grandes).

Tiempo 7:

• Llega p6: 8 MB.

• No se puede asignar, ya que solo hay 6 MB libres.

• Fragmentación externa: 6 MB (el bloque de 6 MB sigue sin poder ser utilizado).

Tiempo 8:

• Reingresa p2: 16 MB.

• No se puede asignar, ya que solo hay 6 MB libres.

• Fragmentación externa: 6 MB (el bloque de 6 MB sigue sin ser útil).

			Memoria	Fragmentación
Tiempo	Proceso	Memoria Asignada	Libre	Externa
0	SO (8M)	8	56	0
1	Llega P1 (4M)	12	52	0
2	Llega P2 (16M)	28	36	0
3	Llega P3 (32M)	60	4	0
4	Llega P4 (4M)	64	0	0
	Sale P2 (16M			
5	liberados)	48	16	0
6	Llega P5 (10M)	58	6	6
	Llega P6 (8M, no			
7	asignado)	58	6	6
	Reingresa P2			
	(16M, no			
8	asignado)	58	6	6

Punto 2:



	S.O		S.O		S.O
	4M 6M		10M		10M
	5M		4M		5M
			1M		
	EN4				5M
	5M		5M		
		<u>.</u>			
					15M
	15M		15M	Ultimo	
Ultimo		Ultimo		proceso	
proceso	12M	proceso			4M
	12101		12M		8M
		<u></u>			
-					
	10M		10M		10M
	12M		12M		12M
	Primer Ajuste		Mejor Ajuste		Siguiente Ajuste

Punto 3: Representa en diagrama de Buddy el ejercicio 1.

			Memoria	Fragmentación
Tiempo	Proceso	Memoria Asignada	Libre	Externa
0	SO (8M)	8	56	0
1	Llega P1 (4M)	12	52	0
2	Llega P2 (16M)	28	36	0
3	Llega P3 (32M)	60	4	0
4	Llega P4 (4M)	64	0	0
	Sale P2 (16M			
5	liberados)	48	16	0
6	Llega P5 (10M)	58	6	6
	Llega P6 (8M, no			
7	asignado)	58	6	6
	Reingresa P2			
	(16M, no			
8	asignado)	58	6	6



1																		
2	2 P3																	
3	P2YNO ASIGNADO P2YMB LIBERADOS																	
4	4 S0 P5																	
5	P1 4 4 4				P	4		4	P	6		P6		4				
6	2	2	2 2	2	2	2		2	2	2	2	2	P5	2	2		2	2
7																		

Diagrama Buddy Ejercicio 1

Punto 4:

Si tenemos en memoria un array long int array[8] y está almacenado a partir de la posición 1000 de memoria, si le asignamos valores al arreglo array[0]=123456; array[2]=987654; array[5]=654321; array[6]=834562; array[7]=19293948;

Tamaño: (Bytes que ocupa un dato)

Asumiremos que el sistema es de 64 bits, por lo tanto, cada valor del array ocupa 8 bytes.

Teniendo en cuenta que la posición base del array es 1000, y cada valor ocupa 8 bytes, las posiciones de cada elemento del array se calcularán en función de su índice multiplicado por 8.

ÍNDICE	ARRAY	POSICIÓN	Calcular posición
0	array[0]	1000	(1000 + 0*8 = 1000)
1	array[1]	1008	(1000 + 1*8 = 1008)
2	array[2]	1016	(1000 + 2*8 = 1016)
3	array[3]	1024	(1000 + 3*8 = 1024)
4	array[4]	1032	(1000 + 4*8 = 1032)
5	array[5]	1040	(1000 + 5*8 = 1040)
6	array[6]	1048	(1000 + 6*8 = 1048)
7	array[7]	1056	(1000 + 7*8 = 1056)

Con base en los valores calculados, la posición de los valores del array son:



 $array[0] = 123456 \rightarrow El valor 123456$ está almacenado en la posición 1000.

 $array[2] = 987654 \rightarrow El valor 987654$ está almacenado en la posición 1016.

 $array[5] = 654321 \rightarrow El valor 654321$ está almacenado en la posición 1040.

 $array[6] = 834562 \rightarrow El valor 834562$ está almacenado en la posición 1048.

 $array[7] = 19293948 \rightarrow El valor 19293948$ está almacenado en la posición 1056.

RESPONDA:

- 4. ¿En qué posición de memoria está almacenado los valores 123456 y 654321?
- a) 1000 y 1021
- b) 1001 y 1020
- c) 1000 y 1024
- d) Ninguna de las anteriores

El valor 123456 está en la posición 1000 y el valor 654321 está en la posición 1040.

Punto 5. ¿Qué valor tiene el long ubicado en la posición de memoria 1032?

- a) 123456
- b) 654321
- c) 19293948
- d) Ninguna de las anteriores

En la posición 1032 está almacenado el valor del elemento array[4]. Sin embargo, en el enunciado no se menciona que se le haya asignado ningún valor a array[4], por lo que su valor es el predeterminado, que suele ser 0 (o un valor indefinido si no ha sido inicializado).

Punto 6. Si se define la variable int costo= 200; y definimos su puntero int *pcosto; ¿Qué valor obtiene la variable pcosto?

- a) Obtiene la dirección de memoria de a variable costo
- b) No obtiene ningún valor
- c) Su propia dirección



d) Ninguna de las anteriores

PUNTO 7. Si se necesita definir una variable de tipo puntero int, ¿cómo es su declaración?

- a) int* num;
- b) int ** num;
- c) *int num;
- d) &int num;

PUNTO 8

Direccion	Variable	Contenido		
1000	а	8		
1004	b	8		
1008	pta	1000		
1012	ptb	Null		

PUNTO 9

El código presenta varios errores, las asignaciones de variables como `a = 2;` y `b = 6;` deben hacerse dentro de la función `main()`. Además, asignar un valor entero a un puntero (`pta = 8;`) es incorrecto, ya que los punteros deben almacenar direcciones de memoria, no enteros. Intentar incrementar punteros (`ptb = ptb + 3;`) o asignarles el resultado de operaciones aritméticas con enteros (`ptb = a + 10;`) también es inválido. Desreferenciar `NULL` como en `*ptb = &NULL;` no es permitido, y finalmente, no se puede sumar punteros o imprimir su suma con `printf("%d", pta + ptb);` ya que esto no tiene sentido en este contexto.

Corrección del código:



```
#include <stdio.h>
int main() {
    int a;
    int b;
    int *pta;
    int *ptb;
    a = 2;
    b = 6;

    pta = &a;
    ptb = &b;

    *pta = 8;
    *ptb = *ptb + 3;
    ptb = NULL;

    b = 8;

    return 0;
}
```

Se le agregaron printf al código para poder mostrar el estado actual de las variables y punteros en cada paso, facilitando el seguimiento de cómo el programa manipula la memoria a lo largo de su ejecución.

```
This message is shown once a day. To disable it please create the
/home/edwart/.hushlogin file.
edwart@Ottho-ACER-11:~$
edwart@Ottho-ACER-11:~$ nano taller.c
edwart@Ottho-ACER-11:~$ gcc taller.c -o taller
edwart@Ottho-ACER-11:~$ ./taller
Valor inicial de a: 2
Valor inicial de b: 6
Dirección de a almacenada en pta: 0x7fffb6f77da0
Dirección de b almacenada en ptb: 0x7fffb6f77da4
Después de *pta = 8, valor de a: 8
Después de *ptb = *ptb + 3, valor de b: 9
Después de ptb = NULL, valor de ptb: (nil)
Después de b = 8, valor de b: 8
Valor de a a través de pta: 8
edwart@Ottho-ACER-11:~$
```

PUNTO 10)

El comando dmidecode es una herramienta utilizada en sistemas Linux para extraer información del BIOS y del hardware del sistema a través de la tabla DMI (Desktop Management Interface). Esta tabla contiene diversos datos sobre los componentes del sistema, tales como el procesador, la memoria, la placa base, y otros dispositivos conectados.



Puede ser especialmente útil para obtener información detallada sobre los módulos de memoria instalados. A través de este comando, es posible conocer detalles importantes como la capacidad total de la memoria, el tipo de memoria, la velocidad, el número de ranuras de memoria ocupadas y libres, y las características específicas de cada módulo instalado.

Funcionamiento del comando

El comando dmidecode se ejecuta desde la terminal con permisos de superusuario. El formato básico del comando es

sudo dmidecode

```
# daidecode 3.4

Getting SMB10S data from the system of th
```



```
Type: Notebook
Lock: Not Present
Version: Chassis Version
Serial Number: Chassis Serial Number
                                              Serial Number: Chassis Serial
Asset Tag:
Boot-up State: Safe
Power Supply State: Safe
Thermal State: Safe
Security Status: None
OEM Information: 0x00000000
Height: Unspecified
                                                 Number Of Power Cords: 1
Contained Elements: 0
SKU Number: <BAD INDEX>
rocessor Information
Socket Designation: FP5
Type: Central Processor
                                              Type: Central Plocessor
Family: Zen
Manufacturer: Advanced Micro Devices, Inc.
ID: 81 0F 81 00 FF FB 8B 17
Signature: Family 23, Model 24, Stepping 1
                                        ID: 81 0F 81 00 FF FB 88 17
Signature: Family 23, Model 24, Stepping 1
Flags:

FPU (Floating-point unit on-chip)
WME (Virtual mode extension)
DE (Debugging extension)
PSE (Page size extension)
TSC (Time stamp counter)
MSR (Model specific registers)
PAE (Physical address extension)
MCE (Machine check exception)
CX8 (CMPXCHG8 instruction supported)
APIC (On-chip APIC hardware supported)
SEP (Fast system call)
MTRR (Memory type range registers)
PGE (Page global enable)
MCA (Machine check architecture)
CMOV (Conditional move instruction supported)
PAT (Page attribute table)
PSE-36 (36-bit page size extension)
CLFSH (CLFLUSH instruction supported)
MMX (MMX technology supported)
FXSR (FXSAVE and FXSTOR instructions supported)
SSE (Streaming SIMD extensions)
SSE2 (Streaming SIMD extensions 2)
HTT (Multi-threading)
Version: AMD Ryzen 3 3250U with Radeon Graphics
Voltage: 1.2 V
External Clock: 100 MHz
Max Speed: 3500 MHz
Current Speed: 2600 MHz
Status: Populated, Enabled
Upgrade: None
L1 Cache Handle: 0x0005
L2 Cache Handle: 0x0006
L3 Cache Handle: 0x0007
Serial Number: Unknown
Asset Tag: Unknown
Part Number: Unknown
Core Count: 2
Core Enabled: 2
Thread Count: 4
Ccharacteristics:
```

Esto generará un informe completo del sistema basado en la información extraída de la tabla DMI. Dado que el volumen de información es muy grande, es posible limitar la salida para que se concentre únicamente en la memoria utilizando una opción específica del comando:

sudo dmidecode --type memory



```
$sudo dmidecode --type memory
dmidecode 3.4-r 1 | nvestica
etting SMBIOS data from sysfs.
MBIOSE3.1/1 present.Editar
Handle 0x000B, DMI type 16, 23 bytes
Physical Memory Array
          Use: System Memory
Error Correction Type: None
Maximum Capacity: 64 GB
Error Information Handle: 0x000E
           Number Of Devices: 2
landle 0x000C, DMI type 17, 40 bytes
  mory Device
           Array Handle: 0x000B
          Error Information Handle: 0x000F
Total Width: 64 bits
Data Width: 64 bits
           Size: 8 GB
Form Factor: SODIMM
           Set: None
Locator: DIMM 0
           Type: DDR4
Type Detail: Synchronous Unbuffered (Unregistered)
           Speed: 2667 MT/s
Manufacturer: Unknown
           Asset Tag: Not Specified
Part Number: CB8GS2666.C8TT
           Rank: 1
Configured Memory Speed: 2400 MT/s
           Minimum Voltage: 1.2 V
Maximum Voltage: 1.2 V
Configured Voltage: 1.2 V
           Total Width: 64 bits
Data Width: 64 bits
           Size: 4 GB
Form Factor: SODIMM
           Manufacturer: Micron Technology
Serial Number: 00000000
Asset Tag: Not Specified
Part Number: 4ATF51264HZ-3G2J1
            Configured Memory Speed: 2400 MT/s
           Minimum Voltage: 1.2 V
           Maximum Voltage: 1.2 V
Configured Voltage: 1.2 V
```

Este comando devolverá solo la información relacionada con los módulos de memoria instalados en el sistema.

Información útil para la gestión de la memoria

1. Capacidad total de la memoria



- 2. Velocidad de la memoria
- 3. Fabricante y número de serie
- 4. Tipo de memoria
- 5. Número de ranuras ocupadas y libres

PUNTO 11)

• Comando dmicode –type memory

```
dmidecode 3.4
etting SMBIOS data from sysfs.
MBIOS 3.1.1 present.
andle 0x000B, DMI type 16, 23 bytes
hysical Memory Array
Location: System Board Or Motherboard
Use: System Memory
Error Correction Type: None
Maximum Capacity: 64 GB
Error Information Handle: 0x000E
Number Of Devices: 2
                          Device
Array Handle: 0x000B
Error Information Handle: 0x000F
Total Width: 64 bits
Data Width: 64 bits
Size: 8 GB
Form Factor: SODIMM
Set: None
Locator: DIMM 0
Bank Locator: P0 CHANNEL A
Type: DDRA
Type Detail: Synchronous
Speed: 2667 MT/s
Manufacturer: Unknown
Serial Number: E813C60E
Asset Tag: Not Specified
Part Number: CB8GS2666.CBTT
Rank: 1
    ndle 0x000D, DMI type 17, 40 bytes
mory Device
                             Device
Array Handle: 0x000B
Error Information Handle: 0x0010
Total Width: 64 bits
Data Width: 64 bits
Size: 4 GB
Form Factor: SODIMM
Set: None
                             Form Factor: SODIMM
Set: None
Locator: DIMM 0
Bank Locator: P0 CHANNEL B
Type: DDR4
Type Detail: Synchronous
Speed: 3200 MT/s
Manufacturer: Micron Technology
Serial Number: 00000000
Asset Tag: Not Specified
Part Number: 4ATF51264HZ-3G2J1
Rank: 1
Configured Memory Speed: 2400 MT/s
Minimum Voltage: 1.2 V
Configured Voltage: 1.2 V
Configured Voltage: 1.2 V
```

comando free -h

```
$free -h

total usado libre compartido búf/caché disponible

Mem: 9,6Gi 3,5Gi 4,3Gi 243Mi 2,3Gi 6,1Gi
Inter: 0B 0B 0B
```

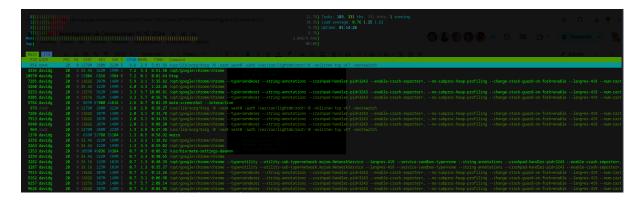


• comando free -h

\$free	-h					
	total	usado	libre	compartido	búf/caché	disponible
Mem:	9,6Gi	3,5Gi	4,3Gi	243Mi	2,3Gi	6,1Gi
<pre>Inter:</pre>	0B	0B	0B			

comando htop

Por medio del comando htop podemos los distintos procesos que se ejecutan en este equipo categorizado por consumo de memoria, visualizando cual proceso es y su información.



• Comando free -h

La memoria compartida en este equipo es de 243 Mb

\$free	-h					
	total	usado	libre	compartido	búf/caché	disponible
Mem:	9,6Gi	3,5Gi	4,3Gi	243Mi	2,3Gi	6,1Gi
Inter:	0B	0B	0B			