

1 Conclusion

Le système final est fonctionnel, autant en simulation avec le testbench que sur la carte (test à l'école avec la station de base). Les seules erreurs rencontrées sont des problèmes de timing du slot (délais du système d'exploitation) ainsi que des pertes de données lors des tests sur les cartes. Les pertes sont probablement dues aux perturbations du WiFi qui fonctionne sur des fréquences similaires.

Le code réalisé est compilable sans warnings avec STM32CubeIDE et l'implémentation sur la carte n'as montré aucun défaut.