

- b)
1. C 4 5 0
 2. 9 2 a c
 3. 5 e 2 4
 4. 5 e 2 0
 5. 9 2 a 8
 6. 2 4 5 0
 7. 4 e 2 0
 8. 9 2 a 4

línea	etiq
e 2	4 e 2
4 5	C 4 5
2 a	9 2 a

- 1) C 4 5 0 \rightarrow línea 4 5 C 4 5 0 \in C 4 5
acierto
- 2) 9 2 a c \rightarrow línea 2 a 9 2 a c \in 9 2 a
acierto
- 3) 5 e 2 4 \rightarrow línea e 2 5 e 2 4 \notin 4 e 2
desacuerdo actualizar 4 e 2 \rightarrow 5 e 2
- 4) 5 e 2 0 \rightarrow línea e 2 5 e 2 4 \in 5 e 2
acierto
- 5) 9 2 a 8 \rightarrow línea 2 a 9 2 a 8 \in 9 2 a
acierto
- 6) 2 4 5 0 \rightarrow línea 4 5 2 4 5 0 \notin C 4 5
desacuerdo actualizar C 4 5 \rightarrow 2 4 5
- 7) 4 e 2 0 \rightarrow línea e 2 4 e 2 0 \notin 5 e 2
desacuerdo actualizar 5 e 2 \rightarrow 4 e 2
- 8) 9 2 a 4 \rightarrow línea 2 a 9 2 a 4 \in 9 2 a
acierto

c)
i)

ciclo	fetch	decode	execute
1	A		
2	B	A	
3	C	B	A
4	D	C	B
5	E	D	C
6	F	E	D
7	G	F	E
8	H	G	F
9	R		
10	S	R	
11		S	R
12			S

ii)

ciclo	fetch	decode	execute
1	A B		
2	C D	A B	
3	E F	C D	A B
4		D	C
5	G H	E F	D
6		G H	E F
7	R S		
8		R S	
9		S	R
10			S