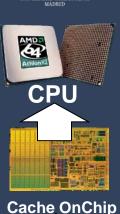


DISEÑO AUTOMÁTICO DE SISTEMAS DEPARTAMENTO DE ARQUITECTURA DE COMPUTADORES Curso 2014-2015



Cache	OnChip



Octub	Octubre 2014 (clases de 14:00 a 15:50)					Noviembre 2014 (clases de 1					4:00 a 15:50)		
		1 Aula 3	2	3 Aula 3	4	5						1	2
6	7	8 Aula 3	9	10 Lab 8	11	12	3	4	5 Aula 3	6	7 Lab 8	8	9
13	14	15 Aula 3	16	17 Lab 8	18	10	10	11	12 Aula 3	13	14	15	16
20	21	22 Aula 3	23	24 Lab 8	25	26	17	18	19 Aula 3	20	21 Lab 8	22	23
27	28-2	29 Aula 3	30	31 Lab 8			24	25	26 Aula 3	27	28 Lab 8	29	30
Dicie	mbre 20	14	(clase	s de 14	:00 a 15	5:50)	Enerc	2015	(Pend	definir	Lab de	e Miérc	oles)
Dicier	mbre 20 2	14 3 Aula 3	(clase	s de 14 5 Lab 8	:00 a 15	5:50) 7	Enero	2015	(Pend	l definir 1	Lab de	e Miérco	oles) 4
		3	<u> </u>	5		,	Enero	2015	(Pend				
1	2	3 Aula 3	4	5 Lab 8	6	7			Ì	1	2	3	4
1	9	3 Aula 3 10 Aula 3	4	5 Lab 8 12 Lab 8	6 13	7	5	6	7	8	9 Lab 8	3 10	4 11

	LTC (sesiones de	clase)		
The state of the s	1 Octubre	0, Introducción	19-Noviembre	7. Pendiente de definir
RAM	8 Octubre	1, Diseño de sistemas	26-Noviembre	8 Memorias estáticas y dinámicas
	15 Octubre	2, Temporización y maquinas de estados	3-Diciembre	9 Gráficos VGA
	22 Octubre	3, Especificación nivel lógico, (repaso práctica 1)	10-Diciembre	10. Arquitectura de procesador
	29 Octubre	4. Entrada salida E/S, ejemplo ps/2	10-Diciembre	Plan proyectos fin de curso
	5 Noviembre	5. Técnicas de diseño	17-Diciembre	LAB ??
Disco Duro	12-Noviembre	6. Modulación de sonido	14-Enero	X- examen evaluación continua teoría 2013-14
Disco Dui o				



DISEÑO AUTOMÁTICO DE SISTEMAS DEPARTAMENTO DE ARQUITECTURA DE COMPUTADORES Curso 2014-2015



Lab 8



UNIVERSIDAD COMPLUTENSE MADRID	Octu	bre 201	4	(clases de 14:00 a 15:50)			Novie	mbre 2	014	(clas	15:5			
AMD Action M2			1 Aula 3	2	3 Aula 3	4	5						1	2
	6	7	8 Aula 3	9	10 Lab 8	11	12	3	4	5 Aula 3	6	7 Lab 8	8	9
CPU	13	14	15 Aula 3	16	17 Lab 8	18	10	10	11	12 Aula 3	13	14	15	16
	20	21	22 Aula 3	23	24 Lab 8	25	26	17	18	19 Aula 3	20	21 Lab 8	22	23
	27	28-2	29 Aula 3	30	31 Lab 8			24	25	26 Aula 3	27	28 Lab 8	29	30
Cache OnChip	Dicie	mbre 20	014	(clase	s de 14	:00 a 1	5:50)	Enerc	2015	(Penc	l definiı	r Lab d	e Miérc	oles)
A	1	2	3 Aula 3	4	5 Lab 8	6	7	•			1	2	3	4
	8	9	10 Aula 3	11	12 Lab 8	13	14	5	6	7	8	9 Lab 8	10	11
	15	16	17 Aula 3	18	19 Lab 8	20	21	12	13	14 Lab ?	15	16 Lab 8	17	18

	LTC (sesiones de	Laboratorio)		
The state of the s	3 Octubre	Repaso VHDL	21-Noviembre	6Modulación de sonido
RAM	10 Octubre	1, Iniciación sistema-leds y botones	28-Noviembre	7 Controlador Memoria
	17 Octubre	2, Temporización y maquinas de estados	5-Diciembre	8 Gráficos VGA
	24 Octubre	3, Cronometro	12-Diciembre	9. Práctica con Microprocesador
	31 Octubre	4. Controlador PS/2	19-Diciembre	10Mejora de Sistemas
	7 Noviembre	5. Mejora de Sistemas	17-Diciembre	Pendiente definir (LAB ?)
Disco Duro			14-Enero	X- examen evaluación continua teoría 2013-14
Disco Duio				

Lab ?

Lab ?

