

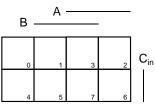
Este cuaderno debe traerse relleno el día de realización de la práctica y debe presentarse al profesor al principio de la sesión. Ningún estudiante podrá montar la práctica si el cuaderno está incompleto o incorrecto.

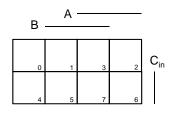
Fundamentos de Computadores CUADERNO DE LA PRÁCTICA 2

Tabla de verdad del sumador completo de 1 bit

Cin	A	В	Cout	S
0	0	0		
0	0	1		
0	1	0		
0	1	1		
1	0	0		
1	0	1		
1	1	0		
1	1	1		

Mapas de Karnaugh





Diseño del sumador completo de 1 bit

Indíquese para cada elemento y puerto el número de chip y pin correspondiente

Tabla de verdad del sumador de 2 bits

Cin	$\mathbf{A_1}$	$\mathbf{A_0}$	\mathbf{B}_1	\mathbf{B}_{0}	Cout	S_1	S_0
0	0	0	0	0			
0	0	0	0	1			
0	0	0	1	0			
0	0	0	1	1			
0	0	1	0	0			
0	0	1	0	1			
0	0	1	1	0			
0	0	1	1	1			
0	1	0	0	0			
0	1	0	0	1			
0	1	0	1	0			
0	1	0	1	1			
0	1	1	0	0			
0	1	1	0	1			
0	1	1	1	0			
0	1	1	1	1			

Cin	$\mathbf{A_1}$	$\mathbf{A_0}$	\mathbf{B}_{1}	\mathbf{B}_{0}	Cout	S_1	S_0
1	0	0	0	0			
1	0	0	0	1			
1	0	0	1	0			
1	0	0	1	1			
1	0	1	0	0			
1	0	1	0	1			
1	0	1	1	0			
1	0	1	1	1			
1	1	0	0	0			
1	1	0	0	1			
1	1	0	1	0			
1	1	0	1	1			
1	1	1	0	0			
1	1	1	0	1			
1	1	1	1	0			
1	1	1	1	1			

Diseño del sumador de 2 bits

Indíquese para cada elemento y puerto el número de chip y pin correspondiente