



## FUNDAMENTOS DE COMPUTADORES

# CUADERNO DE LA PRÁCTICA 2

**Tabla de verdad del  
sumador completo de 1 bit**

C <sub>in</sub>	A	B	C <sub>out</sub>	S
0	0	0		
0	0	1		
0	1	0		
0	1	1		
1	0	0		
1	0	1		
1	1	0		
1	1	1		

### Mapas de Karnaugh

A _____			
B _____			
0	1	3	2
4	5	7	6
C <sub>in</sub>			

S =

A _____			
B _____			
0	1	3	2
4	5	7	6
C <sub>in</sub>			

C<sub>out</sub> =

### Diseño del sumador completo de 1 bit

*Indíquese para cada elemento y puerto el número de chip y pin correspondiente*

**Tabla de verdad del sumador de 2 bits**

Cin	A <sub>1</sub>	A <sub>0</sub>	B <sub>1</sub>	B <sub>0</sub>	Cout	S <sub>1</sub>	S <sub>0</sub>
0	0	0	0	0			
0	0	0	0	1			
0	0	0	1	0			
0	0	0	1	1			
0	0	1	0	0			
0	0	1	0	1			
0	0	1	1	0			
0	0	1	1	1			
0	1	0	0	0			
0	1	0	0	1			
0	1	0	1	0			
0	1	0	1	1			
0	1	1	0	0			
0	1	1	0	1			
0	1	1	1	0			
0	1	1	1	1			

Cin	A <sub>1</sub>	A <sub>0</sub>	B <sub>1</sub>	B <sub>0</sub>	Cout	S <sub>1</sub>	S <sub>0</sub>
1	0	0	0	0			
1	0	0	0	1			
1	0	0	1	0			
1	0	0	1	1			
1	0	1	0	0			
1	0	1	0	1			
1	0	1	1	0			
1	0	1	1	1			
1	1	0	0	0			
1	1	0	0	1			
1	1	0	1	0			
1	1	0	1	1			
1	1	1	0	0			
1	1	1	0	1			
1	1	1	1	0			
1	1	1	1	1			

**Diseño del sumador de 2 bits**

*Indíquese para cada elemento y puerto el número de chip y pin correspondiente*