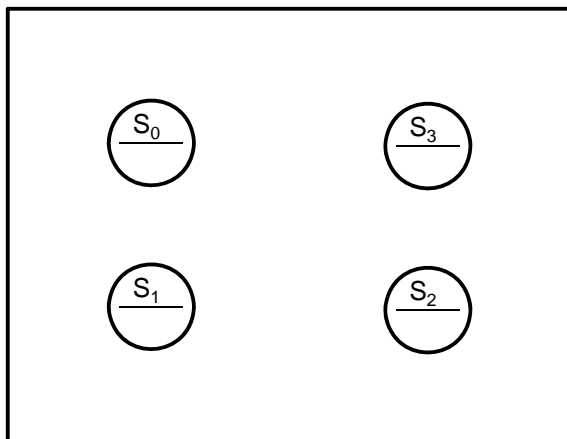




## FUNDAMENTOS DE COMPUTADORES

### CUADERNO DE LA PRÁCTICA 3

#### Diagrama de estados



Estado	Significado
$S_0$	estado inicial
$S_1$	ha llegado el subpatrón (0)
$S_2$	ha llegado el subpatrón (01)
$S_3$	ha llegado el patrón (010)

#### Codificación de estados

Estado	$s_1$	$s_0$
$S_0$		
$S_1$		
$S_2$		
$S_3$		

#### Tabla de verdad de la función de transición de estados

$s_1$	$s_0$	$x$	$s_1'$	$s_0'$
0	0	0		
0	0	1		
0	1	0		
0	1	1		
1	0	0		
1	0	1		
1	1	0		
1	1	1		

#### Tabla verdad de la función de salida

$s_1$	$s_0$	$z$
0	0	
0	1	
1	0	
1	1	

#### Mapas de Karnaugh

$x$   $s_0$  \_\_\_\_\_

0	1	3	2
4	5	7	6

$s_1$

$x$   $s_0$  \_\_\_\_\_

0	1	3	2
4	5	7	6

$s_1$

$s_0$  \_\_\_\_\_

0	1
2	3

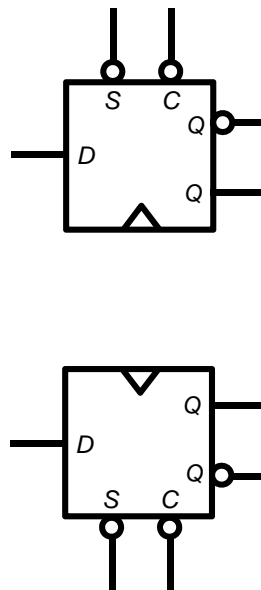
$s_1$

$s_1' =$

$s_0' =$

$z =$

## Diseño



*Indíquese para cada elemento y puerto el número de chip y pin correspondiente*