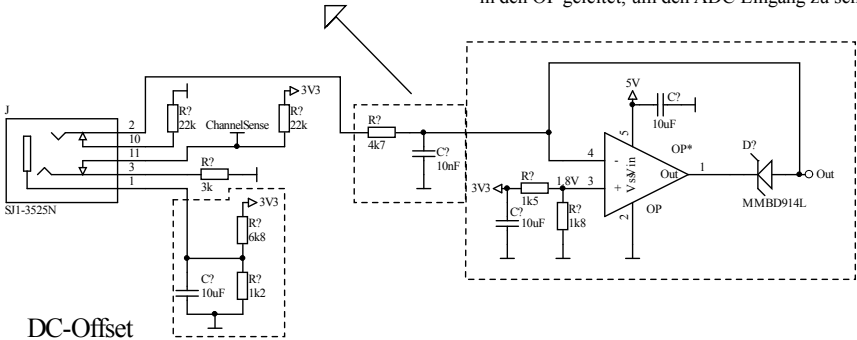


RC-Tiefpass

$$F_g @ -3dB = \frac{1}{2 \cdot \pi \cdot R \cdot C} = 3.3kHz$$

Ueberspannungsschutz mit OP

Falls Spannung am (-)Eingang groesser ist als die Spannung beim (+)Eingang wird die Spannung ueber die Diode in den OP geleitet, um den ADC Eingang zu schuetzen.



DC-Offset

Da der ADC Eingang keine negative Spannungen vertraegt, Wird das Signal um einen DC-Offset hochgehebt.

Title: Schema		espros photonics AG	espros photonics AG
Drawn by: Baris	Date: 19.06.2020	St. Gallerstrasse 135	
Number: 69	Revision: V1.1	7320 Sargans	
File: C:\Users\raj\Desktop\PowerMeter\CircuitForPowermeter.SchDoc		Switzerland	