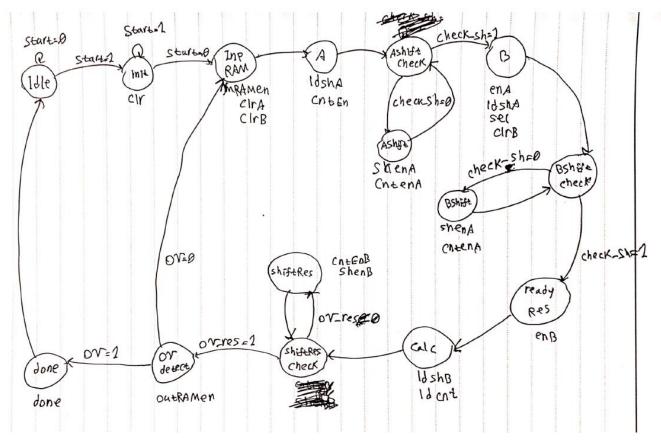
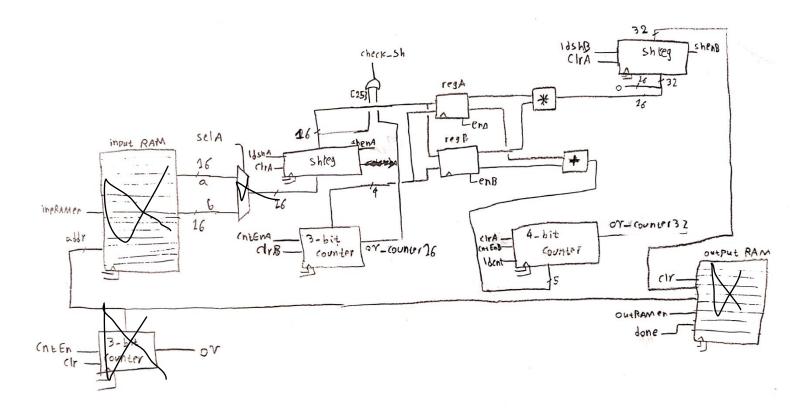
سپهر جمالي ۸۱۰۱۰۱۴۰۰

## محمد مهدی صمدی ۸۱۰۱۰۱۴۶۵



کنترلر به صورت moore طراحی شده. در استیت های idle و init پالس استارت دیده میشود. در استیت های inpRam و ovDetect به ترتیب خواندن و نوشتن رم ها صورت میگیرد. از استیت A تا shiftResCheck محاسبات مربوط به ضرب انجام میشود به طوریکه عدد اول از مموری پردازش شده و سپس به سراغ عدد دوم می رویم و سپس به محاسبه خروجی میپردازیم. سه جفت استیت مربوط به شیفت مربوط به به سراغ عدد دوم می رویم و مپس به محاسبه خروجی میپردازیم. سه جفت استیت مربوط به شیفت مربوط به آنها میباشد. در نهایت در استیت done نوشتن در مموری خروجی تکمیل شده.



دو عدد a و d را از مموری ورودی میخوانیم. ابتدا برای a و بعد از آن برای d بیت های مفید را به کمک register بدست میاوریم و با counter تعداد صفر ها را ذخیره میکنیم. در واقع counter زمانی متوقف میشود که اولین ۱ را ببینیم یا نهایتا تا هشت بیت صفر بشمریم که در این حالت خروجی بدون خطا تولید میشود. برای خروجی نهایی از shift register بیتی استفاده میکنیم. به طوریکه شونزده بیت مفید به همراه ۱۶ بیت صفر را در سمت چپ قرار میدهیم و در shift register لود میکنیم. سپس به ازای تعداد صفری که برای رسیدن به چپ ترین ۱ اعداد a و d بدست میاوریم در counter لود میکنیم و تا موقعی که به که نرسیده عدد نهایی را شیفت چپ میکنیم. در واقع با این روش به ازای مکمل تعداد صفری که در چپ اعداد قرار داشت در راست عدد نهایی قرار میدهیم. در نهایت خروجی را در مموری خروجی مینویسیم.

data input.txt	data output.txt

1010011010101001	17818000

data	_inputA.txt	(py file)	data	outputA.txt
------	-------------	-----------	------	-------------

1111000101000101	08a63000
<b>+</b> + + + + + + + + + + + + + + + + + +	0040000