

Să se calculeze perioadele de timp a semnalului de la ieșire. Se vor neglija timpii de întârziere pe porti-Ridicarea diagramelor de timp

Unde $V_{H}=3.5V$ si $V_{L}=0.2V$, $T_{1}=T_{2}=T_{3}=10\mu S$, $V_{t}=1.5v$; $R=0.3K\Omega$; C=3nF



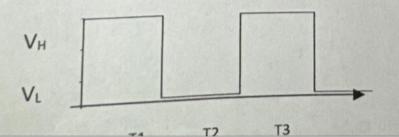
D1. Tranzistorul bipolar:

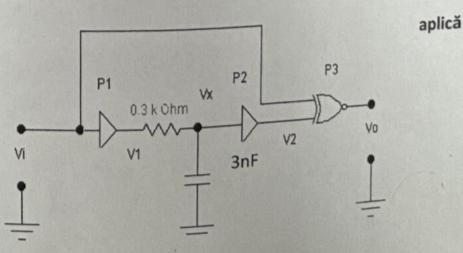
- a) descrierea regimurilor de funcţionare ale tranzistorului bipolar cu prezentarea principalelor caracteristici,
- b) Se da circuitul din fig alăturată. Se cere să se determine regimul de funţionare, curenţii lc, l_B, l_E, şi potenţialele din punctele:V_C V_B,V_E.De mentionat că β=100.(fig1

D2.. Poarta fundamentalaTTL:

- a) Functionare pentru Vintrare=0,2v; respectiv 3,5v;
- b) Timpul de propagare, definirea urmatorilor timpi:TpHL, TpLH, TtHL, TtLH;
- c)pentru Cp=50nF,Rh=400Ωsi Rl=200Ωsa se determine valoric acesti timpi.

D3 Se dă circuitul din figura de mai jos la intrarea căruia se semnalul din figură., se cere:





Vcc=+10V

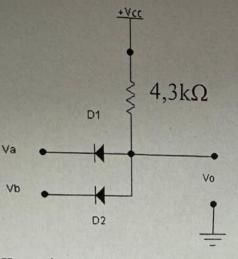
1.5 k Ohm

100 Ohm

Vee=0V

100 k Ohm

Vbb=+5V



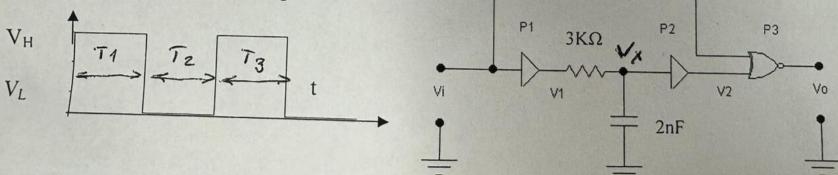
A1 Circuite logice cu diode: poarta SI a) funcționare; b) dimensionarea circuitului; c) fie un circuit logic SI(din fig.) cu diode cu două intrări. Se cere să se determine valorile exacte ale tensiunii de la ieșirepentru următoarele trei cazuri:

1. $V_A = V_B = V_H = 5v$, 2. $V_A = V_B = V_L = 0v$, 3. $V_A = V_H = 5v$, $V_B = V_L = 0v$, Unde. $V_{cc} = 10v$, $V_H = 5v$, $V_L = 0v$, $R_A = 4,3k\Omega$, $Rd = 40\Omega$, $V_T = 0,65v$, $Ri = \infty$ (Ii= 0)

A2 Tranzistorul bipolar

a)funcționare; b)descrierea regimurilor de funcționare cu prezentarea principalelor caracteristici,

A3 Se dă circuitul din figura de mai jos la intrarea căruia se aplică semnalul din figură., se cere:



- a) Ridicarea diagramelor de timp în punctele Vi, V1, Vx, V2 și Vo;
- b) Să se calculeze perioadele de timp a semnalului de la ieşire. Se vor neglija timpii de întârziere pe porți. Unde V_H =3,5V si V_L =0,2V, T1=T2=T3= 20μ S. Tensiunea de prag a circuitelotVt=1,5v