

СОДЕРЖАНИЕ

ВВЕДЕНИЕ	3
1 РАЗРАБОТКА СТРУКТУРЫ МИКРО-ЭВМ	5
1.1 Функциональный состав микро-ЭВМ	5
1.2 Разработка системы команд	7
1.3 Взаимодействие блоков микро-ЭВМ при выполнении программ	8
2 РАЗРАБОТКА ОСНОВНЫХ УСТРОЙСТВ МИКРО-ЭВМ	9
2.1 Блок памяти	9
2.2 Блок стек-памяти.	10
2.3 Блок регистров общего назначения	10
2.4 Арифметико-логическое устройство	11
2.5 Организация кэш-памяти процессора	12
2.6 Управляющий блок. CPU	12
3 ФУНКЦИОНАЛЬНОЕ МОДЕЛИРОВАНИЕ	14
3.1 Функциональное моделирование блоков стека и РОН	14
3.2 Функциональное моделирование блока памяти	15
3.3 Функциональное моделирование АЛУ	15
3.4 Моделирование общей схемы	16
ЗАКЛЮЧЕНИЕ	22