СОДЕРЖАНИЕ

[ВВЕДЕНИЕ 3](#_Toc514717791)

[1 РАЗРАБОТКА СТРУКТУРЫ МИКРО-ЭВМ 5](#_Toc514717792)

[1.1 Функциональный состав микро-ЭВМ 5](#_Toc514717793)

[1.2 Разработка системы команд 7](#_Toc514717794)

[1.3 Взаимодействие блоков микро-ЭВМ при выполнении программ 8](#_Toc514717795)

[2 РАЗРАБОТКА ОСНОВНЫХ УСТРОЙСТВ МИКРО-ЭВМ 9](#_Toc514717796)

[2.1 Блок памяти 9](#_Toc514717797)

[2.2 Блок стек-памяти. 10](#_Toc514717799)

2.3 Блок регистров общего назначения 10

[2.4 Арифметико-логическое устройство 11](#_Toc514717800)

2.5 Организация кэш-памяти процессора 12

2.6 Управляющий блок. CPU 12

[3 ФУНКЦИОНАЛЬНОЕ МОДЕЛИРОВАНИЕ 14](#_Toc514717801)

[3.1 Функциональное моделирование блоков стека и РОН 14](#_Toc514717802)

[3.2 Функциональное моделирование блока памяти 15](#_Toc514717803)

[3.3 Функциональное моделирование АЛУ 15](#_Toc514717804)

[3.4 Моделирование общей схемы 16](#_Toc514717805)

[ЗАКЛЮЧЕНИЕ 22](#_Toc514717806)