

Как стать программистом

Бесплатная книга о программировании для начинающих и бывалых.

Получить >>>

Подписаться:





Главная Ассемблер Микроконтроллеры Инструкции Intel Дневник



Микроконтроллеры для ЧАЙНИКОВ <u>Изучать БЕСПЛАТНО</u>

<u>14.09.2020 г.</u>

Добавлена статья Уменьшение энергопотребления.

05.09.2020 г.

Добавлены видео и статья Самое простое устройство на микроконтроллере.

21.08.2020 г.

Добавлены видео и статья <u>Инструкция СLI</u>.

19.06.2020 г.

Добавлена статья Выводы ATtiny13A.

19.05.2020 г.

Добавлена статья <u>Регистр PRR</u>.

Инструкция RCL



Что такое JavaScript

Если вы интересуетесь программированием вообще, и сайтостроением в частности, то вы наверняка слышали слово JavaScript. И, если вы до сих пор не узнали толком, что же это такое, то пришло время сделать это. Подробнее...

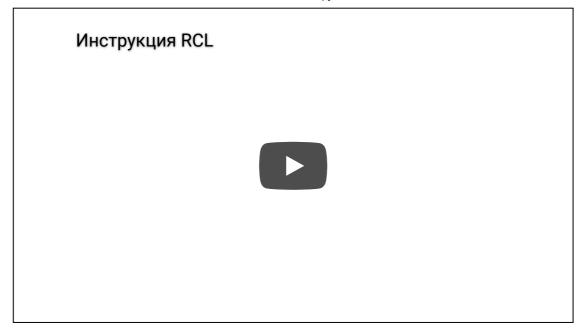
Команда RCL в Ассемблере выполняет циклический сдвиг влево через перенос. Синтаксис:

RCL ЧИСЛО, СДВИГ

Циклический сдвиг битов выполняется по следующим правилам:

- 1. Самый левый бит (старший разряд) записывается во флаг СБ
- 2. Все биты сдвигаются влево
- 3. Значение флага СF записывается в самый правый бит (бит 0)

Количество сдвигов (ротаций) - количество битов, на которое выполняется сдвиг, указывается во втором операнде (СДВИГ).



СДВИГ может быть один из следующих:

- Регистр CL
- Непосредственное значение (например, число) (ІММ)

ЧИСЛО может быть один из следующих:

- Область памяти (МЕМ)
- Регистр общего назначения (REG)

С учётом ограничений, которые были описаны выше, комбинации ЧИСЛО-СДВИГ могут быть следующими:

MEM, IMM MEM, CL REG, IMM REG, CL

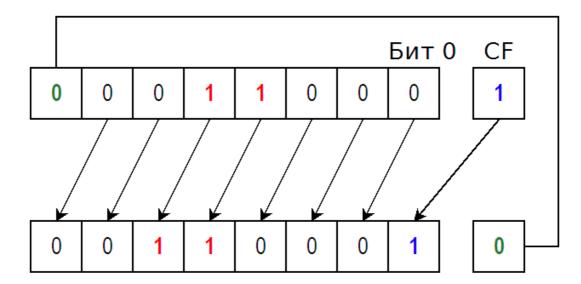
Если СДВИГ больше единицы, то ассемблер генерирует несколько команд RCL xx, 1, потому что 8086 имеет машинный код только для этой команды (тот же принцип работы используют все команды сдвига/ротации).

Значение флага СF зависит от результата. Флаг ОF равен 0, если первый операнд сохраняет первоначальный знак (+ или -). Остальные флаги не изменяются.

Ротация влево

Теперь попробую объяснить, как выполняется ротация влево через перенос, что называется, "на пальцах" (см. рис.).

RCL - циклический сдвиг влево



После выполнения сдвига влево

Здесь мы сдвигаем циклически влево все биты некоего регистра один раз (на один разряд). Старший бит регистра, в котором находится ноль, перемещается во флаг СF, остальные биты просто смещаются влево на один разряд. Значение флага СF, которое было ДО выполнения сдвига, записывается в самый младший разряд (в бит 0).

То есть до выполнения команды RCL в регистре у нас было двоичное число 00011000, а флаг CF был установлен (равен 1). После выполнения команды в регистре число 00110001, и флаг CF сброшен.

Таким образом, флаг СF используется как будто бы регистр имеет дополнительный разряд.

Пример на ассемблере:

```
.model tiny
.code
ORG 100h

start:

STC ;Теперь CF = 1
MOV AL, 00011000b ;AL = 00011000

RCL AL, 1 ;AL = 00110001, CF = 0

RET ;Выйти из программы
END start
```

Напоследок, как всегда, о происхождении аббревиатуры RCL.

RCR - это Rotate Carry Reft (ротация влево через перенос).

Подписаться на канал в YouTube

Вступить в группу "Основы программирования"

Подписаться на рассылки по программированию



Первые шаги в программирование

Главный вопрос начинающего программиста — с чего начать? Вроде бы есть желание, но иногда «не знаешь, как начать думать, чтобы до такого додуматься». У человека, который никогда не имел дело с информационными технологиями, даже простые вопросы могут вызвать большие трудности и отнять много времени на решение. Подробнее...

Инфо-MACTEP [®]
Все права защищены [©]
е-mail: mail@info-master.su
Главная
Карта
Контакты





