

## Операционные системы

Лекция 6 Виртуальная память



## Организация памяти

Регистры процессора

Кэш процессора

Оперативная память

Жесткий диск



#### Виртуальная память

Виртуальная память – организация памяти, которая позволяет процессу адресовать пространство памяти намного большее, чем имеется в системе.

#### Основная проблема

Процесс работает с виртуальными адресами V, а процессор с реальными R. Необходимо уметь быстро преобразовывать V в R.

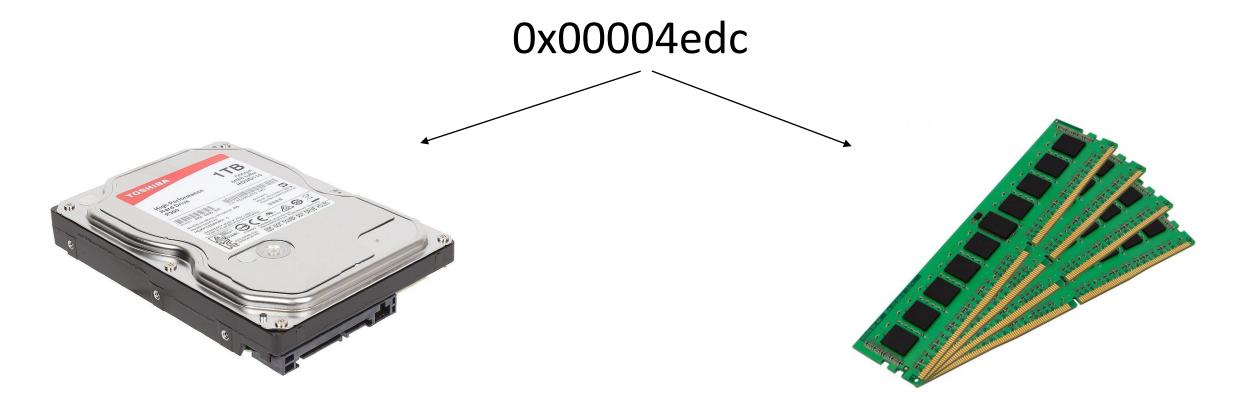
Принципы организации

СТРАНИЧНАЯ – все блоки одинаковые по размеру

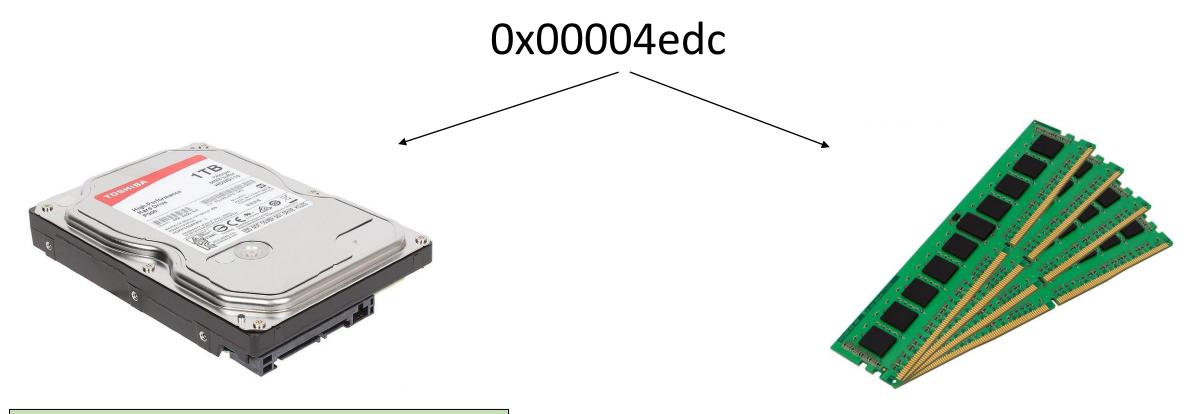
СЕГМЕНТНАЯ – все блоки разные по размеру

СЕГМЕНТНО-СТРАНИЧНАЯ — все сегменты разные по размеру, но состоят из целого числа одинаковых блоков



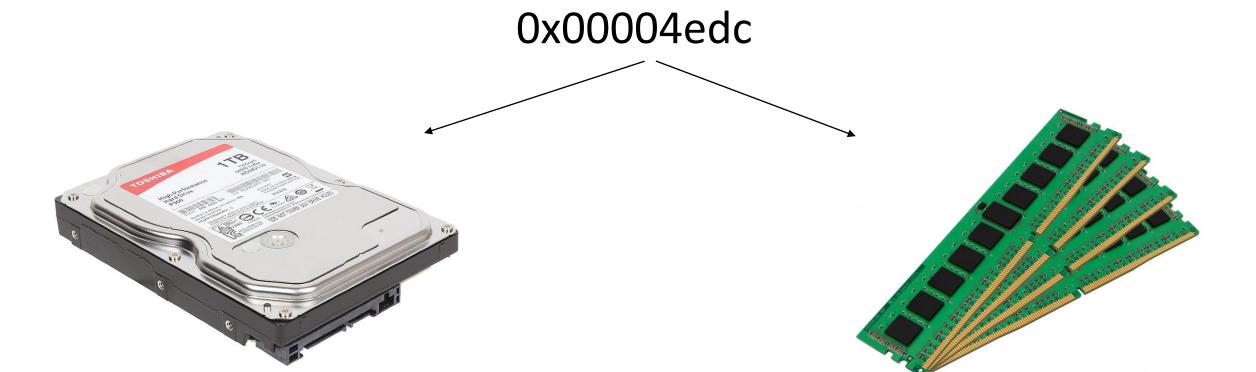






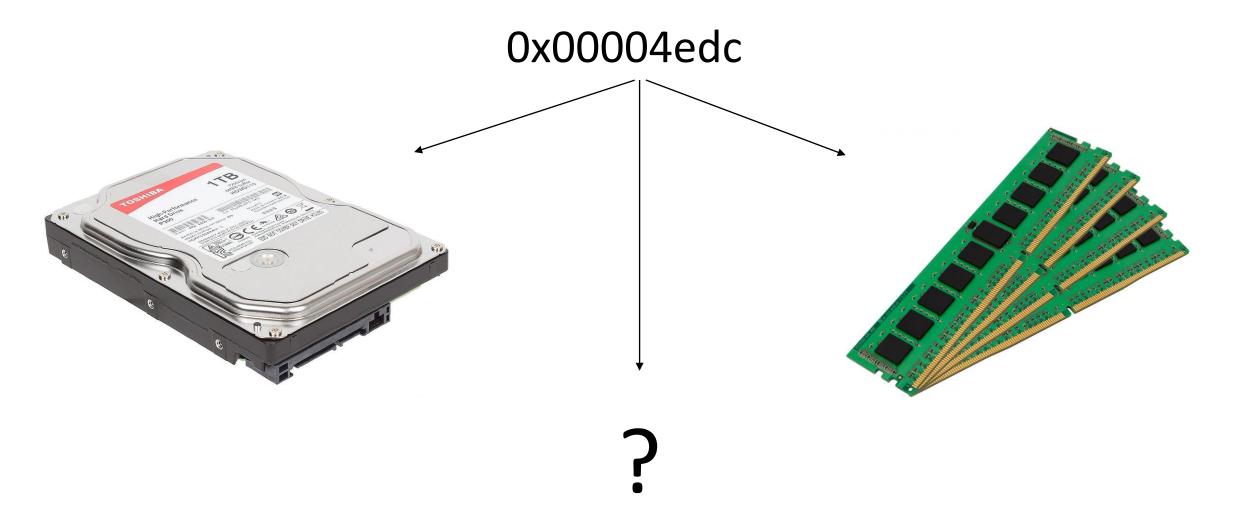
Если это реальные адреса жесткого диска, то тогда зачем нужна оперативная память?





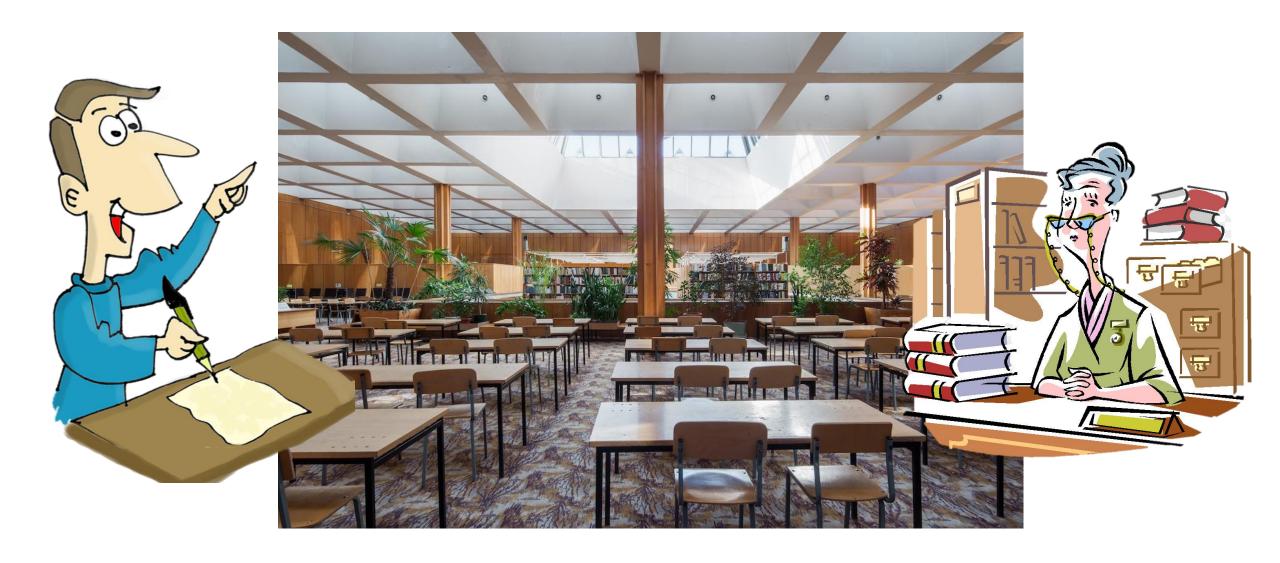
Если это реальные адреса жесткого диска, то тогда зачем нужна оперативная память? Если это реальные адреса в оперативной памяти, то как тогда организовать одновременную работу двух процессов?





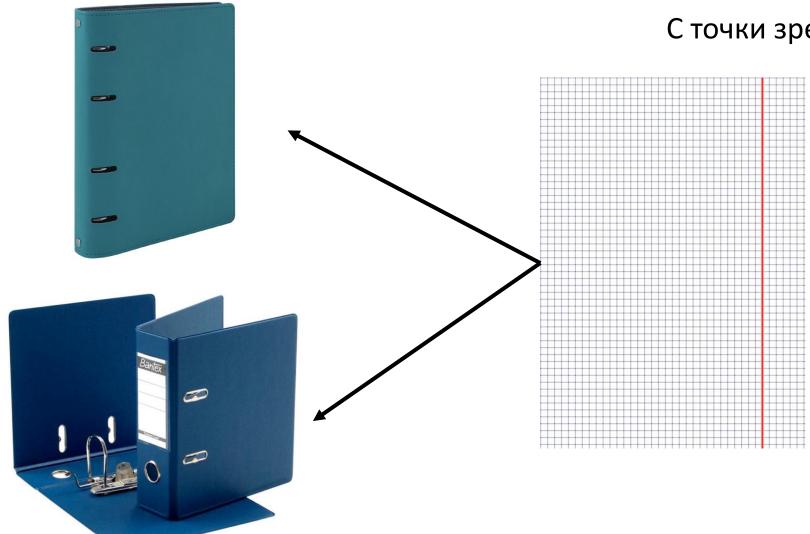


## Пример - библиотека





## Пример - библиотека



С точки зрения библиотекаря

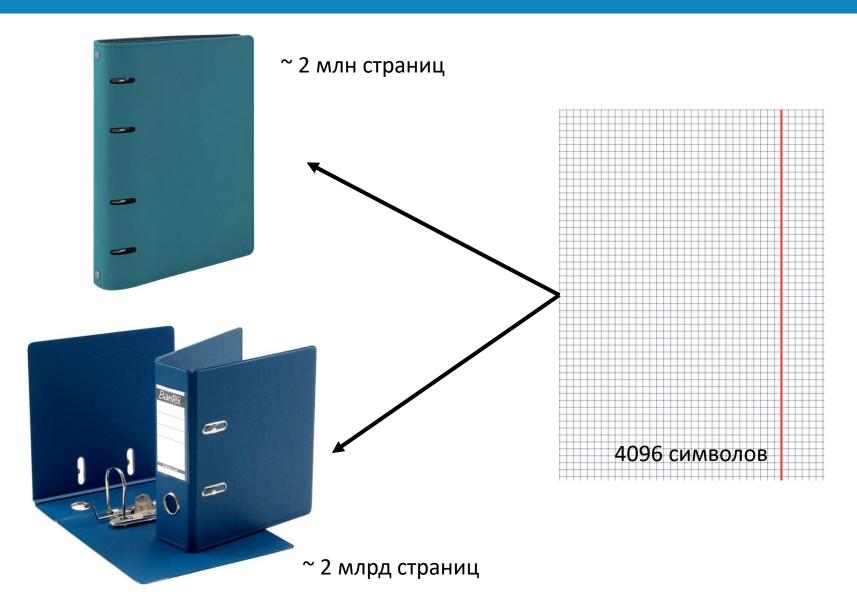












Что будет, если нужно записать 4097 символов?





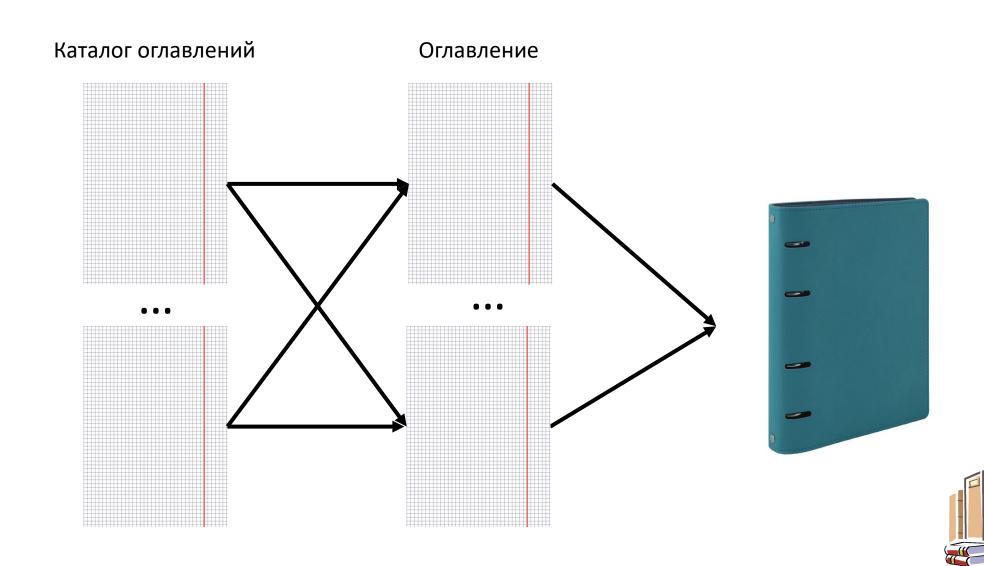


Что будет, если нужно записать 4097 символов?

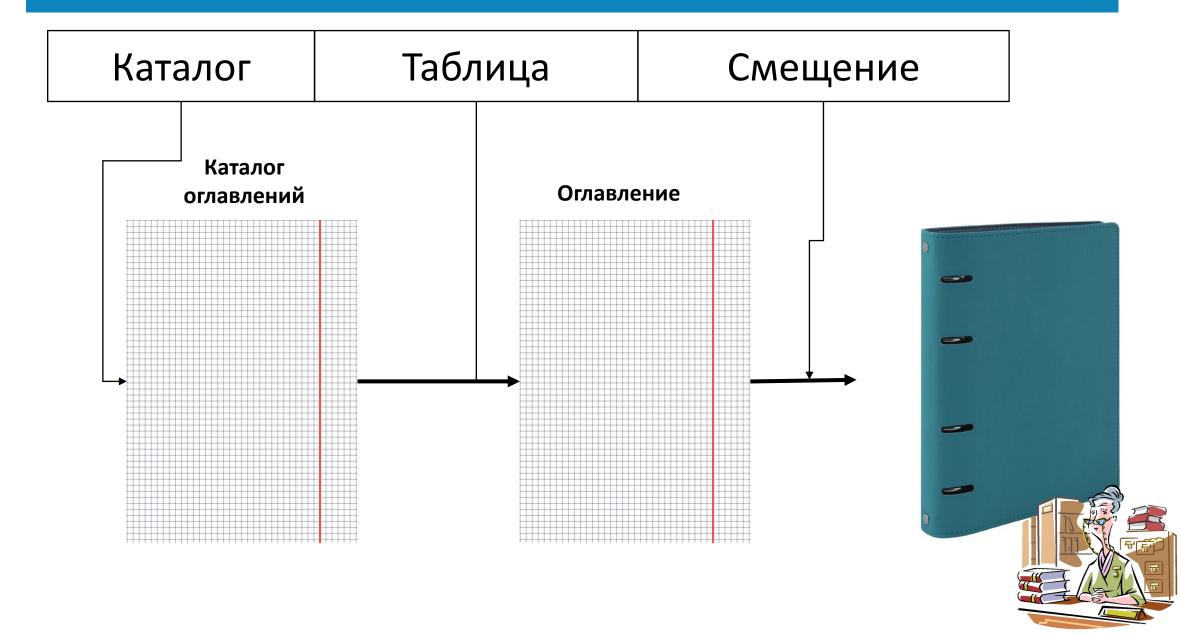
Как не запутаться?



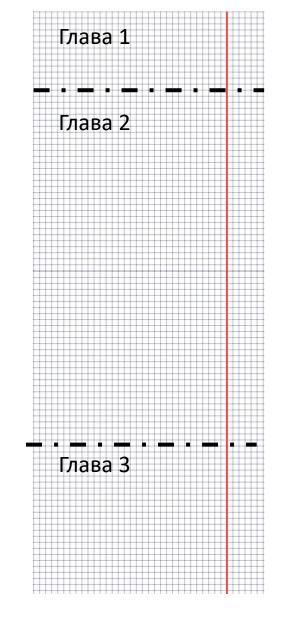








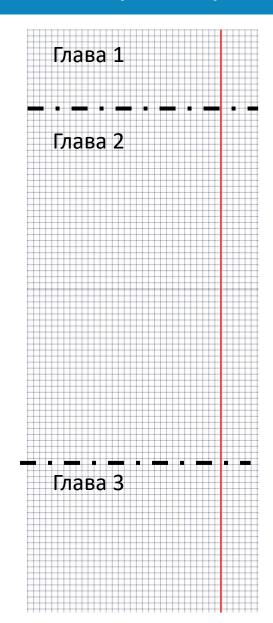




С точки зрения писателя



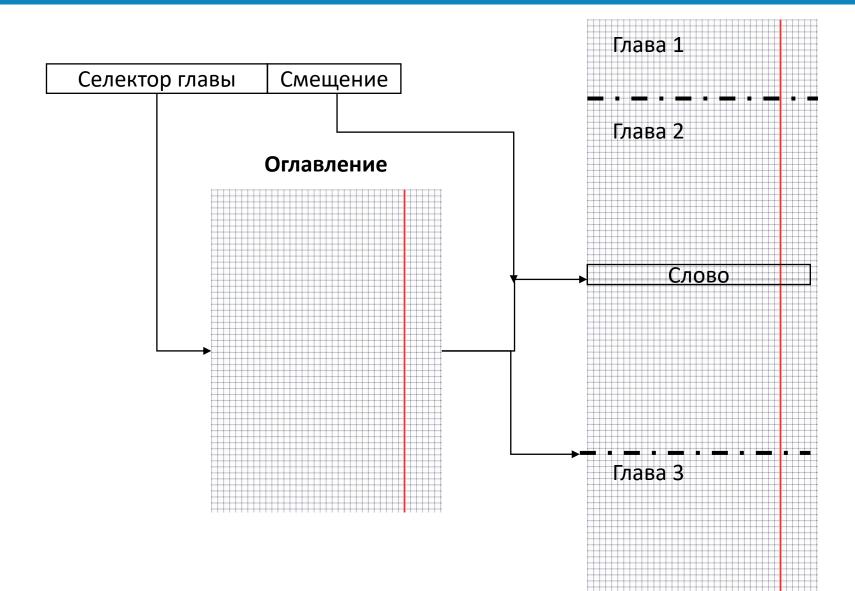




Размеры глав различаются!!!

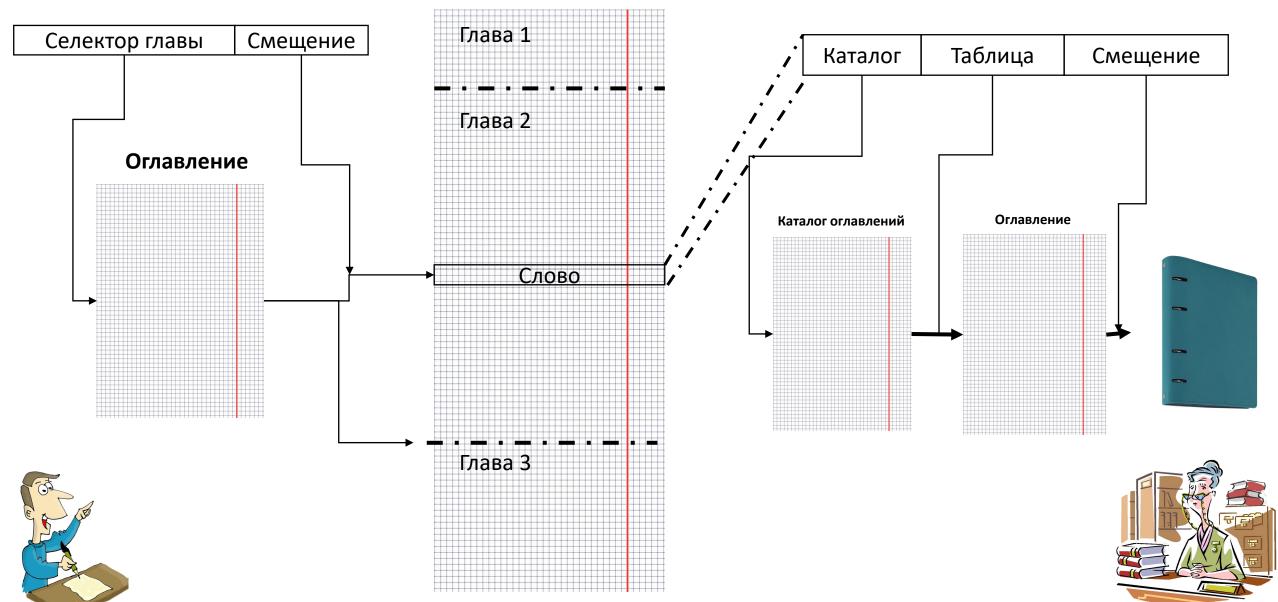




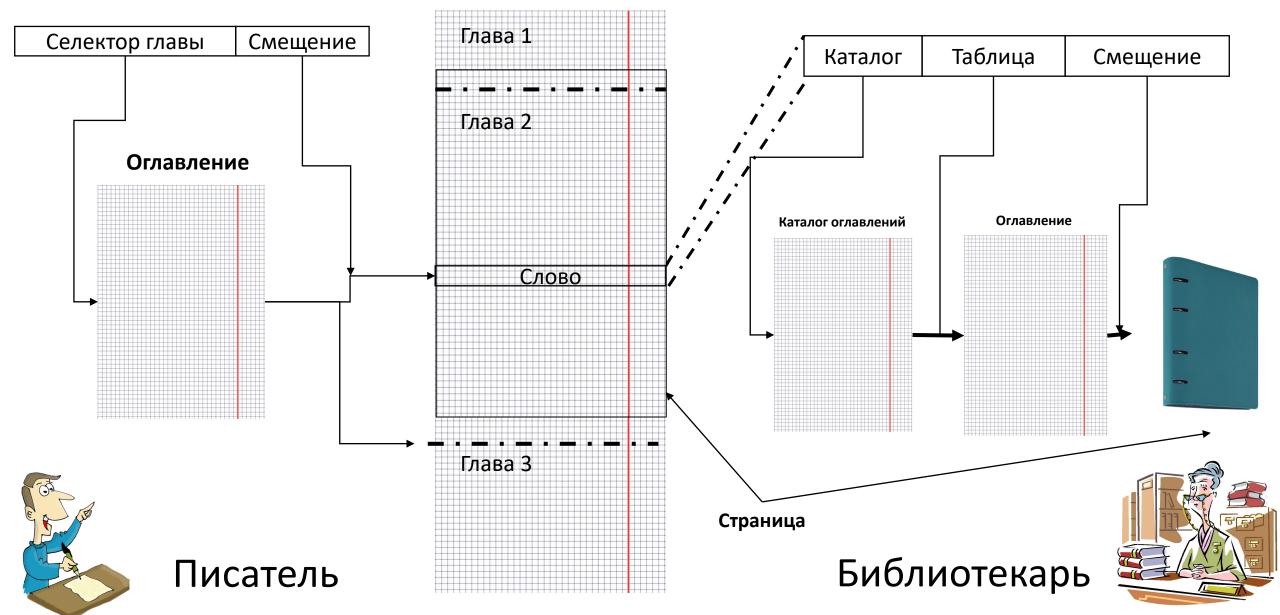


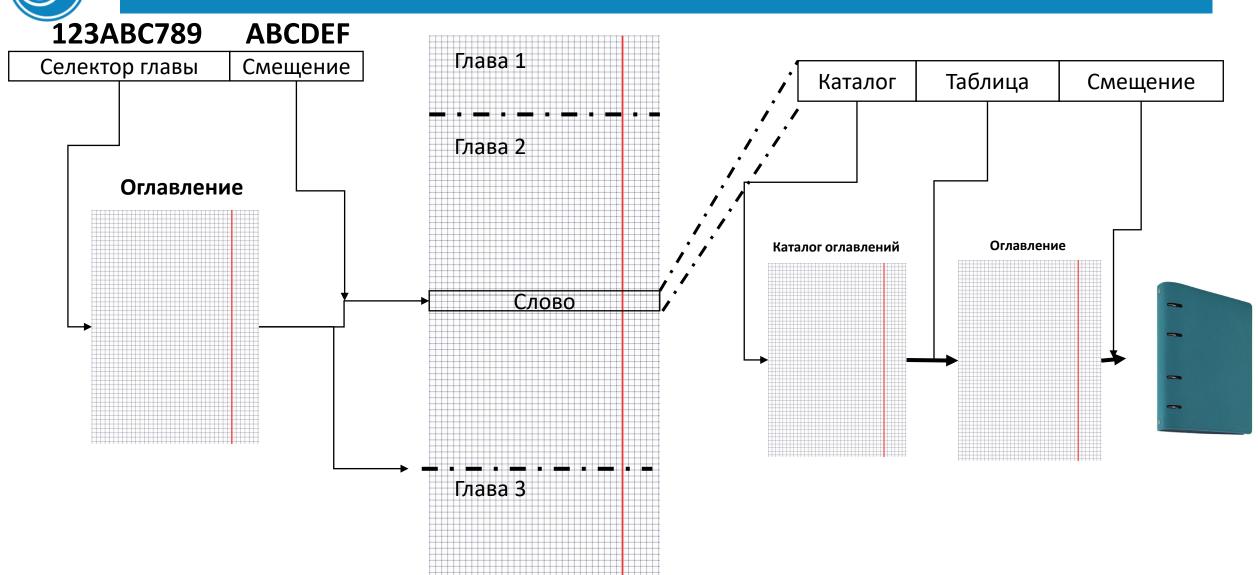


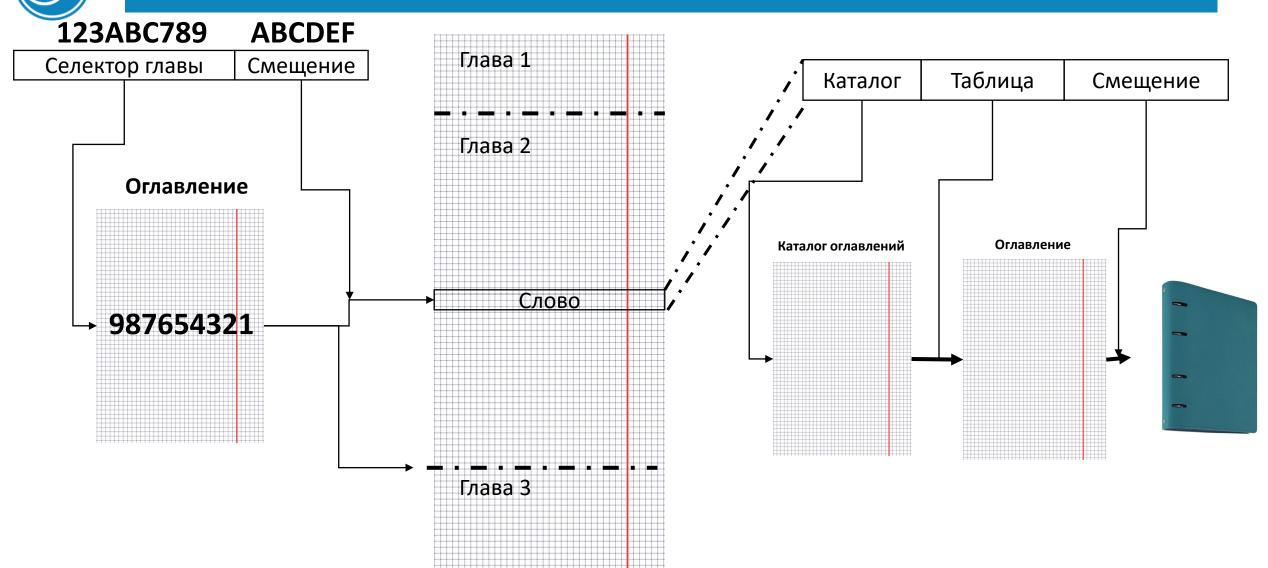


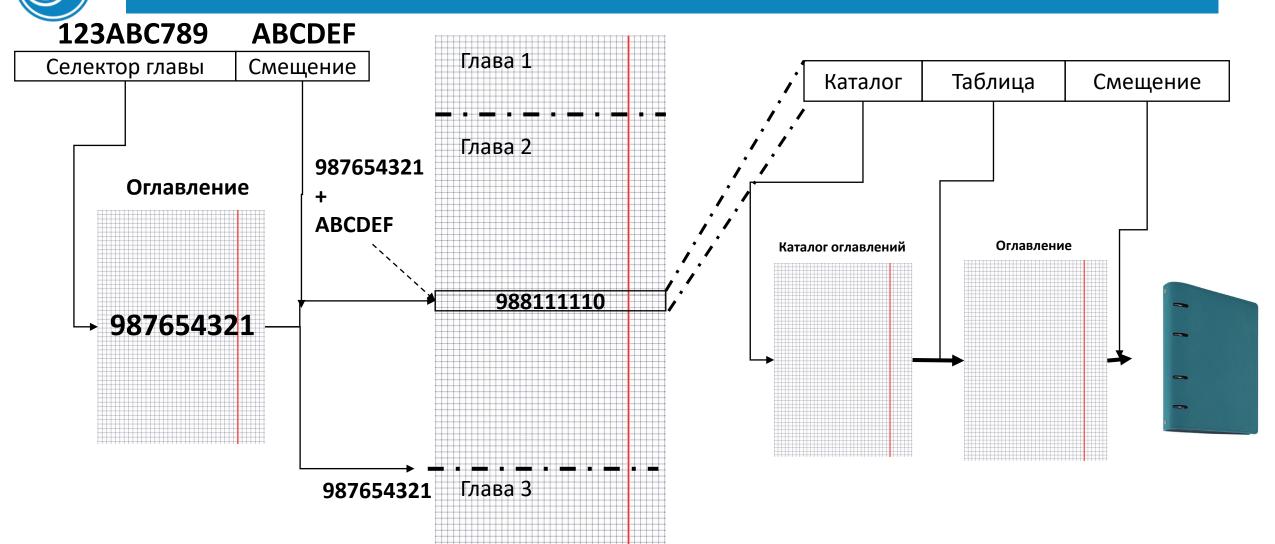


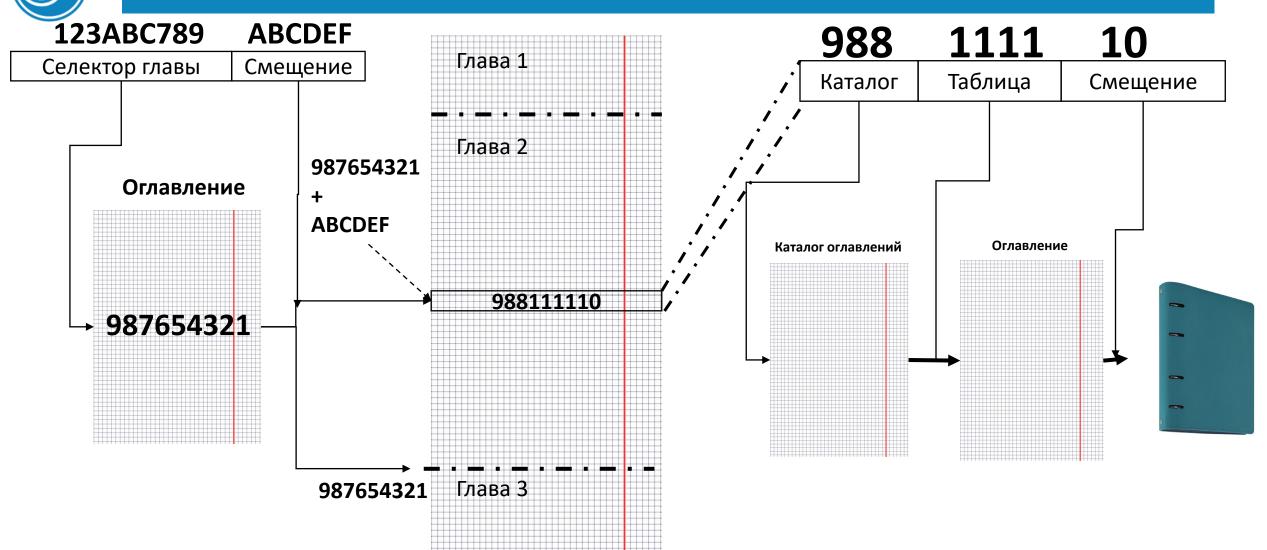


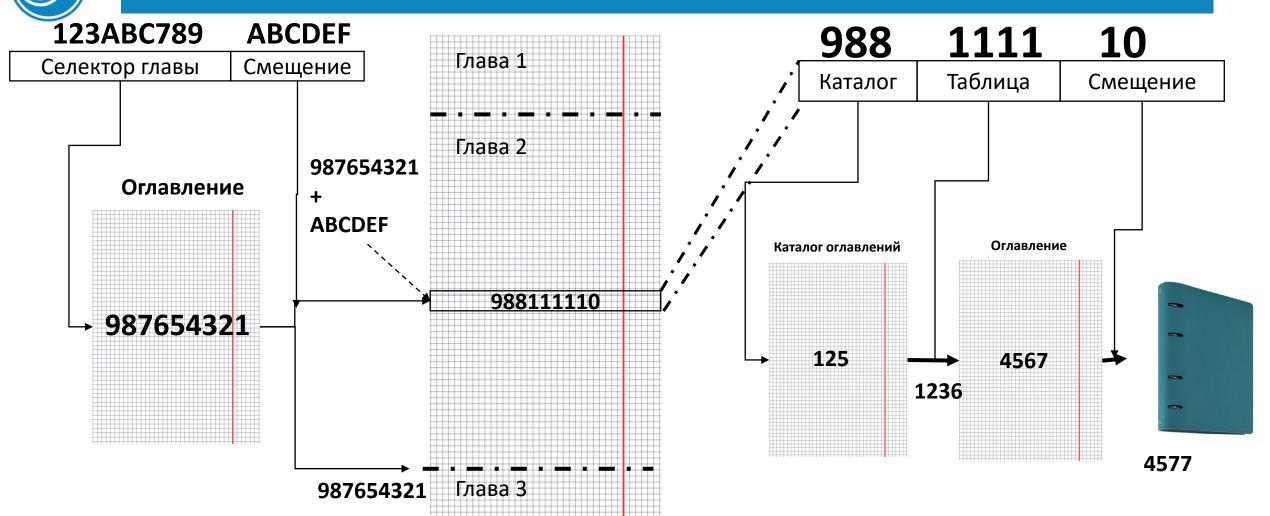




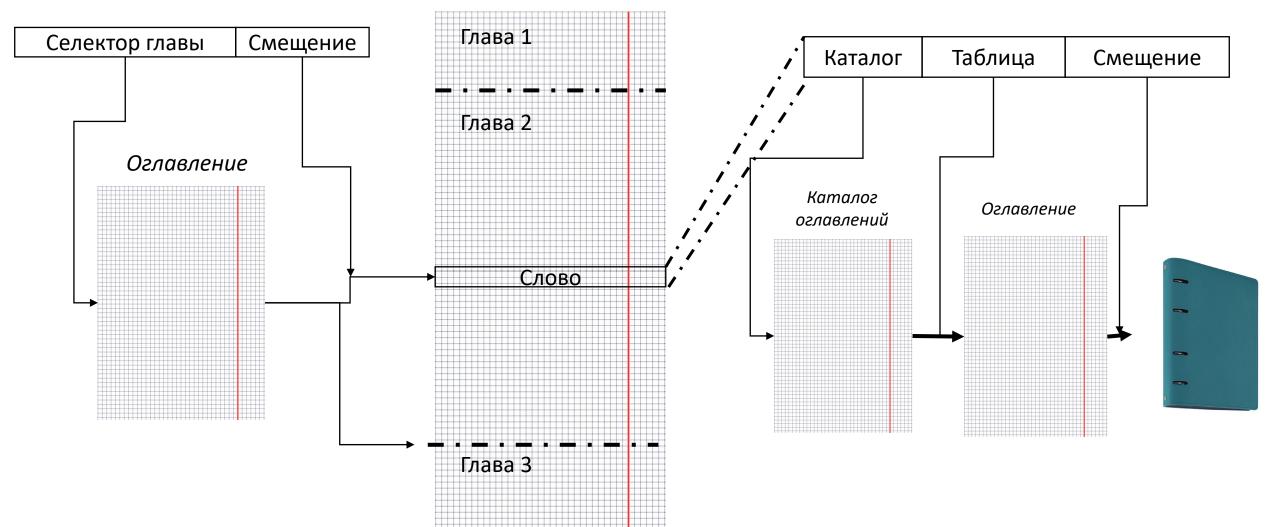






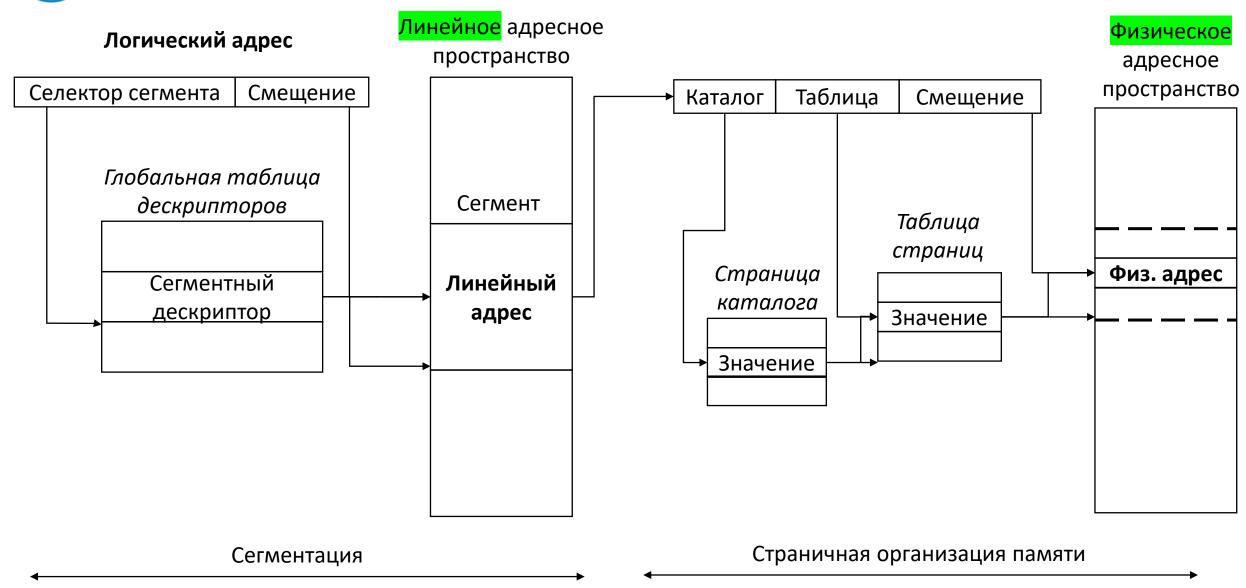






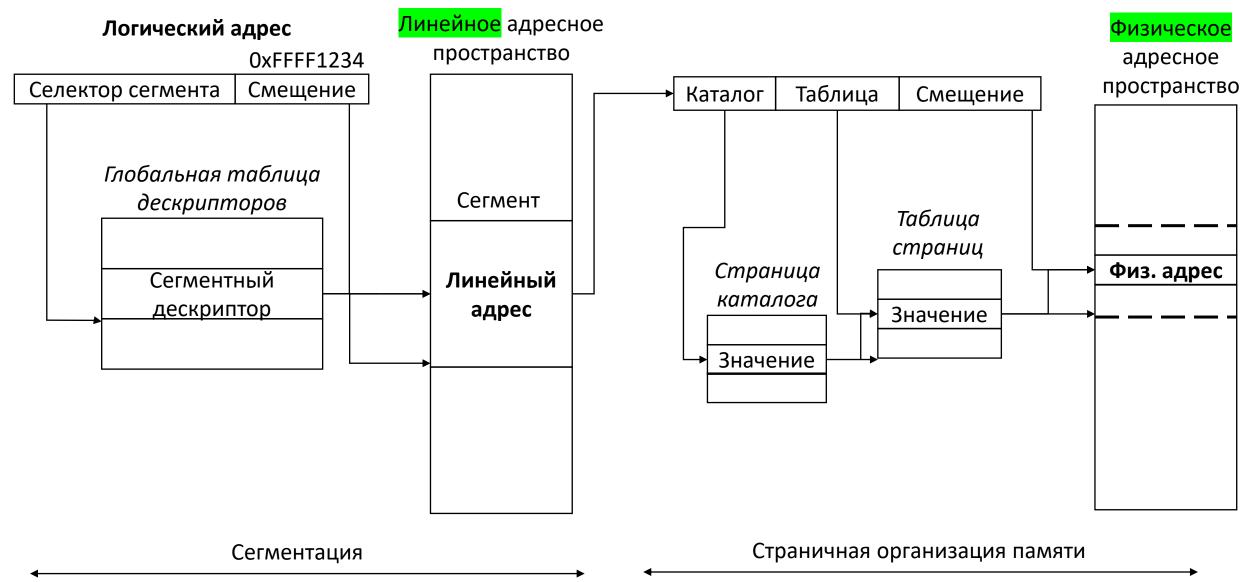


#### Устройство памяти (x86, 32 bit)

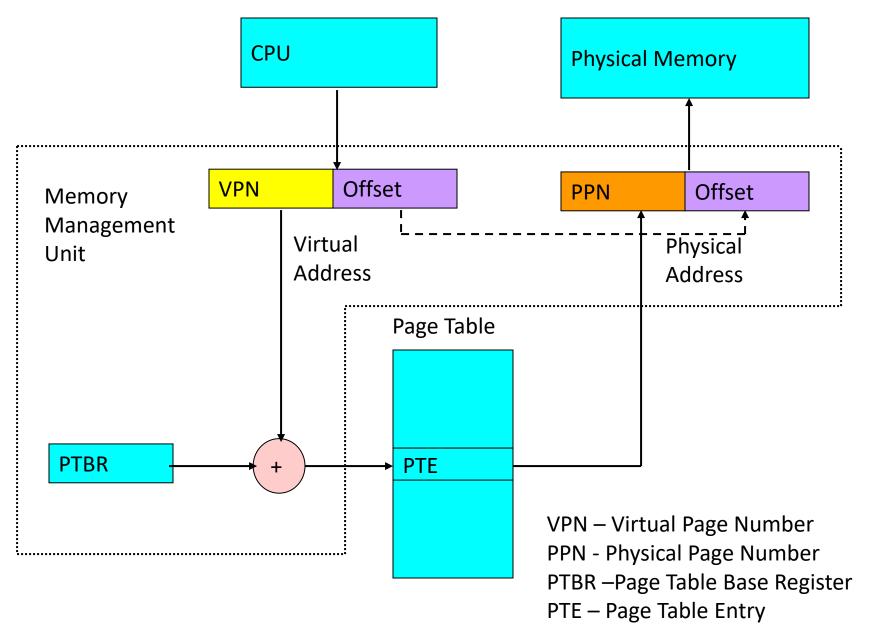




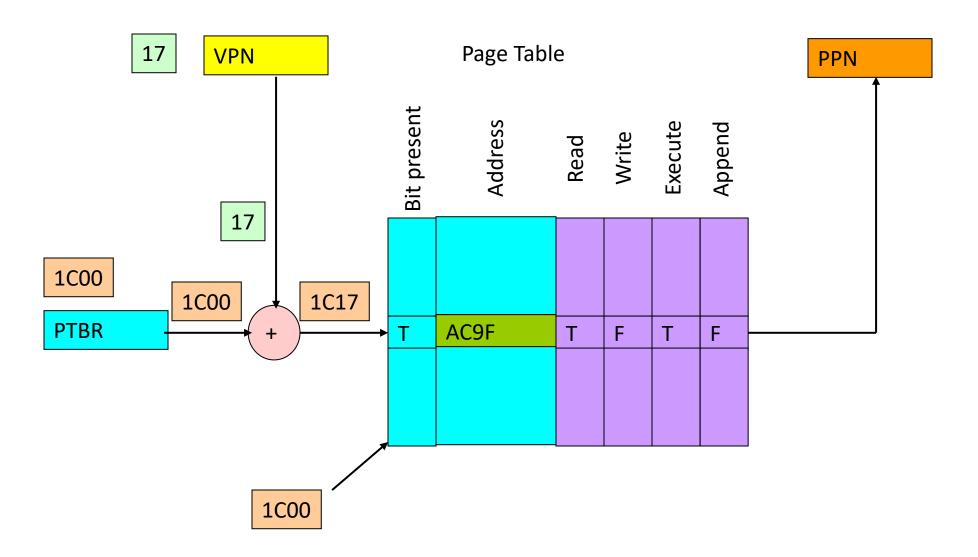
#### Устройство памяти (x86, 32 bit)



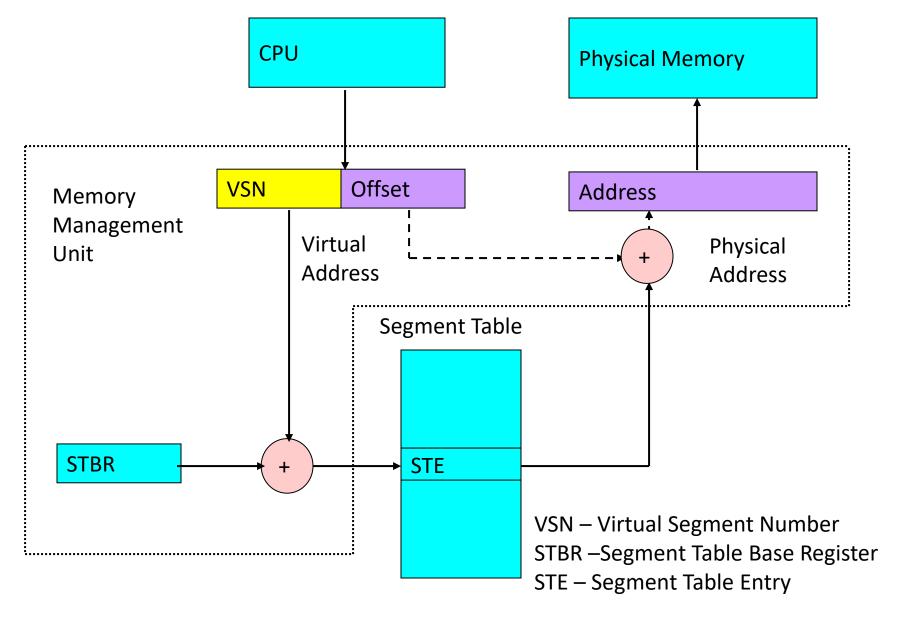
Трансляция адреса при страничной организации памяти



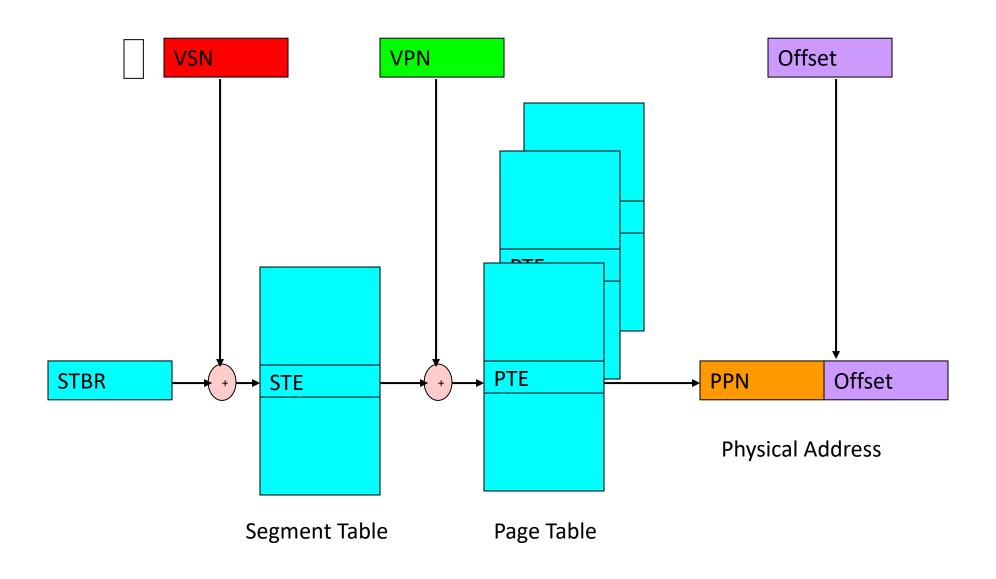
Структура Page Table



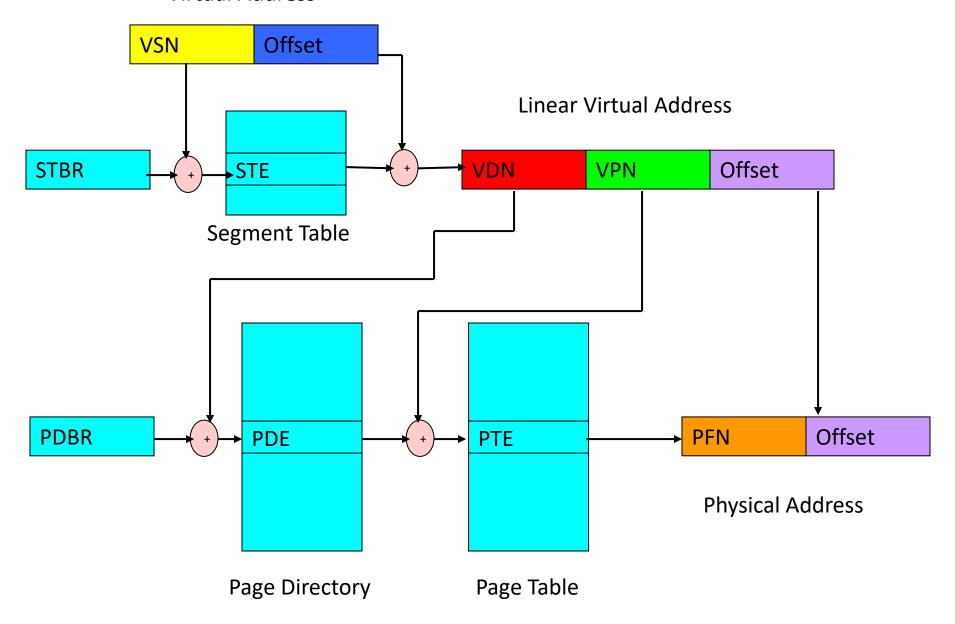
Трансляция адреса при сегментной организации памяти



#### **Virtual Address**



#### Трансляция адреса при странично-сегментной организации памяти (2) Virtual Address





#### Домашняя работа

#### Прочитать:

Карпов/Коньков – Глава 9,10,11

Ответ на вопрос присылать на почту

sergei.balabaev@mail.ru

Тема письма: ОС ДЗ

Дедлайн: 6 декабря 23:59

#### Подумать:

Представьте себе, что МИЭТ - это процессор. Кэш первого уровня находится в здании библиотеки в корпусе 607а. Измерив расстояние от МИЭТ до библиотеки и сопоставив его с реальным временем обращения к кэшу первого уровня напишите, где относительно МИЭТа располагается кэш 2го уровня, оперативная память, SSD, HDD?



#### Спасибо за внимание!

# Вопросы?

Если стесняемся, то можно сюда: @sergeybalabaev