

02.10.2024

```

// Tell the library to use 8-bit (SPI) mode (otherwise SPI is assumed)
// #define TFT_SPI_MODE 8, BIT

// The ESP32 and TFT pins used for testing are:
// #define TFT_CS 33 // Chip select control pin (library pulls permanently low)
// #define TFT_DC 35 // Data Command control pin - must use a pin in the range 0-31
// #define TFT_RST 32 // Reset pin (must connect to ground)
// #define TFT_MOSI 27 // Master Out Slave In pin
// #define TFT_MISO 19 // Master In Slave Out pin
// #define TFT_CLK 22 // Serial clock out pin
// #define TFT_D0 25 // D0 pin
// #define TFT_D1 26 // D1 pin
// #define TFT_D2 27 // D2 pin
// #define TFT_D3 28 // D3 pin
// #define TFT_D4 29 // D4 pin
// #define TFT_D5 30 // D5 pin
// #define TFT_D6 31 // D6 pin
// #define TFT_D7 32 // D7 pin
// #define TFT_D8 33 // D8 pin
// #define TFT_D9 34 // D9 pin
// #define TFT_D10 35 // D10 pin
// #define TFT_D11 36 // D11 pin
// #define TFT_D12 37 // D12 pin
// #define TFT_D13 38 // D13 pin
// #define TFT_D14 39 // D14 pin
// #define TFT_D15 40 // D15 pin
// #define TFT_D16 41 // D16 pin
// #define TFT_D17 42 // D17 pin
// #define TFT_D18 43 // D18 pin
// #define TFT_D19 44 // D19 pin
// #define TFT_D20 45 // D20 pin
// #define TFT_D21 46 // D21 pin
// #define TFT_D22 47 // D22 pin
// #define TFT_D23 48 // D23 pin
// #define TFT_D24 49 // D24 pin
// #define TFT_D25 50 // D25 pin
// #define TFT_D26 51 // D26 pin
// #define TFT_D27 52 // D27 pin
// #define TFT_D28 53 // D28 pin
// #define TFT_D29 54 // D29 pin
// #define TFT_D30 55 // D30 pin
// #define TFT_D31 56 // D31 pin

```

