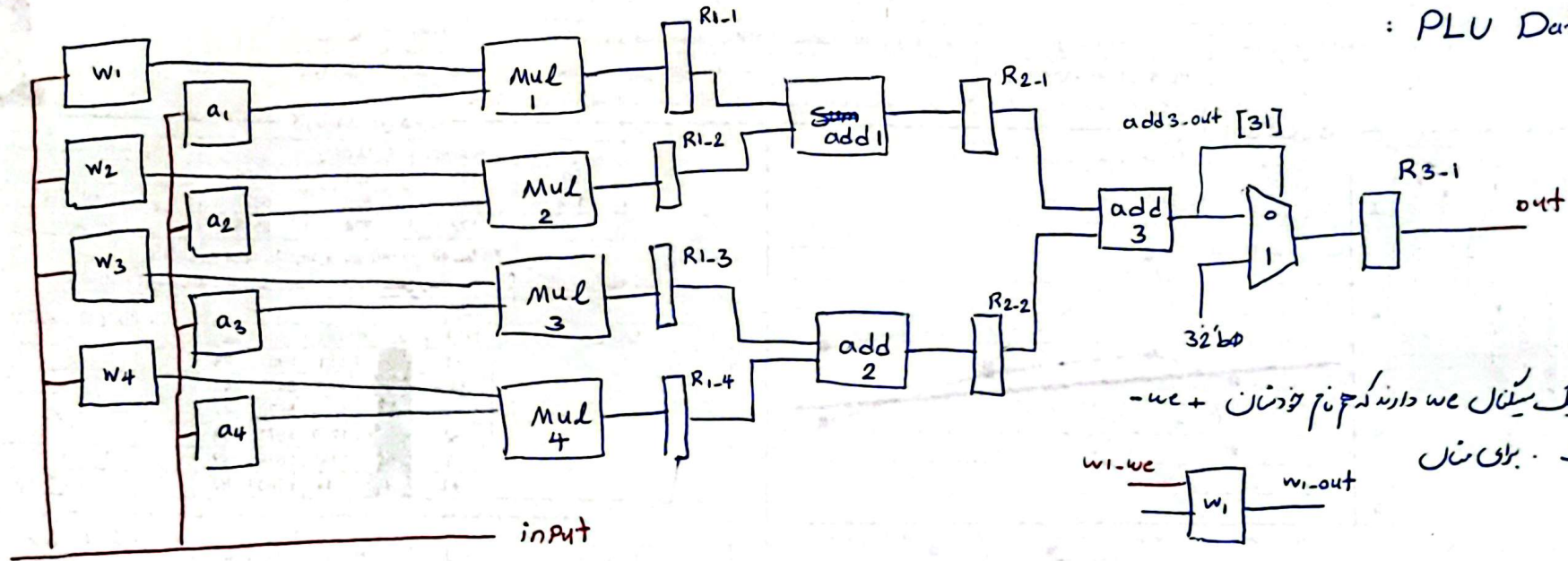
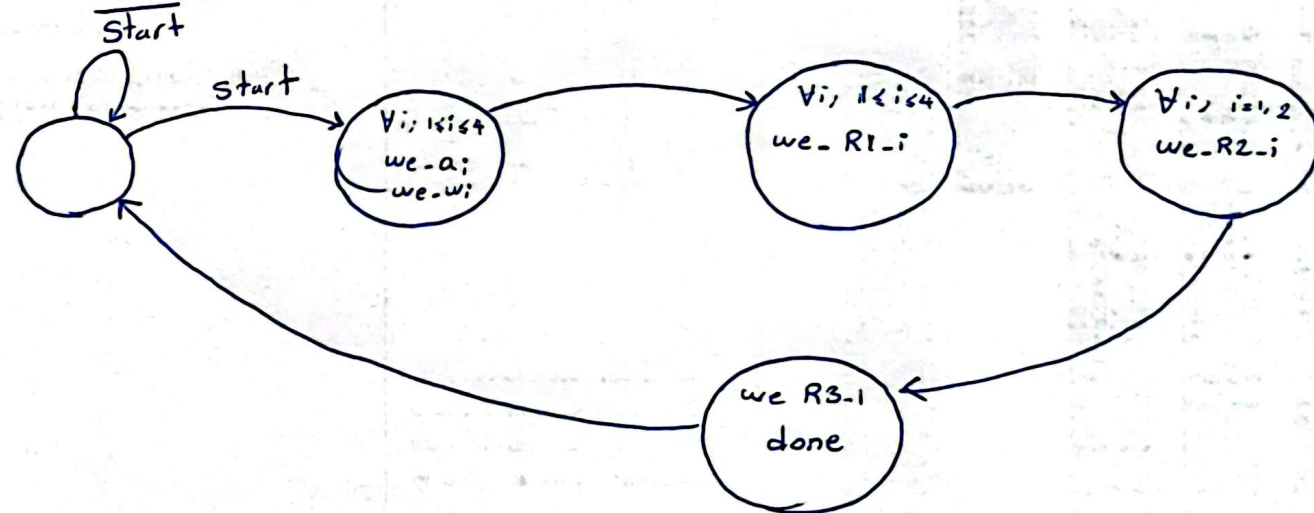


# : PLU Data Path



همه بازنه یک سیگنال we دارند که چنانم خودشان + we -  
4 است . برای من

# : PLU controller

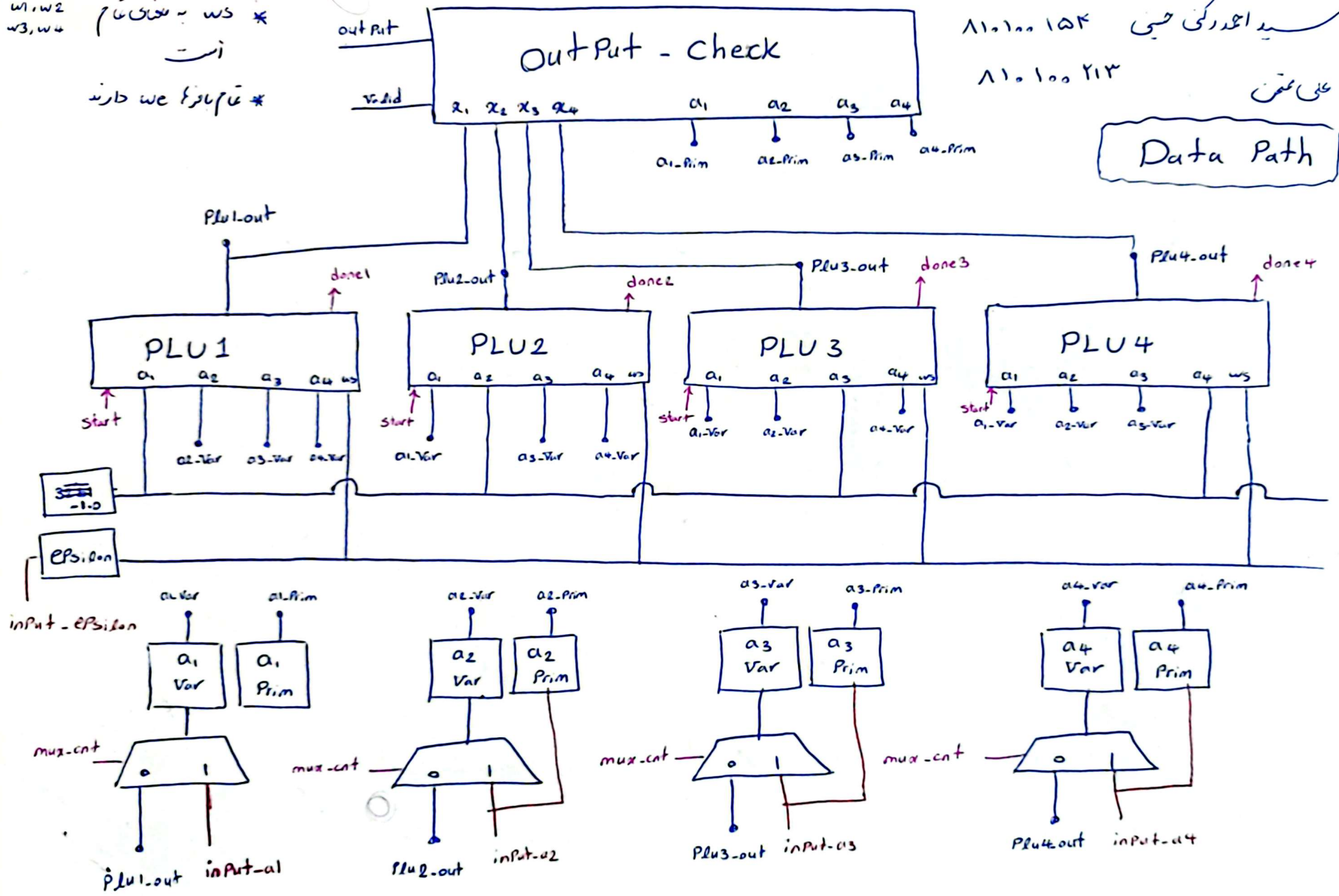


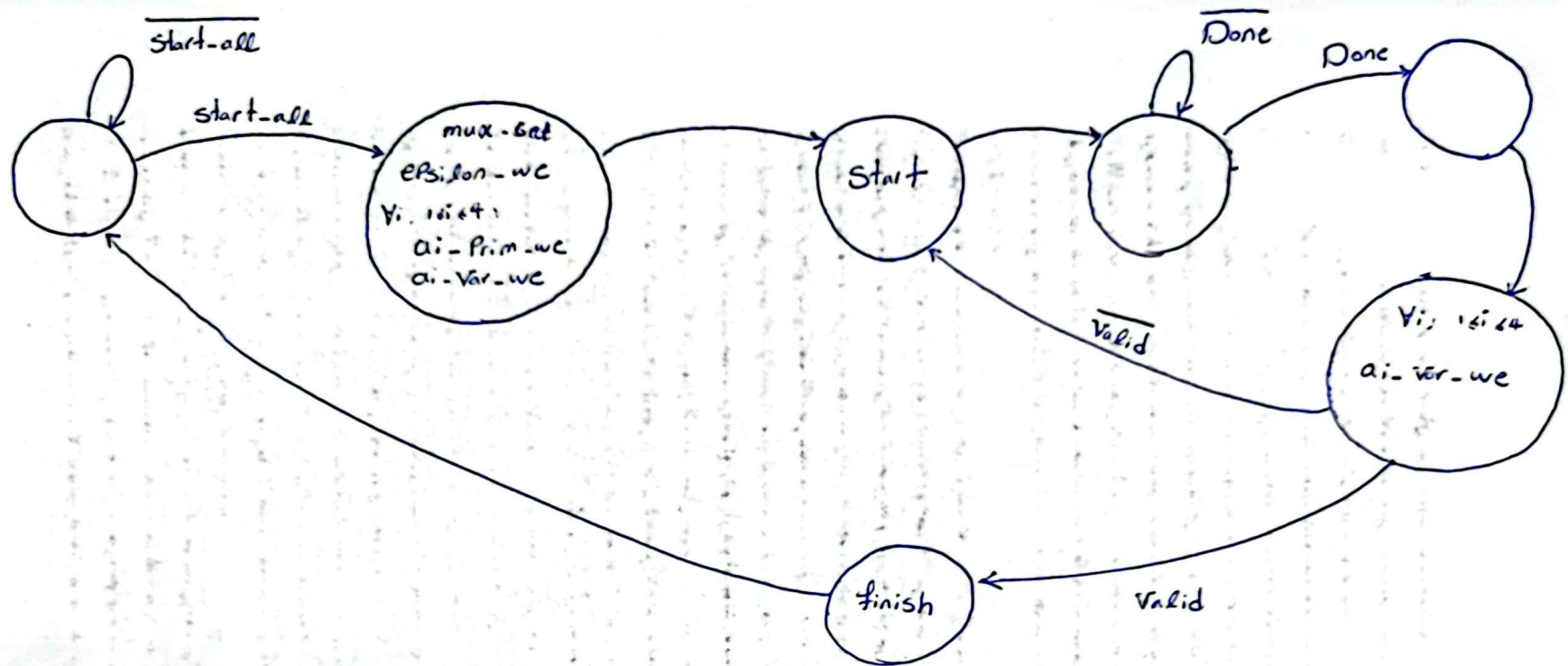
سید احمد رکنی حسینی ۸۱۰۱۰۰۱۵۴

علی معین ۸۱۰۱۰۰۲۱۳

$w_1, w_2$   
 $w_3, w_4$  \*  $w_5$  -  $w_6$  \*  
 \*  $w_7, w_8$  -  $w_9$  \*  
 \*  $w_{10}, w_{11}$  -  $w_{12}$  \*

سید احمد رکنی جی  
 ۱۱۰۱۰۰۱۵۴  
 ۱۱۰۱۰۰۲۱۳  
 علی عثمان





\* Done = done1 & done2 & done3 & done4

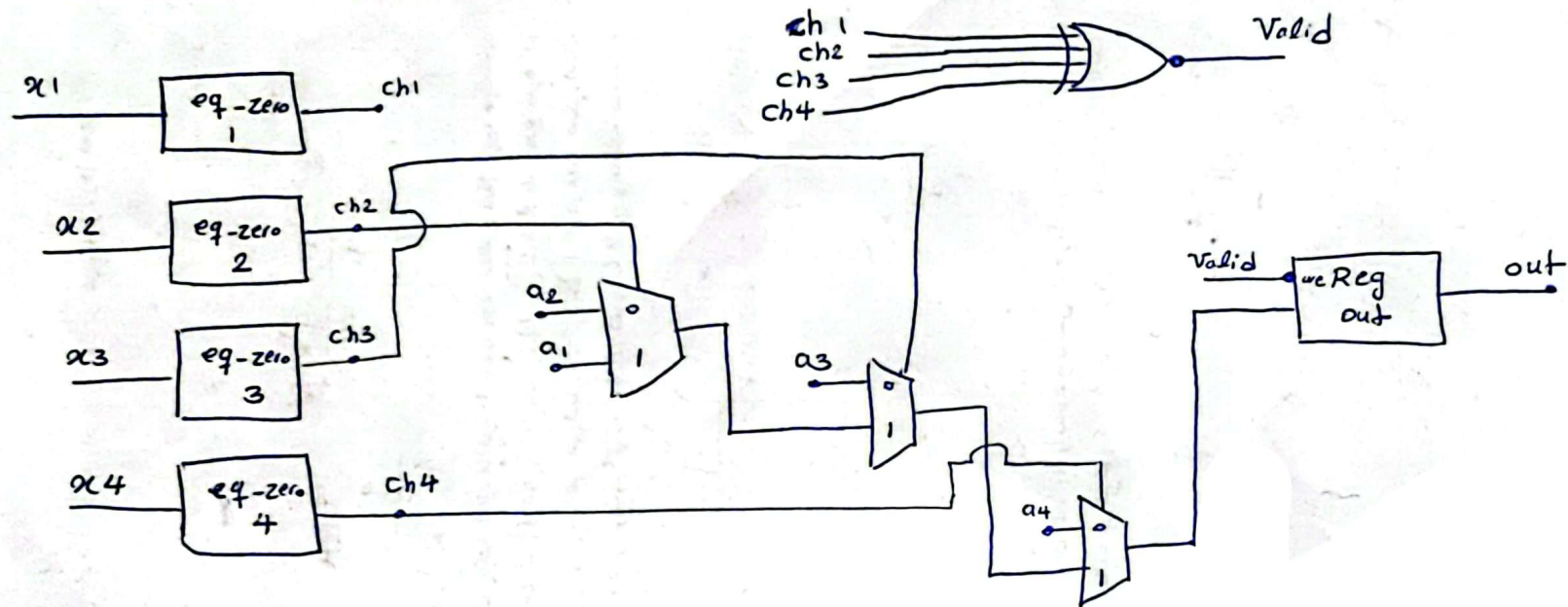
۱۱.۱۰.۱۵۴

۱۱.۱۰.۲۱۳

سید احمد رکنی حسینی

علی معتمد

output-check :



---


$$x \text{ [eq-zero]} \equiv \sim | x[30:0]$$