

## لطفا برای تحویل تمرینها به نکات زیر توجه کنید:

- حتما در بالای صفحه، نام، نام خانوادگی و شمارهی دانشجویی اعضای گروه ذکر شود.
  - یکی از اعضای گروه پاسخ تمرینها را آپلود کند.

پرسش ۱ – نشان دهید در سیستم نمایش مکمل ۲ رابطهی زیر برقرار است.

 $X - Y = \overline{\overline{X} + Y}$ 

راهنمایی: مقدار  $\overline{X}$  از رابطه ی زیر محاسبه می شود:

 $\bar{X} = \sum_{i=0}^{n-1} \bar{x}_i \, 2^i, \ \bar{x}_i = 1 - x_i$ 

پرسش  $\mathbf{Y}$  – فرض کنید تاخیر تولید حاصل جمع و بیت نقلی در یک جمع کننده ی Half-Adder به ترتیب برابر  $\mathbf{S}$  و  $\mathbf{S}$  و  $\mathbf{S}$  باشد. هم چنین فرض کنید تاخیر یک گیت  $\mathbf{S}$  دو ورودی برابر ۱ نانوثانیه باشد. با استفاده از این  $\mathbf{S}$  ها یک جمع کننده ی  $\mathbf{S}$  بیتی با انتشار بیت نقلی ( $\mathbf{S}$  می سازیم. تاخیر این جمع کننده چقدر است؟

پرسش ۳ – فرض کنید تاخیر گیت NAND به اندازهی تعداد ورودی آن باشد. تاخیر گیت NOT را برابر صفر در نظر بگیرید. تاخیر یک جمع کننده ی ۶۴ بیتی با پیشبینی بیت نقلی (CLA گروهی) را به دست آورید.

پرسش \* – فرض کنید تاخیر تولید حاصل جمع و بیت نقلی یک جمع کننده و FA به ترتیب برابر  $t_{cout}=3$ ns و  $t_{cout}=3$ ns باشد. هم چنین فرض کنید تاخیر یک مالتی پلکسر دو ورودی برابر  $t_{mux}=1$ ns باشد. تاخیر یک جمع کننده و  $t_{cout}=3$ ns باشد. تاخیر یک جمع کننده و برش بیت نقلی (CSK) را در حالتهای به دست آورید.

الف- ۴ گروه ۱۰ بیتی

**ب**- ۵ گروه ۸ بیتی

ج- ۸ گروه ۵ بیتی

د- ۱۰ گروه ۴ بیتی

د – ۱۰ گروه با اندازهی متغیر ۲، ۳، ۴، ۵، ۶، ۶، ۵، ۴، ۳، ۲