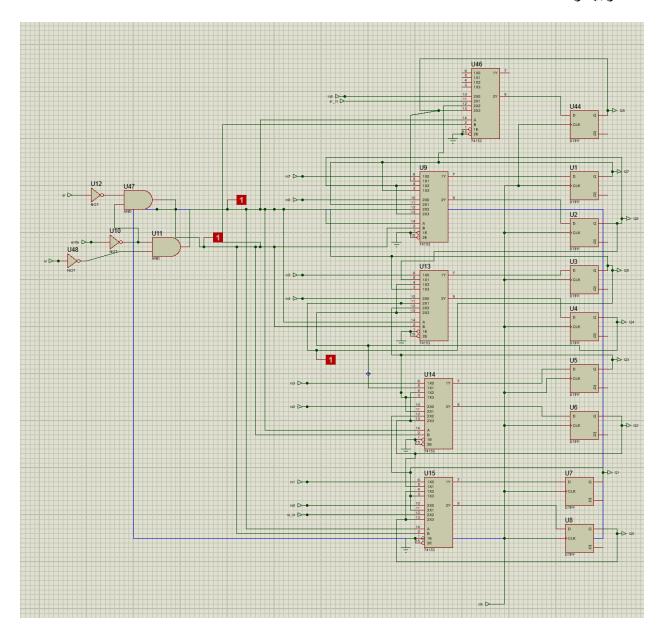
تمرین عملی دوم – تصاویر و تست سوال دوم - شمیم رحیمی – ۴۰۱۱۰۵۹۵۶

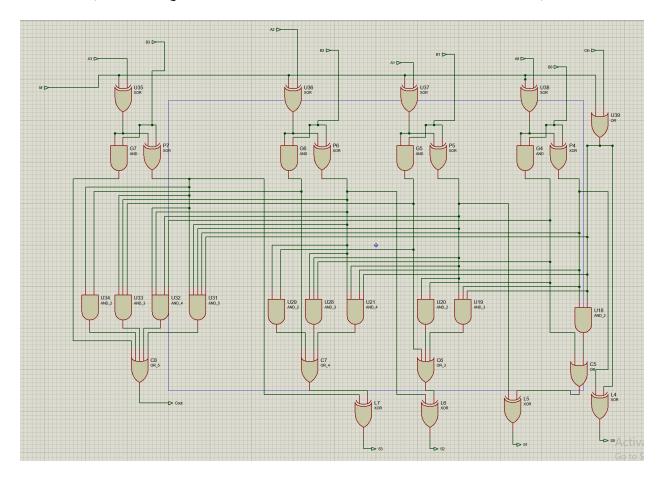
توجه: با کلیک راست و انتخاب go to child sheet میتوانید مدار داخل هر ماژول را ببینید.

ابتدا رجیستر ۸ بیتی و ۴ بیتی میسازیم که قابلیت های آن با بیت ها sl(shift left) و sr(shift right) و write کنترل میشوند. (نکته: طبق اسلاید ۴۰، برای نگه داشتن کری، رجیستر باید ۹ بیتی باشد.)

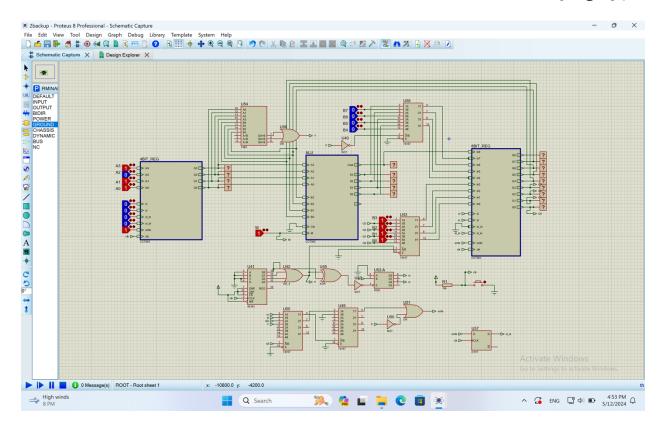
داخل رجيستر:



ALU استفاده شده هم همان مدار سوال ۱ تمرین عملی ۱ است که بنا به بیت کنترلی M، جمع یا تفریق انجام میدهد:



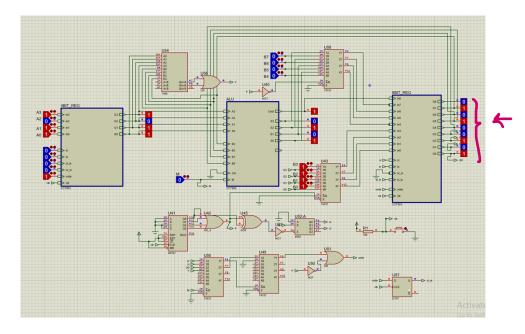
تصویر کلی مدار:



write = 0, است و شیفت می دهد. نتیجه پس از ۸ کلاک آماده می شود. (یک کلاک هم در ابتدا لازم است تا مقادیر sr = 1 است و شیفت می دهد. نتیجه پس از ۸ کلاک آماده می شود. (یک کلاک هم در ابتدا لازم است تا مقادیر multiplier و multiplicand را لود کنیم.) پس در مجموع ۹ کلاک لازم است. توجه: کلاک به صورت push button گذاشته شده تا پس از هر کلاک نتایج قابل دیدن باشند. (می توان از المان clock هم استفاده کرد که به صورت خودکار کلاک را یک و صفر می کند.) در سد که به صورت در زمانی که این شمارنده به عدد ۹ بر سد یعنی نتیجه آماده است و برنامه تمام می شود.

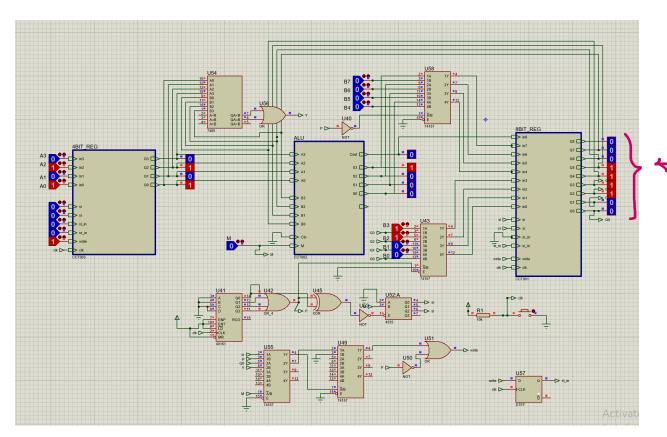
تست اول ضرب:

A = 1011 / B = 1111 / answer = 11 * 15 = 165 = 10100101



تست دوم ضرب:

A = 0101 / B = 1100 / answer = 5 * 12 = 60 = 111100

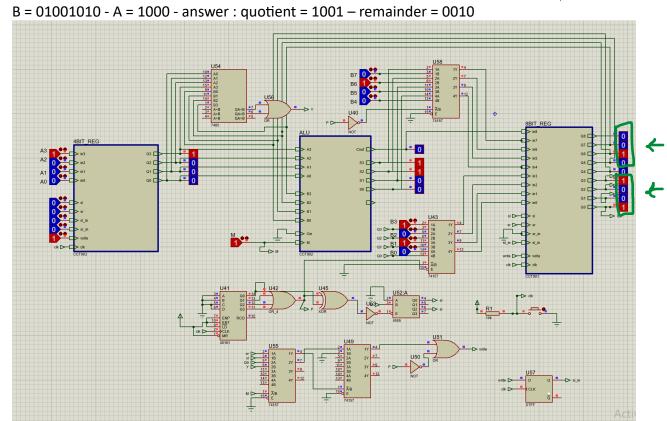


توضیح تقسیم: در هر مرحله با توجه به نتیجه omparator که omega بیت پرارزش omega مقایسه میکند، یا omega omega write = 0 , omega om

توجه: کلاک به صورت push button گذاشته شده تا پس از هر کلاک نتایج قابل دیدن باشند. (میتوان از المان clock هم استفاده کرد که به صورت خودکار کلاک را یک و صفر میکند.)

همچنین یک counter داریم و زمانی که این شمارنده به عدد ۱۱ برسد یعنی نتیجه آماده است و برنامه تمام می شود. باقی مانده در ۴ بیت پر ارزش رجیستر ۹ بیتی و خارج قسمت در ۴ بیت کم ارزش آن است.

تست اول تقسيم:



تست دوم تقسيم:

B = 01101011 - A = 1010 - answer: quotient = 1010 - remainder = 0111

