

2.3.3 Conjunto de Instrucciones

- Código de operación
Especifica la operación a realizar. La operación se indica mediante un código binario denominado código de operación.
- Referencia al operando fuente y origen
La operación puede implicar a uno o más operandos que son entradas para la instrucción.
- Referencia al operando de destino
La operación puede producir un resultado.
- Referencia a la siguiente instrucción
Dice al procesador de donde captar la siguiente instrucción tras completar la ejecución de la instrucción actual.

Los operandos origen y destino pueden estar en alguna de las tres áreas siguientes:

* Memoria principal o virtual

Como en las referencias a instrucciones siguientes debe indicarse la dirección de memoria principal o de memoria virtual.

* Registro de procesador

Salvo raras excepciones, un procesador contiene uno o más registros que pueden ser referenciados por instrucciones máquina. Si solo existe un registro la referencia al puede ser implícita. Si existe más de uno, cada registro tendrá designado un número único y la instrucción debe contener el número del registro deseado.

* Dispositivo de E/S

La instrucción debe especificar el modo de dispositivo de E/S para la operación. En caso de E/S asignada en memoria, se dará otra dirección de memoria principal o virtual.

Instrucciones

ADD Sumar SUB Restar MPY Multiplicar DIV Dividir

LOAD Cargar datos de memoria STOR Almacenar datos en memoria (memorizar)